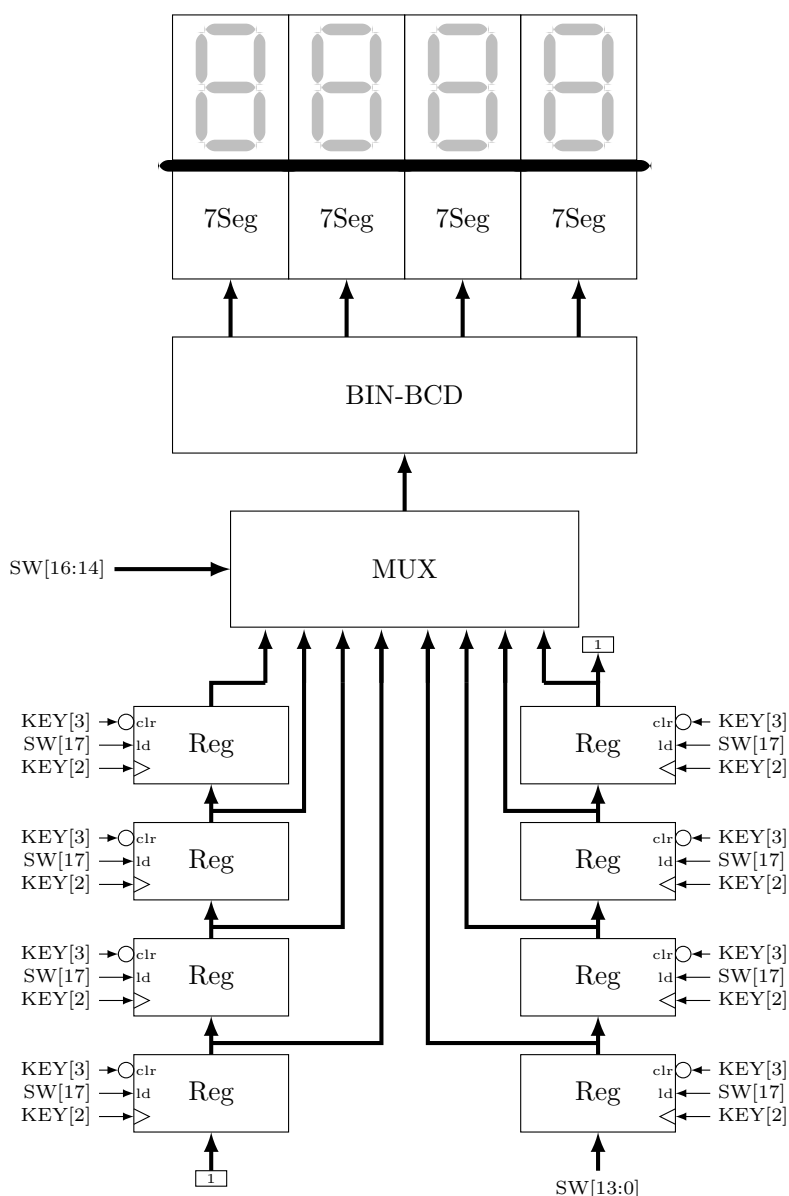


Disciplina: ELE1717 - Sistemas Digitais
Aluno:

Período: 2018.1
Data: 20/02/2018

1 - Projete um circuito lógico para exibir em um conjunto de displays de 7 segmentos o valor, em BCD, de um dos números binário, de 14 bits, presente na saída de um dos oito registradores do sistema. O circuito será verificado no kit DE2, desta forma, o aluno deverá utilizar as chaves SW[16:14] para selecionar a saída de um dos registradores a ser exibida, as chaves SW[13:0] para determinar o valor na entrada do primeiro registrador, a chave SW[17] para permitir a carga nos registradores, o *pushbutton* KEY[3] para zerar o valor de saída dos registradores, o *pushbutton* KEY[2] para gerar o sinal de *clock* dos registradores e, por fim, a saída do MUX será direcionada para o conversor BIN-BCD, o qual será responsável por exibir o valor nos displays de 7 segmentos HEX[3:0].



Observações

- O aluno deverá apresentar o circuito funcionando corretamente no dia 27/02/2018;