

Disciplina: ELE1717 - Sistemas Digitais
Aluno:

Período: 2018.1
Data: 24/04/2018

1 - Implemente no processador desenvolvido um Timer, o qual será configurado por registradores de 8Bits e deverá possuir um registrador para configuração do *clock* do Timer, um registrador para configuração do modo de operação (Normal, PWM - Phase Correct, CTC, Fast PWM). Por fim, este Timer deverá possuir um registrador para comparação com o valor do Timer e associado à saída do comparador deverá haver uma saída digital conectada ao LEDR[17]

2 - Elabore um código fonte em Assembly para aplicar um sinal PWM no LEDR[17] com *duty cycle* definido pelas chaves S7[7:0].

3 - Elabore um código fonte em Assembly para aplicar um sinal PWM no LEDR[1] com *duty cycle* definido pelas chaves S7[7:0].

Observações

- O aluno deverá apresentar o circuito funcionando corretamente no dia 08/05/2018;