

Universidade Federal do Rio Grande do Norte Centro de Tecnologia - CT

Departamento de Engenharia Elétrica - DEE

Disciplina: ELE1717 - Sistemas Digitais Período: 2018.1 Aluno: Data: 08/05/2018

1- Desenvolva um código fonte (em Assembly) para um sistema digital que exiba em uma barra de leds a amplitude de um sinal analógico na entrada A0. A barra de leds deverá ser acionada da esquerda para a direita e a cada novo led acionado indica que a amplitude do sinal aumentou em 20%. O projetista deve garantir nenhum led esteja acesso quando a amplitude do sinal de entrada for 0 e que todos os leds estejam acessos quando o a amplitude do sinal de entrada seja 5V.

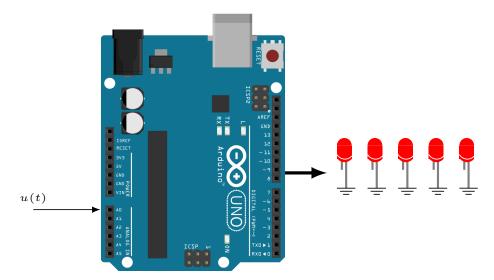


Figura 1: Detlahes do circuito a ser implementado

Observações

- O aluno deverá utilizar na entrada de cada led um resistor de no mínimo 270Ω;
- O aluno deverá configurar o gerador com saída em alta impedância (High Z) e valores positivos entre 0V e 5V;
- O aluno deverá apresentar o circuito funcionando corretamente no dia 15/05/2018;