

Universidade Federal do Rio Grande do Norte Centro de Tecnologia - CT

Departamento de Engenharia Elétrica - DEE

Disciplina: ELE1717 - Sistemas Digitais Período: 2018.1 Aluno: Data: 08/05/2018

1- Desenvolva um código fonte (em Assembly) para um sistema digital que controle a luminosidade do led na saída PB1 (através da técnica de PWM). Este controle será realizado através do canal analógio A0 (u(t)) do conversor A/D. De forma simplificada, quanto maior for a amplitude do sinal analógico, maior será o brilho do LED.

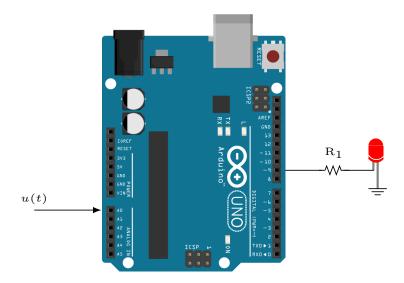


Figura 1: Detlahes do circuito a ser implementado

Observações

- O aluno deverá utilizar na entrada do led um resistor de no mínimo 270Ω ;
- \bullet O aluno deverá configurar o gerador com saída em alta impedância (High Z) e valores positivos entre 0V e 5V;
- O aluno deverá apresentar o circuito funcionando corretamente no dia 08/05/2018;