

Universidade Federal do Rio Grande do Norte Centro de Tecnologia - CT

Departamento de Engenharia Elétrica - DEE

Disciplina: ELE1717 - Sistemas Digitais
Aluno: Período: 2018.1
Data: 24/04/2018

- 1 Implemente no processador desenvolvido um módulo de comunicação SPI, o qual será configurado por registradores de 8Bits e deverá funcionar em modo *Master* ou *Slave*.
- 2 Elabore um código fonte em Assembly para estabelecer uma comunicação entre o seu processador (Master) e um periférico SPI (Slave). O seu código fonte deverá ser capaz de ler qualquer informação de um cartão SD colocado no kit DE2.

Observações

• O aluno deverá apresentar o circuito funcionando corretamente no dia 08/05/2018;