

Universidade Federal do Rio Grande do Norte Centro de Tecnologia - CT

Departamento de Engenharia Elétrica - DEE

Disciplina: ELE1717 - Sistemas Digitais Período: 2018.1 Aluno: Data: 29/05/2018

1- Implemente uma comunicação I_2C (TWI) entre dois ATMega328P. O master possuirá como entrada um sinal analógio e como saída um display de 7-segmentos. O slave possuirá como entra uma chave de 4 bits e como saída uma rede R2R. O objetivo da atividade é estabelecer um comunicação I_2C (TWI) entre os dois ATMega328P com o intuito de reproduzir na saída da rede R2R do slave o sinal da entrada analógica do master e, de forma simultânea, apresentar no display de 7-segmentos do master o valor da entrada digital (chave) do slave. O aluno deverá planejar como utilizará os pinos dos ATMega328P, a base de tempo do sistema, as interrupções necessárias e etc.

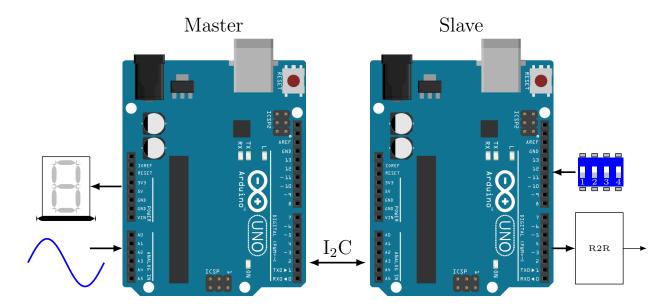


Figura 1: Detlahes do circuito a ser implementado

Observações

- Lembre-se o A/D do ATMega328P só pode receber sinais positivos e limitados a 5V;
- Lembre-se de configurar o gerador com saída em alta impedância (High Z);
- O aluno deverá apresentar o circuito funcionando corretamente no dia 05/06/2018;