A picture containing chart

Description automatically generated

Sơ đồ hệ thống:

Điều kiện test bench ( đưa ra y/c đầu vào và sẽ trả về một yêu cầu đầu ra )

***Thiết kế kiểm thử bên Wishbone:***

* Cti\_i =000,010,001, cyc = 0 thì sau đó một thời gian thì err\_0 =1;
* Cti\_i =111, cyc = 1 thì sau đó một thời gian thì err\_0 =1;
* Cti\_i =010, bte = 00 mà add không có thay đổi đúng thì sau đó một thời gian thì err\_0 =1; ( VIết 4 trường hợp)
* Cti\_i =001, add có thay đổi thì sau đó một thời gian thì err\_0 =1;
* Stb\_i = 1 thì sau 1 thời gian ack hoặc err hoặc rty trả về 1
* We = 0(đọc),stb=1 => ack=1 thì data\_i= pread;
* We = 1(đọc),stb=1 => ack=1 thì data\_o=pwrite;