Программирование микроконтроллеров 1

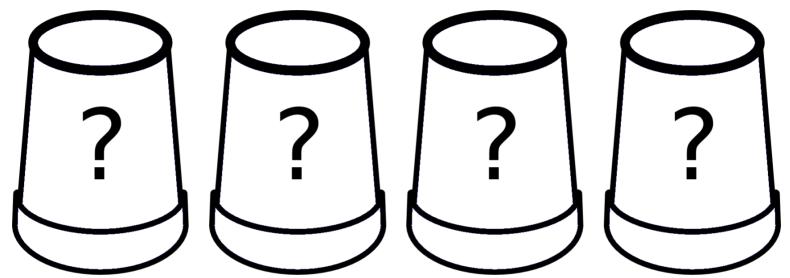
(информация, процессоры, языки программирования)

28.10.2022

Информация и её колиечество

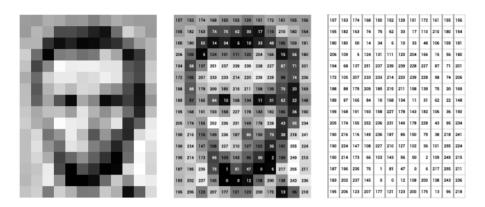
28.10.2022

Количество информации

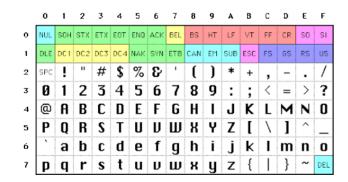


Игра в напёрстки. Известно, что горошина под каким-то из 4 напёрстков. Информация, как мера устранения неопределённости показывает какой вариант из 4 возможных верный. Получение сообщения о "координатах" горошины уменьшит неопределённость в 4 раза.

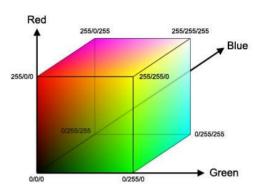
Виды информации



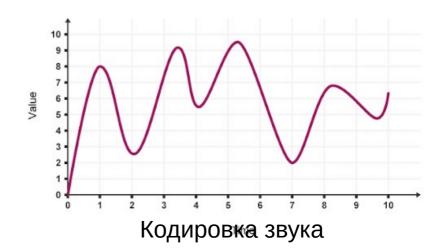
Кодировка изображений



Кодировка текста



Кодировка цвета



Виды информации



	Team	MP	W	D	L	F	Α	D	Р	Last 5 matches
13	Nottingham Forest	11	5	0	6	15	19	-4	15	WOODW
14	Queens Park Ra	12	3	5	4	15	16	-1	14	
3	Sheffield United	12	8	0	4	16	10	+6	24	WLWWL
4	Bristol City	12	5	6	1	20	11	+9	21	DWWDW
5	Preston North End	12	5	6	1	15	8	+7	21	DDWDW
6	 Leeds United 	12	6	2	4	18	12	+6	20	
7	Aston Villa	12	5	4	3	17	12	+5	19	
8	Norwich City	12	5	4	3	12	14	-2	19	DWWDW
9	Fulham	12	4	6	2	16	12	+4	18	DWWDL
10	▼ Ipswich Town	11	6	0	5	20	17	+3	18	
11	Middlesbrough	12	4	5	3	15	11	+4	17	DDLDW
12	Sheffield Wedn	12	4	4	4	16	14	+2	16	

Прогноз погоды

Различные таблицы

«Сложные» виды информации







Тактильные ощущения



Запах

Количество информации

- Получение информации выбор одного сообщения из конечного множества из N равновероятных сообщений.
 Количество информации I, содержащееся в выбранном сообщении это двоичный логарифм N.
- Для оценки количества информации для равновероятных сообщений используется формула Хартли

$$I = log2 N$$

• Для неравновероятных сообщений используется формула Шеннона

$$I = -(p0 log2 p0 + p1 log2 p1 + ... + pN log2 pN)$$

Количество информации

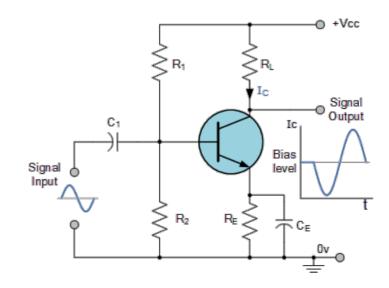


• Один бит это такое количество информации, которое уменьшает имеющуюся неопределённость в два раза. log₂2 = 1 бит

• Аналоговая техника - техника для работы с аналоговыми сигналами. Аналоговый сигнал представляет собой непрерывную функцию, с неограниченным числом значений в различные моменты времени.

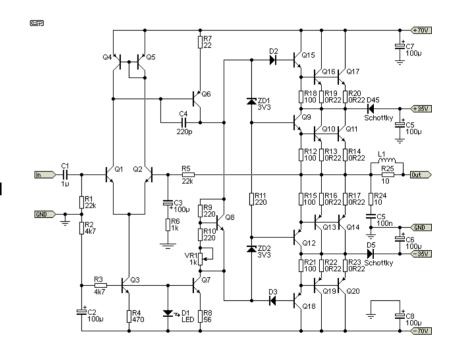
Преимущества:

- Высокое быстродействие
- Непрерывность
- Простота
- ...



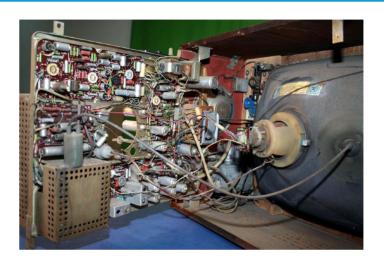
Недостатки:

- Значительная подверженность влиянию внешних факторов
- Искажение информации
- Сравнительно низкий КПД
- Ограничения на значения физических величин
- Сравнительно большие габариты и масса
- Привязанность к физическому "носителю

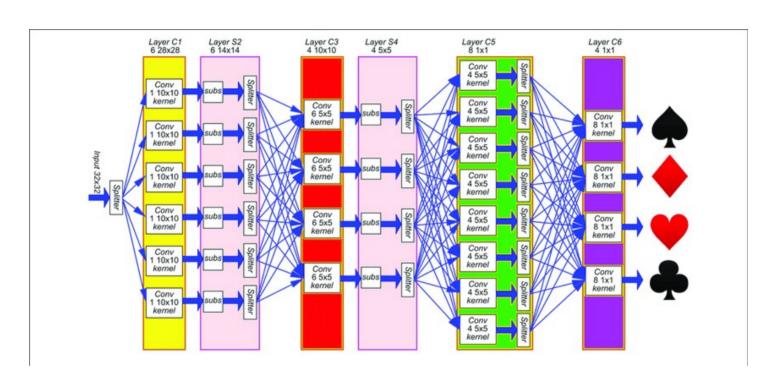






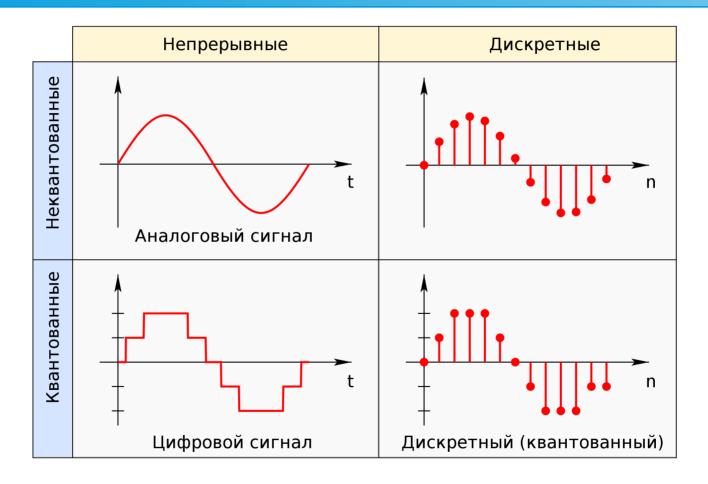




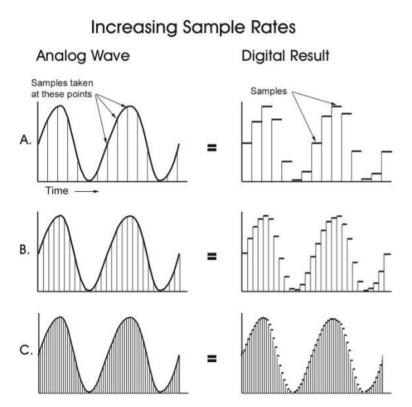


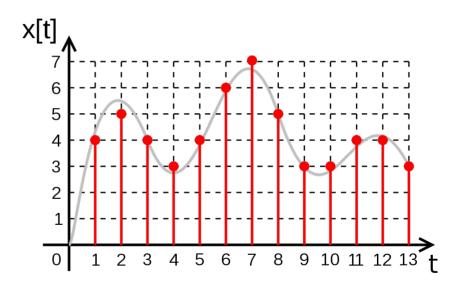
Аналоговые нейросети?

Дискретная и цифровая техника



Дискретная и цифровая техника

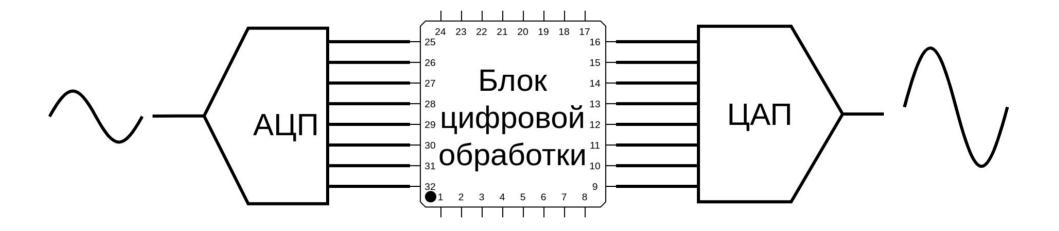




Дискретизация и по времени и по значению

Процесс оцифровки звука

Дискретная и цифровая техника



Цифровая обработка звука

Преимущества и недостатки цифровой техники

Преимущества цифровой техники:

- Предсказуемая работа во всем допустимом диапазоне внешних условий
- Независимость от величин и представления обрабатываемых значений
- Гибкость и универсальность
- Воспроизводимость

Преимущества и недостатки цифровой техники

Недостатки:

- Искажение информации (дискретизация)
- Сравнительно низкое быстродействие
- Сложность

•

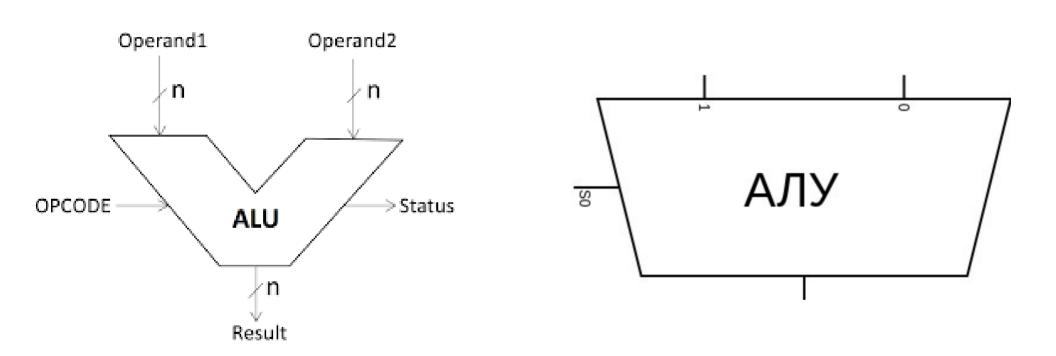
Микропроцессорная техника

Если любая информация представима в виде чисел, то машина, способная производить определённый набор операций с числами способна обрабатывать любую информацию.

Процессоры

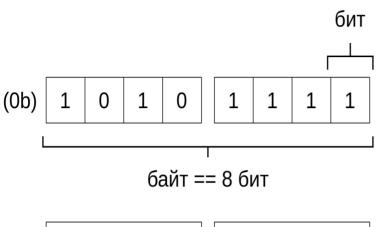
28.10.2022

Процессор и его начинка (АЛУ)



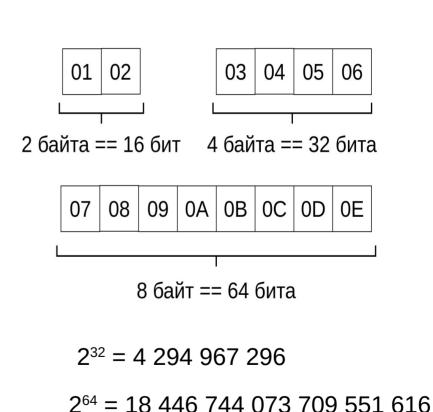
Арифметико-логическое устройство

Процессор и его начинка (биты и байты)

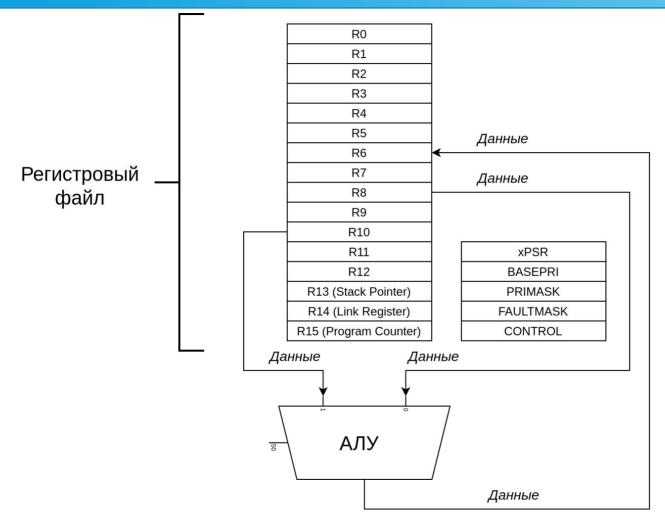


$$2^8 = 256$$

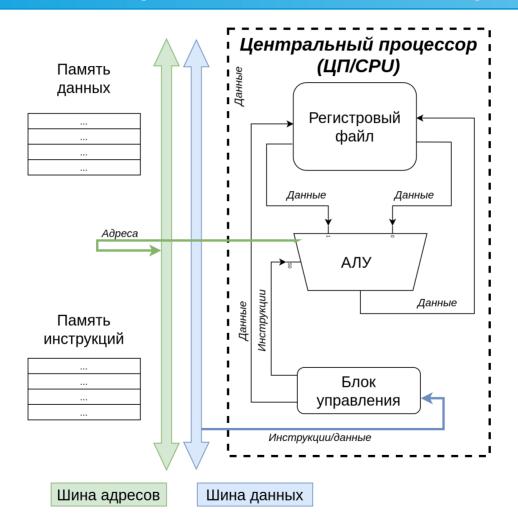
$$2^{16} = 65536$$



Процессор и его начинка (регистровый файл)



Процессор и его начинка (шины)

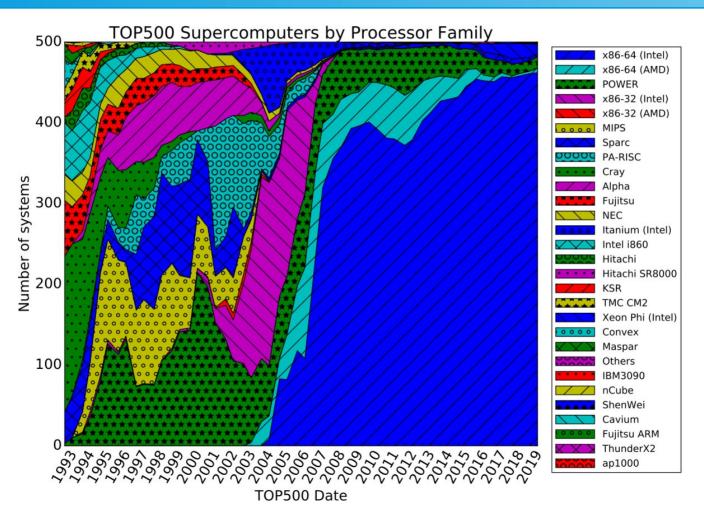


Набор инструкций (Thumb-2)

https://documentation-service.arm.com/static/5ed66080ca06a95ce53f932d?token=

- ADD сложение
- SUB вычитание
- MUL умножение
- **RM** деление
- MOV перемещение (копирование)
- *SR побитовое смещение (*2;/2)
- логика логические И, ИЛИ, НЕ, и т.п.
- LDR загрузка из памяти
- STR выгрузка в память

Архитектуры процессоров



Архитектуры процессоров



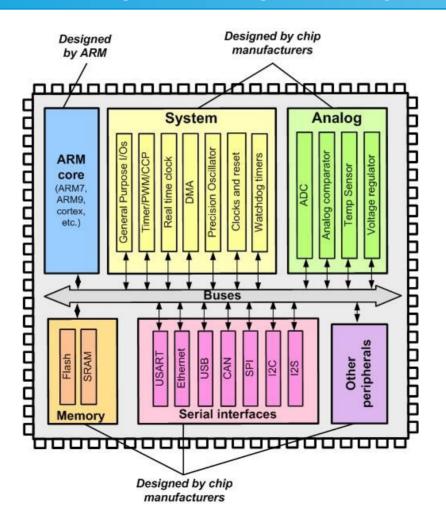




Семейство процессоров ARM

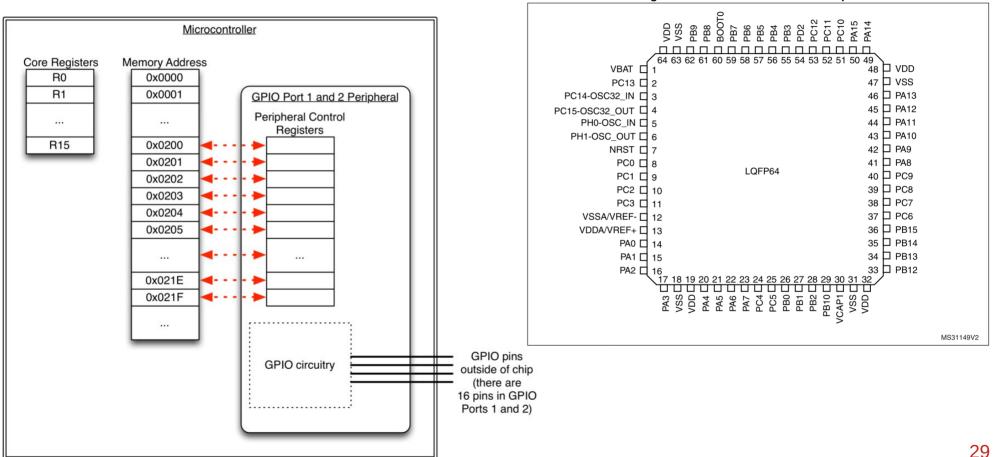


Микроконтроллеры

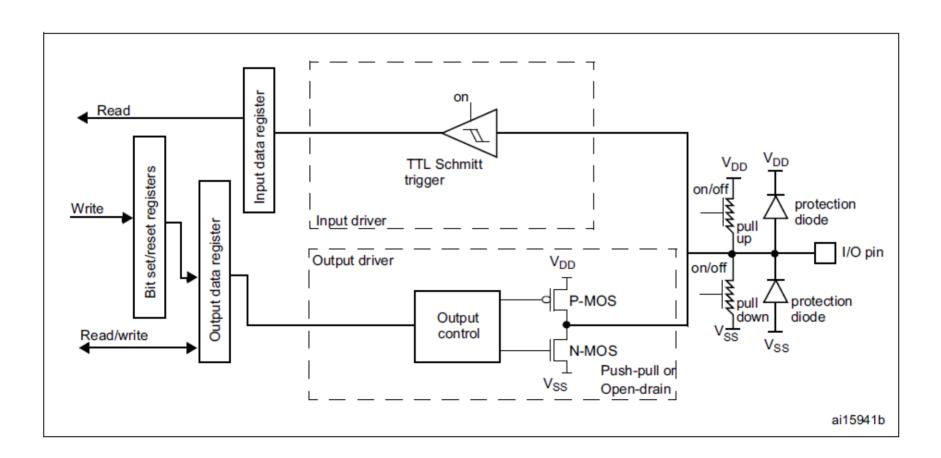


Управление периферией микроконтроллера

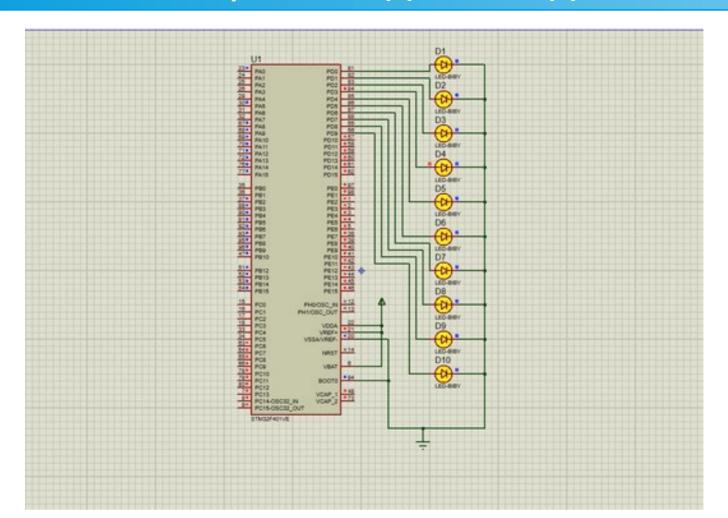
Figure 12. STM32F401xD/xE LQFP64 pinout



Порты ввода/вывода



Порты ввода/вывода



Языки программирования

28.10.2022

Ассемблер

Язык ассемблера - Язык очень низкого уровня (ниже только рукописные машинные коды).

Преимущества:

- Полный контроль над аппаратурой
- Возможность написания очень быстрых или очень
- компактных программ
- Возможность использования узкоспециальных инструкций Недостатки:

- Совершенно не похож на человеческий язык
- Большие тексты программ
- Сложности со структурированием кода
- Платформозависимость

Ассемблер

Область применения:

- Операционные системы (в частности диспетчеры)
- Там, где нужна невероятная скорость (драйвера, игры, обработка видео и прочее)
- Там, где нужен невероятно компактный код (загрузчики)
- Там, где нужно дотянуться вооон до того регистра (экзотическое железо)

Hello World на ассемблере

 https://gist.github.com/Snork2/ c3643c1eeb40737525af4fc138bcadcc

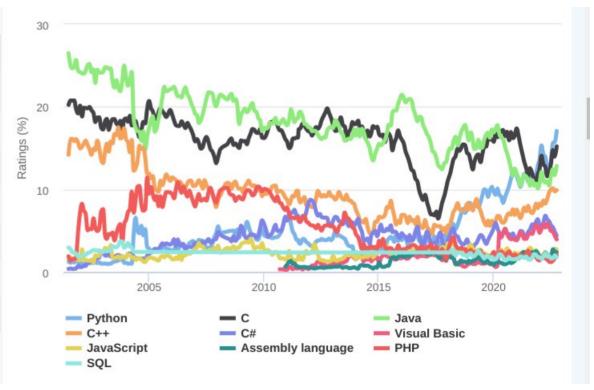
Язык Си

• С (рус. Си) — компилируемый статически типизированный язык программирования общего назначения, разработанный в 1969 — 1973 годах сотрудником Bell Labs Деннисом Ритчи как развитие языка Би. Первоначально был разработан для реализации операционной системы UNIX, но, впоследствии, был перенесён на множество других платформ. Благодаря близости по скорости выполнения программ, написанных на Си, к языку ассемблера, этот язык получил широкое применение при создании системного программного обеспечения и прикладного программного обеспечения для решения широкого круга задач. Язык программирования С оказал существенное влияние на развитие индустрии программного обеспечения, а его синтаксис стал основой для таких языков программирования, как C++, C#, Java и D.

Язык Си

• Язык Си не то, чтобы очень активно, но развивается

Год	Событие
1972	Появление языка
1978	K&R «стандарт»
1989	ANSI стандарт
1999	C99
2011	C11
2017	C17
TBD (2023?)	C2x (2023?)



Язык Си — язык низкого уровня абстракции. Это означает, что сущности которыми оперирует язык — очень близки к сущностям, которыми оперирует процессор. Это позволяет очень точно управлять ресурсами ЭВМ (а следовательно использовать их с максимальной эффективностью), но увеличивает сложность написания программ.

Области применения языка Си:

- Там, где строгие требования по быстродействию и потреблению ресурсов
- Там, где нужна возможность дотянуться вооон до того регистра
- Там, где важно, чтобы программа работала везде

• Хорошо написанные на Си программы работают действительно везде



Язык C очень похож по синтаксису на многие языки, так как повлиял на их развитие и был в каком-то смысле их предшественником

Язык С, как и С++ сохраняет обратную совместимость со всеми своими старыми стандартами (весь старый код, написанный согласно стандартам можно использовать без изменений с новыми компиляторами)

- Язык С *опасный язык*. Он не запрещает и на защищает от написания совершенной ерунды и совершения логических ошибок в программе.
- "Язык С это инструмент, острый как бритва: с его помощью можно создать и элегантную программу, и кровавое месиво." Брайан Керниган

{Известны 10 преимуществ Паскаля перед Си:) Я приведу только одно, но самое важное: На Си Вы можете написать:

```
for(;P("\n").R-;P("\"))for(e=3DC;e-;P("_ "+(*u++/8)%2))P("| "+ (*u/4)%2);
На Паскале Вы НЕ МОЖЕТЕ такого написать.}
```

Компилятор

Для преобразования исходных текстов программ, написанных на языке Си в исполнимые файлы (.exe) необходим набор программ, называемых tool chain (дословно – цепь инструментов) или на жаргоне – компилятор.

Компиляторов для языка Си **очень** много. Компилятор, как правило предназначен для конкретной целевой платформы. Платформа это совокупность операционной системы и процессора, на котором она работает. Операционная система определяет API и формат исполнимого файла, а процессор определяет набор машинных инструкций, которыми компилятор может пользоваться при создании машинного кода.

Например: Windows–x86 (win32); Windows–x86_64 (win64); Linux–x86_64; Androidarmeabi; IOS–armv7eabi

Мы будем использовать тулчейны семейства GNU COMPILLER COLLECTION (GCC)

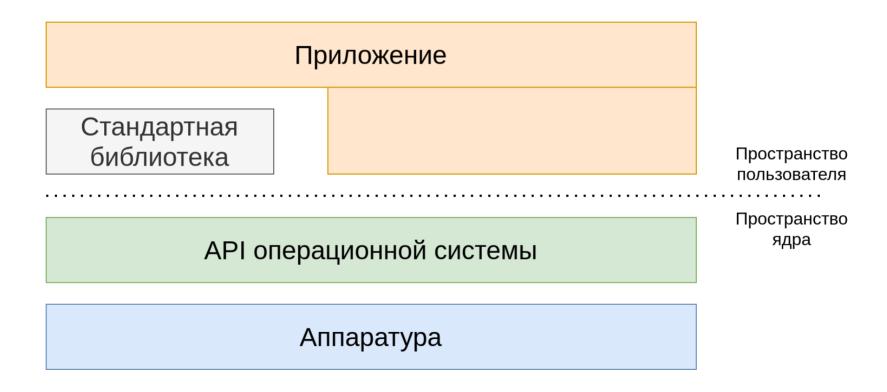
Платформа и стандартная библиотека

Платформы (аппаратные и программно—аппаратные) представляют различные программные интерфейсы для работы с ними. Поскольку мало кому хочется делать свой собственный интерфейс консоли для каждой платформы — существует стандартная библиотека, реализующая такие типовые интерфейсы.

Помимо программных интерфейсов в стандартную библиотеку входят различные утилитарные сущности, такие как, функции для расчёта синуса и т. п.

Стандартная библиотека Си, как правило, является частью тулчейна и по сравнению со стандартными библиотеками других языков — довольно скудна.

Операционная система



Операционная система

Приложение на языке высокого уровня

Стандартная библиотека / среда исполнения

Пространство пользователя

API операционной системы

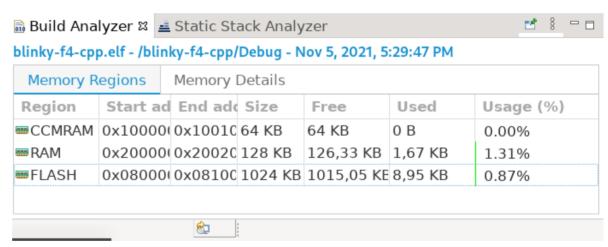
Пространство ядра

Аппаратура

Hello World на Си

https://gist.github.com/
 Snork2/688de589648e5a0f5073f0c389499be7

```
C++
1 #include <vector>
2
  int app_main()
4
    std::vector<int>
5
      vector (10);
    vector.push_back(15);
6
    for (auto & x: vector)
      x += 10;
8
9
    return 0;
10
11 }
```



- .NET MicroFramework
- Java ME ?.NET MicroFramework

microPascal

```
program LedBlinking;
2 begin
3 {* Set LED1 & LED2 to be digital outputs *}
   GPIO_Pin_Digital_Output(_GPIO_PIN_NUM_60);
4
5
   {* Turn OFF both LED1 & LED2 *}
   GPIO_PIN6O_bit := 0;
8
    {* Toggle LEDs one by one *}
9
    while true do
10
   begin
11
      GPIO_PIN60_bit := not GPIO_PIN60_bit;
12
    Delay_ms(500);
13
    end;
14
15 end.
```

Micropython

```
from machine import Pin

treate an I/O pin in output mode
p = Pin('X1', Pin.OUT)

treate an I/O pin in output mode
p = Pin('X1', Pin.OUT)

p.high()
p.low()
```

low.js

```
1 let gpio = require('gpio');
2 gpio.pins[pinnumber].setType(gpio.OUTPUT);
4 let val = 0, dir = 0;
5 setInterval(() => {
6 val += dir ? 0.03 : -0.03;
  if(val < 0) { val = 0; dir = 1; }
   if(val > 1) { val = 1; dir = 0; }
   gpio.pins[pinnumber].setValue(val);
11 }, 30);
```

RUST

```
// Получаем управление над аппаратными средствами
let cp = cortex_m::Peripherals::take().unwrap();
let dp = pac::Peripherals::take().unwrap();
let mut flash = dp.FLASH.constrain();
let mut rcc = dp.RCC.constrain();
let clocks = rcc.cfgr.freeze(&mut flash.acr);
let mut gpiob = dp.GPIOB.split(&mut rcc.apb2);
// Конфигурируем пин b12 как двухтактный выход.
// Регистр "crh" передаётся в функцию для настройки порта.
// Для пинов 0-7, необходимо передавать регистр "crl".
let mut led = gpiob.pb12.into push pull output(&mut gpiob.crh);
// Конфигурируем системный таймер на запуск обновления каждую секунду.
let mut timer = Timer::syst(cp.SYST, &clocks)
.start_count_down(1.hz());
```