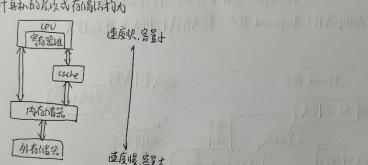
## 丰人已知然再将 遵守以北京航空航天大部门上季试磁信事苦的》相关内容

- 一、(1) ICB (1) 复杂描绘渠计算私(CISC) 精简描绘桌计算私(RISC)
  - (3) 1439 EBC7 (4) OXZBIA 5675524
  - (5) AAP(5种) (6) CPU的内部寄存器 内存
  - (7) 3210739712 (8) 81.92 (9) 静东RAM 动东RAM NAND flach
  - (10) 状态考存器 中期1年常屏蔽等存器 控制寄存器
  - (11) 存储器流一编址方式 210端的独立编址方式

## 三、1. 答: 计算机的层次式存储信封右

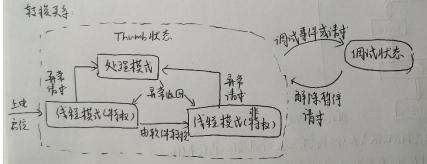


接照访问重复从离到价,依收为 400 内等有影姐、高重设存、内存和外存 解决CPU的处理速度与主持存取时间的差别是面过 cache存储器实效的

乙等: 总信 ARM Cortex 微处理器非线的寻址方式:

- O 主即寻址 leg. SUB RI, #1
- © 寄存器直接寻址: eg. SUB RI,RZ,R3
- ① 考核器特征寻址: eg. SUB R1, R2, R3, LSR # Z
- 图 考存器间接寻址 eg. STR RI, ER23
- ⑤ 其此变似引业 eg. STR RI, ER2, #47
- 6 约号标器直接寻址 eg. LDMDB RO!, [RI-R3] de D相特計 eg. PUSH ? RO-RS]

- 答: ARM等级汽车格数据汽车 PB、地址总片 AB 新移制后 CB 地址总片用来位压地址信息,数据总片用来位定数据。控制总片代输控制信号 CPV 与 ZM 设备之间的接口信号包括数据, 方向为 XX向;状态信息, 动向为 XX向;控制信息, 由 CPV 单向信压信 ZIO设备。
- 4.答:CPU与外该付医数据方式包括:天条件估定方式、查询付医方式、中断付医方式 以及 DMA方式。CPO与外设ADC之间有长时批量的数据付医,最初这用 DMA之式。 CPU与 Timer之间有定时提顶需求,最好适用中断付医方式
- 5. 管 主私发出一个起始信号开始一次总线操作,然后发出了什么特别地址 0000001 40 一个比特的命令0,然后地址为0x1的从私发送一个比特的有效应管信号0。比后主机传医宇节 OX 3F,从私收到后发运一个比特的的方
- 6.答:工作状态为调试状态和Thumb状态,模划有传经模式和处理模式



7.答初始和的多深

包括: 设定波特年和时钟频率、设置考存器ULART\_BRR的值、时钟使能和可置ULART\_IR

- 8. 答, 倚住中的过程。
  - ①初始的过程 → ②中断中隔过程 —> ③中断响应过程

一一 中的服务 —— 也中断返回

291号有宝层由目中心压入村 取出中断内呈 同时更新为9220号有需和内 核考有器的值

```
20375177+ 曹建钬
                                           314
三. 1.醉
                N
          EQU
   LDR
           RI,
                =N
   CMP
          RO,
                # 10
   BGE
          deadloop
   CMP
          RO,
                #-10
   BLE
          deadwop
   STR
          RD, [RI]
deadloop
   B
          deadloop
   NOP
   END
2. 解
    MI
          EQU
               456
    NZ
          EQU
                1278
    N3
          EUU
                85
    p4
          EQU
                - 85
    LDR
          RD , = NI
    LDR
          RI,
    LDR
           R3.
                = h4
    LDR
           R2,
                = N3
   CMP.
           RO,
                RI
   MOVEE
           RO.
                 RI
   CMP
           RO,
                R2
   MOULE
           Ro,
                 RZ
   CMP
            RO,
                  R3
   MOVLE
           RO,
                 R3
decoloop
    B
           deadloop
    HOP
    Enp
```

GPIDA &= ~GPIO- MODER - MODERO;

GPIDA → OTYPER &= ~GPIO- OTYPER-OT- 0;

GPIDA & &= ~GPIO- MODER - MODERI;

GPIDA → PUPPR &= GPIO- PUPPR- PUPPRI

4.解.

The String DCB "The String is..."

CMP RO, #'z'

CMPLE RO, #'a'

ADPGE RO, #-32

LDRB RI, = The string