Tutorial ATmega8 - #3:

USART

Conoscenze richieste: Programmazione in linguaggio C, Tuorial ATmega8 - #1,#2

Tempo richiesto: 1 - 2 ore circa

Linguaggio tecnico usato: Semplice ed amichevole

Autore: Emanuele Aimone

Contents

INTRODUZIONE	3
GLI ELEMENTI USATI IN QUESTO TUTORIAL	
L'hardware	
I COLLEGAMENTI	
IL FIRMWARE	
Echo dei dati ricevuti via seriale	
Caricare il firmware	13

INTRODUZIONE

In questo tutorial viene configurata la USART per creare un echo dei dati ricevuti. Ogni dato ricevuto dall'ATmega8 sul pin RX viene ritrasmesso indietro attraverso il pin TX.

GLI ELEMENTI USATI IN QUESTO TUTORIAL

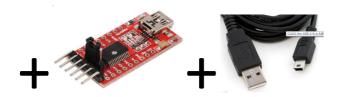
Per il tutorial abbiamo bisogno di una semplice demoboard, il programmatore USBasp, un convertitore USB a Seriale TTL (preferibili se basato su chip FTDI), il compilatore WinAVR, e il caricatore di firmawareExtreme Burner v1.4.3.

L'hardware



Convertitore USB a Seriale TTL basato su chip FTDI +

Cavetto con connettore mini USB



I COLLEGAMENTI

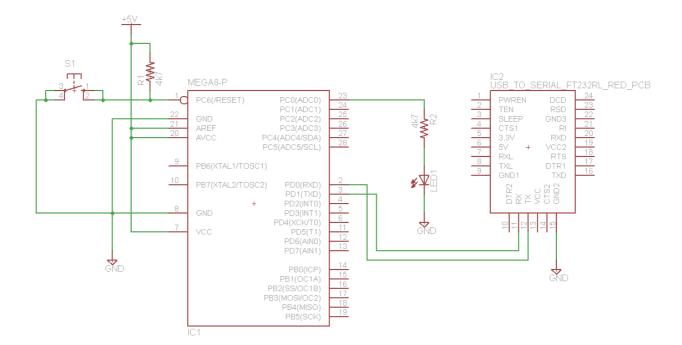
La porta seriale sull'ATmega8 la troviamo sulla porta PDO (RX pin2) e PD1 (TX pin3), quindi bisogna collegare su questi pin il nostro convertitore USB a Seriale TTL.

I rispettivi pin TX e RX del convertitore e della demoboard devono essere in collegati in modo incrociato:

RX (PD0 della debomoard) <--> TX (Convertitore USB a Seriale TTL)

TX (PD1 della debomoard) <--> RX (Convertitore USB a Seriale TTL)

A questo punto colleghiamo anche le masse insieme in modo che abbiano la stessa massa di riferimento. Il led lo potete collegare sul pin PCO (pin 23) della demoboard.



IL FIRMWARE

Il firmware farà lampeggiare brevemente il led collegato sul pin PCO (pin23) della demoboard ogni volta che un dato viene ricevuto sulla porta seriale dell'ATmega8.

Tutti i dati ricevuti verranno ritrasmessi indietro.

Echo dei dati ricevuti via seriale

Vediamo subito l'esempio di programma che dobbiamo scrivere:

```
#include <avr/io.h>
#include <avr/interrupt.h>
#define F CPU 8000000UL // 8 MHz
//Qui sotto basta cambiare USART_BAUDRATE con il baud rate voluto
#define USART BAUDRATE 38400
#define BAUD_PRESCALE (((F_CPU / (USART_BAUDRATE * 16UL))) - 1)
#define TIME LED OFF
                              50//mS
//Variabili globali:
volatile unsigned char ultimo byte ricevuto;
volatile unsigned char cont byte ricevuti;
volatile unsigned char decontLed;
volatile unsigned int decontSend;
//Funzioni:
void USART_Init(void); //inizializza i registri per la USART
void timer0 init(void); //inizializza i registri del Timer0
//Funzione eseguita quando si scatena l'interrupt della USART.
ISR(USART_RXC_vect){
       ultimo_byte_ricevuto = UDR; //il dato ricevuto è contenuto dentro
                              //il registro UDR
       cont_byte_ricevuti++; //incremento il contatore
       PORTC &= 0xFE; // Led OFF
       decontLed = TIME LED OFF; //precarica la variabile in modo che il
                              //led venga acceso dopo 50mS
```

```
//Funzione eseguita quando si scatena l'interrupt del Timer0.
//L'interrupt viene generato quando TCNTO va in overflows.
ISR(TIMERO OVF vect){ // timer0 overflow interrupt
        TCNTO += 6;//precarica il registro TCNTO in modo di avere un
                //interrupt generato in 1mS
if(decontLed>1){
                decontLed--;//fino a quando non è a 1 (passati 50mS)
                        //decrementa la variabile
        }else{
                if(decontLed==1){
decontLed--;//adesso va a 0 e quindi non passerà di qui
//fino a quando decontLed non verrà ricaricato
                        PORTC |= 0x01; // Led ON
       }
//il nostro codice principale, da dove il microcontrollore parte:
int main(void){
  //variabile vista solo localmente dalla funzione main()
  //usata per capire quando è stato ricevuto un'altro byte
  //via seriale
Unsigned char ultimo_cont_byte_ricevuti;
//configura PC0 (PIN23) come Output
//e tutti gli altri PCx vengono configurati come Input
DDRC = 0x01;
//Imposta il pin TX della seriale come Output
DDRD= 0x02;
cli(); //Disabilita gli interrupts globali
USART Init(); //inizializza i registri per la USART
timer0_init(); //inizializza i registri del Timer0
sei(); //Abilita gli interrupts globali
//accendiamo il led che ci notificherà (spegnendosi per 50mS)
//se passano dati via seriale
PORTC |= 0x01; // Led ON
  //azzero il contatore di byte ricevuti
cont_byte_ricevuti = 0;
//inzializzo la variabile per capire poi se ricevo un byte
ultimo_cont_byte_ricevuti = cont_byte_ricevuti;
```

```
//invia un messaggio al PC
USART SendByte('C');
USART SendByte('i');
USART SendByte('a');
USART SendByte('o');
USART SendByte('!');
decontSend=0;
  // Ciclo infinito
do{
                //se il contatore locale e quello incrementato dalla funzione
                //interrupt della USART sono diversi allora è ovvio che un byte
                //è stato ricevuto
                if(ultimo cont byte ricevuti!=cont byte ricevuti){
                        //ora li rimetto uguali per non passare di qui all'infinito
                        ultimo_cont_byte_ricevuti = cont_byte_ricevuti;
                        //invio indietro al PC il byte ricevuto
                        USART_SendByte(ultimo_byte_ricevuto);
                }
}while(1);
//inizializza i registri per la USART
Void USART Init(void){
//Imposta il baud rate
 UBRRL = BAUD PRESCALE; //carica i primi 8bit nel registro UBRR
 UBRRH = (BAUD PRESCALE >> 8); //adesso carica i sucessivi 8bit nel registro UBRR
//per settare il numero di bit per trasmissione, la parità e gli stop bit
 //della seriale bisogna modificare
//il registro UCSRC che però di default ha i valori che servono a noi:
//8bit dati, no parità, 1 stop bit
// Abilita la ricezione, trasmissione e l'interrupt della USART
 UCSRB = ((1 << TXEN) | (1 << RXEN) | (1 << RXCIE));
//carica il byte nel relativo registro di invio e invia il dato
voidUSART_SendByte(unsigned char data){
//Se l'ultimo dato caricato non è ancora stato trasmesso allora
//aspetta che venga inviato
while(!(UCSRA &(1<<UDRE)));
//Carica e trasmette il dato
 UDR = data;
```

```
//inizializza i registri del Timer0
void timer0 init(void){
       //Vedere pagina 70 del datasheet per il diagramma a blocchi
        //del Timer0
        //Registro TIMSK: Pagina 72 del datasheet
        //II bit chiamato TOIE0 viene impostato a 1 per abilitare
        //l'interrupt del Timer0
       TIMSK = (1 << TOIE0);
//Registro TCCR0: Pagina 71 del datasheet
        //imposta il clock con prescaler a 64
        //Qui per essere sicuri che l'interrupt abbia cadenza 1mS
        //dobbiamo calcolare in base alla frequenza dell'oscillatore
        //la divisione che imponiamo con il prescaler
        TCCR0 = (1 << CS01) (1 << CS00);
        //Registro TCNT0: Pagina 72 del datasheet
       //precarica il contatore usato dal Timer0
        TCNT0 = 6;
```

Quando il microcontrollore si avvia inizializza i registri. Vediamo quindi i registri da inizializzare per la seriale:

```
void USART_Init(void){
//Imposta il baud rate

UBRRL = BAUD_PRESCALE; //carica i primi 8bit nel registro UBRR

UBRRH = (BAUD_PRESCALE >> 8); //adesso carica i successivi 8bit nel registro UBRR

//per settare il numero di bit per trasmissione, la parità e gli stop bit
//della seriale bisogna modificare
//il registro UCSRC che però di default ha i valori che ci servono:
//8bit dati, no parità, 1 stop bit

// Abilita la ricezione, trasmissione e l'interrupt della USART
UCSRB = ((1<<TXEN)|(1<<RXEN) | (1<<RXCIE));
}
```

Quindi il registro "UBRRL" insieme al registro "UBRRH" servono per impostare la velocità della porta seriale.

A pagina 132 del datasheet dell'ATmega8 troviamo le formule per il calcolo del baud rate:

Table 52. Equations for Calculating Ba	Baud Rate Register Setting
--	----------------------------

Operating Mode	Equation for Calculating Baud Rate ⁽¹⁾	Equation for Calculating UBRR Value
Asynchronous Normal mode (U2X = 0)	$BAUD = \frac{f_{OSC}}{16(UBRR + 1)}$	$UBRR = \frac{f_{OSC}}{16BAUD} - 1$
Asynchronous Double Speed Mode (U2X = 1)	$BAUD = \frac{f_{OSC}}{8(UBRR + 1)}$	$UBRR = \frac{f_{OSC}}{8BAUD} - 1$
Synchronous Master Mode	$BAUD = \frac{f_{OSC}}{2(UBRR + 1)}$	$UBRR = \frac{f_{OSC}}{2BAUD} - 1$

Note: 1. The baud rate is defined to be the transfer rate in bit per second (bps)

BAUD Baud rate (in bits per second, bps)

fOSC System Oscillator clock frequency

UBRR Contents of the UBRRH and UBRRL Registers (0 - 4095)

Quindi conoscendo il nostro clock (8MHz impostato da fuses) e sapendo che la seriale che vogliamo è di tipo semplice ed asincrona (U2X=0) possiamo usare la prima formula in alto a destra per sapere il valore da assegnare ai registri "UBRRL"+"UBRRH", i quali non solo altro che 2 registri a 8bits:

"UBRR Low"+"UBRR High"

questi due registri formano il registro "UBRR" da 16bits che vediamo nella formula.

Facendo un veloce calcolo per il baud rate voluto a 38400:

Quindi impostiamo:

UBRRL = 25

UBRRH = 0

Comunque all'inizio del firmware abbiamo un define che ci semplifica l'impostazione del registro "UBRR":

//Qui sotto basta cambiare USART_BAUDRATE con il baud rate voluto #define USART_BAUDRATE 38400 #define BAUD_PRESCALE (((F_CPU / (USART_BAUDRATE * 16UL))) - 1)

Proseguendo nella configurazione dei registri vediamo che dovremmo impostare il registro "UCSRC", ma questo ultimo per nostra fortuna di default ha gia impostati i valori più comunemente usati in una comunicazione seriale (vedi pagina 150 del datasheet dell'ATmega8):

- Asincrona
- Parità disabilitata
- Stop bit a 1
- 8bit di dati

Ultimo registro, il "UCSRB" serve per impostare l'interrupt ed abilitare la trasmissione e ricezione (vedi pagina 149 del datasheet dell'ATmega8):

- TXEN = 1 -> abilita trasmissione
- RXEN = 1 -> abilita ricezione
- RXCIE = 1 -> abilita interrupt

Dopo l'impostazione dei registri vediamo che prima di entrare nel ciclo infinito invia via seriale la parola "Ciao!"

```
USART_SendByte('C');
USART_SendByte('i');
USART_SendByte('a');
USART_SendByte('o');
USART_SendByte('!');
```

Come avrete capito la funzione "USART_SendByte(....);" invia un byte al computer, questo byte può essere un numero da 0 a 255 o una lettera come nel caso dell'invio del "Ciao!".

La lettera in sostanza viene tradotta in un numero da 0 a 255, se guardiamo una tabella ASCII possiamo vedere in quale numero viene tradotto:

```
Dec Hx Oct Char
                                      Dec Hx Oct Html Chr
                                                            Dec Hx Oct Html Chr Dec Hx Oct Html Chr
    0 000 NUL (null)
                                       32 20 040   Space
                                                             64 40 100 @ 0
                                                                                 96 60 140 4#96;
              (start of heading)
                                       33 21 041 4#33; !
                                                             65 41 101 @#65;
                                                                                 97 61 141 @#97;
    1 001 SOH
      002 STX
              (start of text)
                                       34 22 042 4#34;
                                                             66
                                                                42 102 B B
                                                                                 98
                                                                                    62 142
                                                                                           £#98:
                                       35 23 043 4#35: #
      003 ETX
              (end of text) (end of transmission)
                                                             67
                                                                43 103 4#67:
                                                                                 99 63 143
                                                                                           &#99:
      004 EOT
                                       36 24 044 @#36;
                                                             68
                                                                44 104 @#68;
                                                                                100 64 144
      005 ENQ
              (enquiry)
                                       37
                                          25 045 @#37;
                                                             69 45 105 @#69;
                                                                                101 65 145
                                                                                           e
      006 ACK
              (acknowledge)
                                       38 26 046 &
                                                             70 46 106 @#70;
                                                                                102 66 146
                                                                                           a#102:
                                       39 27 047 4#39:
                                                             71 47 107 6#71;
      007 BEL
              (bell)
                                                                                103 67 147
                                                                                           a#103;
                                       40 28 050 4#40;
                                                                48 110 @#72;
                                                                                104 68 150 @#104; h
      010 BS
              (backspace)
                                                             72
      011 TAB
                                       41 29 051 )
                                                             73 49 111 6#73;
                                                                                105 69 151
              (horizontal tab)
                                                                                           j
                                          2A 052 *
                                                                4A 112 @#74;
                                                                                106 6A 152
              (NL line feed, new line)
                                       42
    B 013 VT
              (vertical tab)
                                       43 2B 053 +
                                                             75 4B 113 4#75;
                                                                                107 6B 153
                                                                                           k
      014 FF
              (NP form feed, new page)
                                       44 2C 054 ,
                                                             76 4C 114 L
                                                                                108 6C 154 l 1
                                       45 2D 055 6#45:
                                                             77 4D 115 6#77:
                                                                                           a#109: 1
      015 CR
              (carriage return)
                                                                                109 6D 155
                                       46 2E 056 .
                                                             78 4E 116 @#78;
      016
          so
              (shift out)
                                                                                110 6E 156
                                          2F 057 /
      017
              (shift in)
                                       47
                                                                4F 117 @#79;
                                                                                111 6F
                                                                                           o
   10 020 DLE
              (data link escape)
                                       48 30 060 4#48; 0
                                                             80 50 120 @#80;
                                                                                112
                                                                                    70 160 @#112;
   11 021 DC1
              (device control 1)
                                       49
                                          31 061 4#49; 1
                                                             81
                                                                51 121 6#81;
                                                                                113
                                                                                    71 161
                                                                                           &#113:
                                       50 32 062 6#50;
                                                             82 52 122 6#82;
                                                                                114 72 162
                                                                                           a#114;
   12 022 DC2
              (device control 2)
   13 023 DC3
                                          33 063 4#51;
                                                             83 53 123 4#83;
                                                                                    73 163
              (device control 3)
                                       51
                                                                                115
   14 024 DC4
                                       52
                                          34 064 @#52;
                                                             84 54 124 @#84;
                                                                                116
                                                                                    74 164
                                                                                           t
              (device control 4)
   15 025 NAK
              (negative acknowledge)
                                       53 35 065 4#53;
                                                             85 55 125 6#85;
                                                                                117
                                                                                    75 165
                                                                                           a#117:
   16 026 SYN
              (synchronous idle)
                                       54 36 066 6
                                                             86 56 126 4#86;
                                                                                118
                                                                                    76 166
                                                                                           a#118; V
   17 027 ETB
              (end of trans. block)
                                       55 37 067 @#55:
                                                             87 57 127 4#87:
                                                                                119 77 167
                                                                                           &#119:
24 18 030 CAN
                                       56 38 070 4#56;
                                                             88 58 130 4#88;
                                                                                120 78 170 @#120;
              (cancel)
   19 031 EM
              (end of medium)
                                       57
                                          39 071 4#57;
                                                             89
                                                                59 131 4#89;
                                                                                121
                                                                                    79 171
   1A 032 SUB
              (substitute)
                                       58 3A 072 :
                                                             90 5A 132 @#90;
                                                                                           z
27 1B 033 ESC
                                       59 3B 073 4#59;
                                                             91 5B 133 [
                                                                                123 7B 173
                                                                                           &#123:
              (escape)
28 1C 034 FS
              (file separator)
                                       60 30 074 4#60: <
                                                             92 5C 134 \
                                                                                124 70 174 6#124:
                                       61 3D 075 = =
                                                             93 5D 135 @#93;
29 1D 035 GS
                                                                                125 7D 175 @#125;
              (group separator)
30 1E 036 RS
                                       62 3E 076 >>
                                                             94 5E 136 @#94;
                                                                                126 7E 176 ~
              (record separator)
                                                                               127 7F 177  DEL
              (unit separator)
                                                             95 5F 137 _
```

Se inviamo 'C' quindi invieremo il numero 67 (in esadecimale è 0x43).

Quindi l'istruzione:

```
USART_SendByte('C');
```

equivale a:

```
USART_SendByte(67);
```

Entrando ora nel ciclo infinito vediamo le seguenti istruzioni che vengono infinitamente eseguite:

Questa routine si occupa di controllare il contatore locale "ultimo_cont_byte_ricevuti" con quello incrementato nella routine eseguita quando si scatena l'interrupt di ricezione dato dalla seriale.

Quindi, visto che i due contatori sono diversi, allora spedisce indietro il byte ricevuto.

Quando si scatena l'interrupt di ricezione esegue la seguente funzione:

questa funzione non fa altro che prendere il dato appena ricevuto dal registro "UDR" e lo salva nella variabile globale "ultimo_byte_ricevuto" e quindi incrementa la variabile "cont_byte_ricevuti" e spegne il led il quale verrà riacceso in modo autonomo dal Timer0 (visto nel tutorial #2) dopo il tempo "TIME_LED_OFF".

Quindi come visto il programma è molto semplice. Ora non resta che creare delle funzioni che, a fronte di un dato seriale ricevuto, esegua delle istruzioni.

Esempio: si potrebbe provare a collegare su PC1 (pin 24 dell'ATmega8) un altro led e modificando le istruzioni dentro il ciclo infinito si potrebbe farlo accendere e spegnere.

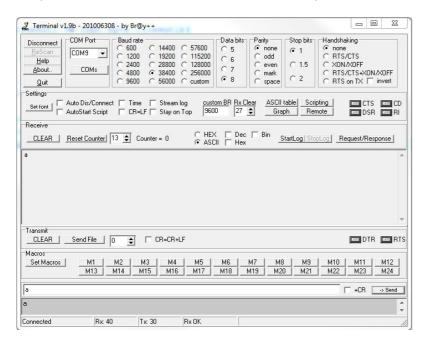
Quindi per prima cosa ricordiamoci di settare come output tale porta PC1:

```
DDRC = 0x03; //Porta PC0 (pin 23) e porta PC1 (pin 24) impostati come output
```

Poi modifichiamo le istruzioni dentro il ciclo infinito così:

quindi quando si schiaccia da tastiera il tasto 'a' o 'A' viene cambiato di stato il led attaccato a PC1 (pin24).

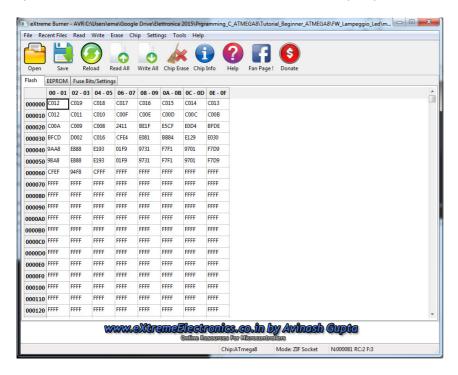
Ora per testare avviamo un Serial Terminal come questo:



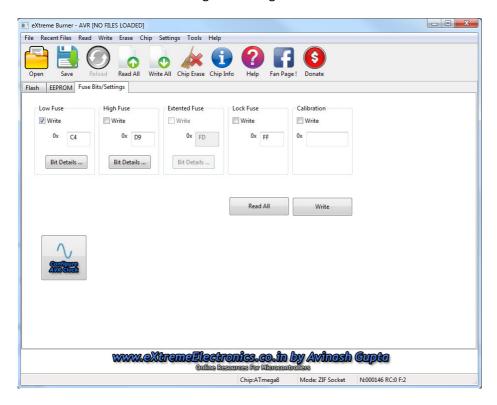
configurarlo come da immagine (COM Port *quella_vostra*, Baud rate 38400, Data bits 8, Parity none, Stop bits 1, Handshaking none) e quindi inviare la lettera 'a'.

Caricare il firmware

Apriamo Extreme Burner v1.4.3 e clicchiamo sul tasto Open per andare a caricare il file main.hex:



Ora è molto importante impostare i Fuse, andiamo sul tab chiamato "Fuse Bits/Settings" e impostiamo i Fuse esattamente come l'immagine che segue:



Tutorial ATmega8 - #3: USART

Quindi:

Low Fuse = 0xC4

High Fuse = 0xD9

Lock Fuse = 0xFF

Calibration = 0xB9B9B9B9

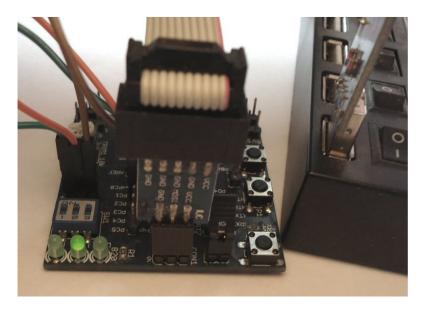
Mettete anche la spunta su write su di almeno il "Low Fuse"!

Per capire come impostare il clock possiamo vedere il datasheet dell'ATmega8 a pagina 26 oppure ci affidiamo al fuse calculator:

http://www.engbedded.com/fusecalc/

Ricordate di non cambiare i fuse se non capite cosa state facendo, potreste non poter più riprogrammare il vostro ATmega8.

Ora possiamo finalmente caricare il programma, assicuriamoci dei collegamenti come da foto:



Clicchiamo su Write All, se il caricamento è andato a buon fine allora avremo un schermata tipo questa:

