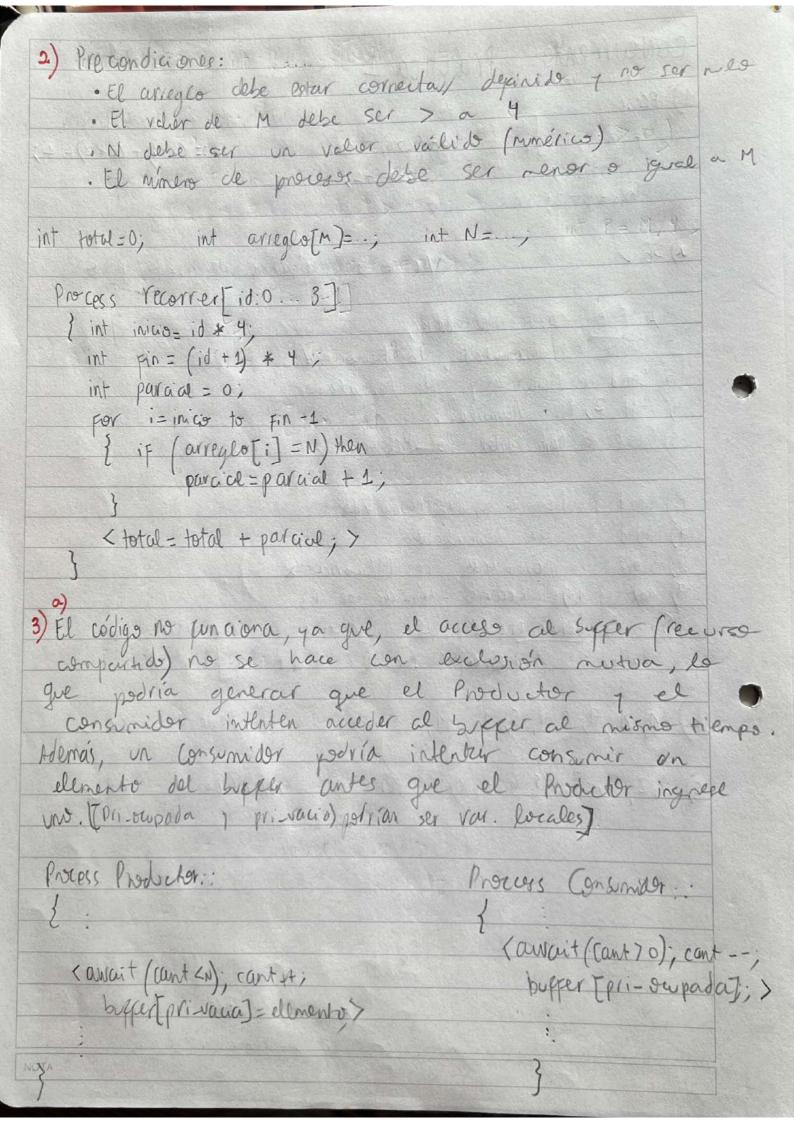
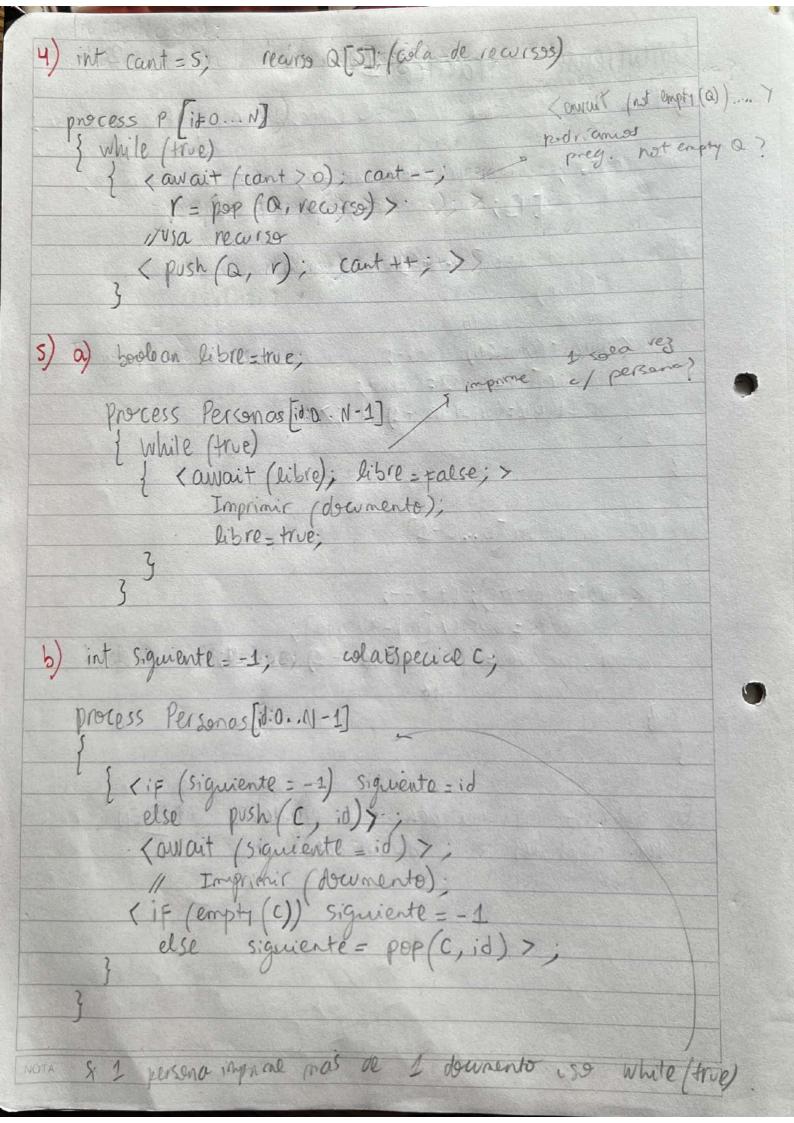
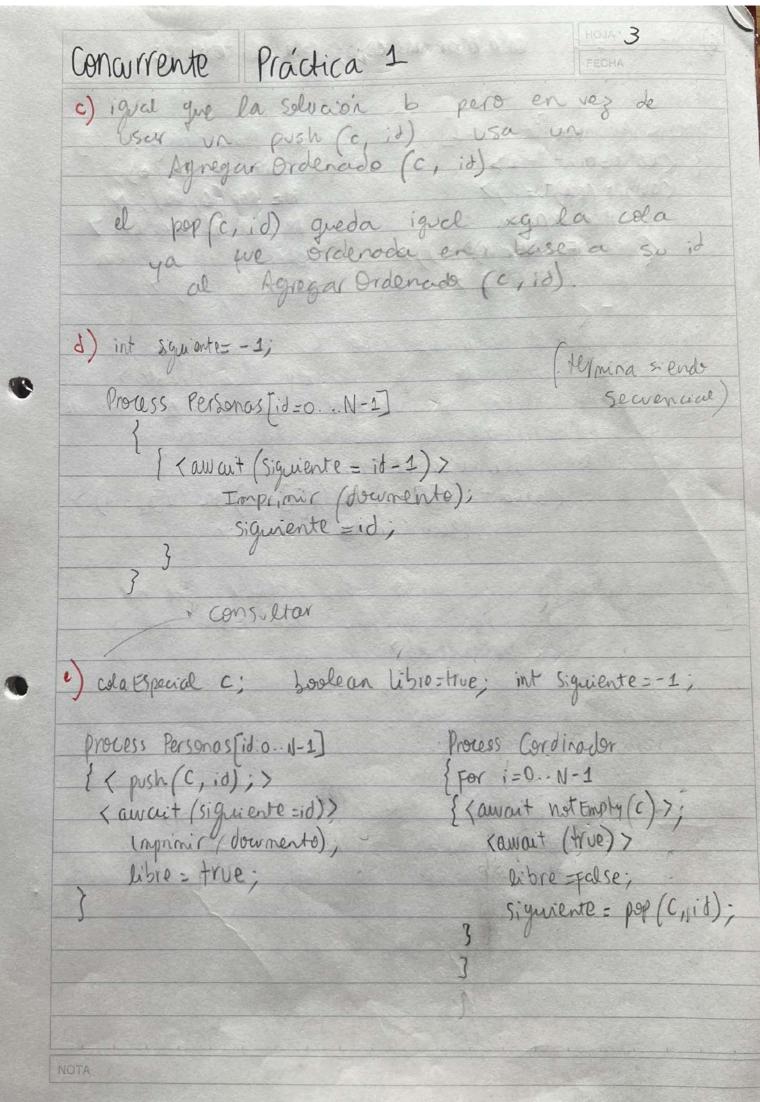
NUTT



NOTA





6) int cant=0; cola Especial C; cola Resoltodes R; process Alumnos it. o. P-1 process Propes ores [d. o. 2] { (await not Empty (E); { cant = cant + 1> Id= pop(E, id); Agarra el exomen 7 (await (cant = p)> Resulte examen (entrega examen) corrige el examen push (c, id); + (16 m) le ausse al colomne que s ocumen ya corregido y le day la nota) predo ther un vector de 0 a 2 donde lis poplsones siben la nota) y en alimnos tener. (await [v[0]=id) or (v[1]=id) or (v[2]=id)> recibir nota pri así le da la nota al signientes

Concurrente Práctica 1

FEOHA.

6) int cont=0; cola Especial C; double notos[P-I], // micializadas en -1
int signiente = -1; int restante e = P;

proces Alumnos [id:0.P-1]

{ cant = cant + 1 7

// espera a que Mognen todos

< await (cant = p) 7

// espera examen

push (c, id); >

// espera mu rota

< await (notas [id] < 7-1) 7

}

process Profesores [id:0.2]

[while (restantes < 70)

[basslean corregin= False;

[lespers a que entrequen

(await (not empty (c))

or (restantes = =0))

if (restantes < 70)

{ signiente = pop(c, id),

restantes = restantes - 1;

corregin = true; } 7

if (corregin == true) {

// corregin

// entregan examen

notus[signiente]= nota;

7) Condiciones regueridas. 1 - Exclusión mutua 2-Avsencia de Deadlock 3 - Ausencia de Demora Innecesaria X 4 - Eventual Entrada (sin inamición) X 3) No se cumple con la propredad de Assencia de Demora toneresaria ya que, prede danse el escenario dorde el SCI este listo para ejenitar la rereste pero de todes modes siempre el proceso set debe esperar a que el proces sc2 canbe la voiriable turno, (o al reves). No hay agordinación entre la intención de entrax, profilendo alenerar dernora innecesaria. 4) Si une de les procesos es mucho mais vaipato que el ofro y el 'Sist. operation SiEMPRE le de prioridad, prede ser que no se garantize la eventral entrada del una proceso. No has manera de expressus intención, ni ver si el stro realmente necesita la sc. Podría quedadse esperanet pura siEMPRE. Corrección: la eventual entrada s: se cumple. La vinica condición que no se comple es la suservia de Demora Inneveraria!

HOJA 5 Concurrente Práctica 1 8) int N=..; int actual = -1; bool peticienes[N]; // inicialzator Process SC [i=0...N-1] { while (true) { peticiones[i]=true; while (actual <> i) Skip; // Secaion crítica 3. actual = -1; Process Cordinador while (true) For (1=0 to N-1) if (peticiones [i]) { peticiones [i] = polse; actual = i; while (actual <7-1) skip;