

$x=0$ $y=0$

1) P1::

If $(x=0)$ then

$y := 4 * 2;$

$x := y + 2;$

P2::

If $(x > 0)$ then

$x := x + 1;$

P3::

$x := \underbrace{(x * 3)}_{(9)} + \underbrace{(x * 2)}_{(10)} + \underbrace{1}_{(11)};$

a) 56 ✓

Acciones atómicas de grado fino

- 1) Store $4 * 2$, Reg Acumulador,
- 2) Store Reg Acumulador, Pos Memoria Y
- 3) Load Pos Memoria Y, Reg Acumulador
- 4) Add 2, Reg Acumulador
- 5) Store Reg Acumulador, Pos Memoria X

- 6) Load Pos Memoria X, Reg Acumulador
- 7) Add 1, Reg Acumulador
- 8) Store Reg Acumulador, Pos Memoria X
- 9) 10) 11) Acciones atómicas de P3

56 es verdadero si los procesos se ejecutan en forma Secuencial.

b) 1, 2, 9, 3, 4, 5, 10, 11, 6, 7, 8

Verdadero 22 ✓

c) 1, 2, 9, 3, 4, 5, 6, 7, 8, 10, 11

Verdadero 23 ✓

2) Precondiciones:

- El arreglo debe estar correctamente definido y no ser nulo
- El valor de M debe ser > 4
- N debe ser un valor válido (numérico)
- El número de procesos debe ser menor o igual a M

```
int total = 0;    int arreglo[M] = ...;    int N = ...;
```

```
Process Recorrer[id: 0 ... 3-1]
```

```
{
  int inicio = id * 4;
  int fin = (id + 1) * 4;
  int parcial = 0;
  for i = inicio to fin - 1
  {
    if (arreglo[i] = N) then
      parcial = parcial + 1;
  }
  < total = total + parcial; >
}
```

- 3) ²⁾ El código no funciona, ya que, el acceso al buffer (recurso compartido) no se hace con exclusión mutua, lo que podría generar que el Productor y el Consumidor intenten acceder al buffer al mismo tiempo. Además, un Consumidor podría intentar consumir un elemento del buffer antes que el Productor ingrese uno. [pri-ocupada y pri-vacio) podrían ser var. locales]

Process Productor::

```
{
  :
  < await (cant < N); cant++;
    buffer[pri-vacio] = elemento; >
  :
}
```

Process Consumidor::

```
{
  :
  < await (cant > 0); cant--;
    buffer[pri-ocupada]; >
  :
}
```


b) Para que funcione para C consumidores y P productores:

```
int cant=0; int pri-ocupada=0; int pri-vacia=0;  
int buffer[N];
```

```
Process Productor [0..P-1]  
{ while (true)  
  { produce elemento  
    < await (cant < N); cant++;  
    buffer[pri-vacia] = elemento;  
    pri-vacia = (pri-vacia + 1) mod N; >  
  }  
}
```

```
Process Consumidor [0..C-1]  
{ while (true)  
  { < await (cant > 0); cant--;  
    elemento = buffer[pri-ocupada];  
    pri-ocupada = (pri-ocupada + 1) mod N;  
    consume elemento  
  }  
}
```

En este caso $pri-ocupada$ y $pri-vacia$ DEBEN ser var. globales o compartidos.

4) $\text{int cant} = 5;$ $\text{recurs } Q[5];$ (cola de recursos)

process $P[i \neq 0 \dots N]$

{ while (true)

{ $\langle \text{await } (\text{cant} > 0); \text{cant}--; \rangle$

$r = \text{pop}(Q, \text{recursos});$

// usa recursos

$\langle \text{push}(Q, r); \text{cant}++; \rangle$

}

$\langle \text{await } (\text{not empty}(Q)) \dots \rangle$

podr. amos

preg. not empty Q?

5) a) $\text{boolean libre} = \text{true};$

process $\text{Personas}[id: 0 \dots N-1]$

{ while (true)

{ $\langle \text{await } (\text{libre}); \text{libre} = \text{false}; \rangle$

Imprimir (documento);

$\text{libre} = \text{true};$

}

}

imprime

1 sola vez
c/ persona?

b) $\text{int siguiente} = -1;$ $\text{colaEspecial } C;$

process $\text{Personas}[id: 0 \dots N-1]$

{

{ $\langle \text{if } (\text{siguiente} = -1) \text{ siguiente} = id$
else $\text{push}(C, id) \rangle;$

$\langle \text{await } (\text{siguiente} = id) \rangle;$

// Imprimir (documento);

$\langle \text{if } (\text{empty}(C)) \text{ siguiente} = -1$

else $\text{siguiente} = \text{pop}(C, id) \rangle;$

}

}

NOTA

si 1 persona imprime mas de 1 documento usa while(true)

c) igual que la solución b pero en vez de usar un push (c, id) usa un Agregar Ordenado (c, id).

el pop (c, id) queda igual xq la cola ya fue ordenada en base a su id al Agregar Ordenado (c, id).

d) int siguiente = -1;

(termina siendo secuencial)

```
Process Personas[id=0..N-1]
{
  { <await (siguiente = id-1)>
    Imprimir (documento);
    siguiente = id;
  }
}
```

consultar

e) colaEspecial c; boolean libre=true; int siguiente=-1;

```
process Personas[id=0..N-1]
{
  <push(c, id);>
  <await (siguiente=id)>
  Imprimir (documento);
  libre = true;
}
```

```
Process Coordinador
{
  for i=0..N-1
  {
    <await notEmpty(c)>;
    <await (true)>
    libre = false;
    siguiente = pop(c, id);
  }
}
```


6) $\text{int cant} = 0;$ cola Especial $C;$ cola Resultados $R;$

```
process Alumnos[id: 0..P-1]
{
  < cant = cant + 1 >
  < await (cant = P) >
  Resuelve examen
  < entrega examen >
  push(C, id);
}
```

```
process Profesores[id: 0..2]
{
  < await notEmpty(C) >
  id = pop(C, id);
  Agarra el examen &
  corrige el examen
  < ... >
}
```

¿cómo le avisas al alumno que si examen ya está corregido y le das la nota?
puedo tener un vector de 0 a 2 donde los profesores saben la nota
y en alumnos tener:

```
< await (v[0] = id) OR (v[1] = id) OR (v[2] = id) >
      recibir nota ?
```

¿cómo le avisas al profesor que me pui así le da la nota al siguiente?

6) `int cant=0; cola Especial c; double notas[P-1]; // inicializadas en -1`
`int siguiente = -1; int restantes = P;`

```
process Alumnos[id:0..P-1]
{
  <cant = cant + 1>
  // espera a que lleguen todos
  <await (cant = P)>
  // resuelve examen
  < // entrega examen
    push(c, id); >
  // espera mi nota
  <await (notas[id] < -1)>
}
```

```
process Profesores[id:0..2]
{
  while (restantes < 0)
  {
    boolean corregir = false;
    // espera a que entreguen
    <await (not empty(c))
      or (restantes == 0)>
    if (restantes < 0)
    {
      siguiente = pop(c, id);
      restantes = restantes - 1;
      corregir = true;
    }
    if (corregir == true) {
      // corregir
      // entregar examen
      notas[siguiente] = nota;
    }
  }
}
```


7) Condiciones requeridas:

- 1 - Exclusión mutua
- 2 - Ausencia de Deadlock
- 3 - Ausencia de Demora Innecesaria \times
- 4 - Eventual Entrada (sin iniciación) \times

3) No se cumple con la propiedad de Ausencia de Demora Innecesaria, ya que, puede darse el escenario donde el SC1 está listo para ejecutar la SC y a su vez el proceso SC2 no la necesita pero de todos modos siempre el proceso SC1 debe esperar a que el proceso SC2 cambie la variable turno, (o al revés).
No hay coordinación entre la intención de entrar, pudiendo generar demora innecesaria.

4) Si uno de los procesos es mucho más rápido que el otro y el Sist. operativo SIEMPRE le da prioridad, puede ser que no se garantice la eventual entrada del otro proceso.

[No hay manera de expresar intención, ni ver si el otro realmente necesita la SC. Podría quedarse esperando para SIEMPRE.]

Corrección: la eventual entrada si se cumple.

La única condición que no se cumple es la Ausencia de Demora Innecesaria !

8) $\text{int } N = \dots; \text{ int actual} = -1; \text{ bool } \text{peticiones}[N];$ // inicializados en false

Process SC $[i=0 \dots N-1]$

```
{ while (true)
  {
    peticiones[i] = true;
    while (actual <> i) skip;
    // Sección crítica
    actual = i;
  }
}
```

Process Coordinador

```
{ while (true)
  {
    for (i=0 to N-1)
      {
        if (peticiones[i])
          {
            peticiones[i] = false;
            actual = i;
            while (actual <> -1) skip;
          }
      }
  }
}
```