

[illegible]

		movapd	x(%rax), %xmm0	1 bit de válido porque usa un registro con datos de entrada (rax), en xmm0 se carga el dato que se trae de memoria.
		movaps	%xmm0, y-32(%rax)	2 bits de válido porque usa dos registros con datos de entrada (xmm0, y rax para calcular la dirección en la que se escribe). El primer bit se refiere a xmm0, el segundo a rax (siguiendo el orden en el que aparecen en la instrucción)
		M[y-16+rax]		nota acceso a memoria a la dirección que se obtiene de la siguiente operación y-16+rax
		mulpd	%xmm1, %xmm0	bits de válido inicialmente 10 porque el operando en %xmm1 está disponible pero el operando en %xmm0 no lo está (lo carga la instr. (1))
		Posible pregunta en el control : ¿Qué instrucciones se están ejecutando en el ciclo 6?		
		Para contestar a las preguntas hay que rellenar la tabla primero.		