

UNIVERSITÀ DEGLI STUDI DI NAPOLI FEDERICO II
SCUOLA POLITECNICA E DELLE SCIENZE DI BASE
DIPARTIMENTO DI INGEGNERIA ELETTRICA E TECNOLOGIE DELL'INFORMAZIONE



CORSO DI LAUREA IN INFORMATICA

Anno Accademico 2021/2022

Algoritmo per il prodotto Matrice-Matrice in MPI

Autore

Carmine Grimaldi

Matr. N97000394

Sommario

1. Definizione, analisi e descrizione del problema	3
2. Guida alla compilazione e manuale d'uso	4
Passaggio dei parametri	4
Input, output e condizioni di errore	5
Esempio di funzionamento	5
Esempi di errore	6
Funzioni	7
3. Analisi delle prestazioni	8
Tempi di esecuzione $T(p)$	9
SpeedUp $S(p)$	10
Efficienza $E(p)$	11
Conclusioni	12
4. Codice sorgente	13

1. Definizione, analisi e descrizione del problema

Si vuole progettare un algoritmo su architettura *MIMD* a memoria distribuita, che utilizzi la libreria *MPI*, per risolvere il prodotto scalare tra due matrici quadrate in parallelo su un numero p di processi. In particolare si utilizza l'infrastruttura *S.C.o.P.E.* per permettere l'esecuzione del software in un ambiente di calcolo parallelo.

Più nel dettaglio, l'algoritmo implementato nel file `elaborato3.c` allegato a questa documentazione (e illustrato nel capitolo 4 di questa documentazione), implementa la strategia di comunicazione *BMR* (Broadcast, Multiply, Rolling), la quale prevede la decomposizione delle matrici di input in blocchi quadrati, ciascuno di tali blocchi verrà poi assegnato ai processori disposti lungo una griglia bidimensionale periodica capace di distribuire una matrice $A \in \mathbb{R}^{m \times m}$ e una matrice $B \in \mathbb{R}^{m \times m}$ scorporandola in $p \times p$ processi (per valori di m multipli di p).

La strategia è costituita da p passi. Si parte dalla diagonale principale della griglia di processori; ad ogni passo k , si considera la k -ma diagonale situata al di sopra di quella principale. I processori situati lungo la diagonale effettuano una comunicazione collettiva del blocco della matrice A in loro possesso a tutti i processori della medesima riga. Inoltre, ad ogni passo, ciascun processore effettua una comunicazione del proprio blocco della matrice B al processore situato nella stessa colonna e nella riga precedente.

Si è scelto di misurare i tempi di esecuzione nel processo 0 usando la primitiva `MPI_Wtime()` prima e dopo il calcolo parallelo.

2. Guida alla compilazione e manuale d'uso

Di seguito è illustrato il modo con cui è possibile invocare l'eseguibile allegato a questa relazione.

```
qsub libreria3.pbs -v M=[matrix_size]
```

All'interno dello script "libreria3.pbs" è presente l'invocazione vera e propria dell'algoritmo (scritto in linguaggio C).

Passaggio dei parametri

M: indica il numero di righe, nonché di colonne, della matrice quadrata che si desidera utilizzare. Tale numero deve essere necessariamente positivo.

In output sarà fornito un messaggio che stamperà le due matrici quadrate (nel codice fornito in linguaggio C tali matrici vengono inizializzate automaticamente) di cui calcolare il prodotto scalare e la matrice risultato di tale prodotto (la stampa avviene soltanto se le matrici hanno una dimensione non superiore a 10x10); inoltre viene riportato quanto tempo è stato impiegato per ottenere il risultato mostrato a schermo, la dimensione delle matrici e il numero di processi che si è deciso di utilizzare.

In allegato a questa documentazione è presente la cartella "Output", in cui sono contenuti alcuni file di output di esempio.

Input, output e condizioni di errore

- **Input:** le due matrici di cui effettuare il prodotto scalare e la loro dimensione.
- **Output:** la matrice risultato del prodotto scalare tra le due matrici date in input.
- **Condizioni di errore:** la dimensione delle matrici deve essere un numero intero positivo; inoltre, tale dimensione deve essere divisibile per la dimensione della griglia dei processi, in accordo con il numero di processi che si è scelto di utilizzare. Infine, il numero di processori deve essere tale da generare una griglia quadrata.

Esempio di funzionamento

Nell'immagine seguente vi è un esempio di funzionamento, con 4 processi e una dimensione delle matrici pari a 4x4.

```
Matrice A:
-----
1.00 2.00 3.00 4.00
5.00 6.00 7.00 8.00
9.00 10.00 11.00 12.00
13.00 14.00 15.00 16.00
-----

Matrice B:
-----
2.00 3.00 4.00 5.00
6.00 7.00 8.00 9.00
10.00 11.00 12.00 13.00
14.00 15.00 16.00 17.00
-----

Matrice C (risultato prodotto scalare tra A e B):
-----
100.00 110.00 120.00 130.00
228.00 254.00 280.00 306.00
356.00 398.00 440.00 482.00
484.00 542.00 600.00 658.00
-----

-----
Tempo algoritmo BMR: 0.000501 secondi
Numero di processi: 4
Dimensione matrice: 4
-----

Termine esecuzione.
[GRMCMN97S@ui-studenti Libreria3]$
```

Esempi di errore

Nelle successive immagini, invece, sono mostrati i messaggi di errore al verificarsi delle condizioni precedentemente citate.

```
Esegui: /usr/lib64/openmpi/1.4-gcc/bin/mpicc -o /homes/DMA/PDC/2021/GRMCMN97S/Libreria3/libreria3 /homes/DMA/PDC/2021/GRMCMN97S/Libreria3/libreria3.c
Esegui: /usr/lib64/openmpi/1.4-gcc/bin/-machinefile hostlist -np 4 /homes/DMA/PDC/2021/GRMCMN97S/Libreria3/libreria3 0

Errore: matrix_size (=0) deve essere un numero positivo!

Termina esecuzione.
[GRMCMN97S@ui-studenti Libreria3]$
```

Errore: dimensione matrici non positiva

```
Esegui: /usr/lib64/openmpi/1.4-gcc/bin/mpicc -o /homes/DMA/PDC/2021/GRMCMN97S/Libreria3/libreria3 /homes/DMA/PDC/2021/GRMCMN97S/Libreria3/libreria3.c
Esegui: /usr/lib64/openmpi/1.4-gcc/bin/-machinefile hostlist -np 4 /homes/DMA/PDC/2021/GRMCMN97S/Libreria3/libreria3 1

Errore: la dimensione della matrice (=1) non e' divisibile per la dimensione della griglia dei processi (=4)!

Termina esecuzione.
[GRMCMN97S@ui-studenti Libreria3]$
```

Errore: dimensione matrice non divisibile per la dimensione della griglia dei processi

```
Esegui: /usr/lib64/openmpi/1.4-gcc/bin/mpicc -o /homes/DMA/PDC/2021/GRMCMN97S/Libreria3/libreria3 /homes/DMA/PDC/2021/GRMCMN97S/Libreria3/libreria3.c
Esegui: /usr/lib64/openmpi/1.4-gcc/bin/-machinefile hostlist -np 3 /homes/DMA/PDC/2021/GRMCMN97S/Libreria3/libreria3 100

Errore: '-np 3' non e' un quadrato perfetto!

Termina esecuzione.
[GRMCMN97S@ui-studenti Libreria3]$
```

Errore: il numero dei processi non consente la creazione di una griglia di processi quadrata

Funzioni

void grid_init (GridInfo¹ *grid) :

funzione che, data in input una struttura contenente tutte le informazioni utili a una griglia di processi, inizializza tale griglia e, tra le varie inizializzazioni, crea e memorizza in tale struttura un communicator di righe e un communicator di colonne.

void matrix_creation (double **pA, double **pB, double **pC, int size) :

funzione che si occupa di allocare uno spazio di memoria quadratico rispetto a “size” (moltiplicato per la dimensione del tipo double), per ogni puntatore a matrice dato in input.

void matrix_init (double *A, double *B, int size) :

funzione che facilita il test del prodotto scalare inizializzando in maniera predefinita le matrici A e B di cui andare a calcolare il prodotto scalare.

void matrix_dot (double *A, double *B, double *C, int n) :

funzione che, date in ingresso due matrici A e B, ne calcola il prodotto scalare e lo memorizza nella matrice C.

void matrix_print (double *A, int n) :

funzione che stampa la matrice “A” di valori reali di dimensione “n” che è stata data in input.

void matrix_free (double **pA, double **pB, double **pC) :

funzione che libera la memoria per tutte le matrici date in input.

void BMRArithmetic (double *A, double *B, double *C, int size, GridInfo *grid) :

funzione che implementa il prodotto scalare di due matrici “A” e “B” in parallelo, utilizzando la libreria **MPI**, basandosi sulla strategia **BMR** (Broadcast, Multiply, Rolling) descritta nel capitolo 1 di questa documentazione.

In input prende le due matrici “A” e “B” di cui calcolare il prodotto scalare, una matrice “C” in cui andare a memorizzare il risultato finale, la dimensione “size” di tutte le matrici quadrate, e infine un puntatore a struttura “grid” che contiene tutte le informazioni utili sulla griglia dei processi che è stata opportunamente inizializzata.

¹ Per maggiori informazioni sulla struttura GridInfo si rimanda al codice illustrato nel capitolo 4 di questa documentazione.

3. Analisi delle prestazioni

Si è scelto di misurare i tempi di esecuzione utilizzando la primitiva `MPI_wtime()` prima e dopo il calcolo parallelo.

Siccome attraverso il cluster *S.C.o.P.E.* abbiamo a disposizione al massimo 8 nodi, e vogliamo che ogni processo sia su un nodo, ricordando che le matrici in input sono quadrate, abbiamo bisogno di un numero quadrato di processi, ma l'unico quadrato possibile per il cluster sarebbe 2^2 , poiché già a partire da 3^2 si arriva a 9, e non avendo a disposizione 9 processi, ma 8, l'unico quadrato che possiamo utilizzare è 2^2 ossia 4.

Per tale ragione, i test che sono illustrati di seguito, fanno riferimento solo ed esclusivamente a una strategia di parallelizzazione in cui varia la dimensione delle matrici ma non dei processi, i quali sono fissati a 4, e diventano 1 soltanto nel caso in cui viene calcolato il tempo $T(1)$ con un solo processore ai fini del calcolo dello speedUp.

Si noti che, essendo nel caso di matrici quadrate, si è scelto di limitare l'aumento della dimensione delle matrici a 2000x2000, data l'impossibilità di eseguire sul cluster (rientrando nei limiti di tempo di esecuzione consentiti) il programma con dimensioni superiori.

I grafici e le tabelle illustrati nelle pagine seguenti riassumono i risultati ottenuti.

Successivamente sono presenti delle conclusioni per la valutazione dei risultati e il commento dei grafici di seguito illustrati.

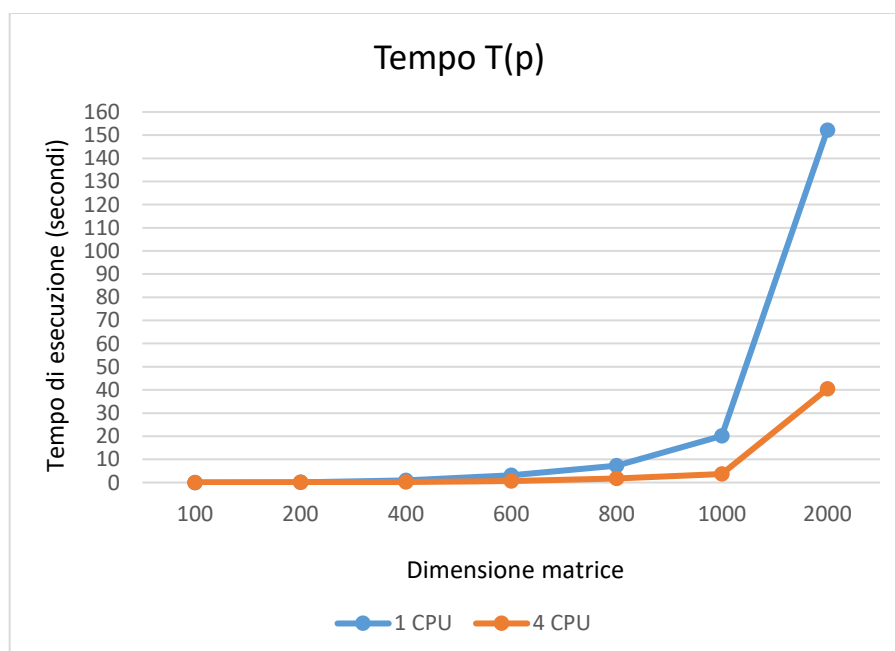
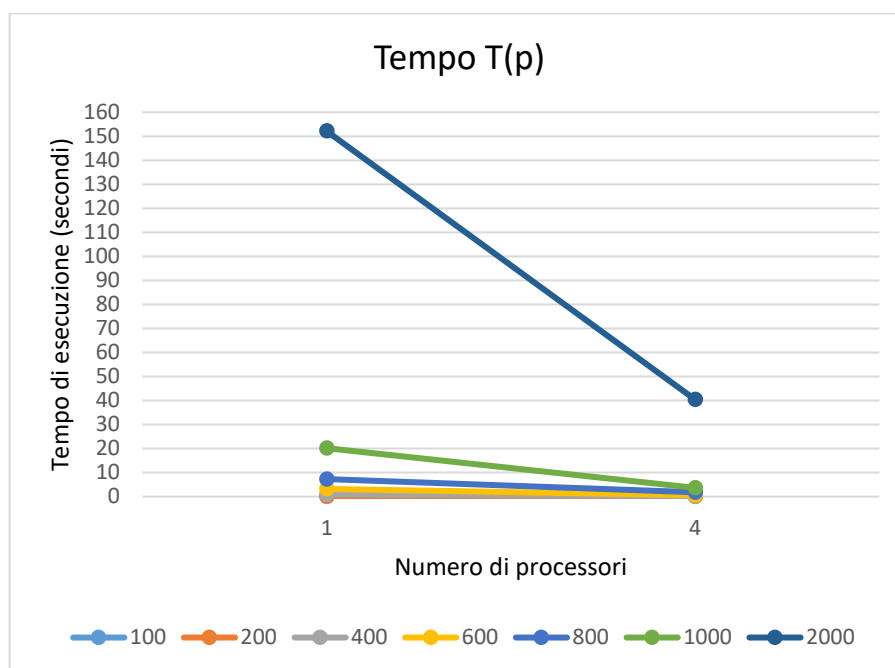
Una media di 5 esecuzioni è stata eseguita ai fini del calcolo dei tempi medi illustrati.

Inoltre, la precisione numerica utilizzata per i valori delle matrici è quella del tipo double.

Tempi di esecuzione $T(p)$

Tabella dei tempi di esecuzione:

Numero CPU	Dimensione input						
	100	200	400	600	800	1.000	2.000
1	0,012104	0,085372	0,893013	3,176393	7,284349	20,152027	152,155364
4	0,004053	0,023208	0,169839	0,575580	1,792697	3,633251	40,379482



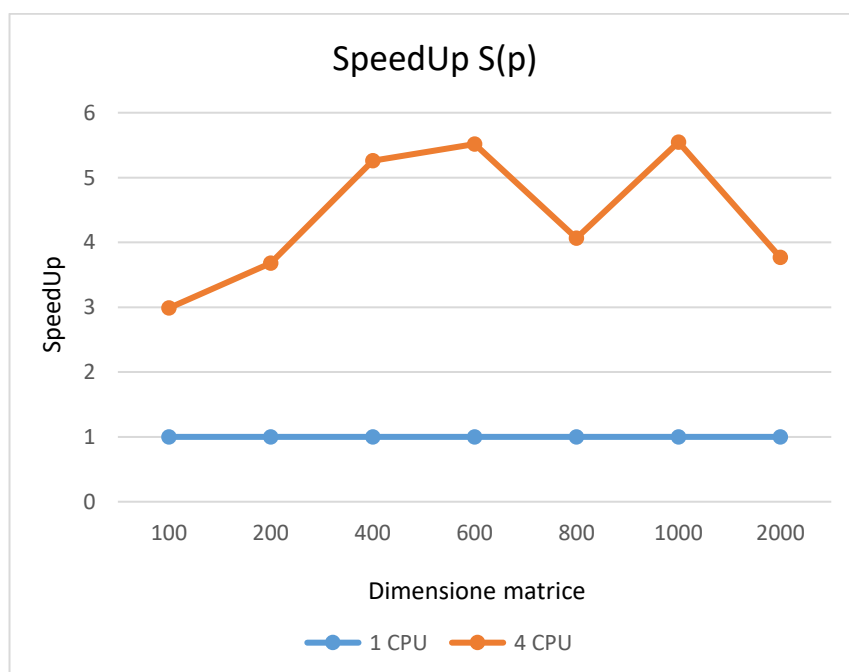
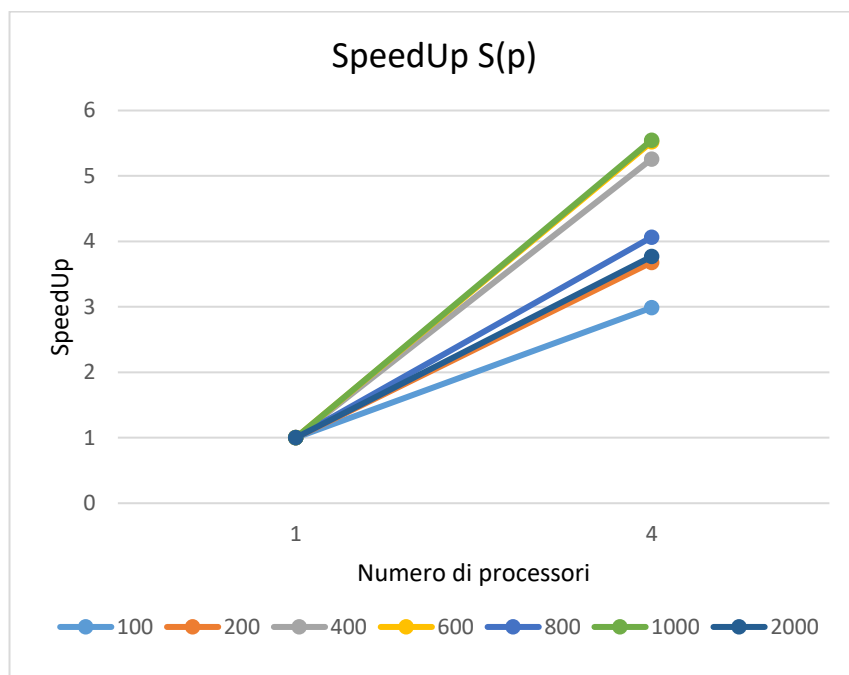
Per ulteriori considerazioni su questi risultati si rimanda alla sezione “*Conclusioni*” di questo capitolo.

SpeedUp $S(p)$

A partire dai tempi misurati nella sezione precedente è stato calcolato lo speed-up al variare di M .

Tabella SpeedUp:

Numero CPU	Dimensione input					
	100	200	400	600	800	1.000
1	1,000000	1,000000	1,000000	1,000000	1,000000	1,000000
4	2,986430	3,678559	5,257997	5,518595	4,063346	5,546555

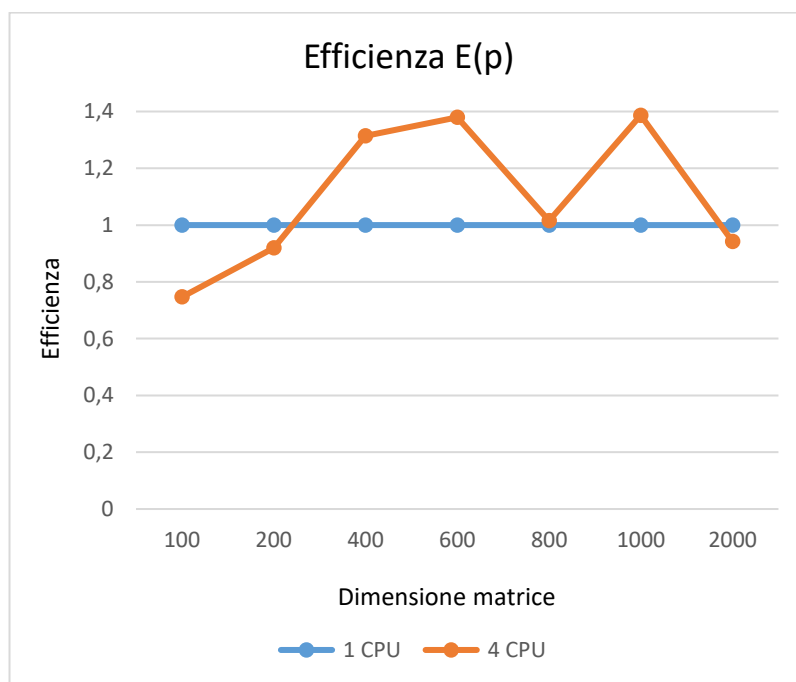
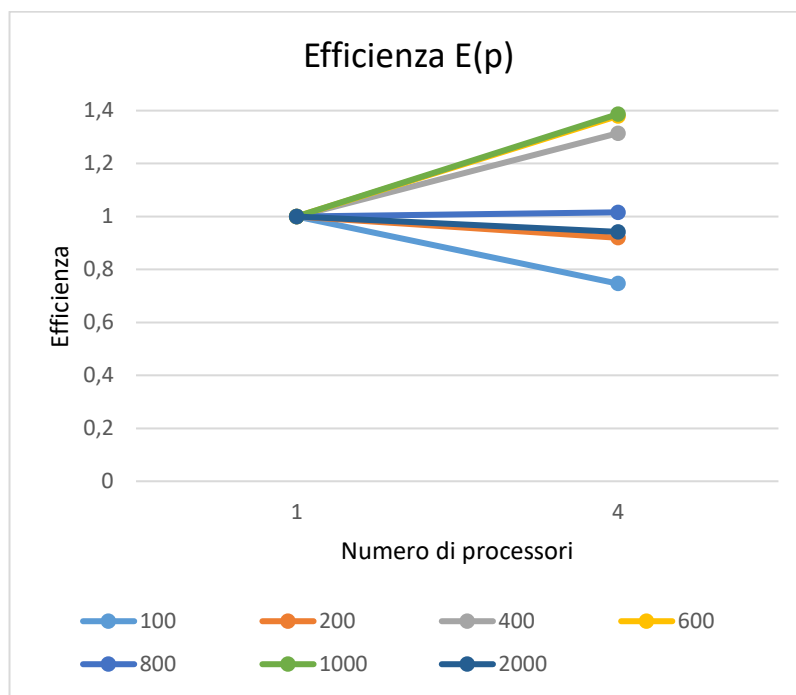


Efficienza $E(p)$

A partire dallo SpeedUp misurato nella sezione precedente è stata calcolata l'efficienza al variare di M .

Tabella efficienza:

Numero CPU	Dimensione input						
	100	200	400	600	800	1.000	2.000
1	1,000000	1,000000	1,000000	1,000000	1,000000	1,000000	1,000000
4	0,746607	0,919640	1,314499	1,379649	1,015837	1,386639	0,942034



Conclusioni

Dai grafici e dalle tabelle appena presentate si possono trarre le seguenti considerazioni:

- in tutte le dimensioni del problema analizzate, l'efficienza e lo SpeedUp risultano complessivamente maggiori nella configurazione in cui $M = 1000$;
- l'efficienza e lo speedUp iniziano a degradare nettamente in particolare quando la dimensione $M = 2000$.

Da come è possibile notare dai grafici, è evidente che sono presenti delle anomalie nei valori di efficienza e speedUp, poiché ricordiamo che il valore dello speedUp $S(p)$ non può superare p (il numero di processi utilizzati, nel nostro caso 4), mentre l'efficienza non può superare il valore di 1. A seguito di alcuni esperimenti, testando il tempo di esecuzione sequenziale con un algoritmo analogo puramente iterativo, è emerso che i tempi di esecuzione con un singolo processore sono veritieri e coerenti con l'algoritmo parallelo illustrato al capitolo 4, per cui le anomalie sono dovute a un'eccessiva riduzione del tempo di esecuzione nel caso parallelo in cui si utilizzano 4 processori contemporaneamente.

A volte capita che lo speedup $S(p) > p$, questo è impossibile se l'algoritmo sequenziale e quello parallelo eseguono le stesse identiche istruzioni nelle stesse condizioni, in particolare sulla stessa macchina o su due macchine identiche.

In questi casi quindi si parla di "Speedup superlineare".

In sostanza, è il caso in cui una macchina con un numero n di processori ottiene prestazioni migliori più di n volte rispetto a una macchina con un singolo processore di velocità analoga; tale situazione può essere ottenuta da una macchina non solo n volte più potente, ma anche con più memoria cache e di sistema, appiattendolo la gerarchia cache-memoria-disco, con una migliore gestione della memoria da parte di ogni processore e con altri accorgimenti. Tuttavia, la qualità delle prestazioni dipende soprattutto dal compito da svolgere e dalla possibilità di suddividerlo tra le unità di calcolo.

4. Codice sorgente

Il codice sorgente di seguito illustrato implementa l'algoritmo descritto nel capitolo 2, implementato attraverso l'ausilio del linguaggio di programmazione C.

```
1  #include <stdio.h>
2  #include <stdlib.h>
3  #include <math.h>
4  #include "mpi.h"
5
6  /*****Strutture*****/
7
8  typedef struct {
9      MPI_Comm grid_comm; /* communicator di griglia globale */
10     MPI_Comm row_comm; /* communicator di righe della griglia */
11     MPI_Comm col_comm; /* communicator di colonne della griglia */
12     int n_proc; /* numero di processori */
13     int grid_dim; /* dimensione della griglia, = sqrt(n_proc) */
14     int my_row; /* posizione di riga di un processo in una griglia */
15     int my_col; /* posizione di colonna di un processo in una griglia */
16     int my_rank; /* il rank nella griglia */
17 } GridInfo;
18
19 /*****Prototipi funzioni*****/
20
21 /* Inizializzazione per la griglia dei processi */
22 void grid_init(GridInfo *grid);
23
24 /* Funzioni per operazioni su matrici */
25 void matrix_creation(double **pA, double **pB, double **pC, int size);
26 void matrix_init(double *A, double *B, int size);
27 void matrix_dot(double *A, double *B, double *C, int n);
28 void matrix_print(double *A, int n);
29 void matrix_free(double **pA, double **pB, double **pC);
30
31 /* Algoritmo BMR: prodotto scalare parallelo tra matrici */
32 void BMRAlgorithm(double *A, double *B, double *C, int size, GridInfo *grid);
33
34 /*****
35
36
37 int main(int argc, char *argv[]) {
38     int i, j;
39     double *pA, *pB, *pC;
40     double *local_pA, *local_pB, *local_pC;
41     int matrix_size;
42
43     MPI_Init(&argc, &argv);
44
45     GridInfo grid;
46     grid_init(&grid);
47
48     if(argc != 2) {
49         if(grid.my_rank == 0) {
50             printf("Errore: occorre passare in input il numero \"M\"
51                 \"di righe e di colonne della matrice.\n");
52             printf("Sintassi di invocazione PBS:
53                 \"qsub nome_file.pbs -v M=[matrix_size]\n");
54         }
55
56         MPI_Finalize();
57         exit(1);
58     }
59
60     matrix_size = atoi(argv[1]);
```

```

62  /* Controlli di errore */
63  if(matrix_size < 1) {
64      if(grid.my_rank == 0)
65          printf("Errore: matrix_size (=d) deve essere un "
66                "numero positivo!\n\n", matrix_size, grid.n_proc);
67      MPI_Finalize();
68      exit(1);
69  }
70  if (matrix_size % grid.grid_dim != 0) {
71      if(grid.my_rank == 0)
72          printf("Errore: la dimensione della matrice (=d) non e' divisibile\n"
73                "per la dimensione della griglia"
74                "dei processi (=d)!\n\n", matrix_size, grid.n_proc);
75      MPI_Finalize();
76      exit(1);
77  }
78
79  if (grid.my_rank == 0) {
80      matrix_creation(&pA, &pB, &pC, matrix_size);
81      matrix_init(pA, pB, matrix_size);
82
83      if(matrix_size <= 10) {
84          printf("Matrice A:\n");
85          matrix_print(pA, matrix_size);
86          printf("Matrice B:\n");
87          matrix_print(pB, matrix_size);
88      }
89  }
90
91  int local_matrix_size = matrix_size / grid.grid_dim;
92  matrix_creation(&local_pA, &local_pB, &local_pC, local_matrix_size);
93
94  MPI_Datatype blocktype, type;
95  int array_size[2] = {matrix_size, matrix_size};
96  int subarray_sizes[2] = {local_matrix_size, local_matrix_size};
97  int array_start[2] = {0, 0};
98
99  MPI_Type_create_subarray(2, array_size, subarray_sizes, array_start,
100                          MPI_ORDER_C, MPI_DOUBLE, &blocktype);
101  MPI_Type_create_resized(blocktype, 0, local_matrix_size * sizeof(double), &type);
102  MPI_Type_commit(&type);
103
104  int displs[grid.n_proc];
105  int sendcounts[grid.n_proc];
106
107  if (grid.my_rank == 0) {
108      for (i = 0; i < grid.n_proc; ++i) {
109          sendcounts[i] = 1;
110      }
111      int disp = 0;
112      for (i = 0; i < grid.grid_dim; ++i) {
113          for (j = 0; j < grid.grid_dim; ++j) {
114              displs[i * grid.grid_dim + j] = disp;
115              disp += 1;
116          }
117          disp += (local_matrix_size - 1) * grid.grid_dim;
118      }
119  }
120
121  MPI_Scatterv(pA, sendcounts, displs, type, local_pA,
122              local_matrix_size * local_matrix_size, MPI_DOUBLE, 0, MPI_COMM_WORLD);
123  MPI_Scatterv(pB, sendcounts, displs, type, local_pB,
124              local_matrix_size * local_matrix_size, MPI_DOUBLE, 0, MPI_COMM_WORLD);
125
126  double start_time, end_time;
127  MPI_Barrier(grid.grid_comm);
128
129  if (grid.my_rank == 0) {
130      start_time = MPI_Wtime();
131  }

```

```

133     BMRAgorithm(local_pA, local_pB, local_pC, local_matrix_size, &grid);
134
135     /* Raccolgo le sottomatrici da tutti i processi */
136     MPI_Gatherv(local_pC, local_matrix_size*local_matrix_size,
137                MPI_DOUBLE, pC, sendcounts, displs, type, 0, MPI_COMM_WORLD);
138
139     if (grid.my_rank == 0) {
140         end_time = MPI_Wtime() - start_time;
141
142         if(matrix_size <= 10) {
143             printf("Matrice C (risultato prodotto scalare tra A e B):\n");
144             matrix_print(pC, matrix_size);
145         }
146
147         printf("-----\n");
148         printf("Tempo algoritmo BMR: %.6lf secondi\nNumero di processi: "
149              "%d\nDimensione matrice: %d\n", end_time, grid.n_proc, matrix_size);
150         printf("-----\n\n");
151
152         matrix_free(&pA, &pB, &pC);
153     }
154
155     matrix_free(&local_pA, &local_pB, &local_pC);
156     MPI_Finalize();
157     return 0;
158 }
159
160
161 /******
162
163 /* Inizializza la griglia dei processi */
164 void grid_init(GridInfo *grid) {
165     int old_rank;
166     int dimensions[2];
167     int periods[2];
168     int coordinates[2];
169     int free_coords[2];
170
171     /* Raccolgo le informazioni generali prima di procedere */
172     MPI_Comm_size(MPI_COMM_WORLD, &(grid->n_proc));
173     MPI_Comm_rank(MPI_COMM_WORLD, &old_rank);
174
175     grid->grid_dim = (int)sqrt(grid->n_proc);
176
177     /* Controllo di robustezza */
178     if (grid->grid_dim * grid->grid_dim != grid->n_proc) {
179         if (old_rank == 0)
180             printf("Errore: \'-np %d\' non e' un quadrato perfetto!\n", grid->n_proc);
181
182         MPI_Finalize();
183         exit(1);
184     }
185
186     /* Inizializzo le dimensioni */
187     dimensions[0] = dimensions[1] = grid->grid_dim;
188     periods[0] = periods[1] = 1; /* Caso griglia periodica */
189
190     MPI_Cart_create(MPI_COMM_WORLD, 2, dimensions, periods, 1, &(grid->grid_comm));
191
192     /* Siccome abbiamo impostato il parametro reorder a true,
193        cio' potrebbe aver cambiato i ranks */
194     MPI_Comm_rank(grid->grid_comm, &(grid->my_rank));
195
196     /* Raccolgo le coordinate cartesiane per il processo corrente */
197     MPI_Cart_coords(grid->grid_comm, grid->my_rank, 2, coordinates);
198
199     /* Memorizzo i valori delle coordinate per il processo corrente */
200     grid->my_row = coordinates[0];
201     grid->my_col = coordinates[1];

```

```

203     /* Creo communicator di righe */
204     free_coords[0] = 0;
205     free_coords[1] = 1;
206     MPI_Cart_sub(grid->grid_comm, free_coords, &(amp;grid->row_comm));
207
208     /* Creo communicator di colonne */
209     free_coords[0] = 1;
210     free_coords[1] = 0;
211     MPI_Cart_sub(grid->grid_comm, free_coords, &(amp;grid->col_comm));
212 }
213
214
215 /* Alloca uno spazio di memoria quadratico rispetto
216 a "size", per ogni matrice data in input */
217 void matrix_creation(double **pA, double **pB, double **pC, int size) {
218     *pA = (double *)malloc(size * size * sizeof(double));
219     *pB = (double *)malloc(size * size * sizeof(double));
220     *pC = (double *)calloc(size * size, sizeof(double));
221 }
222
223
224 /* Inizializza la matrice con valori predefiniti */
225 void matrix_init(double *A, double *B, int size) {
226     int i;
227     for (i = 0; i < size * size; ++i) {
228         *(A + i) = (double)i + 1.;
229         *(B + i) = (double)i + 2.;
230     }
231 }
232
233
234 /* Effettua il prodotto scalare tra le matrici A e B, e lo memorizza in C */
235 void matrix_dot(double *A, double *B, double *C, int size) {
236     int i, j, k;
237     for (i = 0; i < size; ++i) {
238         for (j = 0; j < size; ++j) {
239             for (k = 0; k < size; ++k) {
240                 C[i * size + j] += A[i * size + k] * B[k * size + j];
241             }
242         }
243     }
244 }
245
246
247 /* Stampa la matrice di valori reali data in input */
248 void matrix_print(double *A, int size) {
249     int i;
250
251     if(size > 5)
252         printf("-----\n");
253     else
254         printf("-----\n");
255
256
257     for (i = 0; i < size * size; ++i) {
258         printf("%.21f ", *(A + i));
259         if ((i + 1) % size == 0){
260             printf("\n");
261         }
262     }
263
264     if(size > 5)
265         printf("-----\n\n");
266     else
267         printf("-----\n\n");
268 }
269
270

```



```

271  /* Libera la memoria per tutte le matrici date in input */
272  void matrix_free(double **pA, double **pB, double **pC) {
273      free(*pA);
274      free(*pB);
275      free(*pC);
276  }
277
278
279  /* ----- Algoritmo BMR ----- */
280  void BMRAgorithm(double *A, double *B, double *C, int size, GridInfo *grid) {
281      MPI_Status status;
282      int root;
283
284      /* Alloco lo spazio di memoria per il blocco di A da trasmettere (broadcast) */
285      double *buff_A = (double*)calloc(size * size, sizeof(double));
286
287      // Calcolo gli indirizzi per lo spostamento circolare di B
288      int src = (grid->my_row + 1) % grid->grid_dim;
289      int dst = (grid->my_row - 1 + grid->grid_dim) % grid->grid_dim;
290
291      /**
292       * Ad ogni iterazione:
293       * 1. trova i blocchi che si trovano sulla diagonale della griglia dei processi
294       * 2. condividi quel blocco con la riga della griglia a cui appartiene quel processo
295       * 3. moltiplica l'A aggiornato (o buff_A) con B e salvato in C
296       * 4. sposta i blocchi di B verso la riga precedente della stessa colonna
297       */
298      int stage;
299      for (stage = 0; stage < grid->grid_dim; ++stage) {
300          root = (grid->my_row + stage) % grid->grid_dim;
301          if (root == grid->my_col) {
302              MPI_Bcast(A, size * size, MPI_DOUBLE, root, grid->row_comm);
303              matrix_dot(A, B, C, size);
304          } else {
305              MPI_Bcast(buff_A, size * size, MPI_DOUBLE, root, grid->row_comm);
306              matrix_dot(buff_A, B, C, size);
307          }
308          MPI_Sendrecv_replace
309          (B, size * size, MPI_DOUBLE, dst, 0, src, 0, grid->col_comm, &status);
310      }
311  }
312
313  /* ----- */

```