

a) Efecto de habilitar Delay Slot (salto retardado)

En la arquitectura MIPS, cuando se habilita la opción de **Delay Slot**, la instrucción inmediatamente después de una instrucción de salto (como `bnez`) se ejecuta antes de que el salto tenga efecto. Esto significa que, aunque `bnez r2, loop` decide si el programa debe saltar o no, la instrucción siguiente (`nop`) se ejecutará en cualquier caso.