

- 5) El procesador MIPS64 posee 32 registros, de 64 bits cada uno, llamados r0 a r31 (también conocidos como \$0 a \$31). Sin embargo, resulta más conveniente para los programadores darles nombres más significativos a esos registros. La siguiente tabla muestra la convención empleada para nombrar a los 32 registros mencionados:

5)

Nombre	Número	Uso
\$zero	0	constante 0
\$v0-\$v1	2-3	resultados, evaluación de expresiones
\$a0-\$a3	4-7	argumentos
\$t0-\$t7	8-15	temporales
\$s0-\$s7	16-23	preservados en llamadas
\$t8-\$t9	24-25	temporales
\$gp	28	puntero global
\$sp	29	puntero de pila (stack pointer)
\$fp	30	puntero de cuadro (frame)
\$ra	31	dirección de retorno