

Resumen de equivalentes en x86:

MIPS64 Instruction	Tarea Descripción	Equivalente en x86
<code>dadd r1, r2, r0</code>	Suma r2 y r0, resultado en r1.	<code>mov r1, r2</code>
<code>daddi r3, r0, 5</code>	Suma 5 a r0 (r0=0), resultado en r3.	<code>mov r3, 5</code>
<code>dsub r4, r4, r4</code>	Resta r4 de sí mismo, resultado en r4.	<code>xor r4, r4</code>
<code>daddi r5, r5, -1</code>	Decrementa r5 en 1.	<code>sub r5, 1</code>
<code>xori r6, r6, 0xffffffffffffffff</code>	Invierte todos los bits de r6.	<code>not r6</code>

En resumen, MIPS64 se basa en instrucciones más simples y explícitas, mientras que en x86 se pueden realizar las mismas tareas utilizando instrucciones complejas o más abstractas.