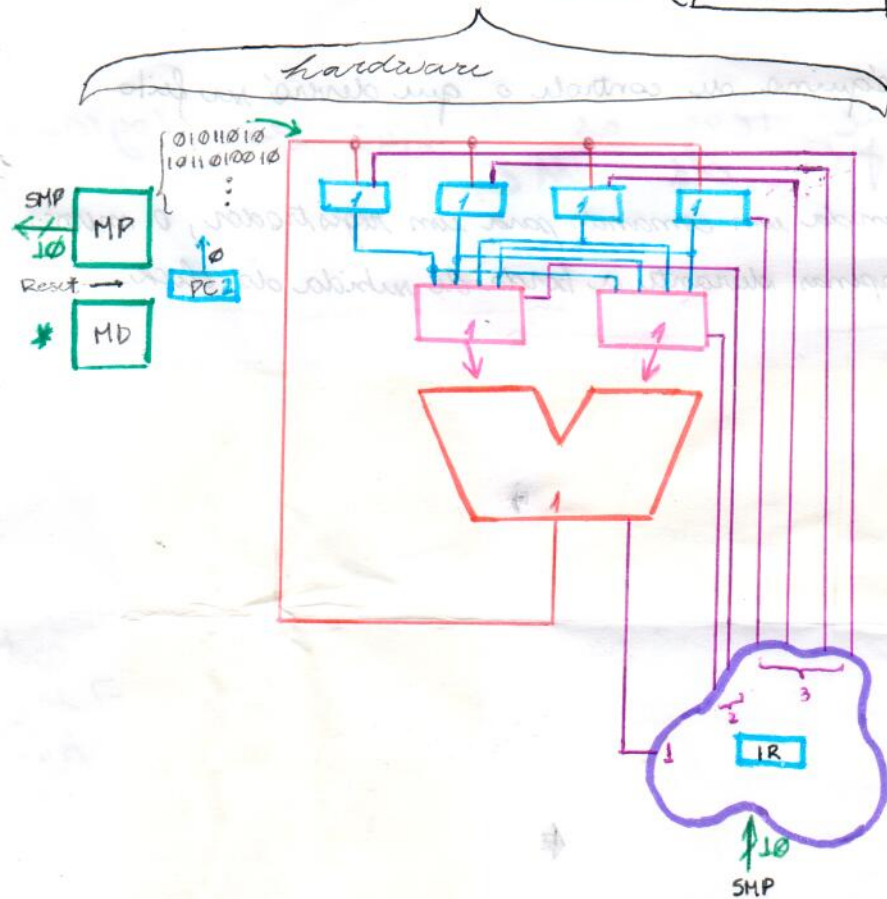
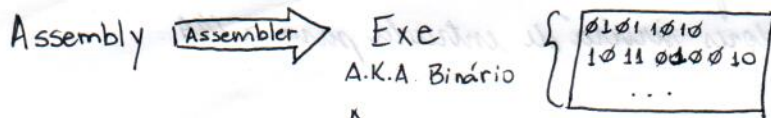


Organização de Computadores Digitais - Aula de 4-Ago-2017



Nosso exemplo usa 16 instruções no máximo. Por isso precisamos de 4 bits para codificá-las.

Add $R_1 R_0 R_2$


29

1011 01 00 10

11. P es tipulado

Os 4 primeiros bits representam a operação. Os 2 seguintes representam o registrador receptor. Os seguintes, as partes da operação.

* Definimos que usaremos como padrão que o receptor será o mais próximo da definição da operação. *h3*

- **ULA:** atua de forma contínua (independente do clock)
- **Máquina de controle:** pode ser representada como uma máquina de estados com 3 estados principais.*
- **Registradores:**
 - IR: registrador de instruções;
 - PC: program counter.
- **MUX** 
- **Memória:** * na arquitetura de Harvard há separação entre memória de dados e memória de programa. Na arquitetura de Von Neumann elas ficam juntas.