

→ definindo outras instruções:

SUB	R1	R2	R3	C
-----	----	----	----	---

000110 001 010 011 0

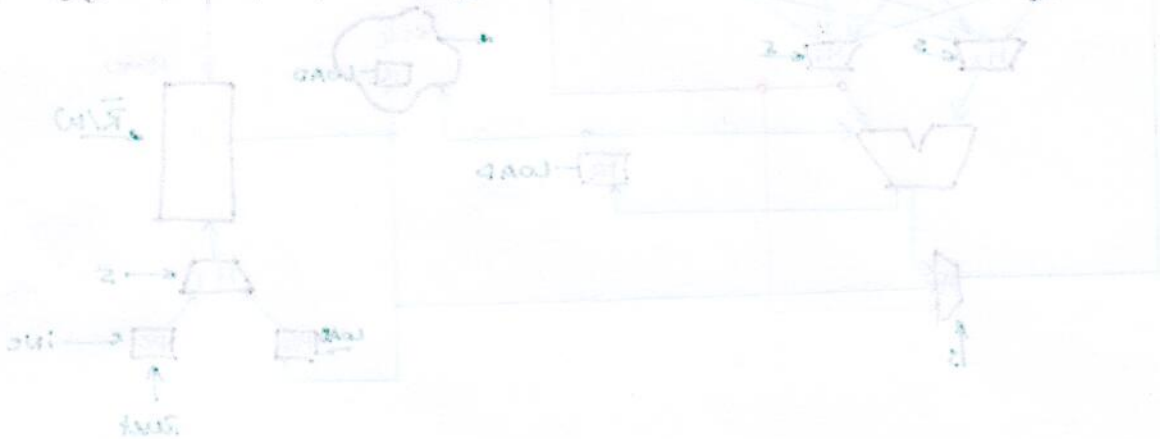
6

- 7 MUL
- 8 DIV
- 9 MOD
- 10 AND
- 11 OR
- 12 XOR
- 13 NOT



SS muda a Operação da ULA

→ também igual, mas ss indica 1 registrador  
ex NOT R1 R2  $R_1 \leftarrow \text{NOT}[R_2]$



limite de controle

\* O store, que guarda o conteúdo de um registrador na memória, utiliza o MUX 4 para selecionar a saída de registrador e um lógico para enviar o dado para a memória.

\* Este controlador permite que o MUX mude o conteúdo de um registrador para outro de forma direta.

ADD	R1	R2	C
-----	----	----	---

00001 001 010 011 0

ADD : instrução 1 :

\* O QUE?  $R_1 \leftarrow R_2 + R_3$

\* Onde? Não importa

\* Como? No início dos registradores de R1.