Organização de Computadores Digitais - Aula de 25-460, 2017 \* Uma memória de run determinado número de bits mão implica que a arquitetura riga o mesmo tamanho. - Duais rais as vantagens ou ter memórias de programa e dados juntas e quair as vantagens de tê-las reparadas? · Quando estão juntas, elas podem ter tamanhos idiferentes há possibilidade de uroal abilidade  $P \leftarrow P$ ) E D cimeration of the pite ADD RARY RZ Mo caso desse exemplo, a memória Nesse caso, o tamade programa i de se siter e a Never caso, nho do programa de dados i de 8 sits. ha o riveo ou e a quantidade mas cousin de dardon podevarion Para acomodas melhor as e su acomodada nitrinções de programa - D'Instruções e seus tamanhos em tormato de Instruções) indicador de corry podemos tu temos 8 registradores 29/1 instruções XXXXXXX LOAD A forma geral da instrução load é LOAD RI Endereço, porem nos sobraram 7 bits e são necessários 16 para endereçar nossa memoria. Esse endereco, portanto, vira suparado no linho abaixou os 7 bits finais sobrarão.