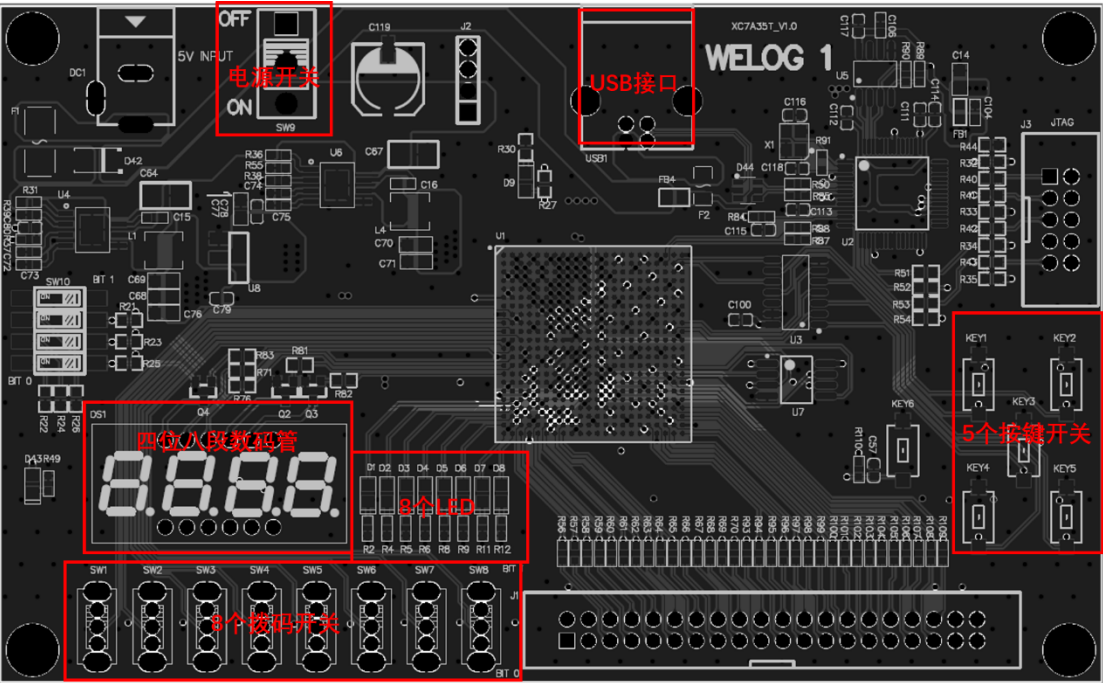


WELOG1 实验板使用说明

一、芯片型号

WELOG1 实验板采用 XC7A35T FPGA ，具体型号为 xc7a35tfgg484-1。

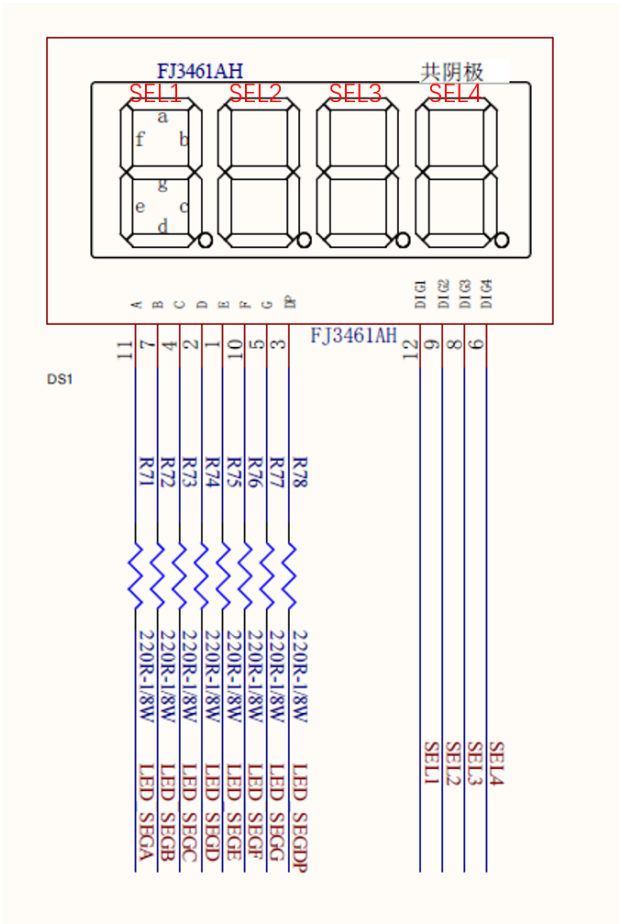
二、管脚说明



1. 时钟

管脚名	FPGA 管脚
100MHz 时钟	R4

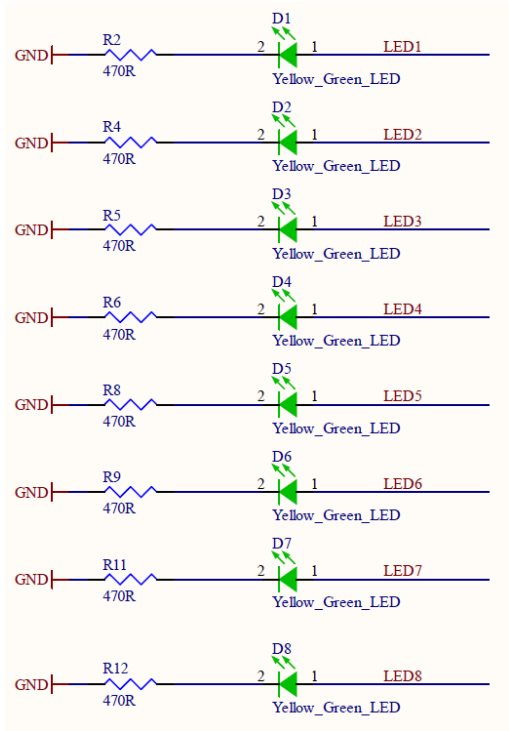
2. 四位八段数码管



管脚名	FPGA 管脚
SEL1 (高电平时该位数字受控显示)	M2
SEL2 (高电平时该位数字受控显示)	P2
SEL3 (高电平时该位数字受控显示)	R1
SEL4 (高电平时该位数字受控显示)	Y3
LED SEGA (高电平时 a 段发亮)	N2

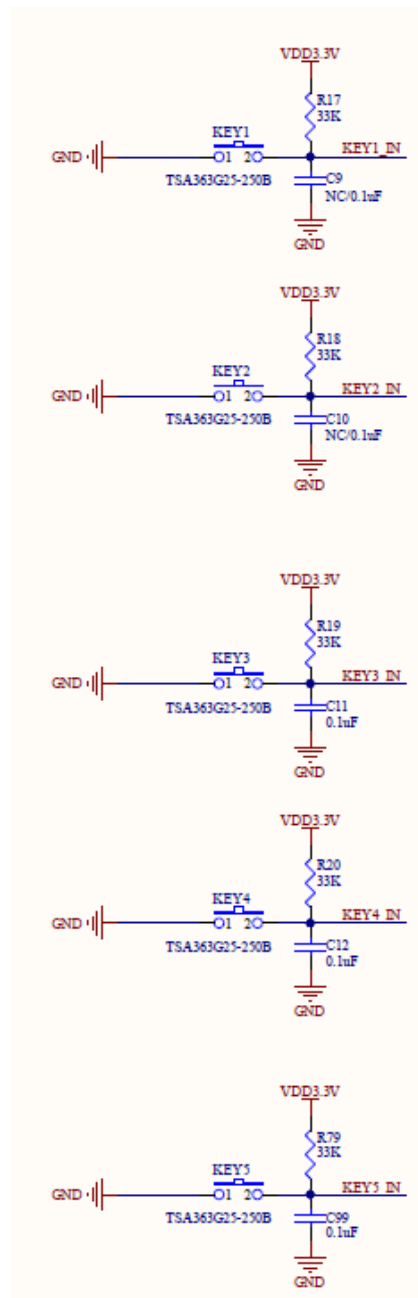
LED SEGB (高电平时 b 段发亮)	P5
LED SEGC (高电平时 c 段发亮)	V5
LED SEGD (高电平时 d 段发亮)	U5
LED SEGE (高电平时 e 段发亮)	T5
LED SEGF (高电平时 f 段发亮)	P1
LED SEGG (高电平时 g 段发亮)	W4
LED SEGDP (高电平时小数点发亮)	V3

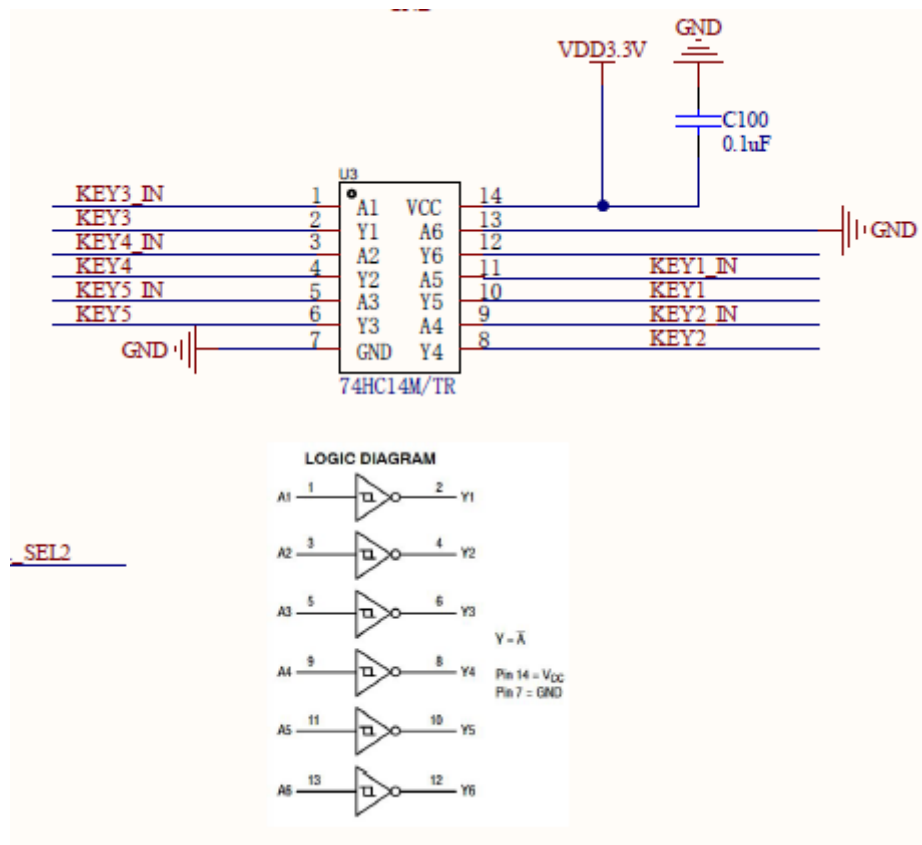
3. 8 个 LED



管脚名	FPGA 管脚
LED1 (高电平时 LED 灯亮)	V2
LED2	W1
LED3	W2
LED4	Y1
LED5	Y2
LED6	AA1
LED7	AB1
LED8	AB2

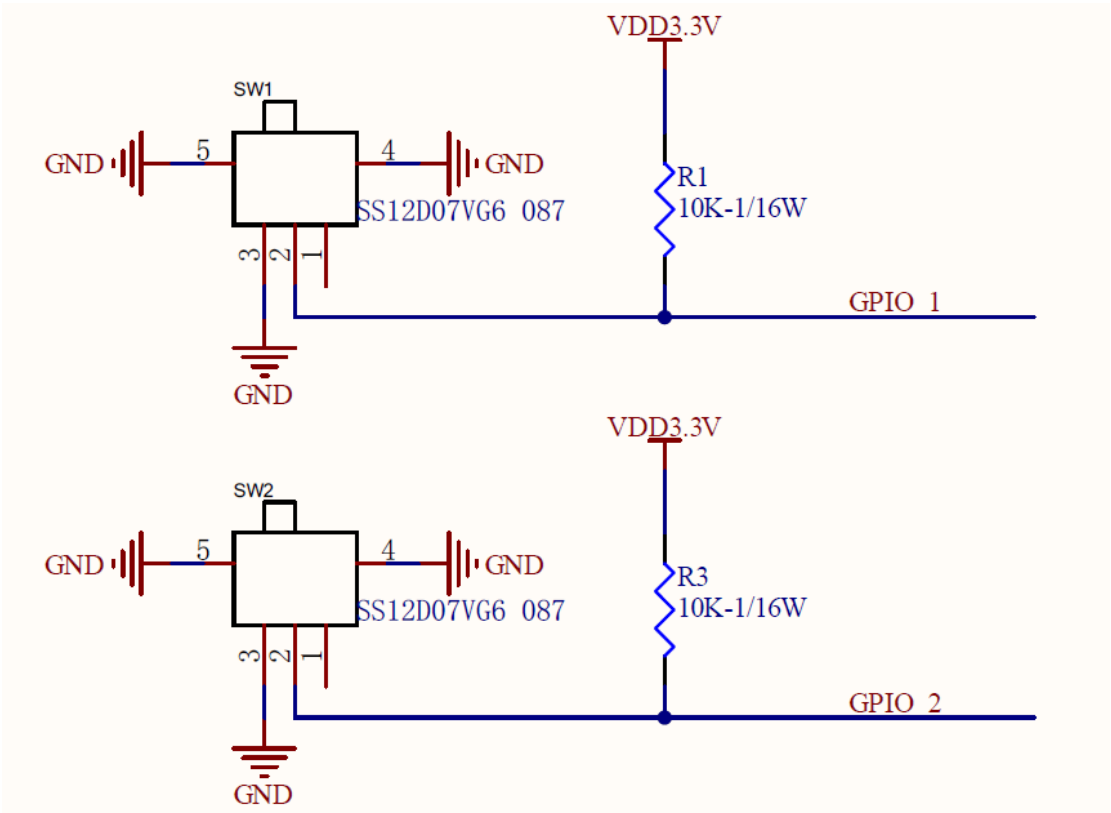
4. 5 个按键开关，3 个带防抖





管脚名	FPGA 管脚
KEY1 (按下时为高电平)	B22
KEY2	B21
KEY3	K22
KEY4	K21
KEY5	J22

5. 8 个拨码开关



管脚名	FPGA 管脚
GPIO1 (SW 向上拨为高电平)	H2
GPIO2	J2
GPIO3	J1
GPIO4	K2
GPIO5	K1
GPIO6	L3
GPIO7	L1

GPI08	M1
-------	----

6. USB To UART

