

Generazione di codice

Analisi Lessicale
↓ lista di token
suddiudo prog.
in token

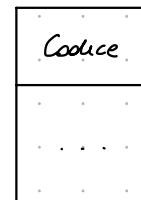
Analisi sintattica
↓ AST
analizza token e produce l'albero

Analisi Semantica
↓ AST+
scope e symbol table
Type Checking

Generazione bytecode
→ converte l'AST+
in codice oggetto

Quando vogliamo eseguire un programma:

- Inizialmente il SO ha il controllo
- viene allocato spazio per il programma
- il codice viene caricato in quello a posto
- l'OS salta all'entry point del programma



Assumiamo:

- esecuzione sequenziale
- dopo la chiamata di una procedura il controllo ritorna alla riga successiva

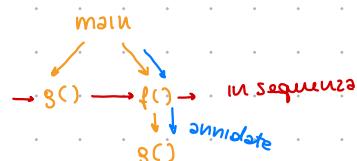
Scope e Lifetime

visibility

- Scope → concetto statico!
- Lifetime → concetto dinamico! → durata

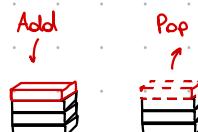
Activation tree

Albero per rappresentare i lifetime delle funzioni

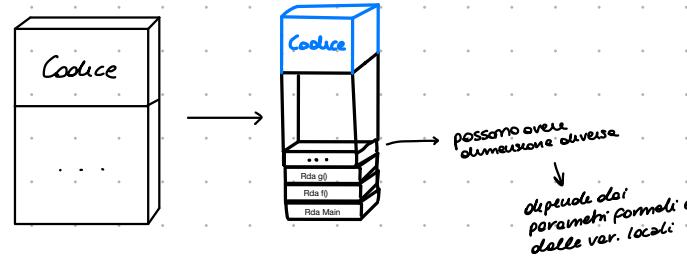


Esseudoci funzioni annidate, la struttura dati più comoda è lo stack (pila lifo)

- main
- main g → termina
- main f
- main f g



Le informazioni per gestire le chiamate di funzioni sono negli **AR - Activation Record**.



- Quando f $\xrightarrow{\text{invoca}}$ g
 - ↳ f è sospesa fino alla fine di g

a g servono info per sapere dove n prendere

Quindi sappiamo che un AR è composto da:

- 1 spazio per il valore di ritorno
- 2 parametri attuali
- 3 puntatore al precedente AR → chiamato **control Link**
- 4 stato della macchina prima della chiamata
- 5 variabili locali.
- 6 altri val. temporanei

in breve

var.locali
Indirizzo di ritorno
par. attuali
puntatore al prec. AR

• Il compilatore deve determinare a **compiletime** il layout degli activation record e generare codice che accede correttamente ai campi degli AR.

L'AR viene riempito sia dal chiamato che dal chiamante!

var.locali	chiamato
Indirizzo di ritorno	
par. attuali	
puntatore al prec. AR	

Variabili Globali

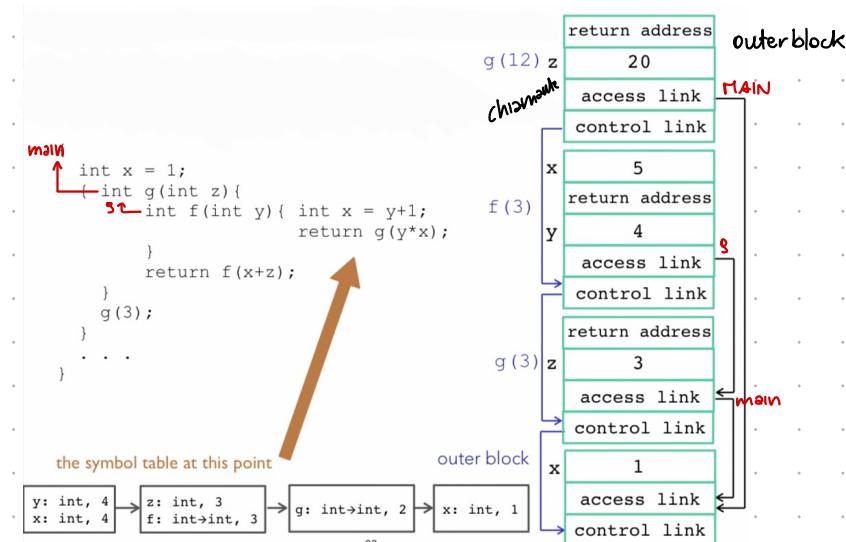
Le variabili globali devono fare riferimento allo stesso elemento in ogni punto del codice.

↳ non possiamo metterle in un AR solo

Serve un puntatore per accedere alle variabili dichiarate in **scope esterni**.

↳ quindi un puntatore che punta all'AR più "vicino", chiamato **Access Link**

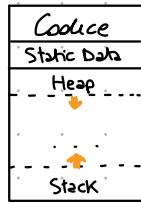
* Garbage Collector *



Quindi:

- La code Area contiene codice
- L'area statica contiene dati non indirizzi fissi (Es. var. globali)
- Lo stack contiene gli AR
- Lo heap contiene tutti gli altri dati

Siccome sia heap che stack crescono e non vogliamo collisioni, li mettiamo **in zone opposte** della memoria.



A0
RA
FP
SP
AL
T1

Definiamo il nostro **bytecode**

• permette **operazioni matematiche** che usano **registeri** per operandi e risultati

- add R1 R2 Sommo R1 R2 e metto val. sullo stack
- addi R1 n
- sub R1 R2
- subi R1 n
- storei R1 n n salvato in R1
- move R1 R2 il valore di R1 copiato in R2
- pushr R1 prendo il val. in R1 e copio sull'op. della pila
- popr R1 prendo il valore sull'op. della pila e salvo in R1

Per ogni espressione, vogliamo:

- calcolare il valore di e e salvarlo in **A0** (registro speciale chiamato **accumulator**)
- preservare lo **SP** e quindi il contenuto dello stack

Invariante principale

Definiamo una funzione **cgen (SymbolTable M, Node E)** che genera il codice per e

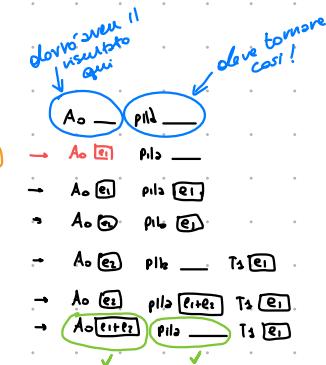
Vediamo alcune Coode Gen:

• Costante

$cgen(M, N) = \text{storei } A0 \text{ in } N$

• espressione

start



$cgen(n, e_1 + e_2)$:

pushr A0

$cgen(n, e_2)$:

popr T3

add A0 T3

popr A0

Ci serve un'operazione per il controllo di flusso:

• BEQ R1 R2 label

(Salta alla label se $R1 = R2$)

etichetta che ci serve per
coprire chi punto del codice saltare

• B label

salto incondizionato

con queste due operazioni possiamo generare il codice per l'if then else

Codice

$cgen(M, \text{if}(e_1 == e_2) \text{ then } e_3 \text{ else } e_4)$:

label false_if = new label
label true_if = new label
label end_if = new label

} chiusura delle label

$cgen(n, e_1)$

pushr A0

senza questa alla prossima $cgen$ perdiamo
il valore di e_1 , inserendolo in $A0$

$cgen(n, e_2)$

popr T3

metto in $T3$ il valore di e_1 ,
che avevo lasciato sulla pila

mi serve perche' BEQ prende
due registri

beg A0 T1 true_if

* (false_if:)

Se sono uguali salta, altrimenti
esegue la riga dopo (l'else)

$cgen(M, e_4)$

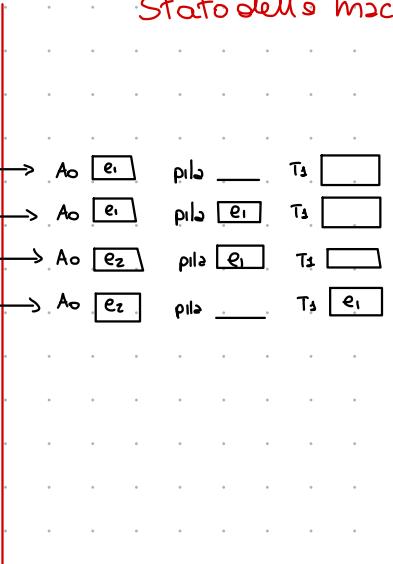
b end_if

Salto incondizionato alle fine,
altrimenti eseguire il codice del
then!

$cgen(M, e_3)$

end_if:

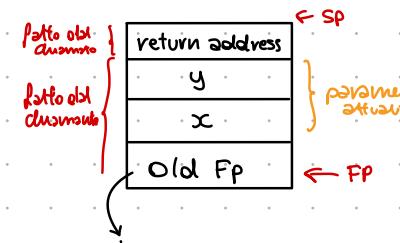
Stato della macchina



Il codice per le definizioni e le chiamate di funzione dipende dal layout dell'AR

- Il risultato è sempre in AR → quindi non serve nell'AR
- Nell'AR ci sono i parametri attuali
- Al termine della funzione per l'inversione sappiamo che SP si troverà come si trovava prima della chiamata
- dobbiamo salvare il return address

$f(x, y)$:



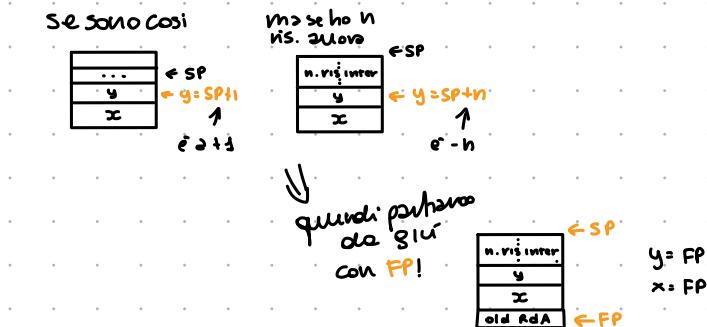
Dobbiamo quindi implementare una pila di AR

- Ogni AR dovrà avere il puntatore all'AR chiamante
- il puntatore venga salvato sul registro FP
- FP punterà alla posizione del primo parametro del chiamato (che è il valore del precedente AR)

• Non ci servono gli access link perché non abbiamo dichiarazioni annidate

- Se abbiamo dei risultati intermedi, questi fanno crescere lo stack e abbiamo problemi con l'offset delle variabili a partire da SP!

↳ Soluzione: usiamo FP che punta alla prima var.



Code Generation per la chiamata di funzione

bisogna preparare l'invocazione di funzione

abbiamo una nuova op. JSUB label → salta alla label e salva in RA l'indirizzo della prossima istruzione

Codice

cgen($\Gamma, f(e_1 \dots e_n)$) =

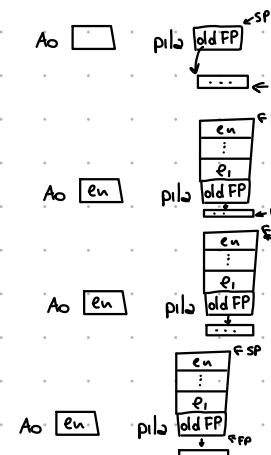
```
pushr FP  
cgen( $\Gamma, e_1$ )  
pushr AO  
:  
cgen( $\Gamma, e_n$ )  
pushr AO
```

Move SP FP

addi FP ht+

Jsob lookup(Γ, f).label ← salto alla procedura

Stato della macchina



Code Generation per la definizione di funzione

ci serve l'istruzione per saltare al return address

- rsub RA

Codice

cgen (Π , int f(int x_1, \dots, x_n) = 0) =

lookup (Π , f).label:

pushr RA

cgen (Π, e)

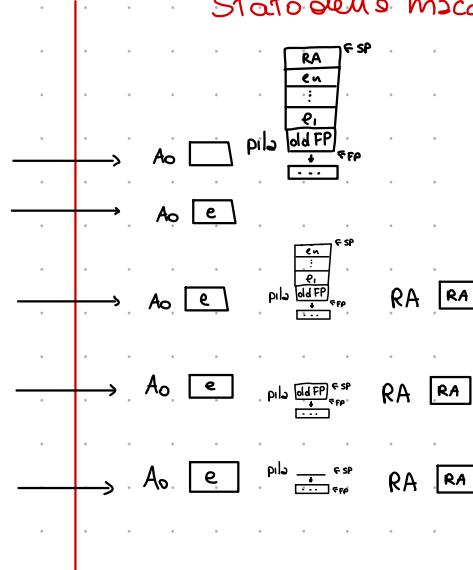
popr RA

addi SP SP n

popr FP

rsub RA → ho fissato tutto,
Jumps al return address

Stato della macchina



Code generation per programmi:

cgen ($\emptyset, D_1, \dots, D_n; E$) =

Storei SP max-val

Storei FP max-val

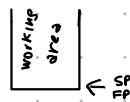
cgen (Π, e) → above $\emptyset, D_1, \dots, D_n; E$

halt

cgen ($\emptyset, D_1, \dots, D_n$) → seq. di chiam. di funz.

cgen ($\Pi, D; D'$) = cgen (Π, D)

cgen (Π', D')



espandiamo il linguaggio



$P \rightarrow D ; P \mid E \mid S$
 $D \rightarrow T \text{ id(ARGS)} = P$
 $\text{ARGS} \rightarrow \text{id}, \text{ARGS} \mid \text{id}$
 $E \rightarrow \text{int} \mid \text{id} \mid \text{if } (E_1 == E_2) \text{ then } E_3 \text{ else } E_4$
 $\mid E_1 + E_2 \mid E_1 - E_2 \mid \text{id}(E_1, \dots, E_n)$
 $S \rightarrow (\text{id} = E ; \mid \text{id}(E_1, \dots, E_n) ;) +$
 $T \rightarrow \text{int} \mid \text{void}$

- Solo conseguite dichiarazioni annidate
- c'è l'assegnamento

$x = e$

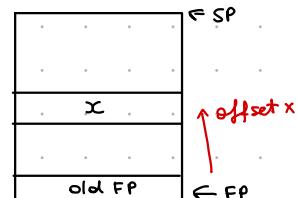
nuova istruzione

load R1 offset(R2)

↳ Salvo il valore di R1 su' indirizzo R2+offset

↓ nel pratico si usa così

load AO lookup(n,x).offset(FP)



Aggiorno il val della
mia variabile x , posto
nell'offset indicato
nella symbol table.

(Nota: stiamo assumendo
che x sia nel nostro AR)

Fino a

Slide 59

il restante è puramente teorico

e NON DOVREBBERO farci esercizi

Extra:

Codice AND lazy
(se stava valendo $e_1 \& e_2$ e $e_1 = \text{false}$ mi fermo)

cgen (Π , e and e')

exit=newlabel

cgen (Π , e)

pushr TO 0

Breq AO TO exit

cgen (Π, e')
verifica solo e'

exit:

Codice While

cgen (Π , while(e_1) { e_2 }) =

start:

cgen (Π , e_1)
pushr TO 0

new_label: false
new_label: start

BEQ AO TO false

[pushr AO

cgen (Π , e_2)

Branch START

false:
↑ incordi.

Codice For (Python)

cgen (Π , FOR i in range(E_1, E_2): S)

cgen (Π , e) $i = AO$

LOAD AO $\xrightarrow{\Pi(i).offset(FP)}$

cgen (Π, e_1)

pushr AO

STORE TO $\xrightarrow{\Pi(i).offset(FP)}$

BGTE T1 AO EXIT

cgen (Π, S) controlla

cgen ($\Pi, i+1$)

LOAD AO $\xrightarrow{\Pi(i).offset(FP)}$

POPRAO

PUSH AO } non sto lo plo

BLOOP

EXIT:

Pop

Codice Do While

cogen (Π , do S while E)

loop: new label

loop: cogen (Π, S)

cogen (Π, e)

pushr TO 1

BEQ AO TO loop

Esempio di gen. di codice da esame (19/12/19)

Esercizio 3 (8 punti)

1. Definire la funzione code.gen per il termine do S while E che esegue S, quindi controlla E e se essa è vera riesegue S, altrimenti l'esecuzione termina.

2. Come verifica, si generi il codice di

do do (x:= x+1 ; y:= y+x) while (x>y) while (y < x+z)

dove le variabili x, y e z si trovano ad offset +4 e +8 e +12 del frame pointer FP.

Avendo il do while come definito sopra:

codegen(Π , do do ($x := x+1$; $y := y+x$) while ($x > y$) while ($y < x+z$))

$\xrightarrow{\text{loop!}}$ codegen(Π , do ($x := x+1$; $y := y+x$) while ($x > y$)) \rightarrow codegen(Π , do ($x := x+1$; $y := y+x$) while ($x > y$))
 $\xrightarrow{\text{loop!}}$

codegen(Π , $y < x+z$)

pushr TO 1

BEQ AO TO loop

codegen(Π , y)

push AO

codegen(Π , $x+z$) \rightarrow codegen(Π , x)

POP TO

LT TO AO \rightarrow mette in AO
 $y \quad x+z \quad 1 \quad 0 \quad 0$

push AO

codegen(Π , z) \rightarrow store AO $\Pi(z).\text{offset}(12)$

POP TO

ADD AO TO

POP AO

codegen(Π , do ($x := x+1$; $y := y+x$) while ($x > y$))
 $\xrightarrow{\text{loop!}}$

codegen(Π , $x := x+1$; $y := y+x$)

codegen(Π , $x > y$)

pushr TO 1

BEQ AO TO loop

codegen(Π , x) \rightarrow ...store

push AO

codegen(Π , y) \rightarrow ...store

pop TO

GT TO AO \rightarrow mettere in AO 1 0 0

cgen(Π , $x+1$) =
 store AO $\Pi(X).\text{offset}(4)$
 push AO
 cgen(Π , 1) \rightarrow AO 1
 pop TO
 add AO TO
 pop AO
 LOAD AO $\Pi(x).\text{offset}(4)$

cgen(Π , $y+x$) =
 $\xrightarrow{\text{cgen}(\Pi, y)}$ store AO $\Pi(y).\text{offset}(8)$
 push AO
 cgen(Π , x) \rightarrow store AO $\Pi(x).\text{offset}(4)$
 pop TO
 add AO TO
 pop AO
 LOAD AO $\Pi(y).\text{offset}(8)$