Facultad de Informática
Universidad Complutense de Madrid

Este cuaderno **debe traerse relleno el día de realización de la práctica** y **debe presentarse al profesor al principio de la sesión**. Ningún estudiante podrá montar la práctica si el cuaderno está incompleto o incorrecto.

FUNDAMENTOS DE COMPUTADORES

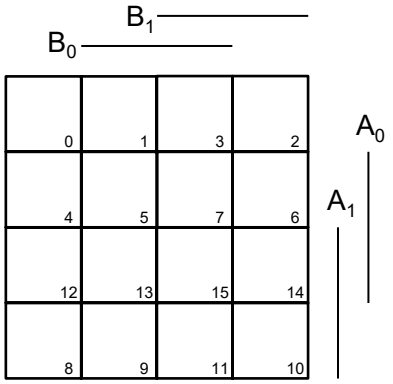
CUADERNO DE LA PRÁCTICA 1

.

Tabla de verdad del comparador

A_1	A_0	B_1	B_0	Z
0	0	0	0	
0	0	0	1	
0	0	1	0	
0	0	1	1	
0	1	0	0	
0	1	0	1	
0	1	1	0	
0	1	1	1	
1	0	0	0	
1	0	0	1	
1	0	1	0	
1	0	1	1	
1	1	0	0	
1	1	0	1	
1	1	1	0	
1	1	1	1	

Mapa de Karnaugh



Z =

Diseño

Indíquese para cada elemento y puerto el número de chip y pin correspondiente

Facultad de Informática
Universidad Complutense de Madrid

Este cuaderno **debe traerse relleno el día de realización de la práctica** y **debe presentarse al profesor al principio de la sesión**. Ningún estudiante podrá montar la práctica si el cuaderno está incompleto o incorrecto.

FUNDAMENTOS DE COMPUTADORES

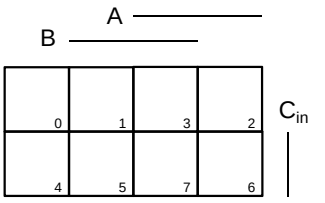
CUADERNO DE LA PRÁCTICA 2

.

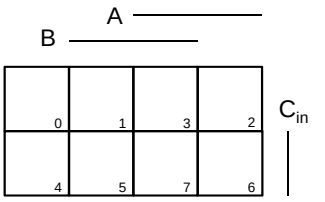
Tabla de verdad del sumador completo de 1 bit

Cin	A	B	Cout	S
0	0	0		
0	0	1		
0	1	0		
0	1	1		
1	0	0		
1	0	1		
1	1	0		
1	1	1		

Mapas de Karnaugh



S =



C_{out} =

Diseño del sumador completo de 1 bit

Indíquese para cada elemento y puerto el número de chip y pin correspondiente

Tabla de verdad del sumador de 2 bits

Cin	A_1	A_0	B_1	B_0	Cout	S_1	S_0
0	0	0	0	0			
0	0	0	0	1			
0	0	0	1	0			
0	0	0	1	1			
0	0	1	0	0			
0	0	1	0	1			
0	0	1	1	0			
0	0	1	1	1			
0	1	0	0	0			
0	1	0	0	1			
0	1	0	1	0			
0	1	0	1	1			
0	1	1	0	0			
0	1	1	0	1			
0	1	1	1	0			
0	1	1	1	1			

Cin	A_1	A_0	B_1	B_0	Cout	S_1	S_0
1	0	0	0	0			
1	0	0	0	1			
1	0	0	1	0			
1	0	0	1	1			
1	0	1	0	0			
1	0	1	0	1			
1	0	1	1	0			
1	0	1	1	1			
1	1	0	0	0			
1	1	0	0	1			
1	1	0	1	0			
1	1	0	1	1			
1	1	1	0	0			
1	1	1	0	1			
1	1	1	1	0			
1	1	1	1	1			

Diseño del sumador de 2 bits

Indíquese para cada elemento y puerto el número de chip y pin correspondiente

Facultad de Informática
Universidad Complutense de Madrid

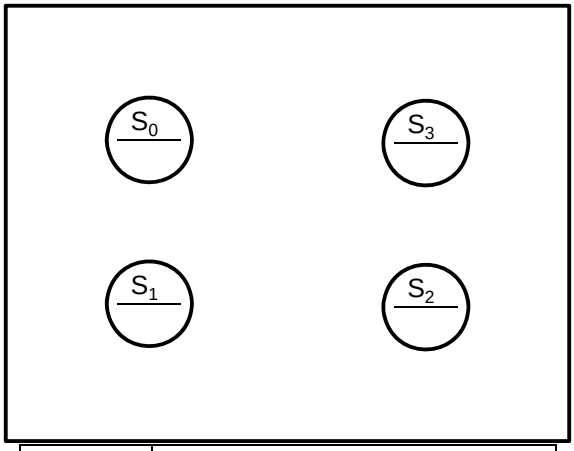
Este cuaderno **debe traerse relleno el día de realización de la práctica** y **debe presentarse al profesor al principio de la sesión**. Ningún estudiante podrá montar la práctica si el cuaderno está incompleto o incorrecto.

FUNDAMENTOS DE COMPUTADORES

CUADERNO DE LA PRÁCTICA 3

.

Diagrama de estados



Estado	Significado
S_0	estado inicial
S_1	ha llegado el subpatrón (0)
S_2	ha llegado el subpatrón (01)
S_3	ha llegado el patrón (010)

Codificación de estados

Estado	s_1	s_0
S_0		
S_1		
S_2		
S_3		

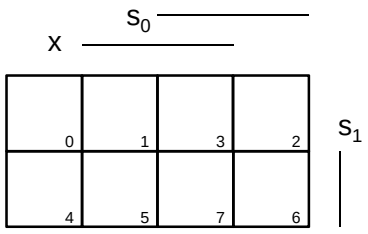
Tabla de verdad de la función de transición de estados

s_1	s_0	x	s_1'	s_0'
0	0	0		
0	0	1		
0	1	0		
0	1	1		
1	0	0		
1	0	1		
1	1	0		
1	1	1		

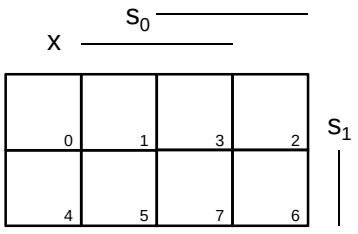
Tabla verdad de la función de salida

s_1	s_0	z
0	0	
0	1	
1	0	
1	1	

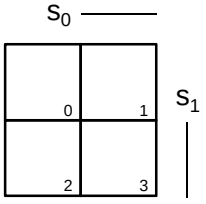
Mapas de Karnaugh



s_1' =

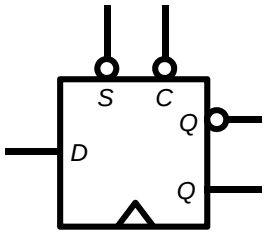


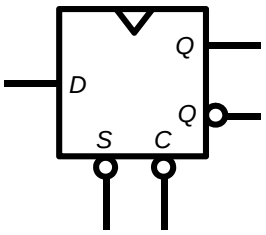
s_0' =



z =

Diseño





Indíquese para cada elemento y puerto el número de chip y pin correspondiente

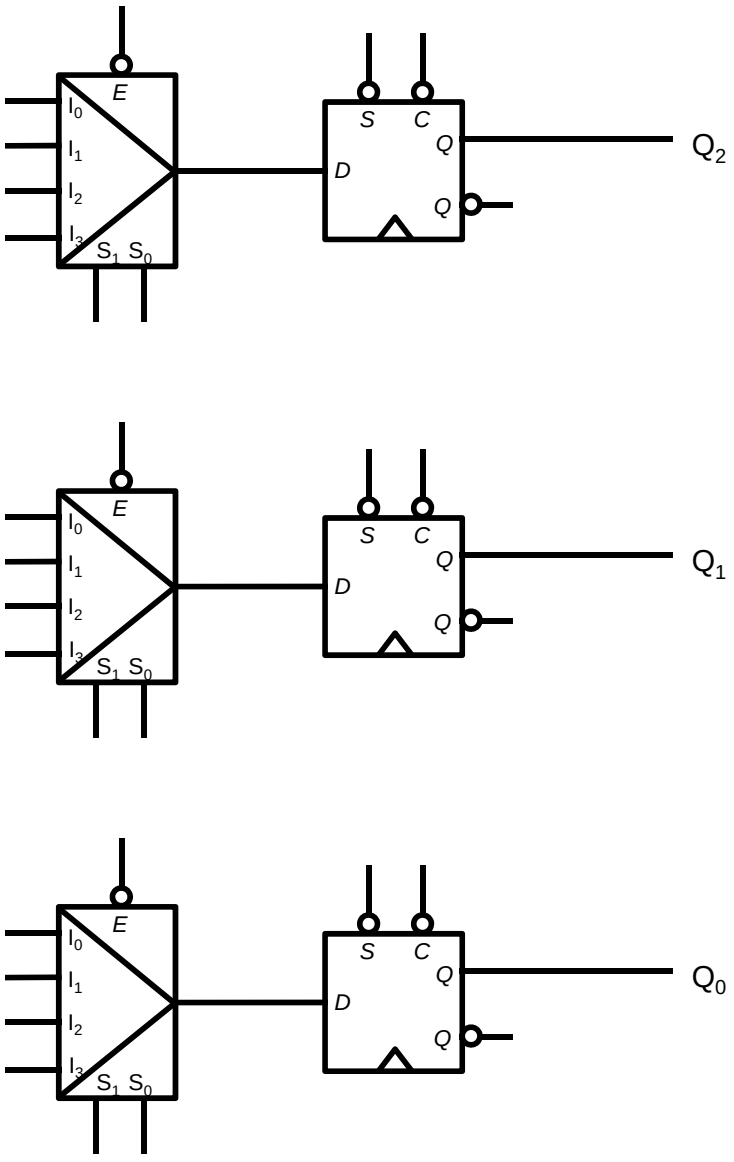
Facultad de Informática
Universidad Complutense de Madrid

Este cuaderno **debe traerse relleno el día de realización de la práctica** y **debe presentarse al profesor al principio de la sesión**. Ningún estudiante podrá montar la práctica si el cuaderno está incompleto o incorrecto.

FUNDAMENTOS DE COMPUTADORES

CUADERNO DE LA PRÁCTICA 4

Diseño



Indíquese para cada elemento y puerto el número de chip y pin correspondiente

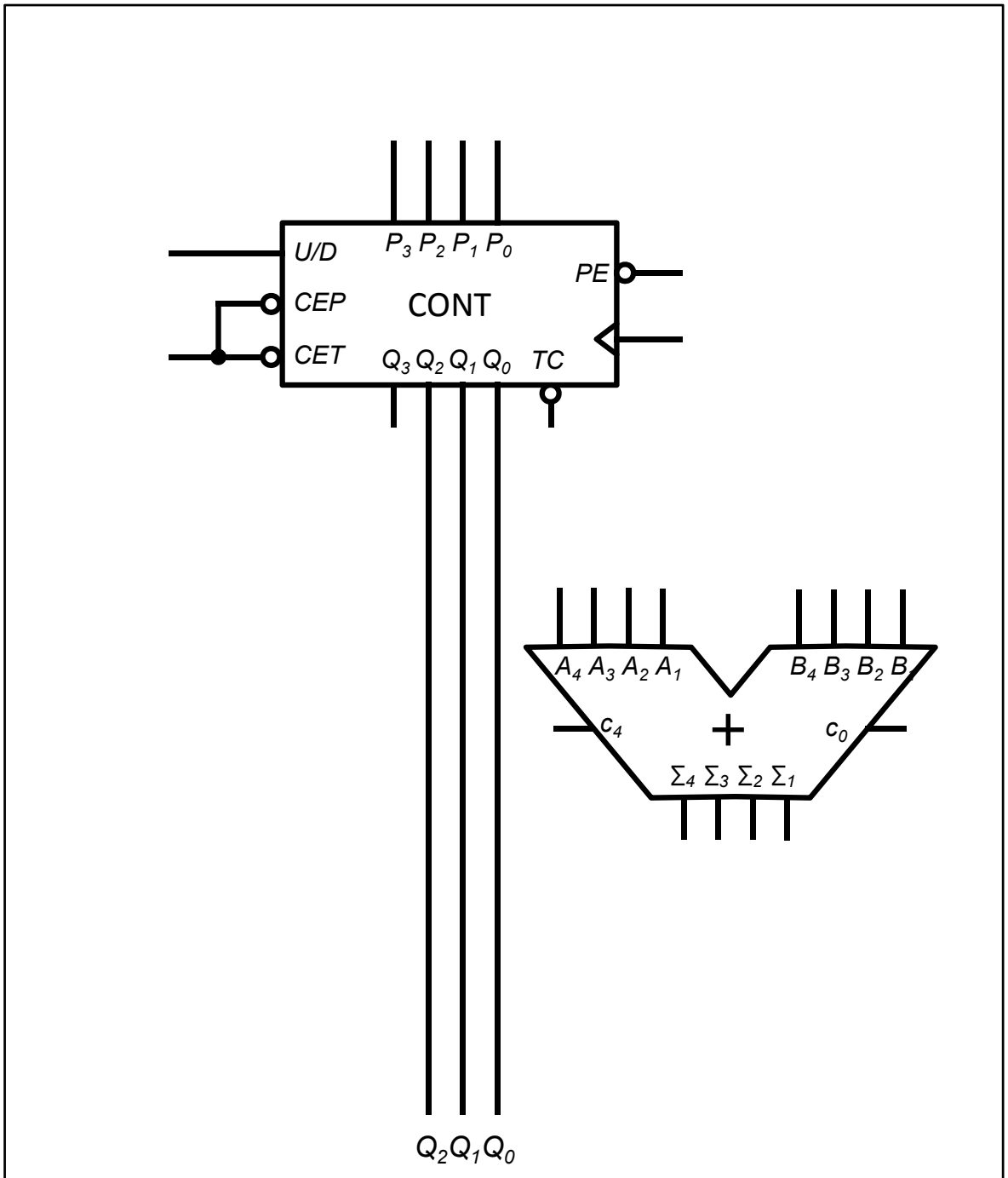
Facultad de Informática
Universidad Complutense de Madrid

Este cuaderno **debe traerse relleno el día de realización de la práctica** y **debe presentarse al profesor al principio de la sesión**. Ningún estudiante podrá montar la práctica si el cuaderno está incompleto o incorrecto.

FUNDAMENTOS DE COMPUTADORES

CUADERNO DE LA PRÁCTICA 5

Diseño



Indíquese para cada elemento y puerto el número de chip y pin correspondiente