NOŢIUNI DE BAZĂ

Adresă FAR (moduri de specificare)

O adresă în care programatorul indică explicit un selector de segment poartă numele de *adresă FAR* (adresă îndepărtată). O *adresă FAR* este, deci, o <u>SPECIFICARE COMPLETĂ DE ADRESĂ</u> și ea se poate exprima în 3 moduri:

- $S_3S_2S_1S_0$: specificare_offset, unde $S_3S_2S_1S_0$ este o constantă;
- registru_segment:specificare_offset, unde registru_segment poate fi CS, DS, SS, ES, FS sau GS;
 FAR [variabilă], unde variabilă este de tip QWORD și conține cei 6 octeți constituind adresa FAR.

Selectia unui registrul de segment

Adresa efectivă este întotdeauna raportată la un <u>registru de segment</u>. Acest registru de segment poate fi specificat explicit sau, în caz contrar, se asociază de către asamblor în mod implicit.

Regulile pentru asocierile implicite sunt:

- registrul CS: pentru etichete de cod destinație ale unor salturi (jmp, call, ret, jz etc.);
- registrul SS: în adresări SIB ce folosesc EBP sau ESP drept bază (indiferent de index sau scală);
- registrul **DS**: pentru restul accesărilor de date.

Adresă NEAR (moduri de specificare)

Prin definiție, o adresă în care se specifică doar offsetul, urmând ca segmentul să fie preluat implicit dintr-un registru de segment poartă numele de *adresă NEAR* (adresă apropiată).

O adresă NEAR se află întodeauna în interiorul unuia dintre cele 4 segmente active. Fiind un offset, o adresă NEAR se precizează întotdeauna prin formula de calcul a unui operand în memorie:

Deci *adresa_offset* se obține din următoarele (maxim) 4 elemente:

- conținutul unuia dintre regiștrii: EAX, EBX, ECX, EDX, EBP, ESI, EDI sau ESP ca bază;
- continutul unuia dintre registrii: EAX, EBX, ECX, EDX, EBP, ESI sau EDI drept **index** (nu ESP!);
- factor numeric (scală) pentru a înmulți valoarea registrului index cu 1, 2, 4 sau 8;
- valoarea unei **constante** numerice, pe OCTET sau DUBLUCUVÂNT.

Moduri de adresare la memorie

1. adresare directă: atunci când apare numai constanta

```
mov eax, [s] ; valoarea de la offsetul s (o constanta) mov eax, [s+4]
```

2. adresare bazată: dacă în calcul apare unul dintre regiștrii de bază

```
mov ebx, s
mov eax, [ebx+4] ; EBX e bază
```

3. adresare scalat-indexată: dacă în calcul apare unul dintre regiștrii index

```
mov eax, [s+2*ebx] ; EBX e index
mov eax, [s+4*esi]
```

4. adresare indirectă: dacă apare cel puțin 1 registru, adică dacă avem adresare bazată și/sau indexată