

**Instituto Tecnológico de Costa Rica**

**Escuela de Ingeniería Electrónica**

**Curso: EL-3310 Diseño de Sistemas Digitales**

**Profesor: Ing. José Alberto Díaz García**

**Estudiante: Daniela Vargas Chavarría**

**2019076365**

**I Semestre 2022**

**24 de febrero del 2022**

## 1. Ejercicios

- Utilizando los bancos de memoria desarrollados en los puntos b y c construir un banco de memoria de 16x8 bits de memoria RAM a partir de la dirección F0000H y 16Kx8 bits de memoria EPROM a partir de la dirección A0000H.

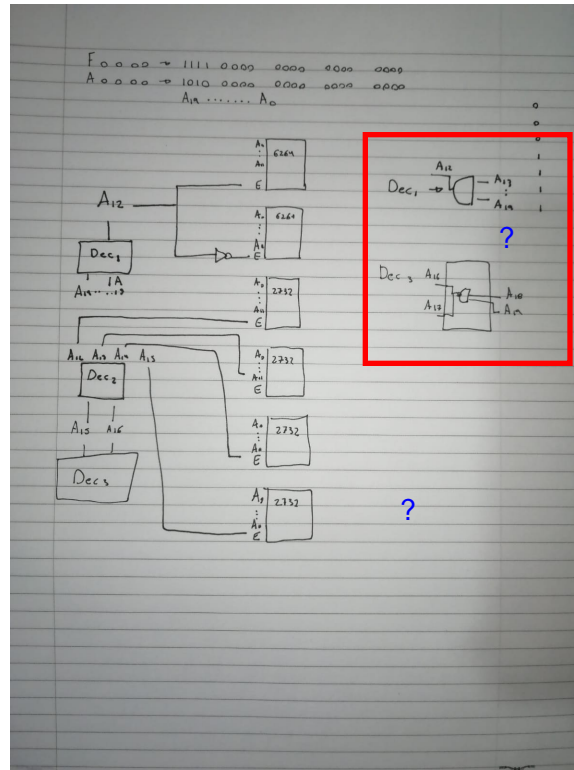


Figura 1: Ejercicio d