

Instituto Tecnológico de Costa Rica

Escuela de Ingeniería Electrónica

Curso: EL-3310 Diseño de Sistemas Digitales

Profesor: Ing. José Alberto Díaz García

Estudiante: Daniela Vargas Chavarría

2019076365

I Semestre 2022

23 de febrero del 2022

1. Ejercicios

- Utilizando la memoria RAM HY 6264 construya un banco de memoria de 16KX8 bits -
En este caso cada chip de HY 6264 está compuesto por 8192 (8K) palabras de 8 bits, el banco de memoria se muestra en la figura 1.

use otro nombre diferente

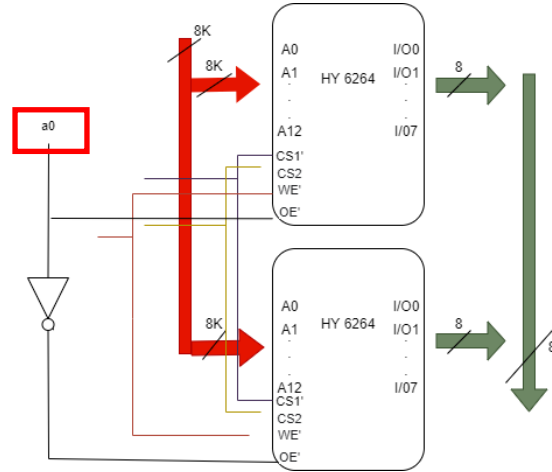


Figura 1: Ejercicio b, banco de memoria 16KX8.

- Utilizando la memoria EPROM 2732 construya un banco de memoria de 16K X8 bits -
En este caso cada chip de EPROM 2732 está compuesto por 4096 (4K) palabras de 8 bits, el banco de memoria se muestra en la figura 2.

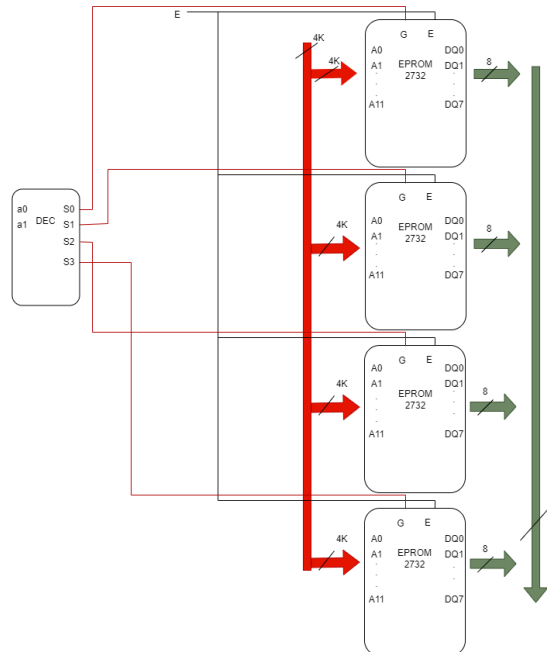


Figura 2: Ejercicio C, banco de memoria 16KX8.