

Área Académica de Ingeniería en Computadores

Programa de Licenciatura en Ingeniería en Computadores

Curso: EL3310 Diseño de Sistemas Digitales

Grupo 2

Tarea 2 Bancos de memoria parte d

Realizado por:

Mario Alexis Araya Chacón 2018319178

Profesor:

José Alberto Díaz García

Fecha: 24 de febrero del 2022

d. Utilizando los bancos de memoria desarrollados en los puntos b y c construir un banco de memoria de 16x8 bits de memoria RAM a partir de la dirección F0000H y 16KX8 bits de memoria EPROM a partir de la dirección A0000H.

