Instituto Tecnológico de Costa Rica Diseño de Sistemas Digitales Andrea Bolaños Delgado - 2017158465 I Semestre 2022

Tarea 3

 Utilizando los bancos de memoria desarrollados en los puntos b y c construir un banco de memoria de 16x8 bits de memoria RAM a partir de la dirección F0000H y 16KX8 bits de memoria EPROM a partir de la dirección A0000H.

