

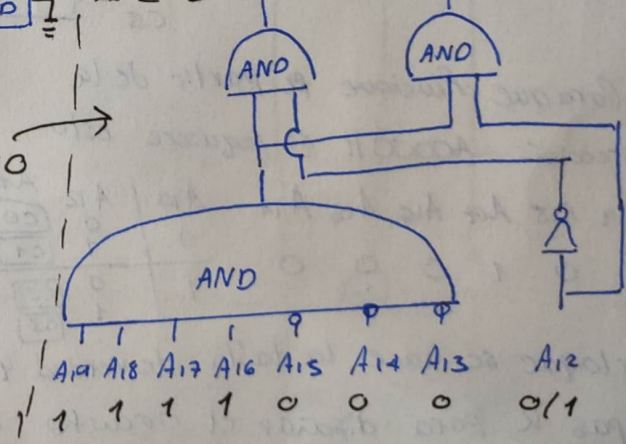
Para que funcione a partir de la dirección F0000H se requiere seguir esto.

A19	A18	A17	A16	A15	A14	A13	A12	A11...A0
1	1	1	1	0	0	0	0	CHIP 0
1	1	1	1	0	0	0	1	CHIP 1

F

Por lo que las entradas del DECO deben responder a la dirección que se forma entre A14 y A13, A12 sirve para definir cuál de los CHIP se utilizan.

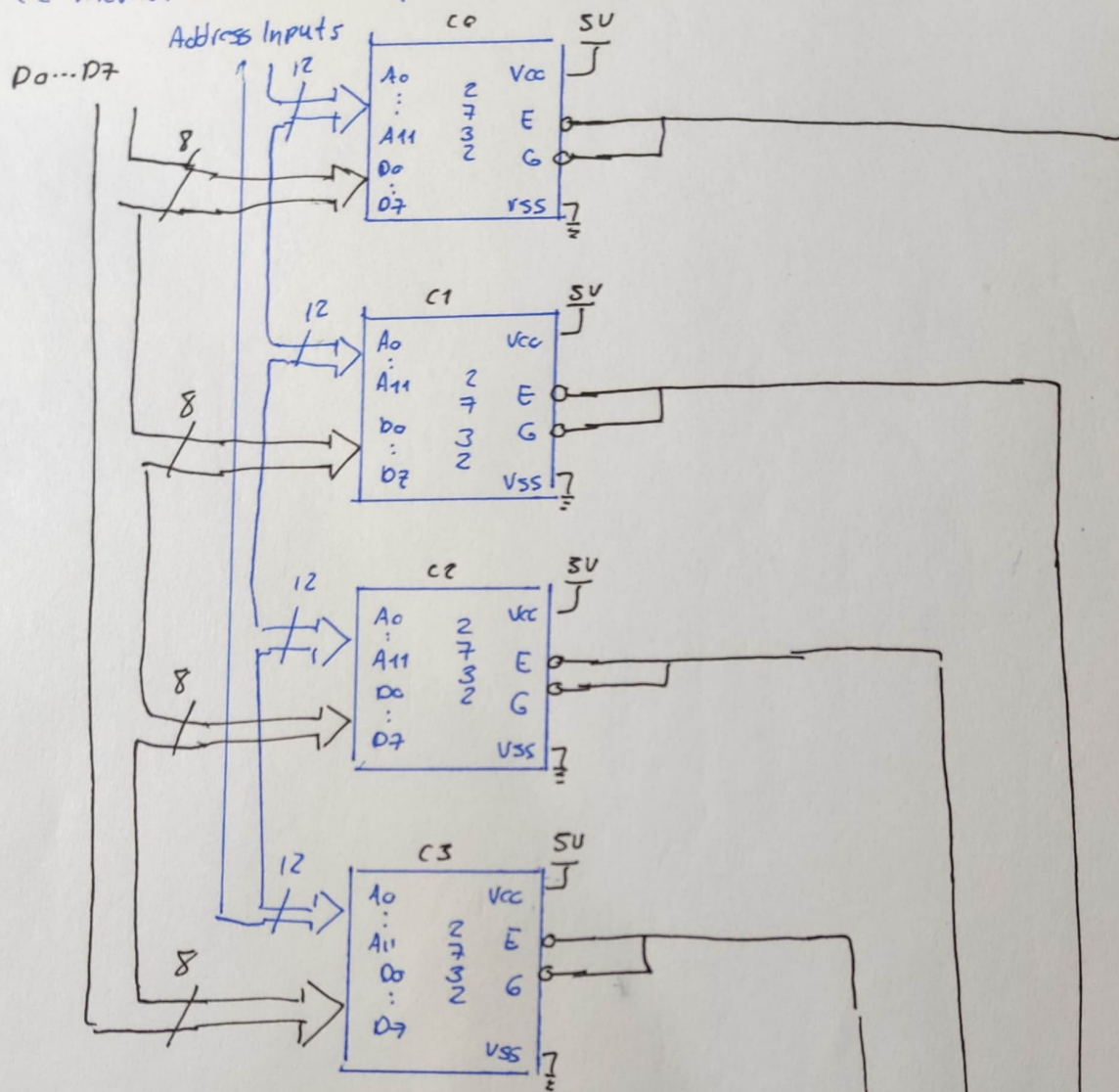
DECO



Ese deco lo único que hace es negar A13

Banco de memoria 16Kx8 para la dirección A0000H

2/2



Para que funcione a partir de la dirección A0000H se requiere esto.

A19	A18	A17	A16	A15	A14	A13	A12	A11...A0
0	0	0	0	0	0	0	0	C0
0	0	0	0	0	0	1	1	C1
1	0	1	0	0	0	0	0	C2
1	0	1	0	0	0	1	1	C3

A13 y A12 seleccionan cuál de los chips funciona

Los decos no tienen más entradas que salidas

DECO

