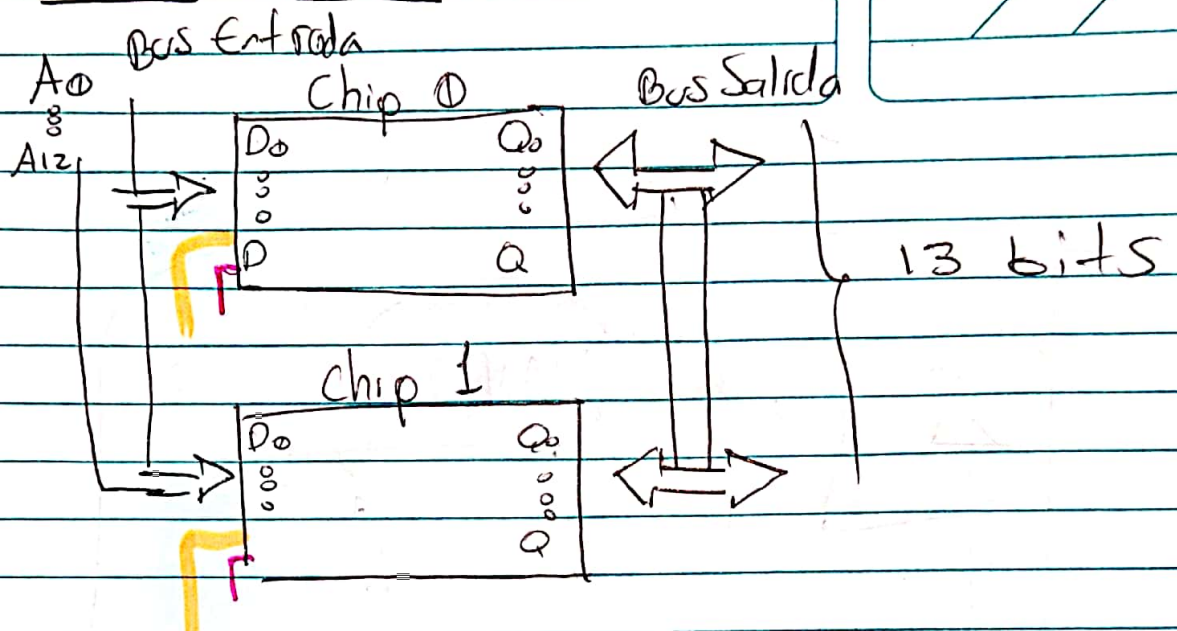
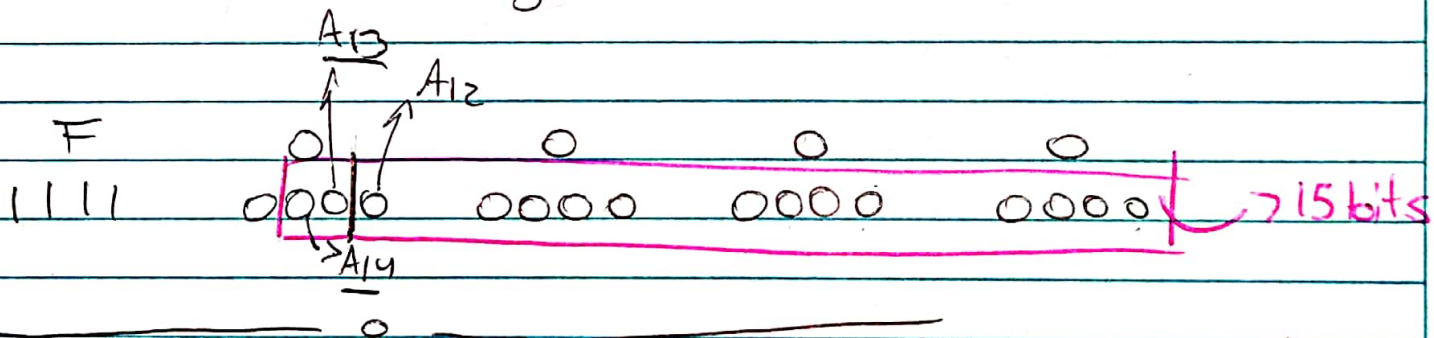


Primera Parte



$A_{13} \rightarrow$ Es el bit del primer Selector

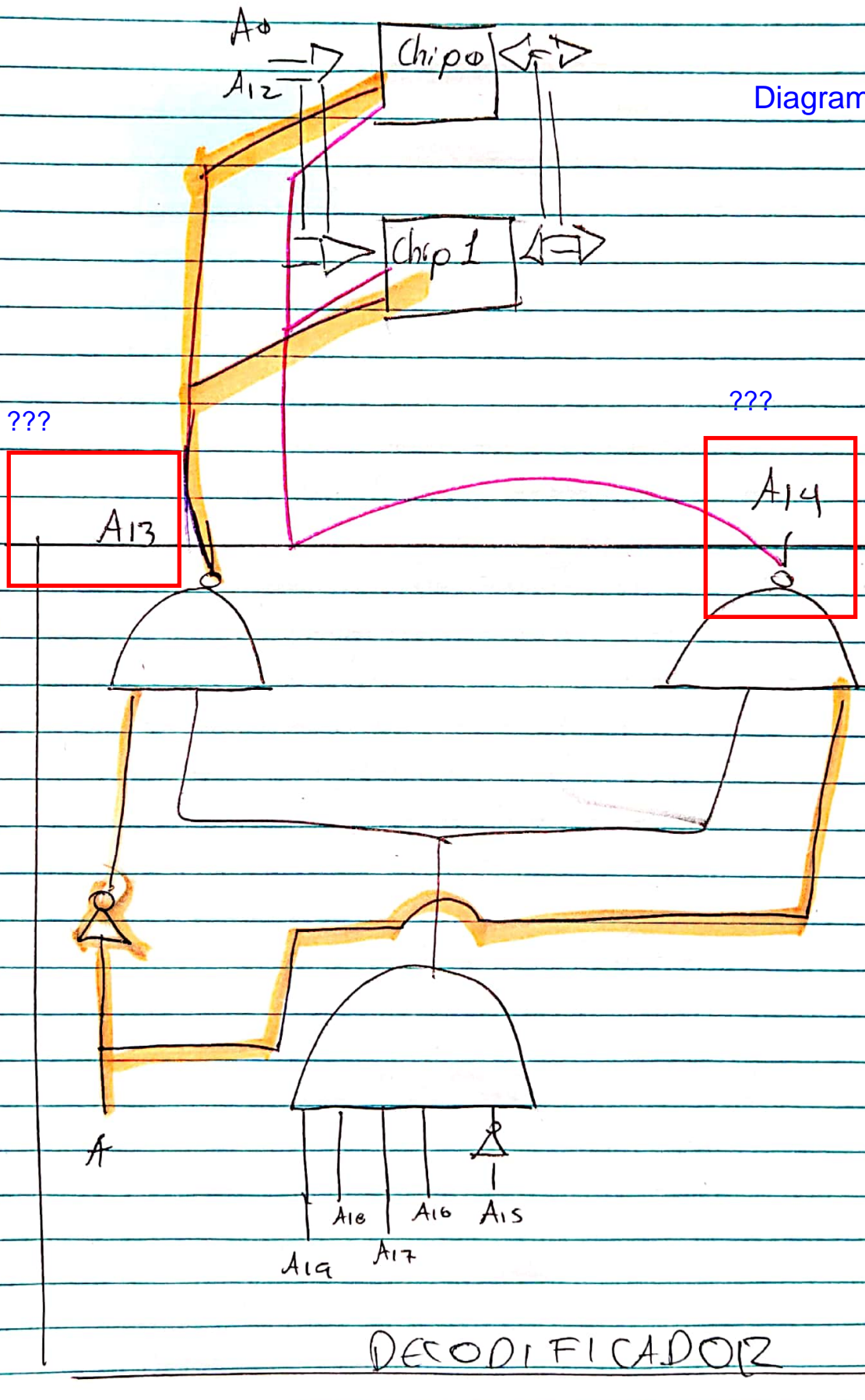
$A_{14} \rightarrow$ Es el bit del segundo Selector



Se Suman los 13 bits más los 2 bits de los Selectores, entonces Serían 15 bits.

Hasta aquí vamos bien en la lógica

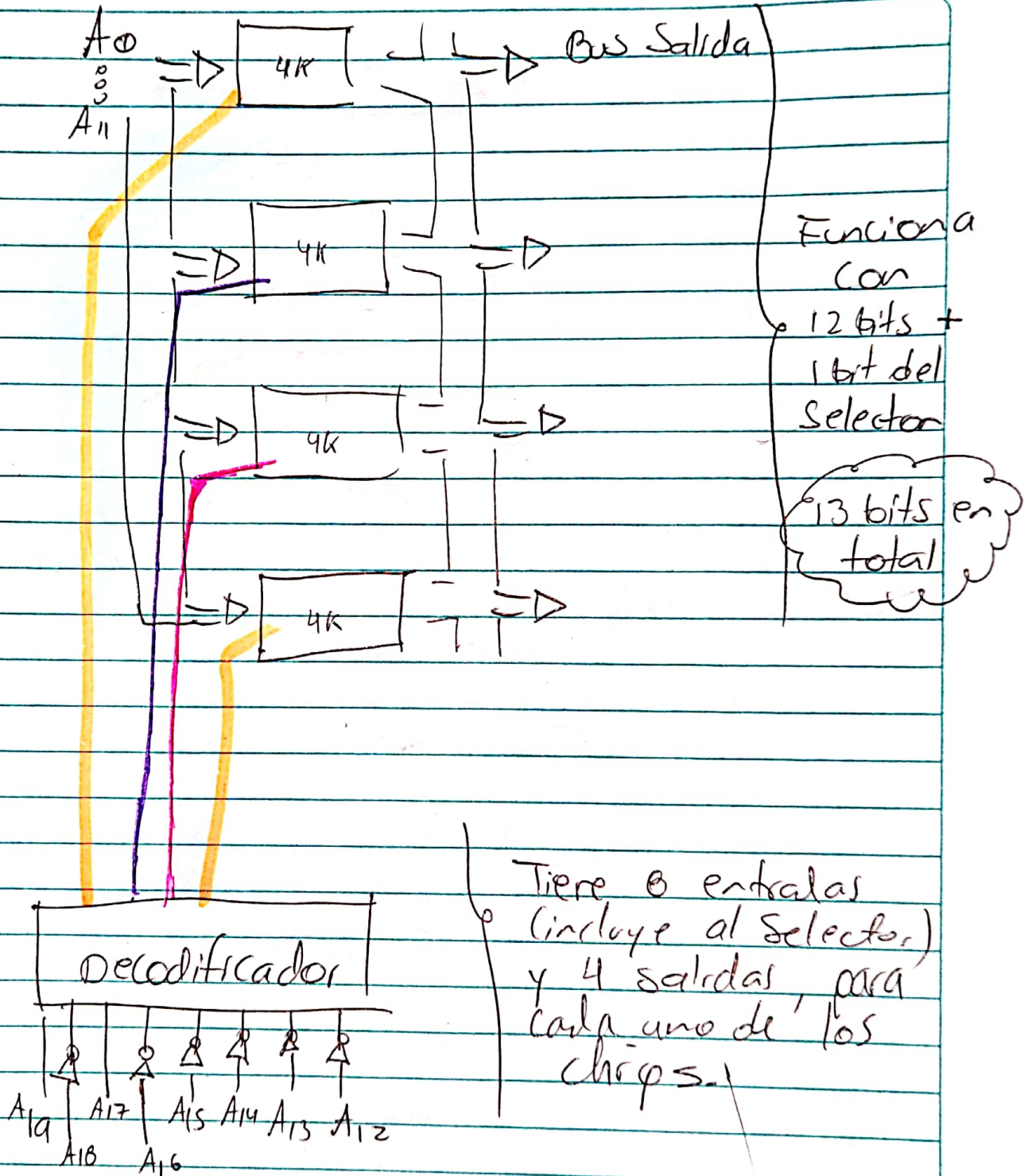
Quedaría entonces con el Decodificador de la siguiente manera.



Diagramas poco claros

Segunda Parte

Bus Salida



Tiene 8 entradas (incluye al Selector) y 4 salidas, para cada uno de los chips.

Los decodificadores no tiene más entradas que salidas

