

Tarea 2

Saturday, February 19, 2022 7:07 PM



Área Académica de Ingeniería en Computadores

Programa de Licenciatura en Ingeniería en Computadores

Curso: EL3310 Diseño de Sistemas Digitales

Grupo 2

Tarea 2 Bancos de memoria

Realizado por:
Mario Alexis Araya Chacón 2018319178

Profesor:
José Alberto Díaz García

Fecha: 22 de febrero del 2022

Instituto Tecnológico de Costa Rica
Escuela de Ingeniería Electrónica
Curso: EL-3310 Diseño de Sistemas Digitales
Prof. Ing. José Alberto Díaz García I Semestre 2022

Bancos de memoria

- A. **Objetivo:** Al finalizar la lección el estudiante estará en capacidad de diseñar bancos de memoria para un microprocesador en particular.
- a. Utilizando la siguiente información referente al registro 74373, crear un banco de registros de 8 palabras de 8 bits.

LS373

D ₀	LE	OE	O ₀
H	H	L	H
L	H	L	L
X	L	L	Q ₀
X	X	H	Z*

H = HIGH Voltage Level
L = LOW Voltage Level
X = Indeterminate
Z = High Impedance

LOGIC DIAGRAMS

SN74LS373

- b. Utilizando la memoria RAM HY 6264 construya un banco de memoria de 16KX8 bits

PIN NAMES

Pin	Name
A ₀ -A ₁₁	ADDRESS INPUT
D ₀ -D ₇	DATA INPUT/OUTPUT
CS ₁	CHIP SELECT ONE
CS ₂	CHIP SELECT TWO
WE	WRITE ENABLE
OE	OUTPUT ENABLE
V _{CC}	POWER
GND	GROUND

- c. Utilizando la memoria EPROM 2732 construya un banco de memoria de 16K X8 bits

Pin Names

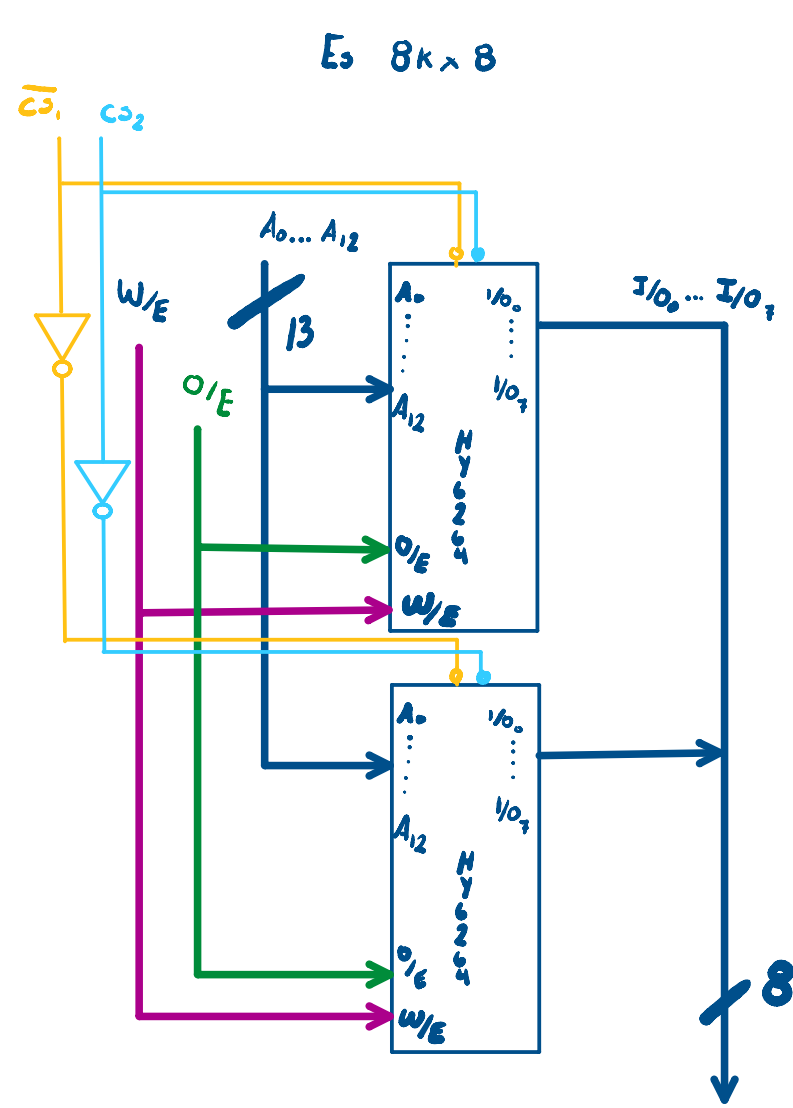
Pin	Name
A0-A11	Address Inputs
E	Chip Enable (Power Down) Input
G/VPP	Output Enable / +25 V Program Input
DQ0-DQ7	Data Output / Programming Inputs
VCC	+5 V Supply
VSS	Ground

Connection Diagram

24-Pin DIP

- d. Utilizando los bancos de memoria desarrollados en los puntos b y c construir un banco de memoria de 16x8 bits de memoria RAM a partir de la dirección F0000H y 16KX8 bits de memoria EPROM a partir de la dirección A0000H.

b)



c) $E_3 \ 4K \times 8$

