

Cuestionario

BANCOS DE MEMORIA

Oscar Marín Delgado

1. OBJETIVO GENERAL

Al finalizar la lección el estudiante estará en capacidad de diseñar bancos de memoria para un microprocesador en particular.

2. METODOLOGÍA

- b. Utilizando la memoria RAM HY 6264 construya un banco de memoria de 16KX8 bits.

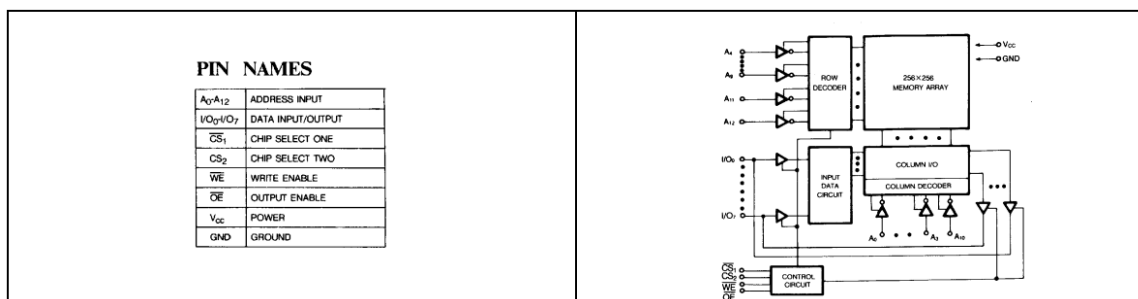


Figura 1: Ejercicio b

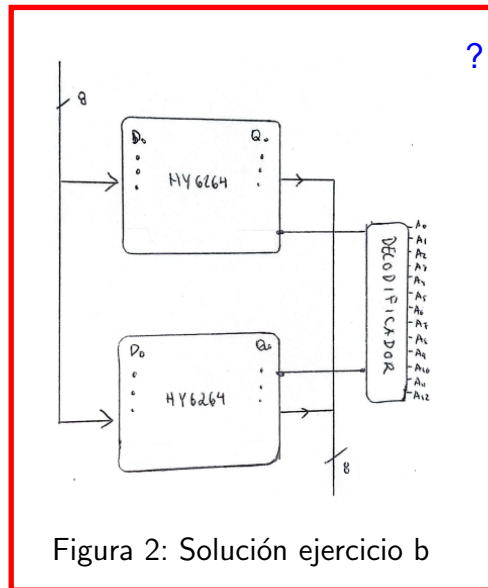


Figura 2: Solución ejercicio b

c. Utilizando la memoria EPROM 2732 construya un banco de memoria de 16K X8 bits.

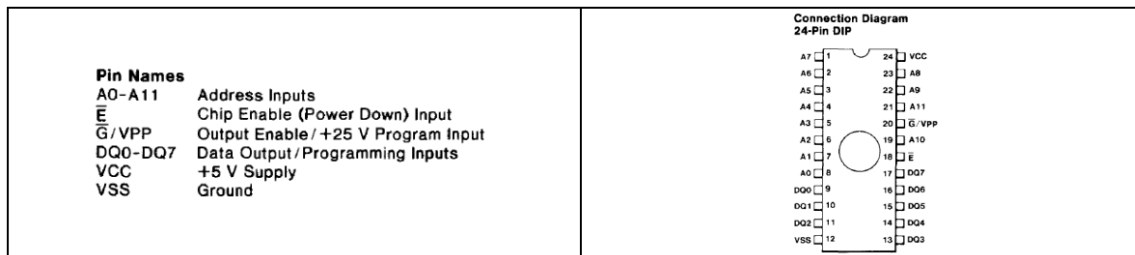


Figura 3: Ejercicio c

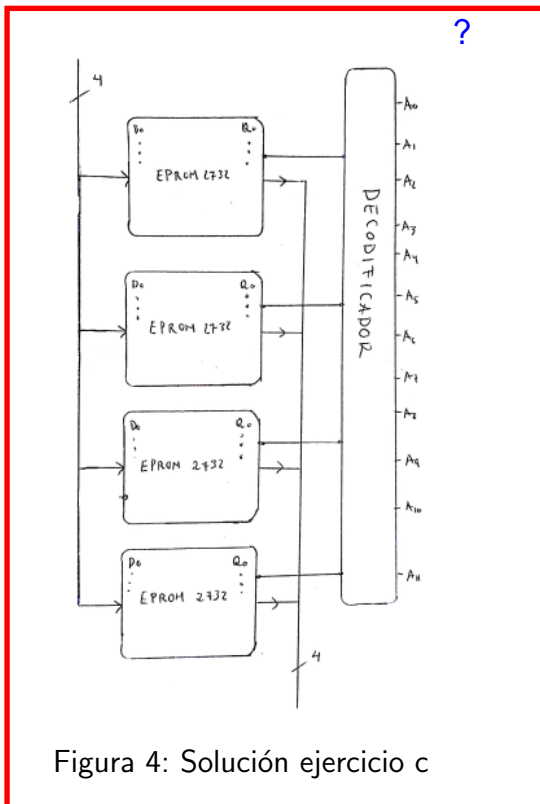


Figura 4: Solución ejercicio c

Referencias

- [1] Hyundai Electronics, HY6264 8Kx8-Bit CMOS SRAM, Hyundai Electronics 1992.
- [2] Fairchild Semiconductor, F2732 32K (4K x 8) UV Eraseable PROM, Fairchild Semiconductor, 1994.