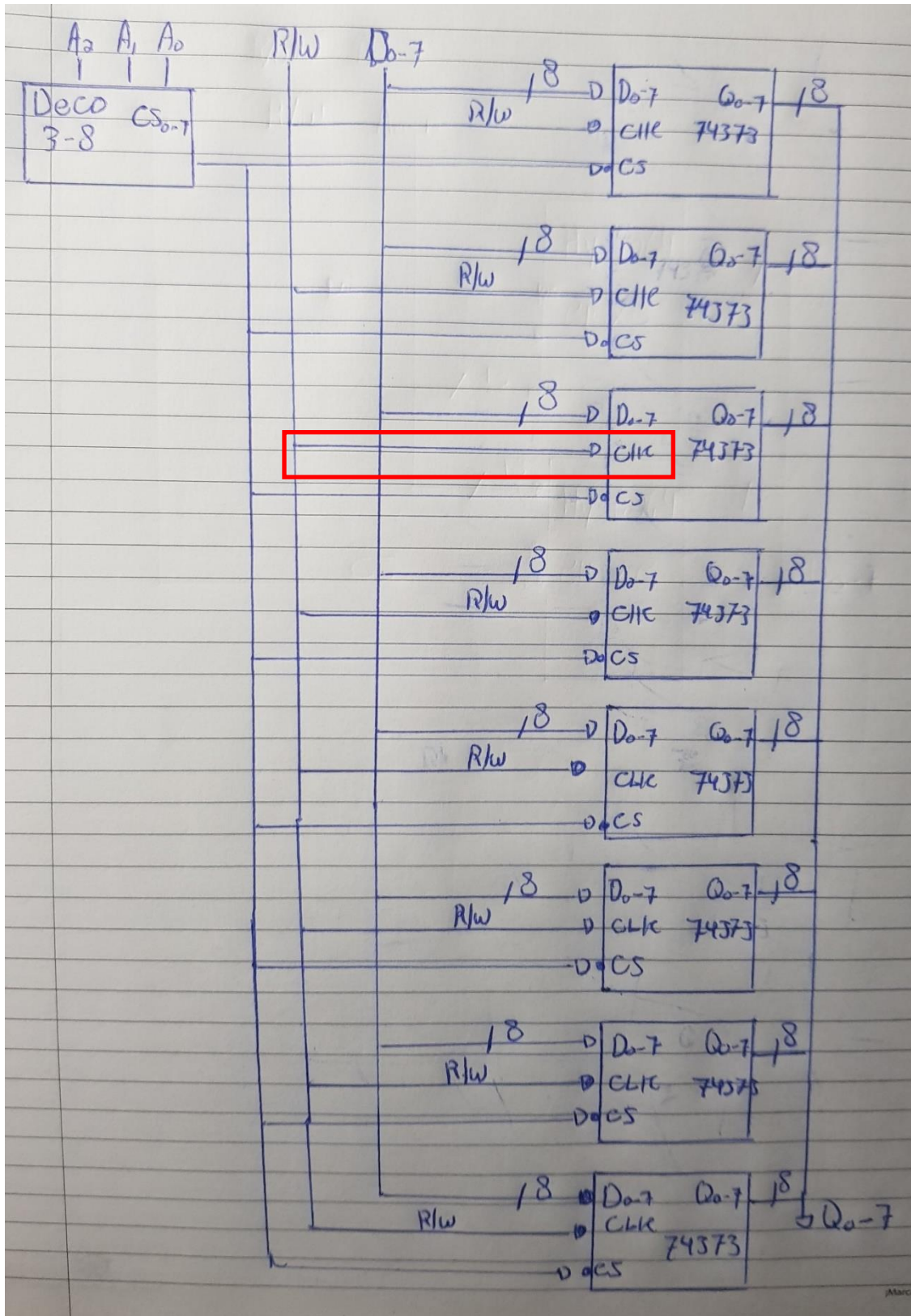


A. Utilizando la siguiente información referente al registro 74373, crear un banco de registros de 8 palabras de 8 bits.



El CLK es un tipo de "sincronizador" entre los dispositivos del sistema, es diferente a la señal de R/W procedente del sistema de control

B. Utilizando la memoria RAM HY 6264 construya un banco de memoria de 16K x8 bits

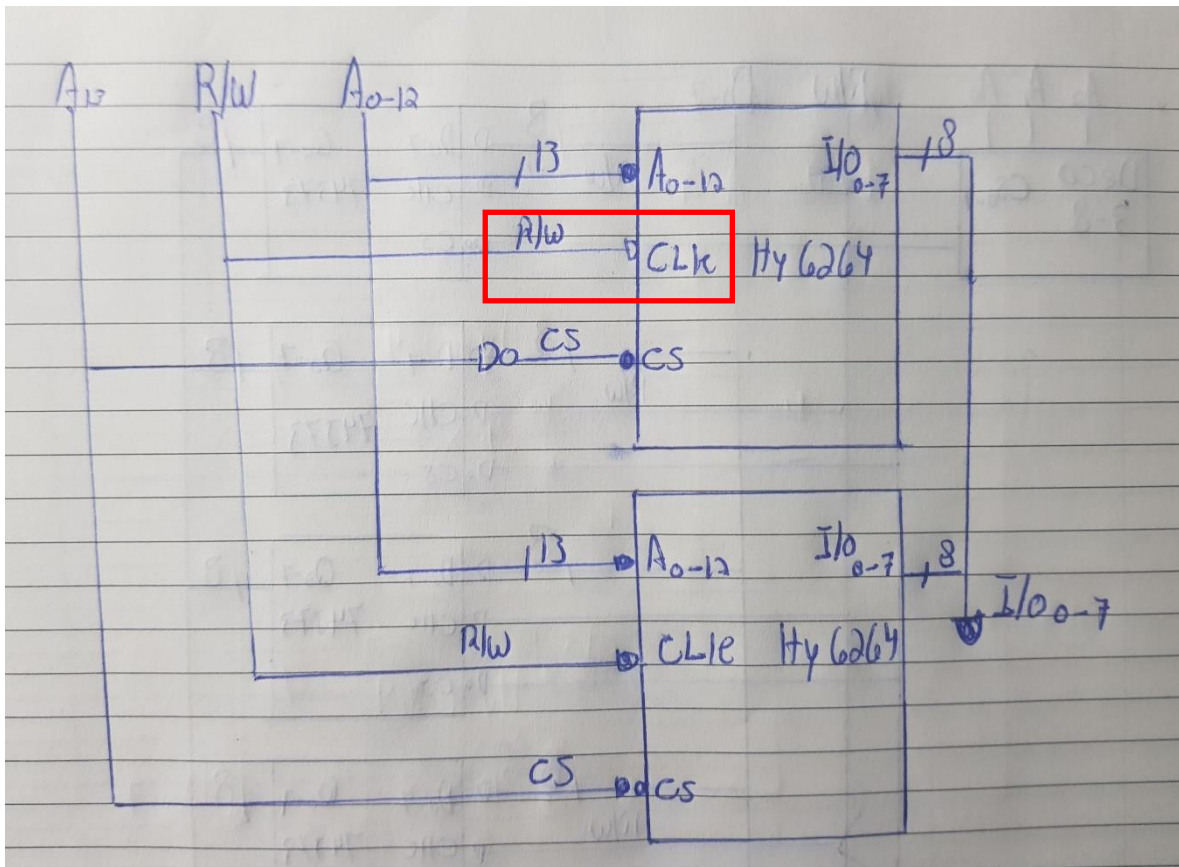
Necesitamos construir un banco de memoria 16k x8, pero solo tenemos de 8k x8 bits (HY6264)

1. Primero calculamos el número de memorias requeridas:

$$16k / 8k = 2$$

2. Los bits de direcciones necesarios:

$\log_2(16k) = 14$  bits, con la memoria de 8k x8 bits solo tenemos 13 bits disponibles, por ende; 13 bits (LSB) entran en el bus de direcciones de todas las memorias y 1 bits (MSB) entra en un inversor para que su salida vaya a la entrada CS de las dos memorias.



C. Utilizando la memoria EPROM 2732 construya un banco de memoria de 16K x8 bits

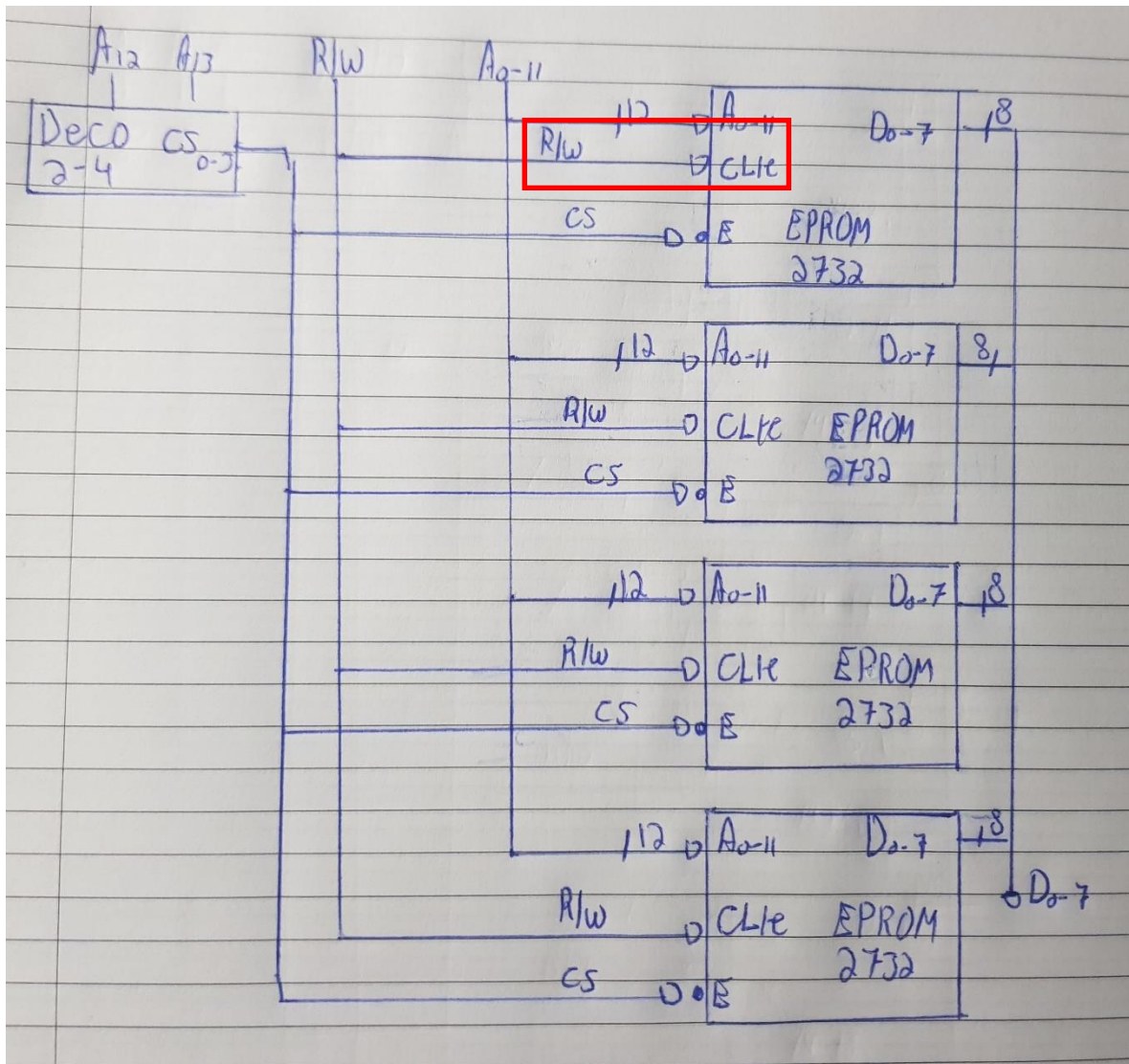
Necesitamos construir un banco de memoria 16k x8, pero solo tenemos de 4k x8 bits (EPROM 2732)

1. Primero calculamos el número de memorias requeridas:

$$16k / 4k = 4$$

2. Los bits de direcciones necesarios:

$\log_2(16k) = 14$  bits, con la memoria de 4k x8 bits solo tenemos 12 bits disponibles, por ende; 12 bits (LSB) entran en el bus de direcciones de todas las memorias y 2 bits (MSB) entra en un decodificador (2 - 4) para que su salida vaya a la entrada E (CS) de las cuatro memorias.



D. Utilizando los bancos de memoria desarrollados en los puntos b y c construir un banco de memoria de 16x8 bits de memoria RAM a partir de la dirección F0000H y 16KX8 bits de memoria EPROM a partir de la dirección A0000H.

El profesor indico que se hace en la clase.