Ch­¬ng 1. Giíi thiÖu chung

1.1 Tr×nh tù xö lý th«ng tin cña m¸y tÝnh ®iÖn tö lµ: a. CPU -> §Üa cøng -> Mµn h×nh

b. NhËn th«ng tin -> Xö lý th«ng tin -> XuÊt th«ng tin c. CPU -> Bµn phÝm -> Mµn h×nh

d. Mµn h×nh - > M¸y in -> §Üa mÒm

1.2. C¸c chøc n¨ng c¬ b¶n cña m¸y tÝnh:

a. L­u tr÷ d÷ liÖu, Ch¹y ch­¬ng tr×nh, Nèi ghÐp víi TBNV, Truy nhËp bé nhí. b. Trao ®æi d÷ liÖu, §iÒu khiÓn, Thùc hiÖn lÖnh, Xö lý d÷ liÖu.

c. L­u tr÷ d÷ liÖu, Xö lý d÷ liÖu, Trao ®æi d÷ liÖu, §iÒu khiÓn.

d. §iÒu khiÓn, L­u tr÷ d÷ liÖu, Thùc hiÖn phÐp to¸n, KÕt nèi Internet.

1.3. C¸c thµnh phÇn c¬ b¶n cña m¸y tÝnh:

a. RAM, CPU, æ ®Üa cøng, Bus liªn kÕt

b. HÖ thèng nhí, Bus liªn kÕt, ROM, Bµn phÝm c. HÖ thèng nhí, Bé xö lý, Mµn h×nh, Chuét

d. HÖ thèng nhí, Bé xö lý, HÖ thèng vµo ra, Bus liªn kÕt

1.4. Bé xö lý gåm c¸c thµnh phÇn (kh«ng kÓ bus bªn trong): a. Khèi ®iÒu khiÓn, C¸c thanh ghi, Cæng vµo/ra

b. Khèi ®iÒn khiÓn, ALU, C¸c thanh ghi c. C¸c thanh ghi, DAC, Khèi ®iÒu khiÓn d. ALU, C¸c thanh ghi, Cæng vµo/ra.

1.5. HÖ thèng nhí cña m¸y tÝnh bao gåm: a. Cache, Bé nhí ngoµi

b. Bé nhí ngoµi, ROM

c. §Üa quang, Bé nhí trong

d. Bé nhí trong, Bé nhí ngoµi

1.6. HÖ thèng vµo/ra cña m¸y tÝnh kh«ng bao gåm ®ång thêi c¸c thiÕt bÞ sau: a. §Üa tõ, Loa, §Üa CD-ROM

b. Mµn h×nh, RAM, M¸y in c. CPU, Chuét, M¸y quÐt ¶nh

d. ROM, RAM, C¸c thanh ghi

1.7. Trong m¸y tÝnh, cã c¸c lo¹i bus liªn kÕt hÖ thèng nh­ sau: a. ChØ dÉn, Chøc n¨ng, §iÒu khiÓn

b. §iÒu khiÓn, D÷ liÖu, §Þa chØ

c. D÷ liÖu, Phô thuéc, §iÒu khiÓn d. D÷ liÖu, §iÒu khiÓn, Phô trî

Trang 1/53

1.8. C¸c ho¹t ®éng cña m¸y tÝnh gåm: a. Ng¾t, Gi¶i m· lÖnh, Vµo/ra

b. Xö lý sè liÖu, Ng¾t, Thùc hiÖn ch­¬ng tr×nh c. Thùc hiÖn ch­¬ng tr×nh, ng¾t, vµo/ra

d. TÝnh to¸n kÕt qu¶, L­u tr÷ d÷ liÖu, vµo/ra

1.9. Bé ®Õm ch­¬ng tr×nh cña m¸y tÝnh kh«ng ph¶i lµ: a. Thanh ghi chøa ®Þa chØ lÖnh

b. Thanh ghi chøa lÖnh s¾p thùc hiÖn

c. Thanh ghi chøa ®Þa chØ lÖnh s¾p thùc hiÖn d. Thanh ghi

1.10. Cã c¸c lo¹i ng¾t sau trong m¸y tÝnh:

a. Ng¾t cøng, ng¾t mÒm, ng¾t trung gian b. Ng¾t ngo¹i lÖ, ng¾t cøng, ng¾t INTR c. Ng¾t mÒm, ng¾t NMI, ng¾t cøng

d. Ng¾t cøng, ng¾t mÒm, ng¾t ngo¹i lÖ

1.11. Trong m¸y tÝnh, ng¾t NMI lµ:

a. Ng¾t ngo¹i lÖ kh«ng ch¾n ®­îc b. Ng¾t mÒm kh«ng ch¾n ®­îc

c. Ng¾t cøng kh«ng ch¾n ®­îc d. Ng¾t mÒm ch¾n ®­îc

1.12. Khi Bé xö lý ®ang thùc hiÖn ch­¬ng tr×nh, nÕu cã ng¾t (kh«ng bÞ cÊm) göi ®Õn, th× nã:

a. Thùc hiÖn xong ch­¬ng tr×nh råi thùc hiÖn ng¾t b. Tõ chèi ng¾t, kh«ng phôc vô

c. Phôc vô ng¾t ngay, sau ®ã thùc hiÖn ch­¬ng tr×nh

d. Thùc hiÖn xong lÖnh hiÖn t¹i, råi phôc vô ng¾t, cuèi cïng quay l¹i thùc hiÖn tiÕp ch­¬ng tr×nh.

1.13. M¸y tÝnh Von Newmann lµ m¸y tÝnh:

a. ChØ cã 01 bé xö lý, thùc hiÖn c¸c lÖnh tuÇn tù

b. Cã thÓ thùc hiÖn nhiÒu lÖnh cïng mét lóc (song song) c. Thùc hiÖn theo ch­¬ng tr×nh n»m s½n bªn trong bé nhí

d. C¶ a vµ c

1.14. M¸y tÝnh ENIAC lµ m¸y tÝnh:

a. Do Bé gi¸o dôc Mü ®Æt hµng

b. Lµ m¸y tÝnh ra ®êi vµo nh÷ng n¨m 1970 c. Dïng vi m¹ch cì nhá vµ cì võa

d. Lµ m¸y tÝnh ®Çu tiªn trªn thÕ giíi

1.15. §èi víi c¸c tÝn hiÖu ®iÒu khiÓn, ph¸t biÓu nµo sau ®©y lµ sai:

Trang 2/53

a. MEMR lµ tÝn hiÖu ®äc lÖnh (d÷ liÖu) tõ bé nhí b. MEMW lµ tÝn hiÖu ®äc lÖnh tõ bé nhí

c. IOR lµ tÝn hiÖu ®äc d÷ liÖu tõ cæng vµo ra d. IOW lµ tÝn hiÖu ghi d÷ liÖu ra cæng vµo ra

1.16. Ph¸t biÓu nµo sau ®©y lµ ®óng:

a. INTR lµ tÝn hiÖu cøng ch¾n ®­îc b. INTR lµ tÝn hiÖu ng¾t mÒm

c. INTR lµ tÝn hiÖu ng¾t cøng kh«ng ch¾n ®­îc d. INTR lµ mét tÝn hiÖu ng¾t ngo¹i lÖ

1.17. Ph¸t biÓu nµo sau ®©y lµ sai:

a. INTA lµ tÝn hiÖu CPU tr¶ lêi ®ång ý chÊp nhËn ng¾t b. INTA lµ tÝn hiÖu göi tõ bé xö lý ra ngoµi

c. INTA lµ tÝn hiÖu tõ bªn ngoµi yªu cÇu ng¾t CPU d. C¶ a vµ b ®Òu ®óng

1.18. Ph¸t biÓu nµo sau ®©y lµ ®óng:

a. HOLD lµ tÝn hiÖu CPU tr¶ lêi ra bªn ngoµi b. HOLD kh«ng ph¶i lµ tÝn hiÖu ®iÒu khiÓn c. HOLD lµ tÝn hiÖu ®iÒu khiÓn xin ng¾t

d. HOLD lµ tÝn hiÖu tõ bªn ngoµi xin CPU nh­êng bus

1.19. Ph¸t biÓu nµo sau ®©y lµ ®óng:

a. HLDA lµ tÝn hiÖu CPU chÊp nhËn nh­êng bus

b. HLDA lµ tÝn hiÖu CPU kh«ng chÊp nhËn nh­êng bus c. HLDA lµ tÝn hiÖu yªu cÇu CPU nh­êng bus

d. HLDA lµ mét ng¾t mÒm

1.20. Cho ®Õn nay, m¸y tÝnh ®· ph¸t triÓn qua: a. 5 thÕ hÖ

b. 4 thÕ hÖ c. 3 thÕ hÖ d. 2 thÕ hÖ

1.21. Trong c¸c giai ®o¹n ph¸t triÓn cña m¸y tÝnh, ph¸t biÓu nµo sau ®©y lµ ®óng: a. ThÕ hÖ thø nhÊt dïng transistor

b. ThÕ hÖ thø ba dïng transistor

c. ThÕ hÖ thø nhÊt dïng ®Ìn ®iÖn tö ch©n kh«ng d. ThÕ hÖ thø t­ dïng vi m¹ch SSI vµ MSI

1.22. Trong c¸c giai ®o¹n ph¸t triÓn cña m¸y tÝnh, ph¸t biÓu nµo sau ®©y lµ sai: a. ThÕ hÖ thø hai dïng transistor

b. ThÕ hÖ thø ba dïng transistor

c. ThÕ hÖ thø nhÊt dïng ®Ìn ®iÖn tö ch©n kh«ng d. ThÕ hÖ thø t­ dïng vi m¹nh

Trang 3/53

1.23. Theo luËt Moore, sè l­îng transistor sÏ t¨ng gÊp ®«i sau mçi: a. 22 th¸ng

c. 18 th¸ng

b. 20 th¸ng

d. 16 th¸ng

1.24. TÝn hiÖu ®iÒu khiÓn MEMR lµ tÝn hiÖu: a. §äc lÖnh/d÷ liÖu tõ ng¨n nhí b. Ghi lÖnh/d÷ liÖu ra ng¨n nhí

c. §äc lÖnh tõ TBNV d. Ghi lÖnh ra TBNV

1.25. TÝn hiÖu ®iÒu khiÓn MEMW lµ tÝn hiÖu: a. §äc lÖnh/d÷ liÖu tõ ng¨n nhí b. Ghi lÖnh/d÷ liÖu ra ng¨n nhí

c. Ghi lÖnh ra ng¨n nhí

d. Ghi d÷ liÖu ra ng¨n nhí

1.26. TÝn hiÖu ®iÒu khiÓn IOR lµ tÝn hiÖu: a. §äc lÖnh/d÷ liÖu tõ ng¨n nhí

b. Ghi lÖnh/d÷ liÖu ra ng¨n nhí c. §äc d÷ liÖu tõ TBNV

d. Ghi d÷ liÖu ra TBNV

1.27. TÝn hiÖu ®iÒu khiÓn IOW lµ tÝn hiÖu: a. §äc lÖnh/d÷ liÖu tõ TBNV

b. Ghi lÖnh/d÷ liÖu ra TBNV c. §äc d÷ liÖu tõ TBNV

d. Ghi d÷ liÖu ra TBNV

1.28. TÝn hiÖu ®iÒu khiÓn INTR lµ tÝn hiÖu: a. Tõ bªn ngoµi göi ®Õn CPU xin ng¾t b. Tõ CPU göi ra ngoµi xin ng¾t

c. Tõ bé nhí chÝnh göi ®Õn CPU xin ng¾t d. Tõ CPU göi ®Õn bé nhí chÝnh xin ng¾t

1.29. TÝn hiÖu ®iÒu khiÓn INTA lµ tÝn hiÖu: a. CPU tr¶ lêi kh«ng chÊp nhËn ng¾t b. CPU tr¶ lêi chÊp nhËn ng¾t

c. Tõ bªn ngoµi göi ®Õn CPU xin ng¾t d. Ng¾t ngo¹i lÖ

1.30. TÝn hiÖu ®iÒu khiÓn HOLD lµ tÝn hiÖu: a. CPU tr¶ lêi chÊp nhËn ng¾t

b. CPU göi ra ngoµi xin dïng bus

c. Tõ bªn ngoµi göi ®Õn CPU xin dïng bus

d. Tõ bªn ngoµi göi ®Õn CPU tr¶ lêi kh«ng dïng bus

1.31. TÝn hiÖu ®iÒu khiÓn HLDA lµ tÝn hiÖu: a. CPU tr¶ lêi kh«ng chÊp nhËn ng¾t

Trang 4/53

b. CPU tr¶ lêi chÊp nhËn ng¾t

c. Tõ bªn ngoµi göi ®Õn CPU xin ng¾t d. CPU tr¶ lêi ®ång ý nh­êng bus

1.32. Víi tÝn hiÖu ®iÒu khiÓn MEMR, ph¸t biÓu nµo sau ®©y lµ sai: a. Lµ tÝn hiÖu do CPU ph¸t ra

b. Lµ tÝn hiÖu ®iÒu khiÓn truy nhËp bé nhí c. Lµ tÝn hiÖu ®iÒu khiÓn ghi

d. Lµ tÝn hiÖu ®iÒu khiÓn ®äc

1.33. Víi tÝn hiÖu ®iÒu khiÓn MEMW, ph¸t biÓu nµo sau ®©y lµ sai: a. Lµ tÝn hiÖu ®­îc ph¸t ra bëi CPU

b. Lµ tÝn hiÖu do bªn ngoµi göi ®Õn CPU

c. Kh«ng ph¶i lµ tÝn hiÖu truy nhËp cæng vµo/ra d. Lµ tÝn hiÖu ®iÒu khiÓn ghi

1.34. Víi tÝn hiÖu ®iÒu khiÓn IOR, ph¸t biÓu nµo sau ®©y lµ sai: a. Lµ tÝn hiÖu ®iÒu khiÓn truy nhËp cæng vµo/ra

b. Lµ tÝn hiÖu ®iÒu khiÓn do CPU ph¸t ra c. Lµ tÝn hiÖu ®iÒu khiÓn ®äc

d. Lµ tÝn hiÖu ®iÒu khiÓn truy nhËp CPU

1.35. Víi tÝn hiÖu ®iÒu khiÓn IOW, ph¸t biÓu nµo sau ®©y lµ sai: a. Lµ tÝn hiÖu tõ bªn ngoµi xin ng¾t cæng vµo/ra

b. Lµ tÝn hiÖu ®iÒu khiÓn do CPU ph¸t ra

c. Lµ tÝn hiÖu ®iÒu khiÓn ®­îc göi ®Õn cæng vµo/ra d. Lµ tÝn hiÖu ®iÒu khiÓn ghi d÷ liÖu

1.36. Víi tÝn hiÖu ®iÒu khiÓn INTR, ph¸t biÓu nµo sau ®©y lµ sai: a. Lµ tÝn hiÖu ®iÒu khiÓn tõ bªn ngoµi göi ®Õn CPU

b. Lµ tÝn hiÖu ®iÒu khiÓn do CPU ph¸t ra c. Lµ tÝn hiÖu yªu cÇu ng¾t

d. Lµ tÝn hiÖu ng¾t ch¾n ®­îc

1.37. Víi tÝn hiÖu ®iÒu khiÓn INTA, ph¸t biÓu nµo sau ®©y lµ sai: a. Lµ tÝn hiÖu chÊp nhËn ng¾t

b. Lµ tÝn hiÖu ®iÒu khiÓn do CPU ph¸t ra c. Lµ tÝn hiÖu ®iÒu khiÓn ghi cæng vµo/ra d. Lµ tÝn hiÖu ®iÒu khiÓn xö lý ng¾t

1.38. Víi tÝn hiÖu ®iÒu khiÓn NMI, ph¸t biÓu nµo sau ®©y lµ sai: a. Lµ tÝn hiÖu tõ bªn ngoµi göi ®Õn CPU

b. Lµ tÝn hiÖu ng¾t ch¾n ®­îc

c. Lµ tÝn hiÖu ng¾t kh«ng ch¾n ®­îc d. CPU kh«ng thÓ tõ chèi tÝn hiÖu nµy

1.39. Víi tÝn hiÖu ®iÒu khiÓn HOLD, ph¸t biÓu nµo sau ®©y lµ sai: a. Lµ tÝn hiÖu do CPU ph¸t ra

Trang 5/53

b. Lµ tÝn hiÖu tõ bªn ngoµi göi ®Õn CPU c. Lµ tÝn hiÖu xin nh­êng bus

d. Kh«ng ph¶i lµ tÝn hiÖu ®äc cæng vµo/ra

1.40. Víi tÝn hiÖu ®iÒu khiÓn HLDA, ph¸t biÓu nµo sau ®©y lµ sai: a. Lµ tÝn hiÖu tr¶ lêi cña CPU

b. Lµ tÝn hiÖu ®ång ý nh­êng bus

c. Lµ tÝn hiÖu tõ bªn ngoµi göi ®Õn CPU xin ng¾t d. Kh«ng ph¶i lµ tÝn hiÖu xin ng¾t tõ bªn ngoµi

1.41. Theo c¸ch ph©n lo¹i truyÒn thèng, cã c¸c lo¹i m¸y tÝnh sau ®©y:

a. Bé vi ®iÒu khiÓn, m¸y tÝnh c¸ nh©n, m¸y tÝnh lín, siªu m¸y tÝnh, m¸y vi tÝnh b. M¸y tÝnh x¸ch tay, m¸y tÝnh lín, m¸y tÝnh ®Ó bµn, m¸y vi tÝnh, siªu m¸y tÝnh c. M¸y tÝnh x¸ch tay, m¸y tÝnh mini, m¸y tÝnh lín, siªu m¸y tÝnh, m¸y chñ

d. Bé vi ®iÒu khiÓn, m¸y vi tÝnh, m¸y tÝnh mini, m¸y tÝnh lín, siªu m¸y tÝnh

1.42. Theo c¸ch ph©n lo¹i hiÖn ®¹i, cã c¸c lo¹i m¸y tÝnh sau ®©y: a. M¸y tÝnh ®Ó bµn, m¸y tÝnh lín, m¸y tÝnh nhóng

b. M¸y tÝnh ®Ó bµn, m¸y chñ, m¸y tÝnh nhóng c. M¸y chñ, m¸y tÝnh mini, m¸y tÝnh lín

d. M¸y tÝnh mini, m¸y tÝnh nhóng, siªu m¸y tÝnh

Ch­¬ng 2. BiÔu diÔn d÷ liÖu vµ sè häc m¸y tÝnh

2.1. §èi víi sè nguyªn kh«ng dÊu, 8 bit, gi¸ trÞ biÓu diÔn sè 261 lµ:

a. 1001 0001 1011

c. 1000 0111

b. 1010

d. Kh«ng

biÓu diÔn ®­îc

2.2. §èi víi sè nguyªn kh«ng dÊu, 8 bit, gi¸ trÞ biÓu diÔn sè 132 lµ:

a. 1001 0001 0100

c. 1000 0111

b. 1000

d. Kh«ng

biÓu diÔn ®­îc

2.3. §èi víi sè nguyªn cã dÊu, 8 bit, gi¸ trÞ biÓu diÔn sè 129 lµ:

a. 1001 0001 1011

c. 1000 0111

b. 1010

d. Kh«ng

biÓu diÔn ®­îc

Trang 6/53

2.4. §èi víi sè nguyªn cã dÊu, 8 bit, gi¸ trÞ biÓu diÔn sè 124 lµ:

a. 0111 1100 1011

c. 0100 0111

b. 0101

d. Kh«ng

biÓu diÔn ®­îc

2.5. D¶i biÔu diÔn sè nguyªn kh«ng dÊu, n bit trong m¸y tÝnh lµ:

a. 0 -> 2.n 1

c. 0 -> 2n - 1

b. 0 -> 2.n -

d. 0 -> 2n

2.6. D¶i biÔu diÔn sè nguyªn cã dÊu, n bit trong m¸y tÝnh lµ:

a. - 2(n - 1) -> 2 (n - 1) c. - 2n - 1 - 1-> 2n - 1 - 1

b. - 2.n - 1 -> 2.n +1 d. - 2n - 1 -> 2n -1 - 1

2.7. S¬ ®å d­íi ®©y lµ thuËt to¸n thùc hiÖn:

Start

C:=0; A:=0; Bé ®Õm:=n M chøa sè bÞ nh©n Q chøa sè nh©n

Q0 = 1? §óng Sai

C,A:=A+M

DÞch ph¶i C, A, Q Dec(Bé ®Õm)

Sai Bé ®Õm = 0? §óng End

a. PhÐp chia sè nguyªn kh«ng dÊu b. PhÐp nh©n sè nguyªn kh«ng dÊu c. PhÐp nh©n sè nguyªn cã dÊu

d. PhÐp chia sè nguyªn cã d©u

Trang 7/53

2.8. S¬ ®å d­íi ®©y lµ thuËt to¸n thùc hiÖn:

Start

A:=0; Q :=0; Bé ®Õm:=n M chøa sè bÞ nh©n Q chøa sè nh©n

= 10 Q0, Q-1 = 01

A := A - M

= 11 = 00

A := A + M

DÞch ph¶i A, Q, Q

Dec(Bé ®Õm) L­u ý: An-1 ®­îc t¸i t¹o

Sai Bé ®Õm = 0? §óng End

a. PhÐp nh©n sè nguyªn kh«ng dÊu b. PhÐp nh©n sè nguyªn cã dÊu

c. PhÐp chia sè nguyªn kh«ng dÊu d. PhÐp chia sè nguyªn cã dÊu

2.9. §èi víi sè nguyªn cã dÊu, 8 bit, dïng biÓu diÔn sè - 60 lµ:

a. 0000 1101 c. 1011 1100

1100 1101

ph­¬ng ph¸p “DÊu vµ ®é lín”, gi¸ trÞ

b. 0000 1010

d.

2.10. §èi víi sè nguyªn cã dÊu, 8 bit, dïng biÓu diÔn sè - 256 lµ:

a. 1100 1110 1010 1110

c. 1100 1100

Kh«ng thÓ biÓu diÔn

ph­¬ng ph¸p “DÊu vµ ®é lín”, gi¸ trÞ

b.

d.

2.11. §èi víi sè nguyªn cã dÊu, 8 bit, dïng diÔn sè 101 lµ:

a. 0110 0101 0000 1100

c. 0000 1110

0100 1010

ph­¬ng ph¸p “M· bï 2”, gi¸ trÞ biÓu

b.

d.

Trang 8/53

2.12. §èi víi sè nguyªn cã dÊu, 8 bit, dïng diÔn sè - 29 lµ:

a. 1000 0000 1110 0011

c. 1111 0000

1000 1111

ph­¬ng ph¸p “M· bï 2”, gi¸ trÞ biÓu

b.

d.

2.13. Cã biÓu diÔn “1110 0010” ®èi víi sè nguyªn cã dÊu, 8 bit, dïng ph­¬ng ph¸p “DÊu vµ ®é lín”, gi¸ trÞ cña nã lµ:

a. 136 b. 30 c. - 30

d. - 136

2.14. Cã biÓu diÔn “1100 1000” ®èi víi sè nguyªn cã dÊu, 8 bit, dïng ph­¬ng ph¸p “M· bï 2”, gi¸ trÞ cña nã lµ:

a. Kh«ng tån t¹i b. - 56 c. 56

d. 200

2.15. B¶ng d­íi ®©y m« t¶ qu¸ tr×nh thùc hiÖnphÐp tÝnh:

A Q

0000 0011 0111 0011 0011 1001 0001 1100 1010 1100 1101 0110

1110 1011

Q-1 M

0 1001 Gi¸ trÞ khëi t¹o 0 1001 A A - M

1 1001 SHR A, Q, Q-1

1 1001 SHR A, Q, Q-1 1 1001 A A + M

0 1001 SHR A, Q, Q-1

1 1001 SHR A, Q, Q-1

a. 3  9 = 27

b. 15  9 = 135

c. (-7)  3 = -21 d. 5  27 = 135

Trang 9/53

2.16. Cã biÔu diÔn “0000 0000 0010 0101” (dïng m· bï 2, cã dÊu), gi¸ trÞ cña chóng lµ:

a. -37 b. 37 c. - 21 d. 21

2.17. B¶ng d­íi ®©y m« t¶ qu¸ tr×nh thùc hiÖn phÐp tÝnh:

A Q

1111 0101 1110 1010 0001

1110 1010 1101 0100 0000

1101 0100 1010 1000 1101

1101 1001 1011 0010 1110

1110 0011

M = 0011

Khëi t¹o gi¸ trÞ (sè chia vµ bÞ chia kh¸c dÊu)

DÞch tr¸i 1 bit A, Q

M kh¸c dÊu A  A := A + M

A kh¸c dÊu sau khi céng  Q0 = 0 vµ phôc håi A

DÞch tr¸i 1 bit A, Q

M kh¸c dÊu A  A := A + M

A kh¸c dÊu sau khi céng  Q0 = 0 vµ phôc håi A

DÞch tr¸i 1 bit A, Q

M kh¸c dÊu A  A := A + M

A cïng dÊu sau khi céng  Q0 = 1

DÞch tr¸i 1 bit A, Q

M kh¸c dÊu A  A := A + M

A cïng dÊu sau khi céng  Q0=1.

a. 245 : 3 = 81, d­ 2 c. 11 : 3 = 3, d­ 2

2.18. S¬ ®å d­íi ®©y lµ thuËt to¸n thùc hiÖn:

b. 59 : 15 = 3, d­ 14

d. (-11) : 3 = (-3), d­ (-2)

Bé ®Õm := n Start M chøa sè chia (n bit)

A,Q chøa sè bÞ chia (2n bit)

DÞch tr¸i A,Q ®i 1 bit B := A

§óng M, A cïng dÊu? Sai

A := A - M A := A + M

§óng A, B cïng dÊu hoÆc A = Q = 0?

Q0 = 1

Dec(Bé ®Õm)

Sai

Q0 = 0; A := B

Sai Bé ®Õm = 0? §óng End

a. PhÐp nh©n sè nguyªn kh«ng dÊu

Trang 10/53

b. PhÐp nh©n sè nguyªn cã dÊu

c. PhÐp chia sè nguyªn kh«ng dÊu d. PhÐp chia sè nguyªn cã dÊu

2.19. B¶ng d­íi ®©y m« t¶ qu¸ tr×nh thùc hiÖn phÐp tÝnh:

C A Q M 0 0000 1011 1100 0 1100 1011 1100 0 0110 0101 1100 1 0010 0101 1100 0 1001 0010 1100 0 0100 1001 1100 1 0000 1001 1100

0 1000 0100 1100

Gi¸ trÞ khëi t¹o C, A A+M

SHR C, A, Q C, A A+M

SHR C, A, Q

SHR C, A, Q C, A A+M

SHR C, A, Q

a. 4  19 = 76 b. 11  12 = 132

c. -4  31 = -124 d. 6  22 = 132

2.20. §èi víi c¸c sè 8 bit, kh«ng dÊu. H·y cho biÕt kÕt qu¶ khi thùc hiÖn phÐp céng: 0100 0111 + 0101 1111:

a. 146 b. 166

c. 176 d. 156

2.21. §èi víi c¸c sè kh«ng dÊu, phÐp céng trªn m¸y tÝnh cho kÕt qu¶ sai khi: a. Céng hai sè d­¬ng, cho kÕt qu¶ ©m

b. Céng hai sè ©m, cho kÕt qu¶ d­¬ng c. Cã nhí ra khái bit cao nhÊt

d. C¶ a vµ b

2.22. §èi víi c¸c sè cã dÊu, phÐp céng trªn m¸y tÝnh cho kÕt qu¶ sai khi: a. Céng hai sè d­¬ng, cho kÕt qu¶ ©m

b. Céng hai sè ©m, cho kÕt qu¶ d­¬ng c. Cã nhí ra khái bit cao nhÊt

d. C¶ a vµ b

2.23. §èi víi sè cã dÊu, ph¸t biÓu nµo sau ®©y lµ sai: a. Céng hai sè cïng dÊu, tæng lu«n ®óng

b. Céng hai sè kh¸c dÊu, tæng lu«n ®óng

c. Céng hai sè cïng dÊu, nÕu tæng cã cïng dÊu th× tæng ®óng d. Céng hai sè cïng dÊu, nÕu tæng kh¸c dÊu th× tæng sai

2.24. §èi víi sè kh«ng dÊu, ph¸t biÓu nµo sau ®©y lµ ®óng:

Trang 11/53

a. Khi thùc hiÖn phÐp céng, tæng lu«n ®óng

b. Khi céng hai sè cïng dÊu, cho tæng kh¸c dÊu

c. Khi céng cã nhí ra khái bit cao nhÊt, tæng kh«ng sai d. Khi céng kh«ng nhí ra khái bit cao nhÊt, tæng ®óng

2.25. §èi víi sè kh«ng dÊu, 8 bit, xÐt phÐp céng: 240 + 27. Ph¸t biÓu nµo sau ®©y lµ ®óng:

a. Tæng lµ 267 b. Tæng lµ 11

c. Kh«ng cho kÕt qu¶, v× trµn sè d. C¶ a vµ b ®Òu sai

2.26. §èi víi sè cã dÊu, 8 bit, xÐt phÐp céng: (-39) + (-42). Ph¸t biÓu nµo sau ®©y lµ ®óng:

a. Kh«ng cho kÕt qu¶, v× trµn sè

b. Kh«ng cho kÕt qu¶, v× cã nhí ra khái bit cao nhÊt c. Tæng lµ -81

d. Tæng lµ 81

2.27. §èi víi sè cã dÊu, 8 bit, xÐt phÐp céng: (-73) + (-86). Ph¸t biÓu nµo sau ®©y lµ ®óng:

a. Kh«ng cho kÕt qu¶, v× trµn sè

b. Kh«ng cho kÕt qu¶, v× cã nhí ra khái bit cao nhÊt c. Tæng lµ 97

d. Tæng lµ -159

2.28. §èi víi sè cã dÊu, 8 bit, xÐt phÐp céng: 91 + 63. Ph¸t biÓu nµo sau ®©y lµ ®óng:

a. Kh«ng cho kÕt qu¶, v× trµn sè

b. KÕt qu¶ sai, v× cã nhí ra khái bit cao nhÊt c. Tæng lµ 154

d. Tæng lµ -102

2.29. Mét sè thùc X bÊt kú, cã thÓ biÓu diÔn d­íi d¹ng tæng qu¸t nh­ sau: a. X = (-1).S . M . RE

b. X = (-1)S . M . R.E c. X = (-1)S . M . RE d. X = (-1)S . M . R.E

2.30. Cho hai sè thùc X1 vµ X2 biÓu diÔn d­íi d¹ng tæng qu¸t. BiÓu diÔn nµo sau ®©y lµ ®óng ®èi víi phÐp nh©n (X1 . X2):

a. X1 . X2 = (-1)S1. S2 . (M1.M2) . RE1 . E2 b. X1 . X2 = (-1)S1 S2 . (M1.M2) . RE1 . E2

c. X1 . X2 = (-1)S1+ S2 . (M1.M2) . RE1 + E2

Trang 12/53

d. X1 . X2 = (-1)S1 S2 . (M1.M2) . RE1 + E2

2.31. . Cho hai sè thùc X1 vµ X2 biÓu diÔn d­íi d¹ng tæng qu¸t. BiÓu diÔn nµo sau ®©y lµ ®óng ®èi víi phÐp chia (X1 / X2):

a. X1 . X2 = (-1)S1/ S2 . (M1/M2) . RE1 - E2 b. X1 . X2 = (-1)S1 S2 . (M1/M2) . RE1 - E2 c. X1 . X2 = (-1)S1 S2 . (M1/M2) . RE1 + E2

d. X1 . X2 = (-1)S1/ S2 . (M1/M2) . RE1 + E2

2.32. §èi víi chuÈn IEEE 754/85 vÒ biÓu diÔn sè thùc, ph¸t biÓu nµo sau ®©y lµ sai:

a. Cã tÊt c¶ 3 d¹ng biÓu diÔn

b. C¸c d¹ng biÓu diÔn ®Òu dïng c¬ sè 2 c. C¸c d¹ng biÓu diÔn ®Òu dïng c¬ sè 10 d. Cã mét d¹ng dïng 64 bit ®Ó biÓu diÔn

2.33. §èi víi chuÈn IEEE 754/85 vÒ biÓu diÔn sè thùc, cã c¸c d¹ng sau: a. Single, Double, Real

b. Single, Double-Extended, Comp c. Single, Double-Extended, Double d. Double-Extended, Comp, Double

2.34. Trong chuÈn IEEE 754/85, d¹ng ®¬n (single) cã ®é dµi:

a. 16 bit b. 128 bit

c. 32 bit d. 64 bit

2.35. Trong chuÈn IEEE 754/85, d¹ng kÐp (double) cã ®é dµi:

a. 64 bit b. 80 bit

c. 32 bit d. 128 bit

2.36. Trong chuÈn IEEE 754/85, d¹ng kÐp më réng (double-extended) cã ®é dµi:

a. 128 bit b. 80 bit

c. 32 bit d. 64 bit

2.37. §èi víi d¹ng ®¬n (trong chuÈn IEEE 754/85), c¸c bit dµnh cho c¸c tr­êng (S + E + M) lµ:

a. 1 + 9 + 22 b. 1 + 8 + 23

Trang 13/53

c. 1 + 10 + 21 d. 1 + 11 + 20

2.38. §èi víi d¹ng kÐp (trong chuÈn IEEE 754/85), c¸c bit dµnh cho c¸c tr­êng (S + E + M) lµ:

a. 1 + 10 + 52 64

c. 1 + 11 + 52

48

b. 1 + 11 +

d. 1 + 15 +

2.39. §èi víi d¹ng kÐp më réng (trong chuÈn IEEE 754/85), c¸c bit dµnh cho c¸c tr­êng (S + E + M) lµ:

a. 1 + 15 + 64 62

c. 1 + 10 + 64

65

b. 1 + 17 +

d. 1 + 14 +

2.40. D¹ng biÓu diÔn IEEE 754/85 cña sè thùc 73,625 lµ: a. 42 39 40 00 H

c. 24 93 40 00 H

b. 42 93 40 00 H

d. 42 39 04 00 H

2.41. D¹ng biÓu diÔn IEEE 754/85 cña sè thùc - 53,125 lµ:

a. 2C E0 A0 00 H

c. C2 54 80 00H

b. C2 00 A0 00 H

d. C2 00 80 00 H

2.42. D¹ng biÓu diÔn IEEE 754/85 cña sè thùc 101,25 lµ:

a. 42 CA 80 00 H

c. 24 AC 00 00 H

b. 42 CA 00 00 H

d. 24 00 80 00 H

2.43. D¹ng biÓu diÔn IEEE 754/85 cña sè thùc - 119,5 lµ:

a. 2C 00 00 00 H

c. C2 E0 00 00 H

b. 2C EF 00 00 H

d. C2 EF 00 00 H

2.44. Cho biÓu diÔn d­íi d¹ng IEEE 754/85 nh­ sau: C2 82 80 00 H. Gi¸ trÞ thËp

ph©n cña nã lµ: a. - 65,25

c. - 65,52

b. - 56,25

d. - 56,52

2.45. Cho biÓu diÔn d­íi d¹ng IEEE 754/85 nh­ sau: C2 BF 00 00 H. Gi¸ trÞ thËp

ph©n cña nã lµ: a.- 95,25

c. - 59,5

b. - 95,5

d. - 59,25

2.46. Cho biÓu diÔn d­íi d¹ng IEEE 754/85 nh­ sau: 42 15 00 00 H. Gi¸ trÞ thËp

ph©n cña nã lµ: a. 37,52

c. 37,25

b. 73,25

d. 73,52

Trang 14/53

2.47. Cho biÓu diÔn d­íi d¹ng IEEE 754/85 nh­ sau: 42 22 80 00 H. Gi¸ trÞ thËp

ph©n cña nã lµ: a. - 40,25

c. - 40,625

b. 40,25

d. 40,625

2.48. Víi bé m· Unicode ®Ó m· ho¸ ký tù, ph¸t biÓu nµo sau ®©y lµ sai: a. Lµ bé m· 16 bit

b. Lµ bé m· ®a ng«n ng÷

c. ChØ m· ho¸ ®­îc 256 ký tù

d. Cã hç trî c¸c ký tù tiÕng ViÖt

2.49. Víi bé m· ASCII ®Ó m· ho¸ ký tù, ph¸t biÓu nµo sau ®©y lµ sai: a. Do ANSI thiÕt kÕ

b. Lµ bé m· 8 bit

c. Cã chøa c¸c ký tù ®iÒu khiÓn truyÒn tin

d. Kh«ng hç trî c¸c ký tù ®iÒu khiÓn m¸y in

2.50. Víi bé m· ASCII, ph¸t biÓu nµo sau ®©y lµ sai: a. Chøa c¸c ký tù ®iÒu khiÓn mµn h×nh

b. M· cña c¸c ký tù “&”, “%”, “@”, “#” thuéc phÇn m· më réng c. M· 30 H -> 39 H lµ m· cña c¸c ch÷ sè

d. Cã chøa c¸c ký tù kÎ khung

2.51. Theo chuÈn IEEE 754/85, sè thùc X biÓu diÔn d¹ng ®¬n (single) lµ: a. X = (-1).S . 1,M . RE

b. X = (-1)S . 1,M . R.(E - 127) c. X = (-1)S . 1,M . RE - 127

d. X = (-1)S . 1,M. ER - 127

2.52. Theo chuÈn IEEE 754/85, sè thùc X biÓu diÔn d¹ng kÐp (double) lµ: a. X = (-1).S . 1,M . RE

b. X = (-1)S . 1,M . R.(E - 1023) c. X = (-1)S . 1,M. ER - 1023

d. X = (-1)S . 1,M . RE - 1023

2.53. Theo chuÈn IEEE 754/85, sè thùc X biÓu diÔn d¹ng kÐp më réng (double-extended) lµ:

a. X = (-1)S . 1,M . RE - 16383 b. X = (-1).S . 1,M . RE

c. X = (-1)S . 1,M . R.(E - 16383) d. X = (-1)S . 1,M. ER - 16383

2.54. D¹ng biÓu diÔn IEEE 754/85 cña sè thùc 31/64 lµ:

a. E3 F8 00 00 H b. 3E F8 00 00 H

Trang 15/53

c. 3E 8F 00 00 H

2.55. D¹ng biÓu diÔn IEEE 754/85 cña sè thùc - 79/32 lµ: a. C0 1E 00 00 H

c. C0 E1 00 00 H

2.56. Cho sè thùc 81,25. Gi¸ trÞ cña nã ë hÖ nhÞ ph©n lµ: a. 100101,10

1010001,01

d. E3 8F 00 00 H

b. 0C 1E 00 00 H d. 0C E1 00 00 H

b.

c. 100011,101 d. 100010,011

2.57. Cho sè thùc 99,3125. Gi¸ trÞ cña nã ë hÖ nhÞ ph©n lµ:

a. 111011,1010 b. 111011,0011

c. 111010,0101 d. 1100011,0101

2.58. Cho sè thùc 51/32. Gi¸ trÞ cña nã ë hÖ nhÞ ph©n lµ:

a. 1,01011 b. 1, 01110

c. 1,10011 d. 1,00111

2.59. Cho sè thùc 33/128. Gi¸ trÞ cña nã ë hÖ nhÞ ph©n lµ:

a. 0,1010101

c.

0,0100011

0,0100001 b.

0,1001100 d.

Ch­¬ng 3. Bé xö lý

3.1. Ph¸t biÓu nµo d­íi ®©y lµ sai:

a. Bé xö lý ®iÒu khiÓn ho¹t ®éng cña m¸y tÝnh

b. Bé xö lý ho¹t ®éng theo ch­¬ng tr×nh n»m s½n trong bé nhí c. Bé xö lý ®­îc cÊu t¹o bëi hai thµnh phÇn

d. Bé xö lý ®­îc cÊu t¹o bëi ba thµnh phÇn

3.2. §Ó thùc hiÖn 1 lÖnh, bé xö lý ph¶i tr¶i qua: a. 8 c«ng ®o¹n

c. 6 c«ng ®o¹n

b. 7 c«ng ®o¹n

d. 5 c«ng ®o¹n

Trang 16/53

3.3. XÐt c¸c c«ng ®o¹n cña bé xö lý, thø tù nµo lµ ®óng:

a. Gi¶i m· lÖnh -> nhËn d÷ liÖu -> xö lý d÷ liÖu -> ghi d÷ liÖu -> nhËn lÖnh

b. NhËn lÖnh -> gi¶i m· lÖnh -> nhËn d÷ liÖu -> xö lý d÷ liÖu -> ghi d÷ liÖu

c. NhËn lÖnh -> nhËn d÷ liÖu -> gi¶i m· lÖnh -> xö lý d÷ liÖu -> ghi d÷ liÖu

d. NhËn d÷ liÖu -> xö lý d÷ liÖu -> nhËn lÖnh -> gi¶i m· lÖnh -> ghi d÷ liÖu

3.4. Víi c«ng ®o¹n nhËn lÖnh cña CPU, thø tù thùc hiÖn lµ: a. Bé ®Õm ch­¬ng tr×nh -> Bé nhí -> thanh ghi lÖnh b. Bé nhí -> Bé ®Õm ch­¬ng tr×nh -> thanh ghi lÖnh c. Bé nhí -> thanh ghi lÖnh -> bé ®Õm ch­¬ng tr×nh d. Bé ®Õm ch­¬ng tr×nh -> thanh ghi lÖnh -> bé nhí

3.5. Víi c«ng ®o¹n gi¶i m· lÖnh cña CPU, thø tù thùc hiÖn lµ:

a. Thanh ghi lÖnh -> gi¶i m· -> khèi ®iÒu khiÓn -> tÝn hiÖu ®iÒu khiÓn b. Thanh ghi lÖnh -> khèi ®iÒu khiÓn -> tÝn hiÖu ®iÒu khiÓn -> gi¶i m· c. Khèi ®iÒu khiÓn -> thanh ghi lÖnh -> gi¶i m· -> tÝn hiÖu ®iÒu khiÓn d. Thanh ghi lÖnh -> khèi ®iÒu khiÓn -> gi¶i m· -> tÝn hiÖu ®iÒu khiÓn

3.6. Víi c«ng ®o¹n nhËn d÷ liÖu cña CPU, thø tù thùc hiÖn lµ: a. §Þa chØ -> tËp thanh ghi -> ng¨n nhí

b. §Þa chØ -> ng¨n nhí -> tËp thanh ghi c. TËp thanh ghi -> ®Þa chØ -> ng¨n nhí d. Ng¨n nhí -> tËp thanh ghi -> ®Þa chØ

3.7. Víi c«ng ®o¹n xö lý d÷ liÖu cña CPU, thø tù thùc hiÖn lµ: a. Thùc hiÖn phÐp to¸n -> ALU -> thanh ghi d÷ liÖu

b. Thùc hiÖn phÐp to¸n -> thanh ghi d÷ liÖu -> ALU c. ALU -> thùc hiÖn phÐp to¸n -> thanh ghi d÷ liÖu d. ALU -> thanh ghi d÷ liÖu -> thùc hiÖn phÐp to¸n

3.8. Víi c«ng ®o¹n ghi d÷ liÖu cña CPU, thø tù thùc hiÖn lµ: a. §Þa chØ -> tËp thanh ghi -> ng¨n nhí

b. §Þa chØ -> ng¨n nhí -> tËp thanh ghi c. TËp thanh ghi -> ®Þa chØ -> ng¨n nhí d. TËp thanh ghi -> ng¨n nhí -> ®Þa chØ

3.9. Bé xö lý nhËn lÖnh t¹i:

a. Bé nhí hoÆc thiÕt bÞ ngo¹i vi

Trang 17/53

b. Bé nhí

c. ThiÕt bÞ ngo¹i vi d. CPU

3.10. Bé xö lý nhËn d÷ liÖu t¹i:

a. Bé nhí hoÆc thiÕt bÞ ngo¹i vi b. Bé nhí

c. ThiÕt bÞ ngo¹i vi d. CPU

3.11. §èi víi nhiÖm vô cña khèi ®iÒu khiÓn (trong CPU), ph¸t biÓu nµo sau ®©y lµ sai:

a. §iÒu khiÓn nhËn lÖnh tiÕp theo tõ bé nhí, ®­a vµo thanh ghi lÖnh b. T¨ng néi dung cña PC ®Ó trá vµo lÖnh tiÕp theo

c. VËn chuyÓn lÖnh tõ thanh ghi ra bé nhí

d. Ph¸t ra c¸c tÝn hiÖu ®iÒu khiÓn thùc hiÖn lÖnh

3.12. §èi víi khèi ®iÒu khiÓn (trong CPU), ph¸t biÓu nµo sau ®©y lµ sai: a. §iÒu khiÓn c¸c tÝn hiÖu bªn trong vµ bªn ngoµi bé xö lý

b. §iÒu khiÓn c¸c thanh ghi vµ ALU c. §iÒu khiÓn bé nhí vµ modul vµo ra

d. ChØ ®iÒu khiÓn c¸c thanh ghi vµ ALU

3.13. §èi víi khèi ALU (trong CPU), ph¸t biÓu nµo sau ®©y lµ ®óng: a. Thùc hiÖn c¸c phÐp to¸n sè häc

b. Thùc hiÖn c¸c phÐp to¸n logic c. C¶ a vµ b

d. Kh«ng thùc hiÖn phÐp quay bit

3.14. §èi víi c¸c thanh ghi (trong CPU), ph¸t biÓu nµo sau ®©y lµ sai: a. Chøa c¸c th«ng tin t¹m thêi

b. Lµ møc ®Çu tiªn cña hÖ thèng nhí c. N»m trong bé xö lý

d. Ng­êi lËp tr×nh cã thÓ thay ®æi néi dung cña mäi thanh ghi

3.15. §èi víi c¸c thanh ghi ®Þa chØ (trong CPU), ph¸t biÓu nµo sau ®©y lµ ®óng:

a. Cã tÊt c¶ 2 lo¹i b. Cã Ýt nhÊt 3 lo¹i

c. Cã nhiÒu h¬n 4 lo¹i d. ChØ cã 1 lo¹i

3.16. §èi víi c¸c thanh ghi ®Þa chØ (trong CPU), ph¸t biÓu nµo sau ®©y lµ sai:

Trang 18/53

a. Bé ®Õm ch­¬ng tr×nh qu¶n lý ®Þa chØ vïng lÖnh

b. Vïng d÷ liÖu ®­îc qu¶n lý bëi thanh ghi con trá d÷ liÖu c. Vïng lÖnh kh«ng cÇn thanh ghi qu¶n lý

d. Con trá ng¨n xÕp chøa ®Þa chØ ng¨n xÕp

3.17. §èi víi ng¨n xÕp (stack), ph¸t biÓu nµo sau ®©y lµ sai: a. Lµ vïng nhí cã cÊu tróc FIFO

b. Lµ vïng nhí cã cÊu tróc LIFO

c. Con trá ng¨n xÕp lu«n trá vµo ®Ønh ng¨n xÕp

d. Khi cÊt thªm th«ng tin vµo ng¨n xÕp, con trá ng¨n xÕp gi¶m

3.18. Ph¸t biÓu nµo sau ®©y lµ sai:

a. Thanh ghi tr¹ng th¸i cßn gäi lµ thanh ghi cê b. Thanh ghi tr¹ng th¸i chøa c¸c tr¹ng th¸i xö lý c. Cã hai lo¹i cê

d. ChØ cã mét lo¹i cê

3.19. §èi víi khèi ®iÒu khiÓn trong CPU, ph¸t biÓu nµo sau ®©y lµ ®óng: a. TiÕp nhËn tÝn hiÖu tõ CPU ®Õn

b. Kh«ng tiÕp nhËn tÝn hiÖu tõ TBNV

c. Gi¶i m· lÖnh ®­îc chuyÓn tõ thanh ghi tr¹ng th¸i ®Õn d. Gi¶i m· lÖnh ®­îc chuyÓn tõ thanh ghi lÖnh ®Õn

3.20. XÐt c¸c tÝn hiÖu ®iÒu khiÓn bªn trong CPU, ph¸t biÓu nµo sau ®©y lµ ®óng:

a. §iÒu khiÓn chuyÓn d÷ liÖu tõ bé nhí ra TBNV

b. §iÓu khiÓn chuyÓn d÷ liÖu tõ thanh ghi vµo ALU c. §iÒu khiÓn chuyÓn d÷ liÖu tõ ALU ra bé nhí

d. §iÒu khiÓn chuyÓn d÷ liÖu tõ CPU vµo ALU

3.21. XÐt c¸c tÝn hiÖu ®iÒu khiÓn bªn trong CPU, ph¸t biÓu nµo sau ®©y lµ sai: a. §iÒu khiÓn chuyÓn d÷ liÖu tõ CPU ra thanh ghi

b. §iÒu khiÓn chuyÓn d÷ liÖu tõ thanh ghi vµo ALU c. §iÒu khiÓn chuyÓn d÷ liÖu tõ ALU ra thanh ghi d. §iÒu khiÓn ALU thùc hiÖn lÖnh

3.22. XÐt c¸c tÝn hiÖu ®iÒu khiÓn tõ CPU ra bus hÖ thèng, ph¸t biÓu nµo sau ®©y lµ ®óng:

a. §iÒu khiÓn ®äc d÷ liÖu tõ ALU b. §iÒu khiÓn ®äc/ghi ng¨n nhí

c. §iÒu khiÓn chuyÓn d÷ liÖu tõ ALU vµo thanh ghi

Trang 19/53

d. §iÒu khiÓn ghi d÷ liÖu vµo ALU

3.23. XÐt c¸c tÝn hiÖu ®iÒu khiÓn tõ CPU ra bus hÖ thèng, ph¸t biÓu nµo sau ®©y lµ sai:

a. §iÒu khiÓn ®äc/ghi cæng vµo/ra b. §iÒu khiÓn ®äc/ghi ng¨n nhí

c. §iÒu khiÓn ghi d÷ liÖu vµo c¸c thanh ghi d. Xö lý c¸c tÝn hiÖu tõ bªn ngoµi göi ®Õn

3.24. XÐt c¸c tÝn hiÖu ®iÒu khiÓn tõ bus hÖ thèng ®Õn CPU, ph¸t biÓu nµo sau ®©y lµ ®óng:

a. TÝn hiÖu ®iÒu khiÓn ghi ng¨n nhí b. TÝn hiÖu ®iÒu khiÓn ®äc ng¨n nhí c. TÝn hiÖu xin ng¾t

d. TÝn hiÖu chÊp nhËn ng¾t

3.25. XÐt c¸c tÝn hiÖu ®iÒu khiÓn tõ bus hÖ thèng ®Õn CPU, ph¸t biÓu nµo sau ®©y lµ sai:

a. TÝn hiÖu xin nh­êng bus

b. Kh«ng ph¶i lµ tÝn hiÖu ®iÒu khiÓn ®äc ng¨n nhí c. TÝn hiÖu xin ng¾t

d. TÝn hiÖu tr¶ lêi ®ång ý nh­êng bus

3.26. §èi víi khèi ALU (trong CPU), ph¸t biÓu nµo sau ®©y lµ sai: a. Thùc hiÖn phÐp dÞch bit

b. Thùc hiÖn phÐp so s¸nh hai ®¹i l­îng c. Thùc hiÖn phÐp lÊy c¨n bËc hai

d. Thùc hiÖn phÐp céng vµ trõ

3.27. §èi víi c¸c thanh ghi (trong CPU), ph¸t biÓu nµo sau ®©y lµ ®óng: a. Cã lo¹i thanh ghi kh«ng lËp tr×nh ®­îc

b. Mäi thanh ghi ®Òu cã thÓ lËp tr×nh ®­îc c. Chøa lÖnh võa ®­îc xö lý xong

d. Chøa tr¹ng th¸i cña c¸c TBNV

3.28. §èi víi thanh ghi tr¹ng th¸i (trong CPU), ph¸t biÓu nµo sau ®©y lµ ®óng:

a. Kh«ng chøa c¸c cê phÐp to¸n b. ChØ chøa c¸c cê phÐp to¸n

c. Chøa c¸c cê ®iÒu khiÓn

d. Kh«ng chøa c¸c cê ®iÒu khiÓn

3.29. §èi víi cê carry (CF), ph¸t biÓu nµo sau ®©y lµ ®óng:

Trang 20/53

a. §­îc thiÕt lËp khi phÐp to¸n cã nhí ra khái bit cao nhÊt

b. §­îc thiÕt lËp khi phÐp to¸n kh«ng nhí ra khái bit cao nhÊt

c. Kh«ng ®­îc thiÕt lËp khi phÐp to¸n cã nhí ra khái bit cao nhÊt d. §©y lµ cê b¸o trµn ®èi víi sè cã dÊu

3.30. §èi víi cê carry (CF), ph¸t biÓu nµo sau ®©y lµ sai:

a. §­îc thiÕt lËp khi phÐp to¸n cã nhí ra khái bit cao nhÊt

b. Kh«ng ®­îc thiÕt lËp khi phÐp to¸n kh«ng nhí ra khái bit cao nhÊt c. §©y lµ cê b¸o trµn ®èi víi sè kh«ng dÊu

d. §©y lµ cê b¸o trµn ®èi víi sè cã dÊu

3.31. §èi víi cê overflow (OF), ph¸t biÓu nµo sau ®©y lµ ®óng: a. §­îc thiÕt lËp khi céng hai sè kh¸c dÊu cho kÕt qu¶ ©m

b. §­îc thiÕt lËp khi céng hai sè cïng dÊu cho kÕt qu¶ kh¸c dÊu c. §­îc thiÕt lËp khi céng hai sè cïng dÊu cho kÕt qu¶ cïng dÊu d. §©y lµ cê b¸o trµn ®èi víi sè kh«ng dÊu

3.32. §èi víi cê overflow (OF), ph¸t biÓu nµo sau ®©y lµ sai:

a. Kh«ng ®­îc thiÕt lËp khi céng hai sè kh¸c dÊu cho kÕt qu¶ ©m b. §­îc thiÕt lËp khi céng hai sè cïng dÊu cho kÕt qu¶ kh¸c dÊu c. §­îc thiÕt lËp khi céng hai sè cïng dÊu cho kÕt qu¶ cïng dÊu d. §©y lµ cê b¸o trµn ®èi víi sè cã dÊu

Ch­¬ng 4. KiÕn tróc tËp lÖnh

4.1. Cã tÊt c¶:

a. 9 mode ®Þa chØ b. 8 mode ®Þa chØ c. 7 mode ®Þa chØ d. 6 mode ®Þa chØ

4.2. Mode ®Þa chØ tøc th× lµ mode kh«ng cã ®Æc ®iÓm sau: a. To¸n h¹ng lµ mét phÇn cña lÖnh

b. To¸n h¹ng n»m ngay trong tr­êng ®Þa chØ

c. To¸n h¹ng cã thÓ lµ to¸n h¹ng nguån hoÆc ®Ých d. To¸n h¹ng chØ cã thÓ lµ to¸n h¹ng nguån

4.3. Cho lÖnh assembly: ADD BX, 10. To¸n h¹ng nguån thuéc: a. Mode ®Þa chØ trùc tiÕp

b. Mode ®Þa chØ gi¸n tiÕp

Trang 21/53

c. Kh«ng tån t¹i lÖnh d. Mode ®Þa chØ tøc th×

4.4. Cho lÖnh assembly: SUB 100, CX. To¸n h¹ng nguån thuéc: a. Mode ®Þa chØ trùc tiÕp

b. Kh«ng tån t¹i lÖnh

c. Mode ®Þa chØ h»ng sè d. Mode ®Þa chØ tøc th×

4.5. Mode ®Þa chØ trùc tiÕp lµ mode mµ to¸n h¹ng lµ:

a. Mét ng¨n nhí cã ®Þa chØ ®­îc chØ ra trong lÖnh b. Mét ng¨n nhí cã ®Þa chØ ë ng¨n nhí kh¸c

c. Mét thanh ghi

d. Mét ng¨n nhí cã ®Þa chØ n»m trong mét thanh ghi

4.6. Cho lÖnh assembly: MOV DX, [20]. To¸n h¹ng nguån thuéc: a. Mode ®Þa chØ trùc tiÕp

b. Kh«ng tån t¹i lÖnh

c. Mode ®Þa chØ h»ng sè d. Mode ®Þa chØ tøc th×

4.7. Cho lÖnh assembly: SUB BX, [30]. To¸n h¹ng nguån thuéc: a. Kh«ng tån t¹i lÖnh

b. Mode ®Þa chØ gi¸n tiÕp b. Mode ®Þa chØ tøc th× d. Mode ®Þa chØ trùc tiÕp

4.8. Mode ®Þa chØ gi¸n tiÕp lµ mode mµ to¸n h¹ng lµ:

a. Mét ng¨n nhí cã ®Þa chØ ®­îc chØ ra trong lÖnh

b. Mét ng¨n nhí cã ®Þa chØ n»m trong ng¨n nhí kh¸c c. Mét thanh ghi cã ®Þa chØ n»m trong mét ng¨n nhí d. Mét ng¨n nhí cã ®Þa chØ n»m trong mét thanh ghi

4.9. Mode ®Þa chØ thanh ghi lµ mode mµ to¸n h¹ng lµ:

a. Néi dung cña ng¨n nhí cã ®Þa chØ ®­îc chØ ra trong lÖnh

b. Néi dung cña ng¨n nhí cã ®Þa chØ n»m trong ng¨n nhí kh¸c c. Néi dung cña thanh ghi

d. Néi dung cña ng¨n nhí cã ®Þa chØ n»m trong mét thanh ghi

4.10. Cho lÖnh assembly: ADD AX, CX. Mode ®Þa chØ cña to¸n nguån lµ: a. Tøc th×

b. Trùc tiÕp

c. Gi¸n tiÕp qua thanh ghi d. Thanh ghi

4.11. Cho lÖnh assembly: SUB CX, [90]. Ph¸t biÓu nµo sau ®©y lµ sai:

Trang 22/53

a. To¸n h¹ng ®Ých lµ mode ®Þa chØ thanh ghi b. To¸n h¹ng nguån lµ mode ®Þa chØ trùc tiÕp c. To¸n h¹ng nguån lµ mét ng¨n nhí

d. To¸n h¹ng nguån lµ mode gi¸n tiÕp qua thanh ghi

4.12. §èi víi mode ®Þa chØ gi¸n tiÕp qua thanh ghi, ph¸t biÓu nµo sau ®©y lµ sai: a. To¸n h¹ng lµ mét thanh ghi cã ®Þa chØ n»m trong mét ng¨n nhí

b. To¸n h¹ng lµ mét ng¨n nhí cã ®Þa chØ n»m trong mét thanh ghi c. To¸n h¹ng lµ néi dung mét ng¨n nhí

d. Thanh ghi tham gia gäi lµ thanh ghi con trá

4.13. Cho lÖnh assembly: MOV DX, [BP]. Mode ®Þa chØ cña to¸n h¹ng nguån lµ: a. Thanh ghi

b. Gi¸n tiÕp

c. Gi¸n tiÕp qua thanh ghi d. Trùc tiÕp

4.14. §èi víi mode ®Þa chØ dÞch chuyÓn, ph¸t biÓu nµo sau ®©y lµ sai: a. Lµ sù kÕt hîp: mode gi¸n tiÕp qua thanh ghi vµ mode tøc th× b. Cã sù tham gia cña mode ®Þa chØ trùc tiÕp

c. §Þa chØ to¸n h¹ng gåm: néi dung thanh ghi + h»ng sè

d. Cã sù tham gia cña mode ®Þa chØ gi¸n tiÕp qua thanh ghi

4.15. Cho lÖnh assembly: SUB AX, [CX] + 50. Mode ®Þa chØ cña to¸n h¹ng nguån lµ:

a. DÞch chuyÓn b. Kh«ng tån t¹i c. Thanh ghi

d. Gi¸n tiÕp qua thanh ghi

4.16. Mode ®Þa chØ ng¨n xÕp lµ mode: a. To¸n h¹ng ®­îc ngÇm hiÓu

b. To¸n h¹ng lµ ng¨n nhí ®Ønh ng¨n xÕp c. C¶ vµ b ®Òu sai

d. C¶ a vµ b ®Òu ®óng

4.17. Cho lÖnh assembly: POP BX. Ph¸t biÓu nµo sau ®©y lµ ®óng: a. §©y lµ mode ®Þa chØ thanh ghi

b. §©y lµ mode ®Þa chØ gi¸n tiÕp qua thanh ghi c. §©y lµ mode ®Þa ng¨n xÕp

d. C¶ a vµ b ®Òu ®óng

4.18. Mode ®Þa chØ tøc th× lµ mode:

a. To¸n h¹ng lµ h»ng sè n»m ngay trong lÖnh

b. To¸n h¹ng lµ h»ng sè n»m trong mét ng¨n nhí

Trang 23/53

c. To¸n h¹ng lµ h»ng sè n»m trong mét thanh ghi d. C¶ b vµ c ®Òu ®óng

4.19. §èi víi mode ®Þa chØ trùc tiÕp, ph¸t biÓu nµo sau ®©y lµ sai:

a. To¸n h¹ng lµ néi dung cña ng¨n nhí cã ®Þa chØ ®­îc chØ ra trong lÖnh b. To¸n h¹ng lµ néi dung cña ng¨n nhí

c. §Ó t×m ®­îc to¸n h¹ng, ph¶i biÕt ®Þa chØ ng¨n nhí d. §Ó t×m ®­îc to¸n h¹ng, ph¶i biÕt ®Þa chØ thanh ghi

4.20. §èi víi mode ®Þa chØ gi¸n tiÕp, ph¸t biÓu nµo sau ®©y lµ sai: a. To¸n h¹ng lµ néi dung cña ng¨n nhí

b. To¸n h¹ng lµ néi dung cña thanh ghi c. Cã thÓ gi¸n tiÕp nhiÒu lÇn

d. Tèc ®é xö lý chËm

4.21. §èi víi mode ®Þa chØ thanh ghi, ph¸t biÓu nµo sau ®©y lµ sai:

a. To¸n h¹ng lµ néi dung ng¨n nhí cã ®Þa chØ n»m trong thanh ghi b. To¸n h¹ng lµ néi dung cña thanh ghi

c. Kh«ng tham chiÕu bé nhí d. C¶ b vµ c ®Òu ®óng

4.22. §èi víi mode ®Þa chØ gi¸n tiÕp qua thanh ghi, ph¸t biÓu nµo sau ®©y lµ ®óng: a. To¸n h¹ng lµ mét thanh ghi cã ®Þa chØ n»m trong mét ng¨n nhí

b. To¸n h¹ng lµ mét ng¨n nhí cã ®Þa chØ n»m trong mét thanh ghi c. To¸n h¹ng kh«ng ph¶i lµ néi dung mét ng¨n nhí

d. Thanh ghi tham gia gäi lµ bé ®Õm ch­¬ng tr×nh

4.23. §èi víi mode ®Þa chØ dÞch chuyÓn, ph¸t biÓu nµo sau ®©y lµ ®óng: a. Lµ sù kÕt hîp: mode gi¸n tiÕp qua thanh ghi vµ mode trùc tiÕp b. Cã sù tham gia cña mode ®Þa chØ tøc th×

c. §Þa chØ to¸n h¹ng kh«ng ph¶i lµ: néi dung thanh ghi + h»ng sè d. Cã sù tham gia cña mode ®Þa chØ thanh ghi

4.24. §èi víi mode ®Þa chØ ng¨n xÕp, ph¸t biÓu nµo sau ®©y lµ sai: a. To¸n h¹ng ®­îc ngÇm hiÓu

b. To¸n h¹ng lµ ng¨n nhí ®Ønh ng¨n xÕp c. C¶ vµ b ®Òu sai

d. C¶ a vµ b ®Òu ®óng

4.25. §èi víi lÖnh m· m¸y, ph¸t biÓu nµo sau ®©y lµ sai: a. Cã 2 thµnh phÇn: m· lÖnh vµ c¸c to¸n h¹ng

b. M· lÖnh cho biÕt thao t¸c cÇn thùc hiÖn c. To¸n h¹ng cho biÕt thao t¸c cÇn thùc hiÖn

d. To¸n h¹ng cho biÕt n¬i chøa d÷ liÖu cÇn t¸c ®éng

Trang 24/53

4.26. Trong mét lÖnh m· m¸y, ph¸t biÓu nµo sau ®©y lµ ®óng: a. Cã thÓ cã nhiÒu m· lÖnh

b. Kh«ng tån t¹i lÖnh kh«ng cã to¸n h¹ng c. To¸n h¹ng lµ duy nhÊt

d. Cã thÓ cã nhiÒu to¸n h¹ng

4.27. §èi víi lÖnh m· m¸y, sè l­îng to¸n h¹ng cã thÓ lµ: a. 1, 2, 3 to¸n h¹ng

b. 0, 1, 2, to¸n h¹ng c. 2, 3, 4 to¸n h¹ng

d. C¶ a vµ b ®Òu ®óng

4.28. §èi víi lÖnh m· m¸y, to¸n h¹ng kh«ng thÓ lµ: a. Mét h»ng sè

b. Néi dung cña thanh ghi c. Néi dung cña ng¨n nhí

d. Néi dung cña thanh ghi cã ®Þa chØ n»m trong mét ng¨n nhí

4.29. H×nh vÏ sau lµ s¬ ®å ho¹t ®éng cña mode ®Þa chØ:

LÖnh

M· lÖnh §Þa chØ

Bé nhí

To¸n h¹ng

a. Trùc tiÕp b. Tøc th×

c. Gi¸n tiÕp qua thanh ghi d. Kh«ng tån t¹i

4.30. H×nh vÏ sau lµ s¬ ®å ho¹t ®éng cña mode ®Þa chØ:

Trang 25/53

LÖnh

M· lÖnh §Þa chØ Bé nhí

§Þa chØ cña t/h¹ng

To¸n h¹ng

a. Kh«ng tån t¹i b. Gi¸n tiÕp

c. Thanh ghi d. Trùc tiÕp

4.31. H×nh vÏ sau lµ s¬ ®å ho¹t ®éng cña mode ®Þa chØ:

LÖnh

M· lÖnh Tªn thanh ghi TËp thanh ghi

To¸n h¹ng

a. Gi¸n tiÕp b. Thanh ghi

c. Kh«ng tån t¹i

d. Gi¸n tiÕp qua thanh ghi

4.32. H×nh vÏ sau lµ s¬ ®å ho¹t ®éng cña mode ®Þa chØ:

Trang 26/53

LÖnh

M· lÖnh Tªn thanh ghi Bé nhí

TËp thanh ghi

§Þa chØ cña t/h¹ng To¸n h¹ng

a. Tøc th×

b. DÞch chuyÓn

c. Gi¸n tiÕp qua thanh ghi d. Kh«ng tån t¹i

4.33. H×nh vÏ sau lµ s¬ ®å ho¹t ®éng cña mode ®Þa chØ:

LÖnh

M· lÖnh Register R

TËp thanh ghi

Address A Bé nhí

+

§Þa chØ ng¨n nhí

To¸n h¹ng

a. Kh«ng tån t¹i b. Trùc tiÕp

c. Gi¸n tiÕp qua thanh ghi d. DÞch chuyÓn

4.34. H×nh vÏ sau lµ s¬ ®å ho¹t ®éng cña mode ®Þa chØ:

Trang 27/53

LÖnh

M· lÖnh §Þa chØ TËp thanh ghi

§Þa chØ cña t/h¹ng

To¸n h¹ng

a. Kh«ng tån t¹i

b. Gi¸n tiÕp qua thanh ghi c. Trùc tiÕp

d. Gi¸n tiÕp

4.35. H×nh vÏ sau lµ s¬ ®å ho¹t ®éng cña mode ®Þa chØ:

LÖnh

M· lÖnh Tªn thanh ghi TËp thanh ghi

Bé nhí

§Þa chØ cña t/h¹ng To¸n h¹ng

a. Gi¸n tiÕp qua ng¨n nhí b. Kh«ng tån t¹i

c. Gi¸n tiÕp qua thanh ghi d. Trùc tiÕp

4.36. H×nh vÏ sau lµ s¬ ®å ho¹t ®éng cña mode ®Þa chØ:

Trang 28/53

LÖnh

M· lÖnh Register R

Bé nhí

Address A TËp thanh ghi

+

§Þa chØ ng¨n nhí

To¸n h¹ng

a. DÞch chuyÓn

b. Gi¸n tiÕp qua thanh ghi c. Trùc tiÕp

d. Kh«ng tån t¹i

4.37. Cho lÖnh assembly: ADD CX, 20. Ph¸t biÓu nµo sau ®©y lµ ®óng: a. To¸n h¹ng nguån thuéc mode ®Þa chØ tøc th×

b. To¸n h¹ng nguån thuéc mode ®Þa chØ trùc tiÕp

c. To¸n h¹ng ®Ých thuéc mode ®Þa chØ gi¸n tiÕp qua thanh ghi d. To¸n h¹ng ®Ých kh«ng thuéc mode ®Þa chØ thanh ghi

4.38. Cho lÖnh assembly: SUB CX, 70. Ph¸t biÓu nµo sau ®©y lµ sai: a. To¸n h¹ng nguån thuéc mode ®Þa chØ tøc th×

b. To¸n h¹ng nguån kh«ng thuéc mode ®Þa chØ trùc tiÕp c. To¸n h¹ng ®Ých kh«ng thuéc mode ®Þa chØ thanh ghi d. To¸n h¹ng ®Ých kh«ng thuéc mode ®Þa chØ gi¸n tiÕp

4.39. Cho lÖnh assembly: ADD DX, [40]. Ph¸t biÓu nµo sau ®©y lµ ®óng: a. To¸n h¹ng nguån thuéc mode ®Þa chØ tøc th×

b. To¸n h¹ng nguån kh«ng thuéc mode ®Þa chØ trùc tiÕp c. To¸n h¹ng ®Ých kh«ng thuéc mode ®Þa chØ thanh ghi d. To¸n h¹ng ®Ých thuéc mode ®Þa chØ thanh ghi

4.40. Cho lÖnh assembly: MOV BX, [80]. Ph¸t biÓu nµo sau ®©y lµ sai: a. To¸n h¹ng nguån thuéc mode ®Þa chØ thanh ghi

b. To¸n h¹ng nguån thuéc mode ®Þa chØ trùc tiÕp

c. To¸n h¹ng ®Ých kh«ng thuéc mode ®Þa chØ dÞch chuyÓn d. To¸n h¹ng ®Ých kh«ng thuéc mode ®Þa chØ trùc tiÕp

4.41. Cho lÖnh assembly: SUB AX, [BX]. Ph¸t biÓu nµo sau ®©y lµ sai: a. To¸n h¹ng nguån thuéc mode ®Þa chØ thanh ghi

b. To¸n h¹ng nguån thuéc mode ®Þa chØ gi¸n tiÕp qua thanh ghi

Trang 29/53

c. To¸n h¹ng ®Ých kh«ng thuéc mode ®Þa chØ dÞch chuyÓn d. To¸n h¹ng ®Ých kh«ng thuéc mode ®Þa chØ gi¸n tiÕp

4.42. Cho lÖnh assembly: ADD AX, [BP]. Ph¸t biÓu nµo sau ®©y lµ ®óng: a. To¸n h¹ng nguån thuéc mode ®Þa chØ thanh ghi

b. To¸n h¹ng nguån thuéc mode ®Þa chØ gi¸n tiÕp qua thanh ghi c. To¸n h¹ng ®Ých kh«ng thuéc mode ®Þa chØ thanh ghi

d. To¸n h¹ng ®Ých thuéc mode ®Þa chØ gi¸n tiÕp qua thanh ghi

4.43. Cho lÖnh assembly: MOV AX, [BX]+50. Ph¸t biÓu nµo sau ®©y lµ sai: a. To¸n h¹ng nguån thuéc mode ®Þa chØ dÞch chuyÓn

b. To¸n h¹ng ®Ých kh«ng thuéc mode ®Þa chØ dÞch chuyÓn c. To¸n h¹ng nguån thuéc mode ®Þa chØ tøc th×

d. To¸n h¹ng ®Ých kh«ng thuéc mode ®Þa chØ gi¸n tiÕp

4.44. Cho lÖnh assembly: ADD DX, [SI]+30. Ph¸t biÓu nµo sau ®©y lµ ®óng: a. To¸n h¹ng nguån thuéc mode ®Þa chØ dÞch chuyÓn

b. To¸n h¹ng ®Ých thuéc mode ®Þa chØ trùc tiÕp c. To¸n h¹ng nguån thuéc mode ®Þa chØ tøc th× d. To¸n h¹ng ®Ých thuéc mode ®Þa chØ gi¸n tiÕp

4.45. Cho lÖnh assembly: POP DX. Ph¸t biÓu nµo sau ®©y lµ ®óng: a. Kh«ng cã to¸n h¹ng nguån

b. To¸n h¹ng ®Ých thuéc mode ®Þa chØ trùc tiÕp c. To¸n h¹ng ®Ých ®­îc ngÇm hiÓu

d. To¸n h¹ng nguån ®­îc ngÇm hiÓu

4.46. Cho lÖnh assembly: PUSH AX. Ph¸t biÓu nµo sau ®©y lµ sai: a. Kh«ng cã to¸n h¹ng nguån

b. To¸n h¹ng ®Ých ®­îc ngÇm hiÓu

c. To¸n h¹ng nguån thuéc mode ®Þa chØ thanh ghi d. To¸n h¹ng ®Ých thuéc mode ®Þa chØ stack

4.47. TÊt c¶ cã c¸c mode ®Þa chØ sau ®©y:

a. Tøc th×, gi¸n tiÕp, thanh ghi, ng¨n xÕp, gi¸n tiÕp qua ng¨n xÕp, ng¨n nhí, con trá

b. Gi¸n tiÕp, gi¸n tiÕp qua thanh ghi, trùc tiÕp, dÞch chuyÓn, ng¨n xÕp, con trá, thanh ghi

c. Tøc th×, gi¸n tiÕp, thanh ghi, dÞch chuyÓn, ng¨n xÕp, trùc tiÕp, gi¸n tiÕp qua thanh ghi

d. Tøc th×, gi¸n tiÕp qua con trá, thanh ghi, ng¨n xÕp, dÞch chuyÓn, con trá, ng¨n nhí

4.48. XÐt lÖnh LOAD. LÖnh nµy thuéc:

Trang 30/53

a. Nhãm lÖnh sè häc

b. Nhãm lÖnh chuyÓn d÷ liÖu

c. Nhãm lÖnh chuyÓn ®iÒu khiÓn d. Nhãm lÖnh vµo/ra

4.49. XÐt lÖnh INTERRUPT. LÖnh nµy thuéc: a. Nhãm lÖnh sè häc

b. Nhãm lÖnh chuyÓn d÷ liÖu

c. Nhãm lÖnh chuyÓn ®iÒu khiÓn d. Nhãm lÖnh vµo/ra

4.50. XÐt lÖnh ABSOLUTE. LÖnh nµy thuéc: a. Nhãm lÖnh sè häc

b. Nhãm lÖnh vµo/ra

c. Nhãm lÖnh ®iÒu khiÓn hÖ thèng d. Nhãm lÖnh logic

4.51. XÐt lÖnh ROTATE. LÖnh nµy thuéc: a. Nhãm lÖnh chuyÓn ®iÒu khiÓn

b. Nhãm lÖnh ®iÒu khiÓn hÖ thèng c. Nhãm lÖnh quan hÖ

d. Nhãm lÖnh logic

4.52. XÐt lÖnh JUMP. LÖnh nµy thuéc: a. Nhãm lÖnh chuyÓn ®iÒu khiÓn b. Nhãm lÖnh quan hÖ

c. Nhãm lÖnh vµo/ra d. Nhãm lÖnh sè häc

Ch­¬ng 5. HÖ thèng nhí

5.1. §èi víi bé nhí ROM, ph¸t biÓu nµo sau ®©y lµ sai: a. Cã tÊt c¶ 5 lo¹i ROM

b. Lµ lo¹i bé nhí kh¶ biÕn

c. Lµ n¬i chøa c¸c ch­¬ng tr×nh hÖ thèng (BIOS) d. Lµ n¬i chøa c¸c vi ch­¬ng tr×nh

5.2. §èi víi bé nhí ROM, ph¸t biÓu nµo sau ®©y lµ ®óng: a. Cã thÓ dïng ®iÖn ®Ó xo¸ PROM

b. PROM lµ lo¹i ROM cã thÓ xo¸ vµ ghi l¹i nhiÒu lÇn c. EPROM lµ lo¹i ROM cã thÓ xo¸ vµ ghi l¹i nhiÒu lÇn d. Cã thÓ dïng ®iÖn ®Ó xo¸ EPROM

5.3. §èi víi bé nhí RAM, ph¸t biÓu nµo sau ®©y lµ sai: a. Lµ lo¹i bé nhí kh«ng kh¶ biÕn

b. Lµ n¬i l­u gi÷ th«ng tin t¹m thêi

Trang 31/53

c. Cã hai lo¹i RAM

d. Lµ bé nhí ®äc/ghi tuú ý

5.4. §èi víi bé nhí RAM, ph¸t biÓu nµo sau ®©y lµ ®óng: a. Lµ lo¹i bé nhí kh«ng kh¶ biÕn

b. RAM lµ viÕt t¾t cña: Read Access Memory c. SRAM ®­îc chÕ t¹o tõ c¸c tô ®iÖn

d. Lµ n¬i l­u gi÷ th«ng tin mµ m¸y tÝnh ®ang xö lý

5.5. §èi víi bé nhí ROM, ph¸t biÓu nµo sau ®©y lµ ®óng: a. §­îc chÕ t¹o tõ m¹ch lËt

b. §­îc chÕ t¹o tõ transistor c. §­îc chÕ t¹o tõ diode

d. C¶ b vµ c

5.6. §èi víi bé nhí RAM, ph¸t biÓu nµo sau ®©y lµ sai: a. DRAM ®­îc chÕ t¹o tõ m¹ch lËt

b. DRAM ®­îc chÕ t¹o tõ tô ®iÖn c. SRAM ®­îc chÕ t¹o tõ m¹ch lËt d. SRAM kh«ng cÇn ph¶i lµm t­¬i

5.7. Cho chip nhí SRAM cã dung l­îng 64K x 4 bit, ph¸t biÓu nµo sau ®©y lµ ®óng: a. C¸c ®­êng ®Þa chØ lµ: A0 -> A15

b. C¸c ®­êng ®Þa chØ lµ: D0 -> D15

c. C¸c ®­êng d÷ liÖu lµ: A0 -> A3 d. C¸c ®­êng d÷ liÖu lµ: D1 -> D8

5.8. Cho chip nhí SRAM cã dung l­îng 16K x 8 bit, ph¸t biÓu nµo sau ®©y lµ sai: a. Cã 14 ®­êng ®Þa chØ

b. Cã 8 ®­êng d÷ liÖu

c. C¸c ®­êng ®Þa chØ lµ: A0 -> A13 d. C¸c ®­êng ®Þa chØ lµ: A0 -> A14

5.9. Cho chip nhí SRAM cã c¸c tÝn hiÖu: A0 -> A13, D0 -> D15 , RD, WE. Ph¸t biÓu nµo sau ®©y lµ sai:

a. Dung l­îng cña chip lµ: 16K x 16 bit b. WE lµ tÝn hiÖu ®iÒu khiÓn ghi d÷ liÖu

c. RD lµ tÝn hiÖu ®iÒu khiÓn ghi d÷ liÖu d. RD lµ tÝn hiÖu ®iÒu khiÓn ®äc d÷ liÖu

5.10. Cho chip nhí DRAM cã c¸c tÝn hiÖu: A0 -> A7, D0 -> D7 , RD, WE. Ph¸t biÓu nµo sau ®©y lµ ®óng:

a. Dung l­îng cña chip lµ: 64K x 8 bit b. Dung l­îng cña chip lµ: 8K x 8 bit

c. RD lµ tÝn hiÖu ®iÒu khiÓn ghi d÷ liÖu d. WE lµ tÝn hiÖu ®iÒu khiÓn ®äc d÷ liÖu

5.11. XÐt vÒ chøc n¨ng, hÖ thèng nhí m¸y tÝnh cã thÓ cã ë: a. Bªn trong bé xö lý, RAM, ®Üa tõ

b. C¸c thanh ghi, bé nhí trong, CD-ROM c. C¸c thanh ghi, ROM, b¨ng tõ

d. C¸c thanh ghi, bé nhí trong, bé nhí ngoµi

Trang 32/53

5.12. §èi víi hÖ thèng nhí m¸y tÝnh, cã thÓ cã c¸c ®¬n vÞ truyÒn nh­ sau: a. Theo tõ nhí

b. Theo khèi nhí

c. C¶ a vµ b ®Òu ®óng d. C¶ a vµ b ®Òu sai

5.13. XÐt vÒ c¸c ph­¬ng ph¸p truy nhËp trong hÖ thèng nhí, ph¸t biÓu nµo sau ®©y lµ sai: a. Truy nhËp tuÇn tù ®èi víi bé nhí cache

b. Truy nhËp liªn kÕt ®èi víi bé nhí cache

c. Truy nhËp ngÉu nhiªn ®èi víi bé nhí trong d. Truy nhËp trùc tiÕp ®èi víi ®Üa tõ

5.14. §èi víi hÖ thèng nhí, cã c¸c kiÓu vËt lý nh­ sau: a. Bé nhí tõ, RAM, bé nhí cache

b. Bé nhí b¸n dÉn, bé nhí tõ, bé nhí cache c. Bé nhí b¸n dÉn, bé nhí tõ, bé nhí quang d. Bé nhí quang, bé nhí cache, bé nhí tõ

5.15. §èi víi hÖ thèng nhí m¸y tÝnh, ph¸t biÓu nµo sau ®©y kh«ng ph¶i lµ ®Æc tr­ng vËt lý: a. Bé nhí kh¶ biÕn

b. Bé nhí kh«ng kh¶ biÕn c. Bé nhí xo¸ ®­îc

d. Bé nhí chØ ®äc

5.16. XÐt s¬ ®å ph©n cÊp hÖ thèng nhí, ph¸t biÓu nµo sau ®©y lµ sai: a. Møc thanh ghi lµ møc trao ®æi nhanh nhÊt

b. Møc thanh ghi lµ møc trao ®æi chËm nhÊt c. Møc cache ®­îc chia thµnh hai møc

d. Møc cache lµ møc gÇn thanh ghi nhÊt

5.17. XÐt s¬ ®å ph©n cÊp hÖ thèng nhí, ph¸t biÓu nµo sau ®©y lµ ®óng: a. Tõ bé nhí cache ®Õn bé nhí ngoµi, tèc ®é nhanh dÇn

b. Tõ thanh ghi ®Õn bé xö lý, tèc ®é t¨ng dÇn

c. Tõ bé nhí ngoµi ®Õn thanh ghi, dung l­îng gi¶m dÇn

d. Tõ bé nhí trong ®Õn bé nhí cache, tÇn suÊt truy nhËp gi¶m dÇn

5.18. Cho chip nhí nh­ h×nh vÏ, ®©y lµ ký hiÖu cña:

A0 -> A11

Chip D0 -> D7 nhí

CS

RD WR a. SRAM 4K x 8 bit

Trang 33/53

b. DRAM 4 K x 8 bit c. SRAM 2K x 8 bit d. DRAM 2 K x 8 bit

5.19. Cho chip nhí nh­ h×nh vÏ, ®©y lµ ký hiÖu cña:

A0 -> A12

RAS Chip D0 -> D15 CAS nhí

CS

a. SRAM 8K x 16 bit RD WR b. DRAM 8K x 16 bit

c. SRAM 64M x 16 bit d. DRAM 64M x 16 bit

5.20. §èi víi bé nhí chÝnh (BNC) m¸y tÝnh, ph¸t biÓu nµo sau ®©y lµ sai: a. Chøa c¸c ch­¬ng tr×nh vµ d÷ liÖu d­íi d¹ng th­ viÖn

b. VÒ nguyªn t¾c, ng­êi lËp tr×nh cã thÓ can thiÖp vµo toµn bé BNC c. ViÖc qu¶n lý logic BNC tuú thuéc vµo tõng hÖ ®iÒu hµnh

d. §­îc ®¸nh ®Þa chØ trùc tiÕp bëi bé xö lý

5.21. §èi víi bé nhí chÝnh (BNC) m¸y tÝnh, ph¸t biÓu nµo sau ®©y lµ ®óng: a. ViÖc ®¸nh ®Þa chØ cho BNC tuú thuéc vµo tõng hÖ ®iÒu hµnh

b. BNC do bé xö lý ®¸nh ®Þa chØ trùc tiÕp c. Cã nh÷ng lo¹i m¸y tÝnh kh«ng cã BNC d. C¸c ng¨n nhí kh«ng tæ chøc theo byte

5.22. §èi víi bé nhí cache, ph¸t biÓu nµo sau ®©y lµ ®óng: a. Cache cã thÓ ®­îc ®Æt trªn cïng chip víi CPU

b. Bé nhí chÝnh cã tèc ®é nhanh h¬n cache

c. Bé nhí cache ®­îc ®Æt gi÷a bé nhí chÝnh vµ bé nhí ngoµi d. Cache kh«ng ®­îc ®Æt trªn cïng chip víi CPU

5.23. §èi víi bé nhí cache, ph¸t biÓu nµo sau ®©y lµ ®óng: a. Bé nhí ngoµi nhËn c¶ khèi d÷ liÖu tõ cache

b. TruyÒn d÷ liÖu gi÷a CPU vµ cache theo ®¬n vÞ khèi nhí c. TruyÒn d÷ liÖu gi÷a CPU vµ cache theo ®¬n vÞ tõ nhí

d. Khi cÇn, CPU nhËn d÷ liÖu trùc tiÕp tõ bé nhí chÝnh

5.24. Khi CPU truy nhËp cache, cã hai kh¶ n¨ng sau: a. Tr­ît cache, tróng cache

Trang 34/53

b. Sai cache, ®óng cache c. Trªn cache, d­íi cache

d. Trong cache, ngoµi cache

5.25. Cache ho¹t ®éng nhê vµo nguyªn lý:

a. Nguyªn lý ho¹t ®éng cña m¸y tÝnh b. Nguyªn lý ®iÒu khiÓn ghi d÷ liÖu c. Nguyªn lý ®iÒu khiÓn ®äc d÷ liÖu d. Nguyªn lý ®Þnh vÞ tham sè bé nhí

5.26. Trong sù trao ®æi gi÷a cache vµ bé nhí chÝnh, ph¸t biÓu nµo sau ®©y lµ sai: a. Bé nhí chÝnh chia thµnh c¸c block nhí

b. Cache chia thµnh c¸c line nhí

c. Bé nhí chÝnh chia thµnh c¸c line nhí d. KÝch th­íc line b»ng kÝch th­íc block

5.27. XÐt bé nhí cache, mçi line ®­îc g¾n thªm Tag lµ ®Ó:

a. X¸c ®Þnh block nµo cña bé nhí chÝnh ®ang ë trong line b. X¸c ®Þnh cache cã dung l­îng bao nhiªu

c. X¸c ®Þnh line cã dung l­îng bao nhiªu d. X¸c ®Þnh cache cã bao nhiªu line

5.28. XÐt bé nhí cache, cã c¸c kü thuËt ¸nh x¹ ®Þa chØ sau ®©y: a. Trùc tiÕp, liªn kÕt hoµn toµn, liªn kÕt tËp hîp

b. Liªn kÕt hoµn toµn, liªn kÕt phô thuéc, gi¸n tiÕp c. Liªn kÕt tËp hîp, liªn kÕt phÇn tö, gi¸n tiÕp

d. Trùc tiÕp, liªn kÕt phÇn tö, liªn kÕt gi¸n ®o¹n

5.29. Trong kü thuËt ¸nh x¹ liªn kÕt hoµn toµn, c¸c tr­êng ®Þa chØ lµ: a. Tag + Word + Line

b. Tag + Word

c. Tag + Line + Word d. Tag + Line

5.30. Trong kü thuËt ¸nh x¹ trùc tiÕp, c¸c tr­êng ®Þa chØ lµ: a. Tag + Word + Line

b. Tag + Word

c. Tag + Line + Word d. Tag + Line

5.31. Trong kü thuËt ¸nh x¹ liªn kÕt tËp hîp, c¸c tr­êng ®Þa chØ lµ: a. Tag + Word + Set

b. Tag + Word

c. Tag + Set + Word d. Tag + Set

5.32. Cho m¸y tÝnh cã dung l­îng bé nhí chÝnh: 128MB, cache: 64KB, line: 8 byte, ®é dµi ng¨n nhí: 1 byte. Trong tr­êng hîp kü thuËt ¸nh x¹ trùc tiÕp, d¹ng ®Þa chØ do bé xö lý ph¸t ra ®Ó truy

nhËp cache lµ:

a. 12 + 10 + 5

c. 14 + 11 + 2

b. 13 + 10 + 4

d. 14 + 10 + 3

Trang 35/53

5.33. Cho m¸y tÝnh cã dung l­îng bé nhí chÝnh: 256MB, cache: 128KB, line: 16 byte, ®é dµi ng¨n nhí: 2 byte. Trong tr­êng hîp kü thuËt ¸nh x¹ trùc tiÕp, d¹ng ®Þa chØ do bé xö lý ph¸t ra ®Ó

truy nhËp cache lµ:

a. 11 + 13 + 3

c. 12 + 13 + 4

b. 11 + 14 + 2

d. 12 + 12 + 3

5.34. Cho m¸y tÝnh cã dung l­îng bé nhí chÝnh: 512MB, cache: 128KB, line: 64 byte, ®é dµi ng¨n nhí: 4 byte. Trong tr­êng hîp kü thuËt ¸nh x¹ trùc tiÕp, d¹ng ®Þa chØ do bé xö lý ph¸t ra ®Ó

truy nhËp cache lµ:

a. 11 + 11 + 5

c. 12 + 12 + 3

b. 12 + 11 + 4

d. 11 + 12 + 4

5.35. Cho m¸y tÝnh cã dung l­îng bé nhí chÝnh: 256MB, cache: 64KB, line: 16 byte, ®é dµi ng¨n nhí: 4 byte. Trong tr­êng hîp kü thuËt ¸nh x¹ liªn kÕt hoµn toµn, d¹ng ®Þa chØ do bé xö lý

ph¸t ra ®Ó truy nhËp cache lµ: a. 13 + 11 + 2

c. 24 + 4

b. 12 + 12 + 2

d. 24 + 2

5.36. Cho m¸y tÝnh cã dung l­îng bé nhí chÝnh: 256MB, cache: 128KB, line: 32 byte, ®é dµi ng¨n nhí: 4 byte. Trong tr­êng hîp kü thuËt ¸nh x¹ liªn kÕt hoµn toµn, d¹ng ®Þa chØ do bé xö lý

ph¸t ra ®Ó truy nhËp cache lµ: a. 13 + 11 + 2

c. 23 + 3

b. 14 + 10 + 2

d. 24 + 2

5.37. Cho m¸y tÝnh cã dung l­îng bé nhí chÝnh: 128MB, cache: 64KB, line: 16 byte, ®é dµi ng¨n nhí: 1 byte, set: 4 line. Trong tr­êng hîp kü thuËt ¸nh x¹ liªn kÕt tËp hîp, d¹ng ®Þa chØ do

bé xö lý ph¸t ra ®Ó truy nhËp cache lµ: a. 13 + 10 + 4

c. 14 + 9 + 4

b. 13 + 9 + 5

d. 14 + 10 + 4

5.38. Cho m¸y tÝnh cã dung l­îng bé nhí chÝnh: 512MB, cache: 128KB, line: 32 byte, ®é dµi ng¨n nhí: 2 byte, set: 4 line. Trong tr­êng hîp kü thuËt ¸nh x¹ liªn kÕt tËp hîp, d¹ng ®Þa chØ do

bé xö lý ph¸t ra ®Ó truy nhËp cache lµ: a. 12 + 12 + 4

c. 14 + 10 + 4

b. 13 + 11 + 4

d. 13 + 9 + 6

5.39. Cho m¸y tÝnh cã dung l­îng bé nhí chÝnh: 256MB, cache: 128KB, line: 128 byte, ®é dµi ng¨n nhí: 4 byte, set: 8 line. Trong tr­êng hîp kü thuËt ¸nh x¹ liªn kÕt tËp hîp, d¹ng ®Þa chØ do

bé xö lý ph¸t ra ®Ó truy nhËp cache lµ: a. 13 + 8 + 5

c. 14 + 7 + 5

b. 13 + 7 + 6

d. 14 + 8 + 6

5.40. XÐt kü thuËt ¸nh x¹ trùc tiÕp khi truy nhËp cache, thø tù t×m block trong cache ®­îc thùc hiÖn dùa theo c¸c tr­êng trong ®Þa chØ do CPU ph¸t ra nh­ sau:

a. Line -> Tag -> Word b. Line -> Word -> Tag c. Tag -> Line -> Word d. Tag -> Word -> Line

5.41. §èi víi bé nhí cache, xÐt kü thuËt ¸nh x¹ liªn kÕt tËp hîp, thø tù t×m block trong cache ®­îc thùc hiÖn dùa theo c¸c gi¸ trÞ trong ®Þa chØ do CPU ph¸t ra nh­ sau:

a. Word -> Set -> Tag

Trang 36/53

b. Set -> Word -> Tag c. Set -> Tag -> Word d. Word -> Tag -> Set

5.42. XÐt c¸c thuËt to¸n thay thÕ d÷ liÖu trong cache, ph¸t biÓu nµo sau ®©y lµ ®óng: a. Kh«ng cã thuËt to¸n

b. ¸nh x¹ trùc tiÕp kh«ng cã thuËt to¸n thay thÕ

c. Hai ¸nh x¹ liªn kÕt (hoµn toµn vµ tËp hîp) cã 4 thuËt to¸n d. C¶ b vµ c ®Òu ®óng

5.43. §èi víi bé nhí cache, c¸c thuËt to¸n thay thÕ d÷ liÖu lµ: a. NgÉu nhiªn, FIFO, LRU, LFU

b. NgÉu nhiªn, LIFO, LRU, LFU c. NgÉu nhiªn, FIFO, LFU, LTU d. NgÉu nhiªn, LIFO, LTU, LVU

5.44. §èi víi c¸c ph­¬ng ph¸p ghi d÷ liÖu vµo cache, ph¸t biÓu nµo sau ®©y lµ sai: a. Write through: ghi ®ång thêi vµo c¶ cache vµ bé nhí chÝnh

b. Write back: chØ ghi vµo cache, khi block t­¬ng øng bÞ thay thÕ th× míi ghi vµo bé nhí chÝnh

c. C¶ a vµ b ®Òu sai d. C¶ a vµ b ®Òu ®óng

5.45. §èi víi c¸c ph­¬ng ph¸p ghi d÷ liÖu vµo cache, ph¸t biÓu nµo sau ®©y lµ ®óng: a. Write back: ghi ®ång thêi vµo c¶ cache vµ bé nhí chÝnh

b. Write through: chØ ghi vµo cache, khi block t­¬ng øng bÞ thay thÕ th× míi ghi vµo bé nhí chÝnh

c. C¶ a vµ b ®Òu kh«ng ®óng d. C¶ a vµ b ®Òu ®óng

5.46. §èi víi c¸c thuËt to¸n (TT) thay thÕ d÷ liÖu trong cache, ph¸t biÓu nµo sau ®©y lµ ®óng: a. FIFO lµ TT thay ®i block míi nhÊt trong c¸c block hiÖn nay

b. LRU lµ TT thay ®i block cã tÇn suÊt truy nhËp Ýt nhÊt c. LFU lµ TT thay ®i block truy nhËp gÇn ®©y Ýt nhÊt

d. TÊt c¶ ®Òu sai

5.47. §èi víi c¸c thuËt to¸n (TT) thay thÕ d÷ liÖu trong cache, ph¸t biÓu nµo sau ®©y lµ sai: a. FIFO lµ TT thay ®i block cò nhÊt trong c¸c block hiÖn nay

b. FIFO lµ TT thay ®i block cã tÇn suÊt truy nhËp Ýt nhÊt c. LRU lµ TT thay ®i block truy nhËp gÇn ®©y Ýt nhÊt

d. Random lµ TT thay ®i block ngÉu nhiªn

5.48. §èi víi c¸c thuËt to¸n (TT) thay thÕ d÷ liÖu trong cache, ph¸t biÓu nµo sau ®©y lµ ®óng: a. LIFO lµ TT thay ®i block cò nhÊt trong c¸c block hiÖn nay

b. LTU lµ TT thay ®i block cã tÇn suÊt truy nhËp Ýt nhÊt c. LVU lµ TT thay ®i block truy nhËp gÇn ®©y Ýt nhÊt

d. TÊt c¶ ®Òu sai

5.49. §èi víi c¸c thuËt to¸n (TT) thay thÕ d÷ liÖu trong cache, ph¸t biÓu nµo sau ®©y lµ sai: a. TT Random cho tØ lÖ cache hit thÊp nhÊt

b. TT LRU cho tØ lÖ cache hit cao nhÊt c. TT FIFO cho tØ lÖ cache hit cao nhÊt

Trang 37/53

d. TT LFU cho tØ lÖ cache hit t­¬ng ®èi cao

5.50. H×nh vÏ d­íi ®©y lµ s¬ ®å kÕt nèi cña 2 IC SRAM:

A0 -> A12

Chip Chip D4 -> D7 nhí nhí D0 -> D3

RD

WR

CS

a. 4K x 4 bit ®Ó cã modul nhí 8K x 4 bit

b. 8K x 4 bit ®Ó cã modul nhí 16K x 4 bit c. 8K x 4 bit ®Ó cã modul nhí 8K x 8 bit d. 4K x 4 bit ®Ó cã modul nhí 4K x 8 bit

5.51. H×nh vÏ d­íi ®©y lµ s¬ ®å kÕt nèi cña 2 IC SRAM: A0 -> A14

Chip Chip

nhí nhí

D8 -> D15

D0 -> D7

RD

WR

CS

a. 32K x 8 bit ®Ó cã modul nhí 32K x 16 bit

b. 16K x 8 bit ®Ó cã modul nhí 32K x 8 bit c. 32K x 4 bit ®Ó cã modul nhí 32K x 8 bit

d. 16K x 16 bit ®Ó cã modul nhí 32K x 16 bit

5.52. H×nh vÏ d­íi ®©y lµ s¬ ®å kÕt nèi cña 4 IC SRAM:

Trang 38/53

A0 -> A13

Chip Chip Chip Chip

nhí nhí nhí nhí

D12 -> D15 D8 -> D11 D4 -> D7

D0 -> D3

RD

WR

CS

a. 32K x 8 bit ®Ó cã modul nhí 32K x 16 bit b. 16K x 4 bit ®Ó cã modul nhí 32K x 8 bit

c. 16K x 4 bit ®Ó cã modul nhí 16K x 16 bit d. 32K x 4 bit ®Ó cã modul nhí 32K x 16 bit

5.53. H×nh vÏ d­íi ®©y lµ s¬ ®å kÕt nèi cña 4 IC SRAM:

A0 -> A11

Chip Chip Chip Chip

nhí nhí nhí nhí

D6 -> D7 D4 -> D5 D2 -> D3

D0 -> D1

RD

WR

CS

a. 4K x 4 bit ®Ó cã modul nhí 4K x 8 bit b. 4K x 2 bit ®Ó cã modul nhí 4K x 8 bit c. 8K x 4 bit ®Ó cã modul nhí 8K x 8 bit d. 8K x 2 bit ®Ó cã modul nhí 16K x 2 bit

5.54. H×nh vÏ d­íi lµ s¬ ®å kÕt nèi cña 2 IC SRAM:

Trang 39/53

A0 -> A10

Chip nhí

A11 A Y0

D0 -> D3

G Y1

CS Chip nhí

RD WR

a. 2K x 4 bit ®Ó cã modul nhí 4K x 4 bit b. 2K x 4 bit ®Ó cã modul nhí 4K x 8 bit c. 2K x 4 bit ®Ó cã modul nhí 2K x 8 bit d. 4K x 4 bit ®Ó cã modul nhí 8K x 4 bit

5.55. H×nh vÏ d­íi lµ s¬ ®å kÕt nèi cña 2 IC SRAM:

A0 -> A14

Chip nhí

A15 A Y0

D0 -> D7

G Y1

CS Chip nhí

RD WR

a. 32K x 8 bit ®Ó cã modul nhí 32K x 16 bit

b. 16K x 8 bit ®Ó cã modul nhí 32K x 8 bit c. 32K x 8 bit ®Ó cã modul nhí 64K x 16 bit d. 32K x 8 bit ®Ó cã modul nhí 64K x 8 bit

5.56. H×nh vÏ d­íi lµ s¬ ®å kÕt nèi cña 4 IC SRAM:

Trang 40/53

A0 -> A9

A10 A A11 B

G CS

Chip nhí

Y0

Y1

Y2 Chip nhí

Y3

D0 -> D3 Chip nhí

Chip nhí

RD WR

a. 2K x 8 bit ®Ó cã modul nhí 8K x 8 bit

b. 2K x 4 bit ®Ó cã modul nhí 8K x 8 bit c. 1K x 4 bit ®Ó cã modul nhí 4K x 4 bit d. 1K x 4 bit ®Ó cã modul nhí 4K x 8 bit

5.57. H×nh vÏ d­íi lµ s¬ ®å kÕt nèi cña 4 IC SRAM:

Trang 41/53

A0 -> A12

A13 A A14 B

G CS

Chip nhí

Y0

Y1

Y2 Chip nhí

Y3

D0 -> D7 Chip nhí

Chip nhí

RD WR

a. 4K x 8 bit ®Ó cã modul nhí 16K x 8 bit

b. 8K x 8 bit ®Ó cã modul nhí 32K x 8 bit c. 8K x 8 bit ®Ó cã modul nhí 16K x 8 bit

d. 8K x 16 bit ®Ó cã modul nhí 16K x 16 bit

5.58. H×nh vÏ d­íi ®©y lµ s¬ ®å kÕt nèi 4 IC SRAM:

A0 -> A12

Chip nhí

A13 A Y0

Chip nhí

D4 -> D7

G Y1 CS

RD

D0 -> D3

Chip nhí Chip nhí

Trang 42/53

WR

a. 8K x 4 bit ®Ó cã modul nhí 16K x 8 bit

b. 8K x 4 bit ®Ó cã modul nhí 16K x 4 bit c. 8K x 8 bit ®Ó cã modul nhí 16K x 8 bit d. 8K x 8 bit ®Ó cã modul nhí 16K x 16 bit

5.59. H×nh vÏ d­íi ®©y lµ s¬ ®å kÕt nèi 4 IC SRAM:

A0 -> A11

A12 A Y0

G Y1 CS

Chip nhí

Chip nhí

Chip nhí

D4 -> D7

D0 -> D3

Chip nhí

RD

WR

a. 4K x 4 bit ®Ó cã modul nhí 16K x 8 bit b. 8K x 8 bit ®Ó cã modul nhí 8K x 16 bit c. 8K x 8 bit ®Ó cã modul nhí 16K x 8 bit d. 4K x 4 bit ®Ó cã modul nhí 8K x 8 bit

5.60. Víi chip nhí SRAM cã n ®­êng ®Þa chØ, m ®­êng d÷ liÖu th× dung l­îng cña chip lµ: a. 2m x n bit

b. 2n x m bit c. 2m x n byte d. 2n x m byte

5.61. Víi chip nhí SRAM cã n ®­êng ®Þa chØ, m ®­êng d÷ liÖu th× dung l­îng cña chip lµ: a. 2m x n bit

b. 22n x m bit c. 22m x n bit d. 2n x m bit

5.62. Víi chip nhí DRAM cã n ®­êng ®Þa chØ, m ®­êng d÷ liÖu th× dung l­îng cña chip lµ: a. 22m x n bit

b. 22n x m bit

Trang 43/53

c. 22m x n byte d. 22n x m byte

5.63. Víi chip nhí DRAM cã n ®­êng ®Þa chØ, m ®­êng d÷ liÖu th× dung l­îng cña chip lµ: a. 2m x n bit

b. 22n x m bit c. 22m x n bit d. 2n x m bit

5.64. §èi víi bé nhí cache, xÐt nguyªn lý ®Þnh vÞ vÒ thêi gian, ph¸t biÓu nµo sau ®©y lµ ®óng: a. Th«ng tin võa truy nhËp th× x¸c suÊt bÐ lµ sau ®ã nã sÏ ®­îc truy nhËp l¹i

b. Th«ng tin võa truy nhËp th× x¸c suÊt lín lµ sau ®ã nã sÏ ®­îc truy nhËp l¹i c. Th«ng tin võa truy nhËp th× sau ®ã ch¾c ch¾n nã sÏ kh«ng ®­îc truy nhËp l¹i d. Th«ng tin võa truy nhËp th× ch¾c ch¾n lµ sau ®ã nã ®­îc truy nhËp l¹i

5.65. §èi víi bé nhí cache, xÐt nguyªn lý ®Þnh vÞ vÒ kh«ng gian, ph¸t biÓu nµo sau ®©y lµ ®óng: a. Môc th«ng tin võa truy nhËp th× x¸c suÊt lín lµ sau ®ã c¸c môc l©n cËn ®­îc truy nhËp b. Môc th«ng tin võa truy nhËp th× x¸c suÊt bÐ lµ sau ®ã c¸c môc l©n cËn ®­îc truy nhËp c. Môc th«ng tin võa truy nhËp th× ch¾c ch¾n lµ sau ®ã c¸c môc l©n cËn ®­îc truy nhËp

d. Th«ng tin võa truy nhËp th× ch¾c ch¾n lµ sau ®ã c¸c môc l©n cËn kh«ng ®­îc truy nhËp

5.66. Khi truy nhËp cache, xÐt ¸nh x¹ trùc tiÕp, ph¸t biÓu nµo sau ®©y lµ ®óng: a. Mçi block cã thÓ ¸nh x¹ vµo mét line bÊt kú

b. Mçi block cã thÓ ¸nh x¹ vµo mét line bÊt kú trong mét tËp line x¸c ®Þnh c. Mçi block chØ ®­îc ¸nh x¹ vµo mét line duy nhÊt

d. Mçi block chØ ®­îc ¸nh x¹ vµo mét trong bèn line x¸c ®Þnh

5.67. Khi truy nhËp cache, xÐt ¸nh x¹ trùc tiÕp, ph¸t biÓu nµo sau ®©y lµ sai: a. Mçi block kh«ng thÓ ¸nh x¹ vµo mét line bÊt kú

b. Mçi block kh«ng thÓ ¸nh x¹ vµo mét line bÊt kú trong t¸m line x¸c ®Þnh c. Mçi block chØ ®­îc ¸nh x¹ vµo mét line duy nhÊt

d. Mçi block chØ ®­îc ¸nh x¹ vµo mét trong hai line x¸c ®Þnh

5.68. Khi truy nhËp cache, xÐt ¸nh x¹ liªn kÕt hoµn toµn, ph¸t biÓu nµo sau ®©y lµ ®óng: a. Mçi block cã thÓ ¸nh x¹ vµo mét line bÊt kú

b. Mçi block cã thÓ ¸nh x¹ vµo mét line bÊt kú trong bèn line x¸c ®Þnh c. Mçi block chØ ®­îc ¸nh x¹ vµo mét line duy nhÊt

d. Mçi block chØ ®­îc ¸nh x¹ vµo mét trong m­êi s¸u line x¸c ®Þnh

5.69. Khi truy nhËp cache, xÐt ¸nh x¹ liªn kÕt hoµn toµn, ph¸t biÓu nµo sau ®©y lµ sai: a. Mçi block cã thÓ ¸nh x¹ vµo mét line bÊt kú

b. Mçi block cã thÓ ¸nh x¹ vµo mét line bÊt kú trong t¸m line x¸c ®Þnh c. Mçi block kh«ng chØ ®­îc ¸nh x¹ vµo mét line duy nhÊt

d. Mçi block kh«ng chØ ®­îc ¸nh x¹ vµo mét trong bèn line x¸c ®Þnh

5.70. Khi truy nhËp cache, xÐt ¸nh x¹ liªn kÕt tËp hîp, ph¸t biÓu nµo sau ®©y lµ ®óng: a. Mçi block cã thÓ ¸nh x¹ vµo mét line bÊt kú

b. Mçi block cã thÓ ¸nh x¹ vµo mét line bÊt kú trong mét tËp line x¸c ®Þnh

c. Mçi block cã thÓ ¸nh x¹ vµo mét line duy nhÊt trong mét tËp line x¸c ®Þnh d. Mçi block chØ ®­îc ¸nh x¹ vµo mét line duy nhÊt

Trang 44/53

5.71. Khi truy nhËp cache, xÐt ¸nh x¹ liªn kÕt tËp hîp, ph¸t biÓu nµo sau ®©y lµ sai: a. Mçi block cã thÓ ¸nh x¹ vµo mét line bÊt kú trong mét tËp line x¸c ®Þnh b. Mçi block kh«ng chØ ®­îc ¸nh x¹ vµo mét line duy nhÊt

c. Mçi block chØ ¸nh x¹ vµo mét line duy nhÊt trong mét tËp line x¸c ®Þnh d. Mçi block chØ ®­îc ¸nh x¹ duy nhÊt vµo mét tËp line x¸c ®Þnh

Ch­¬ng 6. HÖ thèng vµo ra

6.1. Kh«ng thÓ nèi trùc tiÕp thiÕt bÞ ngo¹i vi (TBNV) víi bus hÖ thèng, v×: a. BXL kh«ng thÓ ®iÒu khiÓn ®­îc tÊt c¶ c¸c TBNV

b. Tèc ®é trao ®æi, khu«n d¹ng d÷ liÖu kh¸c nhau c. TÊt c¶ cã tèc ®é chËm h¬n BXL vµ RAM

d. TÊt c¶ c¸c ý ®Òu ®óng

6.2. Chøc n¨ng cña Modul vµo/ra:

a. Nèi ghÐp víi BXL vµ hÖ thèng nhí b. Nèi ghÐp víi mét hoÆc nhiÒu TBNV c. C¶ a vµ b ®Òu ®óng

d. C¶ a vµ b ®Òu sai

6.3. C¸c thµnh phÇn c¬ b¶n cña TBNV:

a. Bé chuyÓn ®æi tÝn hiÖu, Logic ®iÒu khiÓn, Bé ®Öm b. Bé chuyÓn ®æi tr¹ng th¸i, Logic ®äc, Bé ®Õm tiÕn c. Bé chuyÓn ®æi hiÖn thêi, Logic ghi, Bé kiÓm tra d. Bé chuyÓn ®æi ®Þa chØ, Logic nhËn, Bé ®Õm lïi

6.4. §èi víi chøc n¨ng cña Modul vµo/ra, ph¸t biÓu nµo sau ®©y lµ sai: a. §iÒu khiÓn vµ ®Þnh thêi gian

b. Mét Modul chØ nèi ghÐp ®­îc víi mét TBNV c. Trao ®æi th«ng tin víi BXL, víi TBNV

d. Bé ®Öm d÷ liÖu, ph¸t hiÖn lçi

6.5. Cã c¸c ph­¬ng ph¸p ®Þa chØ ho¸ cæng vµo/ra: a. Vµo/ra c¸ch biÖt

b. Vµo/ra theo b¶n ®å bé nhí c. Vµo ra theo b¶n ®å thanh ghi d. C¶ a vµ b ®óng

6.6. §èi víi ph­¬ng ph¸p vµo/ra c¸ch biÖt, ph¸t biÓu nµo sau ®©y lµ sai:

a. Kh«ng gian ®Þa chØ cæng kh«ng n»m trong kh«ng gian ®Þa chØ bé nhí b. Dïng c¸c lÖnh truy nhËp bé nhí ®Ó truy nhËp cæng

c. TÝn hiÖu truy nhËp cæng vµ truy nhËp bé nhí lµ kh¸c nhau d. Sö dông c¸c lÖnh vµo/ra trùc tiÕp

Trang 45/53

6.7. §èi víi ph­¬ng ph¸p vµo/ra c¸ch biÖt, ph¸t biÓu nµo sau ®©y lµ ®óng: a. Kh«ng gian ®Þa chØ cæng n»m trong kh«ng gian ®Þa chØ bé nhí

b. Dïng c¸c lÖnh truy nhËp bé nhí ®Ó truy nhËp cæng c. Sö dông c¸c lÖnh vµo/ra trùc tiÕp

d. Dïng chung tÝn hiÖu truy nhËp cho c¶ bé nhí vµ cæng vµo/ra

6.8. §èi víi ph­¬ng ph¸p vµo/ra theo b¶n ®å bé nhí, ph¸t biÓu nµo sau ®©y lµ sai: a. Kh«ng gian ®Þa chØ cæng n»m trong kh«ng gian ®Þa chØ bé nhí

b. Dïng c¸c lÖnh truy nhËp bé nhí ®Ó truy nhËp cæng c. CÇn cã tÝn hiÖu ph©n biÖt truy nhËp cæng hay bé nhí

d. Dïng chung tÝn hiÖu truy nhËp cho c¶ cæng vµ bé nhí

6.9. §èi víi ph­¬ng ph¸p vµo/ra theo b¶n ®å bé nhí, ph¸t biÓu nµo sau ®©y lµ ®óng: a. Kh«ng gian ®Þa chØ cæng n»m ngoµi kh«ng gian ®Þa chØ bé nhí

b. Ph¶i ph©n biÖt tÝn hiÖu khi truy nhËp bé nhí hay cæng vµo/ra c. Sö dông c¸c lÖnh vµo/ra trùc tiÕp

d. Dïng c¸c lÖnh truy nhËp bé nhí ®Ó truy nhËp cæng

6.10. Cã 3 ph­¬ng ph¸p ®iÒu khiÓn vµo/ra nh­ sau:

a. Vµo/ra b»ng ch­¬ng tr×nh, b»ng ng¾t, b»ng DMA

b. Vµo/ra b»ng ch­¬ng tr×nh, b»ng hÖ thèng, b»ng DMA c. Vµo/ra b»ng ng¾t, b»ng truy nhËp CPU, b»ng DMA

d. Vµo/ra b»ng ng¾t, b»ng truy nhËp CPU, b»ng hÖ ®iÒu hµnh

6.11. Víi ph­¬ng ph¸p vµo/ra b»ng ch­¬ng tr×nh (CT), ph¸t biÓu nµo sau ®©y lµ sai: a. Dïng lÖnh vµo/ra trong CT ®Ó trao ®æi d÷ liÖu víi cæng

b. TBNV lµ ®èi t­îng chñ ®éng trong trao ®æi d÷ liÖu

c. Khi thùc hiÖn CT, gÆp lÖnh vµo/ra th× CPU ®iÒu khiÓn trao ®æi d÷ liÖu víi TBNV d. TBNV lµ ®èi t­îng bÞ ®éng trong trao ®æi d÷ liÖu

6.12. Víi ph­¬ng ph¸p vµo/ra b»ng ch­¬ng tr×nh (CT), ph¸t biÓu nµo sau ®©y lµ ®óng: a. §©y lµ ph­¬ng ph¸p trao ®æi d÷ liÖu ®¬n gi¶n nhÊt

b. §©y lµ ph­¬ng ph¸p trao ®æi d÷ liÖu nhanh nhÊt c. ThiÕt kÕ m¹ch phøc t¹p

d. C¶ b vµ c ®Òu ®óng

6.13. Víi ph­¬ng ph¸p vµo/ra b»ng ng¾t, ph¸t biÓu nµo sau ®©y lµ sai: a. TBNV lµ ®èi t­îng chñ ®éng trao ®æi d÷ liÖu

b. CPU kh«ng ph¶i chê tr¹ng th¸i s½n sµng cña TBNV c. Modul vµo/ra ®­îc CPU chê tr¹ng th¸i s½n sµng

d. Modul vµo/ra ng¾t CPU khi nã ë tr¹ng th¸i s½n sµng

6.14. Víi ph­¬ng ph¸p vµo/ra b»ng ng¾t, ph¸t biÓu nµo sau ®©y lµ ®óng: a. TBNV lµ ®èi t­îng chñ ®éng trong trao ®æi d÷ liÖu

b. Lµ ph­¬ng ph¸p hoµn toµn xö lý b»ng phÇn cøng

Trang 46/53

c. CPU lµ ®èi t­îng chñ ®éng trong trao ®æi d÷ liÖu d. Lµ ph­¬ng ph¸p hoµn toµn xö lý b»ng phÇn mÒm

6.15. Sè l­îng ph­¬ng ph¸p x¸c ®Þnh modul ng¾t lµ: a. 4 ph­¬ng ph¸p

b. 3 ph­¬ng ph¸p c. 2 ph­¬ng ph¸p d. 1 ph­¬ng ph¸p

6.16. C¸c ph­¬ng ph¸p x¸c ®Þnh modul ng¾t gåm cã:

a. KiÓm tra vßng b»ng phÇn mÒm vµ phÇn cøng, chiÕm bus, chiÕm CPU

b. NhiÒu ®­êng yªu cÇu ng¾t, kiÓm tra vßng b»ng phÇn mÒm, chiÕm bus, chiÕm bé nhí

c. ChiÕm bus, kiÓm tra vßng b»ng phÇn cøng, nhiÒu ®­êng yªu cÇu ng¾t, ng¾t mÒm d. NhiÒu ®­êng yªu cÇu ng¾t, kiÓm tra vßng b»ng phÇn mÒm vµ phÇn cøng, chiÕm

bus

6.17. Víi ph­¬ng ph¸p nhiÒu ®­êng yªu cÇu ng¾t (trong viÖc x¸c ®Þnh modul ng¾t), ph¸t biÓu nµo sau ®©y lµ ®óng:

a. CPU cã mét ®­êng yªu cÇu ng¾t cho c¸c modul vµo/ra

b. CPU ph¶i cã c¸c ®­êng yªu cÇu ng¾t kh¸c nhau cho mçi modul vµo/ra c. Sè l­îng thiÕt bÞ cã thÓ ®¸p øng lµ kh¸ lín

d. CPU cã nhiÒu ®­êng yªu cÇu ng¾t cho mçi modul vµo/ra

6.18. Víi ph­¬ng ph¸p kiÓm tra vßng b»ng phÇn mÒm (trong viÖc x¸c ®Þnh modul ng¾t), ph¸t biÓu nµo sau ®©y lµ ®óng:

a. BXL kiÓm tra mét lóc nhiÒu modul vµo/ra b. Tèc ®é kh¸ nhanh

c. BXL thùc hiÖn kiÓm tra tõng modul vµo/ra

d. BXL thùc hiÖn phÇn mÒm kiÓm tra tõng modul vµo/ra

6.19. Víi ph­¬ng ph¸p kiÓm tra vßng b»ng phÇn cøng (trong viÖc x¸c ®Þnh modul ng¾t), ph¸t biÓu nµo sau ®©y lµ sai:

a. BXL ph¸t tÝn hiÖu chÊp nhËn ng¾t ®Õn chuçi c¸c modul vµo/ra b. Modul vµo/ra ®Æt vect¬ ng¾t lªn bus d÷ liÖu

c. BXL dïng vect¬ ng¾t ®Ó x¸c ®Þnh CTC ®iÒu khiÓn ng¾t d. TÊt c¶ ®Òu sai

6.20. H×nh vÏ d­íi lµ s¬ ®å cña ph­¬ng ph¸p x¸c ®Þnh modul ng¾t nµo:

Trang 47/53

**INTR 3**

**INTR 2 INTR 1**

**INTR 0**

**Modul BXL** **vµo ra**

**Modul Modul Modul vµo ra vµo ra vµo ra**

a. KiÓm tra vßng b»ng phÇn mÒm b. KiÓm tra vßng b»ng phÇn cøng c. NhiÒu ®­êng yªu cÇu ng¾t

d. ChiÕm bus

6.21. H×nh vÏ d­íi lµ s¬ ®å cña ph­¬ng ph¸p x¸c ®Þnh modul ng¾t nµo:

**Cê**

**yªu** **INTR cÇu**

**ng¾t**

**Modul BXL** **vµo ra**

**Modul Modul Modul vµo ra vµo ra vµo ra**

a. KiÓm tra vßng b»ng phÇn mÒm b. KiÓm tra vßng b»ng phÇn cøng c. NhiÒu ®­êng yªu cÇu ng¾t

d. ChiÕm bus

6.22. H×nh vÏ d­íi lµ s¬ ®å cña ph­¬ng ph¸p x¸c ®Þnh modul ng¾t nµo:

**Cê yªu cÇu ng¾t**

**Bus d÷ liÖu**

**INTR**

**INTA**

**Modul BXL** **vµo ra**

**Modul Modul Modul vµo ra vµo ra vµo ra**

Trang 48/53

a. KiÓm tra vßng b»ng phÇn mÒm b. KiÓm tra vßng b»ng phÇn cøng c. NhiÒu ®­êng yªu cÇu ng¾t

d. ChiÕm bus

6.23. Víi h×nh vÏ d­íi ®©y, ph¸t biÓu nµo sau ®©y lµ ®óng:

a. Ng¾t X vµ ng¾t Y cïng ®­îc ®¸p øng mét lóc b. §©y lµ s¬ ®å ng¾t lång nhau

c. Ng¾t X vµ ng¾t Y göi tÝn hiÖu yªu cÇu cïng mét lóc d. Xö lý xong ng¾t X råi xö lý ng¾t Y

6.24. Víi h×nh vÏ d­íi ®©y, ph¸t biÓu nµo sau ®©y lµ sai:

a. §©y lµ s¬ ®å ng¾t tuÇn tù

Trang 49/53

b. Ng¾t X ®­îc phôc vô tr­íc ng¾t Y

c. Ng¾t Y göi yªu cÇu ng¾t tr­íc ng¾t X d. Ng¾t Y ®­îc phôc vô sau ng¾t X

6.25. Víi h×nh vÏ d­íi ®©y, ph¸t biÓu nµo sau ®©y lµ ®óng:

a. §©y lµ s¬ ®å ng¾t tuÇn tù

b. §©y lµ s¬ ®å ng¾t lång nhau

c. Ng¾t X cã møc ­u tiªn cao h¬n ng¾t Y d. Ng¾t X vµ ng¾t Y cã cïng møc ­u tiªn

6.26. Víi h×nh vÏ d­íi ®©y, ph¸t biÓu nµo sau ®©y lµ sai:

a. Ng¾t Y cã møc ­u tiªn cao h¬n ng¾t X b. §©y lµ s¬ ®å ng¾t lång nhau

c. Ng¾t Y ®­îc xö lý xong tr­íc ng¾t X d. Ng¾t X ®­îc xö lý xong tr­íc ng¾t Y

Trang 50/53

6.27. Víi ph­¬ng ph¸p vµo/ra b»ng DMA, ph¸t biÓu nµo sau ®©y lµ ®óng: a. Lµ ph­¬ng ph¸p do CPU ®iÒu khiÓn trao ®æi d÷ liÖu

b. Lµ ph­¬ng ph¸p kh«ng do CPU ®iÒu khiÓn trao ®æi d÷ liÖu c. Lµ ph­¬ng ph¸p ®­îc thùc hiÖn b»ng phÇn mÒm

d. Lµ ph­¬ng ph¸p trao ®æi d÷ liÖu gi÷a TBNV vµ CPU nhanh nhÊt

6.28. Víi ph­¬ng ph¸p vµo/ra b»ng DMA, ph¸t biÓu nµo sau ®©y lµ ®óng: a. TBNV dïng tÝn hiÖu DACK ®Ó yªu cÇu trao ®æi d÷ liÖu

b. CPU dïng tÝn hiÖu DREQ ®Ó tr¶ lêi ®ång ý DMA

c. DMAC göi tÝn hiÖu HRQ ®Ó xin dïng c¸c ®­êng bus d. DMAC göi tÝn hiÖu HLDA ®Ó xin dïng c¸c ®­êng bus

6.29. Víi ph­¬ng ph¸p vµo/ra b»ng DMA, ph¸t biÓu nµo sau ®©y lµ sai: a. Hoµn toµn do DMAC ®iÒu khiÓn trao ®æi d÷ liÖu

b. §©y lµ qu¸ tr×nh trao ®æi d÷ liÖu gi÷a TBNV vµ bé nhí c. CPU kh«ng can thiÖp vµo qu¸ tr×nh trao ®æi d÷ liÖu

d. CPU vµ DMAC kÕt hîp ®iÒu khiÓn trao ®æi d÷ liÖu

6.30. Víi ph­¬ng ph¸p vµo/ra b»ng DMA, ph¸t biÓu nµo sau ®©y lµ sai: a. §©y lµ ph­¬ng ph¸p cã tèc ®é trao ®æi d÷ liÖu chËm

b. §©y lµ ph­¬ng ph¸p cã tèc ®é trao ®æi d÷ liÖu nhanh c. Tr­íc khi ®iÒu khiÓn, DMAC ph¶i xin phÐp CPU

d. Nhu cÇu trao ®æi d÷ liÖu xuÊt ph¸t tõ TBNV 6.31. Cã c¸c kiÓu trao ®æi d÷ liÖu DMA nh­ sau:

a. DMA c¶ m¶ng, DMA theo khèi, DMA mét lÇn

b. DMA ¨n trém chu kú, DMA mét nöa, DMA trong suèt

c. DMA mét nöa, DMA ¨n trém chu kú, DMA c¶ m¶ng d. DMA theo khèi, DMA ¨n tr«m chu kú, DMA trong suèt

6.32. §èi víi ng¾t cøng, ph¸t biÓu nµo sau ®©y lµ ®óng: a. Cã hai lo¹i ng¾t cøng

b. Mäi ng¾t cøng ®Òu ch¾n ®­îc

c. Mäi ng¾t cøng ®Òu kh«ng ch¾n ®­îc

d. Ng¾t cøng MI lµ ng¾t kh«ng ch¾n ®­îc

6.33. §èi víi ng¾t cøng, ph¸t biÓu nµo sau ®©y lµ sai: a. Cã hai lo¹i ng¾t cøng

b. Mäi ng¾t cøng ®Òu ch¾n ®­îc

c. Ng¾t cøng MI cßn gäi lµ ng¾t INTR d. Ng¾t cøng MI lµ ng¾t ch¾n ®­îc

6.34. §èi víi ng¾t mÒm, ph¸t biÓu nµo sau ®©y lµ ®óng: a. Do BXL sinh ra

b. Do TBNV göi ®Õn

c. Do lÖnh ng¾t n»m trong ch­¬ng tr×nh sinh ra d. Kh«ng ph¶i lµ lÖnh trong ch­¬ng tr×nh

Trang 51/53

6.35. §èi víi ng¾t mÒm, ph¸t biÓu nµo sau ®©y lµ sai: a. Kh«ng do bé nhí sinh ra

b. Kh«ng do TBNV göi ®Õn

c. Kh«ng ph¶i lµ mét lÖnh trong ch­¬ng tr×nh d. Lµ mét lÖnh trong ch­¬ng tr×nh

6.36. §èi víi ng¾t ngo¹i lÖ, ph¸t biÓu nµo sau ®©y lµ ®óng: a. Lµ ng¾t do lçi ch­¬ng tr×nh sinh ra

b. Lµ ng¾t tõ bªn ngoµi göi ®Õn c. Lµ ng¾t tõ ROM göi ®Õn

d. Lµ ng¾t kh«ng b×nh th­êng

6.37. §èi víi ng¾t ngo¹i lÖ, ph¸t biÓu nµo sau ®©y lµ sai: a. LÖnh chia cho 0 sinh ra ng¾t ngo¹i lÖ

b. LÖnh sai có ph¸p sinh ra ng¾t ngo¹i lÖ c. Trµn sè sinh ra ng¾t ngo¹i lÖ

d. Lçi bé nhí sinh ra ng¾t ngo¹i lÖ

6.38. C¸c b­íc cña qu¸ tr×nh DMA diÔn ra theo thø tù sau ®©y:

a. DREQ -> HLDA -> DACK -> HRQ -> trao ®æi d÷ liÖu-> kÕt thóc b. DREQ -> HRQ -> HLDA -> DACK -> trao ®æi d÷ liÖu-> kÕt thóc c. HRQ -> HLDA -> DACK -> DREQ -> trao ®æi d÷ liÖu-> kÕt thóc

d. HRQ -> DACK -> DREQ -> HLDA -> trao ®æi d÷ liÖu-> kÕt thóc

6.39. §èi víi kiÓu DMA theo khèi, ph¸t biÓu nµo sau ®©y lµ ®óng: a. Lóc nµo bus rçi th× truyÒn d÷ liÖu

b. BXL bÞ Ðp buéc treo t¹m thêi tõng chu kú bus c. TruyÒn kh«ng liªn tôc tõng byte d÷ liÖu

d. TruyÒn xong hÕt d÷ liÖu míi tr¶ l¹i bus cho BXL

6.40. §èi víi kiÓu DMA theo khèi, ph¸t biÓu nµo sau ®©y lµ sai: a. BXL nh­êng hoµn toµn bus cho DMAC

b. BXL kh«ng bÞ Ðp buéc treo t¹m thêi tõng chu kú bus c. TruyÒn kh«ng liªn tôc tõng nhãm 2 byte d÷ liÖu

d. TruyÒn xong hÕt d÷ liÖu míi tr¶ l¹i bus cho BXL

6.41. §èi víi kiÓu DMA ¨n trém chu kú, ph¸t biÓu nµo sau ®©y lµ ®óng: a. BXL vµ DMAC xen kÏ nhau sö dông bus

b. BXL sö dông bus hoµn toµn

c. DMAC sö dông bus hoµn toµn

d. Khi bé nhí rçi th× DMAC dïng bus

6.42. §èi víi kiÓu DMA ¨n trém chu kú, ph¸t biÓu nµo sau ®©y lµ sai: a. DMAC chØ sö dông mét sè chu kú nµo ®ã cña bus

b. BXL kh«ng sö dông bus hoµn toµn c. DMAC sö dông bus hoµn toµn

d. D÷ liÖu kh«ng ®­îc truyÒn mét c¸ch liªn tôc

Trang 52/53

6.43. §èi víi kiÓu DMA trong suèt, ph¸t biÓu nµo sau ®©y lµ ®óng: a. Khi DMAC kh«ng dïng bus th× BXL tranh thñ dïng bus b. Khi BXL kh«ng dïng bus th× tranh thñ tiÕn hµnh DMA

c. BXL vµ DMAC xen kÏ dïng bus

d. BXL bÞ DMAC Ðp buéc nh­êng bus

6.44. §èi víi kiÓu DMA trong suèt, ph¸t biÓu nµo sau ®©y lµ sai: a. Khi DMAC kh«ng dïng bus th× BXL tranh thñ dïng bus b. DMA ®­îc tiÕn hµnh khi BXL kh«ng dïng bus

c. BXL vµ DMAC dïng bus xen kÏ nhau

d. BXL vµ DMAC kh«ng cïng mét lóc dïng bus

Trang 53/53