

RMC-RX62G

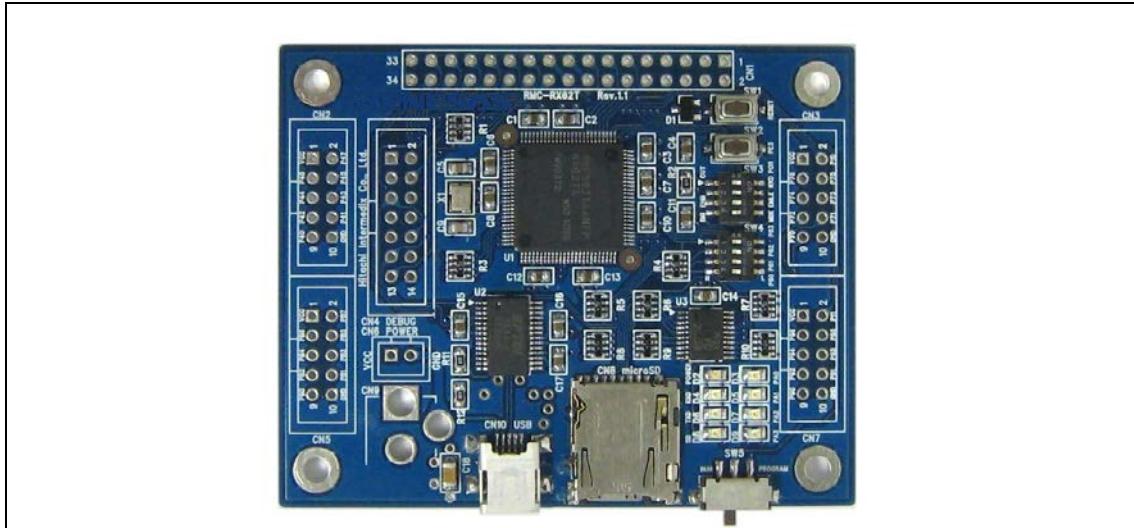
取扱説明書

第 2.02 版

2015 年 5 月 12 日

株式会社日立ドキュメントソリューションズ

1. 概要



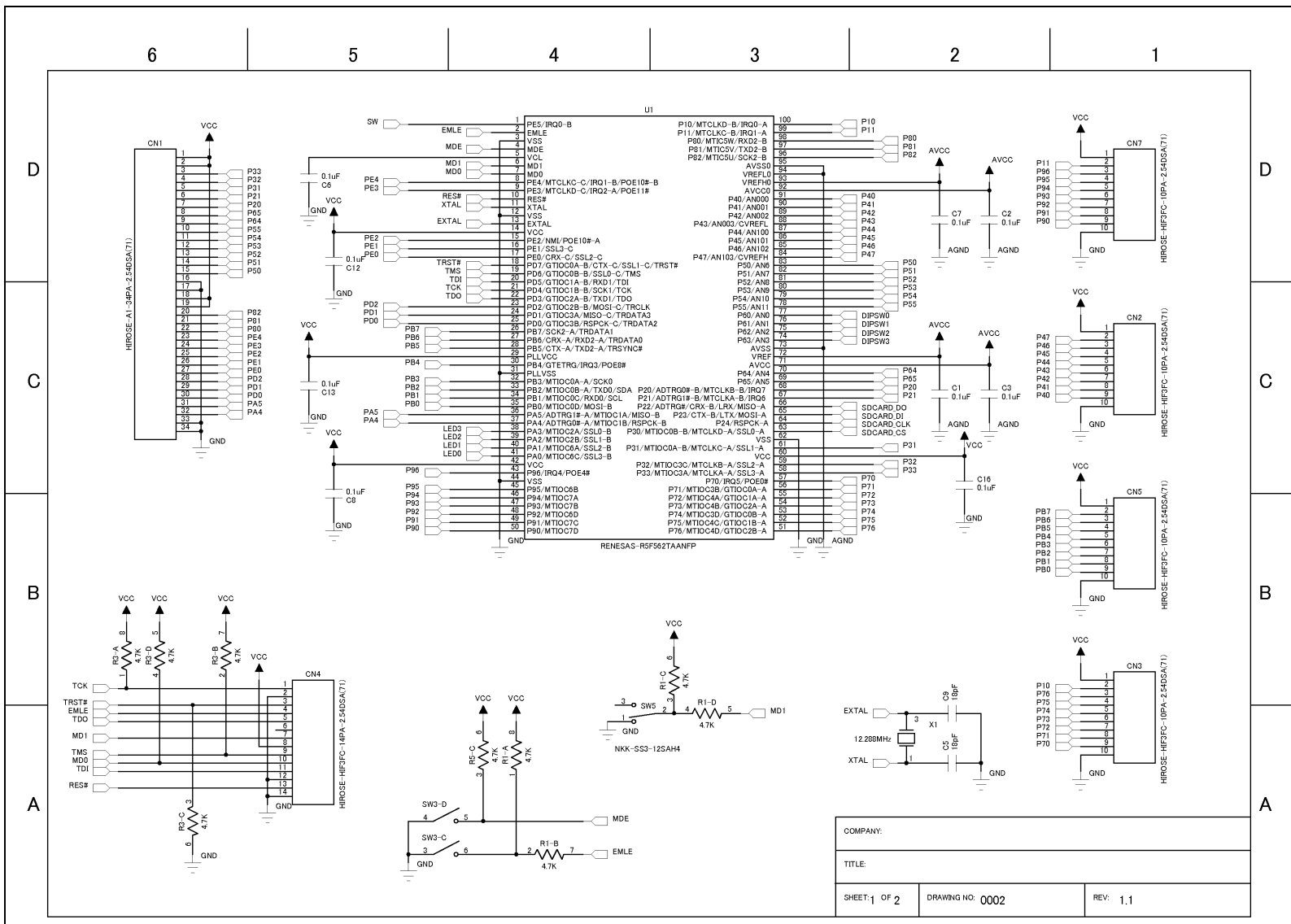
ルネサスエレクトロニクス製 RX62G マイコンを使用したマイコンボードです。

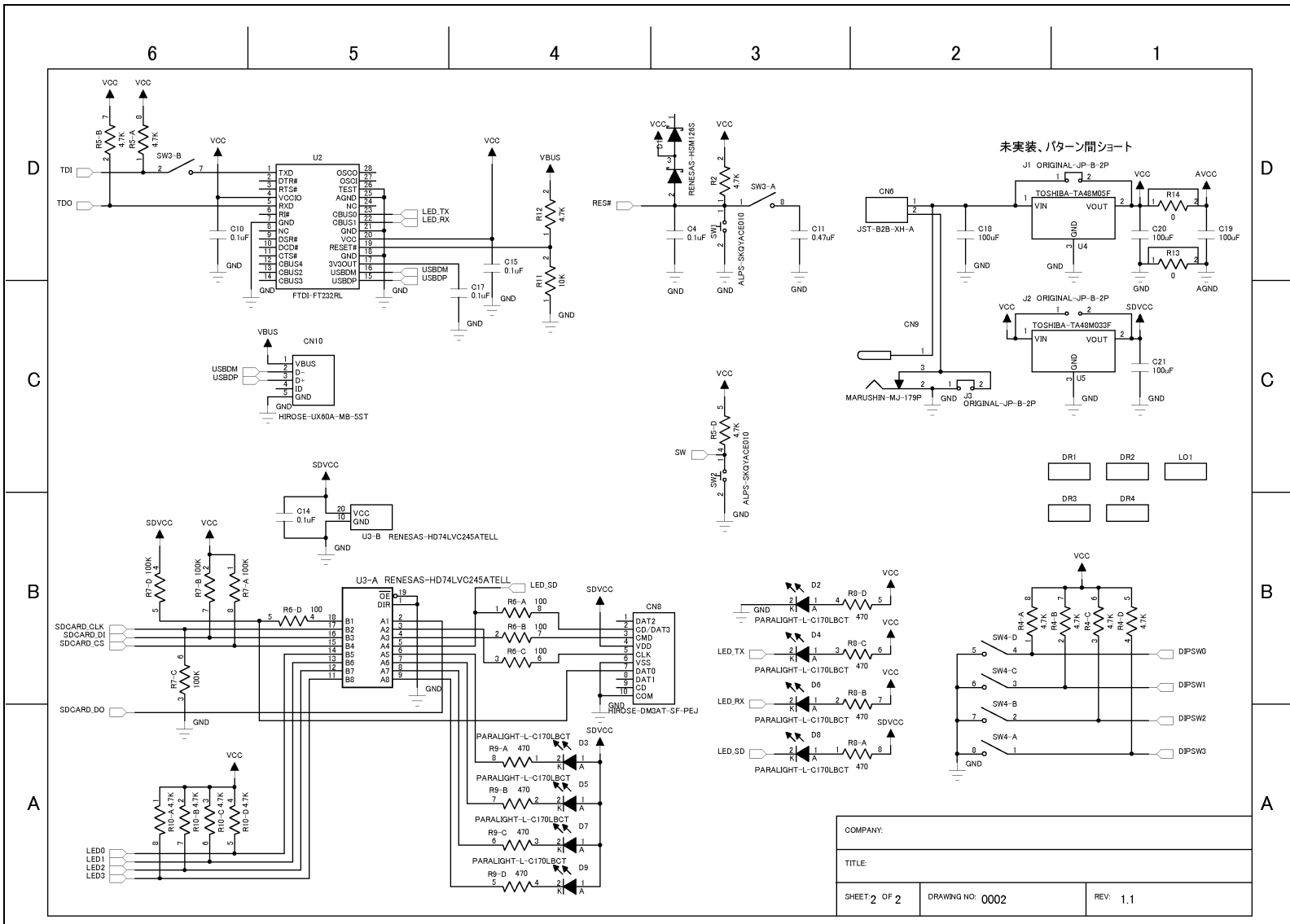
モーター制御機能、A/D 変換機能の強化により、より細かな制御が可能で、組み込み機器の開発に使用することができます。

1.1 仕様

CPU	ルネサスエレクトロニクス製 RX62G (型番 R5F562GAADFP)
内蔵メモリ	Flash : 256KB、RAM : 16KB、Data Flash : 32KB
内蔵周辺モジュール	汎用タイマーMTU3(16bit×8ch)、汎用 PWM タイマーGPT(16bit×4ch)、 コンペアマッチタイマ CMT(16bit×4ch)、 12bit A/D (4ch×2 ユニット)、10bit A/D (12ch×1 ユニット)、 SCI (3ch)、IIC (1ch)、CS 付きシリアル RSPI (1ch)、 LIN (1ch)、CAN (1ch)
I/O	10 ピンコネクタ×4、34 ピンコネクタ×1、micro SD コネクタ×1 LED×4 ビット、DIP スイッチ×4 ビット、 タクトスイッチ×1 ビット
書き込み	USB (シリーズ B ミニ)
電源	DC+5V、2 ピンコネクタ
動作周波数	98.304MHz (12.288MHz×8 倍)
基板	75mm×60mm、4 層基板

1.4 回路図





1. 概要

1.5 ポート表

コネクタ	番号	端子名	
CN7	1	VCC	
	2	P11/MTCLKC-B/IRQ1-A	
	3	P96/IRQ4/POE4#	
	4	P95/MTIOC6B	
	5	P94/MTIOC7A	
	6	P93/MTIOC7B	
	7	P92/MTIOC6D	
	8	P91/MTIOC7C	
	9	P90/MTIOC7D	
	10	GND	

コネクタ	番号	端子名	
CN3	1	VCC	
	2	P10/MTCLKD-B/IRQ0-A	
	3	P76/MTIOC4D/GTIOC2B-A	
	4	P75/MTIOC4C/GTIOC1B-A	
	5	P74/MTIOC3D/GTIOC0B-A	
	6	P73/MTIOC4B/GTIOC2A-A	
	7	P72/MTIOC4A/GTIOC1A-A	
	8	P71/MTIOC3B/GTIOC0A-A	
	9	P70/IRQ5/POE0#	
	10	GND	

コネクタ	番号	端子名	
CN2	1	VCC	
	2	P47/AN103/CVREFH	
	3	P46/AN102	
	4	P45/AN101	
	5	P44/AN100	
	6	P43/AN003/CVREFL	
	7	P42/AN002	
	8	P41/AN001	
	9	P40/AN000	
	10	GND	

コネクタ	番号	端子名	
CN5	1	VCC	
	2	PB7/SCK2-A/TRDATA1	
	3	PB6/CRX-A/RXD2-A/TRDATA0	
	4	PB5/CTX-A/TXD2-A/TRSYNC#	
	5	PB4/GTETRQ/IRQ3/POE8#	
	6	PB3/MTIOC0A-A/SCK0	
	7	PB2/MTIOC0B-A/TXD0/SDA	
	8	PB1/MTIOC0C/RXD0/SCL	
	9	PB0/MTIOC0D/MOSI-B	
	10	GND	

1. 概要

コネクタ	番号	端子名	
CN1	1	VCC	
	2	VCC	
	3	P33/MTIOC3A/MTCLKA-A/SSL3-A	
	4	P32/MTIOC3C/MTCLKB-A/SSL2-A	
	5	P31/MTIOC0A-B/MTCLKC-A/SSL1-A	
	6	P21/ADTRG1#-B/MTCLKA-B/IRQ6	
	7	P20/ADTRG0#-B/MTCLKB-B/IRQ7	
	8	P65/AN5	
	9	P64/AN4	
	10	P55/AN11	
	11	P54/AN10	
	12	P53/AN9	
	13	P52/AN8	
	14	P51/AN7	
	15	P50/AN6	
	16	GND	
	17	GND	
	18	VCC	
	19	VCC	
	20	P82/MTIC5U/SCK2-B	
	21	P81/MTIC5V/TXD2-B	
	22	P80/MTIC5W/RXD2-B	
	23	PE4/MTCLKC-C/IRQ1-B/POE10#-B	
	24	PE3/MTCLKD-C/IRQ2-A/POE11#	
	25	PE2/NMI/POE10#-A	
	26	PE1/SSL3-C	
	27	PE0/CRX-C/SSL2-C	
	28	PD2/GTIOC2B-B/MOSI-C/TRCLK	
	29	PD1/GTIOC3A/MISO-C/TRDATA3	
	30	PD0/GTIOC3B/RSPCK-C/TRDATA2	
	31	PA5/ADTRG1#-A/MTIOC1A/MISO-B	
	32	PA4/ADTRG0#-A/MTIOC1B/RSPCK-B	
	33	GND	
	34	GND	

1.6 ピン配置図

コネクタのピン配置

