

Instituto Tecnológico de Costa Rica Área de Ingeniería en Computadores Fundamentos de Arquitectura de Computadores (CE1107)

Proyecto Individual Lógica Combinatoria

Estudiante:

Meibel Ceciliano Picado, carné 2020023333

Profesor:

Luis Chavarría Zamora

Fecha de entrega:

4 de abril

I Semestre, 2024

19 marzo

Se inicia investigando sobre el código binario exceso tres, este consiste en codificar en binario natural cada digito que compone un numero decimal después de haberle sumado la cantidad de 3.

Sabiendo esto se procede a transformar los 8 números de código de gray a exceso 3. En el código de gray los bits son llamados ABC leyéndose de izquierda a derecha y en exceso 3 sería XYZ leyéndose de la misma forma, como se observa en la tabla.

Decimal	Código de Gray			Binario exceso 3		
	A	В	С	X	Y	Z
0	0	0	0	0	1	1
1	0	0	1	1	0	0
2	0	1	1	1	0	1
3	0	1	0	1	1	0
4	1	1	0	1	1	1
5	1	1	1	0	0	0
6	1	0	1	0	0	1
7	1	0	0	0	1	0

Esta transformación de gray a binario exceso 3 debe llevarse a cabo mediante un circuito combinacional donde las salidas de ese circuito serán las entradas a recibir el Arduino. Para lograr esto se hace un análisis a cada bit por separado mediante mapas de Karnaugh para obtener las expresiones booleanas que ayudaran a diseñar el circuito combinacional.

Mapa de Karnough para obtener X

AB C	00	01	11	10
0	0	1	1	0
1	1	1	0	0

Expresión booleana: $X = C\bar{A} + C\bar{B}$

Mapa de Karnough para obtener Y

AB C	00	01	11	10
0		1	1	
1	0	0	0	0

Expresión booleana: $Y = \bar{C}$

Mapa de Karnough para obtener Z

AB C	00	01	11	10
0	1	0		0
1	0	1	0	1

Expresión booleana: $Z = \bar{A}\bar{B}\bar{C} + \bar{A}BC + A\bar{B}C + AB\bar{C}$

Se puede simplificar de la siguiente manera

 $Z = \bar{B} (\bar{A}\bar{C} + AC) + B(\bar{A}C + A\bar{C})$ se usa propiedad de distributividad

 $Z = \overline{B} \ (\overline{A \oplus C}) + B(A \oplus C)$