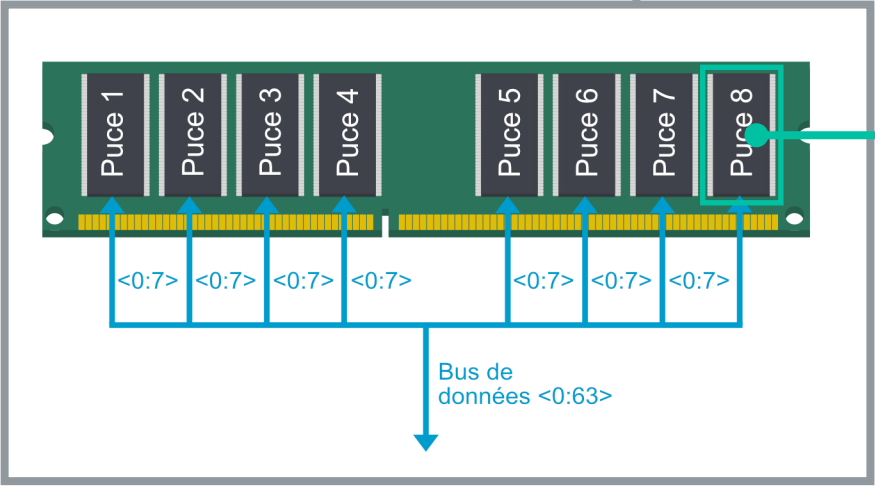
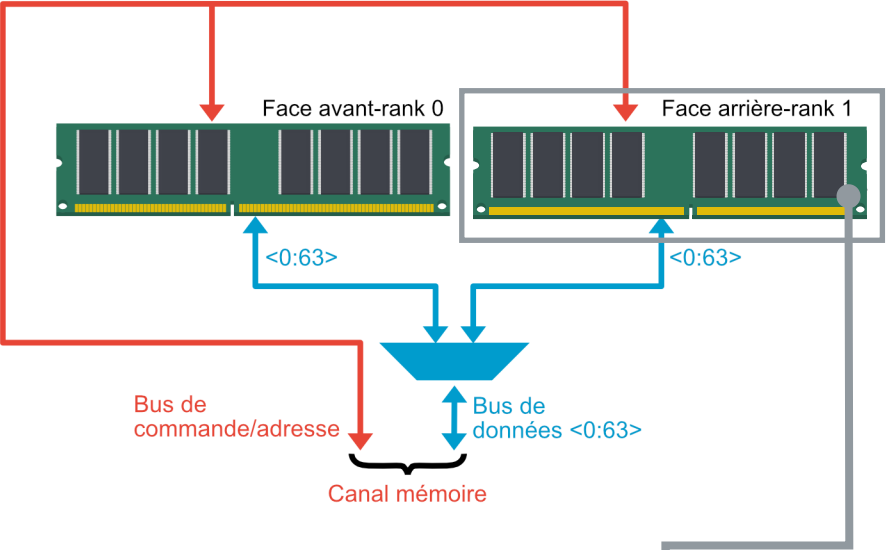
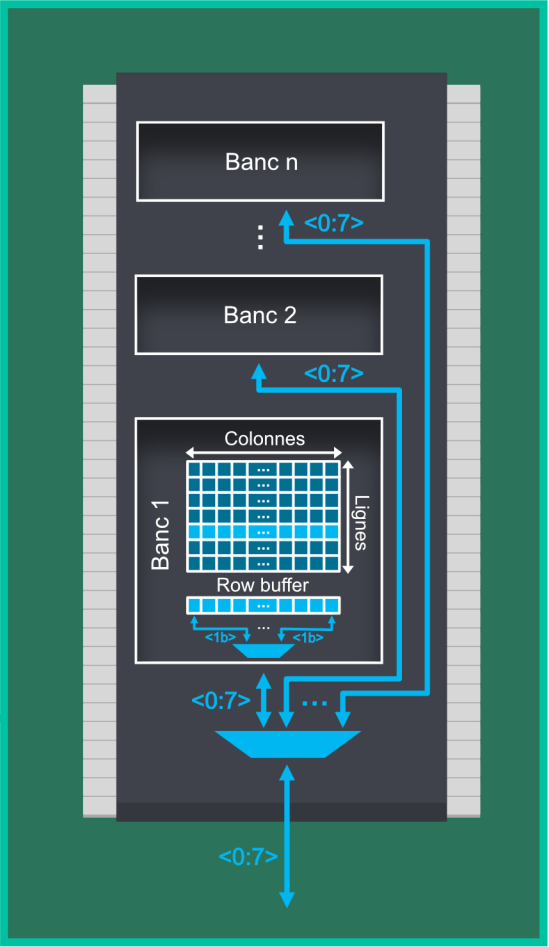


Organisation d'un module mémoire



Organisation d'un rank



Organisation d'une puce et d'un banc mémoire