

# Sayısal Elektronik Devreleri

## 4. Ödev

**Son Teslim Tarihi:** Pazartesi ve Salı Grubu için 3 Haziran 2011 Cuma Yılsonu Sınavı

Öğrenci numaranızın son 8 rakamını sırasıyla verecek sözde NMOS ROM yapısını satır kod çözücüsü ile birlikte

- a. NOR bazlı olarak
- b. NAND bazlı olarak

tasarlayın.

Yol gösterme:

000 adresinde sonuncu,

001 adresinde sondan 2.

010 adresinde sondan 3.

....

110 adresinde sondan 7.

111 adresinde sondan 8. rakam olacaktır. ROM çıktısında en yüksek anlamlı bit solda, en düşük anlamlı bit sağda olacaktır.

Not I: Çizimlerinizde kolaylık olması açısından satır kod çözücü kısımları ile hafıza kısımlarını farklı kağıtlara çizebilirsiniz.

Not II: Nokta notasyonu kullanılmayacak, transistorlar açıkça gösterilecektir.