## Sayısal Elektronik Devreleri I. Ödev

Son Teslim Tarihi: 24 Mart 2011 (Oda: 3011)

Bir 0.35 µm CMOS prosesine ait parametreler şu şekildedir:  $\mu_n C_{ox} = 160~\mu A/V^2$ ,  $\mu_p C_{ox} = 60~\mu A/V^2$ ,  $V_{DD} = 3.3~V$ ,  $V_{TN} = -V_{TP} = 0.6~V$ 

- Bu proseste tasarlanacak bir CMOS eviricide NMOS'un kanal genişliği W<sub>n</sub>=5 μm, PMOS'un kanal genişliği W<sub>P</sub>= 15 μm olduğuna göre;
  - a) V<sub>TH</sub> değerini bulun.
  - b) Eviricinin girişi V<sub>TH</sub> değerindeyken beslemeden çekeceği akımı bulun.
  - c) Eviricinin NM<sup>0</sup> ve NM<sup>1</sup> değerlerini hesaplayın.
  - d) Bu evirici 50 fF'lık yükü sürerken yükselme ve düşme gecikmelerini hesaplayın.
  - e) Bu eviricinin 50 fF'lık yükü 500 MHz'lik giriş işaretiyle sürdüğü durumdaki dinamik güç tüketimini hesaplayın.
- 2. Direnç yüklü bir NMOS eviricinin:
  - a) V<sub>TH</sub> değerinin
  - b) V<sub>IL</sub> ve V<sub>OHmin</sub> değerlerinin
  - c) V<sub>IH</sub> ve V<sub>OLmax</sub> değerlerinin

analitik ifadelerini elde edin.

Elde ettiğiniz ifadeleri de kullanarak NMOS'unun kanal genişliği W=10 $\mu$ m, yük direnci 1k $\Omega$  olan bir eviricinin

- d) V<sub>TH</sub>, V<sub>IL</sub>, V<sub>IH</sub>, V<sub>OHmin</sub>, V<sub>OLmax</sub> değerlerini
- e)  $V_{OL}$  ve  $P_S$  değerlerini hesaplayın.
- 3. 1. soruda a,b,c,d ve 2. soruda d,e şıklarında hesapladığınız değerleri SPICE ortamında

NMOS için:	PMOS için:
.model NMOS_HW1 NMOS	.model PMOS_HW1 PMOS
+KP = 160u	+KP = 60u
+VTO = 0.6	+VTO = -0.6

model parametrelerini kullanarak simülasyon yoluyla doğrulayın. Yorumlarınızı yapın.

Yol Gösterme 1: Devrenizde model parametrelerini kullanmak için BREAKOUT kütüphanesinden NMOS için MbreakN, PMOS için MbreakP elemanlarını devrenize ekleyin. Eklediğiniz elemana sağ tuşla tıklayarak "Edit PSPICE Model" seçip çıkan pencereye model parametrelerini girebilirsiniz. Bu aşamadan sonra elemana çift tıklayarak W ve L değerlerini ilgili yerlere girebilirsiniz.

*Yol Gösterme 2:* Gerilim geçiş eğrileri (VTC) yoluyla elde edilecek değerler için girişe VDC bağlayarak 0V – 3.3V arası 10mV adım aralıklı (step size) DC Sweep analizi yapmanız ve çıkısı cizdirmeniz gerekmektedir.

Yol Gösterme 3: VTC'de türev almak için PSPICE'da tanımlı olan fonksiyon D() fonsiyonudur. (eğimin -1 olduğu değerleri bulmak için) "Add trace" ile ilgili fonksiyon kullanılabilir.