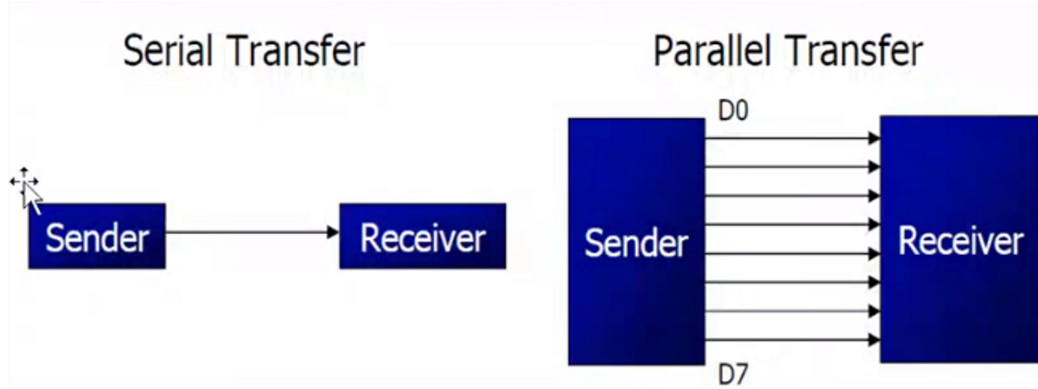


## 12.Hafta

27 Aralık 2020 Pazar

11:56

- Seri haberleşmede bir gönderen bir alan vardır ve aralarında sadece tek hat vardır.
- Paralelde kaç bitlik sistemse o kadar hat vardır.



- CD, PLLCON'daki frekans değerlerini belirtiyor.

Tablo 1. Timer 3 baud-rate register değerleri

İdeal Baud Rate	CD	DIV	T3CON	T3FD	% Hata
9600	0	6	86H	2DH	0.2
9600	1	5	85H	2DH	0.2
9600	2	4	84H	2DH	0.2
9600	3	3	83H	2DH	0.2
9600	4	2	82H	2DH	0.2
9600	5	1	81H	2DH	0.2

0	CD0	CD2	CD1	CD0	Core Clock Frequency (MHz)
		0	0	0	16.777216
		0	0	1	8.388608
		0	1	0	4.194304
		0	1	1	2.097152 (Default Core Clock Frequency)
		1	0	0	1.048576
		1	0	1	0.524288
		1	1	0	0.262144
		1	1	1	0.131072

- İlk üç satırdaki kod ile Timer 3 baud-rate üretimi gerçekleştirilir.
- 4.satır kod UART haberleşmesinin modu belirlenir.

```
MOV    PLLCON,#03H ; core clk = 2.097152MHz
;Configure uart for 9600 baud at core clk = 2.097152MHz
MOV    T3CON,#83h
MOV    T3FD,#2Dh
MOV    SCON,#52h
```