1.-Tenim un sistema de memòria dividit en frames de 4 KiBytes amb una memòria total d'1 MiByte. = 1024 Kigyles; 1024/4 = 256 frames.

Tenim els processos següents: Tenim els processos següents:

	MIDA EN BYTES	FRAMES	BYTES DEL DARRER FRAME	DESPLAÇA MENT DEL DARRER BYTE	DESPLAÇA MENT EN HEXADECI MAL	
			9400- (2.4096)			
A	9400-	3	1208	1207	487	
В	512	1	512	511	1FF	
С	8000	2	3904	3903	F3F	1
D	7500	2	3404	3403	DUB	ı
E	718	1	718	717	200	
F	10700	3	2508	2507	908	

3504.

completa la taula anterior.

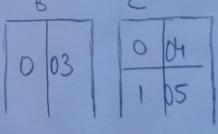
Tenint en compte l'arribada i sortida de processos següent, fes un esquema de com quedaria la memòria:

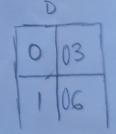
ARRIBA A ARRIBA B ARRIBA C SURT B ARRIBA D SURT-C ARRIBA E **ARRIBA F**

08 05 0A

OD

A					
I	0	00			
	1	01			
T	2	02			





Escriu les taules de pàgines i frames de cada procés.

Indica l'adreça del darrer byte de cada procés

A - 60x024B7

D-1 0x06 D4B

B-DOXO31FF

C - OXOSF3F

F-DOX OA 9CB

08 08