

sel_strobeB

clk sel(0:1)

PULL UP

mux4SSD

rb_in dpO
hexD(3:0)
hexC(3:0)
hexB(3:0)
hexA(3:0)
sel(0:1)
dp_in(3:0) hexO(3:0)
anO(3:0)

Anode(3:0)

SSD_1dig

dp_in sseg(7:0)
hexD(3:0)

sseg(0) sseg(0)
sseg(1) sseg(1)
sseg(2) sseg(2)
sseg(3) sseg(3)
sseg(4) sseg(4)
sseg(5) sseg(5)
sseg(6) sseg(6)
sseg(7) sseg(7)

DCM_50M

CLK CLK1M
CLK10k
CLK1k
RST CLK1

clock
PULL DOWN

bin2BCD3en

CLK Dout3(3:0)
Dout2(3:0)
Dout1(3:0)
Dout0(3:0)
En
Din(7:0) RBout(3:0)
Din(7:0)

ButtonEn

Din(7:0)

RBout(3:0)