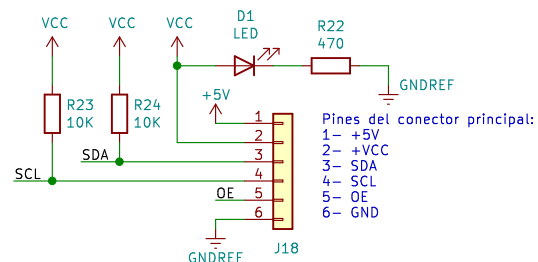
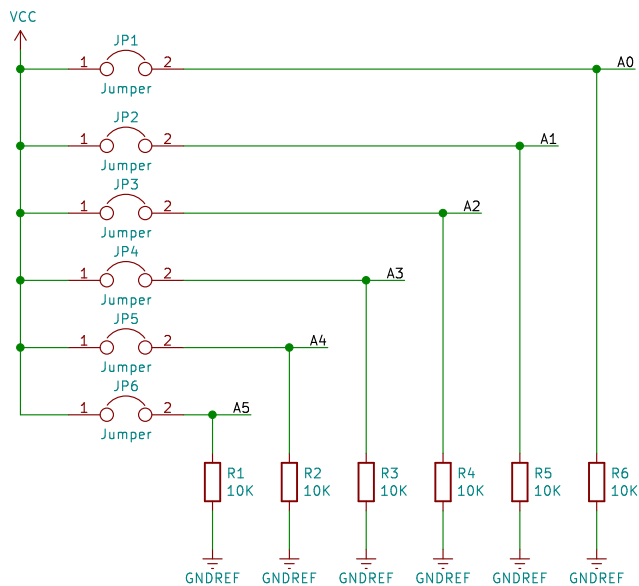
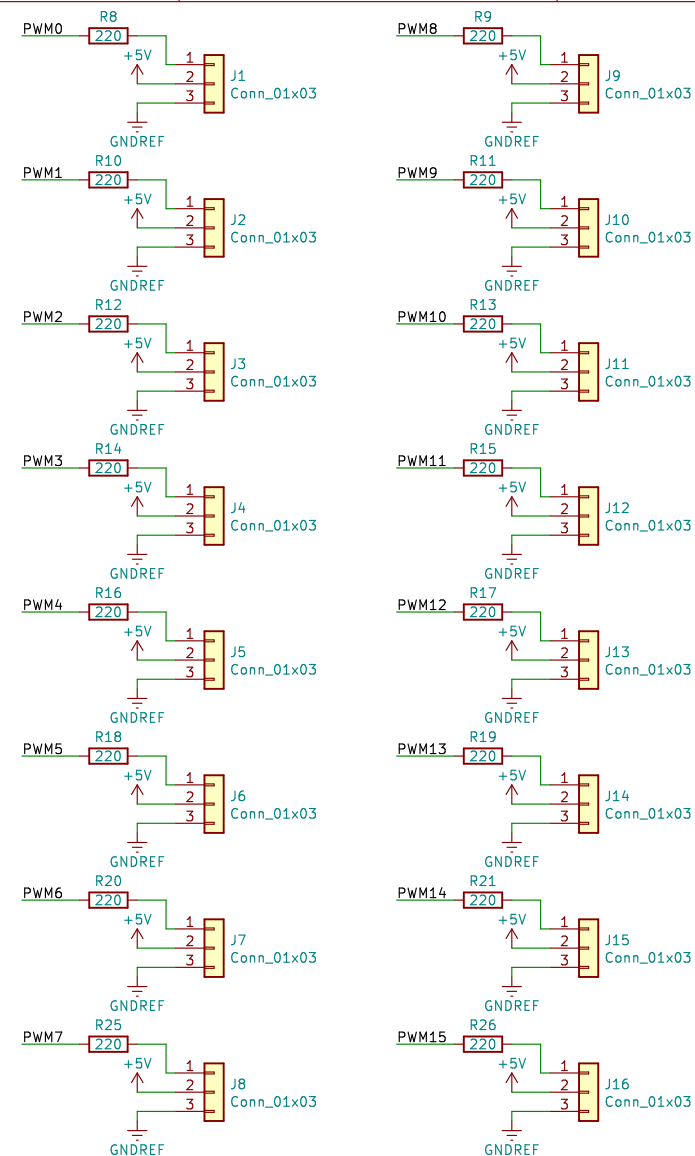
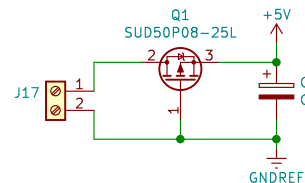
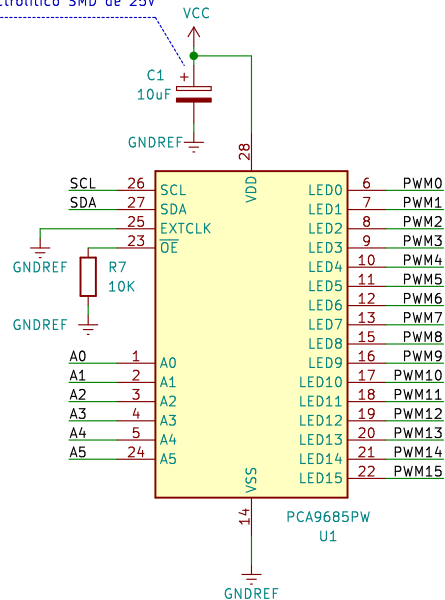


Dirección I2C
1 + A5 + A4 + A3 + A2 + A1 + A0 + RW
Nota: Abierto = 0 / Cerrado = 1



Notas:
a) El pin OE es un habilitador de salidas, con un nivel lógico bajo habilita todas las salidas, mientras que un nivel lógico alto deshabilita estas últimas.

Capacitor de desacople
Electrolítico SMD de 25V



Autor: Gerónimo Franco Ezequiel
Revisor: Gerónimo Franco, Diego Brengi
Licencia Creative Commons 2021
Diseño de PCB – CESE – 14Cohorte

Sheet: /
File: PCA9685 Replica.sch

Titile: Réplica Controlador 16 Canales PWM/Servos con PCA9685

Size: A4
KiCad E.D.A. kicad (5.1.8)-1

Date: 2021-09-09
Rev: 1.0
Id: 1/1