

Table des matières

- Rappels (?)
- Mémoire
- Exécution d'un programme
- Le segment de pile
- Les pointeurs
- Allocation dynamique de mémoire

Bases

- 2 (binaire) : [0, 1]
- 10 (décimale) : [0, 9]
- 16 (hexadécimale) : [0, 9] U [A, F]

Correspondance entre bases

$$1219 = 1024 + 128 + 64 + 2 + 1$$

$$= 2^{10} + 2^{7} + 2^{6} + 2^{1} + 2^{0}$$

$$= b10011000011$$

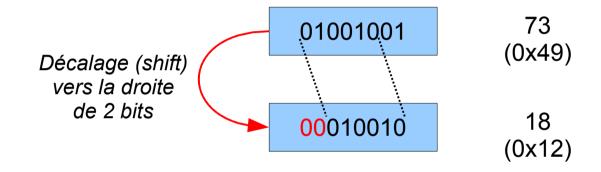
$$= 4*16^{2} + C*16^{1} + 3*16^{0}$$

$$= 0x4C3$$

Note: il peut être utile de connaître la plupart des exposants de 2

1, 2, 4, 8, 16, 32, 64, 128, 256, 512, 1024, 2048, 4096, 8192, 16384, 32768, 65536, ...

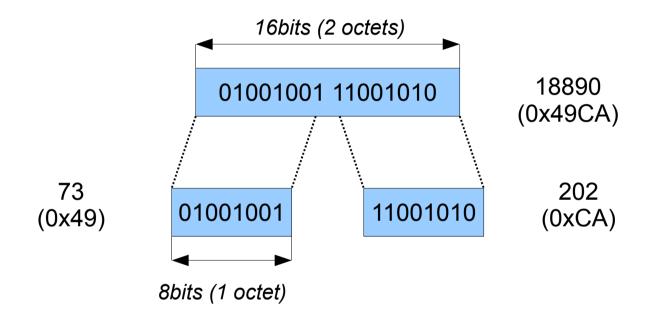
Opérations utiles



Note:

- Le **décalage vers la droite de N bits** revient à effectuer une division entière par 2^N . Par exemple, un décalage de 2 bits vers la droite effectue une division par 4.
- Symétriquement, le **décalage de N bits vers la gauche** revient à effectuer une multiplication par 2^N . Attention toutefois au dépassement de la capacité (les bits de gauche sont perdus).

Taille des données

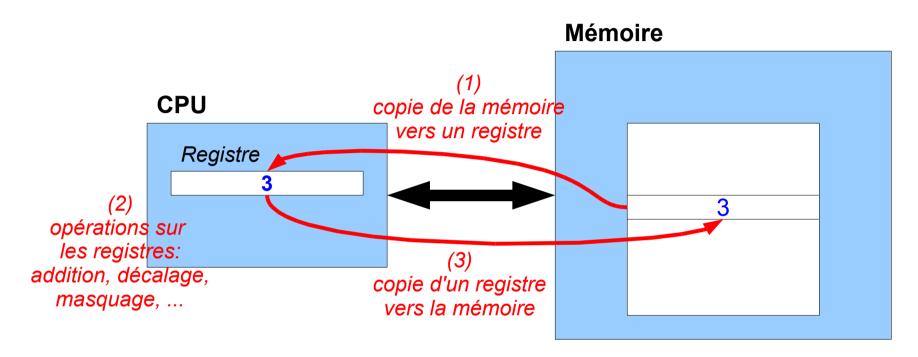


Note: un entier non signé E_{16} de taille 16 bits est égal à la concaténation des bits de 2 entiers non signés E_{8G} et E_{8D} de taille 8 bits. Numériquement,

$$E_{16} = (E_{8G} * 2^{8}) + E_{8D}$$

 E_{8G} est l'octet de poids fort (gauche) et E_{8D} est l'octet de poids faible (droite).

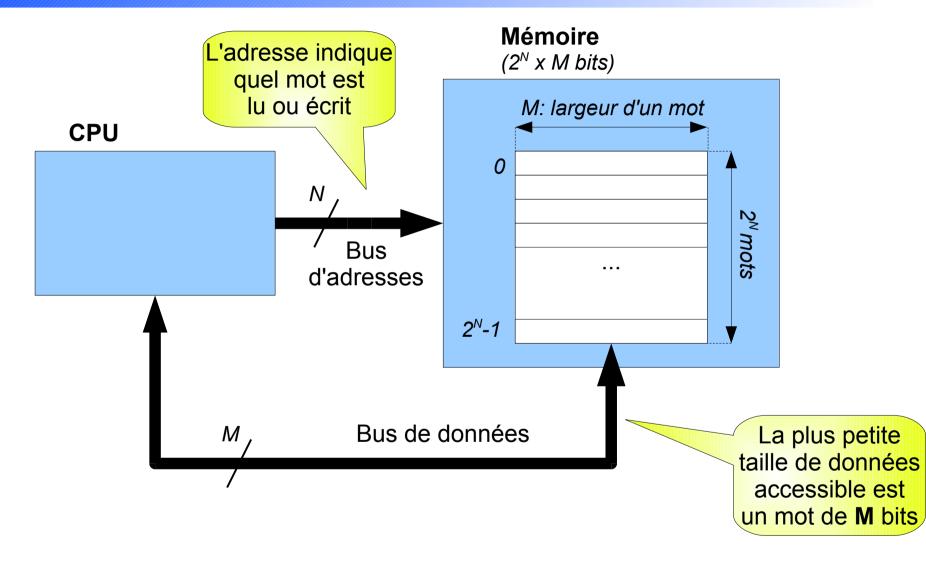
- La mémoire vue par un programme C
 - Concept d'adresse
 - Représentation des données
 - Plus bas niveau qu'en Java
 - Comprendre la réalité physique des pointeurs afin d'éviter les erreurs de manipulation classiques



Notes importantes:

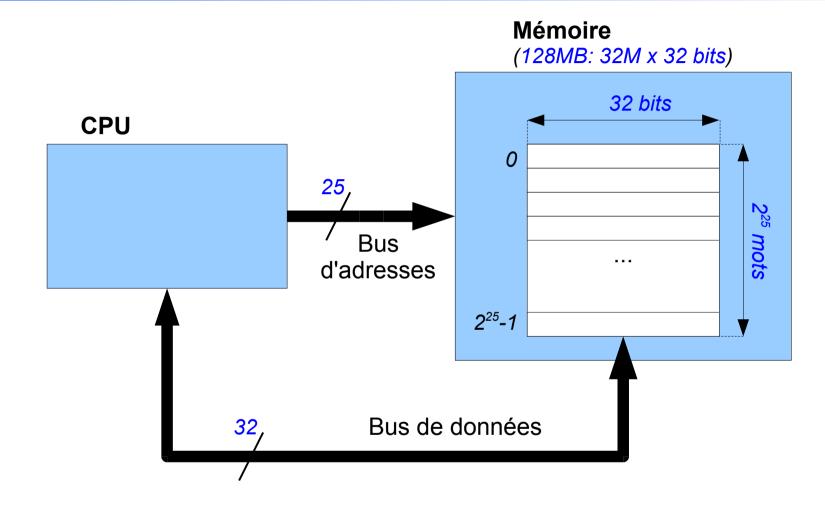
En général, les CPU ne travaillent **pas directement** sur les données en mémoire. Celles-ci sont rapatriées dans des registres du CPU. Elles y sont modifiées, puis éventuellement recopiées en mémoire.

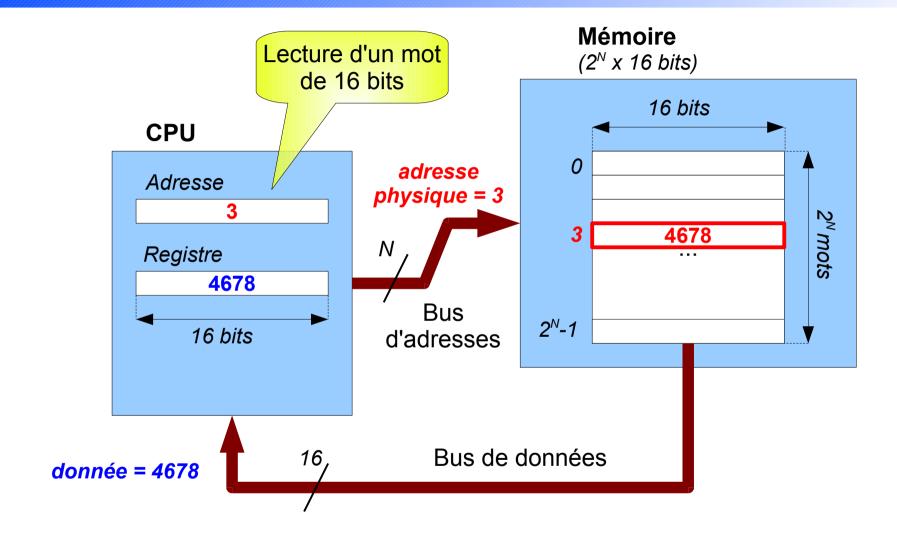
Un CPU a un **nombre limité de registres** (de l'ordre d'une 10^{aine}), ce qui implique qu'il peut traiter un nombre limité de données à la fois.

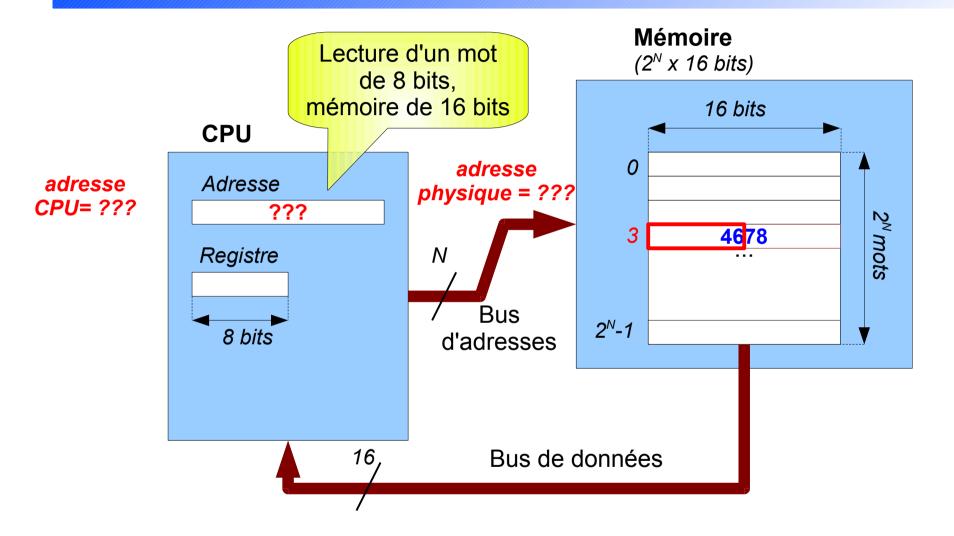


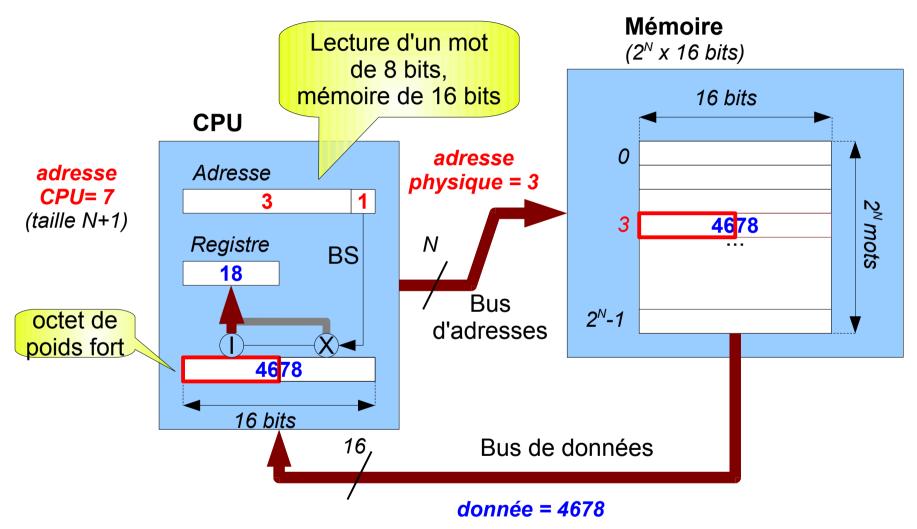
Notes: parfois les bus d'adresses et de données sont partagés.

Mémoire (exemple)



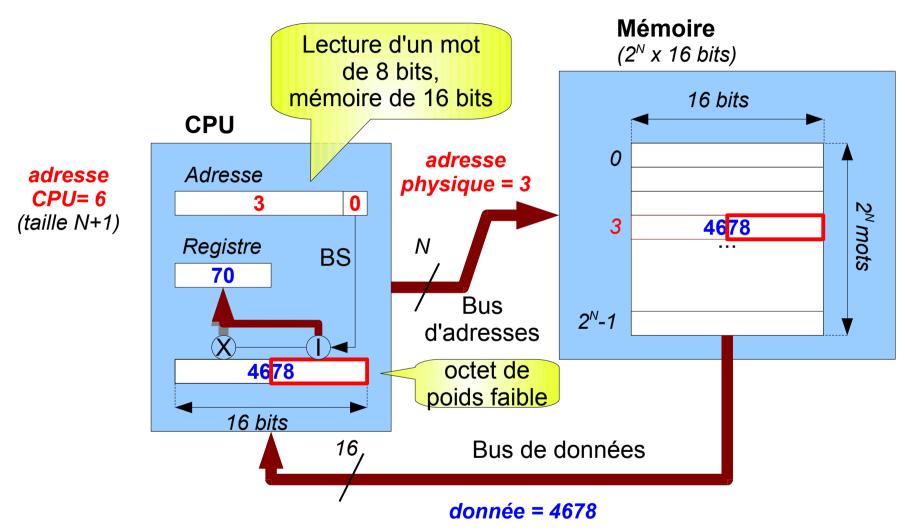






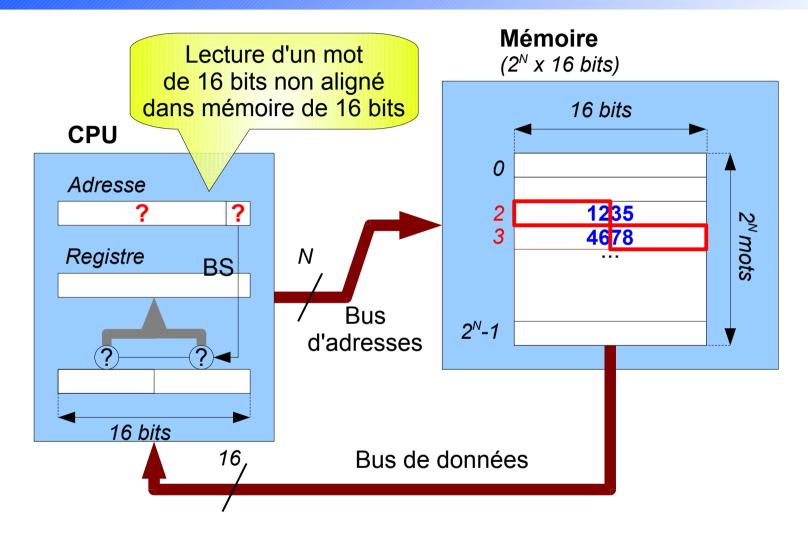
Détails:

- adresse CPU = (adresse physique # BS) = (3*2) + 1 = 7
- donnée: $4678 = 18*2^8 + 70$



Détails:

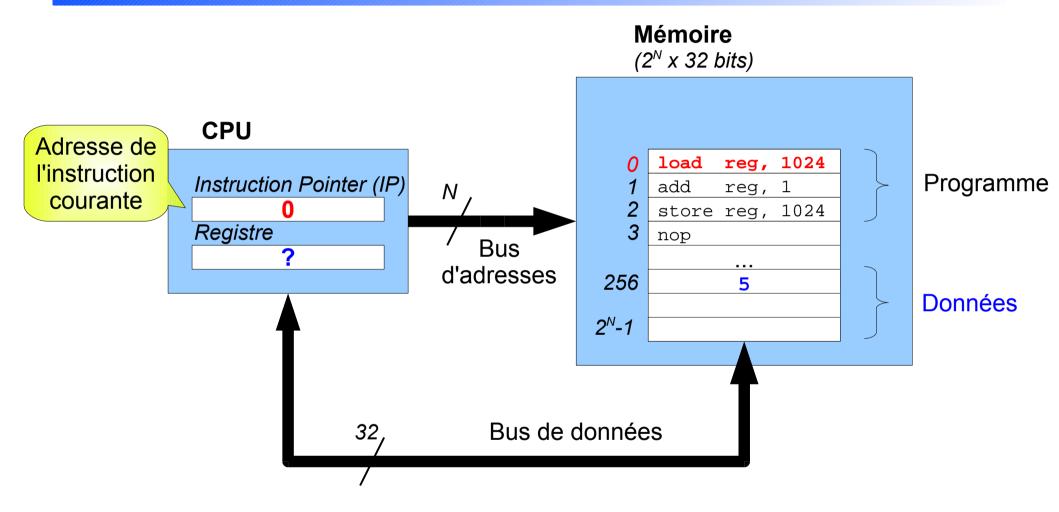
- adresse CPU = (adresse physique # BS) = (3*2) + 0 = 6
- donnée: $4678 = 18*2^8 + 70$



Note: pour lire 16 bits à l'adresse CPU 5, 2 lectures sont nécessaires. Il faut d'abord lire l'octet de poids fort à l'adresse physique 2 puis l'octet de poids faible à l'adresse physique 3.

Résumé

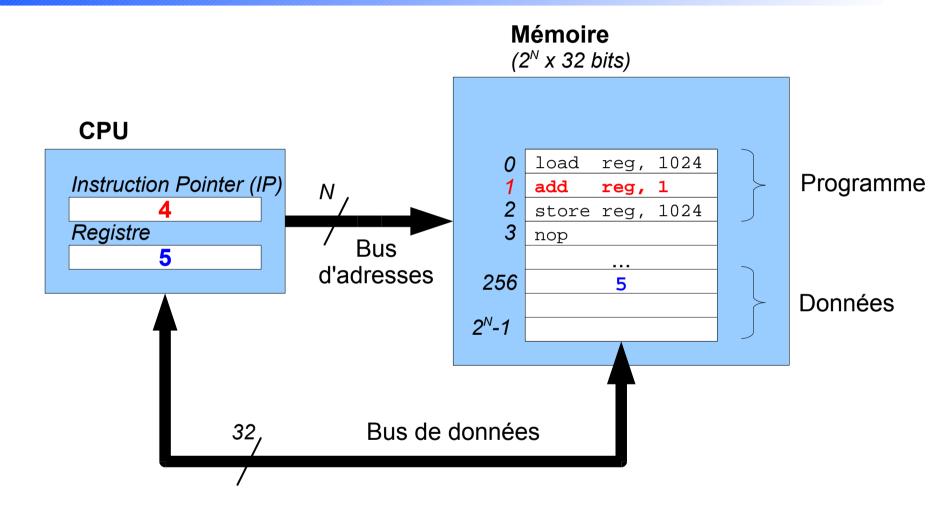
- Le traitement des données nécessite leur rapatriement dans des registres du CPU.
- Le CPU permet d'adresser un octet (taille 8bits)
- La mémoire permet d'adresser un mot de M bits (en général M ≥ 8)
- Aligner les données en mémoire
 - plus efficace
 - le compilateur s'en charge en général

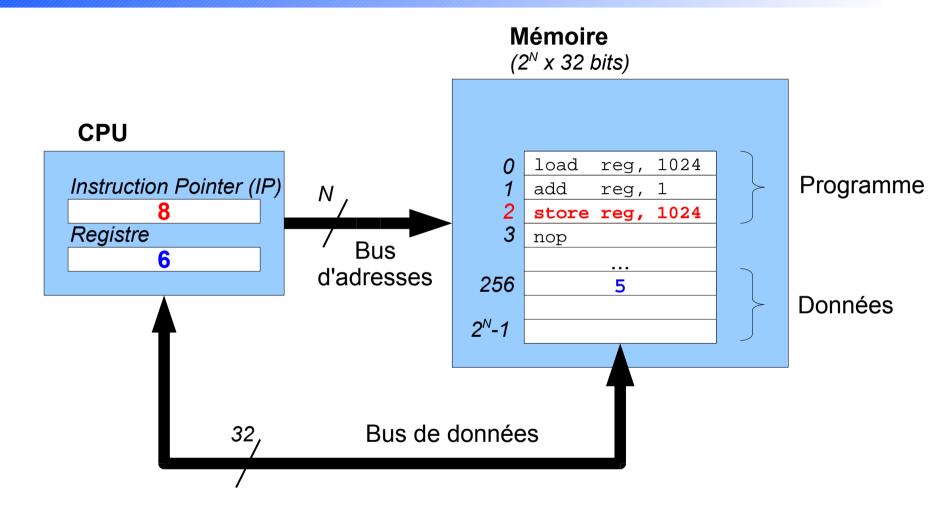


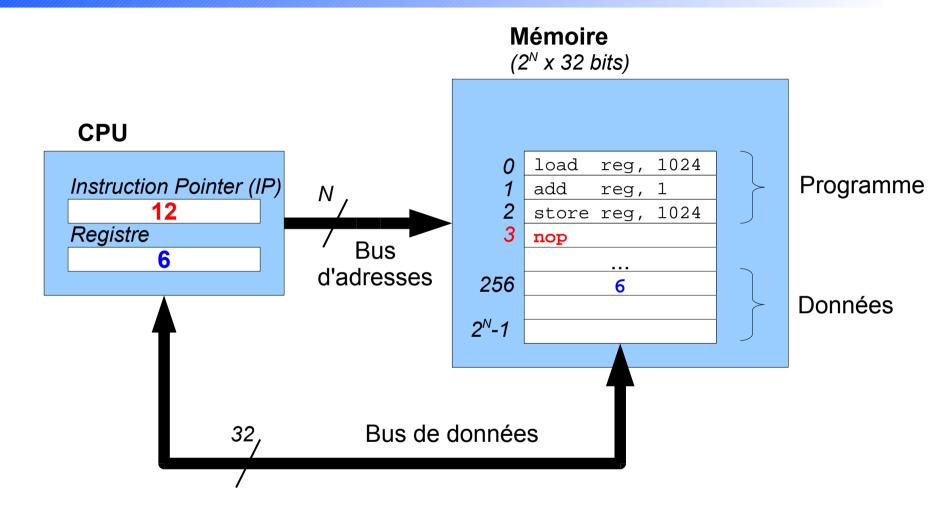
Hypothèse: longueur d'une instruction = 1 mot = 4 octets = 32 bits

Note: les instructions sont aussi rapatriées de la mémoire vers le CPU (non montré dans l'illustration par simplicité).

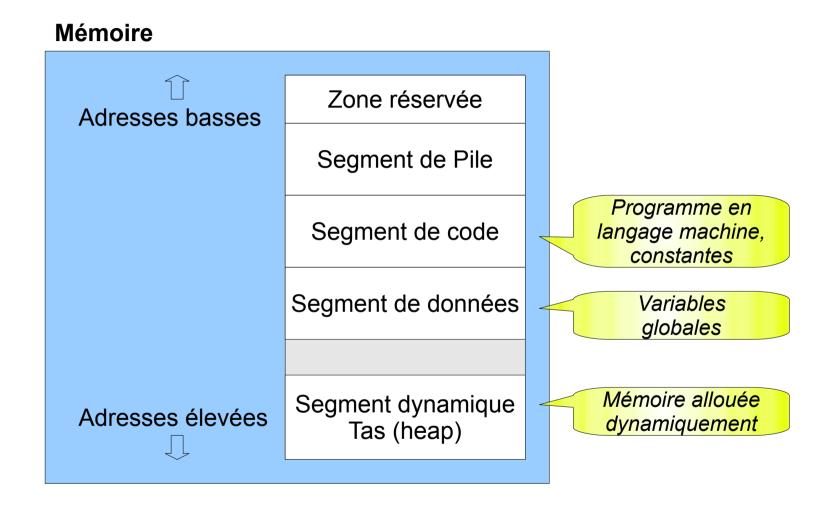
19







Programme en mémoire

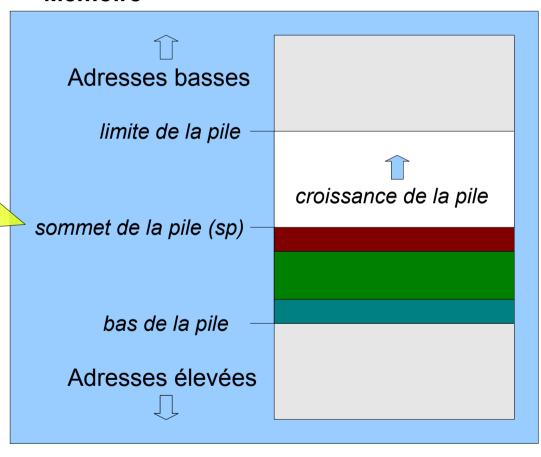


Note: l'agencement des différents segments diffère d'un système à l'autre.

Le Segment de Pile

Mémoire

Le sommet de la pile est maintenu dans un registre (stack pointer)

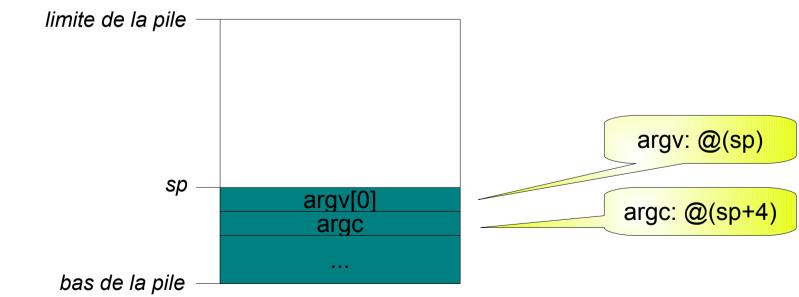


Utilisation

- Passage des arguments de fonctions
 - permet les appels récursifs
- Variables locales aux fonctions
- Sauvegarde du contenu de registres
- Sauvegarde de l'adresse de retour d'une fonction

Passage d'arguments

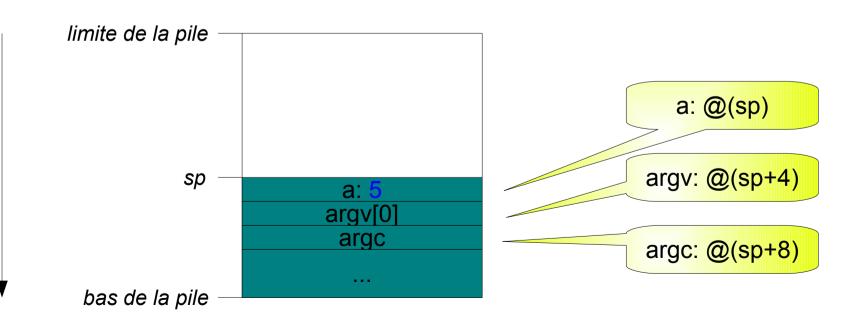
```
int main(int argc, char * argv[]) {
}
```



Vers les adresses élevées

Variables locales

```
int main(int argc, char * argv[]) {
  int a= 5;
}
```

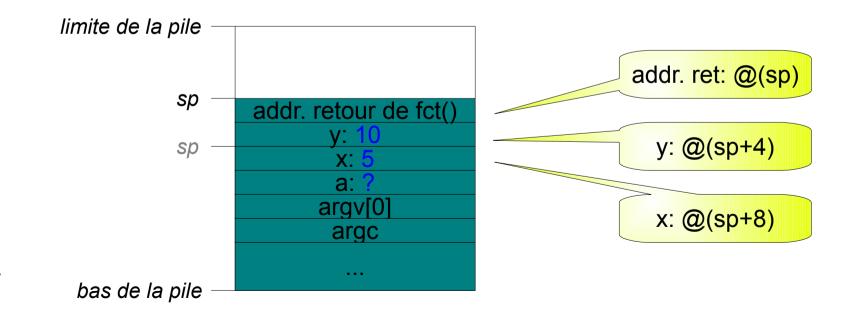


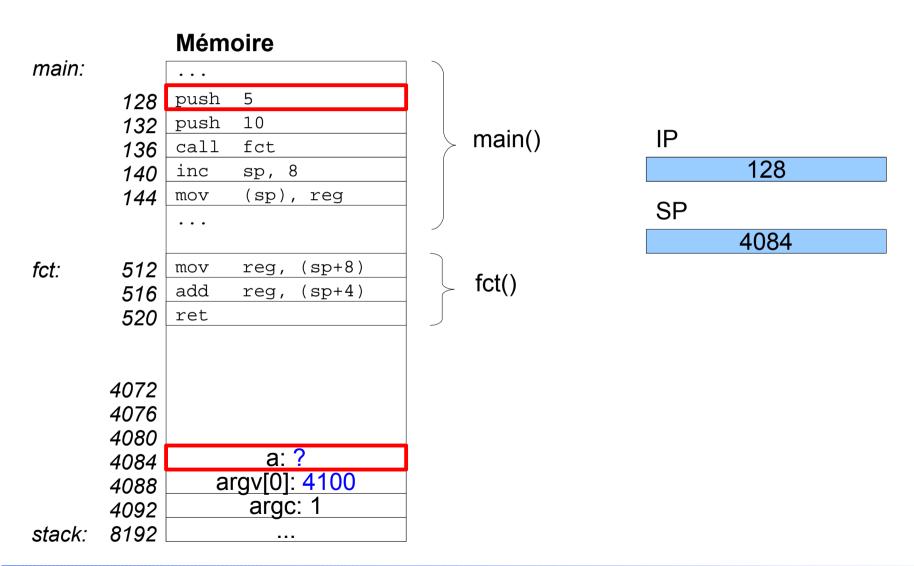
Vers les adresses élevées

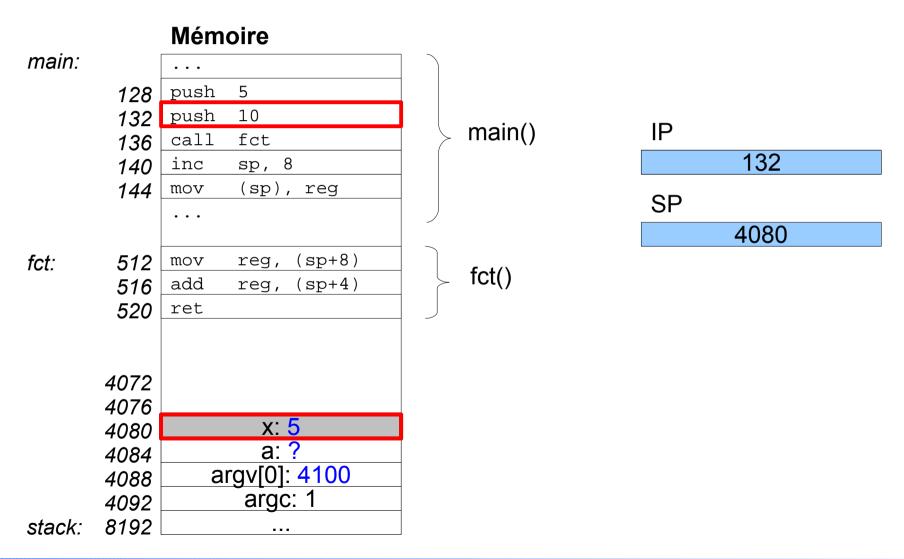
Segment de pile

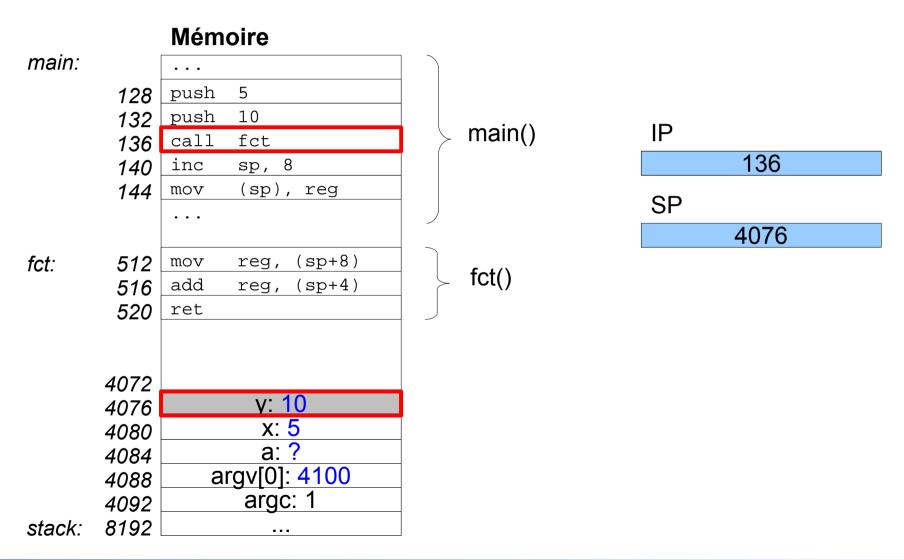
Adresse de retour

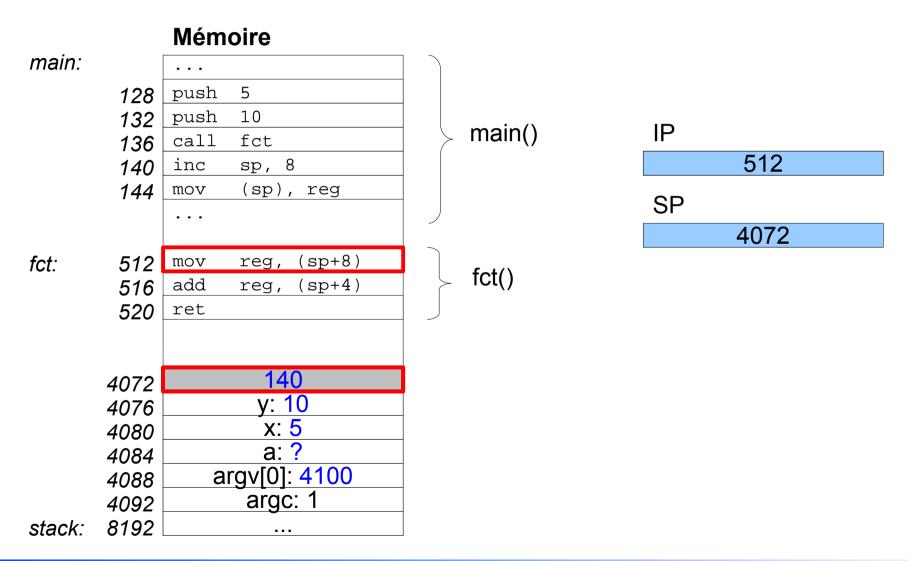
```
int fct(int x, int y) {
  return x+y;
}
int main(int argc, char * argv[]) {
  int a= fct(5, 10);
}
```

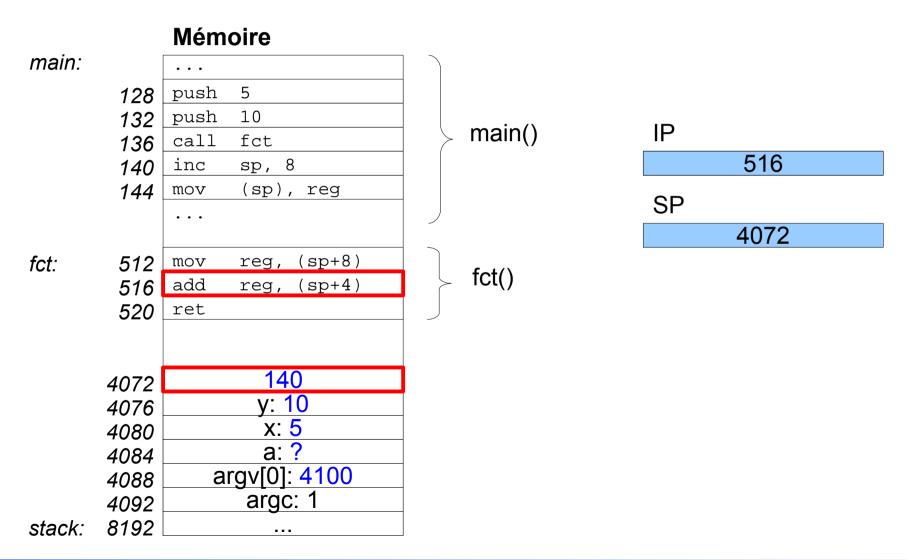


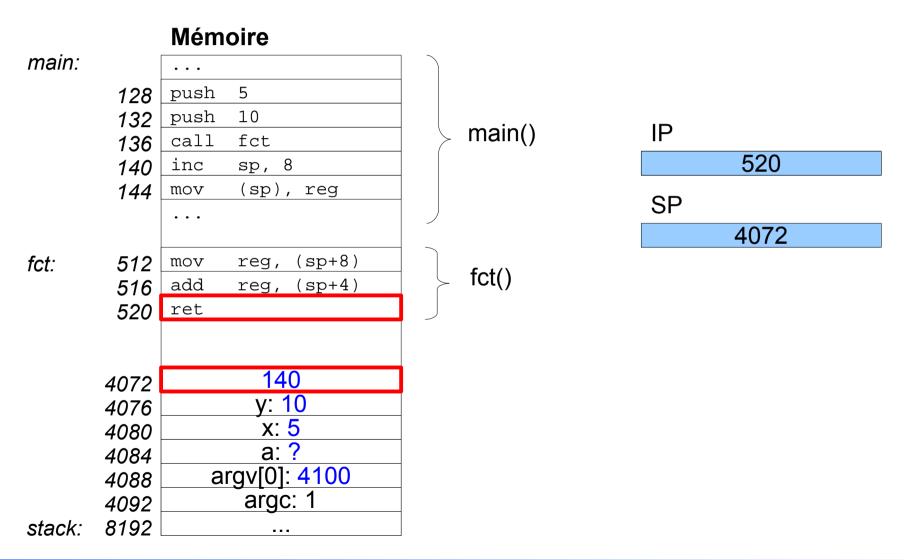


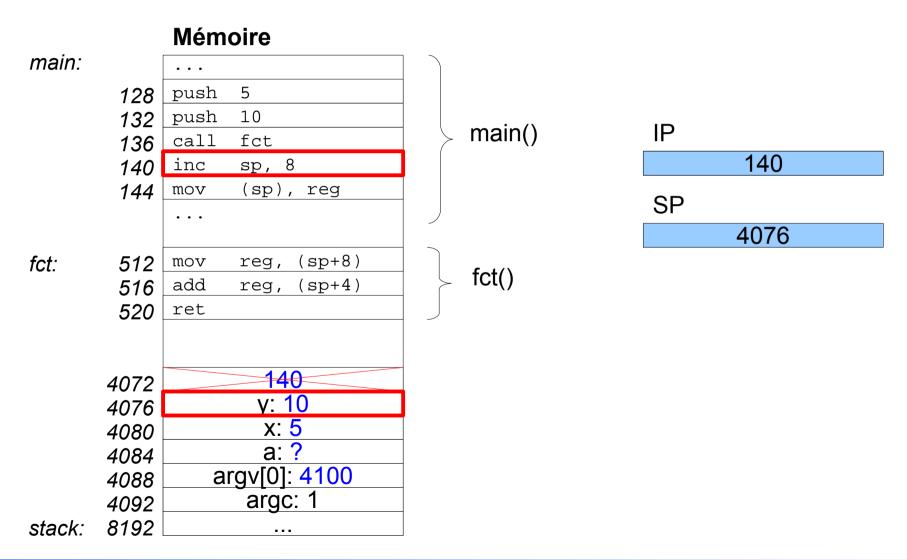




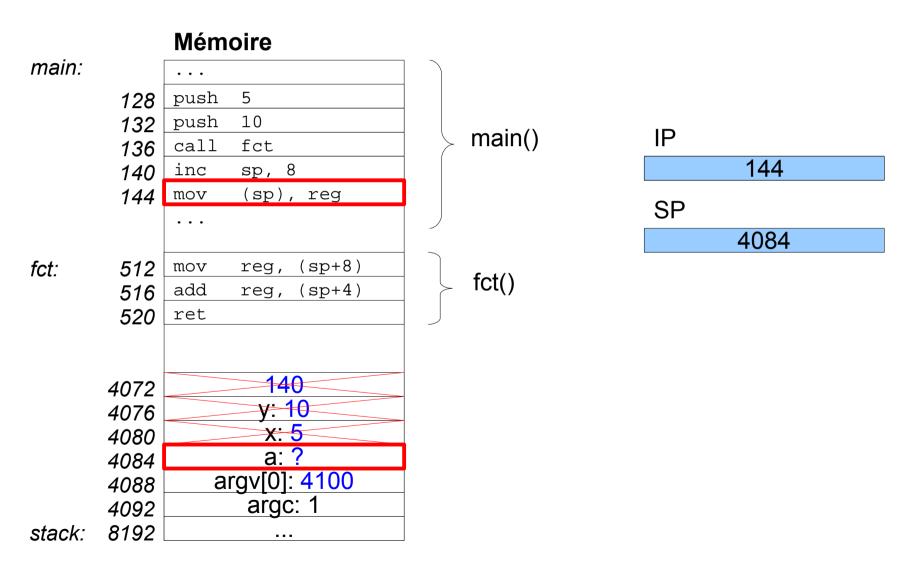






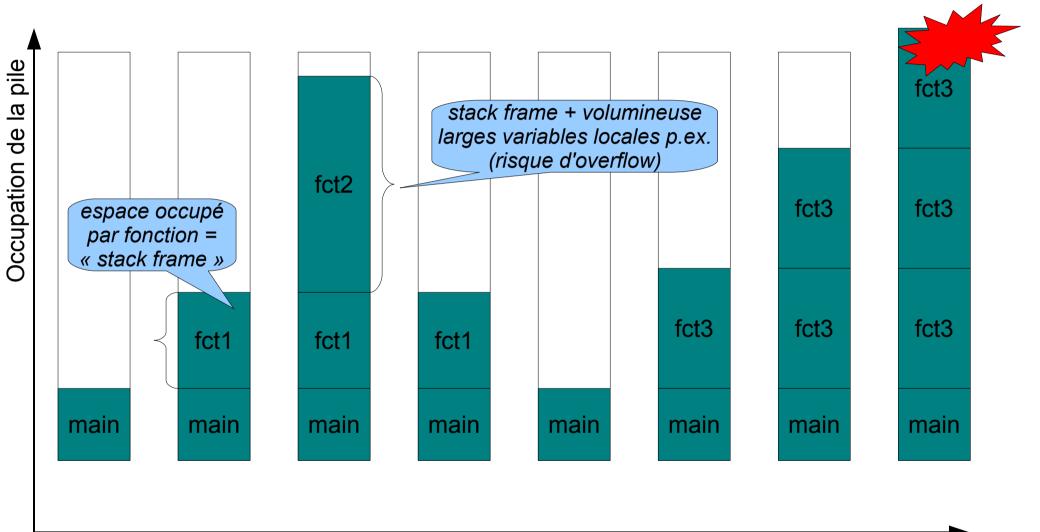


Exécution d'un programme



Vue macroscopique





Evolution du programme (temps)

Buffer overflow

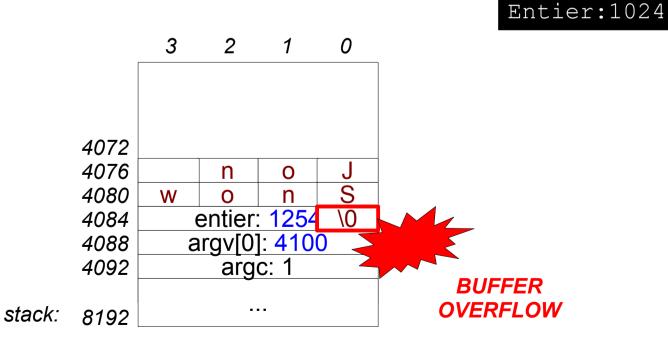
```
int main()
{
  int entier= 1254;
  char chaine[8]= "Jon Snow";

  printf("Chaîne:'%s'\n", chaine);
  printf("Entier:'%d'\n", entier);
  return 0;
}
Chaîne:'Jon Snow'
Entier:1024
```

Buffer overflow

```
int main()
{
  int entier= 1254;
  char chaine[8]= "Jon Snow";

  printf("Chaîne:'%s'\n", chaine);
  printf("Entier:'%d'\n", entier);
  return 0;
}
Chaîne:'Jon Snow'
```



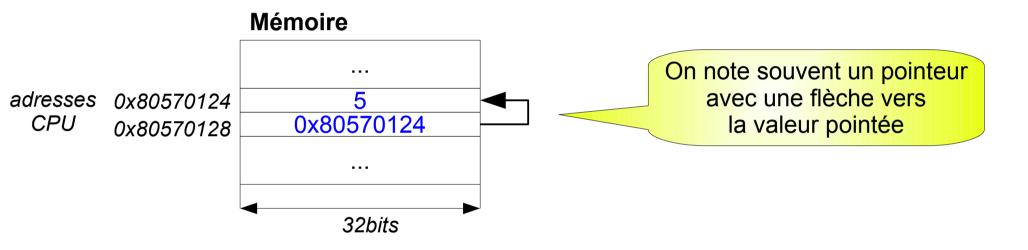
Segment de pile

Résumé

- Utilité de la pile
 - passer des arguments
 - stocker le contenu de variables locales
 - sauvegarder l'adresse de retour des fonctions
- Données « dépilées » peuvent être écrasées dans la suite du programme (ne plus les utiliser)
- Risque de stack overflow
 - trop d'appels de fonctions en chaîne
 - variables locales trop grosses

Les Pointeurs

- Définition
 - Variable dont le contenu est une adresse



Déclaration

```
type * identifiant;
```

Exemple

L'astérisque (*) est utilisée pour la déclaration d'un pointeur et pour le déréférencement.

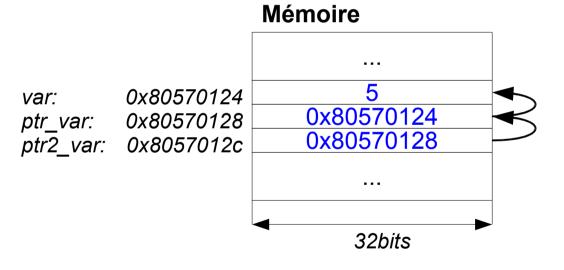
```
int var= 5;
int * ptr_var= &var;

printf("Adresse de 'var':%p\n", ptr_var);
printf("Contenu de 'var':%d\n", var);
printf("Contenu de 'var':%d\n", var);
```

```
Adresse de 'var':0x80570124
Contenu de 'var':5
Contenu de 'var':5
```

Pointeur de pointeur de pointeur de ...

```
int var= 5;
int * ptr_var= &var;
int ** ptr2_var= &ptr_var;
```

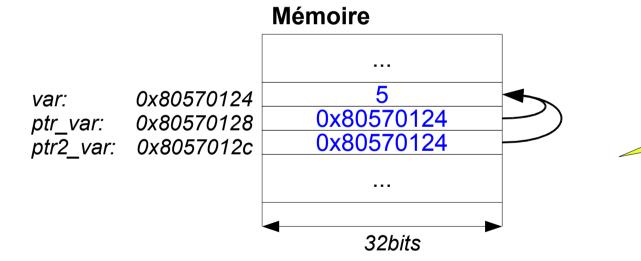


```
var= 10;
*ptr_var= 10;
**ptr2 var= 10;
```

Ces 3 expressions assignent la valeur 10 à la variable 'var'.

Aliasing

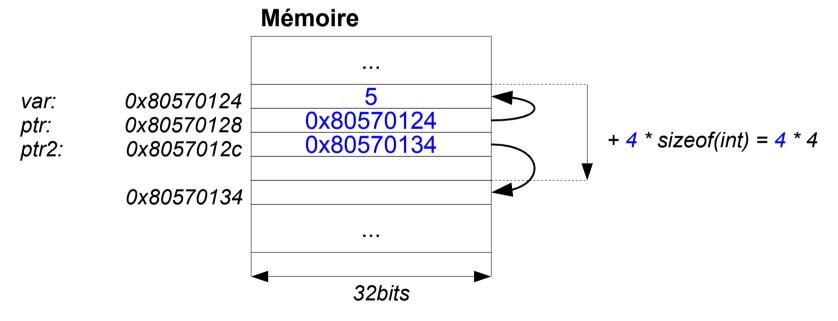
```
int var= 5;
int * ptr_var= &var;
int * ptr2_var= &var;
```



Si on modifie *ptr_var, alors *ptr2_var est aussi modifié!

Arithmétique des pointeurs

```
int var= 5;
int * ptr= ...;
int * ptr2= ptr + 4;
```



```
Pointeur' = Pointeur + (offset * sizeof(type))
```

- Valeur spéciale NULL
 - marquer des pointeurs invalides
 - parfois utilisée pour retourner des erreurs

```
#include <stdlib.h>
void * ptr= NULL;
```

Allocation dynamique de mémoire

Allocation dynamique

- Allocation de mémoire sur le tas (heap)
 - gérée par le programmeur (la pile est gérée par le compilateur)
 - grands blocs de mémoire (taille tas > taille pile)
 - gestion des erreurs
- Fonctions de la librairie C

```
#include <stdlib.h>
void * malloc(size_t size);
void * realloc(void * ptr, size_t size);
void free(void * ptr);
```

Allocation dynamique

Exemple

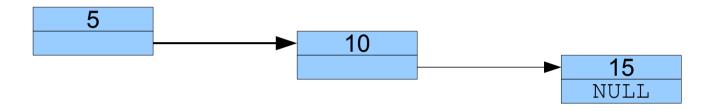
```
#include <stdlib.h>
#define TAB SIZE 10000
int main()
  long * dyn tab= (long *) malloc(TAB SIZE*sizeof(long));
  unsigned int index;
  srandom (2009);
  for (index= 0; index < TAB SIZE; index++)</pre>
    dyn tab= random();
  free (dyn tab);
```

Allocation dynamique

Gestion des erreurs

```
void * ptr= malloc(...*sizeof(...));
if (ptr == NULL) {
   fprintf(stderr, "ERREUR: allocation de mémoire impossible\n");
   exit(EXIT_FAILURE);
}
```

• Exemple d'utilisation (liste chaînée)



Définition d'un nœud

Exemple d'utilisation (liste chaînée)

Gestion de la mémoire

Quand utiliser la pile ? Quand utiliser le tas ?

- Pile
 - variables locales de petite taille
 - création/destruction plus rapide que sur le tas
- Tas
- blocs de grande taille
- blocs dont la taille n'est pas connue à l'avance
- structures de données qui évoluent avec le temps

FIN

Questions?

Références

- The C Programming Language (2nd edition), B. Kernighan and D. Ritchie, Addison-Wesley, 1988.
- The System V Interface Definition (4th edition), SCO, http://www.sco.com/developers/devspecs/
- Algorithms in C, Parts 1-4: Fundamentals, Data Structures, Sorting, Searching (3rd Edition), Robert Sedgewick, Addison-wesley, 1997.

Remerciements

Merci à Van Nam Nguyen et Sébastien Barré pour leurs commentaires sur cette version du cours.