**به نام خدا**

**گزارشکار آزمایش هشت**

**چمران معینی، ۹۹۳۱۰۵۳**

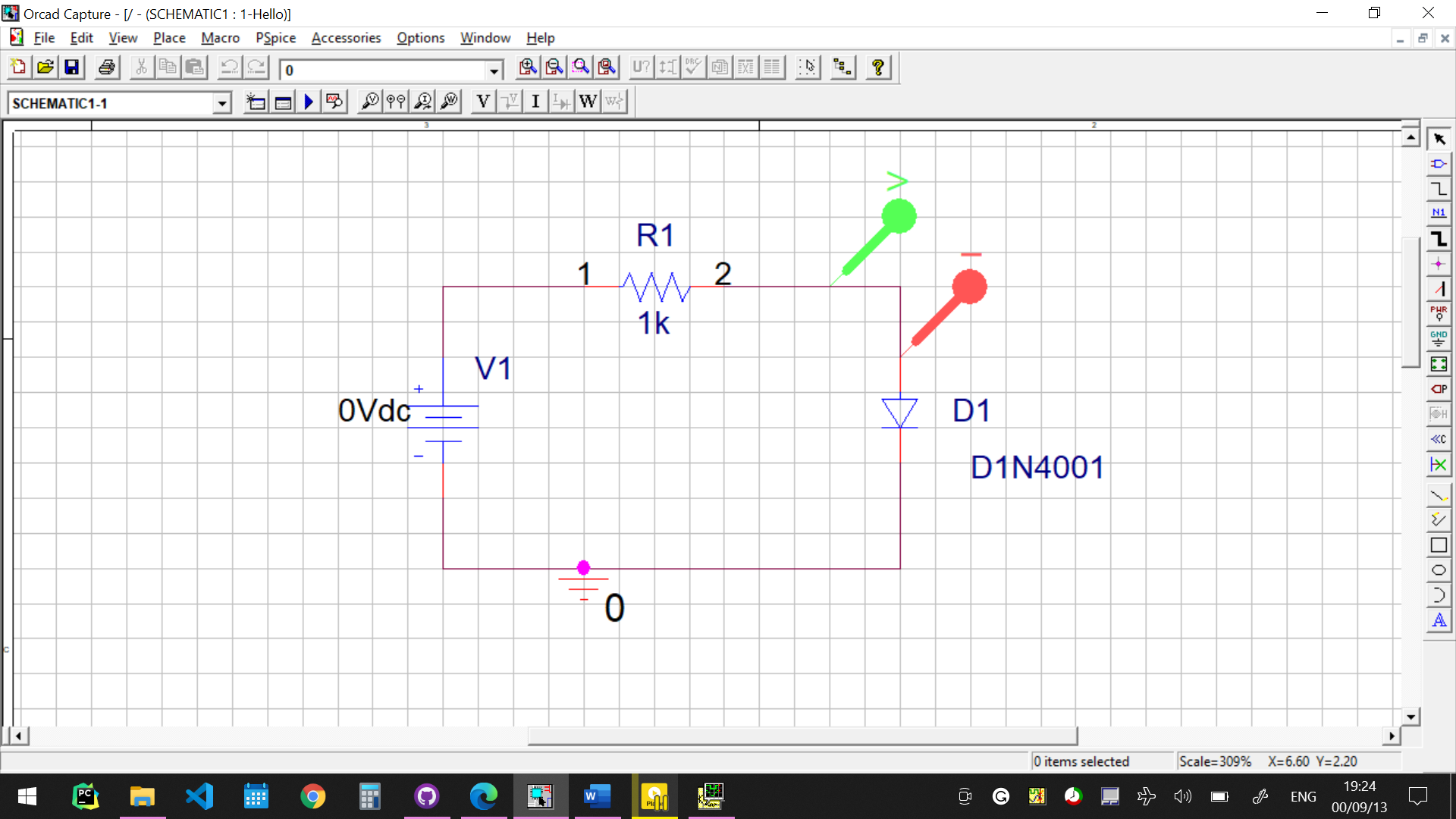
**آشنایی با مشخصات انواع دیودهای نیمه‌هادی و مدارهای کاربردی دیودی**

**هدف آزمایش:**

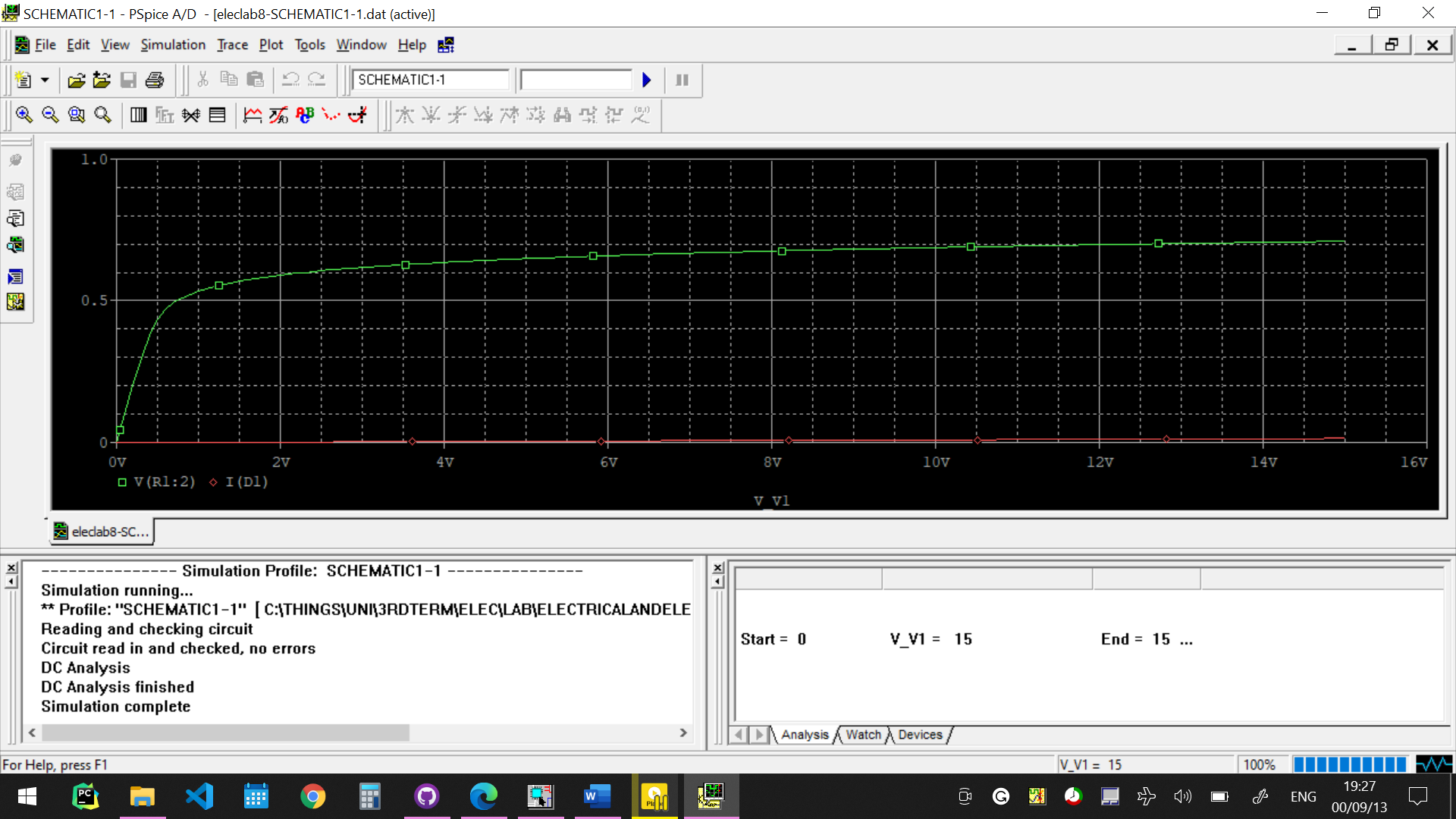
در این آزمایش با دیود 1N4001 و کاربردهای این دیود آشنا می‌شویم.

۱. مشخصه‌ی دیود 1n4001

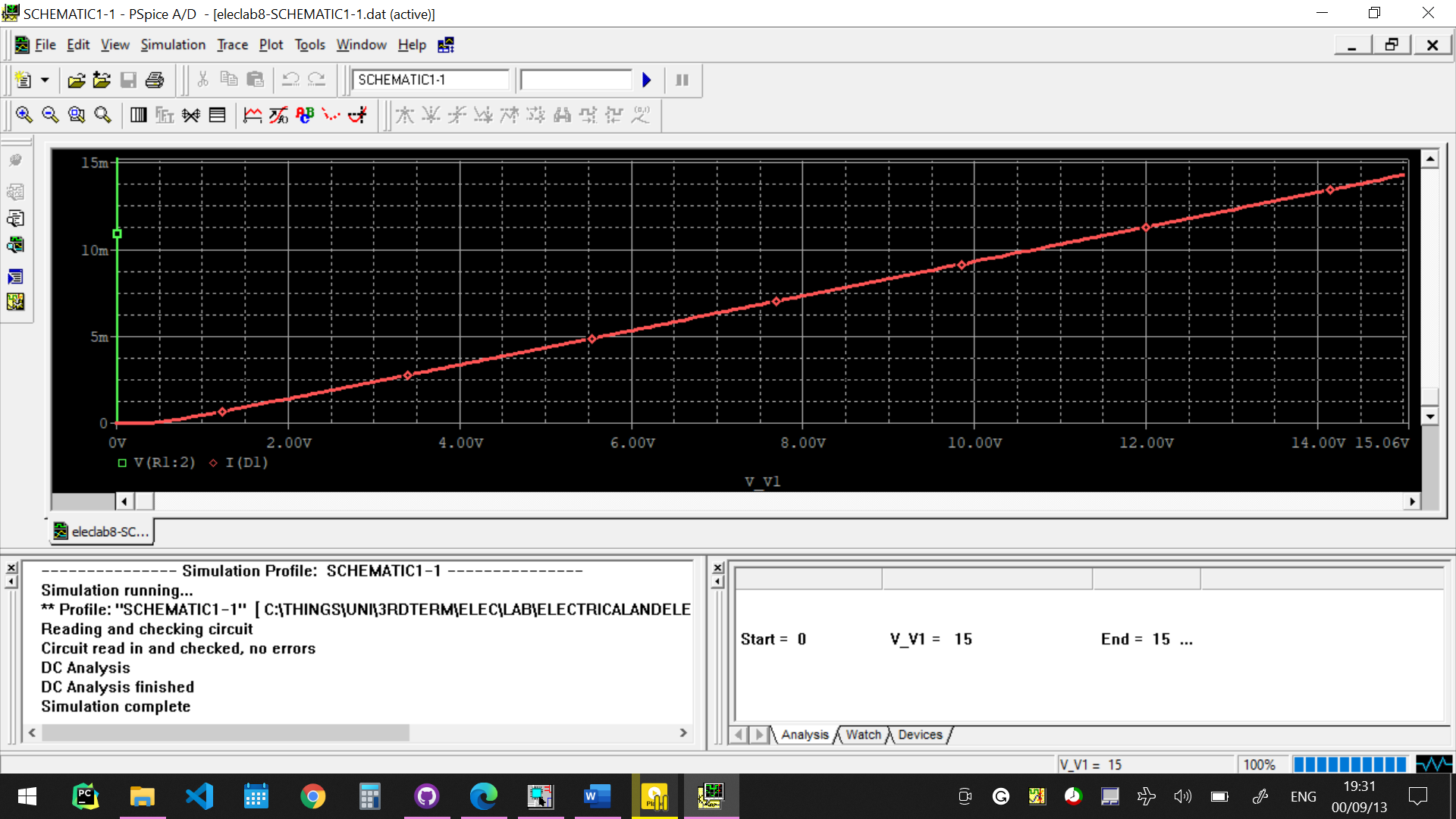
مداری مشابهِ مدار زیر می‌بندیم:



در این مدار، دیود به طور مستقیم به منبع وصل شده. حال ولتاژ منبع‌مان را از 0.1 تا 15 ولت مقدار دهی می‌کنیم (به کمک شبیه‌سازی DC Sweep) و جریانِ گذرا از دیود و ولتاژِ دو سرِ آن رو، به کمک آمپرسنج و ولت‌سنجی که در شکل بالا می‌بینیم، اندازه می‌گیریم.

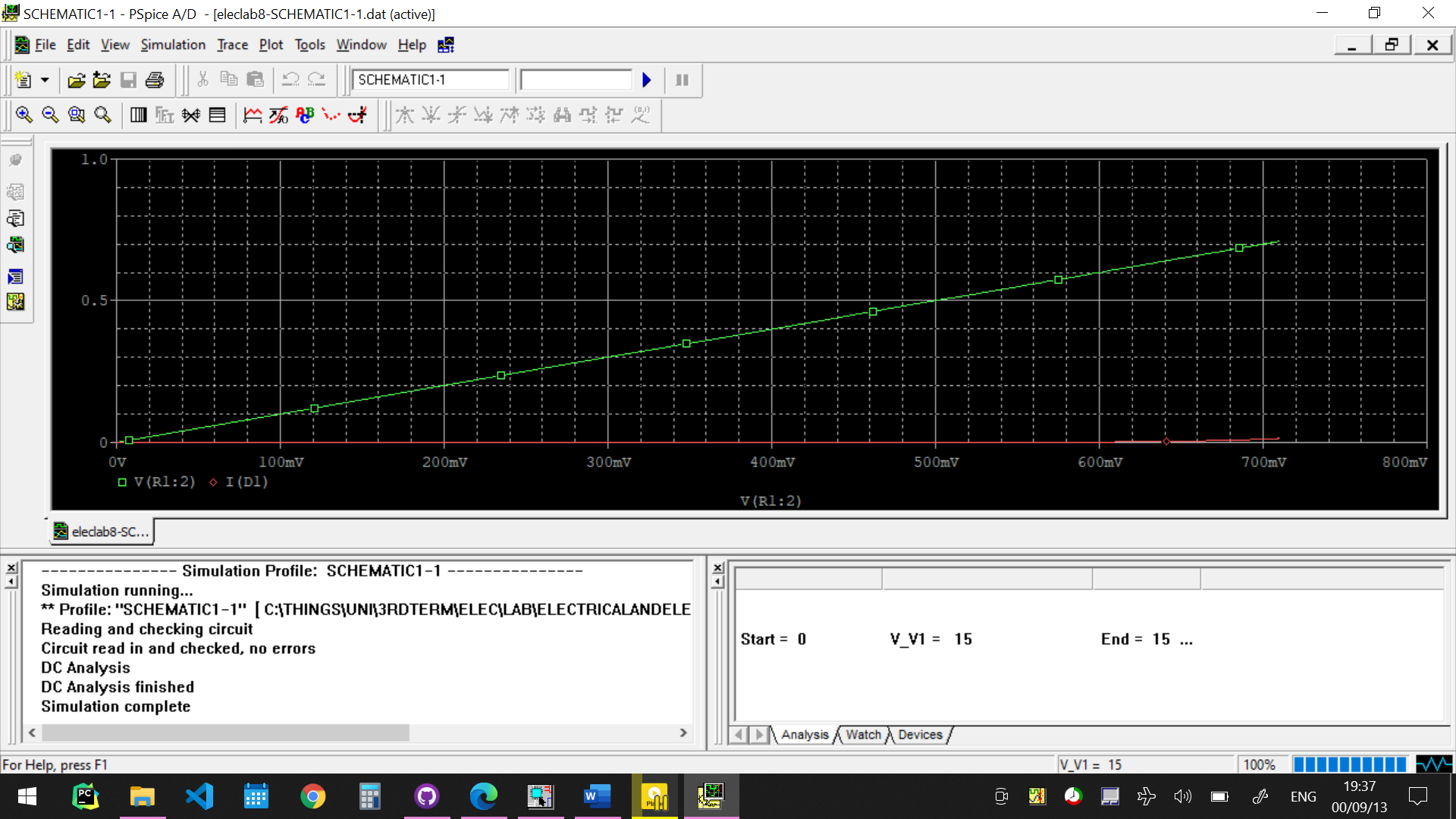


می‌بینیم که با افزایش ولتاژِ منبع، ولتاژِ خازن و جریانِ آن هم افزایش داشته‌اند. مقادیر روی جریان زوم می‌کنیم:

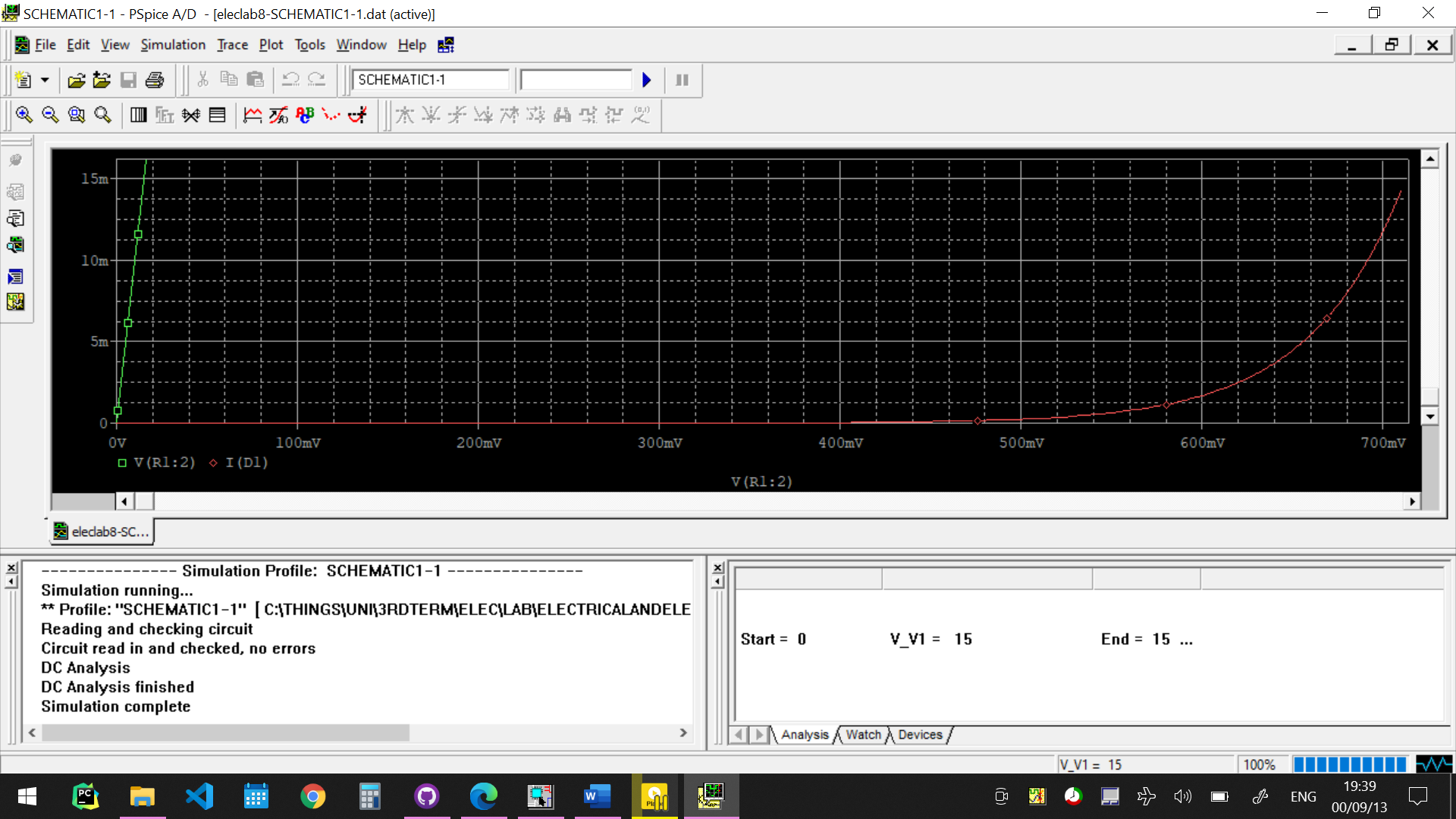


می‌بینیم که جریان گذرا از خازن افزایش داشته و نهایتا به نزدیکی چهارده میلی‌آمپر رسیده است.

حال می‌خواهیم جریان گذرا از خازن رو نسبت به ولتاژِ خودِ خازن بررسی کنیم، که به این نمودار می‌رسیم:



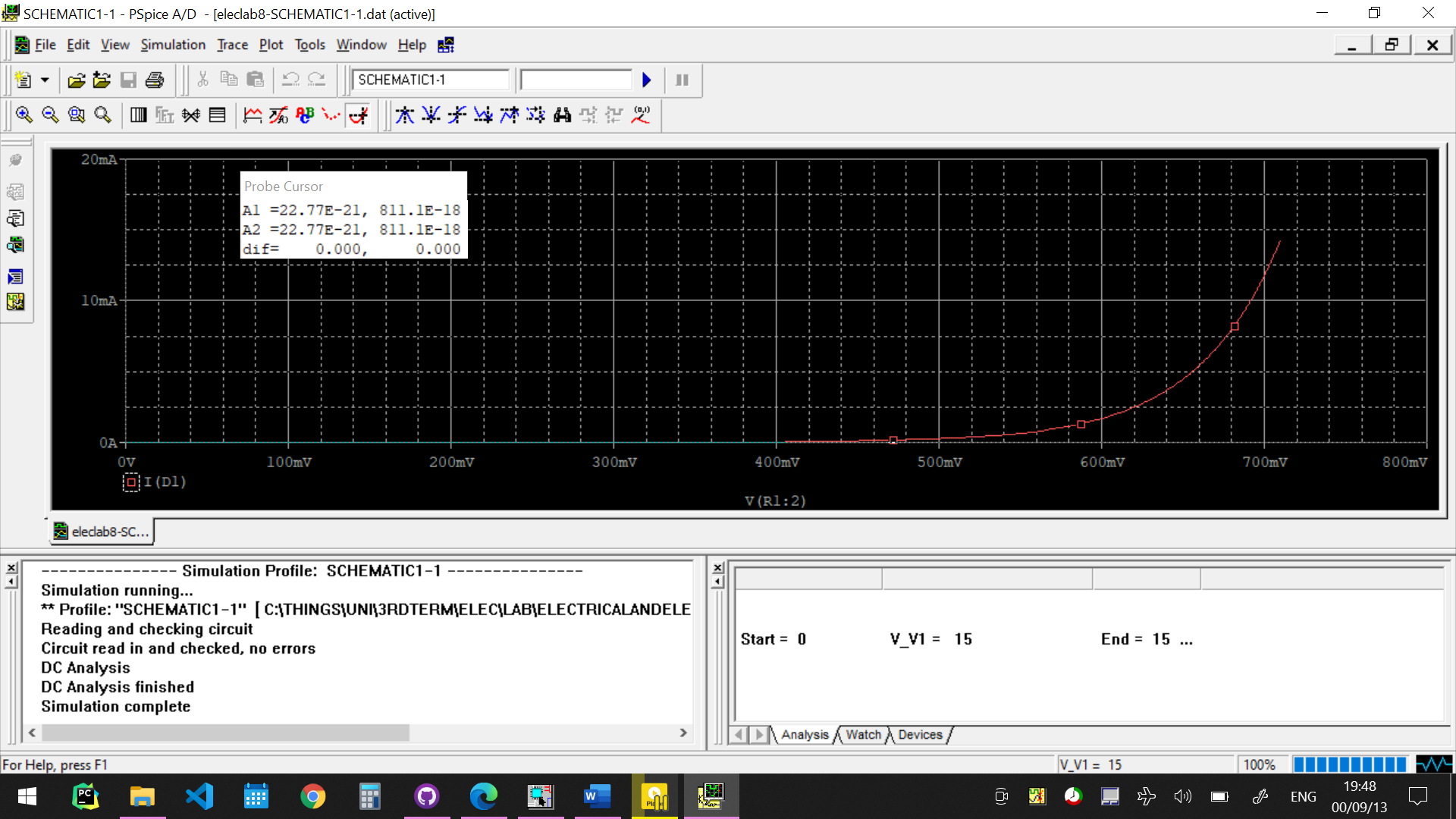
روی جریان زوم می‌کنیم:



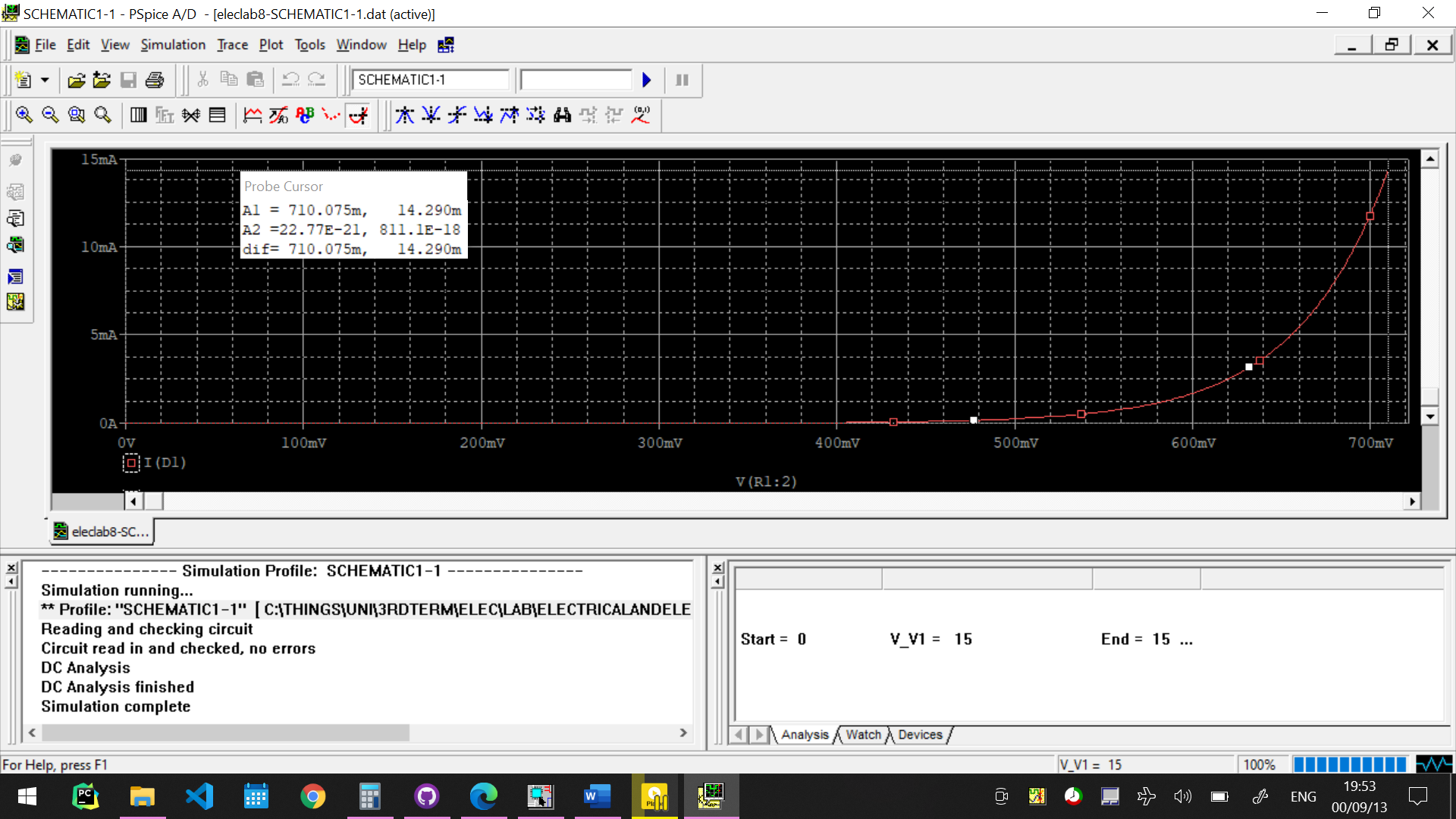
می‌بینیم که با افزایشِ ولتاژِ دو سر دیود، جریانِ عبوری از آن به صورتِ‌ نمایی افزایش یافته است، نه به شکل عمودی.

حال می‌خواهیم مقاومت دینامیکیِ دیود را محاسبه بکنیم. مقاومت دینامیکی از این رابطه به دست می‌آید:

می‌دانیم که نمودار ما، I بر حسب V است، پس شیب آن برابر با خواهد بود، یعنی قرینه‌ی شیب، برابر مقاومت خواهد بود.



می‌بینیم که در ابتدا، شیب نمودار (مشقِ آن) برابر با صفر است، یعنی مقاومتِ آن مقدار بسیار بسیار بزرگی‌ست. با گذشت زمان شیب افزایش می‌باید، پس قرینه‌ی آن کاهش می‌یابد و مقاومت کم و کم‌تر می‌شود و نهایتا مقاومت دینامیکی به نزدیکی شصت اهم می‌رسد.



حال مقدار مقاومتِ دینامیکی را براساسِ چند نقطه از نمودار محاسبه می‌کنیم:

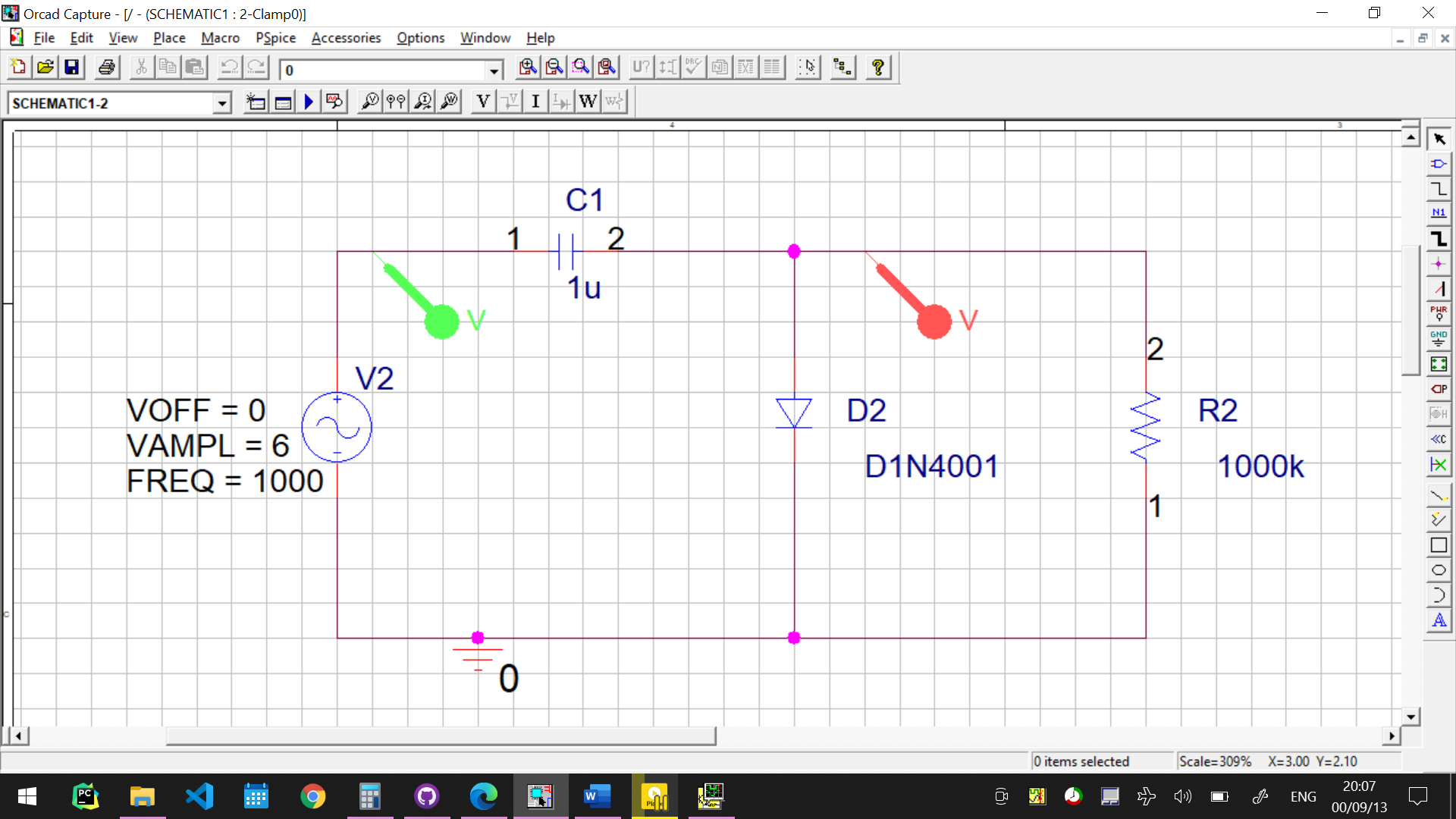
حال جدول زیر را بر اساس داده‌های نمودار پر می‌کنیم:

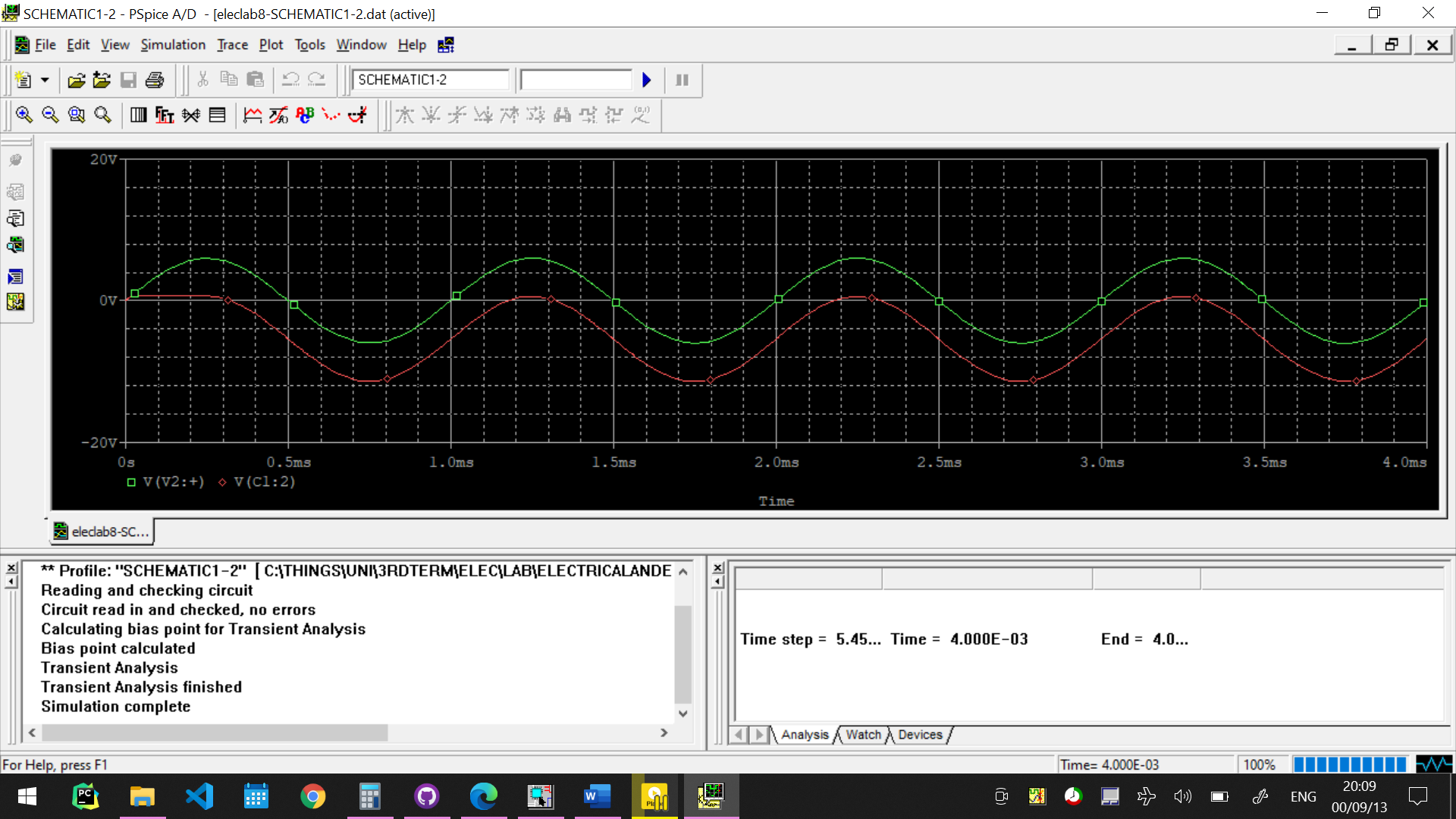
|  |  |  |  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| 15 | 10 | 9 | 7 | 5 | 3 | 2 | 1.5 | 1 | 0.6 | 0.4 | 0.2 | 0 |  |
| 0.71 | 0.69 | 0.68 | 0.67 | 0.65 | 0.62 | 0.59 | 0.57 | 0.53 | 0.47 | 0.38 | 0.19 | 0 |  |
| 14.290 | 9.312 | 8.324 | 6.339 | 4.358 | 2.389 | 1.400 | 0.931 | 0.467 | 0.131 | 0.022 | 0.00074 | 0 |  |

**مدارهای Clamp**

از مدارهای Clamp برای تغییر سطح سیگنال استفاده می‌شود. این مدارها شکل امواج را ثابت نگه می‌دارند، اما تمام نقاط آن را به مقدار ثابتی بالا یا پائين می‌برند.

مداری مشابه مدار زیر می‌بندیم:



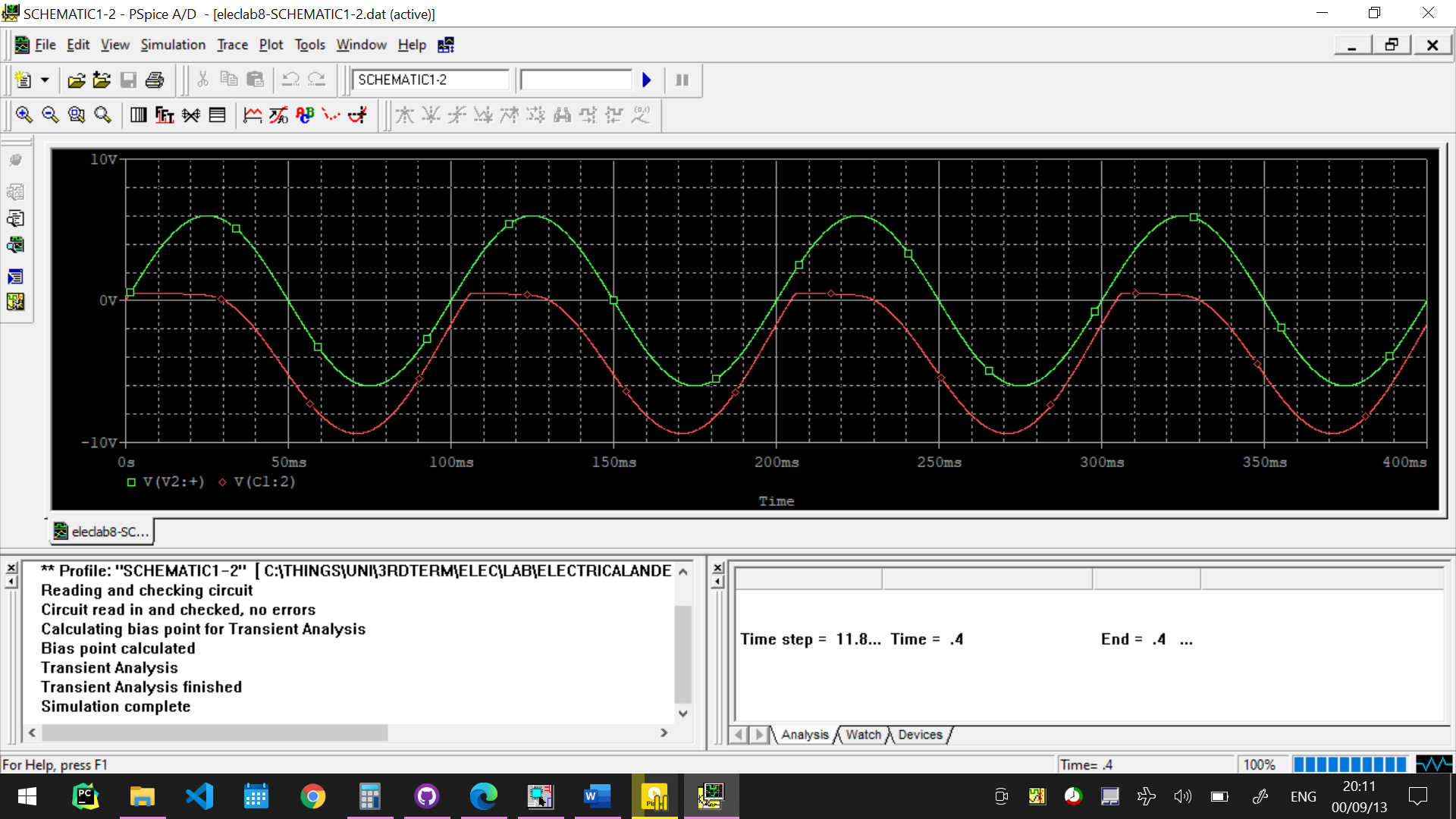


حال همین آزمایش را با مقادیر ۱۰۰ هرتز و ۱۰ هرتز نیز امتحان می‌کنیم:

منبع صد هرتزی:

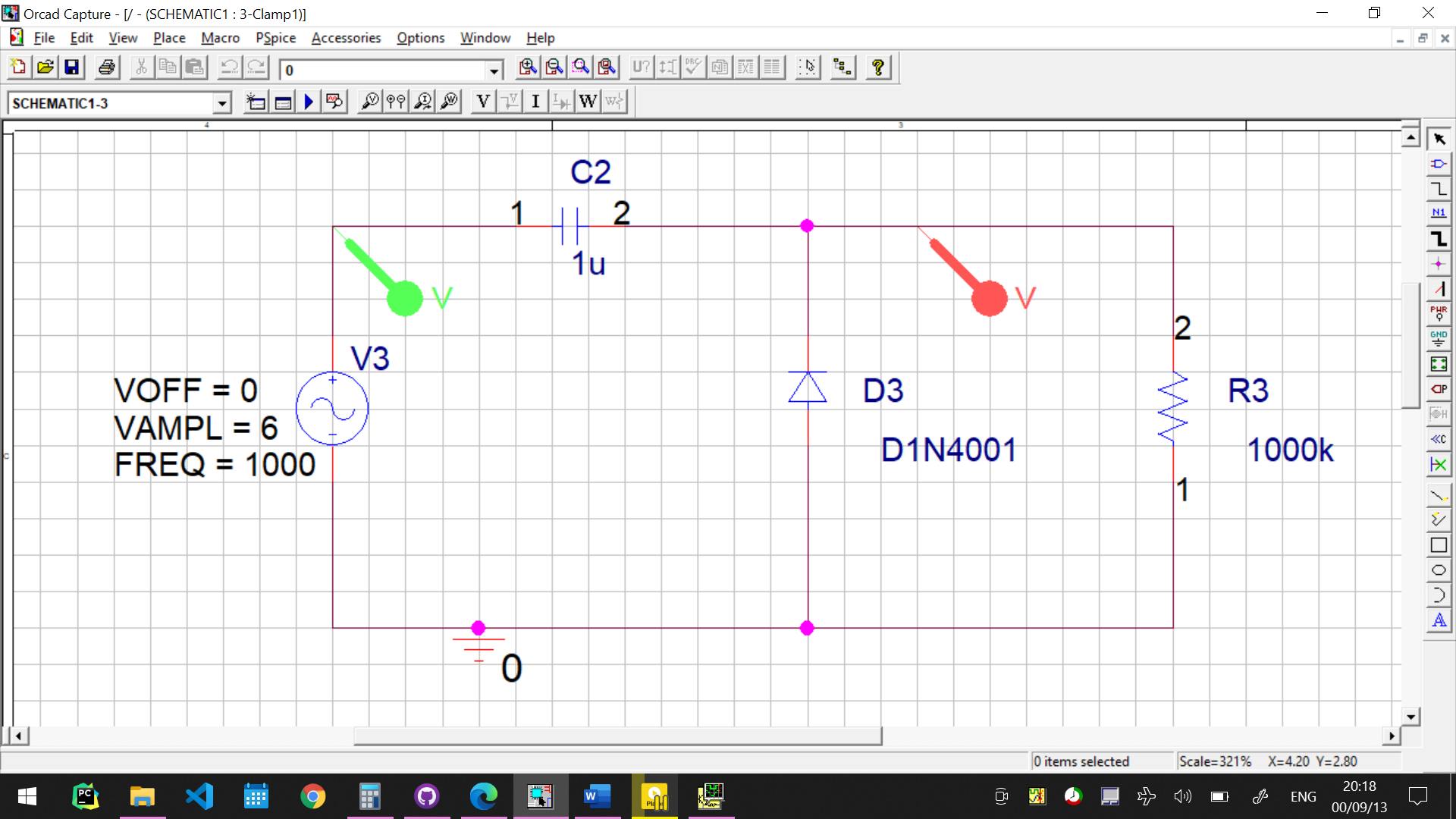


منبع ده هرتزی:

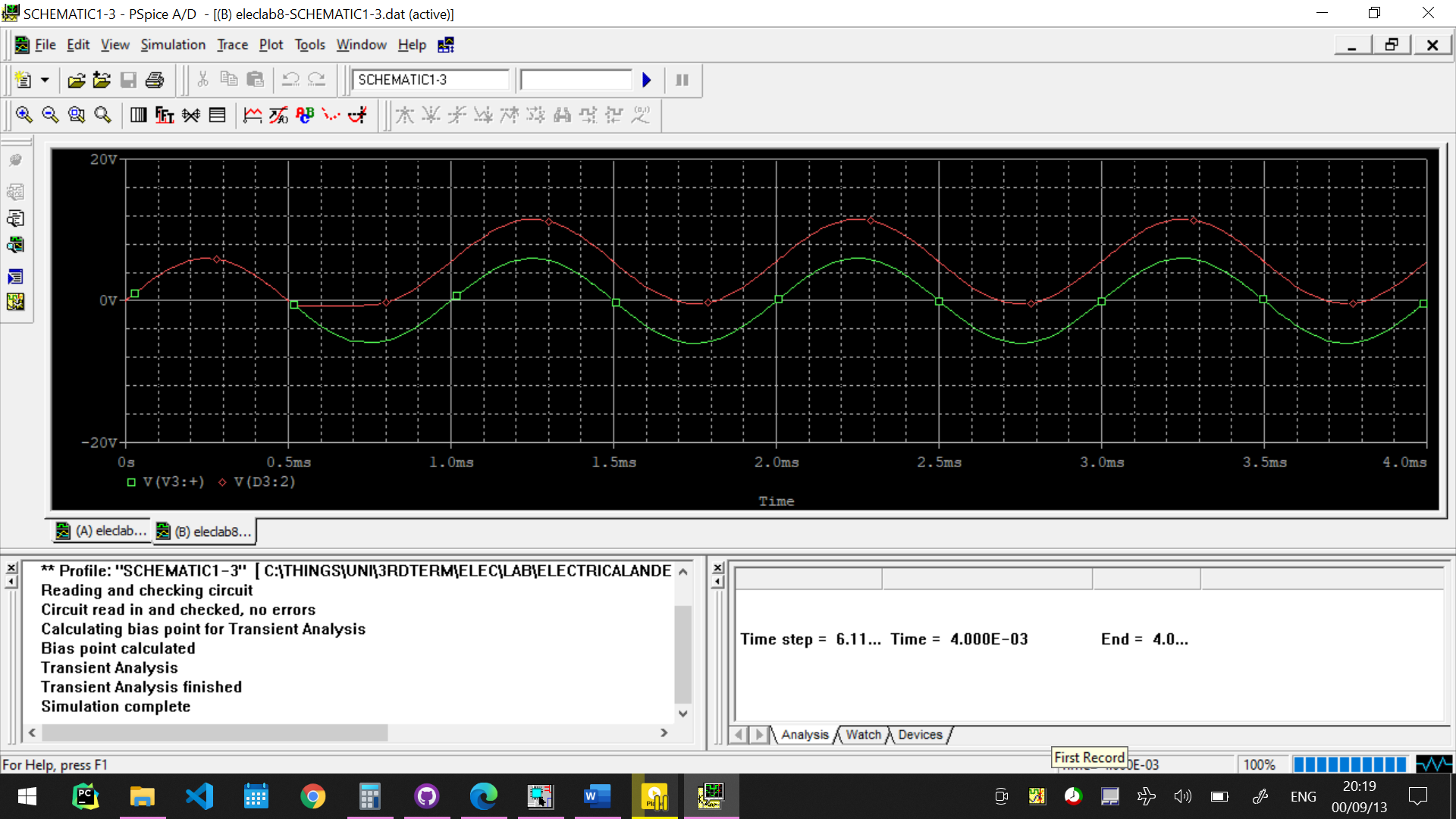


می‌بینیم که در همه‌ی این حالت‌ها، ولتاژ دیود پائین‌تر از ولتاژ ورودی قرار گرفته است.

این بار مدارمان را به این شکل می‌بندیم:

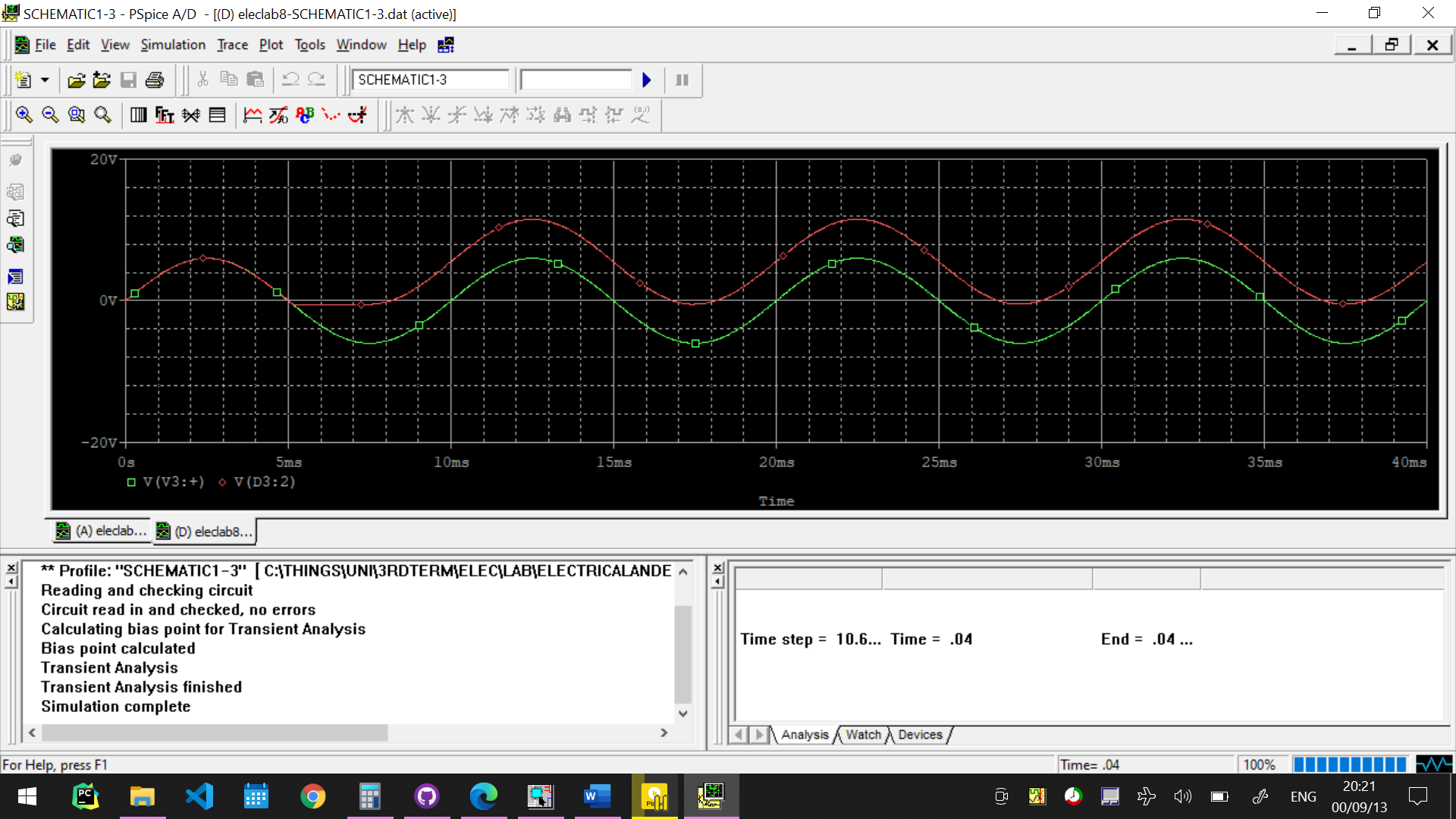


انتظار داریم که در این مدار، بتوانیم ولتاژ ورودی‌مان از منبع را افزایش دهیم و ولتاژ دیود، هم‌شکل با آن اما بالاتر از آن قرار بگیرد.

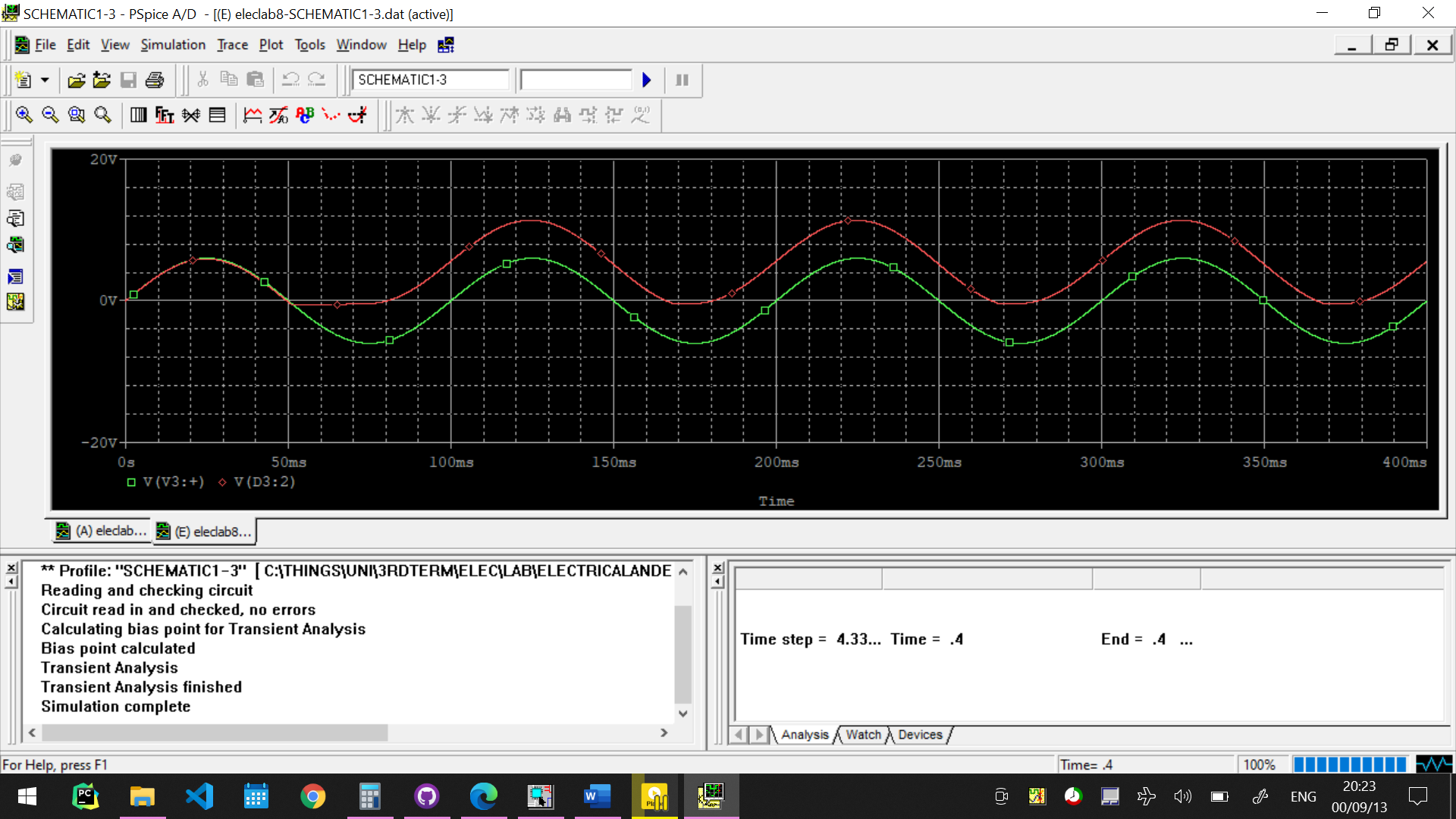


حال همین آزمایش را با منبع ده هرتزی و صد هرتزی تکرار می‌کنیم.

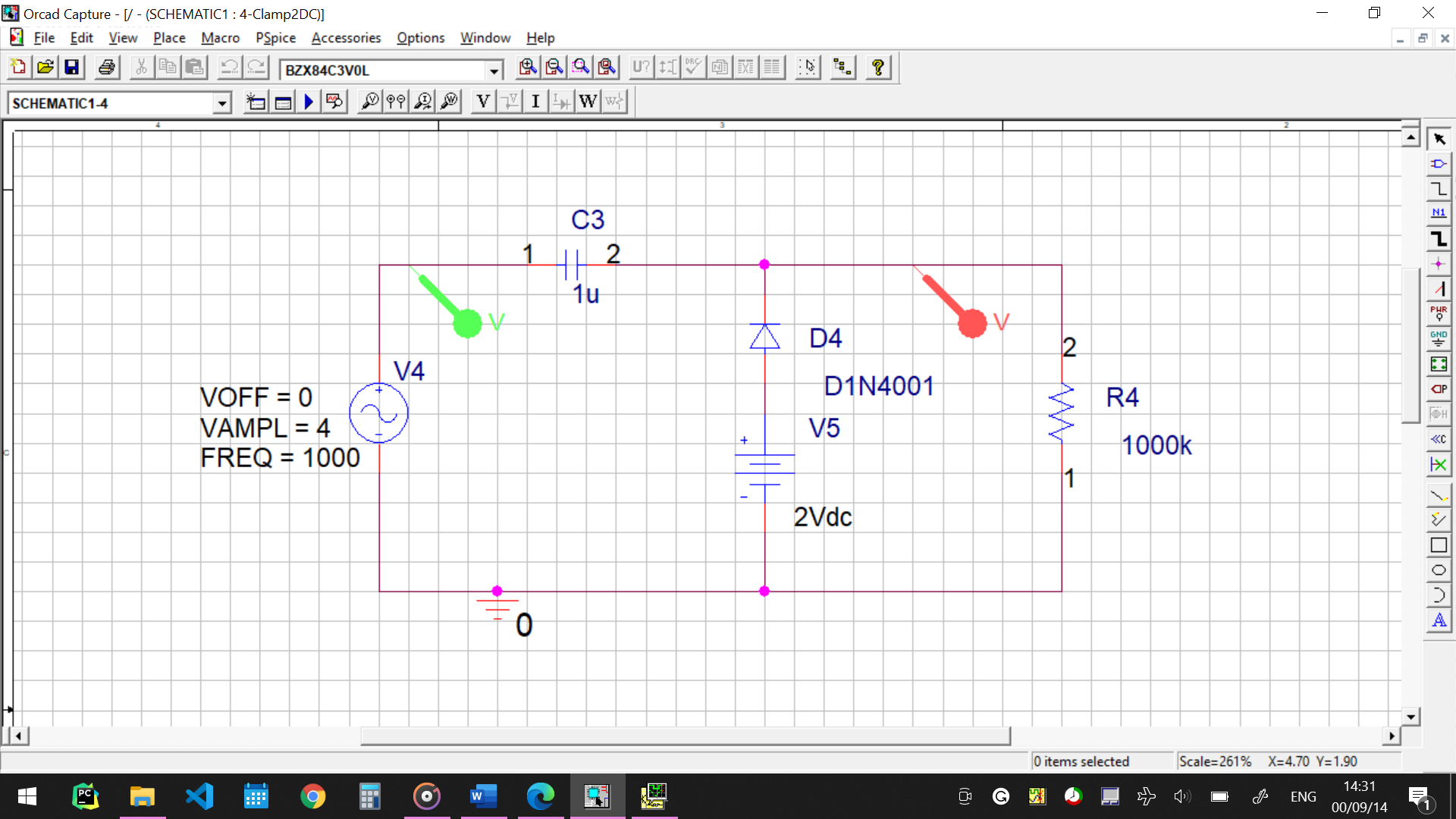
منبع صد هرتزی:



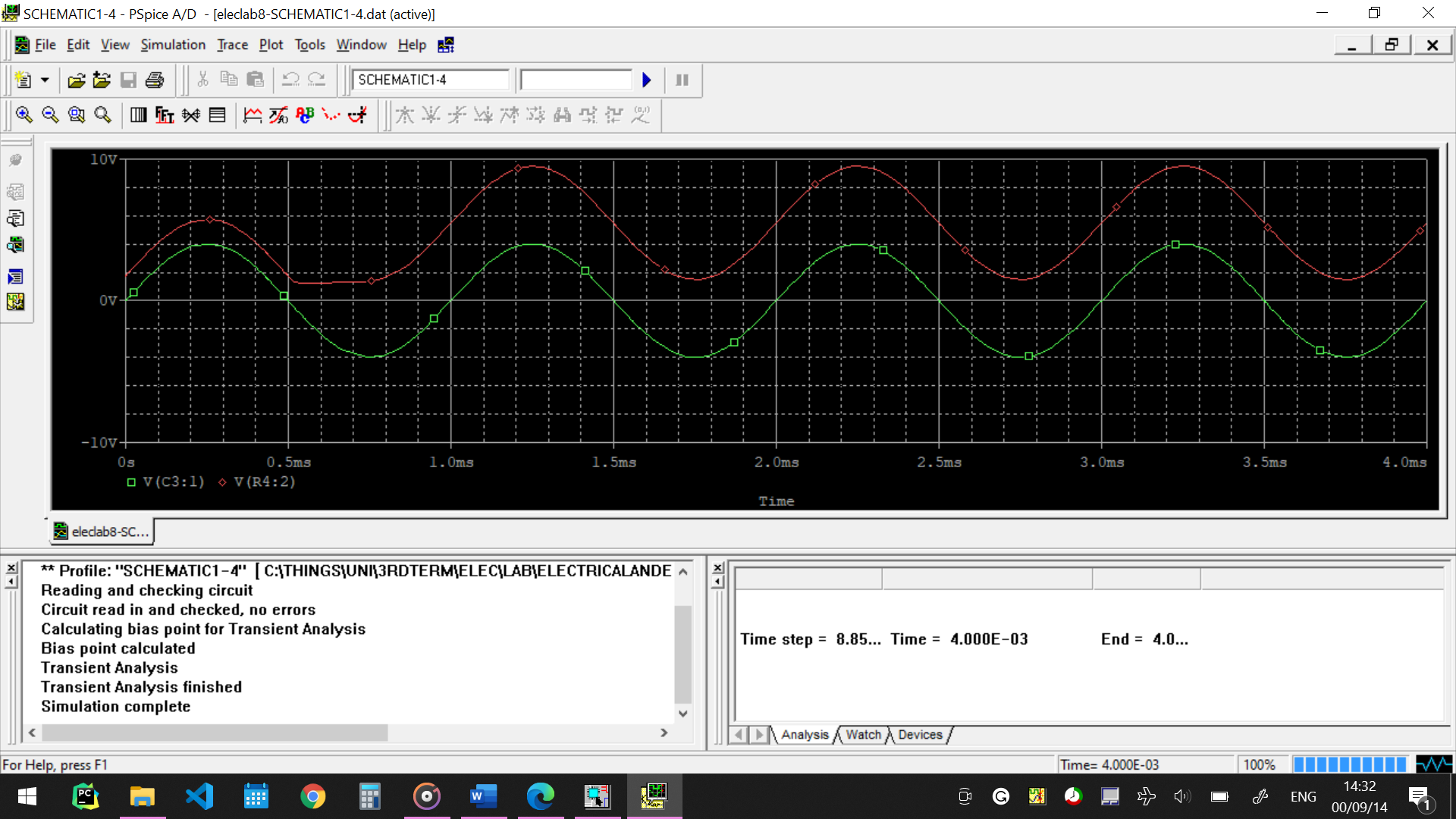
منبع ده هرتزی:



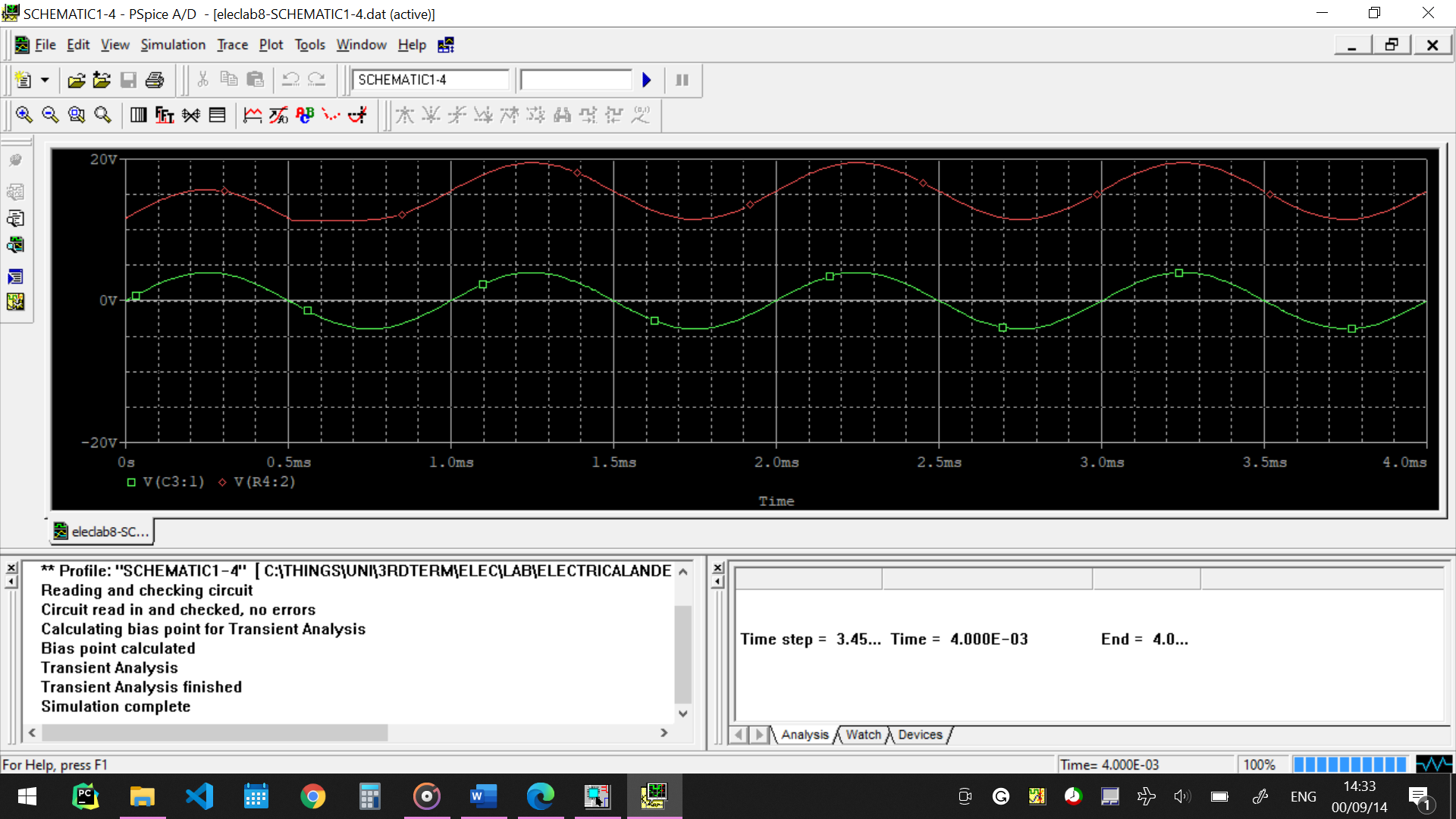
این بار یک منبع دی‌سی هم به مدارمان اضافه می‌کنیم و مداری به شکل زیر می‌بندیم:



این بار خروجی‌مان به این شکل خواهد بود:

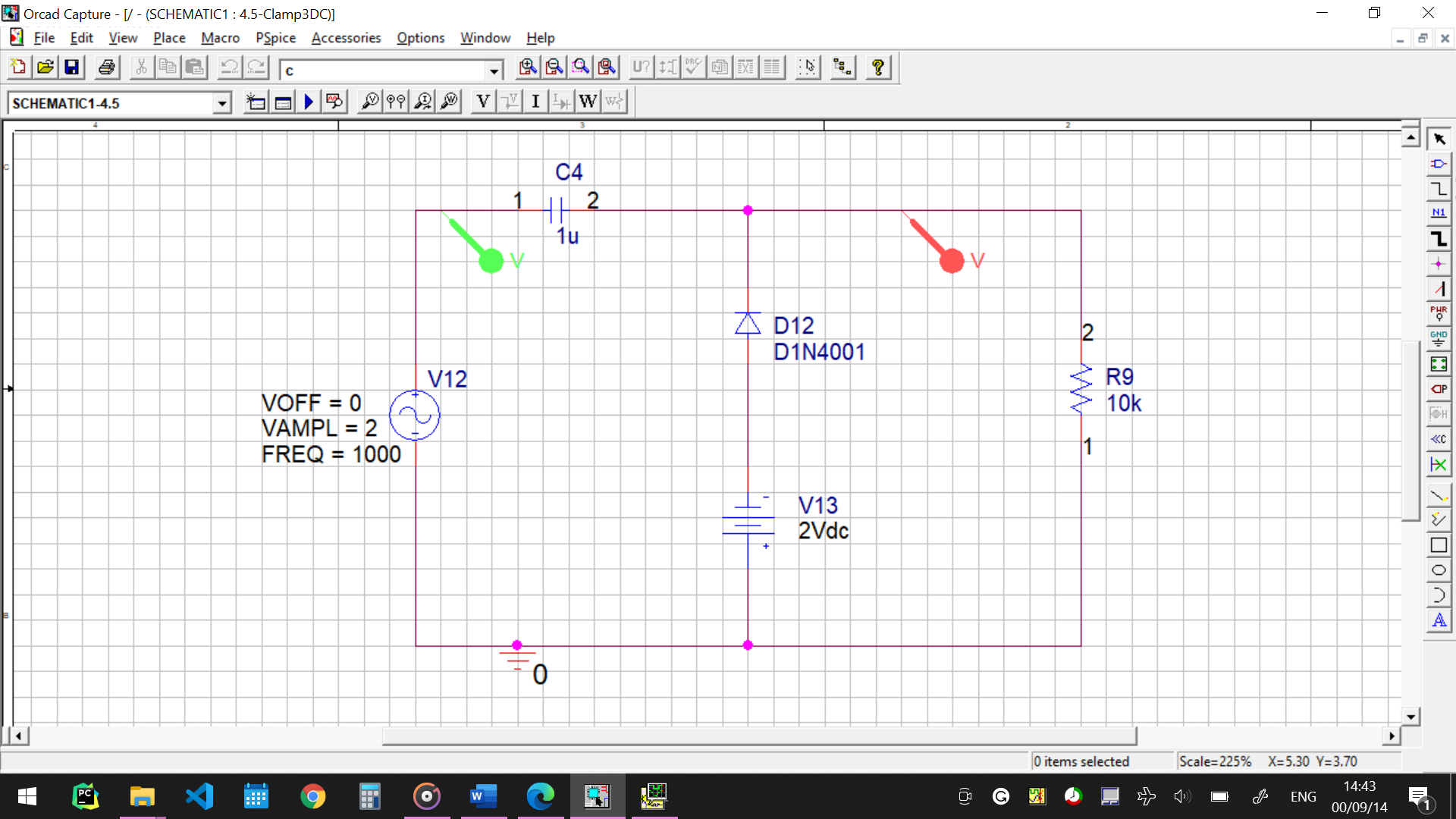


هرچقدر که مقدار منبع دی‌سی را بیشتر کنیم، ولتاژ خروجی‌مان به همان مقدار بالاتر خواهد رفت. برای مثال اگر آن را روی دوازده ولت بگذاریم، خروجی‌مان به این شکل می‌شود:

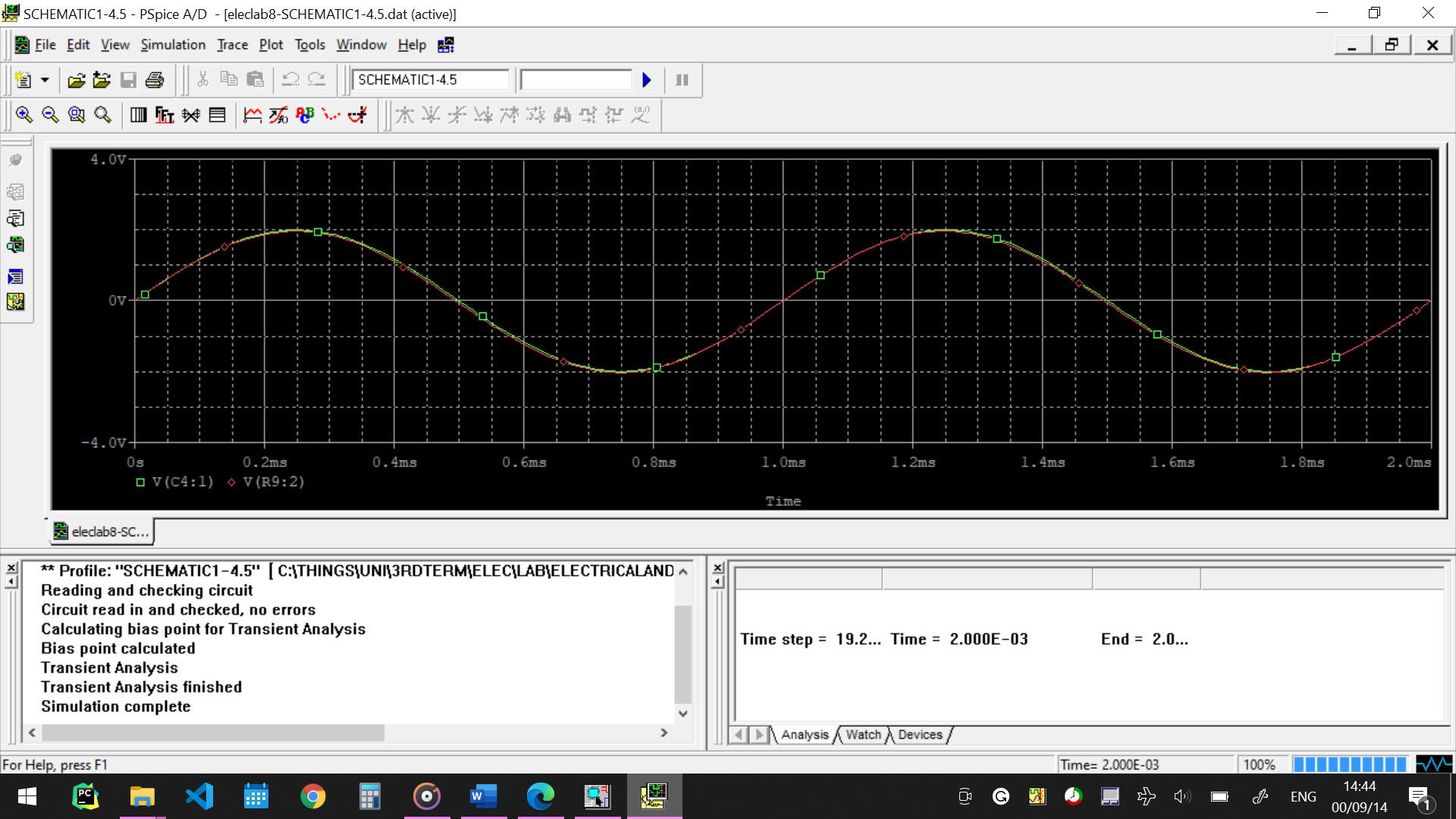


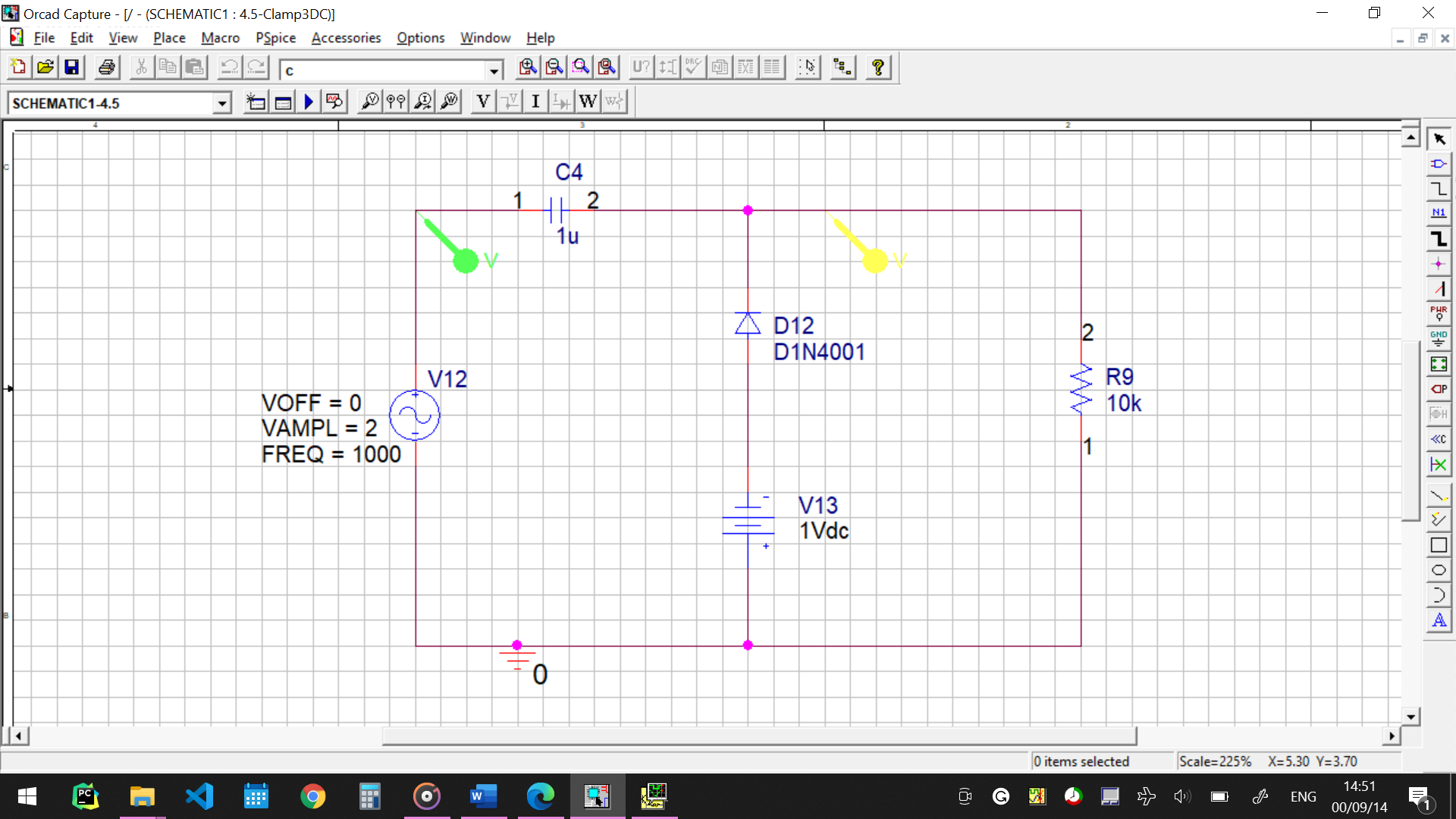
مشخص است که نمودار ولتاژ خروجی، نسبت به حالتِ قبلی ده ولت بالاتر رفته است.

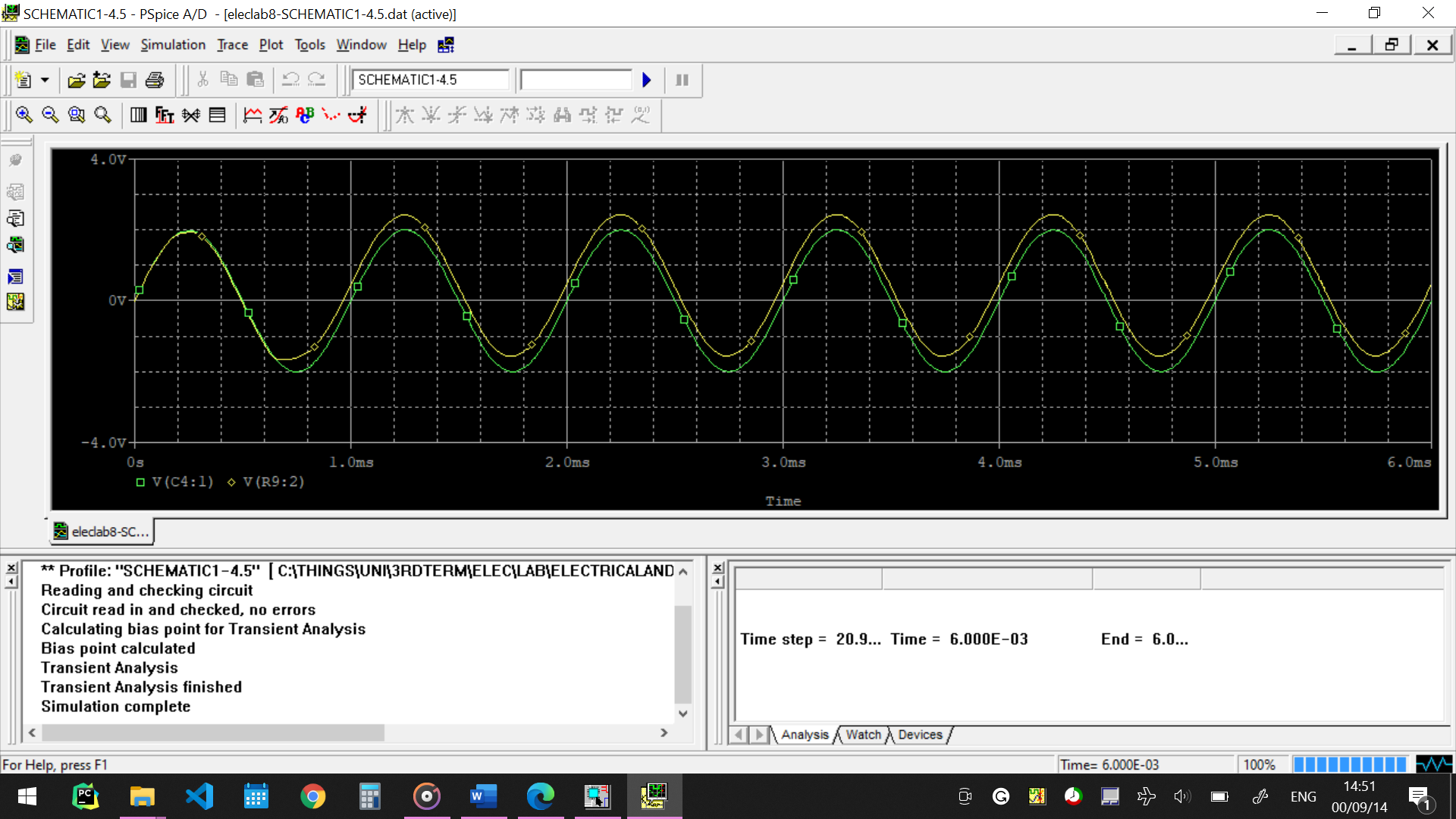
این بار جهت منبع دی‌سی را برعکس می‌کنیم و مداری به این شکل می‌بندیم:



خروجی‌مان به این شکل خواهد بود:

می‌بینیم که ولتاژ ورودی و خروجی تقریبا برابرند، این به این معناست که منبع دی‌سی، اجازه نداده که ولتاژی که به دیود می‌دهیم طوری باشد که جریانی از آن بگذرد، در حالی که اگر مقدار منبع دی‌سی را روی یک ولت تنظیم کنیم:

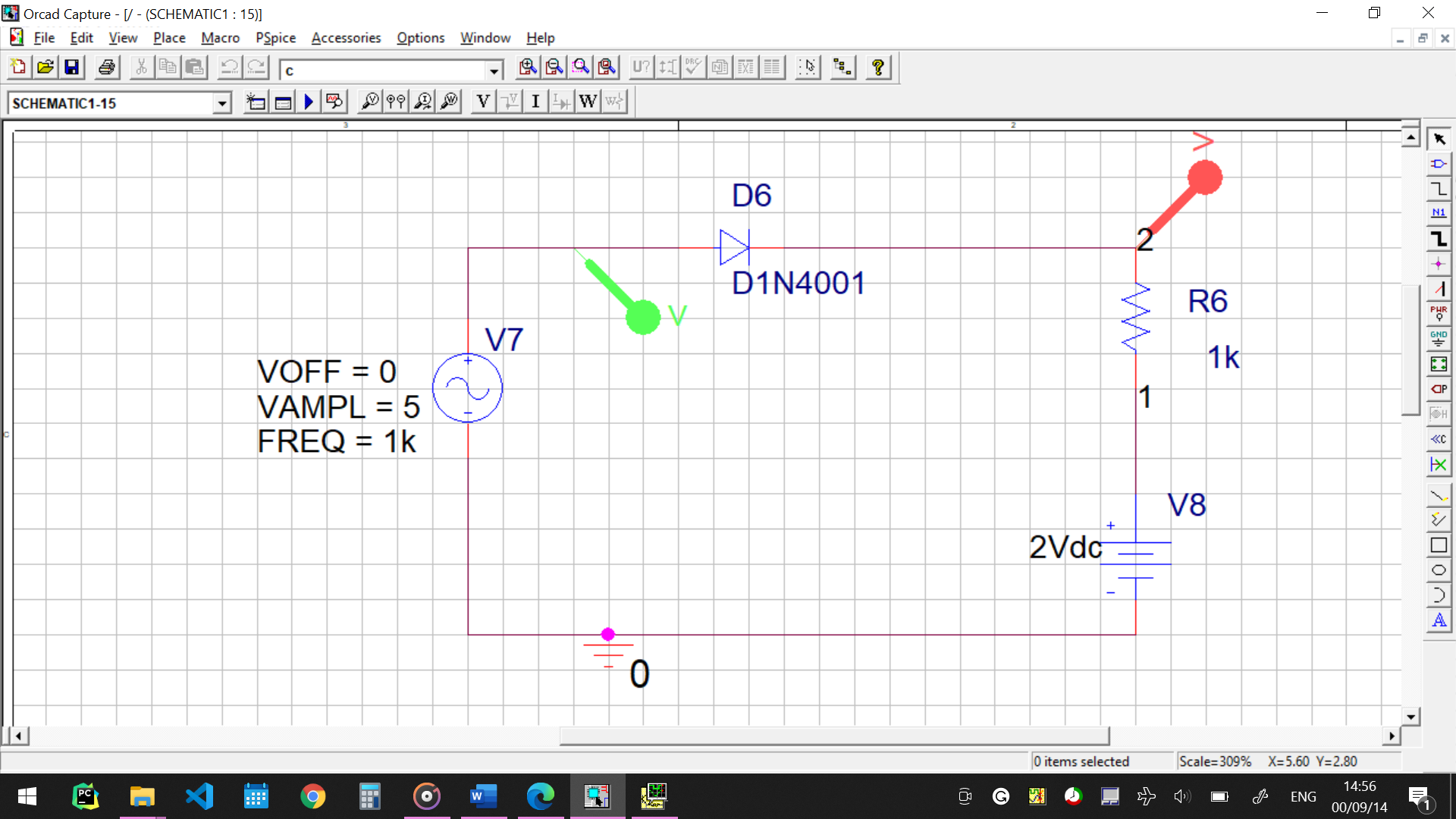




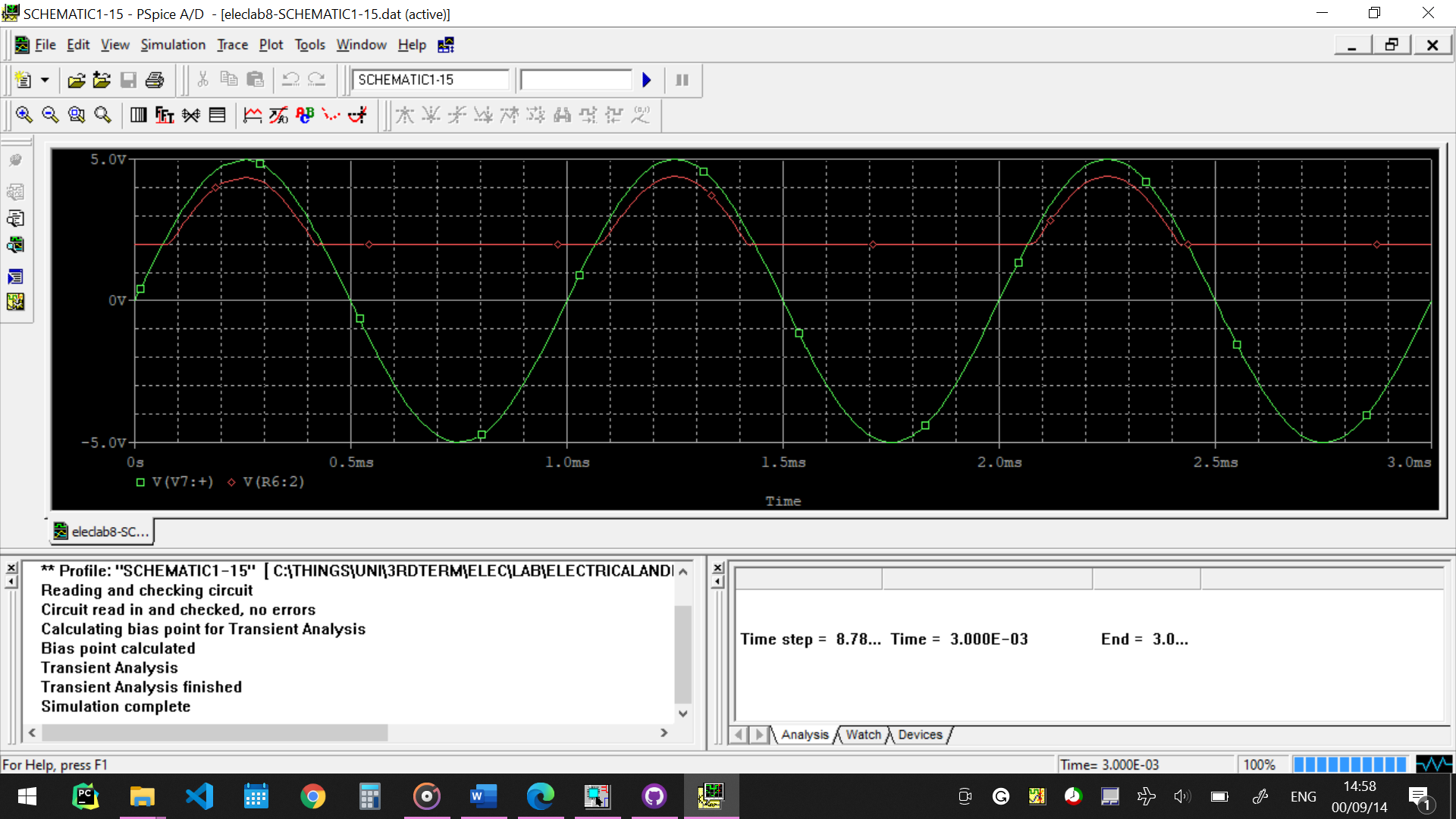
می‌بینیم که در این حالت، ولتاژ خروجی یک ولت بالاتر قرار گرفته است.

**مدارهای Clipper**

مداری مشابه شکل زیر می‌بندیم:

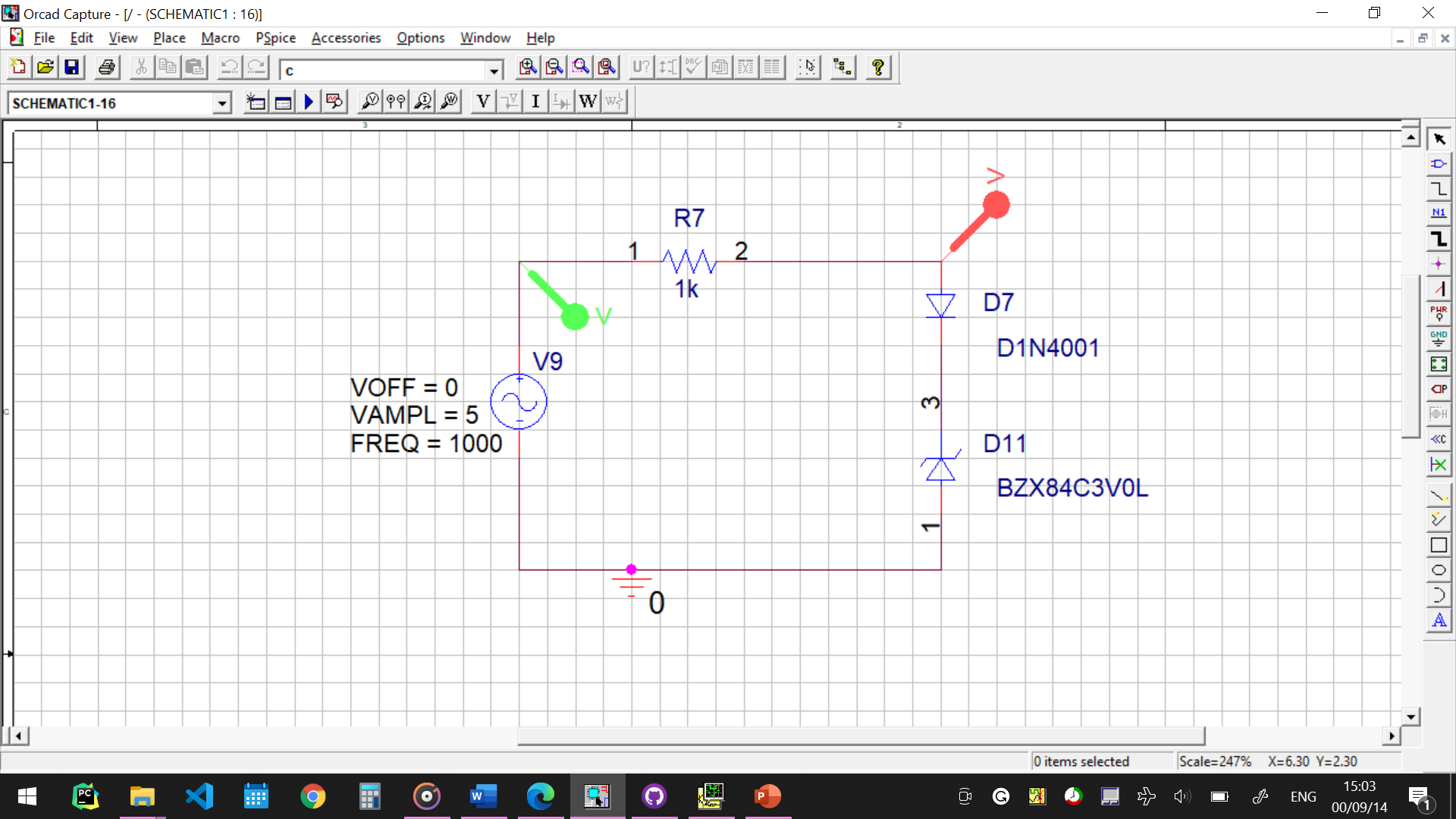


خروجی‌مان را بررسی می‌کنیم:

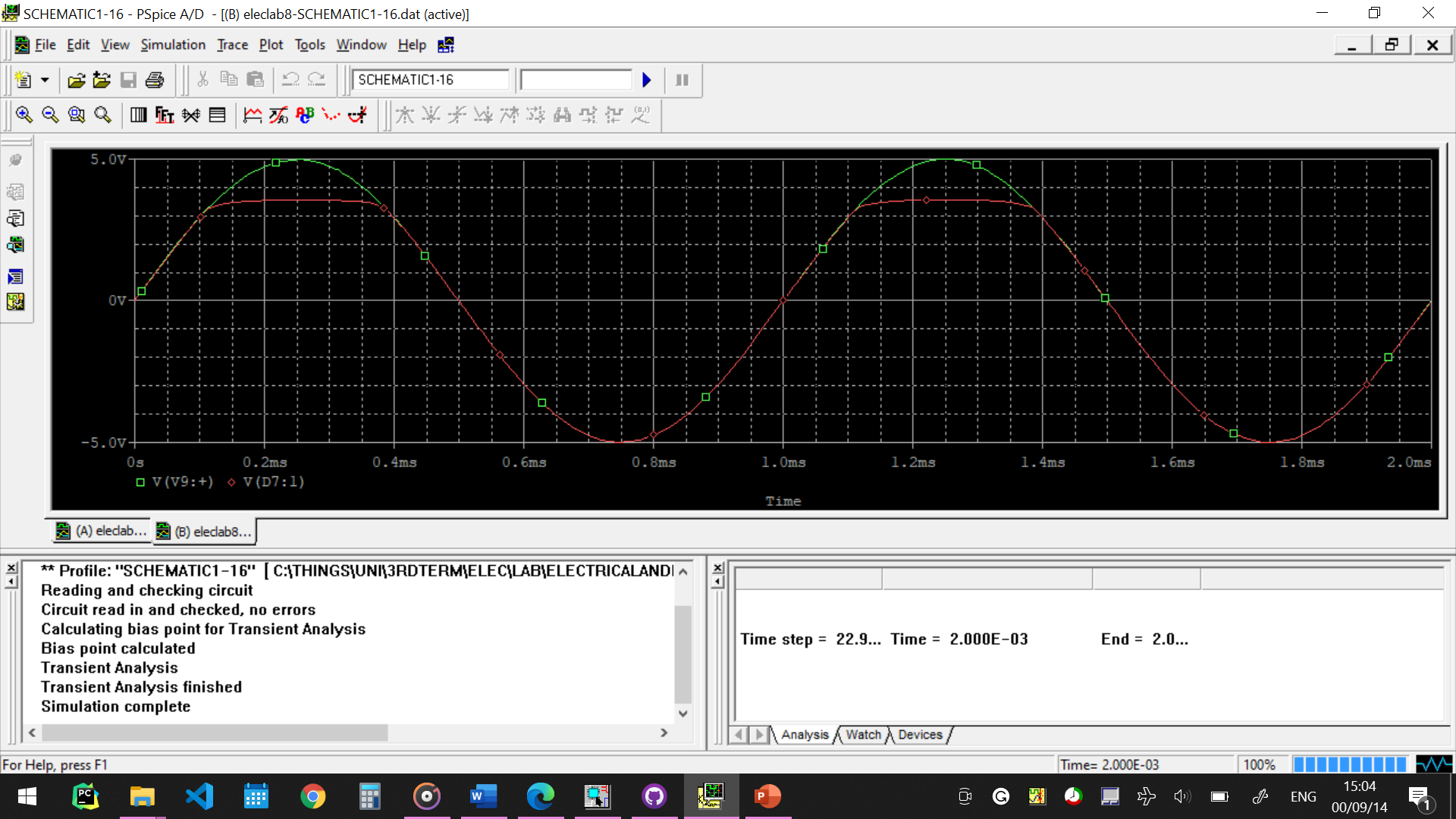


همان‌طور که انتظار داشتیم، از آن‌جایی که منبع دی‌سی را روی دو ولت تنظیم کرده بودیم، در ولتاژ خروجی‌مان بخش‌هایی که پائين‌تر از دو ولت بوده‌اند بریده‌ شده‌اند.

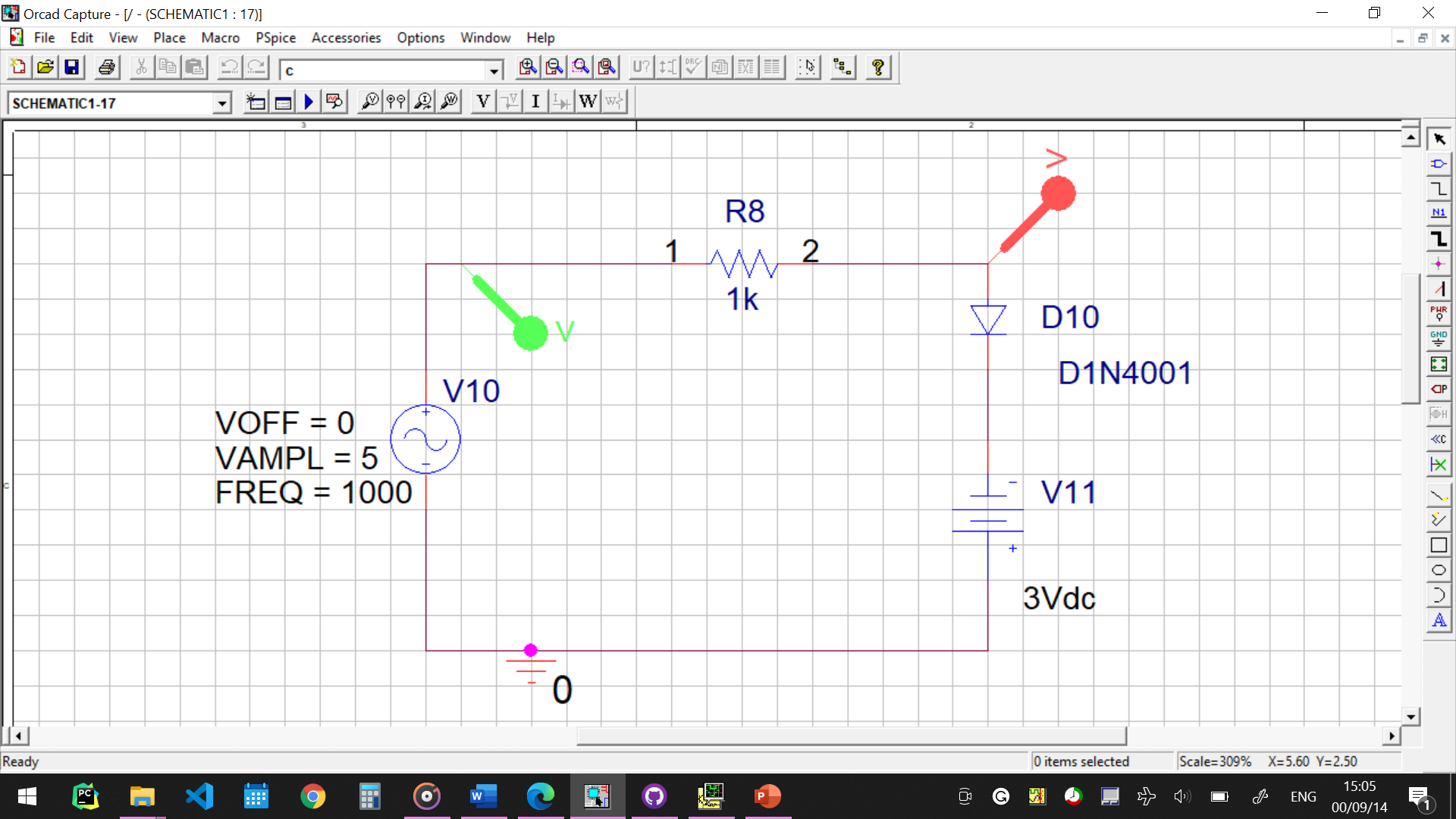
این بار مدار را به این شکل می‌بندیم:



دیود زنرمان هنگامی که ولتاژ ورودی‌اش کم‌تر از منفی سه بشود، جریان را از خود عبور می‌دهد، پس انتظار داریم که این بار در ولتاژ خروجی، مثبتِ سه به بالای ولتاژ ورودی، بریده شده باشد.



حال مداری به این شکل می‌بندیم:



با عوض شدن جهت منبع دی‌سی، این بار انتظار داریم منفیِ سه ولت به بالای ولتاژ ورودی، بریده شود.

