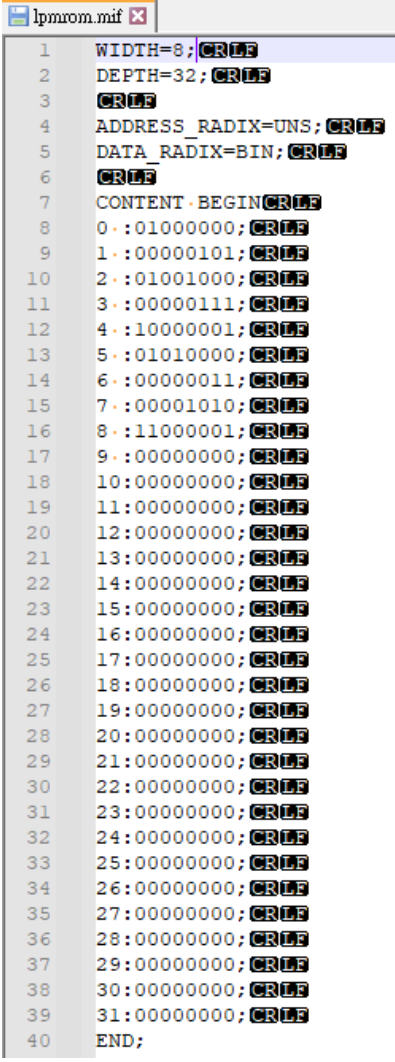


在 lab6 中，指令需要使用 FPGA 板中的儲存媒介做存取，助教這邊有規定制式的 mif 檔。

如下圖或 E3 上檔案：



```
1 WIDTH=8;CRLF
2 DEPTH=32;CRLF
3 CRLF
4 ADDRESS_RADIX=UNS;CRLF
5 DATA_RADIX=BIN;CRLF
6 CRLF
7 CONTENT.BEGINCRLF
8 0.:01000000;CRLF
9 1.:00000101;CRLF
10 2.:01001000;CRLF
11 3.:00000111;CRLF
12 4.:10000001;CRLF
13 5.:01010000;CRLF
14 6.:00000011;CRLF
15 7.:00001010;CRLF
16 8.:11000001;CRLF
17 9.:00000000;CRLF
18 10:00000000;CRLF
19 11:00000000;CRLF
20 12:00000000;CRLF
21 13:00000000;CRLF
22 14:00000000;CRLF
23 15:00000000;CRLF
24 16:00000000;CRLF
25 17:00000000;CRLF
26 18:00000000;CRLF
27 19:00000000;CRLF
28 20:00000000;CRLF
29 21:00000000;CRLF
30 22:00000000;CRLF
31 23:00000000;CRLF
32 24:00000000;CRLF
33 25:00000000;CRLF
34 26:00000000;CRLF
35 27:00000000;CRLF
36 28:00000000;CRLF
37 29:00000000;CRLF
38 30:00000000;CRLF
39 31:00000000;CRLF
40 END;
```

同學在替 rom 導入 mif 檔時要注意 rom 的位元深度和地址長度，才可以正確編譯和執行程式碼。

同時也請同學注意，本次實驗有兩個 clock，讀取 rom 中指令的 clock 和 processor 執行時的 clock，請勿搞反。

最後附上 demo 影片，demo 結果和影片相同即通過。