## PAP

Projet: rapport2

4TIN804U

BERASATEGUY Tanguy, GOEDEFROIT Charles

### Table des matières

#### 1 ILP optimization (4.1)

On a fait les modifications :

Pour ssandPile\_do\_tile\_opt() on a retiré les appels à table(out, i, j) pour passer par une varaible intermediaire result. Cette modification permet au compilateur de vectoriser car il peut maintenant facilement voir que les différentes lignes peuvent être calculés en parallels.

Nous avons modifié ces lignes :

```
int ssandPile_do_tile_opt(int x, int y, int width, int height)
    {
      int \ diff = 0;
      for (int i = y; i < y + height; i++)
        for (int j = x; j < x + width; j++)
           table(out, i, j) = table(in, i, j) % 4;
           int result = table(in, i, j) % 4;
           table(out, i, j) += table(in, i + 1, j) / 4;
10
           result += table(in, i + 1, j) / 4;
11
           table(out, i, j) += table(in, i - 1, j) / 4;
           result += table(in, i - 1, j) / 4;
           table(out, i, j) += table(in, i, j + 1) / 4;
           result += table(in, i, j + 1) / 4;
           table(out, i, j) += table(in, i, j - 1) / 4;
           result += table(in, i, j - 1) / 4;
           table(out, i, j) = result;
           if (table(out, i, j) >= 4)
             diff = 1;
           diff \mid = result >= 4;
21
22
23
      return diff;
24
25
```

Le code de la fonction final :

```
int ssandPile_do_tile_opt(int x, int y, int width, int height)
27
    {
28
      int diff = 0;
29
30
      for (int i = y; i < y + height; i++)
31
        for (int j = x; j < x + width; j++)
32
        ſ
33
          int result = table(in, i, j) % 4;
34
          result += table(in, i + 1, j) / 4;
35
          result += table(in, i - 1, j) / 4;
          result += table(in, i, j + 1) / 4;
          result += table(in, i, j - 1) / 4;
```

Nous avons verifié et on obtient le même résultats et le même nombre d'iterations (69190) avec la version par défaut et la version opt.

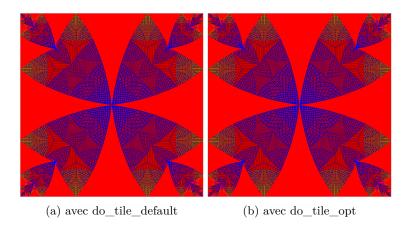


Figure 1 – Verification du résultats pour ssandPile

Le gain de performance est de 2.37 car  $\frac{178812}{75408}$ 

Pour asandPile\_do\_tile\_opt() on a retiré les appels à atable(i, j) pour passer par une variable intermédiaire result. Cette modification permet au compilateur de vectoriser car il peut maintenant facilement voir que les différentes lignes peuvent être calculés en parallele.

Nous avons modifié ces lignes :

```
int asandPile_do_tile_default(int x, int y, int width, int height)
      int change = 0;
      for (int i = y; i < y + height; i++)</pre>
        for (int j = x; j < x + width; j++)
           if (atable(i, j) >= 4)
           int result = atable(i, j);
           if (result >= 4)
10
          {
             result/=4;
11
              atable(i, j - 1) += atable(i, j) / 4;
12
              atable(i, j - 1) += result;
13
              atable(i, j + 1) += atable(i, j) / 4;
14
```

Le code de la fonction final :

```
int asandPile_do_tile_opt(int x, int y, int width, int height)
27
       int change = 0;
      for (int i = y; i < y + height; i++)</pre>
30
        for (int j = x; j < x + width; j++)
31
32
           int result = atable(i, j);
33
           if (result >= 4)
34
35
             result/=4;
36
             atable(i, j - 1) += result;
37
             atable(i, j + 1) += result;
38
             atable(i - 1, j) += result;
39
             atable(i + 1, j) += result;
40
             atable(i, j) \%=4;
41
             change = 1;
42
43
         }
44
45
       return change;
    }
46
```

Nous avons verifié et on obtient le même résultat et le même nombre d'iterations (34938) avec la version par défaut et la version opt.

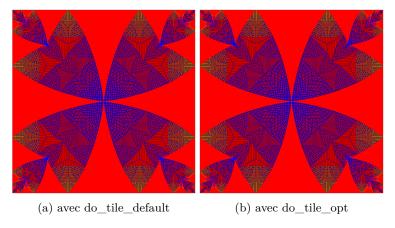


FIGURE 2 – Verification du résultats pour asandPile

Le gain de performance est de 1.2 car  $\frac{37990}{31405}$ 

# 2 OpenMP implementation of the synchronous version (4.2)

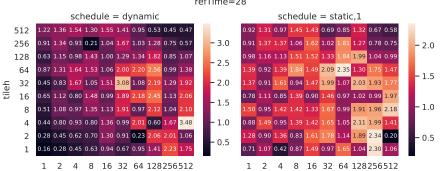
Pour  $ssandPile\_compute\_omp()$  on a fait en sorte de partourir chaque grain de sable puis on ajouter un  $pragam\ omp\ for\ pour\ que\ chaque\ grain\ de\ sable\ sois\ calculer\ par\ un\ thread.$ 

Le code de la fonction :

```
unsigned ssandPile_compute_omp(unsigned nb_iter)
    {
      for (unsigned it = 1; it <= nb_iter; it++)</pre>
        int change = 0;
    #pragma omp parallel for schedule(runtime) reduction(/: change)
          for (int y = 1; y < DIM-1; y += 1)
            for (int x = 1; x < DIM-1; x += 1)
              change /= do_tile(x, y, 1, 1, omp_get_thread_num());
10
          swap_tables();
11
          if (change == 0)
12
            return it;
13
14
15
16
      return 0;
```

Pour ssandPile\_compute\_omp\_tiled() on a dupliquer la version tile pour y ajouter un pragam omp for avec un collapse(2) pour que les tuiles soit calculer pars des threads.

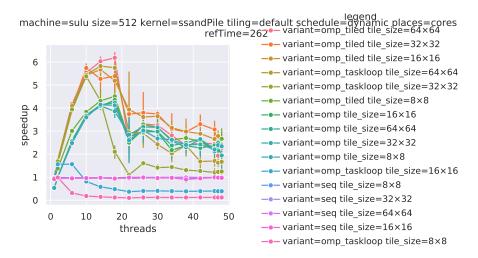
La heatmap montre que en moyenne, le schedule static est meilleur que le dynamique, cependant on cherche à resoudre un problème précis, donc on va chercher l'accélération maximale. Ici ce sera avec des tuiles de width 512 et de height 4 en schedule dynamique.



machine=data size=512 threads=24 kernel=ssandPile variant=omp\_tiled tiling=default places=cores refTime=28

Pour ssandPile\_compute\_omp\_taskloop() on a dupliquer la version tile pour y ajouter un pragam omp single, pour que un thread definisse les taches, et un pragam omp task devant l'appelle de la fonction do\_tile() pour que le calcule des tuiles ce trouve dans un thread.

On vois que taskloop avec des tuile de taille 64 et 32 est presque aussi bonne que omp\_tile avec des tuile de taille 64, 32 et 16. Et que taskloop nest pas trés efficace avec des tuille de taille 8 ou 16.



 $Figure \ 3-ssand Pile \ comparaison \ de \ taskloop \ avec \ toutes \ les \ variants$ 

# 3 OpenMP implementation of the asynchronous version (4.3)

Pour paralleliser avec *asandPile\_compute\_omp\_tiled*, il a fallu créer 4 nids de boucles afin d'éviter les lectures/écritures concurentes. On a donc un nid de boucle pour les lignes et colonnes impaires, un pour les lignes impaires et colonnes paires, un pour les lignes paires et colonnes impaires, et un pour les lignes et colonnes paires.

Le code de la fonction final :

```
unsigned asandPile_compute_omp_tiled(unsigned nb_iter)
1
2
         for (unsigned it = 1; it <= nb_iter; it++)</pre>
3
4
             int change = 0;
5
6
             //BLEU
             #pragma omp parallel for schedule(runtime) shared(change)
             for(int y=0; y<DIM; y+=2*TILE_H)</pre>
9
             }
10
                 for (int x = y\%(TILE_H*2); x < DIM; x += TILE_W*2)
11
                 {
12
13
                     int localChange =
                          do_{tile}(x + (x == 0), y + (y == 0),
14
                              TILE_W - ((x + TILE_W == DIM) + (x == 0)),
15
                              TILE_H - ((y + TILE_H == DIM) + (y == 0)), omp_get_thread_num());
16
                     if (change == 0 && localChange != 0)
17
                     {
                          #pragma omp critical
                          change |= localChange;
                     }
                 }
             }
```

Le nid BLEU est répété 4 fois avec des initialisations de x et y qui diffèrent

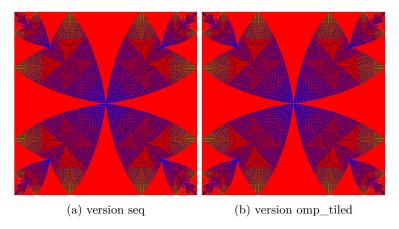


FIGURE 4 – Verification du résultats pour asandPile

Le gain de performance par rapport au séquentiel avec tuiles optimisées est de 1.98 car  $\frac{30927.379}{15641.740}$ 

 $\label{lem:machine=kira} \begin{tabular}{ll} machine=kira size=512 threads=24 kernel=asandPile variant=omp\_tiled tiling=default iterations=100 \\ places=cores refTime=144 \end{tabular}$ 

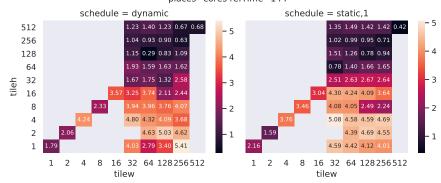
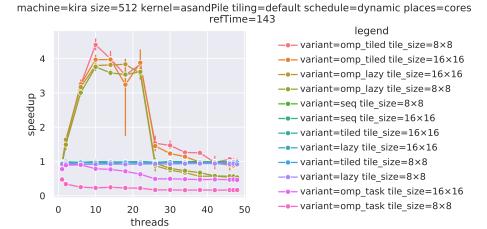


Figure 5 – heatmap comparaison omp\_tiled & tiled

Les expériences montrent que pour certaines tailles de tuiles, il n'y a pas de résultat d'accélération, et après vérification, le programme ne fonctionne pas sur ces tailles là. Néanmoins, avec ces résultats, ont en déduit que le schedule static,1 avec une width de 32 et une height de 4 est la meilleure option.



 $\label{lem:machine=kira} \mbox{machine=kira size=512 kernel=asandPile tiling=default schedule=dynamic places=cores} \\ \mbox{refTime=142}$ 

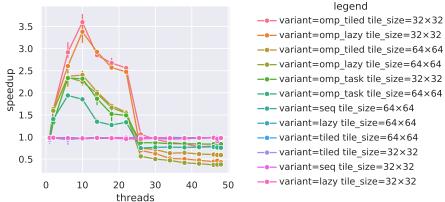


Figure 6 – asandPile comparaison de toutes les variants

#### 4 Lazy OpenMP implementations (4.4)

Pour la version asynchrone, nous avons repris la version précédente et ajouté deux tableaux servant successivement de lecture et d'écriture pour tester si les tuiles autour ont été modifiés à l'itération précédente.

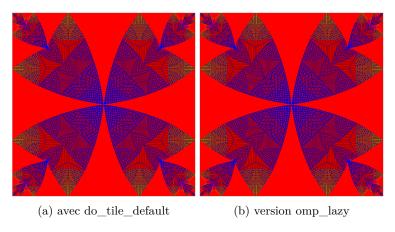


FIGURE 7 – Verification du résultats pour asandPile

Le gain de performance par rapport au asynchrone lazy avec tuiles optimisées est de 1.35 car  $\frac{32292.716}{23825.744}$ 

 $\label{lem:machine=kira} \begin{tabular}{ll} machine=kira size=512 threads=24 kernel=asandPile variant=omp\_lazy tiling=default iterations=100 \\ places=cores refTime=144 \end{tabular}$ 

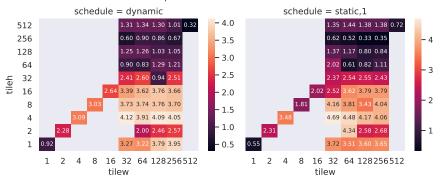


Figure 8 – heatmap comparaison omp\_lazy & lazy

Les expériences montrent que pour certaines tailles de tuiles, il n'y a pas de résultat d'accélération, et après vérification, le programme ne fonctionne pas sur ces tailles là. Néanmoins, avec ces résultats, ont en déduit que le schedule static,1 avec une width de 32 et une height de 4 est la meilleure option.