

Le matériel NI myRIO en un clin d'œil

Date de publication: août 13, 2013

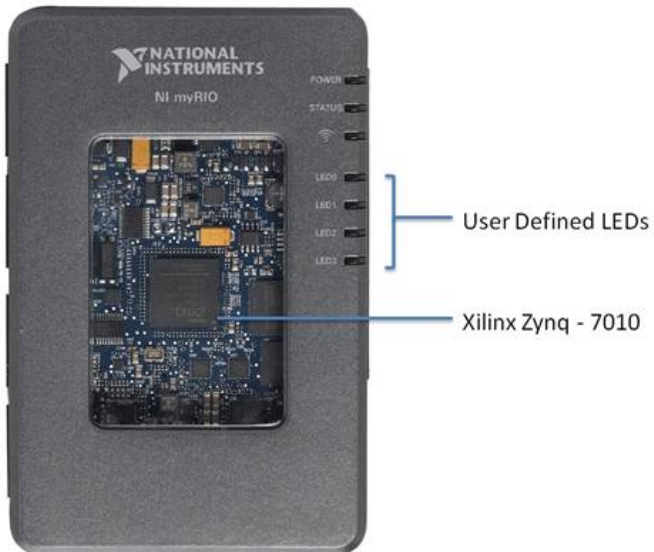
Introduction

NI myRIO est une plate-forme matérielle/logicielle révolutionnaire qui donne aux étudiants la possibilité de "faire du technique" et de concevoir des systèmes réels plus rapidement que jamais. Associé à la toute dernière technologie SoC (système sur puce) Zynq proposée par Xilinx, NI myRIO se caractérise par un processeur ARM® Cortex™-A9 double cœur et un FPGA doté de 28000 cellules logiques programmables, 10 entrées analogiques, 6 sorties analogiques, des voies d'E/S audio et jusqu'à 40 lignes d'entrées/sorties numériques (DIO). Conçu pour l'enseignement et la recherche, NI myRIO inclut aussi le WiFi embarqué, un accéléromètre triaxial et plusieurs LED programmables dans un facteur de forme robuste et clos.

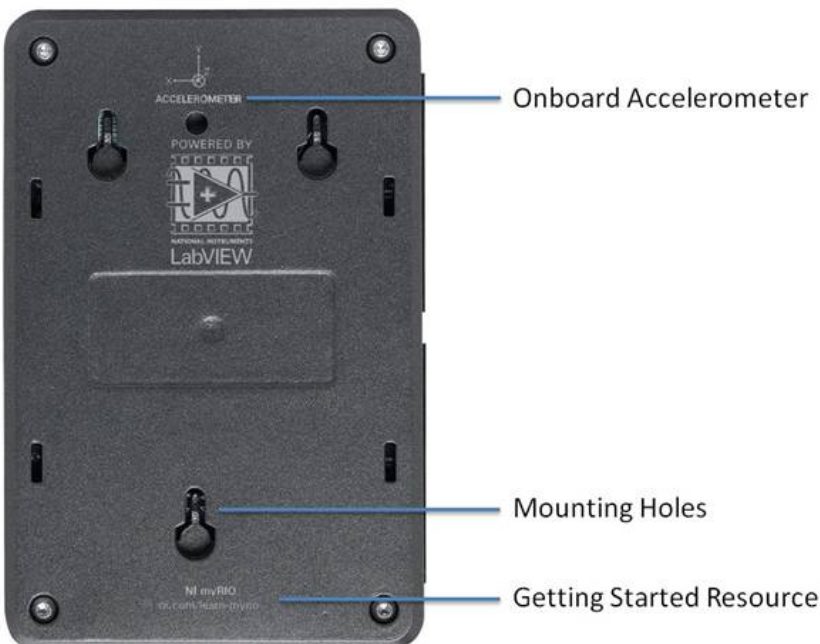
[Comparer les modèles NI myRIO](#)

[En savoir plus sur la programmation de NI myRIO](#)

NI myRIO : vue de face



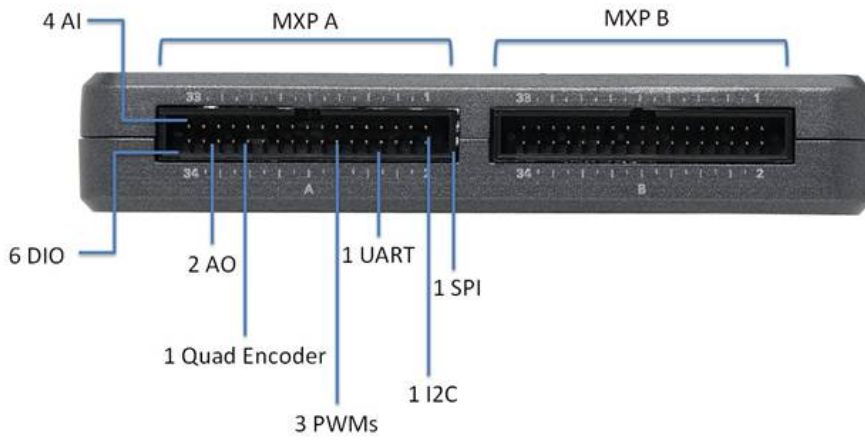
NI myRIO : vue de derrière



Connecteurs (MXP) du port d'extension de NI myRIO

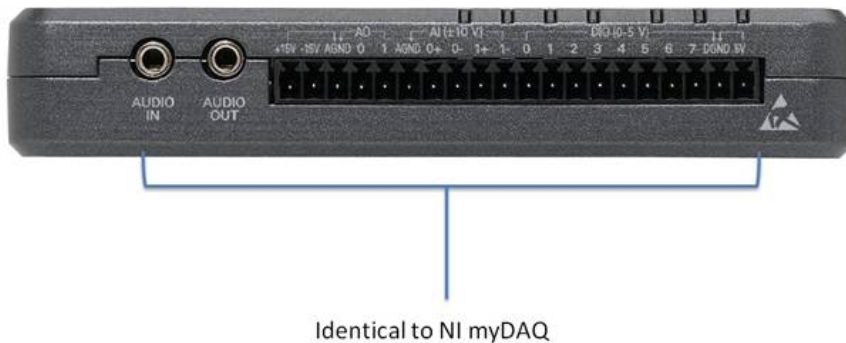
La configuration d'E/S par défaut est présentée. Elle est personnalisable avec le Module NI LabVIEW FPGA.

Identical Connectors

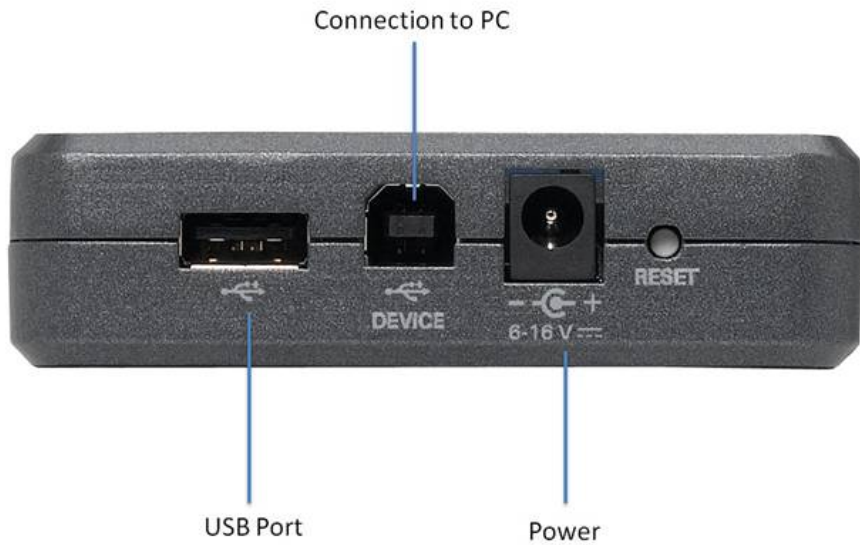


Connecteur (MSP) du port NI miniSystems de NI myRIO

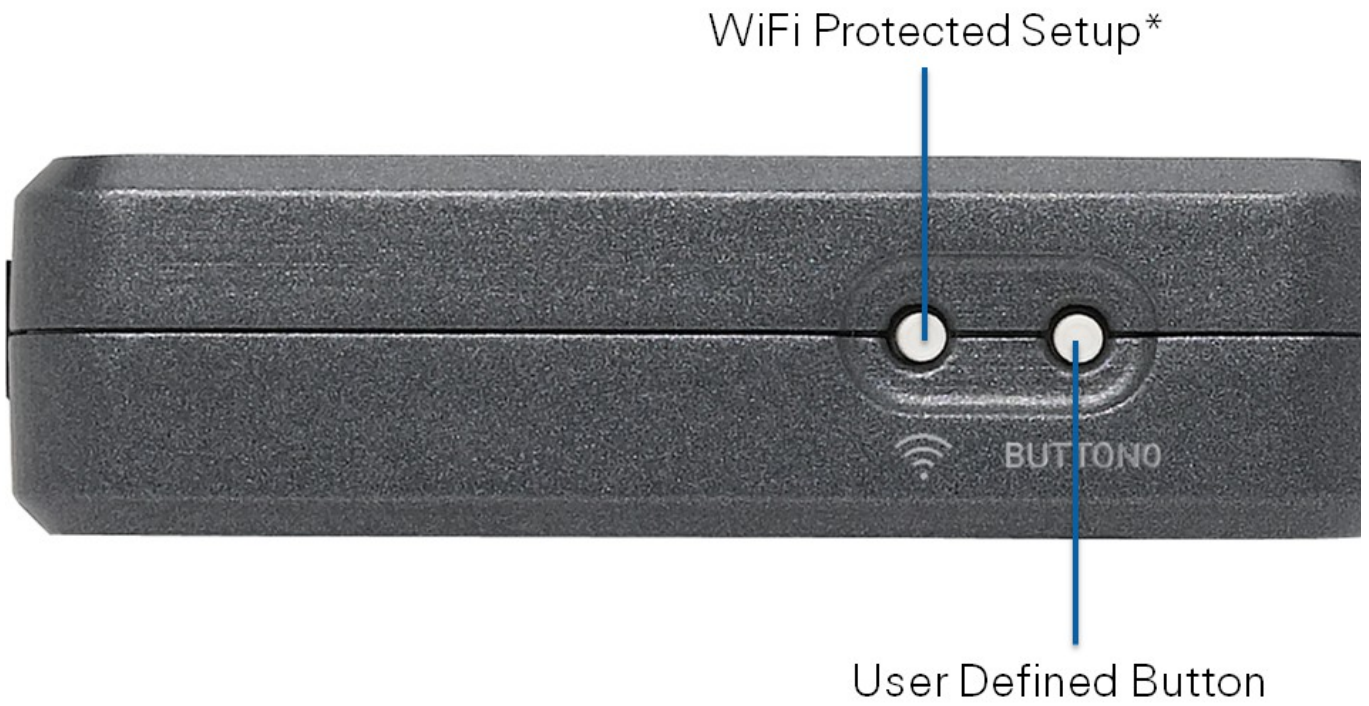
La configuration d'E/S par défaut est présentée. Elle est personnalisable avec LabVIEW FPGA.



NI myRIO : vue de dessus



NI myRIO : vue de dessous



*This feature will be available in a future software release