

RK3328 DDR 模板和时序文件对应关系

DDR 类型	片选数	支持容量	板层	DDR 贴片方式	最高频率	是否验证	DDR 模板	DDR 时序文件(kernel-4.4)
DDR3 2x16bit	1	1GB	4	单面贴	933MHz	已验证	RK3328_DDR3P216SD4	rk3328-ddr3-1866-p216sd4-timing.dtsi
DDR3 4x16bit	2	2GB/1GB 兼容	4	双面贴	800MHz	已验证	RK3328_DDR3P416DD4	rk3328-ddr3-1600-p416sd4-timing.dtsi
DDR4 2x16bit	1	2GB/1GB 兼容	4	单面贴	1056MHz	已验证	RK3328_DDR4P216SD4	rk3328-ddr4-2133-p216sd4-timing.dtsi
LPDDR3 PIN178 1x32bit	2	2GB/1GB 兼容	4	单面贴	800MHz	已验证	RK3328_LPDDR3P132SD4	rk3328-dram-default-timing.dtsi
DDR4 4x16bit	2	4GB/3GB/2GB 兼容	6	双面贴	996MHz	已验证	RK3328_DDR4P416DD6	rk3328-ddr4-2133-p416dd6-timing.dtsi

修改 dts 文件匹配对应的 DDR 模板

在 rk3328.dtsi 会包含默认的 rk3328-dram-default-timing.dtsi 的时序。如果 DDR 模板不是使用默认的时序，需要在 dts 文件中包含对应的 ddr 时序文件。

例如 DDR 模板采用 RK3328_DDR3P216SD4(使用什么 DDR 模板需要软件工程师和硬件工程师确认)，假设最后的 dts 文件为 rk3328-new.dts，通过在 rk3328-new.dts 保护该模板时序文件。

```
文件 rk3328-new.dts:
#include "rk3328.dtsi"
#include "rk3328-android.dtsi"
#include " rk3328-ddr3-1866-p416sd4-timing.dtsi "
#include <dt-bindings/input/input.h>
```