

密级状态：绝密( )      秘密( )      内部( )      公开(√ )

## RK3288\_WiFi&BT\_开发配置参考说明

(技术部, MID 组)

文件状态：  [ ] 正在修改  [√] 正式发布	当前版本：	V1.0
	作 者：	高伟龙
	完成日期：	2014-06-17
	审 核：	
	完成日期：	2014-06-18

福州瑞芯微电子有限公司

Fuzhou Rockchips Semiconductor Co., Ltd

(版本所有, 翻版必究)

## 版本历史

版本号	作者	修改日期	修改说明	备注
V1.0	2014.06.17	高伟龙	初始版本	
V1.1	2014.08.13	胡卫国	增加 rkwifi, rtl8188eu, esp8089 兼容说明	
V1.2	2014.08.20	胡卫国	增加 rtl8723bs 说明	
V1.3	2014.09.15	高伟龙	增加 rtl8723au rtl8723bu 说明, 对内核 wifi 配置做了适当修改。	

## 目 录

<b>1 RK3288 WIFI &amp; BT 配置说明.....</b>	<b>3</b>
1.1 RK3288 WiFi 内核配置.....	3
1.1.1 电源控制驱动配置.....	3
1.1.2 AP6xxx & ESP8089 & RTL8188EU 配置.....	3
1.2 RK3288 BT 内核配置.....	5
<b>2 RK3288 WIFI &amp; BT DTS 配置说明.....</b>	<b>5</b>
2.1 RK3288 WiFi DTS 配置说明.....	6
2.2 RK3288 BT DTS 配置说明.....	8
<b>3 SDIO 相关配置.....</b>	<b>10</b>
<b>4 UART 相关配置.....</b>	<b>11</b>
<b>5 RK3288 WIFI &amp; BT 问题排查分析.....</b>	<b>11</b>
5.1 SDIO 通信异常.....	11



## 1 RK3288 WiFi & BT 配置说明

RK3288 使用 3.10 版本的内核，跟其他平台（3.0.x）相比有了较大的变化，对于客户来说，在项目开发阶段进行内核配置时，对于 WiFi 和 BT 部分建议直接使用参考的配置“arch/arm/configs/rockchip\_defconfig”而不要去修改涉及到 WiFi 和 BT 的配置项，除了具体的 WiFi 模组的选择以外。下面详细描述 WiFi 和 BT 的内核配置。

目前暂时只支持以下芯片：

1. AP6xxx, RK90x
2. RTL8188EU、RTL8177ETV、RTL8723AU、RTL8723BU、RTL8723BS、RTL8723BS-VQ0
3. ESP8089

### 1.1 RK3288 WiFi 内核配置

#### 1.1.1 电源控制驱动配置

3.10 内核使用的 WiFi 电源控制跟 3.0.x 有所区别，3.10 内核的 WiFi 电源控制在 kernel/net/rfkill/rfkill-wlan.c 中实现，所以需要确保该文件有被编译，默认的内核配置都已经将此文件编译选中。

```
[*] Networking support --->
    <*> RF switch subsystem support --->
        [*] Rockchips RFKILL driver
```

#### 1.1.2 AP6xxx & ESP8089 & RTL8188EU 配置

WiFi 内核配置跟 3.0.x 内核配置方式不一样，3.10 内核默认同时配置了 **broadcom wifi**，**realtek wifi**，**esp8089** 三个驱动，通过 dts 中的 **wifi\_chip\_type** 定义来区分具体使用那个驱动。

```
Device Drivers --->
    [*] Network device support --->
```

[\*] Wireless LAN --->

```

--- Wireless LAN
[*] Realtek Wireless Device Driver Support --->
[*] Espressif 8089 sdio Wi-Fi
    Espressif 8089 sdio Wi-Fi combo with BK3515A bluetooth
<[*]> RK901/RK903/BCM4330/AP6XXX wireless cards support
    Select the wifi module (AP6335) --->
    Select the wifi module crystal freq (37_4M) --->
  
```

具体配置如下：

dts 文件中的 wifi\_chip\_type 需要进行配置。

```

wireless-wlan {
    compatible = "wlan-platdata";

    /* wifi_chip_type - wifi chip define
     * bcmwifi ==> like ap6xxx, rk90x;
     * rtkwifi ==> like rtl8188xx, rtl8723xx;
     * esp8089 ==> esp8089;
     * other    ==> for other wifi;
     */
    wifi_chip_type = "bcmwifi";
  }
  
```

#### 1. 如果使用 AP6xxx, RK90x 模块

配置 dts: wifi\_chip\_type = "bcmwifi";

选择对应的芯片(以 AP6335为例):

CONFIG\_RKWIFI=y

CONFIG\_AP6335=y

CONFIG\_RKWIFI\_37\_4M=y

#### 2. 如果使用 RTL8188EU、RTL8188ETV

配置 dts: wifi\_chip\_type = "rtkwifi";

CONFIG\_RTL8188EU=y

### 3. 如果使用 **RTL8723AU**

配置 dts: wifi\_chip\_type = "rtkwifi";

CONFIG\_RTL8723AU=y

### 4. 如果使用 **RTL8723BU**

配置 dts: wifi\_chip\_type = "rtkwifi";

CONFIG\_RTL8723BU=y

### 5. 如果使用 **RTL8723BS**

配置 dts: wifi\_chip\_type = "rtkwifi";

CONFIG\_RTL8723BS=y

### 6. 如果使用 **ESP8089**

配置 dts: wifi\_chip\_type = "esp8089";

CONFIG\_ESP8089=y

## 1.2 RK3288 BT 内核配置

3288 BT 相关配置请直接使用默认的配置项“arch/arm/configs/rockchip\_defconfig”即可，跟 WiFi 一样，BT 的电源控制在 kernel/net/rfkill/rfkill-bt.c 中实现，请确保此文件有编译到内核中。

```
[*] Networking support --->
```

```
<[*] RF switch subsystem support --->
```

```
[*] Rockchips RFKILL driver
```

## 2 RK3288 WiFi & BT DTS 配置说明

3.10 内核在开发方面跟 3.0.X 存在较大的差异，其中一个就是关于 DTS 部分的使用和配置。

下面将以 RK3288 SDK 的 DTS 文件“arch/arm/boot/dts/rk3288-tb.dts”为例，分别针对 WiFi 和 BT

的 DTS 配置进行详细的说明，客户在实际开发过程中根据说明进行相关的 GPIO 或者功能设置。

## 2.1 RK3288 WiFi DTS 配置说明

```
wireless-wlan {
    compatible = "wlan-platdata";

    /* wifi_chip_type - wifi chip define
     * bcmwifi ==> like ap6xxx, rk90x;
     * rtkwifi ==> like rtl8188xx, rtl8723xx;
     * esp8089 ==> esp8089;
     * other    ==> for other wifi;
     */
    wifi_chip_type = "bcmwifi";

    sdio_vref = <1800>; //1800mv or 3300mv

    //keep_wifi_power_on;

    //power_ctrl_by_pmu;
    power_pmu_regulator = "act_ldo3";
    power_pmu_enable_level = <1>; //1->HIGH, 0->LOW

    //vref_ctrl_enable;
    //vref_ctrl_gpio = <&gpio0 GPIO_A2 GPIO_ACTIVE_HIGH>;
    vref_pmu_regulator = "act_ldo3";
    vref_pmu_enable_level = <1>; //1->HIGH, 0->LOW

    WIFI,poweren_gpio = <&gpio4 GPIO_D4 GPIO_ACTIVE_HIGH>;
    WIFI,host_wake_irq = <&gpio4 GPIO_D6 GPIO_ACTIVE_HIGH>;
    //WIFI,reset_gpio = <&gpio0 GPIO_A2 GPIO_ACTIVE_LOW>;

    status = "okay";
};
```

上面部分内容是 WiFi 的 DTS 配置内容，主要包括电源控制、中断等功能脚的配置。下面将对各个配置项（一般客户只需要修改下面红色标出部分参数）的功能进行详细描述：

**wifi\_chip\_type = "bcmwifi";**



用来确认 wifi 芯片型号，由于 ap6xxx, rtl8188eu, eps8089 驱动都编译进 kernel，需要使用这个变量来确认实际硬件使用的 wifi 型号。具体参考本文档 1.1.2 节说明。

```
sdio_vref = <1800>; //1800mv or 3300mv
```

这个配置项配置 WiFi 模组的 I0 参考电压值(目前只针对 RK3288 平台，RK312x 平台此参数无作用)，根据实际硬件设计中提供给 WiFi 模组参考电压输入的电压值来进行设定，以 AP6210 为例，模组的 I0 参考电压输入脚是第 22 脚 VDDIO，在配置 WiFi DTS 时需要量取这个脚的电压假设是 1.8V，然后填入这个配置项 1800。参考电压设置错误会导致 WiFi 通信异常引起 WiFi 打不开或者工作不稳定。

```
//keep_wifi_power_on;
```

这个配置项打开之后 wifi 模组将在内核启动过程中上电，并且一直保持上电状态，后续开关 wifi 时不对模组电源进行控制，针对一些有此需求的 wifi 模组比如 rtl8723au 和 rtl8723bu 因为 wifi 和 bt 共用电源因此一般情况下在内核启动时直接对其上电并一直保持上电状态，以保证 wifi 和 bt 都能正常工作。此配置项默认情况下是关闭的。

```
//power_ctrl_by_pmu;
```

```
power_pmu_regulator = "act_ldo3";
```

```
power_pmu_enable_level = <1>; //1->HIGH, 0->LOW
```

这个部分的配置项是关于 WiFi 电源控制，通常情况下 WiFi 电源控制是由主控的 GPIO 来进行，但是也有部分产品设计实用 PMU 来作为 WiFi 电源或者模拟 GPIO 来控制 WiFi 模组供电，如果是这种情况那么需要将“power\_ctrl\_by\_pmu”打开，并在“power\_pmu\_regulator”中填入对应的 PMU 输出口，以及有效电平“power\_pmu\_enable\_level”。

```
//vref_ctrl_enable;
```

```
//vref_ctrl_gpio = <&gpio0 GPIO_A2 GPIO_ACTIVE_HIGH>;
```

```
vref_pmu_regulator = "act_ldo3";
```

```
vref_pmu_enable_level = <1>; //1->HIGH, 0->LOW
```

这个部分的配置是对一些可控制 I0 参考电压开关的项目提供参考电影开关的设置。默认情况下是关闭的，具体功能是实现在模组不工作（模组上的所有功能芯片都不工作）的情况下切断 I0

参考电压输出，以此来降低一定的系统功耗。这个是可选配置并非所有硬件都支持，也不是所有 WiFi 模组都支持。

**WIFI, poweren\_gpio = <&gpio4 GPIO\_D4 GPIO\_ACTIVE\_HIGH>;**

这个是最常用，或者一定会用到的配置项，也就是 WiFi 的电源控制 GPIO 口设定的位置，客户需要根据硬件原理图确认 WiFi 电源控制脚接到主控的哪个 GPIO 口，然后填入这个地方，以 3288 SDK 板为例，使用 AP6335，WiFi 电源控制是第 12 脚“WL\_REG\_ON”接到主控的 GPIO4D4，高电平有效，因此如上所述方式填入。

rfkill-wlan.c 驱动中对这个脚的控制逻辑为：在开机 probe 时会去 disable，在打开 wifi 时会去 enable，关闭 wifi 时会 disable。休眠唤醒时不做控制。

**WIFI, host\_wake\_irq = <&gpio4 GPIO\_D6 GPIO\_ACTIVE\_HIGH>;**

这个配置项是 WiFi 中断脚的配置，某些 WiFi 模组没有这个脚可以不用配置直接将此配置项注释掉。使用 Broadcom 的 WiFi 比如 AP6xxx 以及 RK90x 等模组都需要正确配置这 GPIO。

Broadcom wifi AP6xxx 系统会使用此中断脚作为 wifi 数据中断脚，此中断脚有异常将会导致 WiFi 无法正常工作。其它 WiFi，例如 RTL8723BS，在机器进入休眠时，如果有 WiFi 数据到来时此中断用来唤醒机器。此中断脚有异常并不会造成 WiFi 无法正常工作。

**//WIFI, reset\_gpio = <&gpio0 GPIO\_A2 GPIO\_ACTIVE\_LOW>;**

这个配置项是预留的，某些 WiFi 模组具备 RESET 脚，需要配置。目前 Broadcom 的 WiFi 暂时都没有此功能脚，因此默认是注释掉的。

rfkill-wlan.c 驱动中对这个脚的控制逻辑为：在开机 probe 时并不控制，在打开 wifi 时会去 enable，关闭 wifi 时会 disable。休眠唤醒时不做控制。

## 2.2 RK3288 BT DTS 配置说明

```
wireless-bluetooth {
    compatible = "bluetooth-platdata";

    //wifi-bt-power-toggle;

    uart_rts_gpios = <&gpio4 GPIO_C3 GPIO_ACTIVE_LOW>;
```

```
pinctrl-names = "default", "rts_gpio";
pinctrl-0 = <&uart0_rts>;
pinctrl-1 = <&uart0_rts_gpio>;

BT, power_gpio = <&gpio4 GPIO_D3 GPIO_ACTIVE_HIGH>;
BT, reset_gpio = <&gpio4 GPIO_D5 GPIO_ACTIVE_HIGH>;
BT, wake_gpio = <&gpio4 GPIO_D2 GPIO_ACTIVE_HIGH>;
BT, wake_host_irq = <&gpio4 GPIO_D7 GPIO_ACTIVE_LOW>;

status = "okay";
};
```

上面部分内容是 BT 的 DTS 配置内容，主要包括电源控制、中断等功能脚的配置。下面将对各个配置项的功能进行详细描述：

**//wifi-bt-power-toggle;**

这个配置项关于 WiFi 和 BT 共用一个电源控制的情况，例如 RealTek 的 RTL8723BU，WiFi 和 BT 电源控制是同一个，而 Broadcom 的模组 WiFi 和 BT 的电源控制是分开的，因此默认这个配置是注释掉的。客户根据实际使用的模组进行配置。

**uart\_rts\_gpios = <&gpio4 GPIO\_C3 GPIO\_ACTIVE\_LOW>;**

**pinctrl-names = "default", "rts\_gpio";**

**pinctrl-0 = <&uart0\_rts>;**

**pinctrl-1 = <&uart0\_rts\_gpio>;**

这个部分的配置是关于 BT 的 uart 口 rts 脚的配置，部分型号的 BT 在操作过程中需要对 uart 的 RTS 脚进行控制。例如 AP6210、AP6335 等。因此在使用这一类的 BT 模组时需要配置这个部分，默认情况下 uart 都是使用的 uart0，因此客户可以不需要修改这个部分，如果硬件设计将 BT 连接到其他的 uart 口则需要配置此部分到对应的内容。

**BT, power\_gpio = <&gpio4 GPIO\_D3 GPIO\_ACTIVE\_HIGH>;**

这个配置项是关于 BT 的电源控制 GPIO 配置，以 3288 SDK 板为例，AP6335 BT 的电源控制口是第 34 脚 BT\_REG\_ON 连接到的主控 GPIO 口是 GPIO4D3，高电平有效。

rfkill-bt.c 驱动中对这个脚的控制逻辑为：在开机 probe 时会去 disable，在打开 bt 时会去 enable，关闭 bt 时会 disable。休眠唤醒时不做控制。

**BT,reset\_gpio = <&gpio4 GPIO\_D5 GPIO\_ACTIVE\_HIGH>;**

这个配置项是关于 BT 的 RESET 脚配置，这个脚不同的 BT 模组不一定都有，具体以实际原理图为准。

rfkill-bt.c 驱动中对这个脚的控制逻辑为：在开机 probe 时会去 disable，在打开 bt 时会去 enable，关闭 bt 时会 disable。休眠唤醒时不做控制。

**BT,wake\_gpio = <&gpio4 GPIO\_D2 GPIO\_ACTIVE\_HIGH>;**

这个配置项是关于 BT 的 WAKE 脚配置，以 3288 SDK 板为例，AP6335 BT 的 WAKE 脚是第 6 脚 BT\_WAKE 连接到的主控 GPIO 口是 GPIO4D2，高电平有效。

rfkill-bt.c 驱动中对这个脚的控制逻辑为：在 bt 空闭时，通过 disable 它来让 bt 进入低功耗模式。

**BT,wake\_host\_irq = <&gpio4 GPIO\_D7 GPIO\_ACTIVE\_LOW>;**

这个配置项是关于 BT 的中断脚配置，以 3288 SDK 板为例，AP6335 BT 的中断脚是第 6 脚 BT\_WAKE 连接到的主控 GPIO 口是 GPIO4D2，高电平有效。

rfkill-bt.c 驱动中对这个脚的控制逻辑为：在机器进入休眠时，如果有 bt 数据到来时此中断用来唤醒机器。

### 3 SDIO 相关配置

WiFi 一般使用 SDIO 接口，所以在 dts 中需要配置相应 sdio dts，可以从公板的 dts 拷贝过来：

```
&sdio {
    clock-frequency = <50000000>;
    clock-freq-min-max = <200000 50000000>;
    supports-highspeed;
    supports-sdio;
    ignore-pm-notify;
    keep-power-in-suspend;
    //cap-sdio-irq;
    status = "okay";
};
```

## 4 UART 相关配置

BT 一般使用 UART 接口，所以在 dts 中需要配置相应 uart dts，可以从公板的 dts 拷贝过来：

```
&uart_bt {  
    status = "okay";  
    clock-frequency = <24000000>;  
    dma-names = "!tx", "!rx";  
    pinctrl-0 = <&uart0_xfer &uart0_cts>;  
};
```

默认 UART Clock 是 24M，可以让稳定工作在 1.5M 的波特率下。如果需要修改其它波特率，请按以下公式计算出相应的 Clock：

$$\text{clock} = n * 16 * \text{rate} \quad (n = 1, 2, \dots)$$

例如调试波特率为 3M，那么 clock 需要设置为 48M。

## 5 RK3288 WiFi & BT 问题排查分析

WiFi 和 BT 的排查方法请参考其他平台比如 rk3188 进行，我们后续将不断更新完善 3288 WiFi BT 的相关文档。

### 5.1 SDIO 通信异常

SDIO WiFi 驱动需要正常识别到 SDIO 卡后才会正常执行。正常识别到 SDIO 设备后有类似以下打印：

```
mmc1: new high speed SDIO card at address 0001
```

如果有异常可能会出现类似以下打印：

```
<4>[ 20.560868] 1409..dw_mci_set_ios: wait for unbusy timeout..... STATUS = 0x206 [mmc1]
```

或

```
<3>[ 245.200842] dwmmc_rockchip 10218000.rksdmmc: data FIFO error (status=00002004)
```

这些异常需要从以下几个方向进行排查：

1. Wifi 模块是否正常供电，上电

2. 主控 sdio 接口是否被 iomux 成其它 gpio 脚了
3. sdio 脚是否需要接上拉

---