

大項目	中項目	小項目	驗證內容	配置流程	檢查點
復位			1.驗證 rst_n 將輸出清零 2.確認重置優先級高於加法運算	1.rst_n= 0 2.#100; 3.rst_n=1	檢查 sum 是否為 0
加法測試	-	基本加法測試	驗證兩個 4 位元數字的正確加法運算	A=4'h0, B=4'h0 A=4'h1, B=4'h1 A=4'h7, B=4'h8 A=4'hF, B=4'hF	1.sum 是否等於 A+B 2.sum 與輸入(A、B)是否滿足 1T delay 的時序要求
加法測試	-	邊界值測試	確認進位處理正確性	A=4'h0, B=4'hF A=4'hF, B=4'h0 A=4'h1, B=4'hF A=4'h8, B=4'h8	1.sum 是否等於 A+B 2.sum 與輸入(A、B)是否滿足 1T delay 的時序要求
隨機測試	-	隨機測試	驗證兩個 4 位元數字的正確加法運算 確認進位處理正確性	random	1.sum 是否等於 A+B 2.sum 與輸入(A、B)是否滿足 1T delay 的時序要求

斷言設計	正常加法功能檢查	A+B=sum
	輸出範圍檢查	Sum 不應超過最大可能值 30 (15+15)
	進位檢查	當 A+B > 15 時，Sum[4]應為 1
	無進位檢查	當 A+B <= 15 時，Sum[4]應為 0