운영체제 실습 Report

실습 제목: Assignment 4

실습일자: 2022년 10월 11일 (금)

제출일자: 2022년 12월 01일 (목)

학 과: 컴퓨터정보공학부

담당교수: 최상호 교수님

실습분반: 금요일 5,6교시

학 번: 2018202065

성 명: 박 철 준

Introduction

1. 제목

Assignment 4

2. 과제 요구사항

Assignment 4-1

- ID를 바탕으로 아래와 같은 프로세스 정보를 출력하는 Module 작성
- 1. 프로세스의 이름과 pid
- 2. 정보가 위치하는 가상 메모리 주소
- 3. 프로세스의 데이터 주소, 코드 주소, 힙 주소
- 4. 정보의 원본 파일의 전체 경로
- file varea.c 프로그램
- 1. 2차 과제에서 작성한 ftrace 시스템 콜(336번)을 다음 함수로 wrapping 할것
- 2. Hooking 함수 명: file_varea
- 3. 테스트용 프로그램 명 : assign4
- 4. struct task_struct 분석
- 5. pid_task()사용

Assignment 4-2

- Dynamic Recompilation
- 1. Shared memory에서 컴파일 된 코드에 접근
- 2. Code section의 함수는 마음대로 수정 할 수 없음
- 3. 해당 영역에 write 권한이 없기 때문 (r-x 상태)
- 4. Write 권한이 있는 영역을 할당 (uint8_t *compiled_code, 전역 변수로 구현)
- 5. 그 영역에 함수를 복사 (rw- 상태)
- 6. 복사한 함수를 최적화
- 7. 하드코딩 방지한다.
- 8. 최적화할 명령어는 add, sub, imul, div
- 9. 0 division, -로 인한 음수에 대한 예외는 없다고 가정
- 10. 연산이 중복으로 나올 경우 하나로 합치기 (아래는 예 참조)
- 11. add instruction이 중복으로 나오면 합치기 (최적화)
- 12. sub instruction이 중복으로 나오면 합치기 (최적화)
- 13. multiple instruction이 중복으로 나오면 합치기 (최적화)
- 14. Division instructio이 중복으로 나오면 합치기 (최적화)
- 15. 수정한 함수를 실행한다.
- 16. 수정한 함수에는 execute 권한이 없으므로 권한 변경: r-x
- 17. 컴파일한 코드와 기존 코드의 실행 시간을 비교 보고서에 명시
- 18. 50 set 실험한 값을 표로 나타내고, 그 값에 평균을 취할 것
- 19. 1 set은 다음과 같은 과정을 가진다.
- 20. 캐시 및 버퍼 지우기
- 21. 최적화하기 전 결과

- 22. 캐시 및 버퍼 지우기
- 23. 최적화 후 결과
- 보고서 추가 작성
- 1. objdump 뜨는 과정을 거친다.
- 2. dump 뜬 파일의 화면을 보고 문제 해결과정에 대해 생각해본다.
- 3. Redirection을 사용하여 objdump 결과를 file로 저장한다.

제한조건

- 1. 메모리 할당은 mmap() 사용한다.
- 2. 할당한 메모리의 권한은 write와 execute를 동시에 부여하지 않는다.
- 3. DIV 연산 시 register는 dl을 사용
- 4. Makefile을 통해 조건부 컴파일을 진행한다.

Conclusion & Analysis

Assignment 4-1

- file varea.c 프로그램

stack으로부터 PID 값을 받고 pid_task함수를 통해 해당 task를 가져온다. 이후 get_task_mm 함수를 통해 memory management struct를 가져오고 해당 struct에서 vm_area_struct를 나타내는 mmap을 추출한다. 이후 mmap의 vm_file struct를 통해 vma(Virtual Memory Area)에 해당하는 파일 구조체에 대한 포인터를 받아오고 해당 값이 NULL이 아닌 경우 mmap의 mem 주소 mm의 code, datam heap영역과 vm_file을 통해 받아온 file에 구조체에 대한 포인터에서 d_path 함수를 통해 file의 주소를 추출하는 과정을 이룬다.

- 결과

```
os2018202065@ubuntu:~/os_4_2018202065_C/4-1$ make clean
make -C /lib/modules/4.19.67-2018202065/build SUBDIRS=/home/os2018202065/os_4_2018202065_C/4-1 clean
make[1]: Entering directory '/home/os2018202065_C/4-1/-tmp_versions
CLEAN /home/os2018202065/os_4_2018202065_C/4-1/hodule.symvers
make[1]: Leaving directory '/home/os2018202065_C/4-1/hodule.symvers
make[1]: Leaving directory '/home/os2018202065_C/4-1/make
make -C /lib/modules/4.19.67-2018202065_C/4-1$ make
make -C /lib/modules/4.19.67-2018202065_C/4-1$ make
make -C /lib/modules/4.19.67-2018202065_build SUBDIRS=/home/os2018202065/os_4_2018202065_C/4-1

CC [M] /home/os2018202065/os_4_2018202065_C/4-1/file_varea.o

Building modules, stage 2.
MODPOST 1 modules

CC /home/os2018202065/os_4_2018202065_C/4-1/file_varea.ko
make[1]: Leaving directory '/home/os2018202065_C/4-1/file_varea.ko
make[1]: Leaving directory '/home/os2018202065_C/4-1/file_varea.ko
make[1]: Leaving directory '/home/os2018202065_C/4-1/file_varea.ko
make[1]: Description directory '/home/os2018202065_C/4-1/file_varea.ko
make[1]: Leaving directory '/home/os2018202065_C/4-1/file
```

```
| 125.186351 | mem[040000-401000] code[400000-40074c] data[600e10-601040] heap[25d2000-25d2000] /home/os2018202065/os_4_2018202065_C/4-1/assign4 | 125.186357] mem[0400000-400100] code[400000-40074c] data[600e10-601040] heap[25d2000-25d2000] /home/os2018202065/os_4_2018202065_C/4-1/assign4 | 125.186359] mem[040000-601000] code[400000-40074c] data[600e10-601040] heap[25d2000-25d2000] /home/os2018202065/os_4_2018202065_C/4-1/assign4 | 125.186363] mem[7f115ab4d000-7f115add0000] code[400000-40074c] data[600e10-601040] heap[25d2000-25d2000] /lib/x86_64-linux-gnu/libc-2.23.so | 125.186363] mem[7f115ab4d000-7f115af30000] code[400000-40074c] data[600e10-601040] heap[25d2000-25d2000] /lib/x86_64-linux-gnu/libc-2.23.so | 125.186363] mem[7f115af30000] code[400000-40074c] data[600e10-601040] heap[25d2000-25d2000] /lib/x86_64-linux-gnu/libc-2.23.so | 125.186363] mem[7f115af31000-7f115af31000] code[400000-40074c] data[600e10-601040] heap[25d2000-25d2000] /lib/x86_64-linux-gnu/libc-2.23.so | 125.186370] mem[7f115af31000-7f115af31000] code[400000-40074c] data[600e10-601040] heap[25d2000-25d2000] /lib/x86_64-linux-gnu/libc-2.23.so | 125.186370] mem[7f115af31000-7f115af31000] code[400000-40074c] data[600e10-601040] heap[25d2000-25d2000] /lib/x86_64-linux-gnu/libc-2.23.so | 125.186372] mem[7f115b13d000-7f115b13d000] code[400000-40074c] data[600e10-601040] heap[25d2000-25d2000] /lib/x86_64-linux-gnu/libc-2.23.so | 125.186374] mem[7f115b13d000-7f115b13d000] code[400000-40074c] data[600e10-601040] heap[25d2000-25d2000] /lib/x86_64-linux-gnu/libc-2.23.so | 125.186374] mem[7f115b13d000-7f115b31d000] code[400000-40074c] data[600e10-601040] heap[25d2000-25d2000] /lib/x86_64-linux-gnu/libc-2.23.so | 125.186374] mem[7f115b13d000] code[400000-40074c] data[600e10-601040] heap[25d2000-25d2000] /lib/x86_64-linux-gnu/libc-2.23.so | 125.186374] mem[7f115b13d000] code[400000-40074c] data[600e10-601040] heap[25d2000-25d2000] /lib/x86_64-linux-gnu/libc-2.23.so | 125.186374] mem[7f115b13d000] code[400000-40074c] data[600e10-601040] heap[25d20000-25d
```

요구하는 결과가 잘나옴을 알 수 있다.

- Dynamic Recompilation
- 1. 과제 해결을 위해 dump 파일 생성
- -명령어 입력 후 파일 생성

7e:

83 e8 01

sub

\$0x1,%eax

```
D_recompile.c D_recompile_test.c D_recompile_test.o Makefile test

@ @ @ os2018202065@ubuntu: ~/os_4_2018202065_C/4-2

os2018202065@ubuntu: ~/os_4_2018202065_C/4-2$ gcc -c D_recompile_test.c

os2018202065@ubuntu: ~/os_4_2018202065_C/4-2$ ls

D_recompile.c D_recompile_test.c D_recompile_test.o Makefile

os2018202065@ubuntu: ~/os_4_2018202065_C/4-2$ objdump -d D_recompile_test.o > test

os2018202065@ubuntu: ~/os_4_2018202065_C/4-2$ ls

D_recompile.c D_recompile_test.c D_recompile_test.o Makefile test

os2018202065@ubuntu: ~/os_4_2018202065_C/4-2$ ls
```

```
파일의 화면
D recompile test.o:
                          file format elf64-x86-64
Disassembly of section .text:
00000000000000000 <Operation>:
   0:
        55
                                   push
                                           %гьр
   1:
        48 89 e5
                                   mov
                                           %rsp,%rbp
        89 7d fc
                                           %edi,-0x4(%rbp)
   4:
                                   mov
                                           -0x4(%rbp),%edx
   7:
        8b 55 fc
                                   mov
                                           %edx,%eax
        89 do
   a:
                                   MOV
        b2 02
                                           $0x2,%dl
   c:
   e:
        83 c0 01
                                   add
                                           $0x1, %eax
  11:
        83 c0 01
                                   add
                                           $0x1,%eax
 14:
        83 c0 01
                                   add
                                           $0x1,%eax
 17:
        83 c0 01
                                   add
                                           S0x1 %eax
        83 c0 02
                                   add
                                           $0x2,%eax
  1a:
  1d:
        83 c0 03
                                           $0x3,%eax
                                   add
  20:
        83 c0 01
                                   add
                                           $0x1,%eax
 23:
        83 c0 02
                                   add
                                           $0x2,%eax
 26:
        83 c0 01
                                   add
                                           $0x1,%eax
                                           $0x1,%eax
$0x2,%eax,%eax
  29:
        83 c0 01
                                   add
 2c:
        6b c0 02
                                   imul
        6b c0 02
                                           $0x2,%eax,%eax
                                   imul
  32:
        6b c0 02
                                   imul
                                           $0x2,%eax,%eax
  35:
        83 c0 01
                                   add
                                           $0x1,%eax
  38:
        83 c0 01
                                   add
                                           $0x1,%eax
                                           $0x3,%eax
  3b:
        83 c0 03
                                   add
        83 c0 01
                                   add
                                           S0x1,%eax
  3e:
  41:
        83 c0 01
                                           $0x1,%eax
                                   add
  44:
        83 c0 01
                                   add
                                           $0x1,%eax
  47:
        83 c0 03
                                   add
                                           $0x3,%eax
  4a:
        83 c0 01
                                   add
                                           $0x1, %eax
                                           $0x1,%eax
$0x2,%eax
  4d:
        83 c0 01
                                   add
  50:
        83 c0 02
                                   add
  53:
        83 c0 01
                                   add
                                           $0x1,%eax
        83 c0 01
                                   add
                                           $0x1,%eax
  59:
        83 c0 01
                                   add
                                           $0x1,%eax
  5c:
        83 c0 01
                                   add
                                           $0x1,%eax
 5f:
        83 c0 01
                                   add
                                           $0x1,%eax
        f6 f2
                                   div
                                           %dl
  62:
  64:
        f6 f2
                                   div
                                           %dl
        83 e8 01
                                           $0x1,%eax
  69:
        83 e8 01
                                   sub
                                           $0x1,%eax
  6c:
        83 e8 03
                                   sub
                                           $0x3, %eax
 6f:
        83 e8 01
                                   sub
                                           $0x1,%eax
        83 e8 01
  72:
                                           $0x1,%eax
                                   sub
  75:
        83 e8 01
                                   sub
                                           $0x1,%eax
  78:
        83 e8 03
                                   sub
                                           $0x3,%eax
  7b:
        83 e8 01
                                   sub
                                           $0x1,%eax
```

- 최적화 문제 해결과정

먼저 dump뜬 파일을 통해 asm 코드대해 알 수 있었고 이는 다음과 같다. dl 레지스터(b2), add(83 c0), imul(6b, c0), sub (83 e8), div(f6 f2), retq(c3) 이를 통해 최적화하기 위한 compiled_code에는 해당 16진수의 숫자들이 들어가야 하며 중복된 asm 코드값이 나온 경우 상수 부분을 더하고 명령어 개수를 축소하여 저장하는 과정과 이러한 과정의 반복중 retq을 통해 asm 코드의 끝을 알 수 있게 하는 방법에 대해 생각해보고 이를 통해 구현하였다.

2. D_recompile.c

- 전역 번수 및 함수

```
uint8_t* Operation;
uint8_t* compiled_code;
int segment_id;
int fd;
int pagesize = 0;
```

- main 함수

```
int main(void)
   pagesize = getpagesize();
   int (*func)(int a);
   struct timespec begin, end; //씨간을 측정하기위한 변수
   time t sec;
   long nsec;
   sharedmem init();
   drecompile init();
   func = (int (*)(int a))drecompile(Operation);
   clock gettime(CLOCK MONOTONIC, &begin);
   func(1);//compiled code excute
   clock gettime(CLOCK MONOTONIC, &end);
   sec = end.tv sec - begin.tv sec;
   nsec = end.tv nsec - begin.tv nsec;
   if (nsec < 0) nsec += 1000000000;
   printf("total excution time: %3ld.%09lds\n", sec, nsec);
   drecompile exit();
   sharedmem_exit();
   return 0;
```

시간을 측정하기 위해 다음과 같은 방식으로 설정

- sharedmem_init, sharedmem_exit, drecompile_init, drecompile_exit 함수

sharedmem_init을 통해 D_recompile_test.c의 어셈블리 함수들을 저장한 shared memory에 접근한다. 방식은 shmget 함수를 통해 커널에 shared memory segment를 위한 공간 요청을 하고 shmat 함수를 통해 현재의 프로세스가 생성된 shared memory를 사용할 수 있도록 id 값을 이용하여 덧붙임(attach) 작업 수행한다. drecompile_init 함수를 통해 Operation.txt 파일에 대한 메모리 맵핑을 진행한다. 방식은 mmap 함수를 통해 읽고 쓰기가 가능한 권한의 메모리 맵핑영역을 할당하고 해당 크기는 pagesize 4096임 다음으로 메모리 매핑 공간을 초기화하여 저장에 용의하게 하였다. msync를 통해 변경된 사항을 파일에 반영한다. 정책은 MS_SYNC로 동기화를 요청하고 끝날 때까지 대기한다. 모든 과정과 최적화 한 함수를실행하고 결과를 추출하였으면 sharedmem_exit을 통해 공유 메모리를 해제한다. 방식은 shmdt을 통해 프로세스와 공유 메모리를 detach하고 drecompile_exit 함수의 munmap함수를 통해 매모리 맵핑 영역을 unmap한다.

- drecompile 함수

```
void* drecompile(uint8 t* func)
    int dynamic_check=0;
   dynamic_check=1;
    uint8_t dl=0;
    int dl_register=0;
    while (func[i] != 0xc3)
        if(func[i]==0xb2) //finding dl register
            dl=func[i+1];
            dl_register=i;
        if (func[i] != 0x83 && func[i] != 0x6b && func[i] != 0xf6)
            // op is not target of optimization
            compiled_code[j++] = func[i++];
            uint8_t add_count=0;
            uint8_t sub_count=0;
            uint8_t imul_count=1;
            uint8 t div_count=1;
            if (func[i] == 0x83)
                if (func[i + 1] == 0xc0)//add
                    add_count+=func[i+2];
                    while (func[k] == func[i] && func[k+1] == func[i+1])
                        add_count+=func[k+2];
                    compiled_code[j++]=func[i];
                   compiled_code[j++]=func[i+1];
                    compiled_code[j++]=add_count;
                    i=k;
```

```
continue;
130
                      else if (func[i + 1] == 0xe8)//sub
                          k = i + 3;
                          sub_count += func[i+2];
                          while (func[k] == func[i] && func[k+1] == func[i+1])
                              sub_count += func[k+2];
                              k = k + 3;
                          compiled_code[j++]=func[i];
                          compiled_code[j++]=func[i+1];
                          compiled_code[j++]=sub_count;
                          i=k;
                          continue;
                      else//exception handling
                          compiled_code[j++] = func[i++];
                  else if (func[i] == 0x6b)
                      if (func[i + 1] == 0xc0)//imul
                          k = i + 3;
                          imul_count*=func[i+2];
                          while (func[k] == func[i] && func[k+1] == func[i+1])
                              imul_count*=func[k+2];
                              k = k + 3;
                          compiled_code[j++]=func[i];
                          compiled_code[j++]=func[i+1];
                          compiled_code[j++]=imul_count;
                          i=k;
170
                      else//exception handling
171
                          compiled_code[j++] = func[i++];
                          continue;
```

```
if(dynamic_check==0)// case of no dynamic
{

//copiled_code 기존 그대로 매포한 결약에 제공

int b=0;
while (func[b] != 0xc3)

{

compiled_code[b] = func[b];
b++;
}

compiled_code[b] = func[b];
msync(compiled_code, pagesize, MS_SYNC);//테모리 매포 본 기존 제공을 매운에 받았 (돌기환) MS_SYNC 전략

if(mprotect(compiled_code, pagesize, PROT_READ | PROT_EXEC))// set protection RX

{

printf("set protection RX error using mprotect\n");
}

return compiled_code;
```

ifdef dynamic ~ endif 을 통해 조건부 컴파일이 가능하도록하였고 dynamic recompilation 이 적용될 경우 매모리 맵핑 공간인 compiled_code 영역에 기존의 공유 메모리가 가지고 있는 operation을 최적화하여 저장하는데 과정은 다음과 같다.

1. add의 경우 처음 add를 발견한 경우 while문을 통해 다음 operation이 add인지 확인하고 카운트 후 while문 종료 후 add operation의 asm 코드를 compiled_code에 한 번 적고 카운트하면서 합산한 상수를 다음으로 적는다.

- 2. sub의 경우 처음 sub를 발견한 경우 while문을 통해 다음 operation이 sub인지 확인하고 3번째 인자인 상수를 카운트 후 while문 종료 후 sub operation의 asm 코드를 compiled_code에 한 번 적고 카운트하면서 합산한 상수를 다음으로 적는다.
- 3. imul의 경우 처음 imul를 발견한 경우 while문을 통해 다음 operation이 imul인지 확인하고 3번째 인자인 상수를 카운트 후 while문 종료 후 imul operation의 asm 코드를 compiled code에 한 번 적고 카운트하면서 합산한 상수를 다음으로 적는다.
- 4. div의 경우 처음 div를 발견한 경우 while문을 통해 div연산 횟수를 카운트하고 while문이 끝나면 dl 레지스터에 저장되어있던 2값에 횟수를 곱하여 저장한다. 이후 div 연산 asm 코드를 한번 적는다.

해당 과정을 while문을 통해 retq : c3를 만날 때 까지 반복하였다.

중간에 최적화 대상인 operation 대신 다른 operation이 발견될 경우 모두 compiled_code에 바로 저장하는 방식으로 구현하였다. 이후 compile_code를 리턴한다.

dynamic recompilation이 적용이 되지 않을 시 endif 다음 영역으로 바로 넘어오게 되는데 dynamic_check 변수를 통해 이를 감지하고 compiled_code에 원래의 Operation을 저장하여 compile_code를 리턴한다.

-최적화 증거

1. 매핑한 파일인 Operation.txt 내부

```
022018202063@bubutu:-/os.4_2818203065_c/4-25_/test2

Octo was filled to hird heart, and the comple control to the control to t
```

최적화 전 내부 내용의 양과 최적화 후 내부의 내용의 양이 확연한 차이가 있음을 알 수 있다.

2. asm 코드를 실행한 결과값을 출력한 모습

```
os2018202065@ubuntu:~/os_4_2018202065_C/4-2$ ./test2
Data was filled to shared memory.
os2018202065@ubuntu:~/os_4_2018202065_C/4-2$ make
gcc -o drecompile D_recompile.c
os2018202065@ubuntu:~/os_4_2018202065_C/4-2$ ./drecompile
result : 15
total excution time: 0.000162094 sec
os2018202065@ubuntu:~/os_4_2018202065_C/4-2$ ./test2
Data was filled to shared memory.
os2018202065@ubuntu:~/os_4_2018202065_C/4-2$ make dynamic
gcc -Ddynamic -o drecompile D_recompile.c
os2018202065@ubuntu:~/os_4_2018202065_C/4-2$ ./drecompile
result : 15
total excution time: 0.000070236 sec
os2018202065@ubuntu:~/os_4_2018202065_C/4-2$ .
```

최적화 전의 result와 최적화 후 result가 같음을 알 수 있다.

- 결과 도축

```
os2018202065@ubuntu:~/os_4_2018202065_C/4-2$ sync
os2018202065@ubuntu:~/os_4_2018202065_C/4-2$ echo 3| sudo tee /proc/sys/vm/drop_caches
3
os2018202065@ubuntu:~/os_4_2018202065_C/4-2$ gcc -o test2 D_recompile_test.c
os2018202065@ubuntu:~/os_4_2018202065_C/4-2$ ./test2
Data was filled to shared memory.
os2018202065@ubuntu:~/os_4_2018202065_C/4-2$ make
gcc -o drecompile D_recompile.c
os2018202065@ubuntu:~/os_4_2018202065_C/4-2$ ./drecompile
total excution time: 0.000002123 sec
os2018202065@ubuntu:~/os_4_2018202065_C/4-2$ sync
os2018202065@ubuntu:~/os_4_2018202065_C/4-2$ echo 3| sudo tee /proc/sys/vm/drop_caches
3
os2018202065@ubuntu:~/os_4_2018202065_C/4-2$ ./test2
Data was filled to shared memory.
os2018202065@ubuntu:~/os_4_2018202065_C/4-2$ make dynamic
gcc -Ddynamic -o drecompile D_recompile.c
os2018202065@ubuntu:~/os_4_2018202065_C/4-2$ ./drecompile
total excution time: 0.000000888 sec
os2018202065@ubuntu:~/os_4_2018202065_C/4-2$ ./drecompile
```

해당 최적화 구현 방식이 실행시간을 줄여주었기 때문에 유의미한 결과값을 가짐을 알 수 있다.

해당 방식을 50번 진행한 결과는 아래와 같다.

횟수	최적화 전	최적화 후
1	0.000000596	0.000000299
2	0.000000718	0.000000286
3	0.00000573	0.000000264
4	0.00000598	0.00000272
5	0.00000624	0.000000222
6	0.00000743	0.000000332
7	0.00000644	0.00000265
8	0.00000718	0.000000262
9	0.00000580	0.00000297
10	0.000000975	0.000000334
11	0.00000698	0.00000256
12	0.00000596	0.00000290
13	0.00000636	0.000000263
14	0.00000608	0.00000330
15	0.00000638	0.00000289
16	0.00000702	0.00000270
17	0.00000602	0.00000238
18	0.00000627	0.000000247
19	0.00000630	0.00000266
20	0.00000604	0.000000278
21	0.00000558	0.000000294
22	0.00000693	0.000000262
23	0.00000687	0.000000351
24	0.00000595	0.000000273
25	0.00000707	0.00000278
26	0.00000624	0.00000288
27	0.00000655	0.00000351
28	0.00000611	0.00000338
29	0.000000719	0.00000268
30	0.00000765	0.000000257

평균	0.00000065194	0.0000002904
50	0.00000650	0.00000312
49	0.00000613	0.00000264
48	0.00000719	0.00000361
47	0.00000547	0.00000267
46	0.00000633	0.00000273
45	0.00000703	0.00000332
44	0.00000601	0.00000259
43	0.00000574	0.00000317
42	0.000000592	0.00000272
41	0.00000630	0.00000348
40	0.000000593	0.00000219
39	0.00000649	0.00000272
38	0.00000647	0.00000327
37	0.000000595	0.00000290
36	0.00000661	0.00000265
35	0.00000775	0.00000276
34	0.00000640	0.00000287
33	0.00000775	0.00000371
32	0.00000661	0.00000331
31	0.00000615	0.00000357

평균을 구하여 나타내어 볼 때 최적화 후 실행시간이 최적화 전 실행시간에 비해 약 2배 빠른 것을 알 수 있다.

● 고찰

이번 과제를 구현하면서 발생한 이슈는 다음과 같다.

- 1. 메모리 맵핑 공간에 memcpy, memset함수를 사용함에 있어 bus error가 뜨는 이슈
- 2. 최적화한 부분이 잘 적용되었음을 알기 위한 방법에 대한 이슈

이슈를 해결했던 방식은 다음과 같다.

- 1. 빈 파일에 맵핑한 경우 해당 맵핑 공간을 사용할 경우 bus에러가 뜬다 이를 해결하기 위해 빈 파일의 사이즈를 설정할 필요가 있다. 때문에 파일에 해당 맵핑의 길이만큼의 크기의문자를 쓰는 과정을 넣어 사이즈를 설정해 주어 해결하였다.
- 2. 메모리 맵핑에 한 공간에 Operation을 저장함에 있어 최적화 전에는 더 많은 정보들이 저장되어 있을 것이고 msync를 통해 파일을 동기화 하여 변경된 사항을 반영하면 최적화후 보다 더 많은 내용이 출력될 것임을 예상하여 해당 실험을 해보았고 이를 증명하였다. 이에 대한 자세한 과정은 보고서 결과 부분에 서술하였다.