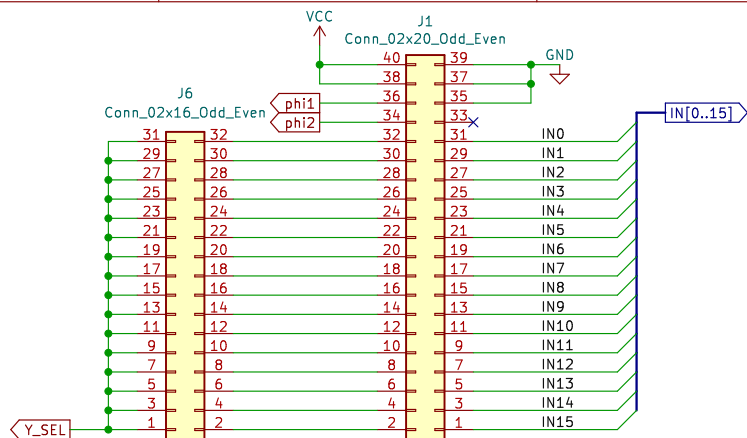
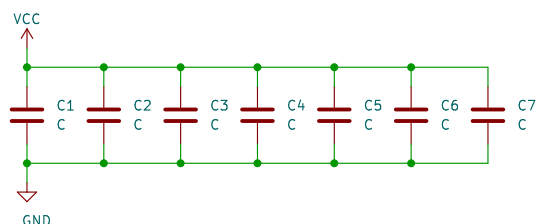
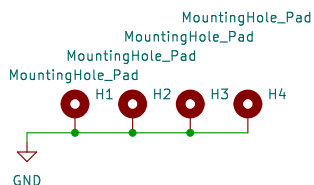
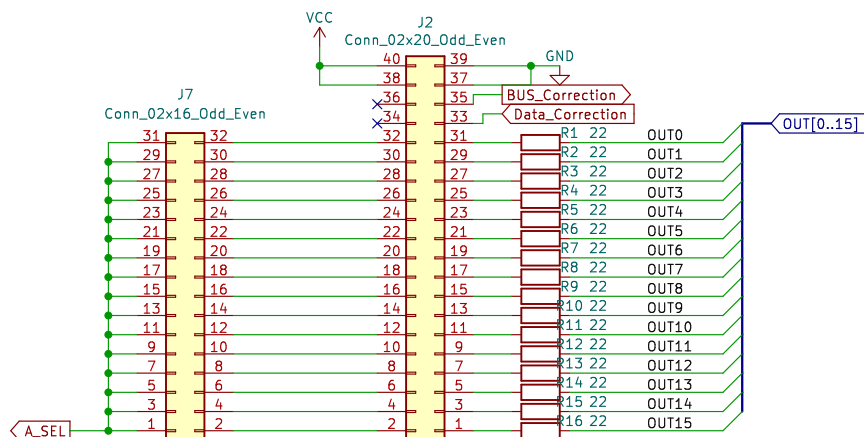
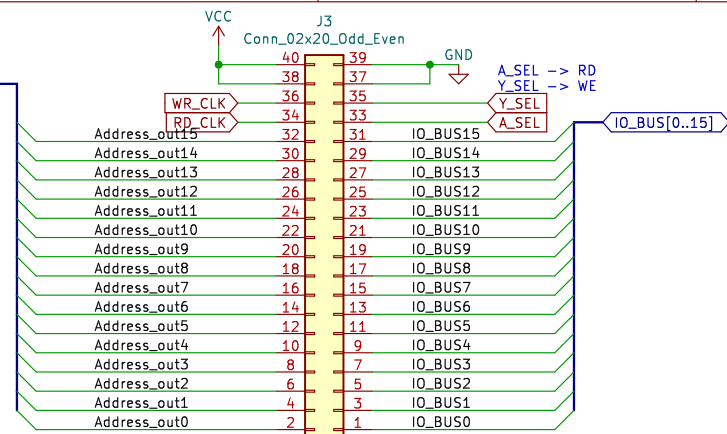


	1	2	3	4	5	6
A	<div>connector</div> <div></div> <div>ファイル: connector.kicad_sch</div>		<div>Address_Tristate</div> <div></div> <div>ファイル: Address_Tristate.kicad_sch</div>			
B	<div>IO_port</div> <div></div> <div>ファイル: IO_port.kicad_sch</div>					
C	<div>dmy</div> <div></div> <div>ファイル: dmy.kicad_sch</div>					
D			<div></div> <div>Sheet: / File: BUS_terminator.kicad_sch</div> <div>Title:</div> <div>Size: A4Date:KiCad E.D.A. kicad (6.0.8)</div> <div>Rev:Id: 1/5</div>			
	1	2	3	4	5	6

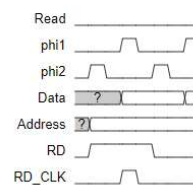


Address_out[0..15]

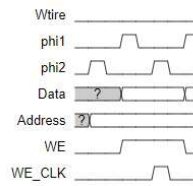


OUTPUT
- Data 16bit
- Address 16bit
- phi1 1bit
- phi2 1bit
- RD 1bit
- WR 1bit
WR, RDはReg Addrから生成されるアサート信号
phi1, 2を供給し、各デバイスでENを検知する

リードサイクル
アドレス確定, RD→L
phi1にパルス TMPへ転送 RDはデバイス側のOEに接続
RD→H
ライトサイクル
アドレス確定, WR→L
phi2にパルス, WRとANDを取って書き込みパルス
WR→H



- phi2でアドレス確定
- phi1でRegアドレス確定
- phi1立下りでTMP Regにデータ転送完了
- phi2で転送先Regに転送完了



- Writeサイクル
- phi2で転送先MEMアドレス確定
- phi1で転送元Regアドレス確定
- phi1立下りでTMP Regに転送元データ転送完了
- phi2で転送先Regアドレス確定
- phi2立下りでMEMにデータ転送完了

Sheet: /connect...
File: connector.kicad_sch

Title:

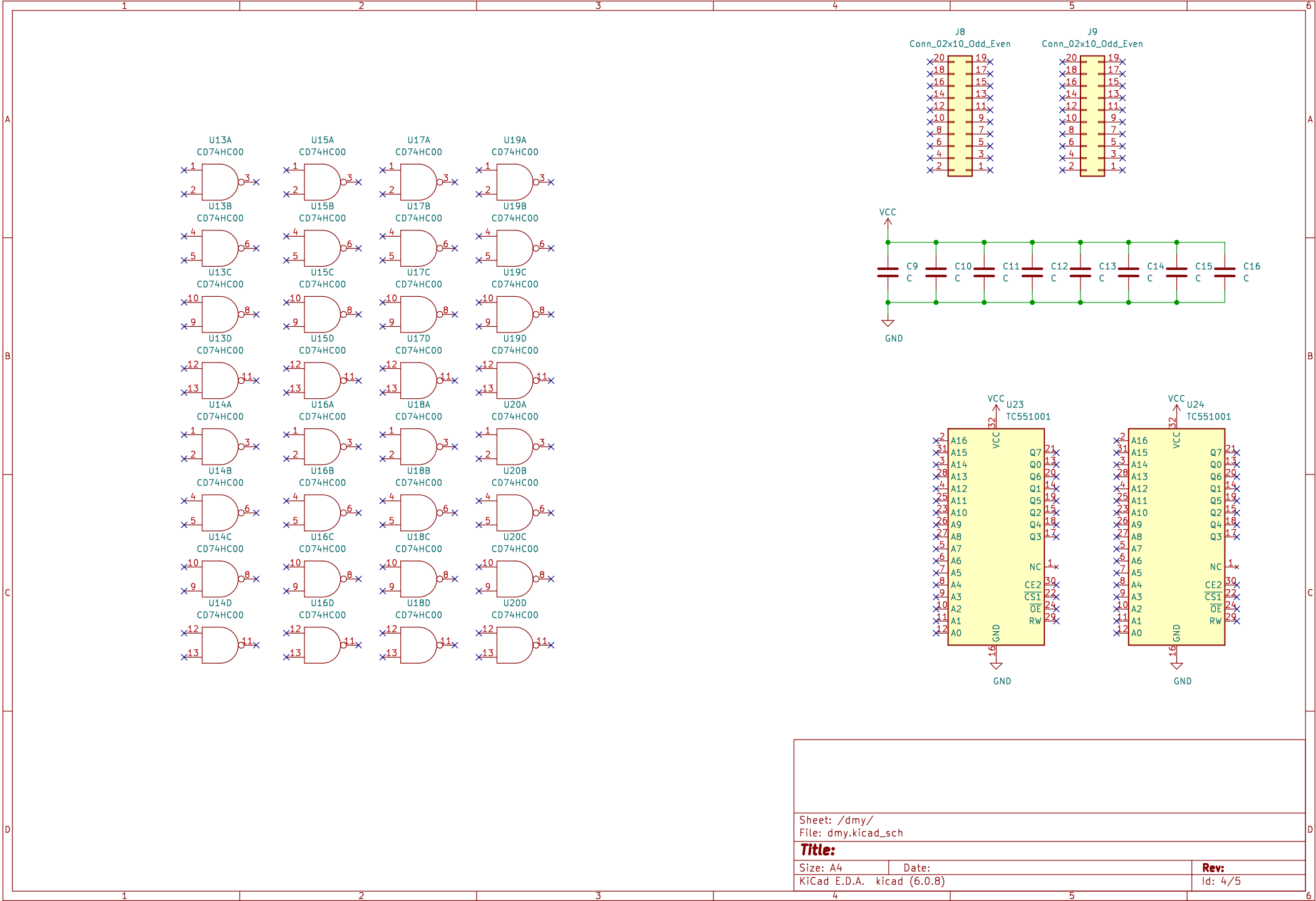
Size: A4

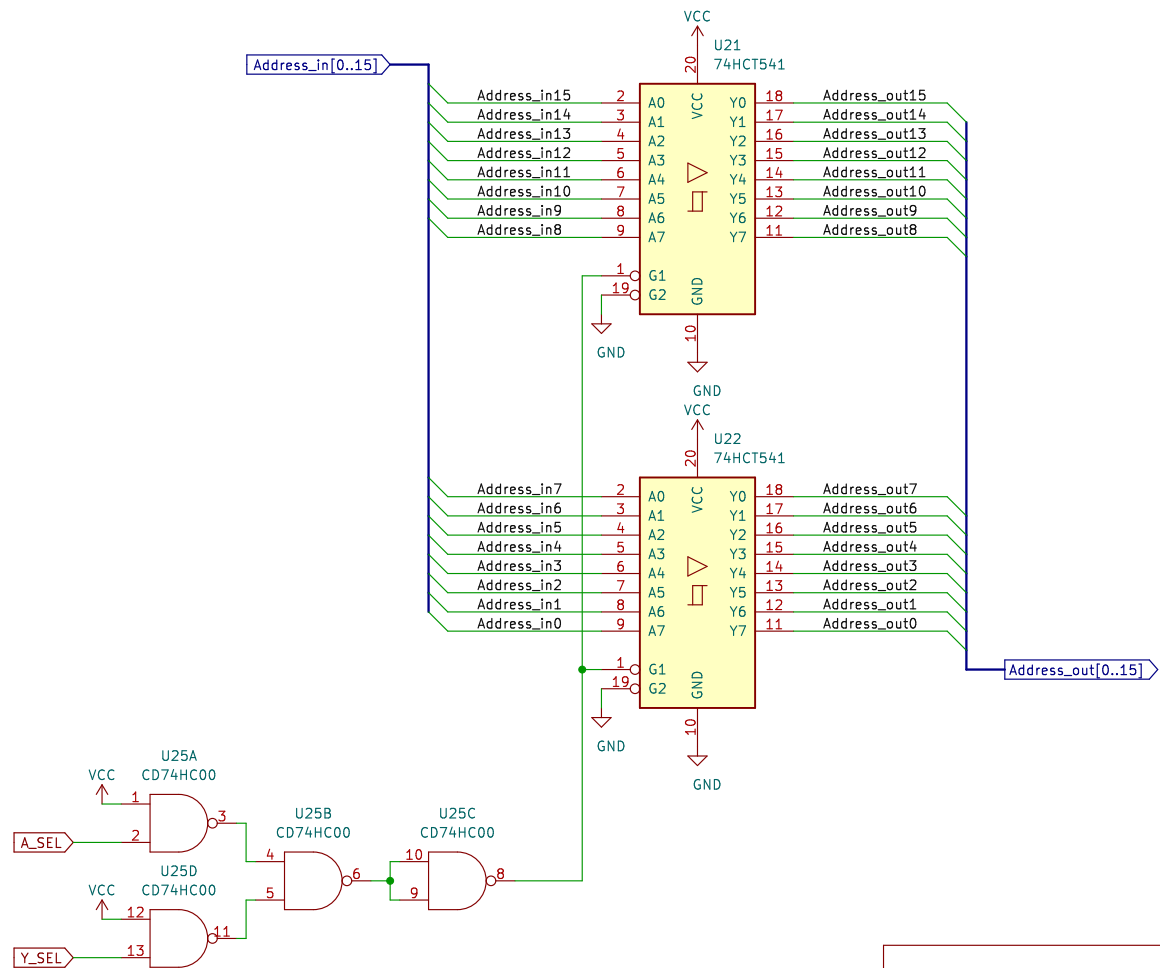
Date:

KiCad E.D.A. kicad (6.0.8)

Rev:

Id: 2/5





Sheet: /Address_Tristate/
File: Address_Tristate.kicad_sch

Title:

Size: A4
KiCad E.D.A. kicad (6.0.8)

Date:

Rev:
Id: 5/5