

表格

	IM_R	RF_W	ALUC	DM_CS	DM_R	DM_W	M1	M2	M3	M4	M5	M6	M7	bt	cause	zzzz	exception
ADD	1	1	0010				01	01	1								
ADDU	1	1	0000				01	01	1								
SUB	1	1	0011				01	01	1								
SUBU	1	1	0001				01	01	1								
AND	1	1	0100				01	01	1								
OR	1	1	0101				01	01	1								
XOR	1	1	0110				01	01	1								
NOR	1	1	0111				01	01	1								
SLT	1	1	1011				01	01	1								
SLTU	1	1	1010				01	01	1								
SLL	1	1	111x				01	01	1								
SRL	1	1	1101				01	01	1								
SRA	1	1	1100				01	01	1								
SLLV	1	1	111x				01	01	1								
SRLV	1	1	1101				01	01	1								
SRAV	1	1	1100				01	01	1								
JR	1						10	01	1								
ADDI	1	1	0010				01	01	1	1		01					
ADDIU	1	1	0000				01	01	1	1		01					
ANDI	1	1	0100				01	01	1	1		01					
ORI	1	1	0101				01	01	1	1		01					
XORI	1	1	0110				01	01	1	1		01					
LUI	1	1	100x				01	01	1	1		01					
LW	1	1	0010	1	1		01	00	1	1		01					
SW	1		0010	1		1	01	01	1	1	1						
BEQ(=)	1		1011				01	01	1								
BEQ(!=)	1		1011				01	01	1								
BNE(=)	1		1011				01	01	1								
BNE(!=)	1		1011				01	01	1		1						
SLTI	1	1	1011				01	01	1	1		01					
SLTIU	1	1	1011				01	01	1	1		01					
J	1						00	01	1								
JAL	1	1					00	10	1			10					
CLZ	1	1	10000				01	01	1								
JALR	1						10	10									
LB	1	1	0010	1	1		01	00	1	1		01		001			
LBU	1	1	0000	1	1		01	00	1	1		01		010			
LH	1	1	0010	1	1		01	00	1	1		01		100			
LHU	1	1	0000	1	1		01	00	1	1		01		011			
SB	1	1	0010	1		1	01	00	1	1							
SH	1	1	0010	1		1	01	00	1	1							
MFLO	1	1					01	01					1				
MTLO	1						01	00									
MFHI	1	1					01	00					1				
MTHI	1						01	01									
DIV	1						01	00									
DIVU	1						01	00									
MUL	1	1					01	01									
MULTU	1						01	00									
BEGZ(>=)	1		1101				01	00									
BGEZ(<)	1		1101				01	00			1						
MFC0	1						01	01				01					
MTC0	1						01	00									
BREAK							01	00			1				01001		1
TEQ(rs!=rt)							01	00							00100		
TEQ(rs==rt)							00	00							01101		1
ERET							01	00			1						1
SYSCALL							01	00			1				01000		1

