Chương 2: Hệ thống LTI

Tín hiệu và hệ thống

Tín Vũ

tinvu1309@gmail.com

Muc luc

- Giới thiệu playlist
- Tài liệu tham khảo
- Khái niệm hệ thống LTI
- Biểu diễn hệ thống LTI bằng đáp ứng xung
 - Hệ thống LTI rời rạc
 - Tích chập rời rac
 - Tính chất của tích chập rời rạc
 - Khảo sát tính chất của hệ thống LTI rời rạc
 - Hệ thống LTI liên tục
 - Tích chập liên tục

Giới thiệu playlist

- Mình là Tín Vũ, hiện tại đang là sinh viên học tại Trường Đại học Công nghệ, Đại học Quốc gia Hà Nội. Mình tạo playlist video này để hỗ trợ các bạn học môn Tín hiệu và hệ thống trong các trường đại học kĩ thuật theo hướng trực quan hóa nhất có thể.
- Do đó, mục tiêu của mình khi thực hiện playlist này không chỉ giúp các bạn ôn thi được điểm cao mà còn hiểu sâu công thức để làm nền tảng cho các môn học sau.
- Để đạt được hai mục tiêu trên, các bạn nên xem toàn bộ video của mình, còn nếu chỉ cần ôn thi cấp tốc và đạt điểm cao thì hãy bỏ qua các video "optional".
- Nội dung playlist này chủ yếu bám sát nội dung môn học Tín hiệu và hệ thống tại trường của mình; nếu các bạn học trường khác, hãy tham khảo kĩ đề cương hay đề thi của trường bạn để đối chiếu sao cho ôn tập đúng trọng tâm và hợp lý.
- Môn học này bao gồm 6 chương, các chương đều liên quan rất chặt chẽ và logic với nhau nên hãy học cẩn thận ngay từ chương 0 để ôn thi cuối kì đỡ vất vả.

Tài liệu tham khảo

- Tài liệu tham khảo chính: Signals and Systems (2nd edition) Alan V. Oppenheim and Alan S. Willsky.
- Tài liệu tham khảo phụ: Bài tập của mình học khóa trước, đề thi các năm cũ,...
- Tài liệu tham khảo phụ: Nếu bạn là sinh viên trường mình và muốn học "tủ" nhiều bài thì nên đọc Signals and Systems (2nd edition) Simon Haykin vì các thầy cô chủ yếu dạy và ra đề trong cuốn này, thế nhưng mình đánh giá cuốn này không đầy đủ và chi tiết như sách của Alan V. Oppenheim.

Khái niệm hệ thống LTI

Khái niệm hệ thống LTI

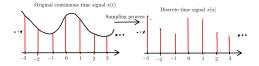
Trong Chương 1, chúng ta đã làm quen và khảo sát 5 tính chất cơ bản của hệ thống gồm: tính nhân quả, tính không nhớ, tính ổn định, tính tuyến tính và tính bất biến. Từ Chương 2 trở đi cho đến hết môn học này, chúng ta sẽ tập trung khảo sát một họ hệ thống có tính tuyến tính (linear time) và tính bất biến (invariant), hay còn gọi là hệ thống LTI.

Suy ngẫm: tại sao chúng ta lại quan tâm đặc biệt đến hệ thống LTI ? Theo bạn, có phải là do đa số các hệ thống vật lý đều tuân theo **nguyên lý chồng chất** (**superposition**) không ? Bạn hãy thử tìm ví dụ minh họa cho các hệ thống vật lý có/không có tính tuyến tính.

Tương tự như Chương 1, chúng ta cũng phân loại hệ thống LTI gồm hệ thống LTI liên tục và hệ thống LTI rời rạc. Ngoài cách biểu diễn hệ thống bằng phương trình đầu vào-ra tổng quát với tất cả các loại hệ thống đã học ở chương trước, hệ thống LTI còn có thể được biểu diễn bằng đáp ứng xung của hệ thống.

- Hệ thống LTI rời rạc
- Tích chập rời rạc

Trong toàn bộ 6 chương của môn học, đây là phần kiến thức duy nhất chúng ta sẽ xây dựng khái niệm và tiếp cận từ tín hiệu/hệ thống rời rạc trước do tích chập rời rạc tương đối dễ hiểu hơn tích chập liên tục. Chúng ta bắt đầu từ một tín hiệu liên tục x(t) được **lấy mẫu** thành tín hiệu rời rạc x[n] như hình minh họa:

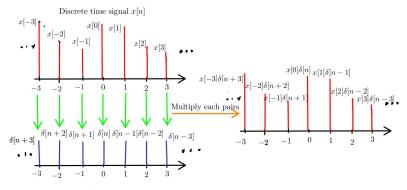


Hình: Sampling process

Như đã thảo luận ở Chương 1, chúng ta có thể biểu diễn dữ liệu của chuỗi x[n] như sau:

$$\begin{cases} \dots \\ x[-2] = 0.65 \\ x[-1] = 0.4 \\ x[0] = 0.9 \\ x[1] = 0.96 \\ \dots \end{cases}$$

Cách biểu diễn chuỗi dữ liệu x[n] như trên không tiện về mặt toán học do tương đối cồng kềnh và khó xử lý, chúng ta muốn tìm một cách biểu diễn x[n] gọn hơn bằng **tổng vô hạn** như sau:



Series of Kronecker impulse

Hình: Running sum visualization

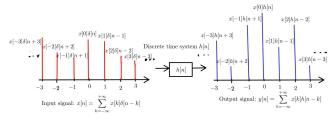
Từ hình minh họa trên, chúng ta thu được công thức biểu diễn x[n] tổng quát bằng tổng vô hạn như sau:

Công thức biểu diễn tín hiệu x[n] tổng quát

$$x[n] = \sum_{k=-\infty}^{+\infty} x[k]\delta[n-k]$$

Suy ngẫm: tại sao tổng này còn được gọi là "running sum" ? Bạn hãy thử biểu diễn lại công thức trên và quan sát "cái gì" đang "chạy" ?

Chúng ta tiếp tục cho tín hiệu đầu vào x[n] trên đi qua một hệ thống LTI rời rạc có đáp ứng xung h[n] (tạm thời bạn chưa cần hiểu khái niệm này, cứ công nhận trước đã), ta thu được tín hiệu ra y[n] như sau:



Hình: In/output of LTI discrete time system

Quan sát tín hiệu ra y[n], chúng ta nhận thấy hệ thống LTI rời rạc đã làm **biến đổi** các thành phần $\delta[n-k]$ trong tín hiệu lối vào thành h[n-k] ở tín hiệu lối ra. Vậy ta có công thức biểu diễn tín hiệu y[n] tổng quát (đầu ra của hệ thống LTI rời rạc) theo x[n] (đầu vào của hệ thống LTI rời rạc) như sau:

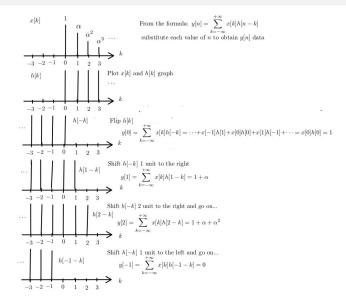
Công thức biểu diễn tín hiệu y[n] tổng quát

$$y[n] = \sum_{k=-\infty}^{+\infty} x[k]h[n-k] = x[n] * h[n]$$

Toán tử * được gọi là tích chập (convolution). Vậy tích chập là phép toán dùng để tìm tín hiệu đầu ra y[n] khi đã biết tín hiệu đầu vào x[n] và đáp ứng xung của hệ thống LTI h[n].

Suy ngẫm: xét tín hiệu đầu vào $x[n] = \delta[n]$ qua một hệ thống LTI h[n]. Tín hiệu ra y[n] tức là đáp ứng của hệ thống với đầu vào là xung Kronecker (đáp ứng xung) có công thức như thế nào ? Bạn đã hiểu lý do tại sao h[n] được gọi là **đáp ứng xung** của hệ thống chưa ?

Ví dụ: Cho một tín hiệu $x[n] = \alpha^n u[n]$ với $0 < \alpha < 1$ đi qua hệ thống LTI rời rạc có đáp ứng xung h[n] = u[n], xác định tín hiệu ra của hệ thống.



Hình: Perform convolution step by step

Tổng quát hóa, nếu ta dịch h[-k] đi n đơn vị (n không âm) thì:

$$y[n] = \sum_{k=-\infty}^{+\infty} x[k]h[n-k] = 1 + \alpha + \alpha^2 + \dots + \alpha^n = \frac{1 - \alpha^{n+1}}{1 - \alpha}$$

Vậy ta thu được tín hiệu ra:

$$y[n] = \frac{1 - \alpha^{n+1}}{1 - \alpha} u[n] = \frac{1}{1 - \alpha} u[n]$$

Suy ngẫm: tại sao h[1-k] lại là phiên bản dịch phải của h[-k] ? Giải thích câu trả lời của ban.

Đào sâu hơn một chút, từ công thức tính tích chập tổng quát:

$$y[n] = \sum_{k=-\infty}^{+\infty} x[k]h[n-k] = x[n] * h[n]$$

Ta đặt n - k = m, dễ thấy:

$$y[n] = \sum_{m=+\infty}^{-\infty} x[n-m]h[m] = \sum_{m=-\infty}^{+\infty} x[n-m]h[m] = h[n] * x[n]$$

Vậy ta kết luận **tích chập có tính giao hoán**.

Suy ngẫm: hãy nghiệm lại tính chất giao hoán của tích chập qua bài toán tìm đầu ra của hệ thống LTI rời rạc có đáp ứng xung $h[n]=\alpha^n u[n]$ với $0<\alpha<1$ có đầu vào là xung đơn vị nhảy bậc x[n]=u[n] (unit step response). Trong quá trình tính tích chập, bạn có để ý thấy "cái gì" đang "chạy" không ?

- Tính chất của tích chập rời rạc

Tính chất của tích chập rời rạc

Giao hoán: $h_1[n]*h_2[n] = h_2[n]*h_1[n]$ Phân phối: $h_1[n]*(h_2[n] + h_3[n]) = h_1[n]*h_2[n] + h_1[n]*h_3[n]$ Kết hợp: $(h_1[n]*h_2[n])*h_3[n] = h_1[n]*(h_2[n]*h_3[n])$

Suy ngẫm: các bạn hãy thử tự mình chứng minh lại 3 tính chất trên. Gợi ý: đặt $h[n] = h_2[n] + h_3[n]$ làm ẩn phụ. Tính chất kết hợp tương đối khó chứng minh, nhưng có thể thử theo hướng sau (optional):

$$(h_1[n] * h_2[n]) * h_3[n] = \sum_{m=-\infty}^{+\infty} \left(\sum_{k=-\infty}^{+\infty} h_1[k] h_2[m-k] \right) h_3[n-m]$$

$$= \sum_{k=-\infty}^{+\infty} \left(\sum_{m=-\infty}^{+\infty} h_2[m-k] h_3[n-m] \right) h_1[k]$$

$$= h_1[n] * (h_2[n] * h_3[n])$$

Khảo sát tính chất hệ thống LTI rời rạc

Do các hệ thống LTI rời rạc đã có sẵn tính chất **tuyến tính** và **bất biến**, nên ta chỉ cần khảo sát 3 tính chất còn lại gồm: không nhớ, nhân quả và ổn định. Một hệ thống LTI bất kỳ có thể được biểu diễn qua phép tính tích chập như sau:

$$y[n] = x[n] * h[n] = \sum_{k=-\infty}^{+\infty} x[k]h[n-k] = \sum_{k=-\infty}^{+\infty} x[n-k]h[k] \text{ (commutative property)}$$
$$= \dots + x[n-2]h[2] + x[n-1]h[1] + x[n]h[0] + x[n+1]h[-1] + x[n+2]h[-2] + \dots$$

Quan sát đầu vào-ra của hệ thống, rất hiển nhiên ta có thể nhận ra ngay để hệ thống này không nhớ thì tất cả các hạng tử khác x[n]h[0] phải bằng 0 (các bạn có thể xem lại lý thuyết phần Hệ thống của Chương 1 nếu cần). Vậy ta suy ra h[n]=0 ($\forall n\neq 0$) Tương tự, để hệ thống này nhân quả thì tất cả các hạng tử lớn hơn n (tương lai của thời điểm n) như $x[n+1]h[-1], x[n+2]h[-2], \ldots$ phải bằng 0. Vậy ta suy ra h[n]=0 ($\forall n<0$).

Để hệ thống này ốn định, ta tạo ràng buộc |x[n]| < B, lúc này ta có:

$$|y[n]| = |x[n] * h[n]| = \left| \sum_{k=-\infty}^{+\infty} x[k]h[n-k] \right| < \sum_{k=-\infty}^{+\infty} |x[k]h[n-k]| < B \sum_{k=-\infty}^{+\infty} |h[n-k]|$$

$$= B \sum_{k=-\infty}^{+\infty} |h[n]|$$

Vậy để hệ thống ổn định, ta suy ra:

$$\sum_{n=-\infty}^{+\infty} |h[n]| < +\infty$$

Tính chất hệ thống LTI rời rạc

Không nhớ: $h[n] = 0 \ (\forall n \neq 0)$ Nhân quả: $h[n] = 0 \ (\forall n < 0)$

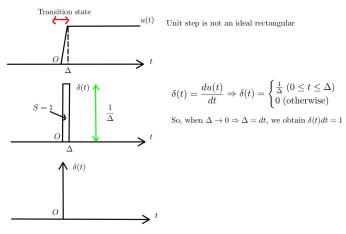
ốn định:

$$\sum_{n=-\infty}^{+\infty} |h[n]| < +\infty$$

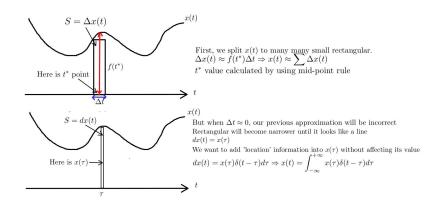
Suy ngẫm: hệ thống LTI rời rạc có đáp ứng xung h[n] = u[n] có những tính chất nào ? Nếu hệ thống này **không ổn định**, bạn hãy tìm một ví dụ để chứng minh điều đó.

- Hệ thống LTI liên tục
- Tích chập liên tục

Phần chứng minh công thức tích chập liên tục tương đối khó nên các bạn có thể bỏ qua (optional) và xem thẳng đến slide công thức.



Hình: Go deeper into Dirac impulse



Hình: Represent x(t) in integral form

Tương tự như hệ thống LTI rời rạc đã trình bày ở trên, khi ta cho tín hiệu đầu vào x(t) đi qua hệ thống LTI liên tục có đáp ứng xung h(t), ta thu được tín hiệu đầu ra y(t) có công thức như sau:

Công thức biểu diễn tín hiệu x(t) và y(t) tổng quát

$$x(t) = \int_{-\infty}^{+\infty} x(\tau)\delta(t - \tau)d\tau$$
$$y(t) = \int_{-\infty}^{+\infty} x(\tau)h(t - \tau)d\tau = x(t) * h(t)$$