

Chương 5: Thiết kế bộ lọc FIR

Xử lý tín hiệu số

Tín Vũ

tinvu1309@gmail.com

Mục lục

- 1 Giới thiệu playlist
- 2 Tài liệu tham khảo
- 3 Quy trình xử lý tín hiệu số
- 4 Ý tưởng thiết kế bộ lọc FIR

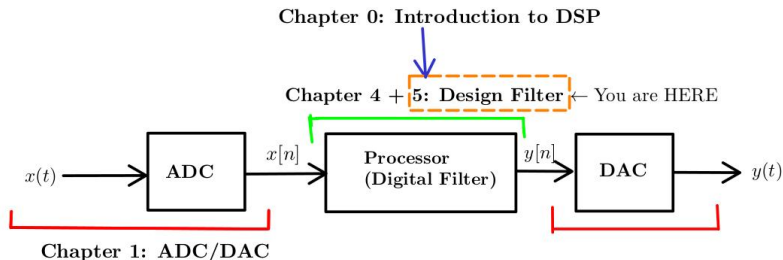
Giới thiệu playlist

- Mình là Tín Vũ, hiện đang là sinh viên học tại Trường Đại học Công nghệ, Đại học Quốc gia Hà Nội. Mình tạo playlist video này để hỗ trợ các bạn học môn **Xử lý tín hiệu số**.
- Khác với môn học tiên quyết **Tín hiệu hệ thống** trước đó, bài giảng môn học này **hoàn toàn bám sát với đề cương và giáo trình nội bộ** của trường mình, nên các bạn trường khác cần phải lưu ý rất kĩ điều này.
- Không chỉ dừng lại ở lý thuyết, playlist này **có bổ sung hướng dẫn lập trình cơ bản bằng GNU Octave/Matlab** để vẽ phổ tín hiệu, đáp ứng tần số và thiết kế bộ lọc.
- Môn học này bao gồm **6 chương**, các chương đều liên quan rất chặt chẽ với nhau nên hãy học cẩn thận ngay từ **Chương 0** để ôn thi cuối kì đỡ vất vả.

Tài liệu tham khảo

- Tài liệu tham khảo chính: Giáo trình Xử lý tín hiệu số (Nguyễn Linh Trung, Trần Đức Tân, Huỳnh Hữu Tuệ, ĐHCN, 2012).
- Tài liệu tham khảo phụ: Discrete-time Signal Processing (Alan V.Oppenheim, 2nd edition).

Quy trình xử lý tín hiệu số



Chapter 2: System Structure

Chapter 3: FFT algorithm

are not shown on the block-diagram
but they play a crucial role in Filter Design.

Hình: DSP Learning Process

Ý tưởng thiết kế bộ lọc FIR