

# Huang Ji Min

电子科技大学

+86 159\*\*\*\*5969  
jimagile@gmail.com  
hmean.github.com  
github.com/hmean



## 教育背景

2010-至今 通信与信息工程学院, 通信工程专业, 学士学位, 成绩学院前%35, 成都

## 项目经历

2012.06

**TI 杯莫尔斯收发器, 两人小组.**

制作出使用 2ASK 调制, 通信距离大于 20m 的莫尔斯码的收发器。负责数字电路部分的电路设计和单片机程序编写。基于 TI MSP430 微控制器, 使用 C 语言及 MSP430 汇编, 编写控制代码。完成输入检测、产生莫尔斯码对应基带波形输出到调制器、采样基带波形解莫尔斯码。

2012.11

**DDS 的 FPGA 实现, 独立.**

在 FPGA 上实现多波形信号发生器, 频率分辨率为 0.25Hz, 最高频率为 25MHz。采用 DDS 方案, 完成对参数指标的分析计算, 使用 Verilog 实现各模块。

2013.06

**数字秒表的 FPGA 实现, 独立.**

在 FPGA 上实现精度为 0.01 秒的数字秒表, 具有启动、暂停、清零、显示分离的控制功能。独立完成。完成数字秒表的整体框架设计及功能模块 (显示驱动器, 显示计数分离器, 计数器, 控制器) 的划分及接口定义; 在 Xilinx 芯片及 ISE 开发环境完成 Verilog 编码实现, Modelsim 仿真验证, 调试, 下载运行。

2013.7

**快递智能通知终端创新基金项目, 三人小组.**

制作出基于 Cortex M3 的终端, 实现了扫描运单条码后自动发送通知短信的功能。担任项目负责人, 负责项目的整体框架设计, 模块分解。负责终端程序的编写, 使用 ARM Cortex M3, 使用 C 语言及 Thumb2 汇编, 参与嵌入式操作系统 UCOS II 的移植, 和应用任务的编写。使用 Doxygen 生成整个系统的函数调用图, 数据结构等代码文档。

## 个人能力

### 专业能力

**擅长方面** 熟练掌握 C 语言, 能熟练阅读英文文档, 按照模块规格编写相应驱动, 拥有较强的调试能力; 熟悉 RISC 架构, 有 ARM 汇编使用经验, 可以快速转向其他架构底层开发; 具备嵌入式操作系统的使用经验及 Linux 一些基础知识, 能较快转向 Linux 底层软件开发; 熟悉使用 Verilog, 有 FPGA 使用经验。

**工具使用** 熟练使用 Git 版本控制工具, 熟悉 Doxygen 代码文档工具, 熟悉 gcc 工具链、shell 编程。

**计算机及网络基础** 具备计算机组成, 操作系统, 熟悉基本的数据结构及常用算法。了解 OOP 的一些基础知识。掌握 Scheme 语言。具备网络协议基础知识, 了解 IEEE 802.3 标准、TCP/IP 协议。

**通信及电子电路基础** 具备信号系统, 随机信号分析, 通信原理等基础知识。能用 Matlab 仿真简单通信过程, 具备基本的低频模拟电路分析, 数字电路基础。

### 基本技能

**英语** 一次通过四、六级, 具备较强的英语阅读写作能力, 胜任基本的英语口语交流。

**计算机应用** 在 Windows, Linux 环境下, 熟练使用 office 办公软件, 会写简单脚本维护工具。

## 所获奖励

- 2012.05 ME 杯电子设计一等奖
- 2012.06 TI 杯电子设计优胜奖
- 2013.09 人民三等奖学金

## 兴趣及评价

**兴趣爱好** 打球, 游泳, 看书, 上网。

**自我评价** 学习能力强, 求知欲重, 喜欢技术。做事踏实, 能吃苦。