

Huang Ji Min

电子科技大学

+86 159****5969
jimagile@gmail.com
hmean.github.com
github.com/hmean



职位意向: 软件工程师、数字设计工程师; 成都, 深圳, 上海

教育背景

2010-至今 通信与信息工程学院, 通信工程专业, 学士学位, 成绩学院前%35, 成都

项目经历

2013.10

MIT XV6 操作系统实验.

自学 MIT 6.828 操作系统课程实验。通过完善 MIT 的类 Unix 的教学操作系统 Xv6 内核代码并在 Qemu x86 模拟器上调试运行。了解计算机的启动过程, 熟悉 Bootloader 编写, 类 Unix 的存储管理。

2013.07

快递智能通知手持终端项目.

制作出基于 Cortex M3 的终端, 实现了扫描运单条码后自动发送通知短信的功能。担任创新基金项目负责人, 负责项目的整体框架设计, 模块分解。使用 C 语言及 Thumb2 汇编, 负责嵌入式操作系统 UCOS II 在 ARM Cortex M3 的移植, 参与任务程序的编写。使用 Doxygen 生成整个系统的函数调用图, 数据结构等代码文档。参与模拟测试环境搭建。优秀通过国家大学生科创项目评审。

2013.06

数字秒表的 FPGA 实现.

在 FPGA 上实现精度为 0.01 秒的数字秒表, 具有启动、暂停、清零、显示分离的控制功能。独立完成。完成数字秒表的整体框架设计及功能模块 (显示驱动器, 显示计数分离器, 计数器, 控制器) 的划分及接口定义; 完成 Verilog 代码实现, Testbench 编写, Modelsim 仿真验证, 在 Xilinx 芯片及 ISE 开发环境调试, 下载运行。

2012.06

TI 杯红外莫尔斯收发器.

设计制作使用 2ASK 调制, 通信距离大于 20m 的红外莫尔斯码的收发器。负责数字电路部分的电路设计和单片机程序编写。基于 TI MSP430 微控制器, 使用 C 语言及 MSP430 汇编, 编写控制代码。完成输入检测、数据帧的封装、莫尔斯基带波形产生等。获得 TI 杯优胜奖。

个人能力

专业能力

擅长方面 熟练掌握 C 语言, 能熟练阅读英文文档, 拥有较强的调试能力; 熟悉 RISC 架构, 有 MSP430 及 ARM 汇编使用经验; 具备 RTOS 的使用经验及 Linux 一些基础知识; 掌握 Verilog, 有 FPGA 使用经验; 了解面向对象的基本概念, 熟悉 Scheme 语言。

工具使用 熟练使用 Git 版本控制工具, 熟悉 Doxygen 代码文档工具, 熟悉 gcc 工具链、shell 编程。
计算机及网络基础 具备计算机组成, 操作系统基础知识, 熟悉基本的数据结构。具备网络协议基础知识, 熟悉 TCP/IP 协议。

基本技能

英语 一次通过四、六级, 具备较强的英语阅读写作能力, 胜任基本的英语口语交流。
计算机应用 在 Windows, Linux 环境下, 熟练使用 office 办公软件, 会写简单脚本维护工具。

所获奖励

- 2012.05 ME 杯电子设计一等奖
- 2012.06 TI 杯电子设计优胜奖
- 2013.09 人民三等奖学金

兴趣及评价

兴趣爱好 打球, 游泳, 看书, 上网。
自我评价 喜欢技术, 擅长动手实践, 学习能力强。做事踏实, 能吃苦。