微算機系統作業

〈第八題〉雙精確制減法

1. 原題

```
;ex4.3-4.a51
                   DSEG AT 30H
           3 MINUEND: DS 2
                                     :minuend
           4 SUBEND: DS 2 ;subtra
5 RESULT: DS 2 ;result
0032
                                    subtrahend
0034
          6 ;double-precision subtraction (16 bits)
                   CSEG AT 0000H
           8 SUB16: CLR C ;clear carry flag
0000 C3
                   MOV A,LOW MINUEND; get minuend(lo)
0001 E530
                       SUBB A,LOW SUBEND ; subtract them
0003 9532
                       MOV LOW RESULT, A; store result(lo)
MOV A,LOW MINUEND+1; get minuend(hi)
0005 F534
0007 E531
0009 9533
            13
                       SUBB A,LOW SUBEND+1 ;subtract them
000B F535
                       MOV LOW RESULT+1,A;save result(hi)
             14
000D 22
           15
                       RET
                    END
```

2. 修正後程式碼

```
ORG 30H
MINERDO DE 1,1 : 總基職
SUBEND: DE 1,1 : 總基職
SUBEND: DE 1,1 : 總基職
RESULT: DE 1,1 : 總基
MOV 30H, £13H : 認定 MINUERD 新企值
MOV 30H, £13H : 認定 MINUERD 新企值
MOV 32H, £53H : 認定 SUBEND 為企值
MOV 33H, £53H : 認定 SUBEND 為企值
MOV 33H, £53H : 認定 SUBEND 為企值
MOV 73H, £53H : 認定 SUBEND 為企值
MOV 78H, £54H : 20H END 為企值
MOV 78H, £54H : 20H END 加速
MOV 78H, £54H : 20H END 加速
MOV 78H, £7H : 20H END 加速
MOV 78H, £7H : 20H : 20H END 加速
MOV 78H, £7H : 20H : 20H : 20H END 加速
MOV 78H : 20H :
```

3. edsim51di 輸出畫面

