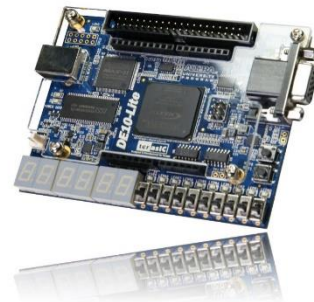
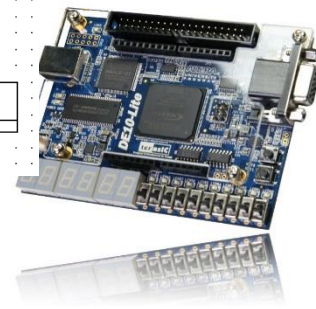
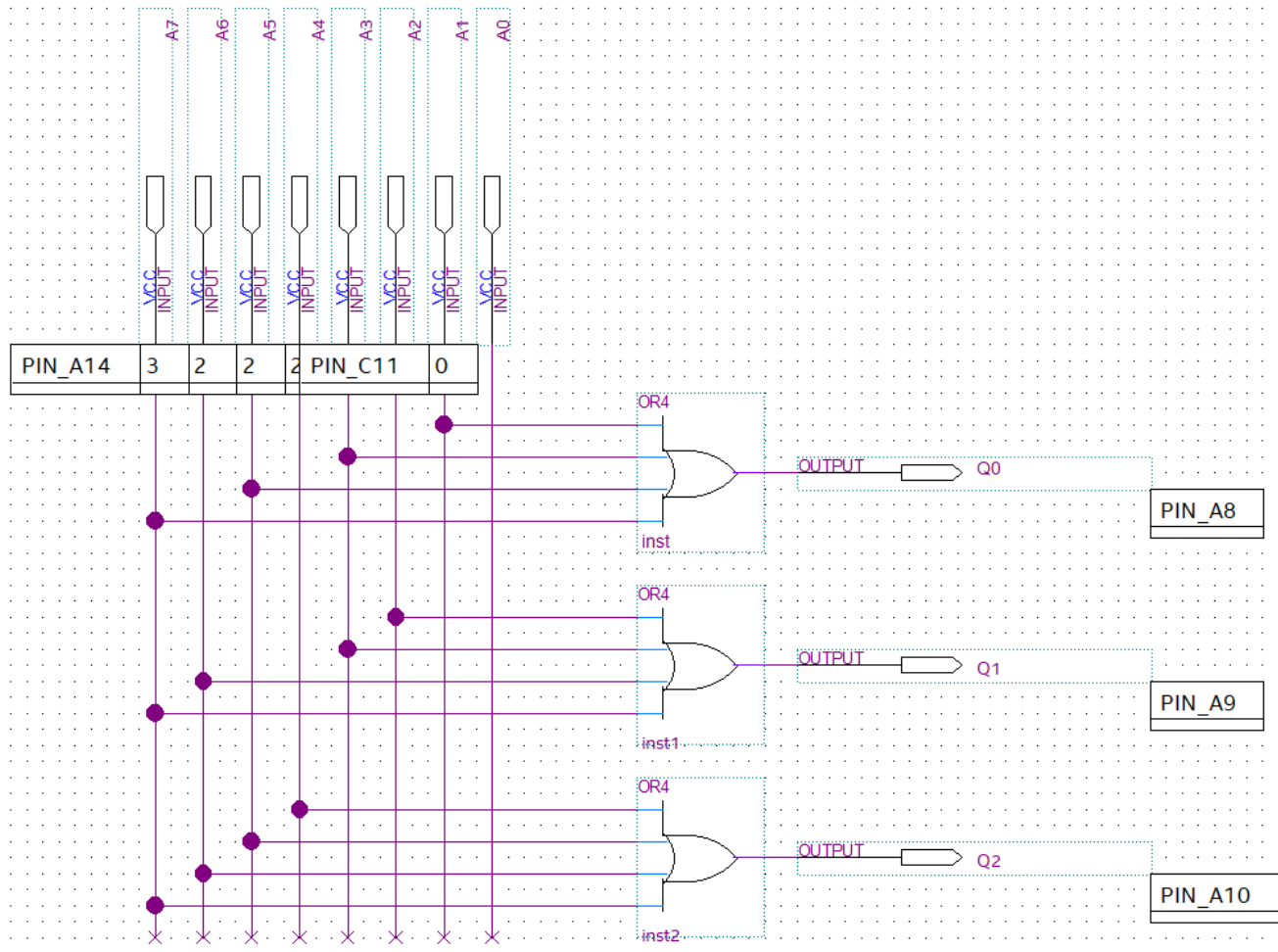


練習

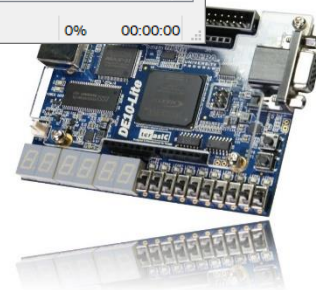
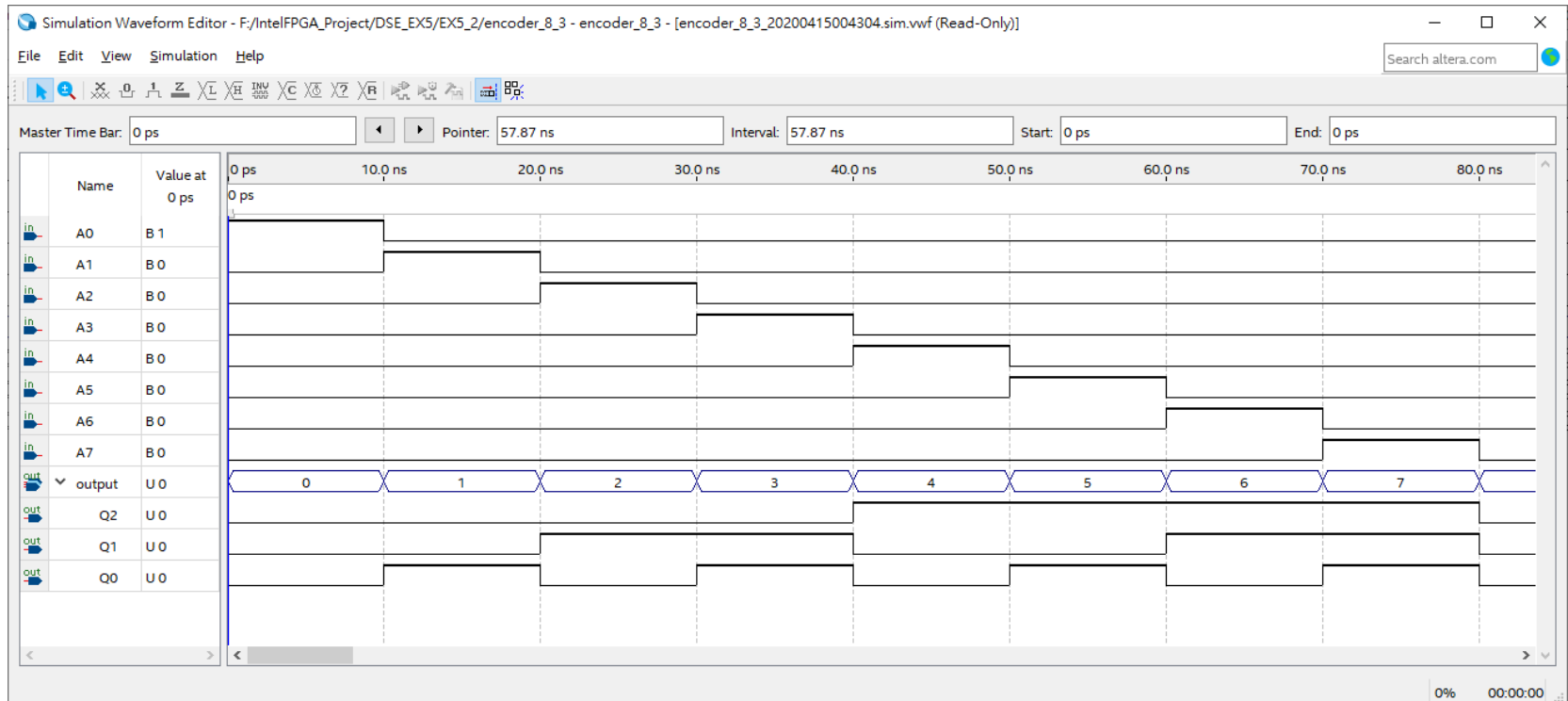
- 請完成下列各個電路，並完成紀錄，包括**真值表**、**最簡Equation**、**電路設計並下載至DE10-Lite**、**模擬波形圖**。
 - a) 八進位對三進位編碼器
 - b) 四對一多工器
 - c) 一對四解多工器
- 本次實驗全部完成後需助教確認正確，再將專案壓縮上傳EE-Class。
- [Lecture5_2_組別XX.ZIP](#)



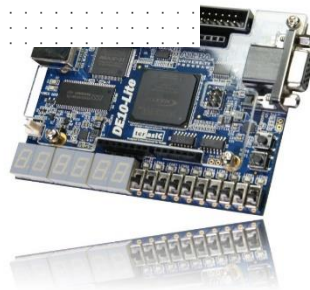
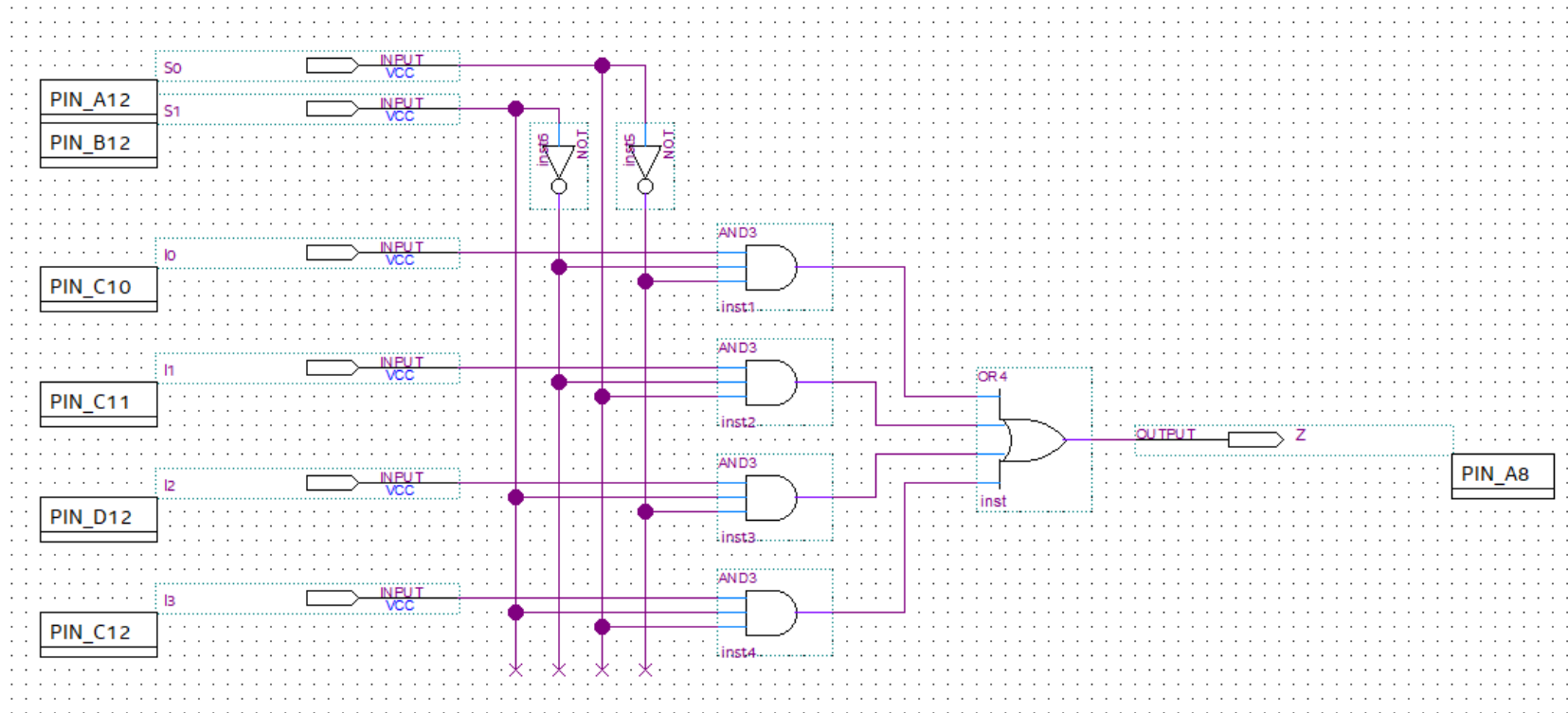
八進位對三進位編碼器(1/2)



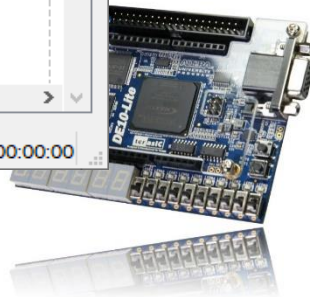
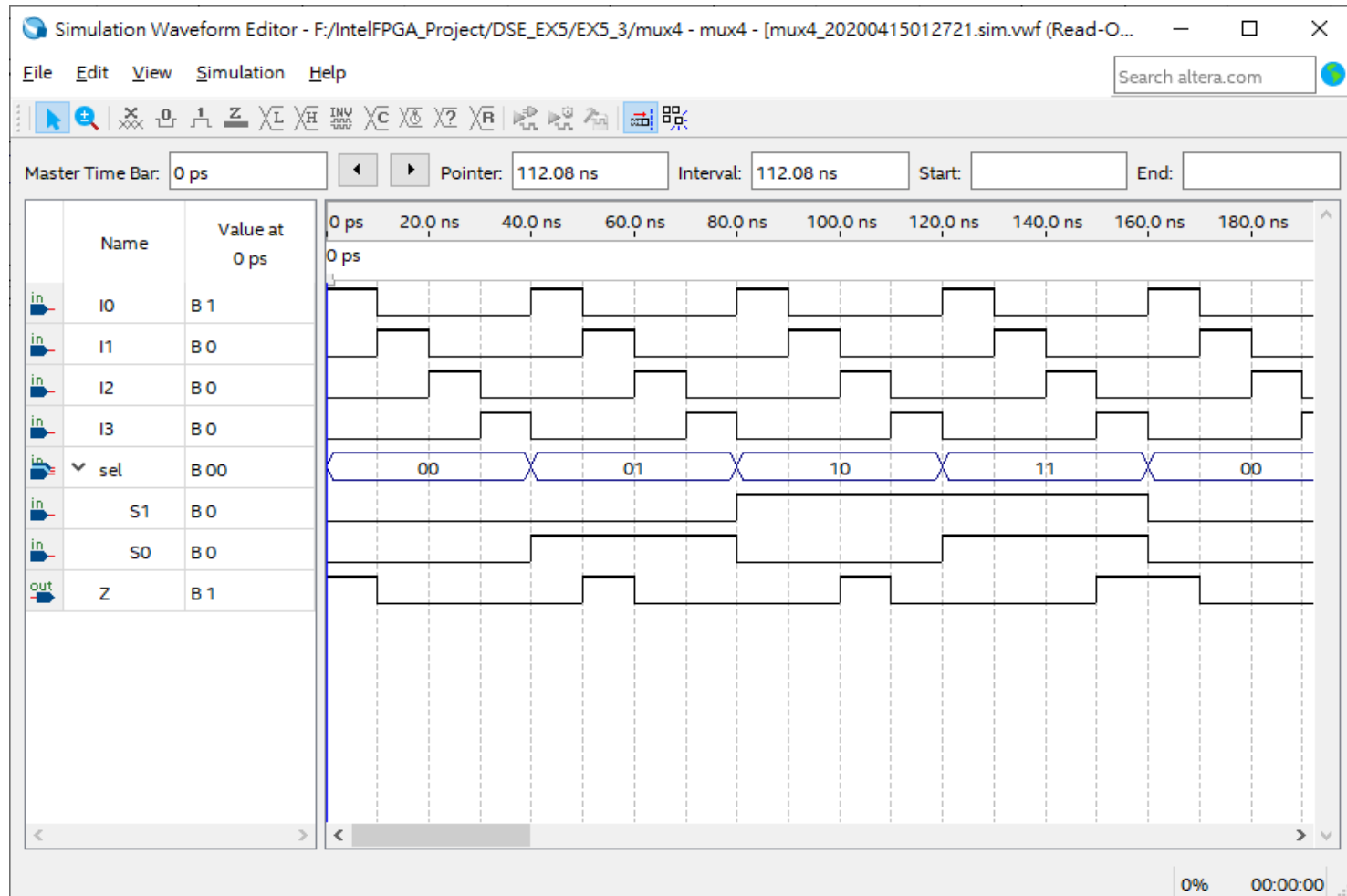
八進位對三進位編碼器(2/2)



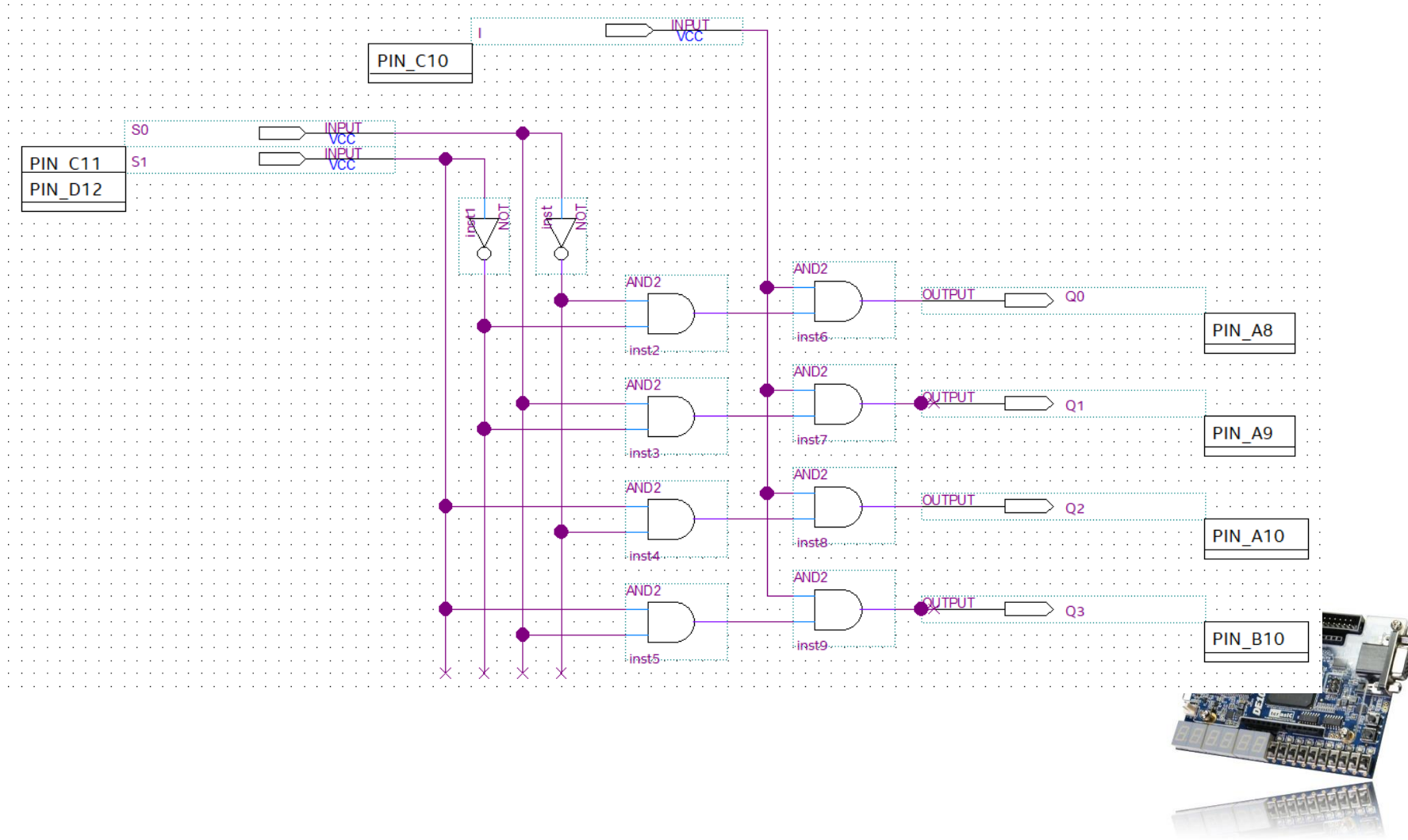
四對一多工器(1/2)



四對一多工器(2/2)



一對四解多工器(1/2)



一對四解多工器(1/2)

