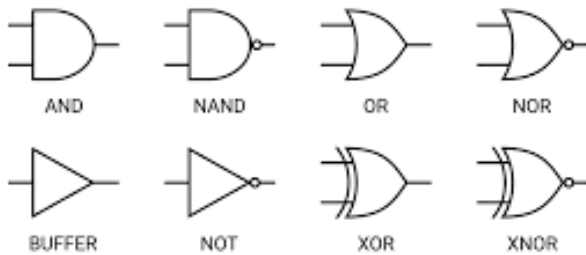


ARSITEKTUR KOMPUTER

GATE

LOGIC GATE SYMBOLS



LOGIC GATE

Gerbang logika atau *logic gates* adalah proses pengolahan input bilangan biner dengan teori matematika boolean. Nilai benar (true) akan ditunjukkan dengan angka "1", jika salah (false) akan ditunjukkan dengan angka "0".

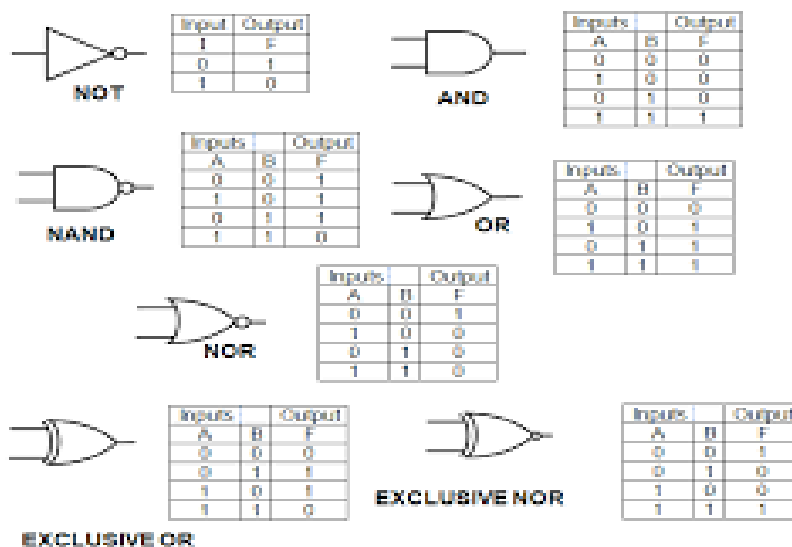
FUNGSI GERBANG LOGIKA

Gerbang logika memiliki fungsi untuk melakukan fungsi logika dasar untuk membentuk sirkuit digital yang terintegrasi. Kebanyakan *logic gate* menggunakan bilangan biner 0 atau 1 bisa juga disebut *true* atau *false*.

TABEL KEBENARAN

Tabel kebenaran adalah tabel yang digunakan untuk melihat nilai kebenaran dari suatu pernyataan. Disini tabel kebenaran dapat diartikan sebagai tabel yang berisi kombinasi variabel masukan (input) yang menghasilkan keluaran (output) yang logis.

GERBANG LOGIKA



TRANSISTOR DAN SEMI KONDUKTOR

TRANSISTOR



VACUUM TUBE



INTEGRATED CIRCUIT



MICROPROCESSOR

