

신호 이름	핀번호	기능
INT0~INT3 INT4~INT7	25~28 6~9	External Interrupt : 외부 인터럽트 요청 신호. 이것들은 외부 인터럽트 제어 레지스터 EICRA 및 EICRB를 사용하여 인터럽트 신호가 상승 에지, 하강 에지 또는 low 레벨일 때 인터럽트가 발생하도록 설정할 수 있다.
TXD0 RXD0 TXD1 RXD1	3 2 28 27	USART0 Transmit/Receive Data : 직렬통신 포트 USART0의 송수신 데이터 신호. USART1 Transmit/Receive Data : 직렬통신 포트 USART1의 송수신 데이터 신호.
XCK0 XCK1	4 30	USART0 External Clock Input/Output : 직렬통신 포트 USART0가 동기 모드로 동작할 때의 송수신 클록 신호. USART1 External Clock Input/Output : 직렬통신 포트 USART1이 동기 모드로 동작할 때의 송수신 클록 신호.
\overline{SS} SCK MOSI MISO	10 11 12 13	SPI Slave Select Input : SPI 채널의 슬레이브 선택 입력 신호. SPI Serial Clock : SPI 채널의 마스터 클록 출력 또는 슬레이브 클록 입력 신호. SPI Master Output/Slave Input : SPI 채널의 마스터 데이터 출력 또는 슬레이브 데이터 입력 신호. SPI Master Input/Slave Output : SPI 채널의 마스터 데이터 입력 또는 슬레이브 데이터 출력 신호.
SCL SDA	25 26	TWI Serial Clock : TWI 채널의 클록 입출력 신호. TWI Serial Data : TWI 채널의 데이터 입출력 신호.
TOSC1 TOSC2	19 18	Timer/Counter0 RTC Oscillator : 타이머/카운터0의 RTC 기능을 사용할 경우 클록 발생을 위한 수정발진자 접속 단자.
T1 T2 T3	31 32 8	Timer/counter1 Clock Input : 타이머/카운터1의 클록 입력 신호. Timer/counter2 Clock Input : 타이머/카운터2의 클록 입력 신호. Timer/counter3 Clock Input : 타이머/카운터3의 클록 입력 신호.
OC0 OC1A OC1B OC1C OC2 OC3A OC3B OC3C	14 15 16 17 17 5 6 7	Timer/Counter0,1,2,3 Output Compare Match and PWM Output : 각각 타이머/카운터 0, 1, 2, 3의 비교 출력 신호. 각 타이머/카운터 채널을 PWM 모드로 설정하면 이 단자들을 통하여 PWM 신호를 출력할 수도 있다.
ICP1 ICP3	29 9	Timer/Counter1,3 Input Capture Pin : 각각 타이머/카운터1, 3의 캡처 모드에서 트리거 신호로 사용된다.
ADC0~ ADC7	61~54	ADC Input Channel 0~7 : 각각 8채널의 10비트 A/D 컨버터에 대한 아날로그 입력 신호.
AIN0 AIN1	4 5	Analog Comparator Positive Input : 아날로그 비교기의 플러스 극성 입력 신호. Analog Comparator Negative Input : 아날로그 비교기의 마이너스 극성 입력 신호.