

先看下面的Makefile:

```
1. #example
2. B := $(A)
3. A = later
4. all:
5.     @echo $(B)
```

执行make命令, 我们发现什么都没输出, 我们将第3行的:=换成=。

```
1. #example
2. B = $(A)
3. A = later
4. all:
5.     @echo $(B)
```

执行make, 输出later。

分析: B :=\$(A)时, 它只会到这句语句之前去找A的值, 因A没有定义所以什么都没有输出。

B = \$(A)时, 虽然该语句之前A没有定义, 但是在其后定义了, 所以能输出later。