**中山大学博士学位论文**

**中文题目：大规模前缀和后缀索引的若干算法研究**

**英文题目：Research on Algorithms for Large-scale Prefix and Suffix Indices**

**专业： 计算机科学与技术**

**学位申请人： 吴裔**

**导师姓名：** **农革**

论文答辩委员会主席：

成员：

年 月**论文原创性声明**

本人郑重声明：所呈交的学位论文，是本人在导师的指导下，独立进行研究工作所取得的成果。除文中已经注明引用的内容外，本论文不包含任何其他个人或集体已经发表或撰写过的作品成果。对本文的研究作出重要贡献的个人和集体，均已在文中以明确方式标明。本人完全意识到本声明的法律结果由本人承担。

学位论文作者签名：

日期： 年 月 日

学位论文使用授权声明

本人完全了解中山大学有关保留、使用学位论文的规定，即：学校有权保留学位论文并向国家主管部门或其指定机构送交论文的电子版和纸质版，有权将学位论文用于非赢利目的的少量复制并允许论文进入学校图书馆、院系资料室被查阅，有权将学位论文的内容编入有关数据库进行检索，可以采用复印、缩印或其他方法保存学位论文。

学位论文作者签名： 导师签名：

日期： 年 月 日

# 论文题目：大规模前缀和后缀索引的若干算法研究

专业：计算机科学与技术

博士生：吴裔

指导教师：农革

# 摘 要

索引可大幅提高匹配、聚类和对齐等字符串处理操作的执行效率。随着待处理数据规模的增长，需研究海量数据的索引技术。本文针对大规模前缀和后缀索引，提出若干查找、构造和正确性验证算法，各算法部署于内存、外存或分布式计算模型，具体包括：

1. 在多存储块内存模型上设计一个最长前缀匹配算法。算法改进已知的指针型前缀树构造算法，将输入字符串集索引为多棵前缀树并将各前缀树结点随机存储于复数个存储块。算法可同时调度多个查找请求访问位于不同存储块中的前缀树结点。算法将查找请求与目标存储块之间的“授权-访问”关系建模为二部图匹配问题，通过寻找二部图中的“最大匹配集”来最大化查找并行度。我们将运用该算法构建一个高吞吐量的流水路由查找系统。
2. 在外存模型上设计一个后缀数组构造算法。算法改造已知的内存后缀数组构造算法，采用归纳排序方法将输入字符串的所有后缀按其字典序排列，核心思想是从已排序后缀的字典序推导未排序后缀的字典序。算法的时、空复杂度与外存整数排序相当。
3. 在内存模型上设计一个有限阶最长公共前缀数组构造算法。算法采用递归折半法计算输入字符串的有限阶最长公共前缀数组，核心思想是先比较两个字符串的前半部分，若相等则比较后半的前半部分，否则比较前半的前半部分，以此类推。已知字符串长度n和有限阶K，算法的时间复杂度线性正比，空间复杂度线性正比于n。算法易于扩展，可在外存和对称分布式模型上实施。
4. 在外存模型上设计两个后缀数组和最长公共前缀数组的事后验证算法。算法1从定义出发，判定输入的后缀数组和最长公共前缀数组是否与实际相符。算法1的通用性好，可验证有限阶或无限阶的（稀疏）后缀数组及其最长公共前缀数组。算法2首先从输入的后缀数组和最长公共前缀数组中提取一个子集并调用算法1验证该子集的正确性，然后采用归纳排序方法从已验证子集推导出完整的后缀数组和最长公共前缀数组并将其与输入比较来验证后者的正确性。目前，尚无文献记载最长公共前缀数组的事后验证算法，本工作填补了相关领域的研究空白。
5. 在外存模型上设计两个后缀数组事中验证算法。两算法需与采用归纳排序方法设计的后缀数组构造算法联用，核心思想是将后缀数组的验证问题转化为其子数组的验证问题并在后缀数组的构造过程中验证子数组的正确性。算法1为概率性算法，可在外存整数排序的时、空复杂度内验证构造中的后缀数组。可改造算法1，将其与采用归纳排序方法设计的最长公共前缀数组构造算法联用，实现同步构造和验证最长公共前缀数组的目的。算法2为确定性算法，使用线性时间和常数空间验证构造中的后缀数组。

**关键词：前缀和后缀索引；查找、构造和验证；内存、外存和分布式计算模型**

Title: Research on Algorithms for Large-scale Prefix and Suffix Indices

Major: Computer Science and Technology

Name: Yi Wu

Supervisor: Ge Nong

# Abstract

Indexing techniques can be applied to accelerating a plethora of string processing tasks, such as matching, clustering and aligning. With the rapid increase in the size of datasets, there comes a new research challenge on text indexing. This paper proposed several algorithms specific for large-scale prefix and suffix indices, with the purposes of conducting searching, building and checking tasks. Our main contributions are concluded as below:

We proposed a searching algorithm for longest matching prefix on multi-block internal memory model. This algorithm adapts the existing prefix tree construction algorithms to organize a set of strings as multiple prefix trees and adopts a random allocation scheme to evenly scatter nodes of prefix trees onto a number of memory blocks. The algorithm schedules multiple searching tasks to visit prefix nodes residing on different memory blocks at the same time. To avoid memory access contentions among tasks aiming at the same block, it casts the scheduling problem as a bipartite matching problem and attempts to find a maximum matching set during each scheduling instance. In the paper, we will exploit the use of this algorithm to build a high-throughput pipelined routing system.

We proposed a suffix array (SA) construction algorithm on external memory model. This algorithm is adapted from an existing suffix sorting algorithm designed for internal memory model. The main idea behind our proposal is to determine the lexical order of unsorted suffixes from those already sorted according to the induced sorting (IS) principle. The time and space complexities of this algorithm is comparable to that of disk-based integer sorts.

We proposed a finite-order longest common prefix (LCP) array construction algorithm on RAM. The core part of this algorithm is to literally compare the left halves of two strings for checking equality. If equal, then it recursively conducts the same process with the right halves of two strings as input; otherwise, it recursively conducts the same process with the left halves of two strings as input. Suppose the input string consists of n characters, the time and space complexities of this algorithm to compute a K-order LCP array are linear proportional to and n, respectively, where K is typically no more than hundreds. Compared to the prior arts, this algorithm is rather scalable, it is a trivial to adapt it for deploying on both EM and distributed models.

We propose two disk-based algorithms for checking constructed suffix and LCP arrays. Algorithm 1 determines whether or not the given suffix and LCP arrays are correct based on the arrays definitions, it is universal for both finite or infinite-order (sparse) suffix and LCP arrays. Algorithm 2 first retrieves a subset from the given suffix and LCP arrays and checks the subset by calling Algorithm 1, then it uses the IS method to induce the entire suffix and LCP arrays from the verified subset and compares the induced arrays with the input to ensure the correctness of the latter. At the time of writing this paper, there exists no research on designing checking algorithms for LCP array, our work fills the gap in this field.

We propose two EM algorithms for checking an SA when it is being constructed. These algorithms can be integrated into any IS suffix sorting algorithm to make the sorter capable of building and checking an SA at the same time. The main idea behind both algorithms is to transform the problem of checking an SA to the problem of checking a subset of the SA, where the latter can be solved by taking considerably small time and space consumptions. Algorithm 1 is of sorting time and space complexities, it can be also enhanced to check an LCP array built by the IS method. Algorithm 2 is much more lightweight, it only takes linear time and constant space to run.

**Key Words：Prefix and Suffix Indices; Searching, building and checking; internal, external and distributed Models**

目 录

[论文题目：大规模前缀和后缀索引的若干算法研究 I](#_Toc494128182)

[摘 要 I](#_Toc494128183)

[Abstract III](#_Toc494128184)

[第一章 绪论 1](#_Toc494128185)

[1.1研究背景 1](#_Toc494128186)

[1.2研究内容 3](#_Toc494128187)

[1.2.1负载均衡的流水路由查找算法 3](#_Toc494128188)

[1.2.2空间节省的后缀数组外存构造算法 6](#_Toc494128189)

[1.2.3可扩展性好的有限阶最长公共前缀数组构造算法 7](#_Toc494128190)

[1.2.4新型后缀数组和最长公共前缀数组验证算法 8](#_Toc494128191)

[第二章 流水路由查找算法 10](#_Toc494128192)

[2.1预备知识 10](#_Toc494128193)

[2.2索引结构 12](#_Toc494128194)

[2.3体系架构 13](#_Toc494128195)

[2.3排队模型和调度算法 14](#_Toc494128196)

[2.3.1排队模型 14](#_Toc494128197)

[2.3.2调度算法 15](#_Toc494128198)

[2.3.3分析 17](#_Toc494128199)

[2.4仿真实验 18](#_Toc494128200)

[2.4.1实验配置 18](#_Toc494128201)

[2.4.2存储需求评估 19](#_Toc494128202)

[2.4.3吞吐量评估 25](#_Toc494128203)

[2.5硬件设计 30](#_Toc494128204)

[2.6本章小结 31](#_Toc494128205)

[第三章 后缀数组构造算法 33](#_Toc494128206)

[3.1预备知识 33](#_Toc494128207)

[3.2 DSA-IS算法原理 35](#_Toc494128208)

[3.2.1数据结构 35](#_Toc494128209)

[3.2.2收缩阶段 36](#_Toc494128210)

[3.2.2解推导阶段 37](#_Toc494128211)

[3.3算法优化 38](#_Toc494128212)

[3.3.1 设计优化 38](#_Toc494128213)

[3.3.2 工程优化 39](#_Toc494128214)

[3.4实验分析 39](#_Toc494128215)

[3.5本章总结 39](#_Toc494128216)

[第四章 有限阶最长公共前缀数组构造算法 40](#_Toc494128217)

[4.1基础知识 40](#_Toc494128218)

[4.2内存算法设计 40](#_Toc494128219)

[4.3 外存算法设计 41](#_Toc494128220)

[4.4 分布式算法设计 42](#_Toc494128221)

[4.5算法优化 43](#_Toc494128222)

[4.5.1设计优化 43](#_Toc494128223)

[4.5.2工程优化 44](#_Toc494128224)

[4.6实验分析 44](#_Toc494128225)

[4.6本章小结 44](#_Toc494128226)

[第五章 后缀数组和最长公共前缀数组事后验证算法 45](#_Toc494128227)

[5.1 基础知识 45](#_Toc494128228)

[5.2 算法1 45](#_Toc494128229)

[5.2.1 算法原理 45](#_Toc494128230)

[5.2.2算法设计 46](#_Toc494128231)

[5.3 算法2 47](#_Toc494128232)

[5.3.1 算法原理 47](#_Toc494128233)

[5.3.2 算法设计 48](#_Toc494128234)

[5.4 算法优化 49](#_Toc494128235)

[5.4.1 设计优化 49](#_Toc494128236)

[5.4.2 工程优化 49](#_Toc494128237)

[5.5 实验分析 49](#_Toc494128238)

[5.6 本章总结 49](#_Toc494128239)

[第六章 后缀数组事中验证方法 50](#_Toc494128240)

[6.1 基础知识 50](#_Toc494128241)

[6.2 方法1 52](#_Toc494128242)

[6.2.1 方法原理 52](#_Toc494128243)

[6.2.2 算法设计 52](#_Toc494128244)

[6.3 方法2 53](#_Toc494128245)

[6.3.1 方法原理和算法设计 53](#_Toc494128246)

[6.4 算法复杂度 54](#_Toc494128247)

[6.5 实验分析 54](#_Toc494128248)

[6.6 本章总结 54](#_Toc494128249)

[结 论 59](#_Toc494128250)

[攻读博士（硕士）学位期间发表学术论文情况 61](#_Toc494128251)

[致 谢 62](#_Toc494128252)

[中山大学学位论文版权使用授权书 63](#_Toc494128253)

# 第一章 绪论

## 1.1研究背景

索引技术广泛运用于文本聚合、数据挖掘和基因对齐等字符串处理程序。在此类程序中，模式匹配是常见任务，任务要求在给定的文本中查找并返回与输入模式相匹配的段落。可预处理文本，对其分词并构建倒排索引，该索引支持增量更新且查找速度快。倒排索引的缺点在于：难以返回未包含在词汇表中的模式在给定文本中的（所有）出现。与倒排索引相比，前缀和后缀索引为全文索引，可在其上快速查找任意模式在本文中的所有出现。本文研究大规模前缀和后缀索引的构造、查找和正确性验证算法，相关数据结构的定义和示例如下所述。

|  |  |  |  |
| --- | --- | --- | --- |
| 表1-1 字符串集合示例 | | | |
| 编号 | 字符串 | 编号 | 字符串 |
| 1 | ab | 4 | bcc |
| 2 | abc | 5 | bcd |
| 3 | abd | 6 | bce |

|  |
| --- |
| 图1-1 单字符前缀树示例.png |
| 图1-1 单字符前缀树示例 |

前缀树是一种经典数据结构，可索引单个或多个字符串。前缀树可解决词频统计和最长前缀匹配等问题。图1-1给出了表1-1中的字符串集合的单字符前缀树。各结点至少包含一个存储字符串的数据域和一个存储孩子指针的指针数组。各边用单个字符标记，该字符隐含延该边下行到达的孩子结点所存储的字符串信息。在单字符前缀树上执行一个模式的最长前缀匹配任务的一般过程可归纳为：从根结点出发，从上至下依次访问各层结点，直到到达某个叶子结点或满足匹配条件。匹配任务的关键步骤是：当访问完第i层的某个结点时，从待匹配字符串中获取左侧第i个字符并从该字符标记的分支下行至第i+1层的孩子结点。例如：已知待匹配模式为ab，则首先访问前缀树的根结点并从ab中取出第0个字符，然后从根结点出发从字符a标记的分支下行至根结点的最左孩子结点。由此可知，一个模式匹配任务的时间复杂度为,其中m为模式的长度。

|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| 位置 | 00 | 01 | 02 | 03 | 04 | 05 | 06 | 07 | 08 | 09 | 10 | 11 | 12 | 13 | 14 | 15 |
| 字符 | m | m | i | i | s | s | i | i | S | s | i | i | p | p | i | i |
| 表1-2 字符串示例 | | | | | | | | | | | | | | | | |

|  |  |  |
| --- | --- | --- |
| 起始位置 | 字典序排序的后缀 | 最长公共前缀 |
| 15 | I | 0 |
| 14 | Ii | 1 |
| 10 | Iippii | 2 |
| 06 | Iissiippii | 2 |
| 02 | Iissiissiippii | 6 |
| 11 | Ippii | 1 |
| 07 | Issiippii | 1 |
| 03 | Issiissiippii | 5 |
| 01 | Miissiissiippii | 0 |
| 00 | Mmiissiissiippii | 1 |
| 13 | Pii | 0 |
| 12 | Ppii | 1 |
| 09 | Siippii | 0 |
| 05 | Siissiippii | 3 |
| 08 | Ssiippii | 1 |
| 04 | Ssiissiippii | 4 |
| 表1-3 后缀数组和最长公共前缀数组示例 | | |

后缀树按字典序组织字符串中的所有后缀，可在后缀树上查找待匹配模式在给定文本中的所有出现，后缀树的缺点是空间开销大。后缀数组是后缀树的简洁替代，根据定义，后缀数组是所有后缀的起始位置的一个全排列，排列顺序与后缀的字典序一致。例如：表1-3展示了表1-2中字符串的所有后缀，其中的起始位置列构成了字符串的后缀数组。最长公共前缀数组记录了后缀数组中相邻后缀的最长公共前缀的长度，该数据结构可辅助后缀数组模拟后缀树的遍历操作。如图1-3所示，最长公共前缀列构成了表1-2中字符串的最长公共前缀数组。在后缀数组和最长公共前缀数组上执行一个模式匹配任务的一般过程是一个递归折半查找过程，时间复杂度为O(m)，其中m为模式长度。

## 1.2研究内容

### 1.2.1负载均衡的流水路由查找算法

路由表包含一个或多个尾缀通配符的字符串，字符集为。可将路由查找过程形式化描述为最长前缀匹配问题：已知字符串集S和待匹配模式P，在S中查找P的前缀出现并返回最长前缀。为提高查找速度，可为路由表中的字符串集构建前缀树索引。现有binary tree、prefix tree[1]、fixed-stride tree[2]和multi-prefix tree[3]等多个用于路由查找的前缀树构造算法，各类前缀树的主要区别在于树中结点的数据结构。例如：binary tree中的单个结点存储1条路由和2个孩子指针，而fixed-stride tree中的单个结点存储条路由和孩子指针，k为跨度。

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| 编号 | 前缀 | 路由信息 | 编号 | 前缀 | 路由信息 |
| 1 | 0\* | E1 | 6 | 011\* | E6 |
| 2 | 00\* | E2 | 7 | 110\* | E7 |
| 3 | 01\* | E3 | 8 | 1101\* | E8 |
| 4 | 000\* | E4 | 9 | 01001\* | E9 |
| 5 | 010\* | E5 | 10 | 01010\* | E10 |
| 表1-4 简化路由表示例 | | | | | |

为进一步说明，图1-2和1-3分别给出了表1-4中的简单路由表的binary tree和fixed-stride tree。从结构上来看，binary tree与单字符前缀树类似，其数据域存储了对应前缀的路由信息。例如：图1-2中的第1层有两个结点，分别代表前缀0\*和1\*。因为0\*属于路由表，所以对应结点的数据域中存储了路由信息E1。假设当前到达的数据包的目的地址为000000，则查找任务首先访问根结点得到前缀\*的默认路由，然后依次访问代表前缀0\*，00\*和000\*的结点并从中取出路由信息E1、E2和E4。因为000\*为路由表中与目的地址匹配的最长前缀，所以数据包的路由信息为E4。另一方面，跨度为2的fixed-stride tree中的每个结点包含4个数据域和4个孩子指针。为将路由表中的前缀插入到树中，需采用前缀扩展技术，将表中前缀就近扩展为一个或多个长度为2的整数倍的前缀。例如：0\*的长度为1，故将其扩展为00\*和01\*；010\*的长度为3，故将其扩展为0100\*和0101\*；00\*的长度为2，故保持不变。扩展后的前缀集合中可能存在多个字面值相同但路由信息不同的前缀。例如：由0\*扩展得到的前缀00\*和01\*的路由信息为E1，而原本就包含在路由表中的00\*和01\*的路由信息分别为E2和E3。此时，E1和E2均会被插入到根结点的同一个数据域中。根据匹配原则，应当用E2覆盖E1。为此，可先将扩展前缀按其原始长度从小到大排序，然后按序依次插入到前缀树中。在fixed-stride tree上的查找过程与在binary tree上的查找过程近似，区别在于：每次从当前访问的结点下行至孩子结点时，需查看目的地址中两个相邻比特。例如：假设当前到达的数据包的目的地址为010000，查找任务首先从目的地址中提取最左两比特01，然后从前缀01\*对应的数据域中提取路由信息E3，最后从标记为01的分支下行至孩子结点。在孩子结点，查找任务首先从目的地址中提取次左两比特00，然后从前缀0100\*对应的数据域中提取路由信息E5，最后从标记为0100的分支下行至孩子结点。查找任务重复上述过程直到到达叶子结点。在此过程中，E3和E5分别为与目的地址匹配的01\*和0100\*对应的路由信息。因为0100\*较长，所以数据包的路由信息为E5。

|  |  |
| --- | --- |
| 图1-2 binary tree示例.png | 图1-3 fixed-stride tree示例.png |
| 图1-2 binary tree示例 | 图1-3 跨度为2的fixed-stride tree示例 |

现有研究工作表明：可将前缀树映射到由复数个存储块组成的流水路由查找系统中，当多个查找任务同时访问位于不同存储块中的结点时，这些访问操作可并行执行，从而显著提高查找速度。目前常见的流水路由查找系统可分为线型和环型两大类，两类系统均采用按层存储结点的方式将前缀树映射到各存储块中。图1-4和1-5分别展示了图1-2中binary tree在线型和环型流水路由查找系统中的存储方式。需要注意的是：线型流水路由查找系统中的存储块个数不能小于前缀树的高度，而环型流水路由查找系统不受该约束的限制。具体而言，在图1-4的线型流水系统中，binary tree的第4和5层结点分别位于存储块5和6中；而在图1-5的环型流水系统中，这两层结点分别与第0和1层结点共用存储块1和2。每个查找任务从左向右依次访问线型/环型流水系统的存储块来遍历前缀树结点，从而多个查找请求可错时进入流水系统并同时执行。假设系统时间被切分为连续的时间片且每个存储块在单个时间片内仅被允许访问一次，则线型和环型路由查找系统的最大吞吐量为每时间片完成一个查找任务。

|  |
| --- |
| 图1-4 线型流水路由系统示例.png |
| 图1-4 线型流水路由系统示例 |

|  |
| --- |
| 图1-5 环型流水路由系统示例.png |
| 图1-5 环型流水路由系统示例 |

线型和环型流水路由系统的缺点包括以下两个方面：（1）各存储块的空间需求不平衡；（2）各存储块的访问负载不平衡。这主要是因为以下两个原因：（1）IPv4/IPv6路由表中的前缀的长度分布不均匀，例如：IPv4路由表中的大半前缀为16和24比特；（2）前缀树自身的结构特征导致各层结点的数量差异较大。这引起以下现象：（1）因为线型和环型流水均按层存储结点，所以相同层的结点位于同一个存储块且存储24比特前缀的路由信息的存储块所需空间远大于其他存储块；（2）一个查找任务一般从前缀树的根结点出发至叶子结点结束，而前缀树中的大部分叶子存储24比特前缀的路由信息，这表明存储更长前缀的路由信息的存储块所承受的访问频率远小于其他存储块。本文第二章提出一种负载均衡的流水路由查找算法，其改造前缀树索引并采用新的结点分布方案来实平衡水系统中各存储块的存储负载和工作负载。

### 1.2.2空间节省的后缀数组外存构造算法

|  |
| --- |
| 图1-6 块链技术实施示例.png |
| 图1-6 文件块链技术示例 |

后缀数组构是重要的索引数据结构，其构造问题长期得到研究关注，已有多个研究工作在不同计算模型上设计后缀数组构造算法。目前性能最优的内存算法是采用归纳排序方法设计的SA-IS，算法的时、空复杂度均为线性且常数因子小。该算法在外存模型上的变种有eSAIS、DSA-IS和SAIS-PQ，三者的时、空复杂度均优于DC3、bwt-disk、SAscan和pSAscan等其它外存算法。然而，采用IS方法设计的外存算法的当前实现存在磁盘空间开销过大的问题：在计算40比特整数编码的后缀数组时，eSAIS和DSA-IS的算法程序的磁盘峰值分别为24n和18n，而pSAscan的磁盘峰值约为8n。另一方面，SAIS-PQ在相同条件下的磁盘峰值为15n，但其运行速度是eSAIS和DSA-IS的1.5倍以上。分析eSAIS、DSA-IS和SAIS-PQ的算法流程可知：采用IS方法设计的后缀数组构造算法在执行过程中会生成大量临时数据，这些临时数据按使用顺序集中存放在数个文件中，每个文件仅在其上所有数据过期后方能被删除。可使用文件块链技术降低空间复杂度。如图1-5所示，文件块链技术将一个存储临时数据的文件划分为多个小文件，当一个小文件中的所有数据过期时，可删除小文件来快速回收不再使用的磁盘空间。近期的研究工作结合文件块链技术和IS方法实现了一个空间节省的后缀数组构造算法fSAIS，该算法的磁盘峰值约为8n。本文第三章提出一种改进的DSA-IS算法，该算法的空间复杂度好于fSAIS，趋近理论最优值。

### 1.2.3可扩展性好的有限阶最长公共前缀数组构造算法

最长公共前缀数组可作为后缀数组的辅助，加快在后缀数组上的模式匹配速度。可按输入将最长公共前缀数组构造算法分为两类：第一类算法的输入为文本字符串，可同时计算后缀数组和最长公共前缀数组，第二类算法还要求输入其他辅助数据（例如：Burrows-Wheeler变换数组或后缀数组等）。对于第二类算法，Kasai等人首先在内存模型上提出了一个线性时间复杂度的构造算法，该算法要求输入文本字符串、后缀数组和逆后缀数组。其中，逆后缀数组是将后缀数组中的元素按其在文本字符串中的起始位置排序所得到的数组。Mazini等人改进了该算法的空间性能，但优化后的空间复杂度仍然是非线性的。其后，Kärkkäinen等人提出一种二步计算最长公共前缀数组的方法，该方法首先计算一个称为“转置最长公共前缀数组”的中间量，然后将其在线性时间内转换为最长公共前缀数组。其中，转置最长公共前缀数组记录了文本中位置相邻的后缀之间的最长公共前缀。Kärkkäinen等人在该内存构造算法的基础上又提出一种外存构造算法LCPscan，其空间复杂度与文本长度呈线性正比，但时间复杂度与可用内存的大小呈反比。从实验数据可知，当文本与可用内存之比变大时，LCPscan的性能衰减很快。对于第一类算法，Fischer采用归纳排序法提出了一种新的内存算法，该算法在计算后缀数组的过程中同步推导其最长公共前缀数组，时、空复杂度均为线性。Bingmann等人将该算法扩展到外存模型，时、空复杂度与外存整数排序相当，优于其他算法。现有多个研究工作致力于设计可在共享内存模型上运行的并行构造算法。这些算法充分利用多核CPU/GPU的计算能力，取得了较为理想的性能。

在实际应用中，输入文本一般由复数个较短的字符串相连而成。可设计算法构造有限阶广义后缀数组及其最长公共前缀数组。Baul等人等人设计的eGSA算法采用分支策略和多路合并思想计算一个字符串集的广义后缀数组和最长公共前缀数组。Bille等人设计的exLCP算法在外存模型上依次计算一个字符串集的广义Burrows-Wheeler变换数组和广义最长公共前缀数组。这两个算法的主要缺点是设计复杂，难以扩展到分布式计算模型上。一般而言，待匹配模式的长度不超过百个字符，这表明：可按需构造有限阶后缀数组和最长公共前缀数组，满足具体应用上下文中的模式匹配要求即可。本文第四章提出一种扩展性好的有限阶最长公共前缀数组构造算法，可部署于内存、外存和对称分布式模型。

### 1.2.4新型后缀数组和最长公共前缀数组验证算法

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| 计算模型 | 经典算法 | 文本规模  （GB） | 构造速度  （MB/s） | 实现复杂度  （代码行） |
| 内存 | SA-IS |  | 8 |  |
| 外存 | DSA-IS |  | 0.5 |  |
| 共享内存 | DC3-GPU |  | 30 |  |
| 表1-5 后缀数组构造算法研究现状 | | | | |

待处理数据规模的爆发式增长推动了索引构造技术的进步。以后缀数组构造算法为例，如表1-5所示，最早的单机内存算法可处理文本规模为GB级，构造速度接近10MB/s。与之相比，单机外存算法可处理的文本规模是单机内存算法的百倍以上，但构造速度较后者慢数十倍；而采用GPU技术的共享内存算法在处理速度上较单机内存算法更有优势，但前者的可处理文本规模较小。从实现复杂度来看，单机内存算法的程序较为简单，只需有百行代码；而外存和共享内存算法的程序较为复杂，均包含上千行代码。目前，SA-IS、DSA-IS和DC3-GPU的作者都向第三方提供开源的算法包，其中的算法程序无任何正确性保障。此外，程序运行平台上的软、硬件故障也可能导致错误的计算结果。因此，这些算法包中均附带一个验证程序。除暴力验证外，Burkhardt 等人提出的算法是目前唯一已知的后缀数组验证算法。该算法是一种事后验证算法，可检测任意后缀数组构造算法的输出结果。本文第五章提出两个同时验证后缀数组和最长公共前缀数组的外存算法，算法可检测任意后缀数组构造算法和最长公共前缀数组构造算法的输出，验证结果大概率正确，时、空复杂度与外存整数排序相当。目前，尚无文献记载最长公共前缀数组验证算法，此工作填补了该研究领域的空白。

事后验证算法可验证任意构造算法的计算结果，通用性好。然而，若能在构造过程中同时验证构造结果，则可大幅提高验证速度。本文第六章提出两个后缀数组事中验证算法，算法需与采用IS方法设计的后缀数组构造算法联用，同步构造和验证后缀数组。其中，第一个算法是概率性算法，可将其进一步扩展来验证构造中的最长公共前缀数组的正确性；第二个算法是确定性算法，仅可检测后缀数组。

# 第二章 流水路由查找算法

## 2.1预备知识

当数据包到达路由的一个输入端口时，其依次经历两个阶段：路由阶段和交换阶段。在路由阶段，路由系统首先从数据包中提取目的地址并在本地路由表中查找与该地址匹配的最长前缀，然后路由系统获取最长前缀对应的路由信息并从路由信息中提取输出端口。在交换阶段，路由系统将数据包从输入端口调度到输出端口并尽快安排数据包从输出端口转发出去。自互联网诞生以来，网络规模和传输的数据类型变化很大，骨干网的结点负载呈几何级数上升。为保证服务质量，要求设计高效的路由系统，满足日益增长的吞吐量需求。

过去20年，前缀树索引是解决路由查找问题的关键数据结构。可将路由表中的IP地址前缀视为一个字符串集合并使用一个前缀树构造算法来构造该集合的前缀树索引，树中各结点包含0、1或多条路由信息，结点之间以指针相连。路由系统为每个数据包创建一个查找请求，该请求按如下过程在前缀树索引上查找与包内目的地址匹配的最长IP地址前缀：将目的地址作为分支判定条件从当前访问的前缀树结点下行至某个孩子结点；从根结点开始递归执行该过程直到到达某个叶子结点或满足特定条件。已有多个研究工作提出了采用前缀树索引的路由查找算法。作为示例，第一章的图1-2和1-3分别给出了表1-4中的简单路由表的binary tree和fixed-stride tree。

在前缀树索引上执行并行查找可以大幅提升查找效率。例如：可将前缀树索引存储到由多个存储块构成的流水系统中，当多个查找请求访问位于不同存储块中的结点时，这些访问操作可以并行执行。理论上，目下流行的线型和环型流水路由查找系统可在每个系统时间片完成一个查找请求。文献提出了采用fixed-stride tree的线型流水路由查找系统，该系统将前缀树的根结点存储在初始存储块并将后继结点按层存储在后续的存储块，使得同层结点位于同一个存储块且相邻层结点位于相邻存储块。该线型流水路由查找系统的缺点在于存储块的存储负载和工作负载不均衡，主要原因是路由表的IP地址前缀的长度不均。为此，文献提出了一种空间节省的环型流水路由查找系统，该系统首先将前缀树划分为一棵主树和多棵辅树，主树包含前缀树的上层结点，每棵辅树包含前缀树的部分下层结点且辅树的根结点为主树的一个叶子结点。如图2-1所示，图1-3中的binary tree被划分为一棵主树和三棵辅树，主树包括原树的第0-2层结点，而辅树包括原树的第2-5层结点。所述环型流水路由查找系统将图2-1中的前缀树索引按如下方式映射到存储块中：

* 主树的存储方式：将主树中的结点存储到一张哈希表中，表中各项以IP地址前缀为键并以路由信息和指向一棵辅树的指针为值，指针可以为空。
* 辅树的存储方式：以最小化存储块的空间需求为目标函数，采用动态规划方法确定各辅树的根结点所在的存储块，根结点的子孙结点按分层存储的方式依次存储到后续的存储块中。

在环型流水路由系统中，一个查找请求首先访问哈希表来获取其中的最长前缀匹配，若查找得到的表项中的辅树指针不为空则继续访问指针指向的辅树来获取其中的最长前缀匹配。在建立索引时，环型流水路由查找系统中的各存储块的存储负载和工作负载可达到平衡。但在长期路由更新后，系统可能发生失衡。

除上述工作外，近年的一些研究成果首先将路由表中的前缀划分为多个不相关子集，然后为各子集分别构建前缀树索引并将前缀树中的结点映射到一个线型或环型流水路由查找系统中。因为不同子集上的路由查找请求可并行执行，所以系统的吞吐量得到了进一步的提升。

|  |
| --- |
| 图2-1 主树与辅树的划分示例.png |
| 图2-1 主树和辅树的划分示例 |

采用前缀树索引的多存储块路由查找系统需支持两个基本功能：索引查找和索引动态更新。如前文所述，路由表中的前缀分布不均衡和长期动态更新均可能导致各存储块的工作和存储负载不均衡。为解决该问题，本章提出一种新型流水路由查找系统，该系统采用随机分布策略将前缀树中的结点映射到各存储块中。实验结果表明，在系统初始化和长期动态更新后，整个系统均保持在平衡状态。

## 2.2索引结构

所述路由查找系统改造任意前缀树索引来组织路由表中的IP地址前缀，改造后的索引包含一个快表和一个前缀森林。具体而言，将路由表中的IP地址前缀按长度分长、短两类：若长度超过L个比特则为长前缀，否则为短前缀。将所有长前缀按前L比特划分为个不相交的子集，采用一种前缀树构造算法将每个子集转化为一棵前缀树；将所有短前缀插入到一个包含个表项的快表中，表中各项的数据域包括：

* 扩展前缀：每个短前缀对应一个长度为L比特的扩展前缀。扩展前缀可由短前缀右侧补零得到。例如：若，则01\*和1\*的扩展前缀分别为010\*和100\*，而0\*和00\*的扩展前缀均为000\*。
* 掩码数组：至多L个不同的短前缀具有相同的扩展前缀。例如：若，则0\*、00\*和000\*的扩展前缀均为000\*且没有其他长度不为0的前缀的扩展前缀为000\*。使用一个长度为L的比特数组来记录这些前缀是否在路由表中出现。例如：若扩展前缀为000\*且其在快表中的掩码数组的前两比特均为1，则表示0\*和00\*均包括在路由表中而000\*不包括在路由表中。
* 路由信息数组：与掩码数组联用。数组中第i个元素记录掩码数组第i个短前缀所对应的路由信息。
* 前缀树指针：按划分规则可知：同一个子集中的长前缀的前L比特相等。前缀树指针指向前L比特的字面值等于扩展前缀的所有长前缀所构成的前缀树。

在索引中添加长度为*l*的前缀p的过程如下所述：若p为短前缀，则将其转化为扩展前缀并以扩展前缀为键查询快表得到表项，将该表项中的掩码数组和路由信息数组中第*l*个元素分别设置为1和p的路由信息；若p为长前缀，则以p的前*l*比特为键查询快表得到表项，获取该表项中存储的前缀树指针并调用前缀树插入函数将p插入到前缀树中。例如：若，表1-4中的简单路由表的索引快表和前缀森林分别如表2-1和图2-2所示。由图可知，0\*、00\*和000\*为短前缀，其扩展前缀均为000\*，所以它们被插入到以000\*为键的快表表项中，该表项的掩码数组设置为111，路由信息数组设置为(E1,E2,E4)。另一方面，1101\*为长前缀，其前3比特为110，所以它被插入到tree B中。

在索引中查找目的地址的最长前缀匹配的过程为：

1. 从目的地址中提取前L比特，查询快表中扩展前缀与提取的L比特相等的表项。
2. 查看表项的掩码数组并获知数组中值为1的最右元素的位置i。若数组中的元素均为0，则无匹配的短前缀，跳转执行步骤4；否则，执行步骤3。
3. 查看表项的路由信息数组并提取位置为i的数组元素，该元素为与目的地址的最长短前缀所对应的路由信息。
4. 查看表项的前缀树指针。若指针非空，则执行步骤5；否则，返回步骤2的查找结果。
5. 调用前缀树查找函数在树中查找与目的地址匹配的最长长前缀。若存在，则返回匹配的长前缀所对应的路由信息；否则，返回步骤2的查找结果。

|  |  |  |  |
| --- | --- | --- | --- |
| 表2-1 快表示例 | | | |
| 扩展前缀 | 掩码数组 | 路由信息数组 | 前缀树指针 |
| 000\* | 111 | null | (E1,E2,E4) |
| 001\* | 000 | null | (-,-,-) |
| 010\* | 011 | to trie A | (-,E3,E5) |
| 011\* | 001 | null | (-,-,E6) |
| 100\* | 000 | null | (-,-,-) |
| 101\* | 000 | null | (-,-,-) |
| 110\* | 000 | to trie B | (-,-,E7) |
| 111\* | 000 | null | (-,-,-) |

|  |
| --- |
| 图2-2 前缀森林示例.png |
| 图2-2 前缀森林示例 |

## 2.3体系架构

如图2-3所示，所述路由系统的体系结构主要包括以下部件：（1）多个存储单元，用于存储2.2节描述的索引；（2）一个缓冲单元，用于缓存处于路由阶段的数据包；（3）一个调度单元，用于控制数据包的查找请求的执行过程。其中，索引的快表被放置于一个独立的存储单元中，而前缀森林中的结点被放置于由组成的流水线中。为使的存储需求达到平衡，系统按如下方式将前缀森林中的结点映射到流水线中：对前缀森林中的每个结点，使用随机数生成装置从中等概率选取一个数并将结点存储到以随机数为下标的存储块中。长期统计分析可知，若结点总数为N，则每个存储块分配到的结点个数无限趋近于。

|  |
| --- |
| 图2-3 体系结构.png |
| 图2-3 体系结构 |

在上述体系结构中，系统首先在快表中查找到包的最长前缀匹配并判断是否需要在前缀森林中继续查找。若否，则系统根据快表的查询结果将数据包交换至输出端口；否则，系统创建一个查找请求并将数据包连同查找请求缓存于缓冲单元，查找请求附带快表的查询结果和待访问前缀树的根指针信息。然后，调度单元授权查找请求遍历位于中的前缀树，多个查找请求可并行访问不同存储单元。区别于线型和环型流水路由查找系统，本章提出的流水路由查找系统将前缀树中的结点随机映射到存储单元中，导致父子结点可能位于不相邻的存储单元。在此情况下，一个查找请求需要跳跃地访问各存储单元来执行整个查找过程。此外，多个查找请求可能同时访问同一个存储单元。假设系统时间被切分为等跨度的连续时间片且每个存储块在单个时间片内仅允许被访问一次，则系统需预先为查找请求赋予优先级并由调度单元按优先级安排多个查找请求按序访问同一个存储单元，从而避免访问冲突。分析可知，路由系统的吞吐量取决于每个时间片内可无冲突地并行访问存储块的查找请求数。我们在下一节给出该问题的排队模型和解决方案。

## 2.3排队模型和调度算法

### 2.3.1排队模型

为了建立排队模型，我们给出如下假设：

* 系统时间被切分为等跨度的时间片。
* 缓冲单元容量无限。
* 在每个时间片的开始，数据包到达路由的输入端口。
* 在每个时间片的末尾，调度单元从缓冲单元中选取一个可无冲突访问存储块的数据包集合并授权各数据包访问目标存储块。

为描述方便，我们在下文中引入参数N来表示缓冲单元中的数据包个数。图2-4展示了所提出的路由查找系统的排队模型。需要指出的是：每个数据包在前缀树中查找最长前缀匹配时需遍历一个或多个结点，这意味着每个数据包需要执行一次或多次访问操邹。在排队模型中，若一个数据包在执行完一次访问操作后找到了最长前缀匹配，则系统将数据包从缓冲单元移动至输出端口。

|  |
| --- |
| 图2-4 排队模型.png |
| 图2-4 |

### 2.3.2调度算法

可将调度问题转化为二部图匹配问题：定义缓冲单元中的每个数据包和存储单元为二部图中的一个顶点，从数据包顶点到存储单元之间的一条边表示数据包请求访问存储块。调度的目标是在二部图中寻找一个最大边集，使得数据包结点或存储单元结点最多只有一条边与其相连。在二部图中，若同时有多条边与一个存储单元结点相连，调度单元需要根据与各边相连的数据包的优先级从中选取一条。常用的优先级策略包括：先来先服务、轮询等。因为每个数据包在寻找最长前缀匹配时执行一个或多个查找步且每个查找步需访问一次存储单元，我们将该过程形式化描述为一个t元组，t为查找步数，si为第i次查找步访问的存储单元。例如：五元组表示数据包需在第1、2、3、4和5查找步依次访问m1、m2、m5、m4和m3。据此，我们给出一个三步调度算法框架：

1. 缓冲单元中的每个数据包发送一个访问请求至目标存储单元。
2. 每个存储单元按数据包的优先级选取接收到的一个访问请求并通知调度单元授权对应的数据包访问自身。
3. 每个得到授权的数据包对目存储单元执行一次访问操作。

|  |  |  |
| --- | --- | --- |
| 表2-2 先来先服务策略下的调度实例 | | |
| 初始状态( | | |
| 数据包 | 到达时间片 | 查找元组 |
| P1 | 0 |  |
| P2 | 1 |  |
| P3 | 2 |  |
| P4 | 3 |  |
| P5 | 4 |  |
| P6 | 5 |  |
| P7 | 6 |  |
| P8 | 7 |  |

|  |  |  |  |
| --- | --- | --- | --- |
| 表2-3 先来先服务策略下各时间片内的最大边集 | | | |
| 时间片 | 最大边集 | 时间片 | 最大边集 |
| 0 |  | 7 |  |
| 1 |  | 8 |  |
| 2 |  | 9 |  |
| 3 |  | 10 |  |
| 4 |  | 11 |  |
| 5 |  | 12 |  |
| 6 |  |  |  |

表2-2给出了一个采用先来先服务优先级策略的调度实例，调度单元在各时间片得到的最大边集如表2-3所示。在该实例中，系统根据到达时间赋予数据包优先级且先到的数据包优先级高。假设流水系统中的存储块个数为4且缓冲单元的初始状态为空，数据包P1 - P8分别在时间片0-7到达路由且各数据包的查找元组分别如R1-R8所示。在时间片0，R1请求访问存储单元m1。因为缓冲单元中仅有一个数据包，R1获得授权。从而，时间片0的最大边集为。在时间片1，R2参与到调度中来，其请求访问存储单元m1。同一时刻，R1请求访问m2。因为R1和R2的目标存储单元不同，所以它们都得到授权。从而，时间片1的最大边集为。在时间片2，R1和R2同时访问m3而R3访问m1。根据先练先服务的优先级策略，R1具有优先访问的权利并因此得到授权。从而，时间片2的最大边集为。按上述过程继续执行可得时间片3-12的调度结果。

### 2.3.3分析

在每个时间片，调度单元构造最大边集并执行调度作业。流水路由查找系统的吞吐量与最大边集的平均值成正比。令表示N个查找请求访问某个存储单元的概率，我们分析该应变量与其自变量之间的变化关系。因为前缀森林中的所有结点被等概率分布到各存储单元中，所以任意数据包访问任意存储单元的概率。根据事件独立性，我们可以得到。图2-5展示了的变化趋势图，其中。观察可知，虽然的值随着M的增大而减小，但系统的总吞吐量仍然在不断提升。更具体地，由系统吞吐量的计算公式可知，我们能够通过增大M和/或N来提高系统吞吐量。

|  |
| --- |
| 图2-5 P(M,N)的变化趋势图.png |
| 图2-5 的变化趋势图 |

## 2.4仿真实验

### 2.4.1实验配置

在所述流水路由查找系统中，影响系统吞吐量的关键因素是在每个时间片尽可能调度更多的数据包执行访问操作。在本节的仿真实验中，我们假设缓冲单元中的数据包按到达顺序排列且所有数据包的查找请求均被允许在每个时间片竞争存储单元的访问授权。在每个时间片，调度单元根据先来先服务的优先级策略在数据包和存储单元所构成的“访问-授权”二部图中寻找最大边集，得到授权的数据包从目标存储单元中获取前缀树结点的信息。假设所有数据包和存储单元在每个时间片的开始均处于未匹配状态，我们采用先来先服务的优先级策略实例化2.3节中的调度算法框架：

* 请求：每个未匹配的数据包发送一个访问请求至目标存储单元。
* 授权：每个未匹配的存储单元从接收到的访问请求中选取“年龄最大的”数据包并通知调度单元授权访问。
* 访问：若一个未匹配的数据包获得授权，则其访问目标存储单元。

为便于描述，我们将本章提出的新型流水路由查找系统称为随机型。下文通过仿真实验评估随机型的性能，选取的指标为单个存储单元的存储需求和工作负载。为进一步分析，我们将随机型的仿真结果与线型和环型的仿真结果进行对比。其中，线型、环型和随机型均采用2.2节中的索引结构组织路由表，但它们采用不同的映射方式将索引结构中的前缀森林存储到多个存储单元中。线型、环型和随机型的特点如下所述：

* 线型：简记为LP（linear pipeline）。每棵前缀树的根结点位于初始存储单元，子孙结点按层存储到后继存储单元。每个存储单元放置一层结点，因此存储单元的个数不少于前缀树的高度。数据包的查找请求从初始存储单元开始向右依次访问各存储单元。
* 环型：简记为CP（circular pipeline）。CP是已知工作的改进，其使用动态规划方法确定每棵前缀树的根结点所在存储单元并按层存储子孙结点到后继存储单元。动态规划的目标是平衡存储单元的存储需求。数据包的查找请求从根结点所在的存储单元开始（循环）向右访问各存储单元。
* 随机型：简记为RP（random pipeline）。采用随机策略将每个结点等概率存储到一个存储单元中。数据包的查找请求与存储单元之间的“请求-访问”过程被转化为二部图匹配。数据包的查找请求跳跃地访问存储单元。

常见的前缀树路由查找算法的查找过程是从根结点出发至叶子结点结束。这类算法包括BT、PT和FST等。LP、CP和RP可改造该类算法构造索引结构。对于MPT等算法，其上的查找过程可能在访问子结点后再次访问父结点，因此不适用于LP和CP却适用于RP。这体现了RP具有更好的通用性。在下文中，我们分别将由BT、PT、FST和MPT改造得到的索引记为BT-based、PT-based、FST-based和MPT-based。

### 2.4.2存储需求评估

我们首先评估流水路由查找系统在初始构造索引时的存储开销。不失一般性，假设每个存储单元的容量相等，流水路由查找系统的总空间需求等于存储单元的容量与个数的乘积。实验首先测量系统构造初始索引时的存储开销。令长、短前缀的分类阀值，表2-4和2-5分别展示了LP、CP和RP存储IPv4和IPv6路由表时的开销，路由表均从http://www.ris.ripe.net下载。表中存储块个数M由公式确定，C为IP地址长度。由表可知：

* 当索引IPv4路由表时，LP的存储需求不平衡，CP和RP的存储需求保持平衡。LP的单个存储块的最大和最小开销相差千倍。例如：当存储rrc0的IPv4路由表时，单个存储块的开销在5.32E-04到2.41E-01之间波动。另一方面，CP和RP的单个存储块的开销在4.35E-02上小幅波动。
* 当索引IPv6路由表时，LP和CP的存储需求不平衡，CP较LP表现更好。与CP和LP相比，RP的存储需求较为平衡。例如：当存储rrc0的IPv6路由表时，CP的单个存储块的开销在3.16E-05和7.27E-02之间波动，而RP的单个存储块的开销在7.89E-03和8.97E-03之间波动。

上述实验结果可解释如下：IPv6路由表的前缀长度分布不均，构造得到的索引中的前缀树大小和结构相差较大。因为LP和CP采用“层到块”的映射方案，两者均面临存储需求失衡的问题。另一方面，RP采用随机分布方案存储前缀树的结点，这使得其对前缀长度的分布和前缀树结构不敏感，从而取得较LP和CP更好的性能。

这里再次指出：LP中存储块的个数不能少于索引中前缀树的最大高度，而CP和RP不受此约束的限制。有鉴于此，我们进一步评估16阶CP和RP在的情况下的存储空间利用率，实验采用BT-based、PT-based和FST-based算法构建索引结构，测量每个存储块的存储开销占总开销的比例，结果如图2-6至2-7所示。该实验结果与表2-4和2-5中的测试数据相符。

BT、PT和FST上的最长前缀匹配过程相似：查找请求从根结点开始遍历前缀树直到遇到一个叶子结点结束，位于根结点到叶子结点路径上的所有结点均被访问一次。MPT上的最长前缀匹配过程与之不同：查找请求在访问一个内部结点的子孙结点后可能再次访问该内部结点。从结点存储方式和在其上执行查找请求的过程可知，LP和CP均不支持MPT-based算法构造的索引，而RP支持。图2-9展示了16阶RP存储MPT-based算法构建的索引的空间利用率，路由表前缀按分类。由图可知，RP的单个存储块的空间开销依然保持平衡。

索引结构可能在长期增量更新后发生变化。为评估增量更新对LP、CP和RP的存储需求的影响，我们对采用BT-based算法构造的IPv4和IPv6路由表执行一个月的增量更新操作。实验结果如表2-6和2-7所示，总结如下：

* 当执行完IPv4路由更新后，LP、CP和RP的存储开销未发生显著变化。这是因为初始的IPv4路由表相对稳定，后续的更新操作通常是由于短期内的链接的反复失效和恢复所引起，这导致在前缀树上不断地添加和删除相同结点。
* 当执行完IPv6路由更新后，RP的存储开销进一步趋于平衡。从长期统计的角度来看，当前缀树结点的数量增加时，每个存储块分配到的结点个数愈发趋近于结点总数与存储块个数的商。

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| 表2-4 LP、CP和RP存储IPv4路由表的BT-based索引的存储开销 | | | | |
| LP | IPv4 (M=23) | | | |
| 表 | 更新前 | | 更新后 | |
|  | 最小值 | 最大值 | 最小值 | 最大值 |
| rrc00 | 5.32E-04 | 2.41E-01 | 5.32E-04 | 2.41E-01 |
| rrc01 | 1.99E-05 | 2.43E-01 | 1.91E-05 | 2.43E-01 |
| rrc03 | 5.52E-04 | 2.41E-01 | 6.67E-04 | 2.19E-01 |
| rrc04 | 5.51E-04 | 2.42E-01 | 5.47E-04 | 2.42E-01 |
| rrc05 | 2.17E-04 | 2.42E-01 | 2.29E-04 | 2.42E-01 |
| rrc06 | 0 | 2.43E-01 | 0 | 2.44E-01 |
| rrc07 | 2.68E-04 | 2.43E-01 | 3.15E-04 | 2.43E-01 |
| rrc10 | 5.48E-04 | 2.42E-01 | 5.44E-04 | 2.41E-01 |
| rrc11 | 3.34E-04 | 2.42E-01 | 2.82E-04 | 2.42E-01 |
| RP | IPv4 (M=23) | | | |
| 表 | 更新前 | | 更新后 | |
|  | 最小值 | 最大值 | 最小值 | 最大值 |
| rrc00 | 4.32E-02 | 4.39E-02 | 4.31E-02 | 4.38E-02 |
| rrc01 | 4.32E-02 | 4.37E-02 | 4.32E-02 | 4.37E-02 |
| rrc03 | 4.31E-02 | 4.39E-02 | 4.32E-02 | 4.38E-02 |
| rrc04 | 4.31E-02 | 4.40E-02 | 4.31E-02 | 4.40E-02 |
| rrc05 | 4.32E-02 | 4.38E-02 | 4.32E-02 | 4.37E-02 |
| rrc06 | 4.30E-02 | 4.39E-02 | 4.31E-02 | 4.38E-02 |
| rrc07 | 4.31E-02 | 4.39E-02 | 4.32E-02 | 4.39E-02 |
| rrc10 | 4.31E-02 | 4.38E-02 | 4.31E-02 | 4.38E-02 |
| rrc11 | 4.32E-02 | 4.37E-02 | 4.32E-02 | 4.38E-02 |
| CP | IPv4 (M=23) | | | |
| 表 | 更新前 | | 更新后 | |
|  | 最小值 | 最大值 | 最小值 | 最大值 |
| rrc00 | 4.35E-02 | 4.35E-02 | 4.34E-02 | 4.36E-02 |
| rrc01 | 4.35E-02 | 4.35E-02 | 4.32E-02 | 4.38E-02 |
| rrc03 | 4.35E-02 | 4.35E-02 | 4.13E-02 | 4.74E-02 |
| rrc04 | 4.35E-02 | 4.35E-02 | 4.27E-02 | 4.41E-02 |
| rrc05 | 4.35E-02 | 4.35E-02 | 4.32E-02 | 4.37E-02 |
| rrc06 | 4.35E-02 | 4.35E-02 | 4.32E-02 | 4.39E-02 |
| rrc07 | 4.35E-02 | 4.35E-02 | 4.33E-02 | 4.37E-02 |
| rrc10 | 4.35E-02 | 4.35E-02 | 4.29E-02 | 4.38E-02 |
| rrc11 | 4.35E-02 | 4.35E-02 | 4.28E-02 | 4.39E-02 |

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| 表2-5 LP、CP和RP存储IPv6路由表的BT-based索引的存储开销 | | | | |
| LP | IPv6(M=119) | | | |
| 表 | 更新前 | | 更新后 | |
|  | 最小值 | 最大值 | 最小值 | 最大值 |
| rrc00 | 3.16E-05 | 7.27E-02 | 3.63E-05 | 7.32E-02 |
| rrc01 | 3.22E-05 | 7.37E-02 | 3.25E-05 | 7.58E-02 |
| rrc03 | 2.96E-05 | 6.73E-02 | 3.66E-05 | 6.36E-02 |
| rrc04 | 2.98E-05 | 6.78E-02 | 3.25E-05 | 7.50E-02 |
| rrc05 | 3.25E-05 | 7.43E-02 | 3.26E-05 | 7.64E-02 |
| rrc06 | 0 | 7.83E-02 | 0 | 7.92E-02 |
| rrc07 | 3.31E-05 | 7.53E-02 | 3.28E-05 | 7.65E-02 |
| rrc10 | 1.47E-05 | 7.67E-02 | 1.46E-05 | 7.81E-02 |
| rrc11 | 3.28E-05 | 7.37E-02 | 3.31E-05 | 7.59E-02 |
| RP | IPv6(M=119) | | | |
| 表 | 更新前 | | 更新后 | |
|  | 最小值 | 最大值 | 最小值 | 最大值 |
| rrc00 | 7.89E-03 | 8.97E-03 | 7.94E-03 | 9.01E-03 |
| rrc01 | 7.93E-03 | 9.05E-03 | 7.89E-03 | 8.85E-03 |
| rrc03 | 7.83E-03 | 8.94E-03 | 7.98E-03 | 8.91E-03 |
| rrc04 | 7.86E-03 | 8.89E-03 | 7.97E-03 | 8.85E-03 |
| rrc05 | 7.82E-03 | 8.84E-03 | 7.81E-03 | 8.97E-03 |
| rrc06 | 7.95E-03 | 8.98E-03 | 7.96E-03 | 8.90E-03 |
| rrc07 | 7.79E-03 | 8.99E-03 | 7.83E-03 | 8.90E-03 |
| rrc10 | 7.92E-03 | 8.87E-03 | 7.92E-03 | 8.87E-0 |
| rrc11 | 8.01E-03 | 8.90E-03 | 7.70E-03 | 8.86E-03 |
| CP | IPv6(M=119) | | | |
| 表 | 更新前 | | 更新后 | |
|  | 最小值 | 最大值 | 最小值 | 最大值 |
| rrc00 | 1.19E-03 | 2.36E-02 | 1.18E-03 | 2.36E-02 |
| rrc01 | 1.13E-03 | 2.49E-02 | 1.06E-03 | 2.61E-02 |
| rrc03 | 1.22E-03 | 2.25E-02 | 1.21E-03 | 2.06E-02 |
| rrc04 | 1.16E-03 | 2.27E-02 | 1.00E-03 | 2.45E-02 |
| rrc05 | 1.36E-03 | 2.42E-02 | 1.21E-03 | 2.44E-02 |
| rrc06 | 9.72E-05 | 2.61E-02 | 9.59E-05 | 2.60E-02 |
| rrc07 | 1.10E-03 | 2.52E-02 | 1.05E-03 | 2.62E-02 |
| rrc10 | 3.82E-04 | 2.53E-02 | 3.71E-04 | 2.56E-02 |
| rrc11 | 1.20E-03 | 2.52E-02 | 9.36E-04 | 2.65E-02 |

|  |
| --- |
|  |
| 图2-6 CP和RP存储路由表的单个存储块存储开销，索引由BT-based算法构造 |

|  |
| --- |
|  |
| 图2-7 CP和RP存储IPv6路由表的单个存储块存储开销，索引由PT-based算法构造 |

|  |
| --- |
|  |
| 图2-8 CP和RP存储IPv6路由表的单个存储块存储开销，索引由FST-based算法构造 |

|  |
| --- |
| 图2-9 CP和RP的初始空间利用率_MPT.png |
| 图2-9 CP和RP存储IPv6路由表的单个存储块存储开销，索引由MPT-based算法构造 |

### 2.4.3吞吐量评估

在每个时间片，LP允许最多一个查找请求进入流水，而CP和RP允许多个查找请求进入流水。在LP和CP中，进入流水的查找请求使用一个或多个连续的时间片访问位置相邻的一个或多个存储块。在RP中，进入流水的查找请求首先使用一个时间片访问一个存储块，然后退出流水并等待下次允入时机的到来。由于LP的空间利用率较低，本节仅关注CP和RP的查找吞吐量性能，数据流包括IPv4和IPv6，实验引入的参数符号如下：

* S：单个数据包的查找请求执行的查找步数，平均值。每步访问一次存储块，每次访问读取一个结点信息。
* B：单个时间片内到达路由输入端口的数据包个数，平均值。到包的概率服从参数为λ的伯努利分布。
* W：单个流水阶的工作负载，平均值。计算公式为。
* Q：单个时间片内缓冲单元中数据包的最大个数。CP和RP均采用缓冲单元缓存尚未找到最长前缀匹配的数据包。其中，CP为每个存储块配备一个缓冲单元，RP为所有存储块提供一个共享的缓冲单元。实验监视所有缓冲单元中的数据包总数来计算CP的Q值。

实验评估的性能指标为Q与W的变化关系，每个实验数据为执行两次相同实验所得结果的平均值，每次实验的输入为100万个数据包，每个数据包的目的地址从rrc00的IPv4/IPv6路由表中随机抽取。已知且，图2-10至2-12和2-13至2-15分别展示了CP和RP处理IPv4和IPv6数据流的查找性能，结论如下：

* 在W较小时，各曲线随W的增长而平滑上扬；当W接近临界点时，系统发生过载，各曲线上扬趋势陡增。观察图2-10可知，当B=2时，CP和RP处理IPv4数据流的工作负载的临界值W’均为0.85。
* 令W固定不变，当CP和RP处理IPv4和IPv6数据流时，Q随B的增大而增长。与此同时，工作负载临界值W’未随B的变化而变化。
* 当处理IPv4数据流时，RP和CP的查找吞吐量相近；但当处理IPv6数据流时，后者的最大工作负载较前者高出约10个百分点。观图2-13可知，CP和RP的负载临界值W’分别为0.85和0.75左右。类似现象也出现在图2-14和2-15中。

为了实验的完整性，我们在图2-16和2-17中给出了RP采用MPT-based算法构造索引时的查找性能，结果与图2-10至2-15一致。

本节剩余部分讨论增量更新对系统的查找吞吐量的影响。一个增量更新操作可能添加或删除一个IP地址前缀及其路由信息。当在索引中插入或删除一条短前缀时，可在常量时间内修改快表中的对应表项。例如：当从表2-1中删除000\*时，读取000\*对应的表项，将表项中的掩码数组和路由信息数组中的第三个元素清0。当在索引中插入或删除一条长前缀时，系统需要调用前缀树路由算法的更新函数在前缀森林中添加或删除结点。现有文献提供了一个可用于LP和CP的更新方法，该方法使用一个预处理装置预先计算每个更新操作对前缀森林结构的修改，然后将多个可并行执行的更新操作打包为一个“写泡”，每个写泡等待系统授权并在授权后进入流水。在执行过程中，写泡依次访问相邻的存储块并完成其中的更新操作。可将写泡视为一个特殊的查找请求，当访问的存储块不同时，写泡与查找请求可并行执行，从而实现在线更新。

RP同样支持在线更新操作。可将用于更新的写操作划分为多个批处理作业，每个作业中的写操作所访问的目标存储单元两两不同，从而单个批处理作业可在一个时间片内完成。系统为每个批处理作业创建一个更新请求并将其与系统内的查找请求一同处理。为保证数据一致性，每个更新请求的优先级低于当前执行中的查找请求并高于尚未执行的查找请求。因为更新请求的数量远小于查找请求的数量，我们可以合理地假设：更新操作不会对系统的查找吞吐量产生明显的负面影响。

|  |
| --- |
| 图2-10 CP和RP的查找吞吐量_BT_IPV4.png |
| 图2-10 CP和RP处理IPv4数据流时的查找吞吐量，索引由BT-based算法构造 |

|  |
| --- |
| 图2-11 CP和RP的查找吞吐量_PT_IPV4.png |
| 图2-11 CP和RP处理IPv4数据流时的查找吞吐量，索引由PT-based算法构造 |

|  |
| --- |
| 图2-12 CP和RP的查找吞吐量_FST_IPV4.png |
| 图2-12 CP和RP处理IPv4数据流时的查找吞吐量，索引由FST-based算法构造 |

|  |
| --- |
| 图2-14 CP和RP的查找吞吐量_BT_IPV6.png |
| 图2-13 CP和RP处理IPv6数据流时的查找吞吐量，索引由BT-based算法构造 |

|  |
| --- |
| 图2-14 CP和RP的查找吞吐量_PT_IPV6.png |
| 图2-14 CP和RP处理IPv6数据流时的查找吞吐量，索引由PT-based算法构造 |

|  |
| --- |
| 图2-15 CP和RP的查找吞吐量_FST_IPV6.png |
| 图2-15 CP和RP处理IPv6数据流时的查找吞吐量，索引由FST-based算法构造 |

|  |
| --- |
| 图2-16 RP的查找吞吐量_MPT_IPV4.png |
| 图2-16 RP处理IPv4数据流时的查找吞吐量，索引由MPT-based算法构造 |

|  |
| --- |
| 图2-17 RP的查找吞吐量_MPT_IPV6.png |
| 图2-17 RP处理IPv6数据流时的查找吞吐量，索引由MPT-based算法构造 |

## 2.5硬件设计

2.3节提出了采用先来先服务的优先级策略的调度算法框架，该框架已被用于解决数据包在交换阶段的输出端口冲突问题。这体现了路由阶段和交换阶段的共性特征。本节参考交换机的仲裁单元的硬件实现来设计所提出的流水路由查找系统的调度单元。根据相关文献所载，图2-18展示了调度单元的参考硬件设计，调度单元采用先来先服务的优先级策略控制存储块上的访问操作。该调度单元包括M个授权仲裁单元、H个接受仲裁单元和一个用于缓存仲裁结果的决策寄存器。每个授权仲裁单元对应一个存储块，每个接受仲裁单元对应一个缓冲单元中的数据包。可用H个向量表示缓冲单元E的状态，每个向量包含M个比特且各比特的值表示缓冲单元中的数据包是否要求访问特定的存储块。例如：已知，则表示缓冲单元中的第i个数据包请求访问。令和分别为授权仲裁单元和接受仲裁单元，则系统在每个时间片执行以下三步来调度数据包访问存储块：

* 请求：若，则数据包i尚未匹配。若，则将其发送至授权仲裁单元。
* 授权：每个尚未匹配的授权仲裁单元可能接收到最多H个来自不同数据包的请求比特，其采用先来先服务的优先级策略从中选取一个。若来自的请求被选中，则将访问授权发送给接受仲裁单元。
* 接受：每个尚未匹配的接受仲裁单元可能接受到零个或者一个授权比特。其接受授权并将结果存入决策寄存器。

该调度单元的硬件复杂度为。从本章的实验结果可知，若，则系统在时达到临界工作负载。

|  |
| --- |
|  |
| 图2-18 调度单元的参考硬件设计 |

## 2.6本章小结

本章提出一种基于前缀树索引的流水路由查找系统。系统通用性好，可采用任意前缀树路由算法组织路由表中的IP地址前缀。系统中包含复数个存储块并允许多个查找请求并行访问不同的存储块。系统通过一个调度单元控制查找请求与存储块之间的“请求-访问”操作。根据理论分析和实验结果，我们总结RP、LP和CP之间的优劣如下：

* + RP提供一个通用的、可扩展的路由查找方案，方案可流水并行化在任意前缀树上执行的多个查找请求。
  + RP中的调度问题被建模为二部图匹配问题，每个查找请求在执行过程中被多次调度，每次调度时执行一个查找步，每个查找步访问一次存储块，连续执行的查找步可能访问不相邻的存储块。这导致数据包的处理延迟难以预知。与之相比，LP和CP中的每个查找请求仅被调度一次，数据包的处理延迟可以预知。
  + 一般而言，流水路由系统的电量开销与存储块的容量成正比。因为RP的存储需求在初始和长期增量更新后均保持平衡，每个存储快的预估电量开销较优。

目前，我们正以本章的研究工作为基础，开发一个实际可用的高吞吐量流水路由查找系统。

# 第三章 后缀数组构造算法

## 3.1预备知识

已知字符串的后缀树，可在的时间内确定给定模式是否出现在字符串中，m为模式长度。后缀树的空间开销线性正比于字符串的长度，每个结点维持一个数据域、多个指针域和后缀链，常数因子较大。后缀数组记录字符串中所有后缀按字典序排序的结果，是后缀树的简洁替代。结合最长公共前缀数组，后缀数组可模拟后缀树上的（自顶向下或自底向上）遍历过程。目前，多个算法可在内存模型上使用线性时、空构造后缀数组。其中，采用归纳排序（Induce Sorting, IS）方法设计的SA-IS算法常数因子最小、实际性能最优。部分研究工作在外存模型上改造SA-IS算法，使其能够处理更大规模的输入文本。已知的采用IS方法设计的外存后缀数组构造算法包括eSAIS、DSA-IS和SAIS-PQ。这些由IS方法设计的外存算法的时、空复杂度优于其他外存算法，但三者的程序的磁盘峰值较大。例如：eSAIS、DSA-IS和SAIS-PQ的磁盘峰值分别为23n、18n和15n，而pSAscan的磁盘峰值为8n。该现象的主因是糟糕的工程实现，可通过优化程序设计来改进。近期的研究成果表明：采用文件块链技术可大幅提升上述三个算法的磁盘峰值。本章从算法设计和程序实现两个方面改进DSA-IS的性能，所得新算法的磁盘使用空间和I/O量较原算法大幅降低。特别地，新算法的磁盘峰值为7.25n，接近理论最优质。为描述方便，我们引入以下名词术语和参数符号：

* 字符、后缀和子串。已知长度为n的字符串x，将后缀记作，将子串记作。
* L/S/L\*/S\*类型的字符、后缀和子串。将字符串x中的所有字符分为L和S两种类型。其中，当满足以下任一条件时，为L类型：
  + ；
  + ；
  + 且为L类型。

特别地，当和分别为S和L类型时，同时也是一个S\*类型字符。类似地，当和分别为L和S类型时，同时也是一个L\*类型字符。一个子串或后缀的类型与其首字符的类型相同。若无特别声明，后文所指的S\*类型子串仅包含所有首、尾字符为S\*类型且中间字符无S\*类型的子串。

* 后缀桶和最长公共前缀桶。令sa为x的后缀数组，sa中的后缀可被划分为多个后缀桶，每个桶占据数组的一个连续区间且桶中的所有后缀的首字符相同。进一步地，每个桶可被分为左、右两个子桶，左、右子桶分别包含L和S类型后缀。记以字符c为首字符的所有后缀所在的后缀桶为并记其左、右子桶为和。令lcp为x的最长公共前缀数组，按sa的划分将lcp划分为多个最长公共前缀桶。记所对应的最长公共前缀桶为，记录了中的后缀与其在sa中的前继后缀之间的最长公共前缀。类似地，我们定义中的左、右子桶和。
* S\*类型后缀的后缀数组和最长公共前缀数组。假设x中的S\*类型后缀的个数为n1，记录了所有S\*类型后缀按字典序排序的结果，记录了中相邻后缀的最长公共前缀。
* 类型数组。将x中所有字符的类型信息记录在数组t中，或1表示为L或S类型。
* 收缩字符串。可将x视为多个S\*类型子串的拼接，每个S\*类型子串的首尾字符为S\*类型且中间字符无S\*类型。按字典序排序这些S\*类型子串并按排序结果对其从小到大命名。将x中的S\*类型子串替换为它们的名字可得收缩子串x1。
* 字符、子串和后缀的前继与后继。字符在x中的前继和后继分别为和。子串在x中的前继和后继分别为和。后缀在x中的前继和后继分别为和。

|  |  |
| --- | --- |
| 算法3-1 采用IS方法设计的后缀数组构造算法的框架 | |
|  | 输入：x |
|  | 输出：sa |
| 1 | /\* 收缩阶段 \*/ |
| 2 | 采用IS方法排序S\*类型子串。 |
| 3 | 按排序结果从小到大命名S\*类型子串，得到收缩子串。 |
| 4 |  |
| 5 | /\* 检测递归条件 \*/ |
| 6 | 若中包含重复出现的字符，则递归执行收缩阶段且输入为；否则，中的后缀的首字符两两不同，按首字符的字典序排序后缀得到。 |
| 7 |  |
| 8 | /\* 解推导阶段 \*/ |
| 9 | 采用IS方法排序所有后缀。 |

如算法3-1所示，采用IS方法设计的后缀数组构造算法主要包含两个阶段：收缩阶段和解推导阶段。在收缩阶段，排序和命名x中所有的S\*类型子串来计算x的收缩子串x1。若x1中存在同名字符，则递归执行收缩阶段，输入为x1；否则，直接计算x1的后缀数组sa1。在解推导阶段，首先从sa1计算得到所有S\*后缀的字典序，然后从S\*后缀的排序结果推出所有后缀的字典序。收缩和解推导阶段的关键操作是从一个已排序的子串和后缀集合推导出尚未排序的子串和后缀的字典序，核心思想是通过两个子串或后缀的首字符和后继来判定确定它们的大小关系。

## 3.2 DSA-IS算法原理

本章提出多个改进DSA-IS算法的设计与程序的方法。为便于理解，本节首先介绍DSA-IS算法的原理。

### 3.2.1数据结构

DSA-IS算法是SA-IS算法的外存变种，其继承了SA-IS的线性空间复杂度，时间复咋读与外存整数排序相当。与eSAIS和SAIS-PQ相比，DSA-IS的算法设计更为简单，理论磁盘峰值最优。在构造后缀数组的过程中，SA-IS算法非顺序地读写x和sa中的元素执行收缩阶段和解推导阶段。非顺序读写操作在外存模型上的执行效率远低于在内存模型上的执行效率。若将SA-IS移植到外存，需通过顺序I/O读写x和sa中的元素来提高I/O操作的频次和效率，这要求设计新的数据结构和算法流程。回顾IS方法的核心思想：从子串/后缀的首字符和其已排序的后缀的字典序推出自身的字典序。换言之，在推导两个子串/后缀的字典序时，访问它们在x中的首字符和已排序后继在sa中的字典序信息。若能够预先将这些数据按访问顺序存储在外存中，我们就能够在需要时通过顺序I/O将其读入内存。为达到该目的，DSA-IS算法引入一个称为DSAItem的数据结构，该数据结构是一个包含以下数据域的元组：

* p：或的起始位置，为右侧最近S\*类型的字符的位置。
* c：或的首字符，即。
* r：或在所有后缀或子串中的相对字典序。
* t：的前继字符的类型，即。

每个DSAItem对应一个以p起始的子串或后缀，DSA-IS算法的输出为由n个DSAItem组成的数组DSA，数组中的元素按其对应的后缀的字典序排列。与SA-IS相同，DSA-IS主要包含收缩阶段和解推导阶段，后续两节分别描述两个阶段的设计细节。

### 3.2.2收缩阶段

在收缩阶段，SA-IS算法依次执行如下四步来推导所有S\*类型子串的字典序：

1. 从右向左遍历x中的字符并判断字符类型，将S\*类型字符按值插入到对应后缀桶的最右空位。
2. 清空各后缀桶的左子桶。从左向右遍历sa中的已排序子串。若当前访问的子串在x中的前继为L类型，则将该L类型子串插入到对应后缀桶的最左空位。
3. 清空各后缀桶的右子桶。从右向左遍历sa中的已排序子串。若当前访问的子串在x中的前继为S类型，则将该S类型子串插入到对应后缀桶的最右空位。
4. 从左向右遍历sa中的已排序子串，按字面值判定相邻子串是否相同来对其命名。所得名字序列构成x的收缩子串。

DSA-IS算法按如下方法改造SA-IS的收缩阶段：

**第一步，划分x为多个快并在内存中分治排序各块的S\*类型子串。**

假设内存容量为M，将x划分为多个分块，每个分块包含一个或多个头尾相连的S\*类型子串且单个分块最多容纳m个字符，。按此方法得到的分块个数k不超过且每个分块包含一个或多个S\*类型子串。我们按S\*类型子串的个数将分块分为两类：

* 单子串块：块内仅含一个S\*类型子串。子串与左侧或右侧相邻的S\*类型子串的总长超过m，因此只能独立成块。特别地，块内子串的长度可能超过m。
* 多子串块：块内包含两个或多个位置相邻的S\*类型子串，块长不超过m。

对于多子串块，执行SA-IS的收缩阶段来排序块内S\*类型子串并按访问顺序将排序过程中读取的字符和已排序子串的字典序信息存储到外存文件中。同时，将排序后的S\*类型子串按排序结果存储到外存文件中。 对于单子串块，块内S\*子串自然有序，无需执行任何操作。

**第二步，合并分块的排序结果。**

该步骤依次执行以下三个子步骤：

1. 创建外存小顶堆，堆中元素类型为DSAItem，排序关键字为<c,t,r,p>。从右向左遍历x中的字符并判定字符类型，将S\*类型字符的DSAItem插入到小顶堆中。
2. 顺序取出小顶堆的堆顶元素并推导其前继子串。通过顺序I/O从外存中读取所需前继子串的首字符并判断首字符的类型。若首字符为L类型，则将该L类型子串的DSAItem插入到小顶堆中。在此过程中，将所有从小顶堆中取出的L类型子串的DSAItem插入到外存大顶堆中。当小顶堆为空时，所有L类型子串的DSAItem均在大顶堆中且按字典序排列。
3. 顺序取出大顶堆的堆顶元素并推导其前继子串。通过顺序I/O从外存中读取所需前继子串的首字符并判断首字符的类型。若首字符为S类型，则将该S类型子串的DSAItem插入到大顶堆中。在此过程中，将所有从大顶堆中取出的子串的DSAItem顺序输出到一个外存数组中。当大顶堆为空时，所有子串的DSAItem在数组中按字典序排列。

在子步骤2，为获得待排序子串的首字符，首先根据DSAItem的数据域p确定子串所属分块，然后通过顺序I/O读入在第一步分块排序时保存至外存的首字符信息。

**第三步，命名排序后的子串。**

从左向右遍历外存数组中的S\*类型子串的DSAItem，按字面值判定相邻DSAItem所对应的子串是否相等以对子串命名。将子串的名字顺序存储到一个外存数组中，该数组即为字符串x的收缩子串。在此步骤，为获得待命名子串的字面值，首先根据DSAItem的数据域p确定子串所属分块，然后通过顺序I/O读入在第一步分块排序时保存至外存的子串字面值信息。

### 3.2.2解推导阶段

在解推导阶段，SA-IS算法依次执行如下四步来推导所有后缀的字典序：

1. 按的元素值排序元素下标得到x中S\*类型后缀的字典序。
2. 清空各后缀桶。按字典序从大到小遍历S\*类型后缀并将其依次插入到对应后缀桶的最右空位。
3. 清空各后缀桶的左子桶。从左向右遍历sa中的已排序后缀。若当前访问的后缀在x中的前继为L类型，则将该L类型后缀插入到对应后缀桶的最左空位。
4. 清空各后缀桶的右子桶。从右向左遍历sa中的已排序后缀。若当前访问的后缀在x中的前继为S类型，则将该S类型后缀插入到对应后缀桶的最右空位。

DSA-IS算法按如下方法改造SA-IS的解推导阶段：

**第一步、计算各分块中S\*类型后缀的字典序。**

记录x中所有S\*类型后缀的名字，按S\*类型后缀在x中的位置在外存中排序其名字，排序结果存储在外存文件中。从后向前遍历x中的后缀并判断其类型，将S\*类型后缀的名字按后缀所在的分块分组并存储在外存文件中，S\*类型后缀的名字可通过顺序I/O从外存文件中获取。

**第二步、在内存中分治排序各分块的所有后缀。**

对于多子串块，从外存读入其中S\*类型后缀的名字，调用SA-IS的解推导阶段从已排序的S\*类型后缀推导块内所有后缀的字典序。对于单子串块，块内后缀自然有序，无需执行任何操作。

**第三步、合并分块的排序结果。**

该步骤依次执行以下三个子步骤：

1. 创建外存小顶堆，堆中元素类型为DSAItem，排序关键字为<c,t,r,p>。从右向左遍历x中的后缀并判定后缀类型，将S\*类型后缀的DSAItem插入到小顶堆中。各DSAItem的数据域r记录了对应S\*类型后缀的名字，通过顺序I/O从外存中读取后缀的名字。
2. 顺序取出小顶堆的堆顶元素并推导其前继后缀。通过顺序I/O从外存中读取所需前继后缀的首字符并判断首字符的类型。若首字符为L类型，则将该L类型后缀的DSAItem插入到小顶堆中。在此过程中，将所有从小顶堆中取出的L类型后缀的DSAItem插入到外存大顶堆中。当小顶堆为空时，所有L类型后缀的DSAItem均在大顶堆中且按字典序排列。
3. 顺序取出大顶堆的堆顶元素并推导其前继后缀。通过顺序I/O从外存中读取所需前继后缀的首字符并判断首字符的类型。若首字符为S类型，则将该S类型后缀的DSAItem插入到大顶堆中。在此过程中，将所有从大顶堆中取出的后缀的DSAItem顺序输出到一个外存数组中。当大顶堆为空时，所有后缀的DSAItem在数组中按字典序排列，可按序输出DSAItem中的数据域p得到x的后缀数组。

在子步骤1，为获得S\*类型后缀的名字，首先根据DSAItem的数据域p确定后缀所属分块，然后通过顺序I/O读入在第一步按块分组存储的S\*类型后缀的名字。

分析本章实验数据可知，DSA-IS与eSAIS的程序的速度相当，两者的磁盘峰值分别为18n和23n。为进一步提高性能，本章第3节从算法设计和程序实现两个方面着手优化DSA-IS。特别地，改进后的算法程序可在7.5n的磁盘空间内构造元素为40-bit整型的后缀数组。

## 3.3设计优化

本节的第一个优化是重新设计DSA-IS算法的收缩阶段，使得子串排序和命名过程能够同步执行。在收缩阶段，DSA-IS使用外存堆排序S\*类型子串的DSAItem，排序关键字为<c,t,r,p>。其中，r表示DSAItem对应子串的后继在所有子串中的字典序。换言之，可将r视为后继子串的名字。同步排序和命名S\*类型子串的依据在于：两个子串相等，当且仅当子串的首字符和其后继子串的名字均相同。因此，在收缩阶段的步骤二，算法可比较连续从大顶堆中取出的DSAItem，若它们的c和r数据域的值均相等，则对应的两个S\*类型子串也相等并被赋予相同的名字。值得一提的是，该方法无需通过比较字面值来确定两个子串是否相等，因此也就无需在步骤一预先存储各块中排序后的子串的字符。

在真实数据集中，大部分S\*类型子串的长度很短（只有几个字符），而DSAItem结构臃肿，在外存中对其排序是算法的瓶颈之一。为进一步降低磁盘空间和I/O量，本节的第二个优化方法将所有S\*类型子串划分为长、短两类，并按如下方式分类处理：

* 长子串处理方式：对长度大于D的S\*类型子串，重用DSA-IS的方法对其进行排序和命名。可使用第一个优化方法合并排序和命名过程。
* 短子串处理方式：对长度D不超过D的S\*类型子串，在DSA-IS的步骤一中以分块为单位在内存中排序，将排序后的子串存储到外存。

此时，x中的所有长子串已全局有序，而x中的短子串按分块部分有序。算法使用一个内存最小堆合并长、短子串。对堆中任意两个子串，最小堆按如下比较规则确定两者的字典序：

* 若均为两个短子串，则按字面值比较两个子串。
* 若有一个为长子串，则按字面值比较两个子串的前D个字符。若前D个字符相等，则短子串为长子串的前缀且短子串比长子串小。

需要注意的是：在任意时刻，最小堆中最多包含k+1个子串，其中k为分块数。因此，其最多占用的内存空间。

DSA-IS使用外存堆排序子串的DSAItem，从而模拟SA-IS排序子串的过程。本节第三个优化方法简化DSAItem的结构，从而进一步降低磁盘峰值。根据归纳排序原理，两个子串的字典序由它们的首字符和后继子串的字典序确定。在排序子串的过程中，名字相同（字面值相等）的子串聚集在一起，算法扫描已排序子串并推导它们前继的字典序。可将推导出的同名子串写到外存xxxx。

## 3.4程序优化

改进算法实现可大幅提高算法性能，本节提出多个可行的工程优化方法，能够提升运行速度或降低磁盘空间需求。可结合实际运行条件，优化算法的程序实现。

在真实数据集上，DSA-IS的磁盘空间较大，这主要是因为算法程序在运行过程中产生大量临时数据，而这些数据在使用完毕后未能及时释放。可通过文件块链实现对临时数据的细粒度分配和释放。具体而言，将临时数据按使用顺序划分为多个子集，每个子集存储在单独的一个文件中。当某个文件中的临时数据被废弃时，可删除其所在文件来释放磁盘空间。通过控制单个文件的大小，可以将磁盘空间需求维持在一个较低的水平。

在收缩和解推导阶段，DSA-IS首先按分块排序x中的子串和后缀。各分块的处理过程数据无关，可采用空间换时间的策略，并行执行多个分块中的排序任务。

DSA-IS使用外存堆排序固定大小的元组，排序键为整数。可使用GPU基数排序算法提高外存排序的吞吐量，加快运行速度。

## 3.4实验分析

## 3.5本章总结

# 第四章 有限阶最长公共前缀数组构造算法

## 4.1基础知识

最长公共前缀数组能够辅助后缀数组模拟后缀树上的遍历操作。根据归纳排序思想，可在线性时、空内同步构造后缀数组和最长公共前缀数组。算法适用于单机内存和外存模型，但难以在分布式计算模型上实施。在实际应用场景中，待匹配模式一般仅包含几十或几百个字符，无需提供全阶后缀数组和最长公共前缀数组作为查找索引。为此，本章提出一种有限阶最长公共前缀数组的构造算法，通用性好，可在经典分布式计算模型上实施。后文中使用以下名称术语和参数变量进行描述：

* 最长公共前缀数组。记lcp为输入字符串x和后缀sa的最长公共前缀数组，lcp[i]记录和之间的最长公共前缀的长度。
* 有限阶最长公共前缀数组。若两个前缀的最长公共前缀*l*大于等于K，则其K阶最长公共前缀等于K；否则，其K阶最长公共前缀等于*l*。记lcpK为输入字符串x和后缀sa的K阶最长公共前缀数组，lcpk[i]记录和之间的K阶最长公共前缀的长度。
* : 公式的缩写。

## 4.2内存算法设计

已知字符串x和其后缀数组sa，可通过字面值比较来计算两个字符串的K阶最长公共前缀，时间复杂度为。可采用指纹函数加速计算过程，计算结果可能存在谬误。此概率性算法在内存计算模型上的框架如图xx所示。

|  |
| --- |
|  |
| 图xxx |

该算法的核心思想是计算一个后缀对（包含两个后缀）的最左K/2个字符的指纹值并比较指纹值来确定对应后缀的前K/2个字符是否相等。若相等，则继续比较后续K/4个字符的指纹值；否则，比较最左K/4各字符的指纹值。递归执行该过程次，即可得到该后缀对的K阶最长公共前缀。可使用迭代指纹函数在线性时间内计算比较复数个后缀对所需的所有指纹值，具体描述如下：

已知x和sa，定义集合，集合中每个元组是一个位置索引对，标识一对后缀的首字符在x中的位置。对P中各元组，寻找,使得且，则即为起始位置为的后缀对的K阶前缀字符串长度。如图xx所示，算法初始将赋值为并继而执行轮循环。在第k轮循环，算法判定中每个元组是否满足来生成：若,将插入；否则，将插入。这里的关键操作是比较两个子串的字面值。为加快比较速度，可首先计算子串的指纹，然后通过比较指纹来判定子串是否相等。算法采用Karp-Rabin指纹技术，该技术首先使用公式xxx迭代计算x中所有前缀的指纹，然后使用公式xxx和xxx计算x中任意子串的指纹。需要注意的是：两个字面值相同的子串的指纹值必然相同，反之未必。可以令指纹函数的参数L和取大整数来降低谬误的出现概率。采用指纹技术处理并生成的过程包括以下三步：

* 向右遍历x中字符，根据公式xxx迭代计算的指纹值，。若满足，则将指纹值插入一个内存哈希表。
* 对每个，根据公式xxx-xxx计算的指纹值，其中和从哈希表中查询得到。
* *对于每个元组，比较和。*若两者的指纹值相同，将插入; 否则，将插入。

循环执行完毕后，，算法可在时间内计算得到P中每对后缀的K阶最长公共前缀。该算法的时间和空间复杂度均为。

## 4.3 外存算法设计

可将4.2节的内存算法改造为外存算法，两者的差别在于循环体的执行。内存算法采用一个哈希表来随机存取x中前缀的指纹，空间复杂度为。然而，当x的规模变大时，无法在内存中维持x和哈希表。本节提出的外存算法使用外存整数堆实现顺序I/O读写操作，避免因随机I/O产生性能瓶颈。算法在第k次递归的过程中引入两个数组CPk和PPk，数组元素为一个用三元组<idx,pos,fp>表示的LCPItem，各数据域分别存储数组下标、位置值和指纹值。

在第k次递归的开始阶段，外存算法按如下方式处理中的每对元组，从而将映射为CPk和PPk：

* 创建两个fp值为空的LCPItem，pos值分别设为和。将前者添加至CPk末尾，将后者添加至PPk末尾。
* 创建两个fp值为空的LCPItem，pos值分别设为和。将前者添加至CPk末尾，将后者添加至PPk末尾。

其后，使用外存堆排序CPk和PPk的元素，排序关键字为<pos>，排序结果为数组ICPk和IPPk。从左向右遍历x中的字符并使用Karp-Rabin指纹函数迭代计算x中前缀的指纹。在此过程中，若当前访问的x中元素的位置与CPk或PPk中元素的pos相等，则将对应指纹更新元素的fp值。当遍历结束后，使用外存堆排序ICPk和IPPk中的元素，排序关键字为<idx>，排序结果为更新了fp值得CPk和PPk。从左向右遍历CPk和PPk中的元素并按如下三步计算：

1. 从CPk中取出最左未访问的两个LCPItem，各LCPItem对应x中以x[pos]结尾的前缀，前缀的指纹存储在fp中。两个前缀的末尾位置限定了一个子串的开始和结束位置，使用Karp-Rabin指纹函数计算该子串的指纹。
2. 从PPk中取出最左未访问的两个LCPItem，重用步骤1中的方法计算两个LCPItem所限定的子串的指纹。
3. 比较步骤1和2中计算得到的子串的指纹。若指纹相等，认为两个子串的前个字符相等；否则，认为两个子串的前个字符不相等。据此可由计算得到。

外存算法中，每轮递归的时空复杂度与外存整数排序复杂度相当，劣于采用归纳排序思想设计的最长公共前缀构造算法。然而，该算法的优势在于扩展性好，下一节将描述如何将外存算法改造为可在对称分布式模型上运行的版本。

## 4.4 分布式算法设计

|  |
| --- |
|  |
| 图4-xx 由d个计算节点构成的对称分布系统 |

如图xx所示分布式系统由计算节点互联而成，各节点配备有容量为E的存储设备。将输入字符串x和后缀数组sa划分为，其中。令, and ，我们引入以下符号和名词术语：

* 字符串分块：且位于节点。
* 后缀数组分块：且位于节点。
* Pi,k：。
* CP和PP数组分块和： 且。
* ICP和IPP数组分块和：且 。
* 发送缓冲区 and ：在的内存中为节点维持两个发送缓冲区 and 。前者缓存将要发送至的中的元素，后者缓存将要发送至的中的元素。
* 接收缓冲区and ：在的内存中为节点维持两个接收缓冲区and 。前者缓存接收自的中的元素，后者缓存接收自的中的元素。

分布式算法使用缓冲区模拟外存算法的循环。在第k次递归，节点执行顺次执行以下步骤从Pk计算得到Pk+1：

1. 首先遍历xi，创建和。然后，根据数组中各LCPItem的pos值将其发送到其他结点。
2. 接收来自其他结点的LCPItem，根据pos值排序，得到和。然后，根据数组中各LCPItem的idx值将其发还到其他结点。
3. 接收来自其他结点的LCPItem，根据idx值排序，得到和。然后，使用Karp-Rabin指纹函数从Pi,k计算得到Pi,k+1。

在分布式算法的执行过程中，每个结点的内存被划分为两部分，一部分用于创建通信缓冲区而另一部分用于创建I/O缓冲区。在算法的递归循环执行完毕后，在本地计算和的最长公共前缀数组并将计算结果就地存储。

## 4.5算法优化

### 4.5.1设计优化

本章算法的时间复杂度受循环的递归次数影响。在循环的第k次递归阶段，算法从Pk计算Pk+1。可修改算法流程，跳过Pk+1，从Pk直接计算Pk+2。需重新定义CPk和PPk如下，其中i和j分别为sa中相邻两个后缀的起始位置：

* 创建四个fp值为空的LCPItem，pos值分别为。将前二者添加至CPk末尾，将后二者添加至PPk末尾。
* 创建四个fp值为空的LCPItem，pos值分别为。将前二者添加至CPk末尾，将后二者添加至PPk末尾。

其后，遵循原算法更新CPk和PPk中各元素的fp值并按如下步骤从Pk计算Pk+1：

1. 从CPk中取出最左未处理的四个LCPItem，使用Karp-Rabin指纹函数计算、、的指纹。
2. 从PPk中取出最左未处理的四个LCPItem，使用Karp-Rabin指纹函数计算、、的指纹。
3. 比较与的指纹。若不相等则执行步骤4；否则，执行步骤5。
4. 比较和的指纹。若不相等，则；否则，。结束。
5. 比较和的指纹。若不相等，则；否则，。结束。

此方法的思路是空间换时间，可减少循环的递归次数。

### 4.5.2工程优化

可采用后缀数组构造算法中引入的文件块链和GPU基数排序等技术，改善算法执行过程中的磁盘峰值和运行速度。

## 4.6实验分析

## 4.6本章小结

本章提出了一个可扩展有限阶最长公共前缀数组构造算法，适用于内存、外存和分布式计算模型上。该算法易于实现，其外存版本的C++实现不到600行。给定阶值K，在由d个计算节点互联而成的对称型分布式系统中，算法在单节点上的时、空复杂度分别为和。目前，尚未有文献记载可在分布式环境下运行的最长公共前缀数组构造算法，我们的工作填补了这一研究空白。目前，该算法在各计算模型上的实现尚有改进的空间，后续工作将致力于提高算法程序的运行速度和I/O性能。

# 第五章 后缀数组和最长公共前缀数组事后验证算法

## 5.1 基础知识

随着待处理输入规模的不断增长，后缀索引构造算法的设计复杂度也不断提高。现有多个开源工具包（例如：SA-IS、eSAIS和bwt-disk等）提供后缀索引构造算法程序，但其并不保证程序实现的正确性。因此，需要提供快速、有效的验证算法，检测程序的运行结果。本章提出两个后缀数组事后验证算法。算法一从定义出发，同步验证后缀数组和最长公共前缀数组。算法二首先调用算法一验证所有S\*后缀的后缀数组，然后采用归纳排序思想验证全局后缀数组。

## 5.2 算法1

### 5.2.1 算法原理

根据后缀数组和最长公共前缀数组的定义，引理1给出一组验证后缀数组和最长公共前缀数组正确性的充要条件：

引理1：已知长度为n的字符串x，和分别为x的后缀数组和最长公共前缀数组，当且仅当以下条件成立，其中：

1. sa是的一个全排列。
2. 。
3. 。

证明1：引理1的充要性可从后缀数组和最长公共前缀数组的定义直接得到。具体而言，条件1）保证了x中的每个后缀都出现在sa中，条件2）和3）保证了sa中任意两个相邻后缀和其最长公共前缀均正确。

若按字面值比较两个子串来确定他们的最长公共前缀，最坏时间复杂度为。可用一个完美哈希函数将待比较子串转化为整数。当且仅当两个子串的哈希值相同，它们的字面值才相等。从而，可将字面值比较转化为耗时更少的整数比较。考虑到寻找满足条件完美哈希函数较为困难，我们选择使用Karp-Rabin指纹技术，将子串转化为整型的指纹值。根据第四章引入的指纹函数，可在线性时间内计算x中某个子串的指纹：从右向左遍历x中的字符，迭代计算各后缀的指纹并记录以目标子串的首尾位置作为起始位置的两个后缀的指纹，根据记录的指纹计算得到目标子串的指纹。需要再次重申，两个字面值不等的子串可能具有相同的指纹，可将指纹函数中的参数设为大整数来大幅降低出错概率。

推论1：已知长度为n的字符串x，当以下条件成立时，和大概率分别为x的后缀数组和最长公共前缀数组，其中：

1. sa是的一个全排列。
2. 。
3. 。

图5-x给出了一个验证实例，根据推论1检测输入的后缀和最长公共前缀数组。如图所示，令且，第4-8行根据公式xxx迭代计算x中各前缀的指纹，第10-20行根据前缀的指纹值计算目标子串的指纹值。具体而言，考虑sa中最左相邻后缀和，两者的最长公共前缀指定的子串为和。根据计算公式，为和之差，而为和之差。从而，我们在第10-14行得到目标子串的指纹并比较得知两者相等。

### 5.2.2算法设计

在随机访问模型上设计验证算法，算法初始化两个数组和，前者存储x中所有前缀的指纹，后者检测sa是否为的一个全排列。算法按如下步骤检测sa和lcp是否满足推论1中的条件：

1. 依次访问，迭代计算以当前访问的字符结尾的前缀的指纹并将其存储于。
2. 依次访问，按如下子步骤检测和的正确性：
   1. 令，根据和计算得到，赋值。
   2. 根据和计算。
   3. 判定且是否成立。
   4. 赋值。
3. 判定对所有是否成立。

上述过程在内存模型上的时空复杂度为，若将其移植到外存模型上，难点在于步骤2需频繁地随机访问fp和mk数组。可预先将数组中的元素按访问顺序排序并存于外存，然后在需要时通过顺序I/O读入内存。如图5-xxx所示，为达此目的，算法1在第2-5行遍历sa和lcp来创建三个数组、和并按最左域值排序各数组中的元素。当排序完毕，第6-21行迭代计算x中所有前缀的指纹并按如下方法将计算结果更新至、和中的元素：当计算得到时，按排序后的顺序遍历、和中的元素，取出最左域值为i的元素并在其中缓存指纹，将更新后的元素分别存储到、和中。因为中的所有元素的最左域值构成一个sa的拷贝，该算法可在按排序后的顺序遍历的元素时验证推论1的条件1）是否得到满足。最终，第23-31行将、和中的元素按其在、和的位置排回原序。

|  |
| --- |
|  |
| 图5-xx 基于推论1的外存验证算法 |

我们指出，第25和27行在计算指纹时需要快速获取。可在内存中维持一个哈希表来存储，空间开销较大。由于任意两个后缀的最长公共前缀的长度不超过n，可将n分解为以2为底的多项式的积。换言之，对任意，我们有成立，其中。该方法的空间复杂度为，用于存储预先计算的。

算法1执行多次数组遍历和整数排序操作。已知内存容量为M、外存容量为D且外存块大小为B（M、D、B均以字节为单位），单次数组遍历的时间和I/O复杂度分别为和，单次数组排序的时间和I/O复杂度分别为和。算法1的磁盘峰值出现在第5和22行的排序过程。假设输入的字符串和后缀数组/最长公共前缀数组的单个元素被表示为和个字节的整型，而单个指纹值被表示为个字节的整型，则排序所需的磁盘空间为，而排序和的空磁盘空间为。为节省空间，可分别排序、和中的元素。

## 5.3 算法2

### 5.3.1 算法原理

本节提出一种采用归纳排序思想设计的事后验证算法，该算法所需磁盘空间远小于算法1。由第xx章可知，采用归纳排序思想设计后缀数组和最长公共前缀数组的构造算法主要包括收缩和解推导等两个阶段，前者计算所有S\*后缀的后缀数组sa\*和最长公共前缀数组lcp\*，后者从sa\*和lcp\*计算全局的后缀数组sa和最长公共前缀数组lcp。换言之，若sa\*和lcp\*均已知，则可从它们归纳排序sa和lcp。这启发我们根据引理2验证sa和lcp的正确性。

引理2. 给定字符串x、后缀数组sa和最长公共前缀数组lcp，当且仅当满足以下条件时，sa和lcp是正确的：

1. sa\*和lcp\*是正确的。
2. 且，其中和是根据归纳排序原理从sa\*和lcp\*计算得到。

可使用算法1来概率性验证sa\*和lcp\*的正确性，可以得到推论2：

推论2. 给定字符串x、后缀数组sa和最长公共前缀数组lcp，当满足以下条件时，sa和lcp大概率是正确的，其中，，且：

1. 是S\*类型且。
2. fp(。
3. 。
4. 且。其中，和是根据归纳排序原理从sa\*和lcp\*计算得到。

### 5.3.2 算法设计

如图xx所示，我们设计算法2来检测推论2中的验证条件。该算法的第一步是计算sa\*和lcp\*并调用算法1来概率性验证两者的正确性。首先，第2-3行将sa中的后缀按其在x中的位置排序。其后，第4-13行遍历x来从排序后的后缀中选出S\*类型的后缀。再后，第14-27行将S\*类型的后缀按其在sa中的位置，排序结果构成sa\*。假定和为sa\*中的一对相邻后缀，则其最长公共前缀为{}中的最小值。据此，第14-27行同时基三sa\*中各对相邻后缀的lcp值，计算结果构成lcp\*。需要注意的是：第7-12行按后缀在x中的位置排序遍历所有后缀，此过程同时判定推论2中的条件1）是否成立。此时，第28-30行调用算法1判定条件2）和3）是否成立，若验证为真则第31-36行根据归纳排序思想从sa\*和lcp\*计算得到和并判定条件4）是否成立。

|  |
| --- |
|  |
| 图5-xx 基于推论2的外存验证算法 |

## 5.4 算法优化

### 5.4.1 设计优化

算法2首先计算和，然后将其与输入的sa和lcp比较来验证后两者的正确性。假设x的字符取自常数字符集，可在计算和的过程中同步比较其与sa和lcp中的元素，从而无需存储和。思路是：当根据归纳排序思想推导出和中的元素，不将元素插入和中而是将元素与sa和lcp中对应位置的元素直接比较。由于归纳排序思想的核心是从已排序/已计算的后缀/最长公共前缀推导出未排序/未计算的前继后缀/最长公共前缀，若/的某个元素与其在sa/lcp中的对应元素相同，则在推导其前继后缀/最长公共前缀时，不从/取出该元素，而是从sa/lcp中取出该元素的对应元素来推导其前继。

### 5.4.2 工程优化

算法1的性能瓶颈在于外存排序、和，三者的排序过程没有数据依赖，可并行执行。文件块链和GPU基数排序等技术通用于外存程序，可优化算法1和算法2的实现。

## 5.5 实验分析

## 5.6 本章总结

本章提出两个后缀数组和最长公共前缀数组的验证算法，可大概率检测常量或整型字符串的后缀数组和最长公共前缀数组的正确性。理论上，两个算法的时空复杂度均优于当前最快的后缀数组和最长公共前缀数组的构造算法。算法1通用性好，可验证有限阶/无限阶的完整/稀疏后缀数组和最长公共前缀数组。另一方面，算法2仅可验证无限阶完整后缀数组和最长公共前缀数组。算法1使用灵活，适用于各类应用上下文。一个用例为：一个后缀数组或最长公共前缀数组可能由于软、硬件问题出现谬误。若未能提供备份，需要重构整个数组，开销较大。可使用算法1定位数组中的坏区，并调用稀疏后缀数组构造算法来恢复坏区所在的数组部分。另一个用例为：可使用算法1检测稀疏后缀数组，因为稀疏后缀数组的通常远小于完整后缀数组，算法1的时、空开销可大幅缩减。实验结果表明：在验证完整后缀数组和最长公共前缀数组时，算法2的运行速度慢于算法1，但前者所需的磁盘空间远小于后者。算法1和算法2的设计与实现仍有较大的改进空间。例如：算法1的多个外存排序过程可并行执行，而算法2在处理常量字符串的后缀数组和最长公共前缀数组时可使用更小的磁盘空间。

# 第六章 后缀数组事中验证方法

## 6.1 基础知识

目前，仅有一篇文献记载后缀数组验证方法，为事后验证方法，该方法检测引理6.1中的条件是否成立：

引理6.1 已知字符串x和数组sa，当且仅当以下条件成立时，sa为x的后缀数组：

1. sa是的一个全排列。
2. 对任意且，。其中，和表示和在x的所有后缀中的字典序。

证明：若条件1）为真，则sa包含x中的所有后缀。若条件2）为真，则sa中任意两个相邻后缀的字典序由首字符和其后继的字典序确定。根据sa的定义和归纳排序思想，x中的所有后缀在sa中的排序符合字典序。

基于该方法设计的外存后缀数组验证算法执行两轮外存排序，排序关键字为整型，排序规模为。

近期研究工作表明：采用归纳排序思想设计的后缀数组构造算法可在8n的磁盘空间上构造长度不超过的字符串的后缀数组，这体现了归纳排序思想的威力。如第xx章所述，采用归纳排序思想设计的后缀数组构造算法首先递归执行收缩阶段计算各递归层的字符串的收缩子串直到收缩子串无重复字符，然后递归执行解推导阶段计算各递归层的字符串的后缀数组，输出为输入字符串的后缀数组。方法1的思路是在最高最高递归层执行解推导阶段的同时验证所推导的后缀数组的正确性。为便于理解，我们首先给出解推导阶段的执行过程，其包括以下步骤：

1. 从中获取x的所有S\*类型后缀的字典序，按此排序S\*类型后缀的首字符位置得到sa\*。
2. 清空所有和桶。从右向左遍历sa\*中的后缀。将当前访问的后位于，则将插入到桶的最右空位。
3. 从左向右遍历sa中的后缀。若当前访问的后缀位于且，则将插入到桶的最左空位。
4. 清空所有桶。从右向左遍历sa中的后缀。若当前访问的后缀位于且，则将插入到桶的最右空位。

图6-xx给出了上述步骤的一个运行实例。已知x和，第6行将每个S\*类型后缀插入到对应的后缀桶中。例如：依次被放置于桶的最右空位，插入顺序与这些后缀在中的位置顺序一致。其后，第8-9行首先寻找各后缀桶的最左位置（用符号∧标记），然后查看（用符号@标记）并试图推导其前继。因为是L类型，所以我们将插入到的最左空位。以此类推，可在从左向右遍历sa的过程中归纳排序所有L类型后缀，结果如第17行所示。最后，第19-20行首先寻找各后缀桶的最右位置（用符号∧标记），然后查看（用符号@标记）并试图推导其前继。因为是S类型，所以我们将插入到的最右空位。以此类推，可在从右向左遍历sa的过程中归纳排序所有S类型后缀，结果如第28行所示。

可检测引理6.2中的条件是否成立来验证后缀数组：

引理6.2 对任意采用归纳排序思想设计的后缀数组构造算法程序，当以下条件在程序执行的最高递归层成立时，输出的是输入字符串的后缀数组：

1. 最高递归层的是正确的。
2. 最高递归层的解推导阶段的实现是正确的。

证明：令和为和在最高递归层推出前继。因为最高递归层的解推导阶段的实现是正确的，所以有。这表明引理6.1的条件1）成立。假设且，因为最高递归层的解推导阶段的实现是正确的，所以且。将替换为并重复前述推理过程直到为S\*类型，则包含重复后缀。但因为是正确的，所以必不包含重复后缀，导致矛盾。这表明引理6.1的条件2）成立。

引理6.2的逻辑是：采用归纳排序思想设计的外存后缀数组构造算法虽然实现复杂，但其最高递归层的解推导阶段的代码量很小（C++代码不到百行），可特化该段代码以保证其实现是正确的。在此前提条件下，可将sa的验证问题转化的验证问题，后者可由一个稀疏后缀数组验证方法解决。

本章提出两个后缀数组事中验证方法，方法需与采用归纳排序思想设计的后缀数组构造算法联用，在构造的最高递归层的解推导阶段检测引理6.2的条件是否成立。其中，方法1是概率性验证方法，可验证后缀数组和最长公共前缀数组；方法2是确定性验证方法，仅可验证后缀数组。

## 6.2 方法1

### 6.2.1 方法原理

已知可采用归纳排序思想构造同时构造后缀数组和最长公共前缀数组。假设算法程序在最高递归层的解推导阶段的实现是正确的，引理6.3给出一组可用于验证从和推出的推出的和是否正确的判定条件：

引理6.3 假设最高递归层的解推导阶段的实现是正确的，当满足以下条件时，采用归纳排序思想设计的后缀数组和最长公共前缀数组构造算法所输出的和大概率为其输入的字符串x的后缀数组和最长公共前缀数组：

1. 采用第xx章的事后验证方法1验证和，验证结果为真。
2. 对任意，和等于在解推导过程中插入和的相应位置的值。

验证和的时、空复杂度与在外存中排序个整数相当。根据归纳排序思想，已排序/已计算的后缀/最长公共前缀被用于推导未排序/未计算的后缀/最长公共前缀。在构造后缀数组和最长公共前缀数组的过程中，被推出的后缀和最长公共前缀被插入到和的指定位置，后续的推导过程将访问这些后缀和最长公共前缀并推导它们的前继。引理6.3的条件2）检测每个被插入到和中的后缀和最长公共前缀是否等于在推导它们前继时从和中取出的值，从而判定系统是否存在非程序实现相关的软、硬件错误。这里需要解决的问题是：当将一个元素插入到中时，该元素未必会立刻从中读出并推导其前继。考虑到位于同一个后缀/最长公共前缀桶中的元素的插入顺序和访问顺序相同，我们给出如下解决方案：在解推导阶段，以后缀/最长公共前缀桶为单位计算插入到每个桶中的元素的指纹并计算从每个桶中的读出的元素的指纹；比较同一个桶的两个指纹，相等则认为插入到该桶中的元素和从该桶中取出的元素是相同的，从而引理6.3的条件2）成立。

### 6.2.2 算法设计

可由方法1直接得到算法6.1。如图6-xx所示，算法引入多个参数符号。和分别为插入到 和的整数序列，按插入顺序排列，每个元素记录一个后缀在x中的起始位置；和分别为从 和中取出的整数序列，按访问顺序排列。算法在解推导过程中迭代计算各整数序列的指纹值并在解推导完毕后比较指纹来判定序列之间的相等关系是否成立。类似地，为验证最长公共前缀数组，算法同时计算并比较和的指纹值。

## 6.3 方法2

### 6.3.1 方法原理和算法设计

本节引入两个参数符号和，其均代表输入字符串x中所有S\*类型后缀的后缀数组。给定任意采用归纳排序方法的后缀数组构造算法，算法可在解推导阶段计算当前递归层的字符串x的和。其中，是将S\*类型后缀按其在中的字典序排序而得到的数组，而是在推导S类型后缀的过程中记录S\*后缀的字典序而得到的数组。已知和的定义，引理6.4给出一组验证和是否正确的判定条件：

引理6.4假设最高递归层的解推导阶段的实现是正确的，当满足以下条件时，采用归纳排序思想设计的后缀数组构造算法所输出的为其输入的字符串x的后缀数组：

1. 是所有S\*类型后缀数组的起始位置的全排列。
2. 对任意，。

证明：分两种情况证明引理。

情况1：假设x中的所有S\*类型后缀均在中出现并按字典序排列，则根据引理6.3可知输出的是正确的。

情况2：假设中任意两个S\*后缀的排序不正确，即：且。根据条件2)，。假设和分别由和推出，则和为两个S\*类型子串，于是有且。将替换为()并重复该推理过程，根据条件1），我们最终可得到且，其中且。然而，若，则我们将在解推导过程中得到，于是由条件2）可知，导致矛盾。

在解推导过程中，当从计算时需遍历字符串x并提取其中的S\*类型数组，此时可检测引理6.4的条件1）是否成立。为验证条件2)，可在外存中缓存和并在解推导阶段执行完毕后比较两者来判定其是否相等，此方法需要额外的磁盘空间和I/O操作。作为一种替代方法，可在推导和的过程中同步计算两者的指纹，然后比较指纹来判定其是否相等，此方法无需额外的磁盘空间和I/O操作。我们在图6-xx中给出本章的第二个事中验证算法，该算法结合Karp-Rabin指纹技术，可在后缀数组的构造过程中验证其正确性，验证结果出现谬误的概率可忽略不计。

## 6.4 算法复杂度

算法6.1需要的空间存储各后缀和最长公共前缀桶的指纹，计算指纹的时间开销线性正比于桶中元素的个数。此外，算法2调用第xx章的算法x.x来验证和，时、空复杂度与排序个整数相当。需要注意的是：因为x中的每两个后缀中最多只有一个为S\*类型且验证算法仅在构造算法的最高递归层执行，所以用于验证和的开销远小于构造和的开销。另一方面，算法6.2需要的时间计算和的指纹，空间需求为。因此，算法6.2的验证开销较之构造开销可忽略不计。

## 6.5 实验分析

## 6.6 本章总结

本章提出两个后缀数组验证方法，方法需与采用归纳排序思想设计的后缀数组构造算法联用并假设构造算法在最高递归层的解推导阶段的实现正确无误，从而可在后缀数组的构造过程中验证其正确性。在此基础上，我们设计了两个可在外存计算模型上实施的后缀数组验证算法。实验数据表明，后缀数组的验证开销远小于其构造开销。目前，采用归纳排序思想设计的内存和外存后缀数组构造算法的理论和实际性能在同类算法中处于领先地位，本章提出的验证算法提供了后缀数组同步构造和验证的高效解决方案。参考文献

1. V. Srinivasan and G. Varghese. Fast IP lookups using controlled prefix expansion, ACM Trans. Comput. Commun, 1999, pp. 1-40.
2. M. Berger. IP lookup with low memory requirement and fast update, Proc. IEEE HPSR, 2003, pp. 287-291.
3. S. Hsieh, Y. Huang and Y. Yang. A novel dynamic router-tables design for IP lookup and update, IEEE Int. Con. On Future Information Technology, 2010, pp. 1-6.
4. S. Nilsson, G. Karlsson, IP-address lookup using LC-tries, IEEE J. Select. Areas Commun. (1999) 1083–1092.
5. S. Sahni, K. Kim, Efficient construction of multibit tries for IP lookup, IEEE/ACM Trans. Netw. (2003) 650–662.
6. M. Degermark, A. Brodnik, S. Carlsson, S. Pink, Small forwarding tables for fast routing lookups, in: Proc. ACM SIGCOMM, 1997, pp. 3–14.
7. V. Ravikumar, R. Mahapatra, J. Liu, Modified LC-trie based efficient routing lookup, in: Proc. IEEE Int. Symp. on MASCOTS, 2003, pp. 177–182.
8. S. Sahni, K. Kim, Efficient construction of fixed-stride multibit tries for IP lookup, in: IEEE Workshop on Future Trends of Distributed Computing Systems, 2001, pp. 178–184.
9. S. Sahni, K. Kim, Efficient construction of variable-stride multibit tries for IP lookup, in: Proc. Symp. on Applications and the Internet, 2002, pp. 220–227.
10. S. Sahni, H. Lu, Dynamic tree bitmap for IP lookup and update, in: IEEE Int. con. on Networking, 2007, pp. 79–84.
11. Y. Chang, Y. Lin, C. Su, Dynamic multiway segment tree for IP lookups and the fast pipelined search engine, IEEE Trans. Comput. (2010) 492–506.
12. H. Lim, C. Yim, E. Swartzlander, Priority tries for IP address lookup, IEEE Trans. Comput. (2010) 784–794.
13. W. Lu, S. Sahni, Recursively partitioned static IP router-tables, IEEE Trans. Comput. (2010) 1683–1690.
14. W. Eatherton, G. Varghese, Z. Dittia, Tree bitmap: hardware/software IP lookups with incremental updates, ACM SIGCOMM Comput. Commun. Rev. (2004) 97–122.
15. M. Abouelhodaa, S. Kurzb and E. Ohlebuscha. Replacing suffix trees with enhanced suffix arrays, J. Discr. Algorithms, vol. 2, no. 1, pp. 53-86, Nov. 2004.
16. U. Manber and G. Myers. A new method for online string searches, SIAM J. Comput., vol. 22, no. 5, pp. 935-948.
17. J. Kärkkäinen and P. Sanders. Simple linear work suffix array construction, Proc. 30th Int. Colloq. Autom. Languages Program., 2003, pp. 943-955.
18. P. Ko and S. Aluru. Space efficient linear time construction of suffix arrays, Proc. 14th Annu. Symp. Combinatorial Pattern Matching, 2003, pp. 200-210.
19. D. K. Kim, J. S. Sim, H. Park and K. Park. Linear time construction of suffix arrays, Proc. 14th Annu. Symp. Combinatorial Pattern Matching, 2003, pp. 186-199.
20. G. Nong, S. Zhang and W. H. Chan. Two efficient algorithms for linear time suffix array construction, IEEE Trans. Comput., vol. 60, no. 10, pp. 1471-1484, Oct. 2011.
21. R. Dementiev, J. Kärkkäinen, J. Mehnert and P. Sanders. Better external memory suffix array construction, ACM J. Exp. Algorithmics, vol. 12, no. 3, pp. 4:1-4:24, Aug. 2008.
22. P. Ferragina, T. Gagie and G. Manzini. Lightweight data indexing and compression in external memory, Algorithmica, vol. 63, no. 3, pp. 707-730, 2012.
23. G. Manzini and P. Ferragina. Engineering a lightweight suffix array construction algorithm, Algorithmica, vol. 40, pp. 30-50, Sep. 2004.
24. J. Kärkkäinen and D. Kempa. Engineering a lightweight external memory suffix array construction algorithm, Proc. 2nd Int. Conf. Algorithms Big Data, 2014, pp. 53-60.
25. G. Nong, W. H. Chan, S. Zhang and X. F. Guan. Suffix array construction in external memory using D-critical substrings, ACM Trans. Inform. Syst., vol. 32, no. 1, pp. 1:1-1:15, Jan. 2014.
26. G. Nong, W. H. Chan, S. Q. Hu and Y. Wu. Induced sorting suffixes in external memory, ACM Trans. Inform. Syst., vol. 33, no. 3, pp. 12:1-12:15, Mar. 2015.
27. J. Fischer. Inducing the LCP-array, Algorithms in Data Struct., vol 6844, pp. 374-385. 2011.
28. P. Flick and S. Aluru. Parallel distributed memory construction of suffix and longest common prefix arrays, Proc. Int. Conf. High Perform. Comput. Netw. Storage Anal., 2015, pp. 1-10.
29. T. K. G. Lee, H. Arimura, S. Arikawa and K. Park. Linear-time longest-common-prefix computation in suffix arrays and its applications, Proc. 20th Annu. Symp. Combinatorial Pattern Matching, 2009, pp. 124-135.
30. J. Kärkkäinen, D. kempa and S. J.Puglisi. Parallel external memory suffix sorting, Proc. 26th Annu. Symp. Combinatorial Pattern Matching, 2015, pp. 329-342.
31. T. Bingmann, J. Fischer and V. Osipov. Inducing suffix and LCP arrays in external memory, In proceedings of the 15th Workshop on Algorithm Engineering and Experiments, 2012, pp. 88-102.
32. J. Kärkkäinen, D. Kempa, S. J. Puglisi and et al. Engineering external memory induced suffix sorting. In proceedings of the 19th workshop on Algorithm Engineering and Experiments, 2017, pp. 98-108.
33. J. Kärkkäinen, G. Manzini and S. J. Puglisi. Permuted longest-common-prefix array. In proceedings of the 20th Annual Symposium on Combinatorial Pattern Matching, 2009, pp. 181-192.
34. S. J. Puglisi and T. Andrew. Space-time tradeoffs for longest-common-prefix array computation. In proceedings of the 19th International Symposium on Algorithms Computing, 2008, pp. 124-135.
35. M. Deo and S. Keely. Parallel suffix array and least common prefix for the GPU. In proceedings of the 18th ACM SIGPLAN Symposium on Principles Practice Parallel Program, 2013, pp. 197-206.
36. V. Osipov. Parallel suffix array and least common-prefix for the GPU. In proceedings of the International Symposium on String Processing Information Retrieval , 2012, pp. 379-384.
37. L. Wang, S. Baxter and J. Owens. Fast parallel suffix array on the GPU. In Proceedings of the 21st International Conference on Parallel Distributed Computing, 2015, pp. 573-587.
38. J. Kärkkäinen, D.Kempa and S. J. Puglisi. Parallel external memory suffix sorting. In Proceedings of the 26th Annual Symposium on Combinatorial Pattern Matching, 2015, pp. 329-342.
39. J. Kärkkäinen and D. Kempa. Faster external memory LCP array construction. In Proceedings of the 24th European Symposium on Algorithms, August 2016, pp. 61:1-61:16.
40. G. Manzini. Two space saving tricks for linear time LCP array computation. In proceedings of the 9th Workshop on Algorithm Theory, pages 372-383, Humlebaek, Denmark, July 2004.
41. J. Kärkkäinen and D. Kempa. LCP Array Construction in External Memory. In proceedings of the 13th International Symposium on Experimental Algorithms, pages 412-423, Copenhagen, Denmark, June 2014.
42. M. Bauer, A. C. G. Rosone and M. Sciortino. Lightweight LCP Construction for Next-Generation Sequencing Datasets. In proceedings of the 12th International Workshop on Algorithms in Bioinformatics, pages 326-337, Ljubljana, Slovenia, 2012.
43. P. Bille, I. L. GØrtz, T. Kopelowitz, B. Sach and H. W. VildhØj. Sparse Suffix Tree Construction in Small Space. In proceedings of the 40th International Colloquium on Automata, Languages, and Programming, 148-159, Riga, Latvia, July 2013.
44. S. Burkhardt and J. Kärkkäinen. Fast lightweight suffix array construction and checking. In proceedings of the 14th Symposium on Combinatorial Pattern Matching, 2003, pp. 55-69.
45. A. Basu and G. Narlikar. Fast incremental updates for pipelined forwarding engines. IEEE/ACM Transactions on Networking, 2005, 690-703.
46. K. Kim and S. Sahni. Efficient construction of pipelined multibit-trie router-tables, IEEE Transactions on Computers, 2007, 32-43.
47. F. aboescu, D. Tullsen, G. Rosu, S. Singh. A tree based router search engine architecture with single port memories. In Proceedings of the International Symposium on Computer Architecture, 20005, pp. 4-8.
48. S. Kumar, M. Becchi, P. Corwley and J. Turner. CAMP: fast and efficient IP lookup architecture. ACM/IEEE Symposium on Architecture for Networking and Communications Systems, 2006, pp. 51-60.
49. Y. Li, D. Zhang, K. Huang, D. He and W. Long. A memory-efficient parallel routing lookup model with fast updates. Elsevier Journal of Computer Communications, 2014, 60-71.
50. Y. Li, D. Zhang, K. Huang, D. He and W. Long. Scalable tree-based architecture for IPv4/IPv6 lookup using prefix partitioning. IEEE Transactions on Computers, 2012, pp. 3039-3052.
51. R. Jangid, C. P. Gupta, I. Sharma. Prefix length-based disjoint set tries for ipv6 lookup. In proceedings of the ICT for Sustainable Development, Singapore, 2016.
52. T. Anderson, S. Owicki, J. Saxe and C. Thacker. High-speed switch scheduling for local area networks. ACM Transactions on Computing Systems, 1993, 319-352.
53. N. McKeown. The islip scheduling algorithm for input-queued switches. IEEE/ACM Transactions on Networking, 1999, 188-201.
54. L. Arge and M. Thorup. RAM-efficient external memory sorting. Algorithms Computing, vol. 9293, no. 3, pp. 491-503, 2013.

# 结 论

结论是理论分析和实验结果的逻辑发展，是整篇论文的归宿。结论是在理论分析、试验结果的基础上，经过分析、推理、判断、归纳的过程而形成的总观点。结论必须完整、准确、鲜明、并突出与前人不同的新见解。

书写格式说明：

标题“结论”选用模板中的样式所定义的“标题1”，再居中；或者手动设置成字体：黑体，居中，字号：小二

结论正文选用模板中的样式所定义的“正文”，每段落首行缩进2字；或者手动设置成每段落首行缩进2字，字体：宋体，字号：小四，行距：多倍行距 1.25，间距：前段、后段均为0行。附录A 附录内容名称

以下内容可放在附录之内：

(1) 正文内过于冗长的公式推导；

(2) 方便他人阅读所需的辅助性数学工具或表格；

(3) 重复性数据和图表；

(4) 论文使用的主要符号的意义和单位；

(5) 程序说明和程序全文。

这部分内容可省略。如果省略，删掉此页。

书写格式说明：

标题“附录A 附录内容名称”选用模板中的样式所定义的“标题1”，再居中；或者手动设置成字体：黑体，居中，字号：小三，1.5倍行距，段后11磅，段前为0。

附录正文选用模板中的样式所定义的“正文”，每段落首行缩进2字；或者手动设置成每段落首行缩进2字，字体：宋体，字号：小四，行距：多倍行距 1.3，间距：前段、后段均为0行。

# 攻读博士（硕士）学位期间发表学术论文情况

1. **吴裔**,农革, Mournir Hamdi. Scalable pipelined IP lookup with prefix tries. Elsevier Journal of Computer Networks, 2017年， 120:1-11. SCI检索期刊，本文SCI检索号：000401877300001。（本博士学位论文第二章）
2. 农革，陈伟康，胡圣青，**吴裔**. Induced Sorting Suffixes in External Memory, ACM Transactions on Information Systems, 2015. （本博士学位论文第三章）
3. **吴裔**，农革，陈伟康，劳斌. Building and checking suffix array by induced sorting method. 在审。（本博士学位论文第三章和第五章）
4. **吴裔**，韩凌波，陈伟康，农革. Scalable K-order LCP array construction for massive data. Proceedings of the 8th IEEE Parallel Architectures, Algorithms and Programming, 2017年, EI检索会议，本文EI检索号：尚未提供。（本博士学位论文第四章）
5. **吴裔**,农革,陈伟康,韩凌波. Checking big suffix and LCP arrays by probabilistic methods. IEEE Transactions on Computers, 2017年, 66(10): 1667-1675. SCI检索期刊，本文SCI检索号：尚未提供。（本博士学位论文第五章）

# 致 谢

学位论文中不得书写与论文工作无关的人和事，对导师的致谢要实事求是。

一同工作的同志对本研究所做的贡献应在论文中做明确的说明并表示谢意。

这部分内容不可省略。

书写格式说明：

标题“致谢”选用模板中的样式所定义的“标题1”，再居中；或者手动设置成字体：黑体，居中，字号：小三，1.5倍行距，段后11磅，段前为0。

致谢正文选用模板中的样式所定义的“正文”，每段落首行缩进2字；或者手动设置成每段落首行缩进2字，字体：宋体，字号：小四，行距：多倍行距 1.3，间距：前段、后段均为0行。

# 中山大学学位论文版权使用授权书

注：页眉，居中，宋体，五号，填写内容为“中山大学博士（硕士）研究生学位论文”。

阅后删除此文本框。

注：此页为封底。

阅后删除此文本框。

本学位论文作者及指导教师完全了解“中山大学硕士、博士（硕士）学位论文版权使用规定”，同意中山大学保留并向国家有关部门或机构送交学位论文的复印件和电子版，允许论文被查阅和借阅。本人授权中山大学可以将本学位论文的全部或部分内容编入有关数据库进行检索，也可采用影印、缩印或扫描等复制手段保存和汇编学位论文。

作者签名：

导师签名：

注：此页内容不需要任何改修，手写签名和日期即可。

阅后删除此文本框。

年 月 日