

CC 1: ← clock cycle 1 是指 1st clock cycle 結束後各個 register 和 memory 的值

Registers:

\$0: 0
\$1: 9
\$2: 8
\$3: 7
\$4: 1
\$5: 2
\$6: 3
\$7: 4
\$8: 5
\$9: 6

Data memory:

0x00: 5
0x04: 9
0x08: 4
0x0C: 8
0x10: 7

← 16 進位

IF/ID : ← clock cycle 結束後 PC 已經加過 4

PC 4
Instruction 10001101000000001000000000000011

ID/EX : ← 從暫存器取出的值

ReadData1 0
ReadData2 0
sign_ext ← 0 不論是否用到都要算
Rs 0
Rt ← 0 暫存器的編號
Rd 0
Control signals 000000000

EX/MEM :

ALUout ← 0 ALU 算出來的值
WriteData ← 0 WriteData 不論是否有意義都要寫 (只有在 sw 時有意義)
Rt/Rd 0
Control signals 00000

MEM/WB :

ReadData ← 0 memory 讀出來的值，若是沒有 read memory 則填 0
ALUout 0
Rt/Rd ← 0 新增的暫存器，存 WB 回去時用到的暫存器
Control signals 00

=====