C4: Mã hóa kênh - Truyền dẫn dữ liệu (Part 1: Mã khối tuyến tính)

Lý thuyết thông tin

Biên soạn: Phạm Văn Sự

Bộ môn Xử lý tín hiệu và Truyền thông Khoa Kỹ thuật Điện tử I Học viện Công nghệ Bưu chính Viễn thông

ver. 22a



Biên soan: Pham Văn Sư (PTIT)

C4: Mã hóa kênh - Truyền dẫn dữ liêu (Part 1: Mã kh

ver. 22a

1/30

Mục tiêu của bài học

- Trang bị một số khái niệm cơ bản về mã hóa kênh
- Mã khối tuyến tính
- Mã vòng tuyến tính



Votes			
Votes			

Các câu hỏi cần trả lời

- Các tham số đánh giá mã hóa kênh?
- Khoảng cách mã Hamming tối thiểu? Có vai trò gì trong việc đánh giá khả năng phát hiện lỗi và sửa lỗi của bộ mã?
- Mã khối tuyến tính? Ma trận sinh và ma trận kiểm tra của mã khối tuyến tính? Mã khối tuyến tính hệ thống?
- Bài toán thiết kế mã khối tuyến tính?
- Mã vòng (mã cyclic, mã xyclic) tuyến tính? Đa thức sinh và đa thức kiểm tra của mã vòng tuyến tính? Mã vòng tuyến tính hệ thống?



Biên soan: Pham Văn Sư (PTIT

C4: Mã hóa kênh - Truyền dẫn dữ liêu (Part 1: Mã kh

ver. 22a

3/30

C4: Mã hóa kênh - Truyền dẫn dữ liệu (Part 1)

Nội dung chính

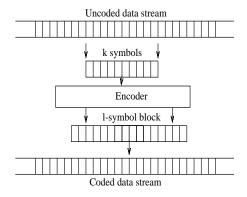
- ① Các định nghĩa và khái niệm cơ bản
- 2 Mã khối tuyến tính
 - Mã khối tuyến tính
 - Mã khối tuyến tính dạng hệ thống
- 3 Đánh giá mã khối nhị phân tuyến tính trên kênh BSC
- 4 Các vấn đề khi thiết kế mã khối tuyến tính
- 6 Kết thúc



Notes				
Notes				
Votes				
Notes				
Notes				

Một số định nghĩa và khái niệm cơ bản

Mã hóa khối



Hình: Quá trình mã hóa khối



Notes

Biên soan: Pham Văn Sư (PTIT

C4: Mã hóa kênh - Truyền dẫn dữ liêu (Part 1: Mã kh

. 22a

Một số định nghĩa và khái niệm cơ bản

Véc-tơ mã

Định nghĩa (Véc-tơ mã)

Một bộ mã $\mathfrak{C} = \{c_0, c_1, \dots, c_{M-1}\}$ chứa các từ mã có độ dài l, mỗi từ mã $c_k = (c_{k,0}, c_{k,1}, \dots, c_{k,l-1})$ với các dấu mã $c_{k,i} \in GF(q)$ $(i = \overline{0, l-1})$.

- C: bộ mã cơ số q
- c_k được gọi là từ mã, véc-tơ mã
- M là số từ mã của bộ mã C.

Khối thông tin đầu vào là tập $\{m_i\}$, trong đó $m_i = (m_{i,0}, m_{i,1}, \dots, m_{i,k-1})$ với $m_{i,j} \in GF(q)$. Tập $\{m_i\}$ tạo thành một không gian véc-tơ trên GF(q).

- Nếu các khối thông tin có cùng độ dài k thì số từ mã của bộ mã $\mathfrak C$ phải thỏa mãn $M=q^k$.
- Nếu các khối tin có độ dài thay đổi thì M không có dạng trên.
 - ► Các bộ mã hóa loại này khó thực thi hơn.

Notes	

Một số định nghĩa và khái niệm cơ bản

Độ dư thừa mã, Tỷ số mã, Trọng số mã

Định nghĩa (Độ dư thừa của bộ mã)

Độ dư thừa của bộ mã $\mathfrak C$ được định nghĩa là $r=I-\log_q(M)$.

• Nếu $M = 2^k$ thì r = l - k.

Định nghĩa (Tỷ số mã hóa)

Tỷ số mã hóa R được định nghĩa: $R = \frac{\log_q(M)}{I}$

• Nếu $M = 2^k$ thì R = k/I

Định nghĩa (Trọng số của từ mã/cấu trúc lỗi)

Trọng số của một từ mã c hoặc của một cấu trúc lỗi e là số dấu mã khác 0 trong c hoặc e. Kí hiệu là w(c) hoặc w(e)

• $0 \le w(c) \le I$

Biên soan: Pham Văn Sư (PTIT

C4: Mã hóa kênh - Truyền dẫn dữ liêu (Part 1: Mã kh

ver. 22a

7 / 30

Một số định nghĩa và khái niệm cơ bản

Khoảng cách mã Hamming

Định nghĩa (Khoảng cách mã Hamming)

Khoảng cách Hamming giữa hai từ mã c_1 và c_2 là tổng số vị trí tương ứng trong hai từ mã mà dấu mã khác nhau.

$$d_{Hamming}(c_1, c_2) = d(c_1, c_2) = |\{i | c_{1,i} \neq c_{2,i}, i = 0, 1, ..., l - 1\}|$$

- $d(c_1, c_2) = d(c_2, c_1)$.
- $0 \le d(c_1, c_2) \le I$.
- $d(c_1,c_2)+d(c_2,c_3)\geq d(c_1,c_3)$ (Bất đẳng thức tam giác).

Định nghĩa (Khoảng cách Hamming tối thiểu)

Khoảng cách mã tối thiểu, hay khoảng cách Hamming tối thiểu của một bộ mã khối $\mathfrak C$ là khoảng cách Hamming tối thiểu giữa tất cả các cặp từ mã phân biệt trong bộ mã.

$$d_{min} = d_0 = \min_{\forall c_1, c_2 \in \mathfrak{C}, c_1 \neq c_2} d(c_1, c_2)$$

Biên soan: Pham Văn Sư (PTIT)

C4: Mã hóa kênh - Truyền dẫn dữ liệu (Part 1: Mã k

ver 2

8 / 30

Notes Notes

Một số định nghĩa và khái niệm cơ bản

Khả năng phát hiện và sửa lỗi của mã

Định lý (Khả năng phát hiện lỗi của bộ mã)

Một bộ mã có khoảng cách mã tối thiểu d_{min} có khả năng phát hiện tất cả các cấu trúc lỗi có trọng nhỏ hơn hoặc bằng $(d_{min}-1)$.

ullet Chú ý: Một số bộ mã có thể phát hiện được các cấu trúc lỗi có trọng $\geq d_{min}$

Định lý (Khả năng sủa lỗi của bộ mã)

Một bộ mã có khoảng cách mã tối thiểu d_{min} có khả năng sửa được tất cả các cấu trúc lỗi có trọng nhỏ hơn hoặc bằng $\lfloor \frac{d_{min}-1}{2} \rfloor$ a.

|x| là phần nguyên lớn nhất nhỏ hơn hoặc bằng x

• Chú ý: Một số bộ mã có thể sửa được các cấu trúc lỗi có trọng $\lfloor \frac{d_{min}}{2} \rfloor$ hoặc lớn hơn.

Biên soạn: Phạm Văn Sự (PTI

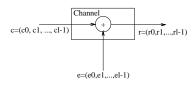
C4: Mã hóa kênh - Truyền dẫn dữ liệu (Part 1: Mã kh

ver. 22a

9/30

Một số định nghĩa và khái niệm cơ bản

Mô hình mã truyền dẫn trong kênh có nhiễu



Hình: Mô hình kênh nhiễu cộng

- c: từ mã phát, e: cấu trúc lỗi, r = c + e: véc-tơ thu.
 - Nếu không có lỗi thì véc-tơ thu là một từ mã hợp lê.
- Định dạng điều chế, mức công suất phát, và mức nhiễu trên kênh quyết định xảy ra một cấu trúc lỗi trong q¹ cấu trúc lỗi có thể.
- Máy thu thực hiện việc xem xét véc-tơ thu có phải là từ mã hợp lệ hay không: quá trình phát hiện lỗi.
- Khi máy thu phát hiện lỗi:
 - Yêu cầu phát lại: thông qua ARQ
 - 4 HOẶC Đánh dấu từ mã lỗi: với các ứng dụng real-time (voice, video,...)
 - HOĂC Sửa lỗi: FEC.



Notes		
Notes		
Notes		

C4: Mã hóa kênh - Truyền dẫn dữ liệu (Part 1)

Nội dung chính

- Các định nghĩa và khái niệm cơ bản
- 2 Mã khối tuyến tính
 - Mã khối tuyến tính
 - Mã khối tuyến tính dạng hệ thống
- 3 Đánh giá mã khối nhị phân tuyến tính trên kênh BSC
- Các vấn đề khi thiết kế mã khối tuyến tính
- Kết thúc



Biên soạn: Phạm Văn Sự (PTIT

C4: Mã hóa kênh - Truyền dẫn dữ liệu (Part 1: Mã kh

2a

11/30

C4: Mã hóa kênh - Truyền dẫn dữ liệu (Part 1)

Nội dung chính

- Các định nghĩa và khái niệm cơ bản
- 2 Mã khối tuyến tính
 - Mã khối tuyến tính
 - Mã khối tuyến tính dạng hệ thống
- 3 Đánh giá mã khối nhị phân tuyến tính trên kênh BSC
- 4 Các vấn đề khi thiết kế mã khối tuyến tính
- 5 Kết thúc



Notes				
Notes				

Mã khối tuyến tính

Định nghĩa

Đinh nghĩa (Mã khối tuyến tính)

Xét một bộ mã khối $\mathfrak C$ gồm các từ mã độ dài l $\{c_k=(c_{k,0},c_{k,1},\ldots,c_{k,l-1})\}$ với các dấu mã thuộc GF(q). Bộ mã & là một bộ mã khối tuyến tính cơ số q nếu và chỉ nếu C tạo thành một không gian véc-tơ con trên GF(q).

Đinh nghĩa (Chiều của một bộ mã khối)

Chiều của một bộ mã khối là chiều của không gian véc-tơ tương ứng.

- Ký hiệu: $\mathfrak{C}(I, k)$ hoặc $\mathfrak{C}(I, k, d_0)$.
- Tổ hợp tuyến tính của một tập các từ mã bất kỳ là một từ mã $\Rightarrow \mathfrak{C}$ luôn chứa từ mã toàn 0
- ② Khoảng cách mã tối thiểu của bộ mã khối tuyến tính bằng trọng số của một từ mã có trong số nhỏ nhất khác từ mã toàn không.
- 3 Các cấu trúc lỗi không thể phát hiện được của bộ mã độc lập với từ mã phát và luôn chứa tập tất cả các từ mã không toàn 0.

Biên soạn: Phạm Văn Sự (PTIT) C4: Mã hóa kênh - Truyền dẫn dữ liệu (Part 1: Mã kh

Mã khối tuyến tính

Ma trận sinh của mã khối tuyến tính

Gọi $\{g_0, g_1, \dots, g_{k-1}\}\$ là cơ sở của các từ mã trong bộ mã $\mathfrak{C}(I, k)$.

Ma trân sinh $G(k \times I)$ của bộ mã được thành lập như sau:

$$\mathsf{G} = \begin{pmatrix} \mathsf{g}_0 \\ \mathsf{g}_1 \\ \dots \\ \mathsf{g}_{k-1} \end{pmatrix} = \begin{pmatrix} \mathsf{g}_{0,0} & \mathsf{g}_{0,1} & \cdots & \mathsf{g}_{0,l-1} \\ \mathsf{g}_{1,0} & \mathsf{g}_{1,1} & \cdots & \mathsf{g}_{1,l-1} \\ \vdots & \vdots & \ddots & \vdots \\ \mathsf{g}_{k-1,0} & \mathsf{g}_{k-1,1} & \cdots & \mathsf{g}_{k-1,l-1} \end{pmatrix}$$

Gọi $a = (a_0, a_1, \dots, a_{k-1})$ là khối dữ liệu đầu vào (bản tin) cần mã hóa.

Từ mã thu được từ phép mã hóa:

c =
$$aG = [a_0, a_1, \dots, a_{k-1}]G$$

= $a_0g_0 + a_1g_1 + \dots + a_{k-1}g_{k-1}$



Notes Notes

Mã khối tuyến tính

Ma trân kiểm tra tính chẵn lẻ

Với \mathfrak{C} , tồn tại \mathfrak{C}^{\perp} là không gian véc-tơ đối ngẫu (I-k) chiều.

Gọi $\{h_0,h_1,\ldots,h_{l-k-1}\}$ là cơ sở của \mathfrak{C}^\perp . \Rightarrow Ma trận sinh $\mathsf{H}(\mathit{l}-\mathit{k}\times\mathit{l})$ của \mathfrak{C}^\perp :

$$H = \begin{pmatrix} h_0 \\ h_1 \\ \dots \\ h_{l-k-1} \end{pmatrix} = \begin{pmatrix} h_{0,0} & h_{0,1} & \dots & h_{0,l-1} \\ h_{1,0} & h_{1,1} & \dots & h_{1,l-1} \\ \vdots & \vdots & \ddots & \vdots \\ h_{l-k-1,0} & h_{l-k-1,1} & \dots & h_{l-k-1,l-1} \end{pmatrix}$$

- ullet H là ma trận kiểm tra chẵn lẻ của mã ${\mathfrak C}$
- $GH^T = 0$.

Định lý

Một véc-tơ c là một từ mã thuộc $\mathfrak C$ nếu và chỉ nếu c $\mathsf H^T=0$

 \bullet cH^T = 0 gọi là biểu thức kiểm tra chẵn lẻ.



C4: Mã hóa kênh - Truyền dẫn dữ liêu (Part 1: Mã kh

ver. 22a

15 / 30

Mã khối tuyến tính

Ma trân kiểm tra tính chẵn lẻ và khoảng cách mã

Định lý

Giả sử bộ mã $\mathfrak C$ có ma trận kiểm tra tính chẵn lẻ H. Khoảng cách mã tối thiểu của bộ mã $\mathfrak C$ bằng số cột tối thiểu khác $\mathfrak O$ của H mà tổ hợp tuyến tính không tầm thường của chúng bằng $\mathfrak O$.

Định lý (Giới hạn Singleton)

Với bộ mã khối tuyến tính $\mathfrak{C}(I,k)$, khoảng cách mã tối thiểu thỏa mãn bất đẳng thức:

$$d_{min} \leq l - k + 1$$



Biên soan: Pham Văn Sư (PTIT)

C4: Mã hóa kênh - Truyền dẫn dữ liêu (Part 1: Mã kh

ver 2

16 /

Notes Notes

C4: Mã hóa kênh - Truyền dẫn dữ liệu (Part 1)

Nội dung chính

- Các định nghĩa và khái niệm cơ bản
- 2 Mã khối tuyến tính
 - Mã khối tuyến tính
 - Mã khối tuyến tính dạng hệ thống
- 3 Đánh giá mã khối nhị phân tuyến tính trên kênh BSC
- 4 Các vấn đề khi thiết kế mã khối tuyến tính
- 5 Kết thúc



Biên soạn: Phạm Văn Sự (PTI

C4: Mã hóa kênh - Truyền dẫn dữ liêu (Part 1: Mã kh

22a

17 / 30

Mã khối tuyến tính

Mã khối tuyến tính hệ thống

Định nghĩa (Mã khối tuyến tính hệ thống)

Mã khối tuyến tính hệ thống $\mathfrak{C}(I,k)$ thực hiện việc ánh xạ bản tin (khối dữ liệu) độ dài k thành một véc-tơ/từ mã độ dài I sao cho trong số I bít có thể chỉ ra k bít bản tin và số còn lai I-k bít kiểm tra tính chẵn lẻ.

Giả sử từ mã xây dựng mã có dạng $c = [p_1 \mid a]$

• a: khối thông tin (bản tin) độ dài k; p_1 : khối bít kiểm tra độ dài l-k

 $G \xrightarrow{\text{phương pháp khử Gausse}}$

$$G = \begin{bmatrix} P & | & I_k \end{bmatrix}$$

- $P_{(k \times l k)}$: ma trận tạo dấu kiểm tra
- $I_{(k \times k)}$: ma trận đơn vị.

$$\Rightarrow H = \begin{bmatrix} I_{I-k} & | & -P^T \end{bmatrix}$$

$$\bullet \Rightarrow \mathsf{GH}^T = 0$$

Chý ý: Nếu xét $c = [a \mid p_1]$

•
$$G = \begin{bmatrix} I_k & | & P \end{bmatrix}$$

$$\bullet \Rightarrow \mathsf{H} = \begin{bmatrix} -\mathsf{P}^\mathsf{T} & | & \mathsf{I}_{I-k} \end{bmatrix}$$



n soạn: Phạm Văn Sự (PTIT) C4	4: Mã hóa kênh - Truyền dẫn dữ liệu (Par
-------------------------------	--

ver 22

18

lotes			
lotes			

C4: Mã hóa kênh - Truyền dẫn dữ liệu (Part 1)

Nội dung chính

- 1 Các định nghĩa và khái niệm cơ bản
- Mã khối tuyến tính
 - Mã khối tuyến tính
 - Mã khối tuyến tính dạng hệ thống
- 3 Đánh giá mã khối nhị phân tuyến tính trên kênh BSC
- 4 Các vấn đề khi thiết kế mã khối tuyến tính
- Kết thúc



NI.

Biên soạn: Phạm Văn Sự (PTIT

C4: Mã hóa kênh - Truyền dẫn dữ liệu (Part 1: Mã kh

/er. 22a

19 / 30

Đánh giá mã khối nhị phân tuyến tính trên kênh BSC Ví dụ

Ví dụ

Xét bộ mã nhị phân đều chiều dài l (ví dụ bộ mã nhị phân đều chiều dài 2: $\mathfrak{C} = (00), (01), (11), (10)$). Giả sử kết quả mã hóa được truyền qua kênh nhị phân rời rạc đối xứng không nhớ (BSC) có xác suất thu sai p_0 , các bít được phát đi độc lập nhau, và xác suất phát đi bít 0 và bít 1 tương đương nhau.

- 1 Tính xác suất thu được một từ mã đúng.
- Giả sử xác suất sai cho phép đối với việc thu các từ mã là pa, tìm điều kiện đối với po để có thể sử dụng được bộ mã cho việc thông tin qua kênh.



otos			
otes			
lotes			
lotes			
lotes			

Đánh giá mã khối nhị phân tuyến tính trên kênh BSC

Đánh giá khả năng phát hiện lỗi

Cho $\mathfrak{C}(I,k,d_{min})$ truyền qua kênh BSC có xác suất chuyển sai p.

- $P_u(E)$: xác suất véc-tơ thu có lỗi mà không phát hiện được.
- P_e(E): xác suất véc-tơ thu có lỗi.
- $P_d(E)$: xác suất véc-tơ thu có lỗi được phát hiện.

$$P_{u}(E) \leq \sum_{j=d_{min}}^{I} {l \choose j} p^{j} (1-p)^{l-j} = 1 - \sum_{j=0}^{d_{min}-1} {l \choose j} p^{j} (1-p)^{l-j}$$

$$P_{u}(E) = \sum_{j=d_{min}}^{I} A_{j} p^{j} (1-p)^{l-j}$$

$$P_{e}(E) = \sum_{j=1}^{I} {l \choose j} p^{j} (1-p)^{l-j} = 1 - (1-p)^{l}$$



Notes

Biên soan: Pham Văn Sư (PTIT

C4: Mã hóa kênh - Truyền dẫn dữ liêu (Part 1: Mã kh

Đánh giá mã khối nhị phân tuyến tính trên kênh BSC

 $P_d(E) = P_e(E) - P_u(E) = 1 - (1 - p)^l - P_u(E)$

Đánh giá khả năng phát hiện lỗi (cont.)

- \bullet P_{u_b} : tỷ lệ bít lỗi không được phát hiện
 - ► ≜ xác suất bít thông tin nhận được bị lỗi trong một từ mã bị tác động bởi cấu trúc lỗi không phát hiện được
 - $P_u(E) \geq P_{u_b}(E) \geq \frac{1}{k} P_u(E)$
- P_{d_b} : tỷ lệ bít lỗi được phát hiện
 - ► ≜ xác suất bít thông tin nhận được bị lỗi trong một từ mã bị tác động bởi cấu trúc lỗi có thể phát hiện được.
 - $P_d(E) \ge P_{d_b}(E) \ge \frac{1}{k} P_d(E)$
- ullet Nếu biết phân bố trọng của bộ mã, P_{u_b} có thể tính một cách chính xác:

$$P_{u_b} = \sum_{j=d_{min}}^{l} \frac{B_j}{k} p^j (1-p)^{l-j}$$

trong đó B_j là tổng trọng của các khối tin tương ứng với tất cả các từ mặc trọng là i.

Natas			
Notes			

Đánh giá mã khối nhị phân tuyến tính trên kênh BSC

Đánh giá khả năng sửa lỗi

Cho $\mathfrak{C}(I, k, d_{min})$ truyền qua kênh BSC có xác suất chuyển sai p. Xét bộ giải mã có độ dài giới han.

P(E): xác suất giải mã sai

$$P(E) \leq \sum_{j=\lfloor\frac{d_{min}-1}{2}\rfloor+1}^{l} \binom{l}{j} p^j (1-p)^{l-j} = 1 - \sum_{j=0}^{\lfloor\frac{d_{min}-1}{2}\rfloor} \binom{l}{j} p^j (1-p)^{l-j}$$

Đẳng thức xảy ra chỉ khi mã là hoàn hảo.

• P(F): xác suất giải mã thất bại

$$P(F) \leq 1 - \sum_{i=0}^{\lfloor \frac{d_{min}-1}{2} \rfloor} \binom{l}{j} p^j (1-p)^{l-j}$$



Notes

Biên soạn: Phạm Văn Sự (PTI

C4: Mã hóa kênh - Truyền dẫn dữ liệu (Part 1: Mã kh

Đánh giá mã khối nhị phân tuyến tính trên kênh BSC

Đánh giá khả năng sửa lỗi (cont')

Xét $\mathfrak{C}(I, k, d_{min})$ với phân bố trọng số đã biết $\{A_i\}$

 $P_k^j \triangleq$ xác suất một véc-tơ thu có khoảng cách Hamming chính xác là k so với một từ mã có trọng là j.

$$P_{k}^{j} = \sum_{r=0}^{k} {j \choose k-r} {l-j \choose r} p^{j-k+2r} (1-p)^{l-j+k-2r}$$

$$P(E) = \sum_{j=d_{min}}^{I} A_j \sum_{k=0}^{\lfloor \frac{d_{min}-1}{2} \rfloor} P_k^j$$

$$P(F) = 1 - \sum_{i=0}^{\lfloor \frac{d_{min}-1}{2} \rfloor} {\binom{I}{j}} p^j (1-p)^{I-j} - P(E)$$



Notes

Đánh giá mã khối nhị phân tuyến tính trên kênh BSC

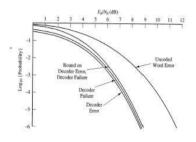
Đánh giá khả năng sửa lỗi (cont')

 Nếu biết được mối quan hệ giữa trọng số của các khối tin và trọng số các từ mã tương ứng

$$ightharpoonup$$
 \Rightarrow B_j

• **⇒**

$$BER = P_b(E) = \frac{1}{k} \sum_{j=d_{min}}^{l} B_j \sum_{k=0}^{\lfloor \frac{d_{min}-1}{2} \rfloor} P_k^j$$



Chú ý: Thường, thông tin $\{B_j\}$ không khả thi.

 ⇒ Chủ yếu dựa vào các đánh giá biên

$$P(E) \geq P_b(E) \geq \frac{1}{k} P(E)$$

Biên soạn: Phạm Văn Sự (PTIT

4: Mã hóa kênh - Truyên dân dữ liệu (Part 1: Mã kh

r. 22a

25 / 3

Notes

C4: Mã hóa kênh - Truyền dẫn dữ liệu (Part 1)

Nội dung chính

- ① Các định nghĩa và khái niệm cơ bản
- 2 Mã khối tuyến tính
 - Mã khối tuyến tính
 - Mã khối tuyến tính dạng hệ thống
- 3 Đánh giá mã khối nhị phân tuyến tính trên kênh BSC
- 4 Các vấn đề khi thiết kế mã khối tuyến tính
- 5 Kết thúc



Votes			

Các vấn đề khi thiết kế mã khối tuyến tính

Thiết kế mã khối tuyến tính tối ưu

Khi thiết kế, ta mong muốn có được bộ mã có độ dư thừa nhỏ nhất có thể, nhưng lại có khả năng phát hiện và sửa lỗi lớn nhất có thể.

Trường hợp 1

Với k và d_{min} cho trước, xây dựng bộ mã có độ dư thừa tối thiểu: $\min\{I\}$. Độ dài từ mã của bộ mã thỏa mãn giới hạn Griesmer:

$$l \geq \sum_{i=0}^{k-1} \lceil \frac{d_{min}}{2^i} \rceil$$

 $\lceil x \rceil$: phần nguyên nhỏ nhất lớn hơn hoặc bằng x.



Biên soan: Pham Văn Sư (PTI)

C4: Mã hóa kênh - Truyền dẫn dữ liêu (Part 1: Mã k

ver. 22a

27 / 30

Các vấn đề khi thiết kế mã khối tuyến tính

Thiết kế mã khối tuyến tính tối ưu (cont')

Trường hợp 2

Với I và k cho trước, xây dựng bộ mã có khả năng phát hiện và sửa sai lớn nhất: $\max\{d_{min}\}$.

Khoảng cách Hamming tối thiểu của bộ mã thỏa mãn giới hạn Plotkin:

$$d_{min} \le \frac{I \times 2^{k-1}}{2^k - 1}$$

Trường hợp 3

Với l và khả năng sửa sai t cho trước, xây dựng bộ mã có độ dư thừa nhỏ nhất: $\max\{k\}$.

Mối liên hệ giữa l, k và t thỏa mãn giới hạn Hamming:

$$2^{l-k} \ge \sum_{i=0}^t \binom{l}{i}$$

Biên soan: Pham Văn Sư (PTIT)

C4: Mã hóa kênh - Truyền dẫn dữ liệu (Part 1: Mã kh

ver 2

28 /

lotes			
lotes			
Jotes			
lotes			
Notes			

C4: Mã hóa kênh - Truyền dẫn dữ liệu (Part 1) Nội dung chính Các định nghĩa và khái niệm cơ bản 2 Mã khối tuyến tính Mã khối tuyến tính Mã khối tuyến tính dạng hệ thống 3 Đánh giá mã khối nhị phân tuyến tính trên kênh BSC 4 Các vấn đề khi thiết kế mã khối tuyến tính 5 Kết thúc



Votes			
lotes			
iotes			

Kết thúc phần mã khối tuyến tính