个人简历

姓 名 程欣 **出生年月** 1996.06

院 校 华中科技大学 学 历 硕士研究生

电 话 159 2768 1243 **专 业** 人工智能与自动化

邮 箱 chengxin@hust.edu.cn 地 址 湖北省武汉市



教育背景

2014.09--2018.06 华中科技大学学士学位 自动化学院测控技术与仪器专业

2018.09--至今 华中科技大学保送硕士 人工智能与自动化学院

主要方向:

FPGA 高性能并行网络优化 FPGA 异构网络 智能硬件及控制系统

校内实践

课程设计 : C语言课程设计、嵌入式课程设计、FPGA 电子课程设计、Labview 测量系统课程设计

项目经历 : 自动化学院飞导系实验室、HUST Fablab 实验室、施耐德电气实习生、微软亚洲研究院实习生

国际交流 : 香港科技大学、新加坡国立大学

比赛项目 : 西门子杯过程控制开发赛项

科研项目 : 微软 Terminus FPGA 网络、斜光纤燃油液位传感系统、大飞机过冷大水滴探测系统

科研成果 : 一篇 Sensors and Actuators: A physical(A 类 SCI)、一篇 IEEE sensors letters(B 类 SCI)

学习经历

2016.11-2016.11

2015.10-2016.5 制作四旋翼飞行器

● 加入 HUST Fablab 实验室,完成四旋翼飞行器制作,并试飞成功

● 掌握机架设计、传感器配置、硬件电路调试

熟练使用微控制器进行 PID 调试,信号分析和信号滤波

赴香港科技大学、香港城市大学参观交流

赴新加坡国立大学、新加坡管理大学学术交流

2017.7-2017.8 西门子杯中国智能制造挑战赛

● 连续过程控制,通过 PLC 实现化学生产过程连续稳定运行

● 西门子杯中国智能挑战赛连续过程开发赛项华中赛区一等奖

2018.3-2019.6 斜光纤燃油液位传感器

● 设计用于飞机油箱燃油液位测量的光纤传感器,实现在强机械电磁干扰条件下的高精度测量

香港新加坡学术交流

● 提出新的光纤传感器构型,测量系统设计,硬件电路设计,嵌入式开发

2019.3-2019.8 微软亚洲研究院实习生

参与网络研究组新型 FPGA 并行网络 Terminus 的设计和实现

优化 FPGA 网络数据传输性能,数据流并行化流水线化,提高工作频率

● 使用 FPGA 实现 JPEG 图片解码和缩放

2018.12-2019.10

发表论文

- 发表论文" Oblique end face coupling optical fiber sensor for point fuel level measurement" 于
 Sensors and Actuators: A Physical (A 类 SCI)
- 发表论文" Reflected light intensity-modulated continuous liquid level sensor based on oblique end face coupling optical fibers" 于 IEEE Sensors Journal (B 类 SCI)

证书奖励

普通话二级甲等

全国计算机三级计算机网络技术

● 2019 硕士国家奖学金(¥20000)

大学英语四、六级

全国计算机四级网络工程师

2018、2019 国家助学金

自我认知

- 积极乐观,较强的合作沟通能力,实习经验丰富,项目参与度高
- 熟悉并行运算,擅长 FPGA 进行网络数据传输,了解 FPGA 异构计算
- 硬件基础知识扎实,具有较强的设计和处理电路能力
- 嵌入式开发经验丰富,熟练使用 FPGA,掌握 DSP、STM32
- 编程能力强,熟练C语言,了解网络算法