Lab3

許峻源A103527

1.

新增了”Mux2to1\_1bit” , “Mux2to1\_3bit” 兩個module，分別用於 Branch\_mux和 RegDst\_mux 。因為不同其他mux 的input是16 bit的data，故把他們分為不同的module。

2.



3.



4.

a. 一般PC : 由原本的PC值加2，等於跳到下一個指令。

b. Branch PC : 將immediate值 左移1 bit ( \*2 )，算出offset後，再加上一般

PC的值，變成Branch PC的address。

c. Jump PC : 將jump 指令後的值，左移1bit，由13bits變成14bits，開頭再加

上一般PC的前兩個bits，變成完整的16-bit address

5.

這次在做Lab3時，遇到一些狀況，雖然結果是正確，但在幾次simulate的過程中，會跳出一些我不清楚問題在哪的error，網路上也幾乎沒有資料，幸好這些error不影響結果的正確性。