2023 Digital IC Design Homework 2

|  |  |  |
| --- | --- | --- |
| NAME | 伍志忠 | |
| Student ID | P76104833 | |
| **Functional Simulation Result** | | |
| **Score** | | **100** |
|  | | |
| **Description of your design** | | |
| 用兩個stack模擬列車的運行 不過我的是反過來開的 因為理論上車子能排成目標的順序 也表示車子能從目標順序反向排回去 排程遞增的順序。  理論上能更加優化成一個array加上一個存valid的bit array。 | | |