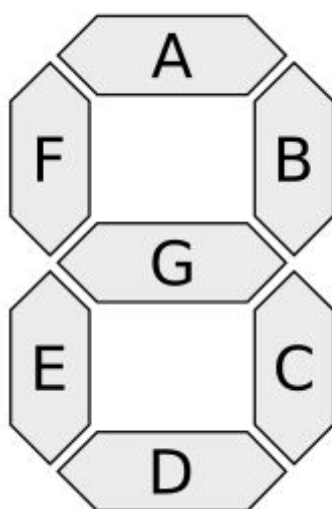




UNIVERSIDADE FEDERAL DO RIO GRANDE DO NORTE
CENTRO DE TECNOLOGIA
DEPARTAMENTO DE ENGENHARIA DA COMPUTAÇÃO E AUTOMAÇÃO
DCA 0202 - Circuitos Digitais
Prof. Emanuel R. Q. Chaves Jr. e Prof. Kennedy R. Lopes

ATIVIDADE - Display 7-Segmentos

1. Implemente um *display* de 7-segmentos que conte de 0 a 7 utilizando FPGA



Você deverá utilizar as chaves **SW0**, **SW1** e **SW2** para controlar o *display* de acordo com o seguinte exemplo:

SW2	SW1	SW0	Saída
0	1	0	2
1	1	0	6

Faça o que é pedido:

- a) Obtenha uma lógica correspondente a cada um dos 7 leds.
- b) Implemente e simule o funcionamento do mesmo utilizando o Quartus II v13.0.
- c) Embarque o dispositivo no FPGA DE2 da Altera.