

Atividade 3 - Org. Arg. 1

Profa. Dra. Cíntia Borges Margi
(cintia@usp.br)

Guilherme S. Salustiano
(salustiano@usp.br)

Parte 1 - Emulação de ponto flutuante

Contexto

Podem ser encontrado no mercado diversos processadores sem unidade de ponto flutuante, seja por uma questão de custo, área ou limite energético. Entretanto o 'float' e 'double' são definidos no C, assim sendo os códigos contendo esse tipo precisam rodar em todas as arquiteturas. Como isso é possível?

Para investigar vamos tentar compilar o seguinte código para uma arquitetura sem ponto flutuante, no caso do RISC-V isso é representado pela ausência da letra f e d da ISA, por se tratar de uma ISA modular ela tem a base de inteiros (como rv32i ou rv64i), e cada letra representa um novo conjunto de instruções [1].

Para isso vamos usar o [godbolt](#), com o compilador RISC-V (64-bits) gcc com as flags -O2 -march=rv64i -mabi=lp64, em -march definimos a arquitetura alvo como um processador RISC-V sem nenhuma extensão e em -mabi definimos a interface binária para também não usar ponto flutuante.

Agora digitando o seguinte código:

```
float sum(float x, float y) {  
    return x + y;  
}
```

Observamos a seguinte saída:

```
sum(float, float):  
    mv     a5,a1  
    mv     a1,a0  
    addi   sp,sp,-16  
    mv     a0,a5  
    sd     ra,8(sp)  
    call   __addsf3  
    ld     ra,8(sp)  
    addi   sp,sp,16  
    jr     ra
```

Conforme esperado o processador não realiza a soma, e delegou a função __addsf3 que recebe y e x nos registradores a0 e a1 (observe que ele precisa alterar os parâmetros, uma vez que a soma de pontos flutuantes não é cumulativa).

A função __addsf3 faz parte da biblioteca de runtime de C, que permite a portabilidade da linguagem em diversos sistemas. As outras rotinas podem ser encontradas [aqui](#).

Entrega final

Ao final, gere um zip atv2.zip com os arquivos.

```
atv2.zip  
├─ c_00.csv  
├─ c_02.csv  
├─ java.csv  
├─ pypy.csv  
└─ python.csv
```

Bibliografia

- [1] Wikipedia, “RISC-V --- Wikipedia, the free encyclopedia,” 2023. (`\url{http://en.wikipedia.org/w/index.php?title=RISC-V&oldid=1179194505}`)